

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 15      | 1   |

## 3.7 試験/作業項目 (試験フロー)

本試験の手順フローを以下に示す。

1. 導通絶縁チェック
2. CNV 電源入力 / 1553B I/F 立ち上げ確認
  - 2.1. セットアップ
  - 2.2. 立ち上げ(CNV 入力)
    - 2.2.1. CNV-A SV-HTR / CNV-B MAIN 選択
    - 2.2.2. 1553B バスモニタ開始
    - 2.2.3. 衛星電源立ち上げ(CNV 入力)
    - 2.2.4. CMD/TLM LINK 確認(1553B I/F)
    - 2.2.5. MIS 温度モニタ確認
  - 2.3. TCFS Table Load/Dump(@ MPO I/F)
  - 2.4. 立ち下げ
    - 2.4.1. 1553B BUS OFF
    - 2.4.2. MIS(MPO) BUS OFF
    - 2.4.3. CNV-A/B SV-HTR 選択
3. SETUP/衛星立ち上げ(EXT-PS 電源入力 / RD I/F)
  - 3.1. SETUP
  - 3.2. 電源系立ち上げ
    - 3.2.1. 衛星電源立ち上げ/初期チェック
    - 3.2.2. BAT INT/BUS SW ON
    - 3.2.3. K1/K2/CD/CV 設定
  - 3.3. インデックスパルス出力
4. BAT SOC 調整(放電→SOC25%))
  - 4.1. 放電開始
  - 4.2. 放電停止
5. バス系立ち上げ/チェック(通信系/BAT/ACS/TCS A 系)
  - 5.1. 通信系
  - 5.2. ACS/TCS 確認(A 系)
    - 5.2.1. ADM\_ON
    - 5.2.2. DRU-A\_ON/APM
    - 5.2.3. SSAS
    - 5.2.4. SSC
    - 5.2.5. RCS
  - 5.3. TCS Table Check
  - 5.4. TCS NMNL Mode Check
  - 5.5. DR 設定
6. SPM チェック
7. SI 系チェック
  - 7.1. MDP
    - 7.1.1. MDP 立ち上げ
    - 7.1.2. MDP チェックアウト (MDP ハード健全性確認)

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 16      | 1   |

- 7.2. SI 機器立ち上げ
  - 7.3. PWI 確認
    - 7.3.1. PWI/EWO, SORBET Procedure
    - 7.3.2. PWI/MEFISTO Procedure
  - 7.4. MGF 確認
  - 7.5. MAST/WPT-E 確認
    - 7.5.1. 初期チェック
    - 7.5.2. STBY チェック
  - 7.6. MOTOR-PSU 確認
  - 7.7. MDM 確認
    - 7.7.1 MDM SYSTEM-HK チェック
  - 7.8. MSASI 確認
  - 7.9. MPPE-ENA 確認
  - 7.10. MPPE-MEA1/MEA2 確認
  - 7.11. MPPE-MSA 確認
  - 7.12. MPPE-MIA 確認
  - 7.13. MPPE-HEP-E 確認
  - 7.14. MPPE-HEP-I 確認
  - 7.15. DR 記録
  - 7.16. RF → RD 切り替え (XTWTA OFF)
  - 7.17. DR 再生
8. RF/ACS/TCS B 系確認
- 8.1. 通信系
  - 8.2. ACS/TCS A 系→B 系切り替え
    - 8.2.1. SSC OFF
    - 8.2.2. SSAS OFF
    - 8.2.3. APM OFF
    - 8.2.4. ADM OFF
    - 8.2.5. TCS STBY / DRU A→B 切り換え
  - 8.3. ACS/TCS 確認 (B 系)
    - 8.3.1. ADM
    - 8.3.2. APM
    - 8.3.3. SSAS
    - 8.3.4. SSC
    - 8.3.5. RCS
    - 8.3.6. TCS
9. 機器立ち下げ
- 9.1. SI 系立ち下げ
  - 9.2. MDP 立ち下げ
  - 9.3. バス系立ち下げ
    - 9.3.1. RF → RD 切り替え (XTWTA OFF)
    - 9.3.2. SSC OFF
    - 9.3.3. SSAS OFF
    - 9.3.4. APM OFF
    - 9.3.5. ADM OFF
    - 9.3.6. TCS STBY MODE/DRU OFF
    - 9.3.7. MC\_DIS

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 17      | 1   |

- 10. AT/MC Table Load/Dump Check
  - 10.1. ATMC Table Load/Dump(伸展運用)
    - 10.1.1. ATMC Load (伸展運用/冗長)
      - 10.1.1-1. ATMC Load (伸展運用/冗長/MEFISTO)
      - 10.1.1-2. ATMC Load (伸展運用/冗長/WPT)
      - 10.1.1-3. ATMC Load (伸展運用/冗長/MAST)
    - 10.1.2. ATMC Load (伸展運用/通常)
      - 10.1.2-1. ATMC Load (伸展運用/通常/MEFISTO)
      - 10.1.2-2. ATMC Load (伸展運用/通常/WPT)
      - 10.1.2-3. ATMC Load (伸展運用/冗長/MAST)
  - 10.2. MC-L Table Load/Dump(伸展運用)
- 11. AT/MC/ST Table Load/Dump(打ち上げ時設定)
  - 11.1. ATMC Table Load/Dump(通常モード)
  - 11.2. MC-S/L Table Load/Dump
  - 11.3. SYSTM Table Load/Dump
- 12. 衛星立ち下げ
  - 12.1. 衛星立ち下げ
  - 12.2. MIS 立ち下げ
  - 12.3. 試験コンフィギュレーションの解除

[illegible]

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 19      | 1   |

```

0050 #
0051 # 【地上装置設定】
0052 # EXT-PS CV: 90.0V CC: 6.0A
0053 # OVP 54.0V
0054 # UVP 32.0V
0055 #
0056 # 【テレメトリ I/F 変換装置】
0057 # 下記手順により立ち上げる。
0058 # (1)PC の電源 ON
0059 # (2)PC にログインする
0060 # ID = meif
0061 # Password = mmo-egse
0062 # (3)REMOTE/LOCAL CONTROL 画面の"input menu No."に「1」を入力し、ENTER キーを押下
0063 # (4)State: REMOTE と表示されることを確認する
0064 #
0065 # 【MIS(MPO Interface Simulator)】
0066 # 下記手順により立ち上げる。
0067 # (1)PC の電源 ON
0068 # (2)PC にログインする
0069 # ID = CMDVS_user
0070 # Password = CMDVS
0071 # (3)MIS 本体の電源を、以下の順に ON する
0072 # (a)External Bus Power Supply
0073 # (b)PFE Platform
0074 # (c)MIL-1553/Discrete Front-End
0075 # (4)1 分待つ
0076 # (5)PC で、Start CMDVS アイコンをダブルクリック
0077 # (CMDVS ソフトウェアが起動する)
0078 # (6)Main Menu: Mode -> System On-Line Mode を選択
0079 # (PFE の、System Enabled の LED が点灯)
0080 # (7)Main Menu: Control -> System Control を選択
0081 # (8)System Control 画面の FE status Storage selection において
0082 # ☐ PFE
0083 # ☐ MFE
0084 # ☐ DFE
0085 # をクリックする。チェックマークが表示される
0086 # (9)Enabled Selected Categories ボタンをクリック
0087 # (ログ取得開始)
0088 # (10)System Control 画面で"CCI"をクリック
0089 # (11)Interface Management:
0090 # Open Interface
0091 # TM Distribution: Enable
0092 # TC Handling: Enable
0093 # をクリック
0094 # (12)I/F 変換装置の Operation Log 画面で以下のメッセージを確認する
0095 # Socket opened CCS/MIS-EGSE 3000
0096 # Socket opened CCS/MIS-EGSE 3001
0097 # (13)System Control 画面で"MFE"をクリック
0098 # (14)Bus profile ボタンをクリック
0099 # (15)Polling Sequence Table Selection and Verification において
0100 # ファイル BCMIS_MMO PST defs\BCMIS_MMO.PST を選択し、Verify ボタンをクリック
0101 # →load ボタンをクリック

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 20      | 1   |

```

0102 # (16)Polling Sequence Table Controlにおいて、start ボタンをクリック
0103 # (1553B バスへの Sync メッセージ出力開始)
0104 # (17)System Control 画面で“PFE”をクリック
0105 # (18)Power Control Bus A の“OFF”をクリック
0106 # “OFF”→“ON”になる
0107 # (19)External Bus Power Supply の、DC VOLTS 表示 = 28.00 を確認する
0108 # (20)PFE Platform の、Under Voltage の LED=消灯を確認する
0109 #
0110 # 【共通 QL 設定】
0111 # MPO_RL_X 選択
0112 #
0113 # =====
0114 # 2.2. 立ち上げ(CNV 入力)
0115 # =====
0116 # -----
0117 # 2.2.1. CNV-A SV-HTR / CNV-B MAIN 選択
0118 # -----
0119 #
0120 # 【操作】
0121 # 下記手順に従い、MIS にて “HPC_Command2 (MIS 出力 ch38)”及び“HPC_Command3
0122 # (MIS 出力 ch39)”を出力し、CNV-A の MODE を“HTR”/CNV-B の MODE を“MAIN”へ切り
0123 # 替える。
0124 #
0125 # (1)SYSTEM Control 画面の DFE 画面を開く。
0126 # (2)IO Activation Control の IO Number に ch38 を入力し、Activate ボタンを押下する
0127 # ディスクリートコマンドのパルスが出力される。
0128 # (3)IO Activation Control の IO Number に ch39 を入力し、Activate ボタンを押下する
0129 # ディスクリートコマンドのパルスが出力される。
0130 # (4)以下の流れでコマンド送信後のステータスを確認する。
0131 # (a)Main Menu: View -> TM/TC Data Monitor
0132 # (b)TM/TC Data Monitor 画面の、FE Data Filter で、“DFE TM Packet”をクリック
0133 # チェックマークがつく
0134 # (c)SYSTEM Control 画面の DFE をクリック
0135 # (d)Acquisition Control の START ボタンをクリック
0136 #
0137 # MIS          Check-Item          Spec          Check
0138 # -----+-----+-----+-----+
0139 # Relay        CNV-A MAIN (RLY6)          OPEN :32768 (dec) 以上  G  N
0140 # status       CNV-A HTR (RLY7)           SHORT:32767 (dec) 以下  G  N
0141 #              CNV-B MAIN (RLY13)        SHORT:32767 (dec) 以下  G  N
0142 #              CNV-B HTR (RLY14)         OPEN :32768 (dec) 以上  G  N
0143 #
0144 # -----
0145 # 2.2.2. 1553B バスモニタ開始
0146 # -----
0147 #
0148 # 【操作】
0149 # 下記手順に従い、MIS にて 1553B バスモニタを開始する。
0150 # (1)start 1553 BM client アイコンをダブルクリック
0151 # Bus Monitor が起動する
0152 # (2)Main Menu: Mode -> On-Line Mode クリック
0153 # (3)Main Menu: Mode -> Start New Acquisition クリック

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 21      | 1   |

```

0154  #
0155  # -----
0156  # 2.2.3. 衛星電源立ち上げ(CNV 入力)
0157  # -----
0158  #
0159  # 【操作】
0160  # 下記手順により MIS 電源出力 B 系 ON(MAIN)する。
0161  #
0162  # (1)SYSTEM Control 画面の PFE 画面で、Modules[3] (従系 PRI)を選択する
0163  # (2)“OFF”をクリック
0164  # (3)Confirm 画面で、“YES”をクリック
0165  # “OFF”→“ON”になる
0166  #
0167  # 【操作】
0168  # 下記手順により MIS 電源出力 A 系 ON(SV-HTR)する。
0169  #
0170  # (1)SYSTEM Control 画面の PFE 画面で、Modules[2] (主系 PRI)を選択する
0171  # (2)“OFF”をクリック
0172  # (3)Confirm 画面で、“YES”をクリック
0173  # “OFF”→“ON”になる
0174  #
0175  # -----
0176  # 2.2.4. CMD/TLM LINK 確認(1553B I/F)
0177  # -----
0178  #
0179  # DH. TLM_REA1553BSEL
0180  # DH. OPE_MODE 0x0D 0x4F 0x23 0x00 0x000000000000000000000000
0181  # DH. TLMFMT1553B_CHG 0x06
0182  #
0183  # < CHECK >
0184  # CHECK DH. TLM1553BFMTNO 0x06
0185  # CHECK DH. CATEGORY_TBL_NO 0x23
0186  # CHECK DH. DWNLNK_RATE =BPS32768
0187  # CHECK DH. ATMC_FMT_ERR =OK
0188  # CHECK DH. ATMC_SUM_STAT =OK
0189  # CHECK DH. MC_FMT_ERR =OK
0190  # CHECK DH. MC_SUM_STAT =OK
0191  # CHECK DH. RQMC_FMT_ERR =OK
0192  # CHECK DH. RQMC_SUM_STAT =OK
0193  # CHECK DH. SYSTM_R_FMT_ERR =OK
0194  # CHECK DH. SYSTM_R_SUM_STAT =OK
0195  # CHECK DH. TL_FMT_ERR =OK
0196  # CHECK DH. TL_SUM_STAT =OK
0197  # CHECK DH. CATGRY_SUM_STAT =OK
0198  # CHECK DH. TM1TBL_SUM_STAT =OK
0199  # CHECK DH. TM2TBL_SUM_STAT =OK
0200  # CHECK DH. ONOFKY_SUMERR =OK
0201  # CHECK DH. CPU_CMD_RESET =NON
0202  # CHECK DH. CPUA_ECC_2BE =NON
0203  # CHECK DH. CPUA_SW_RST =NON
0204  # CHECK DH. CPUA_WDT_OVF =NON
0205  # CHECK DH. CPUB_ECC_2BE =NON

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 22      | 1   |

|      |                         |        |
|------|-------------------------|--------|
| 0206 | CHECK DH. CPUB_SW_RST   | =NON   |
| 0207 | CHECK DH. CPUB_WDT_OVF  | =NON   |
| 0208 | CHECK DH. CPU_AB        | =CPU_A |
| 0209 | CHECK DH. HK_ACF5_VALID | =ENA   |
| 0210 | CHECK DH. HK_DHFS_VALID | =ENA   |
| 0211 | CHECK DH. HK_SPW_VALID  | =ENA   |
| 0212 | CHECK DH. HK_TCFS_VALID | =ENA   |
| 0213 | CHECK DH. NML_IPL       | =NML   |
| 0214 | CHECK DH. TC1U_ECC_2BE  | =NON   |
| 0215 | CHECK DH. DR_SUM_STAT   | =OK    |
| 0216 | CHECK PCD. APR1_ON_OFF  | =OFF   |
| 0217 | . #                     |        |
| 0218 | . # < CHECK >           |        |
| 0219 | CHECK DH. ENA_TEMP      | -      |
| 0220 | CHECK DH. TANK_TEMP     | -      |
| 0221 | CHECK DH. ADM_TEMP      | -      |
| 0222 | CHECK DH. APM_TEMP      | -      |
| 0223 | CHECK DH. UP_PNL2_TEMP  | -      |
| 0224 | CHECK DH. UP_PNL3_TEMP  | -      |
| 0225 | CHECK DH. UP_PNL6_TEMP  | -      |
| 0226 | CHECK DH. UP_PNL7_TEMP  | -      |
| 0227 | CHECK DH. UP_PNL8_TEMP  | -      |
| 0228 | CHECK DH. LO_PNL1_TEMP  | -      |
| 0229 | CHECK DH. LO_PNL2_TEMP  | -      |
| 0230 | CHECK DH. LO_PNL5_TEMP  | -      |
| 0231 | CHECK DH. LO_PNL6_TEMP  | -      |
| 0232 | CHECK DH. LO_PNL8_TEMP  | -      |
| 0233 | CHECK DH. SSAS_TEMP     | -      |
| 0234 | CHECK DH. THR_T1T2_TEMP | -      |
| 0235 | CHECK DH. SSC_TEMP1     | -      |
| 0236 | CHECK DH. ACM1_TEMP     | -      |
| 0237 | CHECK DH. THR_T3T4_TEMP | -      |
| 0238 | CHECK DH. ACM2_TEMP     | -      |
| 0239 | CHECK DH. THR_A1_TEMP   | -      |
| 0240 | CHECK DH. THR_A2_TEMP   | -      |
| 0241 | CHECK DH. VLV_M_TEMP    | -      |
| 0242 | CHECK DH. EPC_A_TEMP    | -      |
| 0243 | CHECK DH. EPC_B_TEMP    | -      |
| 0244 | CHECK DH. TWT_A_TEMP    | -      |
| 0245 | CHECK DH. TWT_B_TEMP    | -      |
| 0246 | CHECK DH. XTRP_A_TEMP   | -      |
| 0247 | CHECK DH. XTRP_B_TEMP   | -      |
| 0248 | CHECK DH. BAT_TEMP1     | -      |
| 0249 | CHECK DH. BAT_TEMP2     | -      |
| 0250 | CHECK DH. SSC_TEMP2     | -      |
| 0251 | CHECK DH. SIDE1_TEMP    | -      |
| 0252 | CHECK DH. SIDE2_TEMP    | -      |
| 0253 | CHECK DH. SIDE3_TEMP    | -      |
| 0254 | CHECK DH. SIDE4_TEMP    | -      |
| 0255 | CHECK DH. UP_PNL1_TEMP  | -      |
| 0256 | CHECK DH. UP_PNL5_TEMP  | -      |
| 0257 | CHECK DH. MAST_MGF_TEMP | -      |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 23      | 1   |

```

0258 CHECK DH. LO_PNL3_TEMP -
0259 CHECK DH. LO_PNL7_TEMP -
0260 CHECK DH. SIDE5_TEMP -
0261 CHECK DH. SIDE6_TEMP -
0262 CHECK DH. SIDE7_TEMP -
0263 CHECK DH. SIDE8_TEMP -
0264 #
0265 . # QL Check-Item Spec Check
0266 . # -----+-----+-----+-----
0267 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0268 . #
0269 . # -----
0270 . # 2.2.5. MIS 温度モニタ確認
0271 . # -----
0272 . #
0273 . # 【操作】
0274 . # (1)Main Menu: View -> TM/TC Data Monitor
0275 . # (2)TM/TC Data Monitor 画面の、FE Data Filter で、“DFE TM Packet”を
0276 . # クリック → チェックマークがつく
0277 . # (3)SYSTEM Control 画面の DFE をクリック
0278 . # (4)Acquisition Control の START ボタンをクリック
0279 . #
0280 . # 【記録】
0281 . # MIS PC に表示された MIS 温度モニタの値を取得する。
0282 . # 結果を<データシート 2-1>に記録すること。
0283 . #
0284 . DH. MC_START
0285 . #
0286 . #
0287 . # < CHECK >
0288 CHECK DH. MC_ENA_DIS =ENA
0289 CHECK PCD. ON_OFF_ENA_DIS =DIS
0290 CHECK PCD. SA_V 86 94
0291 CHECK PCD. BUS_V 48 52
0292 . #
0293 . # QL Check-Item Spec Check
0294 . # -----+-----+-----+-----
0295 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0296 . #
0297 . # =====
0298 . # 2.3. TCFS Table Load/Dump (@ MPO I/F)
0299 . # =====
0300 . #
0301 . LOAD ram-030 :TCFS TABLE ROM 最適化 ON # Ver. 2.4
0302 . #
0303 . #
0304 . # < TCFS TABLE DUMP CHECK >
0305 . DH. MEM_DUMP 0x00 0x01 0xB0B60000 0x000600
0306 . #
0307 . # QL Check-Item Spec Check
0308 . # -----+-----+-----+-----
0309 . # 照合結果 OK G N

```

```

0310  #
0311  #
0312  . # =====
0313  . # 2.4. 立ち下げ
0314  . # =====
0315  #
0316  . # QL          Check-Item          Spec          Check
0317  # -----+-----+-----+-----+
0318  # PCS1          PCD. CHG_LR1_ON_OFF    OFF          G  N
0319  #              PCD. CHG_LR2_ON_OFF    OFF          G  N
0320  #              DMC-PSU-A, -B, XTRP-A, B, SV-Heater 以外が OFF であること    G  N
0321  # TCIU          DH. XTRP_A_TX_ON_OFF    OFF          G  N
0322  #              DH. XTRP_B_TX_ON_OFF    OFF          G  N
0323  # 局管制        Uplink                  OFF          G  N
0324  #
0325  . # < CHECK >
0326  CHECK PCD. SA_V          -
0327  CHECK PCD. SA_I          -
0328  CHECK PCD. APR1_I        -
0329  CHECK PCD. APR2_I        -
0330  CHECK PCD. BUS_V          -
0331  CHECK PCD. LOAD_I        -
0332  . #
0333  . # QL          Check-Item          Spec          Check
0334  . # -----+-----+-----+-----+
0335  . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G  N
0336  . #
0337  . # -----
0338  . # 2.4.1. 1553B BUS OFF
0339  . # -----
0340  #
0341  . # 【操作】
0342  # 下記手順に従い、MIS にて 1553B バスモニタを停止する。
0343  # (1)1553B Bus Monitor Main Menu: Mode -> Stop Acquisition クリック
0344  # (2)1553B Bus Monitor Main Menu: Mode -> Off-Line Mode クリック
0345  # (3)1553B Bus Monitor Main Menu: File -> Exit -> OK をクリック
0346  . #
0347  . # -----
0348  . # 2.4.2. MIS(MPO) BUS OFF
0349  . # -----
0350  #
0351  . # 【操作】
0352  # 下記手順により MIS 電源出力 A 系 OFF (SV-HTR) する。
0353  # (1)SYSTEM Control 画面の PFE 画面で、Modules[2] (主系 PRI) を選択する
0354  # (2)"ON"をクリック
0355  # (3)Confirm 画面で、"YES"をクリック
0356  # "ON"→"OFF"になる
0357  #
0358  . # 【操作】
0359  # 下記手順により MIS 電源出力 B 系 OFF (MAIN) する。
0360  # (1)SYSTEM Control 画面の PFE 画面で、Modules[3] (従系 PRI) を選択する
0361  # (2)"ON"をクリック

```

| 文 書 番 号        | シート No. | 版 数 |
|----------------|---------|-----|
| TPP-FS8238-21K | 25      | 1   |

```

0362 # (3) Confirm 画面で、“YES”をクリック
0363 # “ON”→“OFF”になる
0364 #
0365 # -----
0366 # 2. 4. 3. CNV-A/B SV-HTR 選択
0367 # -----
0368 #
0369 # 【操作】
0370 # 下記手順に従い、MIS にて “HPC_Command4 (MIS 出力 ch40)”を出力し、
0371 # CNV-B の MODE を“HTR”へ切り替える。
0372 #
0373 # (1) SYSTEM Control 画面の DFE 画面を開く。
0374 # (2) IO Activation Control の IO Number に ch40 を入力し、Activate ボタンを押下する
0375 # ディスクリートコマンドのパルスが出力される。
0376 # (3) 以下の流れでコマンド送信後のステータスを確認する。
0377 # (a) Main Menu: View -> TM/TC Data Monitor
0378 # (b) TM/TC Data Monitor 画面の、FE Data Filter で、“DFE TM Packet”をクリック
0379 # チェックマークがつく
0380 # (c) SYSTEM Control 画面の DFE をクリック
0381 # (d) Track Latest Entry → Datafield Decode → Acquisition Data で下記を確認
0382 #
0383 # MIS          Check-Item          Spec          Check
0384 # -----+-----+-----+-----
0385 # Relay        CNV-A MAIN (RLY6)      OPEN :32768 (dec) 以上  G  N
0386 # status       CNV-A HTR (RLY7)        SHORT:32767 (dec) 以下  G  N
0387 #              CNV-B MAIN (RLY13)     OPEN :32768 (dec) 以上  G  N
0388 #              CNV-B HTR (RLY14)     SHORT:32767 (dec) 以下  G  N
0389 #
0390 # *****
0391 # 3. SETUP/衛星立ち上げ(EXT-PS 電源入力 / RD I/F)
0392 # *****
0393 # =====
0394 # 3.1. SETUP
0395 # =====
0396 #
0397 # 【局管制 設定】
0398 # 初期設定          : INIT_MMO_RF -> INIT_MMO_RD
0399 # 設備状況          : 正常動作(緑色表示)
0400 #
0401 # 【衛星管制 設定】
0402 # 接続 CMD          : cccmd2
0403 # 接続 TLM          : cctlm2
0404 # プリチェック      : OFF
0405 # センドベリファイ  : 強制 Type-B
0406 # サクセスベリファイ : OFF
0407 # RF/LINE 切り替え  : LINE
0408 #
0409 # 【地上装置設定】
0410 # EXT-PS CV: 90.0V
0411 # CC: 6.0A
0412 # OVP 54.0V
0413 # UVP 32.0V

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 26      | 1   |

```

0414  #
0415  # 【共通 QL 設定】
0416  # MMO_RL_X_Rel 選択
0417  #
0418  # =====
0419  # 3.2. 電源系立ち上げ
0420  # =====
0421  # -----
0422  # 3.2.1. 衛星電源立ち上げ/初期チェック
0423  # -----
0424  #
0425  # 【操作】
0426  # EXT-PS ON
0427  # RD LINK ON
0428  # BAT_MEASURE START (BAT 温度計測開始)
0429  #
0430  # テレメトリ 1553B → TCIM 変更
0431  # DH.TLM_REATCIMSEL
0432  # WAIT_SEC 2
0433  # Operation mode change (HK mode: Real 32kbps)
0434  # RATE CHK CATE DHFS
0435  # DH.OPE_MODE 0x0D 0x4F 0x23 0x00 0x0000000000000000000000000000
0436  #
0437  # < CHECK >
0438  # CHECK DH. CATEGORY_TBL_NO 0x23
0439  # CHECK DH. DWNLNK_RATE =BPS32768
0440  # CHECK DH. ATMC_FMT_ERR =OK
0441  # CHECK DH. ATMC_SUM_STAT =OK
0442  # CHECK DH. MC_FMT_ERR =OK
0443  # CHECK DH. MC_SUM_STAT =OK
0444  # CHECK DH. RQMC_FMT_ERR =OK
0445  # CHECK DH. RQMC_SUM_STAT =OK
0446  # CHECK DH. SYSTM_R_FMT_ERR =OK
0447  # CHECK DH. SYSTM_R_SUM_STAT =OK
0448  # CHECK DH. TL_FMT_ERR =OK
0449  # CHECK DH. TL_SUM_STAT =OK
0450  # CHECK DH. CATGRY_SUM_STAT =OK
0451  # CHECK DH. TM1TBL_SUM_STAT =OK
0452  # CHECK DH. TM2TBL_SUM_STAT =OK
0453  # CHECK DH. ONOFKY_SUMERR =OK
0454  # CHECK DH. CPU_CMD_RESET =NON
0455  # CHECK DH. CPUA_ECC_2BE =NON
0456  # CHECK DH. CPUA_SW_RST =NON
0457  # CHECK DH. CPUA_WDT_OVF =NON
0458  # CHECK DH. CPUB_ECC_2BE =NON
0459  # CHECK DH. CPUB_SW_RST =NON
0460  # CHECK DH. CPUB_WDT_OVF =NON
0461  # CHECK DH. CPU_AB =CPU_A
0462  # CHECK DH. HK_ACFS_VALID =ENA
0463  # CHECK DH. HK_DHFS_VALID =ENA
0464  # CHECK DH. HK_SPW_VALID =ENA
0465  # CHECK DH. HK_TCFS_VALID =ENA

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 27      | 1   |

|      |                         |      |
|------|-------------------------|------|
| 0466 | CHECK DH. NML_IPL       | =NML |
| 0467 | CHECK DH. TC1U_ECC_2BE  | =NON |
| 0468 | CHECK DH. DR_SUM_STAT   | =OK  |
| 0469 | CHECK PCD. APR1_ON_OFF  | =OFF |
| 0470 | CHECK PCD. APR2_ON_OFF  | =ON  |
| 0471 | #                       |      |
| 0472 | # < CHECK >             |      |
| 0473 | CHECK DH. ENA_TEMP      | -    |
| 0474 | CHECK DH. TANK_TEMP     | -    |
| 0475 | CHECK DH. ADM_TEMP      | -    |
| 0476 | CHECK DH. APM_TEMP      | -    |
| 0477 | CHECK DH. UP_PNL2_TEMP  | -    |
| 0478 | CHECK DH. UP_PNL3_TEMP  | -    |
| 0479 | CHECK DH. UP_PNL6_TEMP  | -    |
| 0480 | CHECK DH. UP_PNL7_TEMP  | -    |
| 0481 | CHECK DH. UP_PNL8_TEMP  | -    |
| 0482 | CHECK DH. LO_PNL1_TEMP  | -    |
| 0483 | CHECK DH. LO_PNL2_TEMP  | -    |
| 0484 | CHECK DH. LO_PNL5_TEMP  | -    |
| 0485 | CHECK DH. LO_PNL6_TEMP  | -    |
| 0486 | CHECK DH. LO_PNL8_TEMP  | -    |
| 0487 | CHECK DH. SSAS_TEMP     | -    |
| 0488 | CHECK DH. THR_T1T2_TEMP | -    |
| 0489 | CHECK DH. SSC_TEMP1     | -    |
| 0490 | CHECK DH. ACM1_TEMP     | -    |
| 0491 | CHECK DH. THR_T3T4_TEMP | -    |
| 0492 | CHECK DH. ACM2_TEMP     | -    |
| 0493 | CHECK DH. THR_A1_TEMP   | -    |
| 0494 | CHECK DH. THR_A2_TEMP   | -    |
| 0495 | CHECK DH. VLV_M_TEMP    | -    |
| 0496 | CHECK DH. EPC_A_TEMP    | -    |
| 0497 | CHECK DH. EPC_B_TEMP    | -    |
| 0498 | CHECK DH. TWT_A_TEMP    | -    |
| 0499 | CHECK DH. TWT_B_TEMP    | -    |
| 0500 | CHECK DH. XTRP_A_TEMP   | -    |
| 0501 | CHECK DH. XTRP_B_TEMP   | -    |
| 0502 | CHECK DH. BAT_TEMP1     | -    |
| 0503 | CHECK DH. BAT_TEMP2     | -    |
| 0504 | CHECK DH. SSC_TEMP2     | -    |
| 0505 | CHECK DH. SIDE1_TEMP    | -    |
| 0506 | CHECK DH. SIDE2_TEMP    | -    |
| 0507 | CHECK DH. SIDE3_TEMP    | -    |
| 0508 | CHECK DH. SIDE4_TEMP    | -    |
| 0509 | CHECK DH. UP_PNL1_TEMP  | -    |
| 0510 | CHECK DH. UP_PNL5_TEMP  | -    |
| 0511 | CHECK DH. MAST_MGF_TEMP | -    |
| 0512 | CHECK DH. LO_PNL3_TEMP  | -    |
| 0513 | CHECK DH. LO_PNL7_TEMP  | -    |
| 0514 | CHECK DH. SIDE5_TEMP    | -    |
| 0515 | CHECK DH. SIDE6_TEMP    | -    |
| 0516 | CHECK DH. SIDE7_TEMP    | -    |
| 0517 | CHECK DH. SIDE8_TEMP    | -    |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 28      | 1   |

```

0518  #
0519  . # < TI_PKT_REQ >
0520  . DH. TI_PKT_REQ
0521  DH. TI_PKT_REQ
0522  WAIT_SEC 1
0523  DH. MC_START
0524  . #
0525  . # < CHECK >
0526  CHECK DH. MC_ENA_DIS =ENA
0527  CHECK PCD. ON_OFF_ENA_DIS =DIS
0528  CHECK PCD. SA_V 86 94
0529  CHECK PCD. BUS_V 48 52
0530  #
0531  . # QL Check-Item Spec Check
0532  # -----+-----+-----+-----
0533  # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0534  #
0535  . # -----
0536  . # 3. 2. 2. BAT INT/BUS SW ON
0537  . # -----
0538  . #
0539  . PCD. CEL_V_MONI_ON # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
0540  WAIT_SEC 1
0541  PCD. BAT_OT_DIS
0542  WAIT_SEC 1
0543  PCD. BAT_OT_ON_SET 0xBD # 28degC
0544  WAIT_SEC 1
0545  DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0546  #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0547  #: 0x00 PCD. BAT_SM_EXE
0548  #: 0x02 PCD. MGA_P_DIS
0549  WAIT_SEC 1
0550  PCD. BAT_OT_OFF_SET 0xC5 # 26degC
0551  WAIT_SEC 1
0552  DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0553  #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0554  #: 0x00 PCD. BAT_SM_EXE
0555  #: 0x02 PCD. MGA_P_DIS
0556  #
0557  . # < CHECK >
0558  CHECK PCD. CEL1_V >3. 705
0559  CHECK PCD. CEL2_V >3. 705
0560  CHECK PCD. CEL3_V >3. 705
0561  CHECK PCD. CEL4_V >3. 705
0562  CHECK PCD. CEL5_V >3. 705
0563  CHECK PCD. CEL6_V >3. 705
0564  CHECK PCD. CEL7_V >3. 705
0565  CHECK PCD. CEL8_V >3. 705
0566  CHECK PCD. CEL9_V >3. 705
0567  CHECK PCD. CEL10_V >3. 705
0568  CHECK PCD. CEL11_V >3. 705
0569  CHECK PCD. CEL12_V >3. 705

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 29      | 1   |

|      |                                         |           |       |
|------|-----------------------------------------|-----------|-------|
| 0570 | CHECK PCD. BAT_INT_EXT                  | =EXT      |       |
| 0571 | CHECK PCD. BUS_SW_ON_OFF                | =OFF      |       |
| 0572 | CHECK PCD. BAT_OT_ENA_DIS               | =DIS      |       |
| 0573 | #                                       |           |       |
| 0574 | CHECK PCD. BAT_V                        | -         |       |
| 0575 | CHECK PCD. CEL1_V                       | -         |       |
| 0576 | CHECK PCD. CEL2_V                       | -         |       |
| 0577 | CHECK PCD. CEL3_V                       | -         |       |
| 0578 | CHECK PCD. CEL4_V                       | -         |       |
| 0579 | CHECK PCD. CEL5_V                       | -         |       |
| 0580 | CHECK PCD. CEL6_V                       | -         |       |
| 0581 | CHECK PCD. CEL7_V                       | -         |       |
| 0582 | CHECK PCD. CEL8_V                       | -         |       |
| 0583 | CHECK PCD. CEL9_V                       | -         |       |
| 0584 | CHECK PCD. CEL10_V                      | -         |       |
| 0585 | CHECK PCD. CEL11_V                      | -         |       |
| 0586 | CHECK PCD. CEL12_V                      | -         |       |
| 0587 | #                                       |           |       |
| 0588 | . # 【記録】                                |           |       |
| 0589 | . # BAT (FM2) OCV データ (電圧/温度) の取得を実施する。 |           |       |
| 0590 | . # 結果を<データシート 3-1>に記録すること。             |           |       |
| 0591 | #                                       |           |       |
| 0592 | . # < CHECK >                           |           |       |
| 0593 | CHECK PCD. OT_ON_SET                    | 27.5 28.5 |       |
| 0594 | CHECK PCD. OT_OFF_SET                   | 25.5 26.5 |       |
| 0595 | . #                                     |           |       |
| 0596 | . PCD. BAT_OT_ENA                       |           |       |
| 0597 | #                                       |           |       |
| 0598 | . # < CHECK >                           |           |       |
| 0599 | CHECK PCD. BAT_OT_ENA_DIS               | =ENA      |       |
| 0600 | CHECK PCD. BAT_OT_ON_OFF                | =OFF      |       |
| 0601 | #                                       |           |       |
| 0602 | . # 【確認】                                |           | Check |
| 0603 | . # BUS-V > BAT-V であることを確認する。           |           | G N   |
| 0604 | . #                                     |           |       |
| 0605 | . PCD. INT_EXT_ENA                      |           |       |
| 0606 | . PCD. BAT_INT                          |           |       |
| 0607 | #                                       |           |       |
| 0608 | . # < CHECK >                           |           |       |
| 0609 | CHECK PCD. INT_EXT_ENA_DIS              | =DIS      |       |
| 0610 | CHECK PCD. BAT_INT_EXT                  | =INT      |       |
| 0611 | CHECK PCD. BUS_SW_ENA_DIS               | =DIS      |       |
| 0612 | CHECK PCD. BUS_SW_ON_OFF                | =OFF      |       |
| 0613 | CHECK PCD. CHG_I                        | -0.1 0.1  |       |
| 0614 | CHECK PCD. DCHG_I                       | -0.2 0.2  |       |
| 0615 | . #                                     |           |       |
| 0616 | . PCD. CHG_LR1_ON                       |           |       |
| 0617 | #                                       |           |       |
| 0618 | . # < CHECK >                           |           |       |
| 0619 | CHECK PCD. CHG_LR1_ON_OFF               | =ON       |       |
| 0620 | CHECK PCD. CHG_LR2_ON_OFF               | =OFF      |       |
| 0621 | CHECK PCD. CHG_I                        | 0.1 0.3   |       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 30      | 1   |

```

0622 CHECK PCD.DCHG_I -0.2 0.2
0623 . #
0624 . PCD.CHG_ENA
0625 . #
0626 . # < CHECK >
0627 CHECK PCD.CHG_ENA_DIS =ENA
0628 . #
0629 . PCD.CHG_CC_LO
0630 . #
0631 . # < CHECK >
0632 CHECK PCD.CCCV_MODE =L0
0633 . #
0634 . PCD.CHG_DIS
0635 . #
0636 . # < CHECK >
0637 CHECK PCD.CHG_ENA_DIS =DIS
0638 CHECK PCD.CHG_I -0.1 0.1
0639 CHECK PCD.DCHG_I -0.2 0.2
0640 . #
0641 . # 【確認】 Check
0642 . # BUS-V と BAT-V の電位差が 2V 以下であることを確認する。 G N
0643 . #
0644 . PCD.BUS_SW_ENA
0645 . PCD.BUS_SW_ON
0646 . #
0647 . # < CHECK >
0648 CHECK PCD.INT_EXT_ENA_DIS =DIS
0649 CHECK PCD.BAT_INT_EXT =INT
0650 CHECK PCD.BUS_SW_ENA_DIS =DIS
0651 CHECK PCD.BUS_SW_ON_OFF =ON
0652 . #
0653 . PCD.CHG_LR_OFF
0654 . #
0655 . # < CHECK >
0656 CHECK PCD.CHG_LR1_ON_OFF =OFF
0657 CHECK PCD.CHG_LR2_ON_OFF =OFF
0658 . #
0659 . # QL Check-Item Spec Check
0660 . # -----+-----+-----+-----
0661 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0662 . #
0663 . # -----
0664 . # 3.2.3. K1/K2/CD/CV 設定
0665 . # -----
0666 . #
0667 . PCD.BAT_K1_SET 0xA7 # K1 167
0668 WAIT_SEC 1
0669 DH.BAT_SM_EXE # DH.MC_EACH_EXE 0x0054
0670 . #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0671 . #: 0x00 PCD.BAT_SM_EXE
0672 . #: 0x02 PCD.MGA_P_DIS
0673 WAIT_SEC 1

```

```

0674 PCD. BAT_K2_SET 0xA5 # K2 165
0675 WAIT_SEC 1
0676 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0677 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0678 #: 0x00 PCD. BAT_SM_EXE
0679 #: 0x02 PCD. MGA_P_DIS
0680 WAIT_SEC 1
0681 PCD. BAT_CD_SET 0x80 # 10. 56Ah
0682 WAIT_SEC 1
0683 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0684 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0685 #: 0x00 PCD. BAT_SM_EXE
0686 #: 0x02 PCD. MGA_P_DIS
0687 WAIT_SEC 1
0688 PCD. BAT_CV_SET 0xCC # 48. 047V (SOC フル充電)
0689 WAIT_SEC 1
0690 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0691 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0692 #: 0x00 PCD. BAT_SM_EXE
0693 #: 0x02 PCD. MGA_P_DIS
0694 #
0695 # < CHECK >
0696 CHECK PCD. BAT_K1 167
0697 CHECK PCD. BAT_K2 165
0698 CHECK PCD. BAT_CD 10. 55 10. 57
0699 CHECK PCD. BAT_CV 47. 97 48. 12
0700 #
0701 # QL Check-Item Spec Check
0702 # -----+-----+-----+-----+
0703 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0704 #
0705 # =====
0706 # 3. 3. インデックスパルス出力
0707 # =====
0708 #
0709 # < CHECK >
0710 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
0711 CHECK ACS. STS_IP_SRC =NULL
0712 CHECK ACS. STS_IP_OUT =DIS
0713 CHECK ACS. STS_IP_GNRT =DIS
0714 CHECK ACS. I_IPCHK =RST
0715 CHECK ACS. I_IP_GNRT =SELF
0716 CHECK ACS_SYS. I_IPCHK =RST
0717 CHECK ACS_SYS. I_IP_GNRT =SELF
0718 CHECK ACS. BIT_I_IPCHK =RST
0719 #
0720 # SSAS を擬似モードにする
0721 ACS. SSAS_SEL_IMT
0722 #
0723 # 疑似サンパルスを発生
0724 # (SIN:2. 5V, COS:5. 0V, START:0x80, COARSE:0x10, Period:4. 138sec)
0725 ACS. DUM SP ON 2047 4095 128 16 8475

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 32      | 1   |

```

0726 #
0727 . # < CHECK >
0728 CHECK ACS. SSAS_ST_PT =IMT
0729 CHECK ACS. SSAS_ST =IMT
0730 CHECK ACS. F_SPN_ERR_SEL =OFF
0731 CHECK ACS. P_SPIN_SSAS_SEL 4. 137 4. 139
0732 CHECK ACS. THT_CRS_SEL 0x10
0733 CHECK ACS. SUN_ANG_COS 4. 999 5. 001
0734 CHECK ACS. SUN_ANG_SIN 2. 499 2. 501
0735 CHECK ACS. SUN_ANG_SEL -2 2
0736 CHECK ACS_SYS. SSAS_ST =IMT
0737 CHECK ACS_SYS. P_SPIN_SSAS_SEL 4. 137 4. 139
0738 CHECK ACS_SYS. THT_CRS_SEL 0x10
0739 CHECK ACS_SYS. SUN_ANG_SEL -2 2
0740 CHECK ACS. BIT_SSAS_ST =IMT
0741 CHECK ACS. BIT_P_SPIN_SSAS_SEL 4. 013 4. 263
0742 CHECK ACS. BIT_SUN_ANG_SEL -0. 125 0. 125
0743 #
0744 . # ACS HK パケットフォーマットを ACS_HK4 に設定
0745 . ACS. ACS_PKT_FMT_4
0746 #
0747 . # < CHECK >
0748 CHECK ACS. SSAS_IMT_SP_STS =ON
0749 CHECK ACS. E_SSAS_SPIN 0. 0999 0. 1001
0750 CHECK ACS. N_SPINRATE_AVE 5 5
0751 CHECK ACS_SYS. F_ECL =OFF
0752 CHECK ACS_SYS. I_ATT =STBY
0753 CHECK ACS_SYS. P_B_AVE 4. 137 4. 139
0754 #
0755 . # IP フィードバックゲインを設定する。
0756 . ACS. IP_K_DT 0x3C9BA5E3 0x3C9BA5E3
0757 #
0758 . # < CHECK >
0759 CHECK ACS. K_DT0 0. 018999 0. 019001
0760 CHECK ACS. K_DT1 0. 018999 0. 019001
0761 #
0762 . # IP 源泉を IP にする
0763 . ACS. IP_SRC_IP
0764 # IP 生成機能を ON にする
0765 ACS. IP_GNRT_ON
0766 # MDP への IP 出力を開始する
0767 ACS. IP_OUT_ENA
0768 # ACS HK パケットフォーマットを ACS_HK1 に設定
0769 ACS. ACS_PKT_FMT_1
0770 #
0771 . # < CHECK >
0772 CHECK ACS. STS_IP_SRC =IP
0773 CHECK ACS. STS_IP_OUT =ENA
0774 CHECK ACS. STS_IP_GNRT =ENA
0775 CHECK ACS. I_IP_GNRT =SSAS
0776 CHECK ACS_SYS. I_IP_GNRT =SSAS
0777 #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 33      | 1   |

```

0778 . # << DR STATUS CHECK >>
0779 . #
0780 . # < CHECK >
0781 . CHECK DH. DR_STATE =STANDBY
0782 . CHECK DH. DR_CHK_ON_OFF =OFF
0783 . #
0784 . DH. DR_ERRCLR
0785 . #
0786 . # QL          Check-Item          Spec          Check
0787 . # -----+-----+-----+-----
0788 . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
0789 . #
0790 . #
0791 . # *****
0792 . # 4. BAT SOC 調整(放電→SOC25%)
0793 . # *****
0794 . # =====
0795 . # 4.1. 放電開始
0796 . # =====
0797 . #
0798 . # << 概要 >>
0799 . # 下記手順により、BAT を SOC25%程度まで放電する。
0800 . # その後は放電をモニタしながら以降の電気試験手順を続行するが、セル電圧
0801 . # 最小値が 3.715V に到達したら電気試験を一旦中断し、放電停止に備えること。
0802 . # 放電の履歴を BAT 管理手順書(TPP-7S8238-03K)へ記録すること。
0803 . # なお管理手順書への記録のタイミングは、同手順書の指示によること。
0804 . #
0805 . # -<< BAT 放電開始前データ(BAT_INT) >>-
0806 . # < CHECK >
0807 . CHECK PCD. BAT_V -
0808 . CHECK PCD. CEL1_V -
0809 . CHECK PCD. CEL2_V -
0810 . CHECK PCD. CEL3_V -
0811 . CHECK PCD. CEL4_V -
0812 . CHECK PCD. CEL5_V -
0813 . CHECK PCD. CEL6_V -
0814 . CHECK PCD. CEL7_V -
0815 . CHECK PCD. CEL8_V -
0816 . CHECK PCD. CEL9_V -
0817 . CHECK PCD. CEL10_V -
0818 . CHECK PCD. CEL11_V -
0819 . CHECK PCD. CEL12_V -
0820 . CHECK PCD. DCHG_I -
0821 . CHECK DH. BAT_TEMP1 -
0822 . CHECK DH. BAT_TEMP2 -
0823 . #
0824 . # 放電開始直前の BAT データをデータシート 4-1 に記録する。
0825 . #
0826 . #
0827 . # -<< 放電開始 >>-
0828 . # EXT-PS OFF で放電を開始する。
0829 . # (最低セル電圧：3.710V まで)

```



| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 35      | 1   |

```

0882 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0883 #
0884 # =====
0885 . # 4. 2. 放電停止
0886 # =====
0887 #
0888 . # -<< 放電停止 >>-
0889 . # 【操作】
0890 # EXT-PS ON
0891 #
0892 . # < CHECK >
0893 CHECK PCD. CHG_I -0.1 0.1
0894 CHECK PCD. DCHG_I -0.2 0.2
0895 #
0896 #
0897 . # -<< BAT 放電停止直後データ >>- (データシート 4-4 へ記録)
0898 . # < CHECK >
0899 CHECK PCD. BAT_V -
0900 CHECK PCD. CEL1_V -
0901 CHECK PCD. CEL2_V -
0902 CHECK PCD. CEL3_V -
0903 CHECK PCD. CEL4_V -
0904 CHECK PCD. CEL5_V -
0905 CHECK PCD. CEL6_V -
0906 CHECK PCD. CEL7_V -
0907 CHECK PCD. CEL8_V -
0908 CHECK PCD. CEL9_V -
0909 CHECK PCD. CEL10_V -
0910 CHECK PCD. CEL11_V -
0911 CHECK PCD. CEL12_V -
0912 CHECK PCD. DCHG_I -
0913 CHECK DH. BAT_TEMP1 -
0914 CHECK DH. BAT_TEMP2 -
0915 #
0916 #
0917 . # QL Check-Item Spec Check
0918 # -----+-----+-----+-----
0919 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0920 #
0921 #
0922 . # *****
0923 . # 5. バス系立ち上げ/チェック(通信系/BAT/ACS/TCS A系)
0924 . # *****
0925 . # =====
0926 . # 5. 1. 通信系
0927 . # =====
0928 . #
0929 . DH. XSW1_CROSS
0930 . TC1U. XSW2_CROSS
0931 #
0932 . # < CHECK >
0933 CHECK DH. XSW1_PARA_CROSS_SEL =MGA_TO_TWTA_A

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 36      | 1   |

```

0934 CHECK DH. XSW2_PARA_CROSS_SEL =MGA_TO_XTRP_A
0935 . #
0936 . DH. XSW1_STRATE
0937 . TCIU. XSW2_STRATE
0938 . #
0939 . # < CHECK >
0940 CHECK DH. XSW1_PARA_CROSS_SEL =HGA_TO_TWTA_A
0941 CHECK DH. XSW2_PARA_CROSS_SEL =HGA_TO_XTRP_A
0942 . #
0943 . PCD. ON_OFF_ENA
0944 . #
0945 . # < CHECK >
0946 CHECK PCD. ON_OFF_ENA_DIS =ENA
0947 . #
0948 . PCD. EPC_A_ON
0949 . PCD. ON_OFF_DIS
0950 . #
0951 . # < CHECK >
0952 CHECK PCD. EPC_A_ON_OFF =ON
0953 CHECK PCD. ON_OFF_ENA_DIS =DIS
0954 . #
0955 . TCIU. XTWTA_A_FIL_ON # 【有効寿命・特性値管理手順書(TPP-7S8238-02K)】へ記録
0956 . #
0957 . # < CHECK >
0958 CHECK ACS_SYS. TWTA_A_FIL_ON_OFF =ON
0959 CHECK ACS_SYS. TWTA_A_ARU_STATUS =DIS
0960 CHECK ACS. TWTA_A_FIL_ON_OFF =ON
0961 CHECK ACS. TWTA_A_ARU_STATUS =DIS
0962 CHECK DH. XTRP_A_CARR_LOCK =OFF
0963 CHECK DH. XTRP_A_DEM_LOCK =OFF
0964 CHECK DH. XTRP_A_RRNG_LOCK =OFF
0965 CHECK DH. XTRP_A_BIT_RATE =BPS15_6
0966 CHECK DH. XTRP_A_AUTO_COH_ENA_DIS =ENA
0967 CHECK DH. XTRP_A_COH_NCOH =NCOH
0968 CHECK DH. XTRP_A_TX_ON_OFF =OFF
0969 CHECK DH. XTRP_A_TLM_ON_OFF =OFF
0970 CHECK DH. XTRP_A_RNG_ON_OFF =OFF
0971 CHECK DH. XTRP_A_RRNG_ON_OFF =OFF
0972 CHECK DH. XTRP_A_RNG_THRU_LPF =LPF
0973 CHECK DH. XTRP_A_TL_MOD 0
0974 CHECK DH. XTRP_A_RN_MOD 0
0975 . #
0976 . # 【局管制設定】
0977 . # 地上装置の Uplink を以下の通り設定する。
0978 . # ・入力レベル : -100dBm(XTRP 入力端)
0979 . # 以下の手順で X 帯インタフェース装置架を設定する
0980 . # (1)X 帯インタフェース装置架 フロントパネルの【ATTENUATOR/SWITCH DRIVER】
0981 . # の【10】と【20】が点灯、それ以外が消灯していることを確認
0982 . # (2)監視制御端末【SUMMARY】X-TX の ATT の値を【79dB → 0dB】に変更
0983 . # (3)X 帯インタフェース装置架 RF OUTPUT PANEL(TX 側)の RF OUT LEVEL デジタル
0984 . # 表示が【30】になっていることを確認(この時点で XTRP 入力レベル-100dBm)
0985 . # ・周波数 : 7158.844908MHz

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 37      | 1   |

```

0986 . #   ・ SWEEP      : RATE 300Hz/s, WIDTH 8kHz INC
0987 . #   ・ ROUTE      : X-ANT
0988 . #
0989 . #   【Uplink】
0990 . #   (1)監視制御端末【X-TCRMOD】の IF を【ON】にする
0991 . #   (2)監視制御端末【X 帯送信制御ウィンドウ】の RF POWER【ON】にする
0992 . #   (3)QL の TCIU 画面で AGC のレベルを確認(U/L ATT の値を調整)
0993 . #   (参考 : 2017/2 月実施時は-95.79dBm)
0994 . #   (4)監視制御端末【X 帯送信制御ウィンドウ】の SWEEP-CONT の【INC】を実行する
0995 . #
0996 . # < CHECK >
0997 . CHECK DH. XTRP_A_CARR_LOCK                      =ON
0998 . CHECK DH. XTRP_A_AUTO_COH_ENA_DIS              =ENA
0999 . CHECK DH. XTRP_A_COH_NCOH                        =COH
1000 . #
1001 . #   QL          Check-Item          Spec          Data          Check
1002 . #   -----+-----+-----+-----+-----+
1003 . #   TCIU          DH. XTRP_A_LPS          記録のみ          _____ N/A
1004 . #
1005 . #
1006 . #   *****
1007 . #   FIL ON から HV ON まで 5min 以上待機
1008 . #   *****
1009 . #
1010 . TCIU. XTWA_A_HV_ON   #   【有効寿命・特性値管理手順書(TPP-7S8238-02K)】へ記録
1011 . #
1012 . # < CHECK >
1013 . CHECK ACS_SYS. TWTA_A_FIL_ON_OFF                  =ON
1014 . CHECK ACS_SYS. TWTA_A_ARU_STATUS                  =ENA
1015 . CHECK ACS. TWTA_A_FIL_ON_OFF                      =ON
1016 . CHECK ACS. TWTA_A_ARU_STATUS                      =ENA
1017 . CHECK DH. TWTA_A_HLX_CURR                          <5.0
1018 . #
1019 . TCIU. XTRP_A_T_MOD095
1020 . TCIU. XTRP_A_TLMMOD_ON
1021 . DH. XTRP_A_TX_ON
1022 . #
1023 . # < CHECK >
1024 . CHECK DH. XTRP_A_TX_ON_OFF                          =ON
1025 . CHECK DH. XTRP_A_TLM_ON_OFF                        =ON
1026 . CHECK DH. XTRP_A_TL_MOD                            0.94 0.96
1027 . CHECK DH. XTRP_A_RN_MOD                            0.05
1028 . #
1029 . #
1030 . #   【局管制設定】
1031 . #   監視制御端末【SUMMARY】X-RX の ATT の値を 79dB → 20dB に徐々に下げていく
1032 . #   (X 帯受信計測装置架の DIGITAL DEMODULATOR のディスプレイで
1033 . #   【DIGITAL DEMODULATOR(1/12)】の【INPUT LEVEL】が-40dBm 程度に調整する。)
1034 . #
1035 . #   【局管制設定】
1036 . #   SUMMARY 画面にて、X-TLM: 32kbps_RF を選択実行する。
1037 . #   SUMMARY 画面にて、SCR/BIT/VIT/FRM が全て ON となることを確認する。

```

```
1038  #
1039  . # 【衛星管制設定】
1040  . # RF/LINE 切り替え      : RF
1041  #
1042  . # 【地上装置設定】
1043  . # RD LINK OFF
1044  #
1045  . # 【局管制設定】
1046  # SUMMARY 画面にて、X-CMD: L(15.625) を選択実行する。
1047  #
1048  . # 【局管制設定】
1049  # CMD 変調: 0.85rad (目標値 0.8rad)
1050  # UP LINK:  CMD MOD ON
1051  # UP LINK:  HOLD TONE ON
1052  #
1053  . # < CHECK >
1054  CHECK DH. XTRP_A_CARR_LOCK                =ON
1055  CHECK DH. XTRP_A_DEM_LOCK                  =ON
1056  CHECK DH. XTRP_A_BIT_RATE                  =BPS15_6
1057  #
1058  . TCIU. XTRP_A_CMDRT_1K
1059  #
1060  . # < CHECK >
1061  CHECK DH. XTRP_A_CARR_LOCK                =ON
1062  CHECK DH. XTRP_A_DEM_LOCK                  =ON
1063  CHECK DH. XTRP_A_BIT_RATE                  =BPS1000
1064  #
1065  . # 【局管制設定】
1066  # CMDRT_1K コマンド送信後 130s 以内に SUMMARY 画面にて、X-CMD: H(1000) を選択実
1067  # 行する。
1068  #
1069  . #
1070  . DH. DUMMY
1071  #
1072  . # QL          Check-Item          Spec          Check
1073  # -----+-----+-----+-----+
1074  # DH1          DH. CMD_EXE_CNT        +1 増加          G    N
1075  # DH1          DH. CMD_DLV_CNT        +1 増加          G    N
1076  #
1077  #
1078  . # 【衛星管制設定】
1079  # プリチェック      : ON
1080  # センドベリファイ  : ON
1081  # サクセスベリファイ: ON
1082  . # COP N(S)値設定
1083  #
1084  . # QL          Check-Item          Spec          Check
1085  # -----+-----+-----+-----+
1086  # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
1087  #
1088  . # =====
1089  . # 5.2. ACS/TCS 確認 (A 系)
```

```

1090 . # =====
1091 . # -----
1092 . # 5.2.1. ADM_ON
1093 . # -----
1094 . #
1095 . # < CHECK >
1096 CHECK ACS. I_ADMCE_A_PWR =OFF
1097 CHECK ACS. I_ADMCE_B_PWR =OFF
1098 CHECK ACS. ADM_SEL_PORT1 =A
1099 CHECK ACS. I_ADM_CTRL =STBY
1100 CHECK ACS. I_ADM_INIZERO =NOCHK
1101 CHECK ACS. I_W_ADM_PRMT =INH
1102 CHECK ACS. I_ADMCHK_ENA =DIS
1103 CHECK ACS. I_ADMCHK_FAIL =NORM
1104 CHECK ACS_SYS. I_ADMCE_A_PWR =OFF
1105 CHECK ACS_SYS. I_ADMCE_B_PWR =OFF
1106 CHECK ACS_SYS. ADM_SEL_PORT1 =A
1107 CHECK ACS_SYS. I_ADM_CTRL =STBY
1108 CHECK ACS_SYS. I_ADMCHK_ENA =DIS
1109 CHECK ACS_SYS. I_ADMCHK_FAIL =NORM
1110 CHECK ACS. BIT_I_ADMCE_A_PWR =OFF
1111 CHECK ACS. BIT_I_ADMCE_B_PWR =OFF
1112 CHECK ACS. BIT_I_ADM_CTRL =STBY
1113 . #
1114 . ACS. ADM_SEL_A
1115 . #
1116 . # < CHECK >
1117 CHECK ACS. ADM_SEL_PORT1 =A
1118 CHECK ACS_SYS. ADM_SEL_PORT1 =A
1119 . #
1120 . PCD. ON_OFF_ENA
1121 . #
1122 . # < CHECK >
1123 CHECK PCD. ON_OFF_ENA_DIS =ENA
1124 . #
1125 . # # ADMCE-A POWER ON
1126 . PCD. ADMCE_A_ON
1127 . #
1128 . # < CHECK >
1129 CHECK PCD. ADMCE_A_ON_OFF =ON
1130 CHECK PCD. ADMCE_B_ON_OFF =OFF
1131 . #
1132 . # QL Check-Item Spec Data Check
1133 . # -----+-----+-----+-----+
1134 # ACSHK1-1 <ADM>V_ADMCE_A_PWR 記録のみ _____[V] N/A
1135 # ACSHK1-1 <ADM>V_ADMCE_B_PWR 記録のみ _____[V] N/A
1136 # ACSHK1-1 <ADM>I_ADMCE_A_CRNT 記録のみ _____[A] N/A
1137 # ACSHK1-1 <ADM>I_ADMCE_B_CRNT 記録のみ _____[A] N/A
1138 . #
1139 . # QL Check-Item Spec Check
1140 . # -----+-----+-----+
1141 # CMD 出力装置 Message STATUS CHECK 結果 OK G N

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 40      | 1   |

```

1142 . #
1143 . # -----
1144 . # 5.2.2. DRU-A_ON/APM
1145 . # -----
1146 . #
1147 . # # DRU-A POWER ON
1148 . PCD.DRU_PSU_A_ON
1149 . #
1150 . PCD.ON_OFF_DIS
1151 . #
1152 . # < CHECK >
1153 CHECK PCD.ON_OFF_ENA_DIS =DIS
1154 CHECK PCD.DRU_PSU_A_ON_OFF =ON
1155 CHECK ACS.DRU_SEL_PT =NA
1156 CHECK ACS.I_APM_CTRL =STBY
1157 CHECK ACS.I_APMSNS_ENA =AEN_BEN
1158 CHECK ACS.F_RCS_PWR =OFF
1159 CHECK ACS.F_RCS_Cntrl =STANBY
1160 CHECK ACS.ACS_ERR_CODE1 0
1161 CHECK ACS.ACS_ERR_CODE2 0
1162 CHECK ACS.ACS_ERR_CODE3 0
1163 CHECK ACS.ACS_ERR_CODE4 0
1164 CHECK ACS.ACS_ERR_CODE5 0
1165 CHECK ACS.ERR_CNTR 0
1166 CHECK ACS.TOTAL_ERR_CNTR 0
1167 CHECK ACS_SYS.HK_ERR_CODE 0
1168 CHECK ACS_SYS.DRU_SEL_PT =NA
1169 CHECK ACS_SYS.I_APM_CTRL =STBY
1170 CHECK ACS_SYS.I_APMSNS_ENA =AEN_BEN
1171 CHECK ACS_SYS.F_RCS_Cntrl =STANBY
1172 CHECK ACS.BIT_DRU_SEL_PT =NA
1173 CHECK ACS.BIT_I_APM_CTRL =STBY
1174 . #
1175 . ACS.DRU_SEL_A
1176 . #
1177 . ACS.ACS_IOPERR_CLR
1178 . #
1179 . # < CHECK >
1180 CHECK ACS.DRU_SEL_PT =A
1181 CHECK ACS.DRU_A_ONOFF_ST =ON
1182 CHECK ACS.DRU_B_ONOFF_ST =OFF
1183 CHECK ACS.DRU_ACIMIF_A_ST =ON
1184 CHECK ACS.DRU_ACIMIF_B_ST =OFF
1185 CHECK ACS.SRAM1_MEMST =MEMO
1186 CHECK ACS.SRAM2_MEMST =MEMO
1187 CHECK ACS.C_DRU_CMD_ECC2 0
1188 CHECK ACS.C_DRU_TLM_ECC2 0
1189 CHECK ACS.C_LBUSU_ECC1 0
1190 CHECK ACS.C_LBUSL_ECC1 0
1191 CHECK ACS.C_DRU_CMD_Prt 0
1192 CHECK ACS.C_DRU_TLM_Prt 0
1193 CHECK ACS.DATA_ERR_STATUS =OK

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 41      | 1   |

|      |                               |                |           |       |
|------|-------------------------------|----------------|-----------|-------|
| 1194 | CHECK ACS.STS_DRUAPM_ON       | =OFF           |           |       |
| 1195 | CHECK ACS.I_ADMCE_A_PWR       | =ON            |           |       |
| 1196 | CHECK ACS.I_ADMCE_B_PWR       | =OFF           |           |       |
| 1197 | CHECK ACS.ADM_SEL_PORT1       | =A             |           |       |
| 1198 | CHECK ACS.SRAM_ST             | =SRAM1         |           |       |
| 1199 | CHECK ACS_SYS.DRU_SEL_PT      | =A             |           |       |
| 1200 | CHECK ACS_SYS.DRU_A_ONOFF_ST  | =ON            |           |       |
| 1201 | CHECK ACS_SYS.DRU_B_ONOFF_ST  | =OFF           |           |       |
| 1202 | CHECK ACS_SYS.DRU_ACIMIF_A_ST | =ON            |           |       |
| 1203 | CHECK ACS_SYS.DRU_ACIMIF_B_ST | =OFF           |           |       |
| 1204 | CHECK ACS_SYS.SRAM1_MEMST     | =MEMO          |           |       |
| 1205 | CHECK ACS_SYS.SRAM2_MEMST     | =MEMO          |           |       |
| 1206 | CHECK ACS_SYS.C_DRU_CMD_ECC2  | 0              |           |       |
| 1207 | CHECK ACS_SYS.C_DRU_TLM_ECC2  | 0              |           |       |
| 1208 | CHECK ACS_SYS.C_LBUSU_ECC1    | 0              |           |       |
| 1209 | CHECK ACS_SYS.C_LBUSL_ECC1    | 0              |           |       |
| 1210 | CHECK ACS_SYS.C_DRU_CMD_Prt   | 0              |           |       |
| 1211 | CHECK ACS_SYS.C_DRU_TLM_Prt   | 0              |           |       |
| 1212 | CHECK ACS_SYS.DATA_ERR_STATUS | =OK            |           |       |
| 1213 | CHECK ACS_SYS.STS_DRUAPM_ON   | =OFF           |           |       |
| 1214 | CHECK ACS_SYS.I_ADMCE_A_PWR   | =ON            |           |       |
| 1215 | CHECK ACS_SYS.I_ADMCE_B_PWR   | =OFF           |           |       |
| 1216 | CHECK ACS_SYS.ADM_SEL_PORT1   | =A             |           |       |
| 1217 | CHECK ACS_SYS.SRAM_ST         | =SRAM1         |           |       |
| 1218 | CHECK ACS.BIT_DRU_SEL_PT      | =A             |           |       |
| 1219 | CHECK ACS.BIT_DRU_A_ONOFF_ST  | =ON            |           |       |
| 1220 | CHECK ACS.BIT_DRU_B_ONOFF_ST  | =OFF           |           |       |
| 1221 | CHECK ACS.BIT_I_ADMCE_A_PWR   | =ON            |           |       |
| 1222 | CHECK ACS.BIT_I_ADMCE_B_PWR   | =OFF           |           |       |
| 1223 | #                             |                |           |       |
| 1224 | # QL                          | Check-Item     | Spec      | Data  |
| 1225 | #                             |                |           | Check |
| 1226 | # ACSHK1-1                    | <DRU>I_COUNTER | 0x20 ずつ増加 | G N   |
| 1227 | #                             |                |           |       |
| 1228 | ACS.ACS_PKT_FMT_4             |                |           |       |
| 1229 | #                             |                |           |       |
| 1230 | # < CHECK >                   |                |           |       |
| 1231 | CHECK ACS.F_ACS_PKT_FMT       | =ACSHK4        |           |       |
| 1232 | CHECK ACS.I_ECCERR_S_D        | 0              |           |       |
| 1233 | CHECK ACS.I_ECCERR_S_L        | 0              |           |       |
| 1234 | CHECK ACS.I_DRU_ACIMIF1       | 0              |           |       |
| 1235 | CHECK ACS.I_DRU_ACIMIF2       | 0              |           |       |
| 1236 | CHECK ACS.I_DRU_ACIMIF3       | 0              |           |       |
| 1237 | CHECK ACS.I_DRU_ACIMIF4       | 0              |           |       |
| 1238 | CHECK ACS.DRU_CMD_ECC2        | 0              |           |       |
| 1239 | CHECK ACS.DRU_TLM_ECC2        | 0              |           |       |
| 1240 | CHECK ACS.DRU_CMD_Parity1     | 0              |           |       |
| 1241 | CHECK ACS.DRU_CMD_Parity2     | 0              |           |       |
| 1242 | CHECK ACS.DRU_TLM_Parity1     | 0              |           |       |
| 1243 | CHECK ACS.DRU_TLM_Parity2     | 0              |           |       |
| 1244 | CHECK ACS.I_CMD_FLAG1         | 0x02ec0c00     |           |       |
| 1245 | CHECK ACS.I_CMD_FLAG2         | 0              |           |       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 42      | 1   |

```

1246 . #
1247 . ACS. ACS_PKT_FMT_1
1248 . #
1249 . # < CHECK >
1250 . CHECK ACS. F_ACS_PKT_FMT =ACSHK1
1251 . #
1252 . # # APM Driver ON
1253 . ACS. APM_DRV_ON
1254 . #
1255 . # < CHECK >
1256 . CHECK ACS. STS_DRUAPM_ON =ON
1257 . CHECK ACS. STS_DRUAPM_INTG =NORM
1258 . CHECK ACS. STS_DRUAPM_SHRT =NORM
1259 . CHECK ACS. STS_DRUAPM_CRNT =FULL
1260 . CHECK ACS. DRUAPM_MAGCNT =state1
1261 . CHECK ACS. DRUAPM_INTGCNT 0
1262 . CHECK ACS. ACS_ERR_CODE1 0
1263 . CHECK ACS. ACS_ERR_CODE2 0
1264 . CHECK ACS. ACS_ERR_CODE3 0
1265 . CHECK ACS. ACS_ERR_CODE4 0
1266 . CHECK ACS. ACS_ERR_CODE5 0
1267 . CHECK ACS. ERR_CNTR 0
1268 . CHECK ACS. TOTAL_ERR_CNTR 0
1269 . CHECK ACS_SYS. STS_DRUAPM_ON =ON
1270 . CHECK ACS_SYS. STS_DRUAPM_INTG =NORM
1271 . CHECK ACS_SYS. STS_DRUAPM_SHRT =NORM
1272 . CHECK ACS_SYS. STS_DRUAPM_CRNT =FULL
1273 . CHECK ACS_SYS. DRUAPM_MAGCNT =state1
1274 . CHECK ACS_SYS. DRUAPM_INTGCNT 0
1275 . CHECK ACS_SYS. HK_ERR_CODE 0
1276 . #
1277 . # QL Check-Item Spec Check
1278 . # -----+-----+-----+-----
1279 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1280 . #
1281 . # -----
1282 . # 5.2.3. SSAS
1283 . # -----
1284 . #
1285 . TCIU. SSAS_A_ON
1286 . #
1287 . # < CHECK >
1288 . CHECK ACS. STS_SSASA_PWR =ON
1289 . CHECK ACS. STS_SSASB_PWR =OFF
1290 . CHECK ACS_SYS. STS_SSASA_PWR =ON
1291 . CHECK ACS_SYS. STS_SSASB_PWR =OFF
1292 . CHECK ACS. BIT_STS_SSASA_PWR =ON
1293 . CHECK ACS. BIT_STS_SSASB_PWR =OFF
1294 . #
1295 . # QL Check-Item Spec Check
1296 . # -----+-----+-----+-----
1297 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N

```

```

1298  #
1299  . # -----
1300  . # 5.2.4. SSC
1301  . # -----
1302  . #
1303  . ACS.SSC_ON    # SSC を ON する
1304  . #
1305  . # < CHECK >
1306  . CHECK ACS.SSC_PWR                =ON
1307  . CHECK ACS.SSC_CAL                =MES
1308  . CHECK ACS_SYS.SSC_PWR            =ON
1309  . CHECK ACS_SYS.SSC_CAL            =MES
1310  . CHECK ACS.BIT_SSC_PWR            =ON
1311  . #
1312  . ACS.SSC_CAL_ON    # SSC CAL を ON に設定する
1313  . #
1314  . # < CHECK >
1315  . CHECK ACS.SSC_CAL                =CAL
1316  . CHECK ACS_SYS.SSC_CAL            =CAL
1317  . #
1318  . # QL          Check-Item          Spec          Check
1319  . # -----+-----+-----+-----
1320  . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
1321  . #
1322  . # -----
1323  . # 5.2.5. RCS
1324  . # -----
1325  . #
1326  . # < CHECK >
1327  . CHECK ACS.THV_A_ENDS              =DIS
1328  . CHECK ACS.THV_T_1_3_ENDS          =DIS
1329  . CHECK ACS.THV_T_2_4_ENDS          =DIS
1330  . CHECK ACS.THV_A_ST                =OFF
1331  . CHECK ACS.THV_T_1_3_ST            =OFF
1332  . CHECK ACS.THV_T_2_4_ST            =OFF
1333  . CHECK ACS.HLV_U_OPN_ENDS          =DIS
1334  . CHECK ACS.HLV_U_CLS_ENDS          =DIS
1335  . CHECK ACS.HLV_D_OPN_ENDS          =DIS
1336  . CHECK ACS.HLV_D_CLS_ENDS          =DIS
1337  . CHECK ACS.HLV_UR_CLS_ENDS         =DIS
1338  . CHECK ACS.HLV_DR_CLS_ENDS         =DIS
1339  . CHECK ACS.HLV_U_WDT_ST            =DIS
1340  . CHECK ACS.HLV_D_WDT_ST            =DIS
1341  . CHECK ACS.HLV_UR_WDT_ST           =DIS
1342  . CHECK ACS.HLV_DR_WDT_ST           =DIS
1343  . CHECK ACS.HLV_WDT_ENDS            =DIS
1344  . CHECK ACS.HLV_WDT_OVF             =NORM
1345  . CHECK ACS.HLV_U_OPN_ST            =OFF
1346  . CHECK ACS.HLV_U_CLS_ST            =OFF
1347  . CHECK ACS.HLV_D_OPN_ST            =OFF
1348  . CHECK ACS.HLV_D_CLS_ST            =OFF
1349  . CHECK ACS.HLV_UR_CLS_ST           =OFF

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 44      | 1   |

```

1350 CHECK ACS.HLV_DR_CLS_ST =OFF
1351 CHECK ACS_SYS.THV_A_ENDS =DIS
1352 CHECK ACS_SYS.THV_T_1_3_ENDS =DIS
1353 CHECK ACS_SYS.THV_T_2_4_ENDS =DIS
1354 CHECK ACS_SYS.THV_A_ST =OFF
1355 CHECK ACS_SYS.THV_T_1_3_ST =OFF
1356 CHECK ACS_SYS.THV_T_2_4_ST =OFF
1357 CHECK ACS_SYS.HLV_U_OPN_ENDS =DIS
1358 CHECK ACS_SYS.HLV_U_CLS_ENDS =DIS
1359 CHECK ACS_SYS.HLV_D_OPN_ENDS =DIS
1360 CHECK ACS_SYS.HLV_D_CLS_ENDS =DIS
1361 CHECK ACS_SYS.HLV_UR_CLS_ENDS =DIS
1362 CHECK ACS_SYS.HLV_DR_CLS_ENDS =DIS
1363 CHECK ACS_SYS.HLV_U_WDT_ST =DIS
1364 CHECK ACS_SYS.HLV_D_WDT_ST =DIS
1365 CHECK ACS_SYS.HLV_UR_WDT_ST =DIS
1366 CHECK ACS_SYS.HLV_DR_WDT_ST =DIS
1367 CHECK ACS_SYS.HLV_WDT_ENDS =DIS
1368 CHECK ACS_SYS.HLV_WDT_OVF =NORM
1369 #
1370 . # # 圧力モニタの値を確認する。
1371 . # QL Check-Item Spec Data Check
1372 # -----+-----+-----+-----+
1373 # TCIU RCS_HPRE_MON 記録のみ _____MPa N/A
1374 # RCS_LPRE1_MON 記録のみ _____MPa N/A
1375 # RCS_LPRE2_MON 記録のみ _____MPa N/A
1376 #
1377 . # QL Check-Item Spec Check
1378 # -----+-----+-----+-----+
1379 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1380 #
1381 # =====
1382 . # 5.3. TCS Table Check
1383 # =====
1384 #
1385 . # << TCFS TABLE CHECK >>
1386 . #
1387 . TCS.ONESHOT_TLM_0x11 # BACKUP DTY TABLE1
1388 WAIT_SEC 5
1389 TCS.ONESHOT_TLM_0x12 # BACKUP DTY TABLE2
1390 WAIT_SEC 5
1391 TCS.ONESHOT_TLM_0x13 # BACKUP DTY TABLE3
1392 WAIT_SEC 5
1393 TCS.ONESHOT_TLM_0x14 # BACKUP DTY TABLE4
1394 WAIT_SEC 5
1395 TCS.ONESHOT_TLM_0x15 # BACKUP PRI TABLE1
1396 WAIT_SEC 5
1397 TCS.ONESHOT_TLM_0x16 # BACKUP PRI TABLE2
1398 WAIT_SEC 5
1399 TCS.ONESHOT_TLM_0x17 # BACKUP PRI TABLE3
1400 WAIT_SEC 5
1401 TCS.ONESHOT_TLM_0x18 # BACKUP PRI TABLE4

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 45      | 1   |

```

1402 WAIT_SEC 5
1403 TCS.ONESHOT_TLM_0x19 # NMNL DTY TABLE1
1404 WAIT_SEC 5
1405 TCS.ONESHOT_TLM_0x1A # NMNL DTY TABLE2
1406 WAIT_SEC 5
1407 TCS.ONESHOT_TLM_0x1B # NMNL DTY TABLE3
1408 WAIT_SEC 5
1409 TCS.ONESHOT_TLM_0x1C # NMNL PRI TABLE1
1410 WAIT_SEC 5
1411 TCS.ONESHOT_TLM_0x1D # NMNL PRI TABLE2
1412 WAIT_SEC 5
1413 TCS.ONESHOT_TLM_0x1E # NMNL PRI TABLE3
1414 WAIT_SEC 5
1415 TCS.ONESHOT_TLM_0x1F # NMNL THR TABLE1
1416 WAIT_SEC 5
1417 TCS.ONESHOT_TLM_0x20 # NMNL THR TABLE2
1418 WAIT_SEC 5
1419 TCS.ONESHOT_TLM_0x21 # NMNL THR TABLE3
1420 WAIT_SEC 5
1421 TCS.ONESHOT_TLM_0x22 # ATSF TABLE
1422 WAIT_SEC 5
1423 TCS.ONESHOT_TLM_0x23 # MASF TABLE
1424 WAIT_SEC 5
1425 TCS.ONESHOT_TLM_0x24 # HTR PWR TABLE
1426 WAIT_SEC 5
1427 TCS.ONESHOT_TLM_0x25 # HTR ENA/DIS TABLE
1428 WAIT_SEC 5
1429 TCS.ONESHOT_TLM_0x26 # SEN/HTR SEL TABLE
1430 WAIT_SEC 5
1431 TCS.ONESHOT_TLM_0x27 # RNG TABLE
1432 WAIT_SEC 5
1433 TCS.ONESHOT_TLM_0x28 # SEN CH TABLE
1434 WAIT_SEC 5
1435 #
1436 # < CHECK >
1437 # 0x11
1438 CHECK TCS.BK_DTY_TBL1_01CH 0 0
1439 CHECK TCS.BK_DTY_TBL1_02CH 0 0
1440 CHECK TCS.BK_DTY_TBL1_03CH 0 0
1441 CHECK TCS.BK_DTY_TBL1_04CH 0 0
1442 CHECK TCS.BK_DTY_TBL1_05CH 0 0
1443 CHECK TCS.BK_DTY_TBL1_06CH 35 35
1444 CHECK TCS.BK_DTY_TBL1_07CH 0 0
1445 CHECK TCS.BK_DTY_TBL1_08CH 129 129
1446 CHECK TCS.BK_DTY_TBL1_09CH 0 0
1447 CHECK TCS.BK_DTY_TBL1_10CH 0 0
1448 CHECK TCS.BK_DTY_TBL1_11CH 0 0
1449 CHECK TCS.BK_DTY_TBL1_12CH 0 0
1450 CHECK TCS.BK_DTY_TBL1_13CH 35 35
1451 CHECK TCS.BK_DTY_TBL1_14CH 0 0
1452 CHECK TCS.BK_DTY_TBL1_15CH 0 0
1453 CHECK TCS.BK_DTY_TBL1_16CH 0 0

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 46      | 1   |

|      |                             |         |
|------|-----------------------------|---------|
| 1454 | CHECK TCS. BK_DTY_TBL1_17CH | 0 0     |
| 1455 | CHECK TCS. BK_DTY_TBL1_18CH | 0 0     |
| 1456 | CHECK TCS. BK_DTY_TBL1_19CH | 0 0     |
| 1457 | CHECK TCS. BK_DTY_TBL1_20CH | 0 0     |
| 1458 | CHECK TCS. BK_DTY_TBL1_21CH | 0 0     |
| 1459 | CHECK TCS. BK_DTY_TBL1_22CH | 0 0     |
| 1460 | CHECK TCS. BK_DTY_TBL1_23CH | 0 0     |
| 1461 | CHECK TCS. BK_DTY_TBL1_24CH | 0 0     |
| 1462 | CHECK TCS. BK_DTY_TBL1_25CH | 0 0     |
| 1463 | CHECK TCS. BK_DTY_TBL1_26CH | 0 0     |
| 1464 | CHECK TCS. BK_DTY_TBL1_27CH | 0 0     |
| 1465 | CHECK TCS. BK_DTY_TBL1_28CH | 0 0     |
| 1466 | CHECK TCS. BK_DTY_TBL1_29CH | 0 0     |
| 1467 | CHECK TCS. BK_DTY_TBL1_30CH | 0 0     |
| 1468 | CHECK TCS. BK_DTY_TBL1_31CH | 0 0     |
| 1469 | CHECK TCS. BK_DTY_TBL1_32CH | 0 0     |
| 1470 | #                           |         |
| 1471 | # 0x12                      |         |
| 1472 | CHECK TCS. BK_DTY_TBL2_01CH | 0 0     |
| 1473 | CHECK TCS. BK_DTY_TBL2_02CH | 0 0     |
| 1474 | CHECK TCS. BK_DTY_TBL2_03CH | 0 0     |
| 1475 | CHECK TCS. BK_DTY_TBL2_04CH | 0 0     |
| 1476 | CHECK TCS. BK_DTY_TBL2_05CH | 0 0     |
| 1477 | CHECK TCS. BK_DTY_TBL2_06CH | 0 0     |
| 1478 | CHECK TCS. BK_DTY_TBL2_07CH | 0 0     |
| 1479 | CHECK TCS. BK_DTY_TBL2_08CH | 129 129 |
| 1480 | CHECK TCS. BK_DTY_TBL2_09CH | 0 0     |
| 1481 | CHECK TCS. BK_DTY_TBL2_10CH | 0 0     |
| 1482 | CHECK TCS. BK_DTY_TBL2_11CH | 0 0     |
| 1483 | CHECK TCS. BK_DTY_TBL2_12CH | 0 0     |
| 1484 | CHECK TCS. BK_DTY_TBL2_13CH | 0 0     |
| 1485 | CHECK TCS. BK_DTY_TBL2_14CH | 0 0     |
| 1486 | CHECK TCS. BK_DTY_TBL2_15CH | 0 0     |
| 1487 | CHECK TCS. BK_DTY_TBL2_16CH | 0 0     |
| 1488 | CHECK TCS. BK_DTY_TBL2_17CH | 0 0     |
| 1489 | CHECK TCS. BK_DTY_TBL2_18CH | 0 0     |
| 1490 | CHECK TCS. BK_DTY_TBL2_19CH | 0 0     |
| 1491 | CHECK TCS. BK_DTY_TBL2_20CH | 0 0     |
| 1492 | CHECK TCS. BK_DTY_TBL2_21CH | 0 0     |
| 1493 | CHECK TCS. BK_DTY_TBL2_22CH | 35 35   |
| 1494 | CHECK TCS. BK_DTY_TBL2_23CH | 0 0     |
| 1495 | CHECK TCS. BK_DTY_TBL2_24CH | 0 0     |
| 1496 | CHECK TCS. BK_DTY_TBL2_25CH | 0 0     |
| 1497 | CHECK TCS. BK_DTY_TBL2_26CH | 0 0     |
| 1498 | CHECK TCS. BK_DTY_TBL2_27CH | 0 0     |
| 1499 | CHECK TCS. BK_DTY_TBL2_28CH | 0 0     |
| 1500 | CHECK TCS. BK_DTY_TBL2_29CH | 35 35   |
| 1501 | CHECK TCS. BK_DTY_TBL2_30CH | 0 0     |
| 1502 | CHECK TCS. BK_DTY_TBL2_31CH | 0 0     |
| 1503 | CHECK TCS. BK_DTY_TBL2_32CH | 0 0     |
| 1504 | #                           |         |
| 1505 | # 0x13                      |         |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 47      | 1   |

|      |                             |         |
|------|-----------------------------|---------|
| 1506 | CHECK TCS. BK_DTY_TBL3_01CH | 0 0     |
| 1507 | CHECK TCS. BK_DTY_TBL3_02CH | 0 0     |
| 1508 | CHECK TCS. BK_DTY_TBL3_03CH | 0 0     |
| 1509 | CHECK TCS. BK_DTY_TBL3_04CH | 0 0     |
| 1510 | CHECK TCS. BK_DTY_TBL3_05CH | 0 0     |
| 1511 | CHECK TCS. BK_DTY_TBL3_06CH | 42 42   |
| 1512 | CHECK TCS. BK_DTY_TBL3_07CH | 0 0     |
| 1513 | CHECK TCS. BK_DTY_TBL3_08CH | 155 155 |
| 1514 | CHECK TCS. BK_DTY_TBL3_09CH | 0 0     |
| 1515 | CHECK TCS. BK_DTY_TBL3_10CH | 0 0     |
| 1516 | CHECK TCS. BK_DTY_TBL3_11CH | 0 0     |
| 1517 | CHECK TCS. BK_DTY_TBL3_12CH | 0 0     |
| 1518 | CHECK TCS. BK_DTY_TBL3_13CH | 42 42   |
| 1519 | CHECK TCS. BK_DTY_TBL3_14CH | 0 0     |
| 1520 | CHECK TCS. BK_DTY_TBL3_15CH | 0 0     |
| 1521 | CHECK TCS. BK_DTY_TBL3_16CH | 0 0     |
| 1522 | CHECK TCS. BK_DTY_TBL3_17CH | 0 0     |
| 1523 | CHECK TCS. BK_DTY_TBL3_18CH | 0 0     |
| 1524 | CHECK TCS. BK_DTY_TBL3_19CH | 0 0     |
| 1525 | CHECK TCS. BK_DTY_TBL3_20CH | 0 0     |
| 1526 | CHECK TCS. BK_DTY_TBL3_21CH | 0 0     |
| 1527 | CHECK TCS. BK_DTY_TBL3_22CH | 0 0     |
| 1528 | CHECK TCS. BK_DTY_TBL3_23CH | 0 0     |
| 1529 | CHECK TCS. BK_DTY_TBL3_24CH | 0 0     |
| 1530 | CHECK TCS. BK_DTY_TBL3_25CH | 0 0     |
| 1531 | CHECK TCS. BK_DTY_TBL3_26CH | 0 0     |
| 1532 | CHECK TCS. BK_DTY_TBL3_27CH | 0 0     |
| 1533 | CHECK TCS. BK_DTY_TBL3_28CH | 0 0     |
| 1534 | CHECK TCS. BK_DTY_TBL3_29CH | 0 0     |
| 1535 | CHECK TCS. BK_DTY_TBL3_30CH | 0 0     |
| 1536 | CHECK TCS. BK_DTY_TBL3_31CH | 0 0     |
| 1537 | CHECK TCS. BK_DTY_TBL3_32CH | 0 0     |
| 1538 | #                           |         |
| 1539 | # 0x14                      |         |
| 1540 | CHECK TCS. BK_DTY_TBL4_01CH | 0 0     |
| 1541 | CHECK TCS. BK_DTY_TBL4_02CH | 0 0     |
| 1542 | CHECK TCS. BK_DTY_TBL4_03CH | 0 0     |
| 1543 | CHECK TCS. BK_DTY_TBL4_04CH | 0 0     |
| 1544 | CHECK TCS. BK_DTY_TBL4_05CH | 0 0     |
| 1545 | CHECK TCS. BK_DTY_TBL4_06CH | 0 0     |
| 1546 | CHECK TCS. BK_DTY_TBL4_07CH | 0 0     |
| 1547 | CHECK TCS. BK_DTY_TBL4_08CH | 155 155 |
| 1548 | CHECK TCS. BK_DTY_TBL4_09CH | 0 0     |
| 1549 | CHECK TCS. BK_DTY_TBL4_10CH | 0 0     |
| 1550 | CHECK TCS. BK_DTY_TBL4_11CH | 0 0     |
| 1551 | CHECK TCS. BK_DTY_TBL4_12CH | 0 0     |
| 1552 | CHECK TCS. BK_DTY_TBL4_13CH | 0 0     |
| 1553 | CHECK TCS. BK_DTY_TBL4_14CH | 0 0     |
| 1554 | CHECK TCS. BK_DTY_TBL4_15CH | 0 0     |
| 1555 | CHECK TCS. BK_DTY_TBL4_16CH | 0 0     |
| 1556 | CHECK TCS. BK_DTY_TBL4_17CH | 0 0     |
| 1557 | CHECK TCS. BK_DTY_TBL4_18CH | 0 0     |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 48      | 1   |

|      |                             |       |
|------|-----------------------------|-------|
| 1558 | CHECK TCS. BK_DTY_TBL4_19CH | 0 0   |
| 1559 | CHECK TCS. BK_DTY_TBL4_20CH | 0 0   |
| 1560 | CHECK TCS. BK_DTY_TBL4_21CH | 0 0   |
| 1561 | CHECK TCS. BK_DTY_TBL4_22CH | 42 42 |
| 1562 | CHECK TCS. BK_DTY_TBL4_23CH | 0 0   |
| 1563 | CHECK TCS. BK_DTY_TBL4_24CH | 0 0   |
| 1564 | CHECK TCS. BK_DTY_TBL4_25CH | 0 0   |
| 1565 | CHECK TCS. BK_DTY_TBL4_26CH | 0 0   |
| 1566 | CHECK TCS. BK_DTY_TBL4_27CH | 0 0   |
| 1567 | CHECK TCS. BK_DTY_TBL4_28CH | 0 0   |
| 1568 | CHECK TCS. BK_DTY_TBL4_29CH | 42 42 |
| 1569 | CHECK TCS. BK_DTY_TBL4_30CH | 0 0   |
| 1570 | CHECK TCS. BK_DTY_TBL4_31CH | 0 0   |
| 1571 | CHECK TCS. BK_DTY_TBL4_32CH | 0 0   |
| 1572 | #                           |       |
| 1573 | # 0x15                      |       |
| 1574 | CHECK TCS. BK_PRI_TBL1_01CH | 21 21 |
| 1575 | CHECK TCS. BK_PRI_TBL1_02CH | 22 22 |
| 1576 | CHECK TCS. BK_PRI_TBL1_03CH | 23 23 |
| 1577 | CHECK TCS. BK_PRI_TBL1_04CH | 24 24 |
| 1578 | CHECK TCS. BK_PRI_TBL1_05CH | 4 4   |
| 1579 | CHECK TCS. BK_PRI_TBL1_06CH | 5 5   |
| 1580 | CHECK TCS. BK_PRI_TBL1_07CH | 6 6   |
| 1581 | CHECK TCS. BK_PRI_TBL1_08CH | 7 7   |
| 1582 | CHECK TCS. BK_PRI_TBL1_09CH | 13 13 |
| 1583 | CHECK TCS. BK_PRI_TBL1_10CH | 9 9   |
| 1584 | CHECK TCS. BK_PRI_TBL1_11CH | 10 10 |
| 1585 | CHECK TCS. BK_PRI_TBL1_12CH | 11 11 |
| 1586 | CHECK TCS. BK_PRI_TBL1_13CH | 12 12 |
| 1587 | CHECK TCS. BK_PRI_TBL1_14CH | 26 26 |
| 1588 | CHECK TCS. BK_PRI_TBL1_15CH | 27 27 |
| 1589 | CHECK TCS. BK_PRI_TBL1_16CH | 28 28 |
| 1590 | CHECK TCS. BK_PRI_TBL1_17CH | 8 8   |
| 1591 | CHECK TCS. BK_PRI_TBL1_18CH | 14 14 |
| 1592 | CHECK TCS. BK_PRI_TBL1_19CH | 15 15 |
| 1593 | CHECK TCS. BK_PRI_TBL1_20CH | 16 16 |
| 1594 | CHECK TCS. BK_PRI_TBL1_21CH | 17 17 |
| 1595 | CHECK TCS. BK_PRI_TBL1_22CH | 18 18 |
| 1596 | CHECK TCS. BK_PRI_TBL1_23CH | 19 19 |
| 1597 | CHECK TCS. BK_PRI_TBL1_24CH | 20 20 |
| 1598 | CHECK TCS. BK_PRI_TBL1_25CH | 0 0   |
| 1599 | CHECK TCS. BK_PRI_TBL1_26CH | 1 1   |
| 1600 | CHECK TCS. BK_PRI_TBL1_27CH | 2 2   |
| 1601 | CHECK TCS. BK_PRI_TBL1_28CH | 3 3   |
| 1602 | CHECK TCS. BK_PRI_TBL1_29CH | 25 25 |
| 1603 | CHECK TCS. BK_PRI_TBL1_30CH | 29 29 |
| 1604 | CHECK TCS. BK_PRI_TBL1_31CH | 30 30 |
| 1605 | CHECK TCS. BK_PRI_TBL1_32CH | 31 31 |
| 1606 | #                           |       |
| 1607 | # 0x16                      |       |
| 1608 | CHECK TCS. BK_PRI_TBL2_01CH | 21 21 |
| 1609 | CHECK TCS. BK_PRI_TBL2_02CH | 22 22 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 49      | 1   |

|      |                             |       |
|------|-----------------------------|-------|
| 1610 | CHECK TCS. BK_PRI_TBL2_03CH | 23 23 |
| 1611 | CHECK TCS. BK_PRI_TBL2_04CH | 24 24 |
| 1612 | CHECK TCS. BK_PRI_TBL2_05CH | 4 4   |
| 1613 | CHECK TCS. BK_PRI_TBL2_06CH | 5 5   |
| 1614 | CHECK TCS. BK_PRI_TBL2_07CH | 6 6   |
| 1615 | CHECK TCS. BK_PRI_TBL2_08CH | 7 7   |
| 1616 | CHECK TCS. BK_PRI_TBL2_09CH | 13 13 |
| 1617 | CHECK TCS. BK_PRI_TBL2_10CH | 9 9   |
| 1618 | CHECK TCS. BK_PRI_TBL2_11CH | 10 10 |
| 1619 | CHECK TCS. BK_PRI_TBL2_12CH | 11 11 |
| 1620 | CHECK TCS. BK_PRI_TBL2_13CH | 12 12 |
| 1621 | CHECK TCS. BK_PRI_TBL2_14CH | 26 26 |
| 1622 | CHECK TCS. BK_PRI_TBL2_15CH | 27 27 |
| 1623 | CHECK TCS. BK_PRI_TBL2_16CH | 28 28 |
| 1624 | CHECK TCS. BK_PRI_TBL2_17CH | 8 8   |
| 1625 | CHECK TCS. BK_PRI_TBL2_18CH | 14 14 |
| 1626 | CHECK TCS. BK_PRI_TBL2_19CH | 15 15 |
| 1627 | CHECK TCS. BK_PRI_TBL2_20CH | 16 16 |
| 1628 | CHECK TCS. BK_PRI_TBL2_21CH | 17 17 |
| 1629 | CHECK TCS. BK_PRI_TBL2_22CH | 18 18 |
| 1630 | CHECK TCS. BK_PRI_TBL2_23CH | 19 19 |
| 1631 | CHECK TCS. BK_PRI_TBL2_24CH | 20 20 |
| 1632 | CHECK TCS. BK_PRI_TBL2_25CH | 0 0   |
| 1633 | CHECK TCS. BK_PRI_TBL2_26CH | 1 1   |
| 1634 | CHECK TCS. BK_PRI_TBL2_27CH | 2 2   |
| 1635 | CHECK TCS. BK_PRI_TBL2_28CH | 3 3   |
| 1636 | CHECK TCS. BK_PRI_TBL2_29CH | 25 25 |
| 1637 | CHECK TCS. BK_PRI_TBL2_30CH | 29 29 |
| 1638 | CHECK TCS. BK_PRI_TBL2_31CH | 30 30 |
| 1639 | CHECK TCS. BK_PRI_TBL2_32CH | 31 31 |
| 1640 | #                           |       |
| 1641 | # 0x17                      |       |
| 1642 | CHECK TCS. BK_PRI_TBL3_01CH | 21 21 |
| 1643 | CHECK TCS. BK_PRI_TBL3_02CH | 22 22 |
| 1644 | CHECK TCS. BK_PRI_TBL3_03CH | 23 23 |
| 1645 | CHECK TCS. BK_PRI_TBL3_04CH | 24 24 |
| 1646 | CHECK TCS. BK_PRI_TBL3_05CH | 4 4   |
| 1647 | CHECK TCS. BK_PRI_TBL3_06CH | 5 5   |
| 1648 | CHECK TCS. BK_PRI_TBL3_07CH | 6 6   |
| 1649 | CHECK TCS. BK_PRI_TBL3_08CH | 7 7   |
| 1650 | CHECK TCS. BK_PRI_TBL3_09CH | 13 13 |
| 1651 | CHECK TCS. BK_PRI_TBL3_10CH | 9 9   |
| 1652 | CHECK TCS. BK_PRI_TBL3_11CH | 10 10 |
| 1653 | CHECK TCS. BK_PRI_TBL3_12CH | 11 11 |
| 1654 | CHECK TCS. BK_PRI_TBL3_13CH | 12 12 |
| 1655 | CHECK TCS. BK_PRI_TBL3_14CH | 26 26 |
| 1656 | CHECK TCS. BK_PRI_TBL3_15CH | 27 27 |
| 1657 | CHECK TCS. BK_PRI_TBL3_16CH | 28 28 |
| 1658 | CHECK TCS. BK_PRI_TBL3_17CH | 8 8   |
| 1659 | CHECK TCS. BK_PRI_TBL3_18CH | 14 14 |
| 1660 | CHECK TCS. BK_PRI_TBL3_19CH | 15 15 |
| 1661 | CHECK TCS. BK_PRI_TBL3_20CH | 16 16 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 50      | 1   |

|      |                             |       |
|------|-----------------------------|-------|
| 1662 | CHECK TCS. BK_PRI_TBL3_21CH | 17 17 |
| 1663 | CHECK TCS. BK_PRI_TBL3_22CH | 18 18 |
| 1664 | CHECK TCS. BK_PRI_TBL3_23CH | 19 19 |
| 1665 | CHECK TCS. BK_PRI_TBL3_24CH | 20 20 |
| 1666 | CHECK TCS. BK_PRI_TBL3_25CH | 0 0   |
| 1667 | CHECK TCS. BK_PRI_TBL3_26CH | 1 1   |
| 1668 | CHECK TCS. BK_PRI_TBL3_27CH | 2 2   |
| 1669 | CHECK TCS. BK_PRI_TBL3_28CH | 3 3   |
| 1670 | CHECK TCS. BK_PRI_TBL3_29CH | 25 25 |
| 1671 | CHECK TCS. BK_PRI_TBL3_30CH | 29 29 |
| 1672 | CHECK TCS. BK_PRI_TBL3_31CH | 30 30 |
| 1673 | CHECK TCS. BK_PRI_TBL3_32CH | 31 31 |
| 1674 | #                           |       |
| 1675 | # 0x18                      |       |
| 1676 | CHECK TCS. BK_PRI_TBL4_01CH | 21 21 |
| 1677 | CHECK TCS. BK_PRI_TBL4_02CH | 22 22 |
| 1678 | CHECK TCS. BK_PRI_TBL4_03CH | 23 23 |
| 1679 | CHECK TCS. BK_PRI_TBL4_04CH | 24 24 |
| 1680 | CHECK TCS. BK_PRI_TBL4_05CH | 4 4   |
| 1681 | CHECK TCS. BK_PRI_TBL4_06CH | 5 5   |
| 1682 | CHECK TCS. BK_PRI_TBL4_07CH | 6 6   |
| 1683 | CHECK TCS. BK_PRI_TBL4_08CH | 7 7   |
| 1684 | CHECK TCS. BK_PRI_TBL4_09CH | 13 13 |
| 1685 | CHECK TCS. BK_PRI_TBL4_10CH | 9 9   |
| 1686 | CHECK TCS. BK_PRI_TBL4_11CH | 10 10 |
| 1687 | CHECK TCS. BK_PRI_TBL4_12CH | 11 11 |
| 1688 | CHECK TCS. BK_PRI_TBL4_13CH | 12 12 |
| 1689 | CHECK TCS. BK_PRI_TBL4_14CH | 26 26 |
| 1690 | CHECK TCS. BK_PRI_TBL4_15CH | 27 27 |
| 1691 | CHECK TCS. BK_PRI_TBL4_16CH | 28 28 |
| 1692 | CHECK TCS. BK_PRI_TBL4_17CH | 8 8   |
| 1693 | CHECK TCS. BK_PRI_TBL4_18CH | 14 14 |
| 1694 | CHECK TCS. BK_PRI_TBL4_19CH | 15 15 |
| 1695 | CHECK TCS. BK_PRI_TBL4_20CH | 16 16 |
| 1696 | CHECK TCS. BK_PRI_TBL4_21CH | 17 17 |
| 1697 | CHECK TCS. BK_PRI_TBL4_22CH | 18 18 |
| 1698 | CHECK TCS. BK_PRI_TBL4_23CH | 19 19 |
| 1699 | CHECK TCS. BK_PRI_TBL4_24CH | 20 20 |
| 1700 | CHECK TCS. BK_PRI_TBL4_25CH | 0 0   |
| 1701 | CHECK TCS. BK_PRI_TBL4_26CH | 1 1   |
| 1702 | CHECK TCS. BK_PRI_TBL4_27CH | 2 2   |
| 1703 | CHECK TCS. BK_PRI_TBL4_28CH | 3 3   |
| 1704 | CHECK TCS. BK_PRI_TBL4_29CH | 25 25 |
| 1705 | CHECK TCS. BK_PRI_TBL4_30CH | 29 29 |
| 1706 | CHECK TCS. BK_PRI_TBL4_31CH | 30 30 |
| 1707 | CHECK TCS. BK_PRI_TBL4_32CH | 31 31 |
| 1708 | #                           |       |
| 1709 | # 0x19                      |       |
| 1710 | CHECK TCS. NM_DTY_TBL1_01CH | 26 26 |
| 1711 | CHECK TCS. NM_DTY_TBL1_02CH | 26 26 |
| 1712 | CHECK TCS. NM_DTY_TBL1_03CH | 26 26 |
| 1713 | CHECK TCS. NM_DTY_TBL1_04CH | 26 26 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 51      | 1   |

|      |                             |         |
|------|-----------------------------|---------|
| 1714 | CHECK TCS. NM_DTY_TBL1_05CH | 26 26   |
| 1715 | CHECK TCS. NM_DTY_TBL1_06CH | 256 256 |
| 1716 | CHECK TCS. NM_DTY_TBL1_07CH | 26 26   |
| 1717 | CHECK TCS. NM_DTY_TBL1_08CH | 155 155 |
| 1718 | CHECK TCS. NM_DTY_TBL1_09CH | 26 26   |
| 1719 | CHECK TCS. NM_DTY_TBL1_10CH | 26 26   |
| 1720 | CHECK TCS. NM_DTY_TBL1_11CH | 26 26   |
| 1721 | CHECK TCS. NM_DTY_TBL1_12CH | 26 26   |
| 1722 | CHECK TCS. NM_DTY_TBL1_13CH | 256 256 |
| 1723 | CHECK TCS. NM_DTY_TBL1_14CH | 0 0     |
| 1724 | CHECK TCS. NM_DTY_TBL1_15CH | 0 0     |
| 1725 | CHECK TCS. NM_DTY_TBL1_16CH | 0 0     |
| 1726 | CHECK TCS. NM_DTY_TBL1_17CH | 26 26   |
| 1727 | CHECK TCS. NM_DTY_TBL1_18CH | 26 26   |
| 1728 | CHECK TCS. NM_DTY_TBL1_19CH | 26 26   |
| 1729 | CHECK TCS. NM_DTY_TBL1_20CH | 26 26   |
| 1730 | CHECK TCS. NM_DTY_TBL1_21CH | 26 26   |
| 1731 | CHECK TCS. NM_DTY_TBL1_22CH | 0 0     |
| 1732 | CHECK TCS. NM_DTY_TBL1_23CH | 26 26   |
| 1733 | CHECK TCS. NM_DTY_TBL1_24CH | 177 177 |
| 1734 | CHECK TCS. NM_DTY_TBL1_25CH | 26 26   |
| 1735 | CHECK TCS. NM_DTY_TBL1_26CH | 26 26   |
| 1736 | CHECK TCS. NM_DTY_TBL1_27CH | 26 26   |
| 1737 | CHECK TCS. NM_DTY_TBL1_28CH | 26 26   |
| 1738 | CHECK TCS. NM_DTY_TBL1_29CH | 0 0     |
| 1739 | CHECK TCS. NM_DTY_TBL1_30CH | 0 0     |
| 1740 | CHECK TCS. NM_DTY_TBL1_31CH | 0 0     |
| 1741 | CHECK TCS. NM_DTY_TBL1_32CH | 0 0     |
| 1742 | #                           |         |
| 1743 | # 0x1A                      |         |
| 1744 | CHECK TCS. NM_DTY_TBL2_01CH | 26 26   |
| 1745 | CHECK TCS. NM_DTY_TBL2_02CH | 26 26   |
| 1746 | CHECK TCS. NM_DTY_TBL2_03CH | 26 26   |
| 1747 | CHECK TCS. NM_DTY_TBL2_04CH | 26 26   |
| 1748 | CHECK TCS. NM_DTY_TBL2_05CH | 26 26   |
| 1749 | CHECK TCS. NM_DTY_TBL2_06CH | 0 0     |
| 1750 | CHECK TCS. NM_DTY_TBL2_07CH | 26 26   |
| 1751 | CHECK TCS. NM_DTY_TBL2_08CH | 155 155 |
| 1752 | CHECK TCS. NM_DTY_TBL2_09CH | 26 26   |
| 1753 | CHECK TCS. NM_DTY_TBL2_10CH | 26 26   |
| 1754 | CHECK TCS. NM_DTY_TBL2_11CH | 26 26   |
| 1755 | CHECK TCS. NM_DTY_TBL2_12CH | 26 26   |
| 1756 | CHECK TCS. NM_DTY_TBL2_13CH | 0 0     |
| 1757 | CHECK TCS. NM_DTY_TBL2_14CH | 0 0     |
| 1758 | CHECK TCS. NM_DTY_TBL2_15CH | 0 0     |
| 1759 | CHECK TCS. NM_DTY_TBL2_16CH | 0 0     |
| 1760 | CHECK TCS. NM_DTY_TBL2_17CH | 26 26   |
| 1761 | CHECK TCS. NM_DTY_TBL2_18CH | 26 26   |
| 1762 | CHECK TCS. NM_DTY_TBL2_19CH | 26 26   |
| 1763 | CHECK TCS. NM_DTY_TBL2_20CH | 26 26   |
| 1764 | CHECK TCS. NM_DTY_TBL2_21CH | 26 26   |
| 1765 | CHECK TCS. NM_DTY_TBL2_22CH | 256 256 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 52      | 1   |

|      |                             |         |
|------|-----------------------------|---------|
| 1766 | CHECK TCS. NM_DTY_TBL2_23CH | 26 26   |
| 1767 | CHECK TCS. NM_DTY_TBL2_24CH | 177 177 |
| 1768 | CHECK TCS. NM_DTY_TBL2_25CH | 26 26   |
| 1769 | CHECK TCS. NM_DTY_TBL2_26CH | 26 26   |
| 1770 | CHECK TCS. NM_DTY_TBL2_27CH | 26 26   |
| 1771 | CHECK TCS. NM_DTY_TBL2_28CH | 26 26   |
| 1772 | CHECK TCS. NM_DTY_TBL2_29CH | 256 256 |
| 1773 | CHECK TCS. NM_DTY_TBL2_30CH | 0 0     |
| 1774 | CHECK TCS. NM_DTY_TBL2_31CH | 0 0     |
| 1775 | CHECK TCS. NM_DTY_TBL2_32CH | 0 0     |
| 1776 | #                           |         |
| 1777 | # 0x1B                      |         |
| 1778 | CHECK TCS. NM_DTY_TBL3_01CH | 256 256 |
| 1779 | CHECK TCS. NM_DTY_TBL3_02CH | 256 256 |
| 1780 | CHECK TCS. NM_DTY_TBL3_03CH | 256 256 |
| 1781 | CHECK TCS. NM_DTY_TBL3_04CH | 256 256 |
| 1782 | CHECK TCS. NM_DTY_TBL3_05CH | 256 256 |
| 1783 | CHECK TCS. NM_DTY_TBL3_06CH | 256 256 |
| 1784 | CHECK TCS. NM_DTY_TBL3_07CH | 256 256 |
| 1785 | CHECK TCS. NM_DTY_TBL3_08CH | 256 256 |
| 1786 | CHECK TCS. NM_DTY_TBL3_09CH | 256 256 |
| 1787 | CHECK TCS. NM_DTY_TBL3_10CH | 256 256 |
| 1788 | CHECK TCS. NM_DTY_TBL3_11CH | 256 256 |
| 1789 | CHECK TCS. NM_DTY_TBL3_12CH | 256 256 |
| 1790 | CHECK TCS. NM_DTY_TBL3_13CH | 256 256 |
| 1791 | CHECK TCS. NM_DTY_TBL3_14CH | 0 0     |
| 1792 | CHECK TCS. NM_DTY_TBL3_15CH | 0 0     |
| 1793 | CHECK TCS. NM_DTY_TBL3_16CH | 0 0     |
| 1794 | CHECK TCS. NM_DTY_TBL3_17CH | 256 256 |
| 1795 | CHECK TCS. NM_DTY_TBL3_18CH | 256 256 |
| 1796 | CHECK TCS. NM_DTY_TBL3_19CH | 256 256 |
| 1797 | CHECK TCS. NM_DTY_TBL3_20CH | 256 256 |
| 1798 | CHECK TCS. NM_DTY_TBL3_21CH | 256 256 |
| 1799 | CHECK TCS. NM_DTY_TBL3_22CH | 256 256 |
| 1800 | CHECK TCS. NM_DTY_TBL3_23CH | 256 256 |
| 1801 | CHECK TCS. NM_DTY_TBL3_24CH | 256 256 |
| 1802 | CHECK TCS. NM_DTY_TBL3_25CH | 256 256 |
| 1803 | CHECK TCS. NM_DTY_TBL3_26CH | 256 256 |
| 1804 | CHECK TCS. NM_DTY_TBL3_27CH | 256 256 |
| 1805 | CHECK TCS. NM_DTY_TBL3_28CH | 256 256 |
| 1806 | CHECK TCS. NM_DTY_TBL3_29CH | 256 256 |
| 1807 | CHECK TCS. NM_DTY_TBL3_30CH | 0 0     |
| 1808 | CHECK TCS. NM_DTY_TBL3_31CH | 0 0     |
| 1809 | CHECK TCS. NM_DTY_TBL3_32CH | 0 0     |
| 1810 | #                           |         |
| 1811 | # 0x1C                      |         |
| 1812 | CHECK TCS. NM_PRI_TBL1_01CH | 3 3     |
| 1813 | CHECK TCS. NM_PRI_TBL1_02CH | 3 3     |
| 1814 | CHECK TCS. NM_PRI_TBL1_03CH | 3 3     |
| 1815 | CHECK TCS. NM_PRI_TBL1_04CH | 3 3     |
| 1816 | CHECK TCS. NM_PRI_TBL1_05CH | 3 3     |
| 1817 | CHECK TCS. NM_PRI_TBL1_06CH | 3 3     |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 53      | 1   |

|      |                             |     |
|------|-----------------------------|-----|
| 1818 | CHECK TCS. NM_PRI_TBL1_07CH | 3 3 |
| 1819 | CHECK TCS. NM_PRI_TBL1_08CH | 3 3 |
| 1820 | CHECK TCS. NM_PRI_TBL1_09CH | 3 3 |
| 1821 | CHECK TCS. NM_PRI_TBL1_10CH | 3 3 |
| 1822 | CHECK TCS. NM_PRI_TBL1_11CH | 3 3 |
| 1823 | CHECK TCS. NM_PRI_TBL1_12CH | 3 3 |
| 1824 | CHECK TCS. NM_PRI_TBL1_13CH | 3 3 |
| 1825 | CHECK TCS. NM_PRI_TBL1_14CH | 0 0 |
| 1826 | CHECK TCS. NM_PRI_TBL1_15CH | 0 0 |
| 1827 | CHECK TCS. NM_PRI_TBL1_16CH | 0 0 |
| 1828 | CHECK TCS. NM_PRI_TBL1_17CH | 3 3 |
| 1829 | CHECK TCS. NM_PRI_TBL1_18CH | 3 3 |
| 1830 | CHECK TCS. NM_PRI_TBL1_19CH | 3 3 |
| 1831 | CHECK TCS. NM_PRI_TBL1_20CH | 3 3 |
| 1832 | CHECK TCS. NM_PRI_TBL1_21CH | 3 3 |
| 1833 | CHECK TCS. NM_PRI_TBL1_22CH | 3 3 |
| 1834 | CHECK TCS. NM_PRI_TBL1_23CH | 3 3 |
| 1835 | CHECK TCS. NM_PRI_TBL1_24CH | 3 3 |
| 1836 | CHECK TCS. NM_PRI_TBL1_25CH | 3 3 |
| 1837 | CHECK TCS. NM_PRI_TBL1_26CH | 3 3 |
| 1838 | CHECK TCS. NM_PRI_TBL1_27CH | 3 3 |
| 1839 | CHECK TCS. NM_PRI_TBL1_28CH | 3 3 |
| 1840 | CHECK TCS. NM_PRI_TBL1_29CH | 3 3 |
| 1841 | CHECK TCS. NM_PRI_TBL1_30CH | 0 0 |
| 1842 | CHECK TCS. NM_PRI_TBL1_31CH | 0 0 |
| 1843 | CHECK TCS. NM_PRI_TBL1_32CH | 0 0 |
| 1844 | #                           |     |
| 1845 | # 0x1D                      |     |
| 1846 | CHECK TCS. NM_PRI_TBL2_01CH | 3 3 |
| 1847 | CHECK TCS. NM_PRI_TBL2_02CH | 3 3 |
| 1848 | CHECK TCS. NM_PRI_TBL2_03CH | 3 3 |
| 1849 | CHECK TCS. NM_PRI_TBL2_04CH | 3 3 |
| 1850 | CHECK TCS. NM_PRI_TBL2_05CH | 3 3 |
| 1851 | CHECK TCS. NM_PRI_TBL2_06CH | 3 3 |
| 1852 | CHECK TCS. NM_PRI_TBL2_07CH | 3 3 |
| 1853 | CHECK TCS. NM_PRI_TBL2_08CH | 3 3 |
| 1854 | CHECK TCS. NM_PRI_TBL2_09CH | 3 3 |
| 1855 | CHECK TCS. NM_PRI_TBL2_10CH | 3 3 |
| 1856 | CHECK TCS. NM_PRI_TBL2_11CH | 3 3 |
| 1857 | CHECK TCS. NM_PRI_TBL2_12CH | 3 3 |
| 1858 | CHECK TCS. NM_PRI_TBL2_13CH | 3 3 |
| 1859 | CHECK TCS. NM_PRI_TBL2_14CH | 0 0 |
| 1860 | CHECK TCS. NM_PRI_TBL2_15CH | 0 0 |
| 1861 | CHECK TCS. NM_PRI_TBL2_16CH | 0 0 |
| 1862 | CHECK TCS. NM_PRI_TBL2_17CH | 3 3 |
| 1863 | CHECK TCS. NM_PRI_TBL2_18CH | 3 3 |
| 1864 | CHECK TCS. NM_PRI_TBL2_19CH | 3 3 |
| 1865 | CHECK TCS. NM_PRI_TBL2_20CH | 3 3 |
| 1866 | CHECK TCS. NM_PRI_TBL2_21CH | 3 3 |
| 1867 | CHECK TCS. NM_PRI_TBL2_22CH | 3 3 |
| 1868 | CHECK TCS. NM_PRI_TBL2_23CH | 3 3 |
| 1869 | CHECK TCS. NM_PRI_TBL2_24CH | 3 3 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 54      | 1   |

|      |                             |                 |
|------|-----------------------------|-----------------|
| 1870 | CHECK TCS. NM_PRI_TBL2_25CH | 3 3             |
| 1871 | CHECK TCS. NM_PRI_TBL2_26CH | 3 3             |
| 1872 | CHECK TCS. NM_PRI_TBL2_27CH | 3 3             |
| 1873 | CHECK TCS. NM_PRI_TBL2_28CH | 3 3             |
| 1874 | CHECK TCS. NM_PRI_TBL2_29CH | 3 3             |
| 1875 | CHECK TCS. NM_PRI_TBL2_30CH | 0 0             |
| 1876 | CHECK TCS. NM_PRI_TBL2_31CH | 0 0             |
| 1877 | CHECK TCS. NM_PRI_TBL2_32CH | 0 0             |
| 1878 | #                           |                 |
| 1879 | # 0x1E                      |                 |
| 1880 | CHECK TCS. NM_PRI_TBL3_01CH | 3 3             |
| 1881 | CHECK TCS. NM_PRI_TBL3_02CH | 3 3             |
| 1882 | CHECK TCS. NM_PRI_TBL3_03CH | 3 3             |
| 1883 | CHECK TCS. NM_PRI_TBL3_04CH | 3 3             |
| 1884 | CHECK TCS. NM_PRI_TBL3_05CH | 3 3             |
| 1885 | CHECK TCS. NM_PRI_TBL3_06CH | 3 3             |
| 1886 | CHECK TCS. NM_PRI_TBL3_07CH | 3 3             |
| 1887 | CHECK TCS. NM_PRI_TBL3_08CH | 3 3             |
| 1888 | CHECK TCS. NM_PRI_TBL3_09CH | 3 3             |
| 1889 | CHECK TCS. NM_PRI_TBL3_10CH | 3 3             |
| 1890 | CHECK TCS. NM_PRI_TBL3_11CH | 3 3             |
| 1891 | CHECK TCS. NM_PRI_TBL3_12CH | 3 3             |
| 1892 | CHECK TCS. NM_PRI_TBL3_13CH | 3 3             |
| 1893 | CHECK TCS. NM_PRI_TBL3_14CH | 0 0             |
| 1894 | CHECK TCS. NM_PRI_TBL3_15CH | 0 0             |
| 1895 | CHECK TCS. NM_PRI_TBL3_16CH | 0 0             |
| 1896 | CHECK TCS. NM_PRI_TBL3_17CH | 3 3             |
| 1897 | CHECK TCS. NM_PRI_TBL3_18CH | 3 3             |
| 1898 | CHECK TCS. NM_PRI_TBL3_19CH | 3 3             |
| 1899 | CHECK TCS. NM_PRI_TBL3_20CH | 3 3             |
| 1900 | CHECK TCS. NM_PRI_TBL3_21CH | 3 3             |
| 1901 | CHECK TCS. NM_PRI_TBL3_22CH | 3 3             |
| 1902 | CHECK TCS. NM_PRI_TBL3_23CH | 3 3             |
| 1903 | CHECK TCS. NM_PRI_TBL3_24CH | 3 3             |
| 1904 | CHECK TCS. NM_PRI_TBL3_25CH | 3 3             |
| 1905 | CHECK TCS. NM_PRI_TBL3_26CH | 3 3             |
| 1906 | CHECK TCS. NM_PRI_TBL3_27CH | 3 3             |
| 1907 | CHECK TCS. NM_PRI_TBL3_28CH | 3 3             |
| 1908 | CHECK TCS. NM_PRI_TBL3_29CH | 3 3             |
| 1909 | CHECK TCS. NM_PRI_TBL3_30CH | 0 0             |
| 1910 | CHECK TCS. NM_PRI_TBL3_31CH | 0 0             |
| 1911 | CHECK TCS. NM_PRI_TBL3_32CH | 0 0             |
| 1912 | #                           |                 |
| 1913 | # 0x1F                      |                 |
| 1914 | CHECK TCS. NM_ON_TBL1_01CH  | -18. 73 -17. 73 |
| 1915 | CHECK TCS. NM_ON_TBL1_02CH  | -18. 73 -17. 73 |
| 1916 | CHECK TCS. NM_ON_TBL1_03CH  | -18. 73 -17. 73 |
| 1917 | CHECK TCS. NM_ON_TBL1_04CH  | -18. 73 -17. 73 |
| 1918 | CHECK TCS. NM_ON_TBL1_05CH  | -18. 73 -17. 73 |
| 1919 | CHECK TCS. NM_ON_TBL1_06CH  | 6. 41 7. 41     |
| 1920 | CHECK TCS. NM_ON_TBL1_07CH  | -13. 6 -12. 6   |
| 1921 | CHECK TCS. NM_ON_TBL1_08CH  | -7. 99 -6. 99   |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 55      | 1   |

|      |                               |               |
|------|-------------------------------|---------------|
| 1922 | CHECK TCS. NM_ON_TBL1_09CH    | -18.73 -17.73 |
| 1923 | CHECK TCS. NM_ON_TBL1_10CH    | -18.73 -17.73 |
| 1924 | CHECK TCS. NM_ON_TBL1_11CH    | -18.5 -17.5   |
| 1925 | CHECK TCS. NM_ON_TBL1_12CH    | -18.73 -17.73 |
| 1926 | CHECK TCS. NM_ON_TBL1_13CH    | 6.41 7.41     |
| 1927 | # CHECK TCS. NM_ON_TBL1_14CH  | -50.42 -50.40 |
| 1928 | # CHECK TCS. NM_ON_TBL1_15CH  | -50.42 -50.40 |
| 1929 | # CHECK TCS. NM_ON_TBL1_16CH  | -50.42 -50.40 |
| 1930 | CHECK TCS. NM_ON_TBL1_17CH    | -18.73 -17.73 |
| 1931 | CHECK TCS. NM_ON_TBL1_18CH    | -18.73 -17.73 |
| 1932 | CHECK TCS. NM_ON_TBL1_19CH    | -18.73 -17.73 |
| 1933 | CHECK TCS. NM_ON_TBL1_20CH    | -18.73 -17.73 |
| 1934 | CHECK TCS. NM_ON_TBL1_21CH    | -18.73 -17.73 |
| 1935 | CHECK TCS. NM_ON_TBL1_22CH    | 8.46 9.46     |
| 1936 | CHECK TCS. NM_ON_TBL1_23CH    | -13.6 -12.6   |
| 1937 | CHECK TCS. NM_ON_TBL1_24CH    | 49.5 50.5     |
| 1938 | CHECK TCS. NM_ON_TBL1_25CH    | -18.73 -17.73 |
| 1939 | CHECK TCS. NM_ON_TBL1_26CH    | -18.73 -17.73 |
| 1940 | CHECK TCS. NM_ON_TBL1_27CH    | -18.73 -17.73 |
| 1941 | CHECK TCS. NM_ON_TBL1_28CH    | -18.72 -17.72 |
| 1942 | CHECK TCS. NM_ON_TBL1_29CH    | 8.46 9.46     |
| 1943 | # CHECK TCS. NM_ON_TBL1_30CH  | -50.42 -50.40 |
| 1944 | # CHECK TCS. NM_ON_TBL1_31CH  | -50.42 -50.40 |
| 1945 | # CHECK TCS. NM_ON_TBL1_32CH  | -50.42 -50.40 |
| 1946 | CHECK TCS. NM_OFF_TBL1_01CH   | -18.73 -17.73 |
| 1947 | CHECK TCS. NM_OFF_TBL1_02CH   | -18.73 -17.73 |
| 1948 | CHECK TCS. NM_OFF_TBL1_03CH   | -18.73 -17.73 |
| 1949 | CHECK TCS. NM_OFF_TBL1_04CH   | -18.73 -17.73 |
| 1950 | CHECK TCS. NM_OFF_TBL1_05CH   | -18.73 -17.73 |
| 1951 | CHECK TCS. NM_OFF_TBL1_06CH   | 6.41 7.41     |
| 1952 | CHECK TCS. NM_OFF_TBL1_07CH   | -13.6 -12.6   |
| 1953 | CHECK TCS. NM_OFF_TBL1_08CH   | -7.99 -6.99   |
| 1954 | CHECK TCS. NM_OFF_TBL1_09CH   | -18.73 -17.73 |
| 1955 | CHECK TCS. NM_OFF_TBL1_10CH   | -18.73 -17.73 |
| 1956 | CHECK TCS. NM_OFF_TBL1_11CH   | -18.5 -17.5   |
| 1957 | CHECK TCS. NM_OFF_TBL1_12CH   | -18.73 -17.73 |
| 1958 | CHECK TCS. NM_OFF_TBL1_13CH   | 6.41 7.41     |
| 1959 | # CHECK TCS. NM_OFF_TBL1_14CH | -50.42 -50.40 |
| 1960 | # CHECK TCS. NM_OFF_TBL1_15CH | -50.42 -50.40 |
| 1961 | # CHECK TCS. NM_OFF_TBL1_16CH | -50.42 -50.40 |
| 1962 | CHECK TCS. NM_OFF_TBL1_17CH   | -18.73 -17.73 |
| 1963 | CHECK TCS. NM_OFF_TBL1_18CH   | -18.73 -17.73 |
| 1964 | CHECK TCS. NM_OFF_TBL1_19CH   | -18.73 -17.73 |
| 1965 | CHECK TCS. NM_OFF_TBL1_20CH   | -18.73 -17.73 |
| 1966 | CHECK TCS. NM_OFF_TBL1_21CH   | -18.73 -17.73 |
| 1967 | CHECK TCS. NM_OFF_TBL1_22CH   | 8.46 9.46     |
| 1968 | CHECK TCS. NM_OFF_TBL1_23CH   | -13.6 -12.6   |
| 1969 | CHECK TCS. NM_OFF_TBL1_24CH   | 69.51 70.51   |
| 1970 | CHECK TCS. NM_OFF_TBL1_25CH   | -18.73 -17.73 |
| 1971 | CHECK TCS. NM_OFF_TBL1_26CH   | -18.73 -17.73 |
| 1972 | CHECK TCS. NM_OFF_TBL1_27CH   | -18.73 -17.73 |
| 1973 | CHECK TCS. NM_OFF_TBL1_28CH   | -18.72 -17.72 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 56      | 1   |

|      |                               |                 |
|------|-------------------------------|-----------------|
| 1974 | CHECK TCS. NM_OFF_TBL1_29CH   | 8. 46 9. 46     |
| 1975 | # CHECK TCS. NM_OFF_TBL1_30CH | -50. 42 -50. 40 |
| 1976 | # CHECK TCS. NM_OFF_TBL1_31CH | -50. 42 -50. 40 |
| 1977 | # CHECK TCS. NM_OFF_TBL1_32CH | -50. 42 -50. 40 |
| 1978 | #                             |                 |
| 1979 | # 0x20                        |                 |
| 1980 | CHECK TCS. NM_ON_TBL2_01CH    | -18. 73 -17. 73 |
| 1981 | CHECK TCS. NM_ON_TBL2_02CH    | -18. 73 -17. 73 |
| 1982 | CHECK TCS. NM_ON_TBL2_03CH    | -18. 73 -17. 73 |
| 1983 | CHECK TCS. NM_ON_TBL2_04CH    | -18. 73 -17. 73 |
| 1984 | CHECK TCS. NM_ON_TBL2_05CH    | -18. 73 -17. 73 |
| 1985 | CHECK TCS. NM_ON_TBL2_06CH    | 6. 41 7. 41     |
| 1986 | CHECK TCS. NM_ON_TBL2_07CH    | -13. 6 -12. 6   |
| 1987 | CHECK TCS. NM_ON_TBL2_08CH    | -7. 99 -6. 99   |
| 1988 | CHECK TCS. NM_ON_TBL2_09CH    | -18. 73 -17. 73 |
| 1989 | CHECK TCS. NM_ON_TBL2_10CH    | -18. 73 -17. 73 |
| 1990 | CHECK TCS. NM_ON_TBL2_11CH    | -18. 5 -17. 5   |
| 1991 | CHECK TCS. NM_ON_TBL2_12CH    | -18. 73 -17. 73 |
| 1992 | CHECK TCS. NM_ON_TBL2_13CH    | 6. 41 7. 41     |
| 1993 | # CHECK TCS. NM_ON_TBL2_14CH  | -50. 42 -50. 40 |
| 1994 | # CHECK TCS. NM_ON_TBL2_15CH  | -50. 42 -50. 40 |
| 1995 | # CHECK TCS. NM_ON_TBL2_16CH  | -50. 42 -50. 40 |
| 1996 | CHECK TCS. NM_ON_TBL2_17CH    | -18. 73 -17. 73 |
| 1997 | CHECK TCS. NM_ON_TBL2_18CH    | -18. 73 -17. 73 |
| 1998 | CHECK TCS. NM_ON_TBL2_19CH    | -18. 73 -17. 73 |
| 1999 | CHECK TCS. NM_ON_TBL2_20CH    | -18. 73 -17. 73 |
| 2000 | CHECK TCS. NM_ON_TBL2_21CH    | -18. 73 -17. 73 |
| 2001 | CHECK TCS. NM_ON_TBL2_22CH    | 8. 46 9. 46     |
| 2002 | CHECK TCS. NM_ON_TBL2_23CH    | -13. 6 -12. 6   |
| 2003 | CHECK TCS. NM_ON_TBL2_24CH    | 49. 5 50. 5     |
| 2004 | CHECK TCS. NM_ON_TBL2_25CH    | -18. 73 -17. 73 |
| 2005 | CHECK TCS. NM_ON_TBL2_26CH    | -18. 73 -17. 73 |
| 2006 | CHECK TCS. NM_ON_TBL2_27CH    | -18. 73 -17. 73 |
| 2007 | CHECK TCS. NM_ON_TBL2_28CH    | -18. 72 -17. 72 |
| 2008 | CHECK TCS. NM_ON_TBL2_29CH    | 8. 46 9. 46     |
| 2009 | # CHECK TCS. NM_ON_TBL2_30CH  | -50. 42 -50. 40 |
| 2010 | # CHECK TCS. NM_ON_TBL2_31CH  | -50. 42 -50. 40 |
| 2011 | # CHECK TCS. NM_ON_TBL2_32CH  | -50. 42 -50. 40 |
| 2012 | CHECK TCS. NM_OFF_TBL2_01CH   | -18. 73 -17. 73 |
| 2013 | CHECK TCS. NM_OFF_TBL2_02CH   | -18. 73 -17. 73 |
| 2014 | CHECK TCS. NM_OFF_TBL2_03CH   | -18. 73 -17. 73 |
| 2015 | CHECK TCS. NM_OFF_TBL2_04CH   | -18. 73 -17. 73 |
| 2016 | CHECK TCS. NM_OFF_TBL2_05CH   | -18. 73 -17. 73 |
| 2017 | CHECK TCS. NM_OFF_TBL2_06CH   | 6. 41 7. 41     |
| 2018 | CHECK TCS. NM_OFF_TBL2_07CH   | -13. 6 -12. 6   |
| 2019 | CHECK TCS. NM_OFF_TBL2_08CH   | -7. 99 -6. 99   |
| 2020 | CHECK TCS. NM_OFF_TBL2_09CH   | -18. 73 -17. 73 |
| 2021 | CHECK TCS. NM_OFF_TBL2_10CH   | -18. 73 -17. 73 |
| 2022 | CHECK TCS. NM_OFF_TBL2_11CH   | -18. 5 -17. 5   |
| 2023 | CHECK TCS. NM_OFF_TBL2_12CH   | -18. 73 -17. 73 |
| 2024 | CHECK TCS. NM_OFF_TBL2_13CH   | 6. 41 7. 41     |
| 2025 | # CHECK TCS. NM_OFF_TBL2_14CH | -50. 42 -50. 40 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 57      | 1   |

|      |                               |               |
|------|-------------------------------|---------------|
| 2026 | # CHECK TCS. NM_OFF_TBL2_15CH | -50.42 -50.40 |
| 2027 | # CHECK TCS. NM_OFF_TBL2_16CH | -50.42 -50.40 |
| 2028 | CHECK TCS. NM_OFF_TBL2_17CH   | -18.73 -17.73 |
| 2029 | CHECK TCS. NM_OFF_TBL2_18CH   | -18.73 -17.73 |
| 2030 | CHECK TCS. NM_OFF_TBL2_19CH   | -18.73 -17.73 |
| 2031 | CHECK TCS. NM_OFF_TBL2_20CH   | -18.73 -17.73 |
| 2032 | CHECK TCS. NM_OFF_TBL2_21CH   | -18.73 -17.73 |
| 2033 | CHECK TCS. NM_OFF_TBL2_22CH   | 8.46 9.46     |
| 2034 | CHECK TCS. NM_OFF_TBL2_23CH   | -13.6 -12.6   |
| 2035 | CHECK TCS. NM_OFF_TBL2_24CH   | 69.51 70.51   |
| 2036 | CHECK TCS. NM_OFF_TBL2_25CH   | -18.73 -17.73 |
| 2037 | CHECK TCS. NM_OFF_TBL2_26CH   | -18.73 -17.73 |
| 2038 | CHECK TCS. NM_OFF_TBL2_27CH   | -18.73 -17.73 |
| 2039 | CHECK TCS. NM_OFF_TBL2_28CH   | -18.72 -17.72 |
| 2040 | CHECK TCS. NM_OFF_TBL2_29CH   | 8.46 9.46     |
| 2041 | # CHECK TCS. NM_OFF_TBL2_30CH | -50.42 -50.40 |
| 2042 | # CHECK TCS. NM_OFF_TBL2_31CH | -50.42 -50.40 |
| 2043 | # CHECK TCS. NM_OFF_TBL2_32CH | -50.42 -50.40 |
| 2044 | #                             |               |
| 2045 | # 0x21                        |               |
| 2046 | CHECK TCS. NM_ON_TBL3_01CH    | -18.73 -17.73 |
| 2047 | CHECK TCS. NM_ON_TBL3_02CH    | -18.73 -17.73 |
| 2048 | CHECK TCS. NM_ON_TBL3_03CH    | -18.73 -17.73 |
| 2049 | CHECK TCS. NM_ON_TBL3_04CH    | -18.73 -17.73 |
| 2050 | CHECK TCS. NM_ON_TBL3_05CH    | -18.73 -17.73 |
| 2051 | CHECK TCS. NM_ON_TBL3_06CH    | 6.41 7.41     |
| 2052 | CHECK TCS. NM_ON_TBL3_07CH    | -13.6 -12.6   |
| 2053 | CHECK TCS. NM_ON_TBL3_08CH    | -7.99 -6.99   |
| 2054 | CHECK TCS. NM_ON_TBL3_09CH    | -18.73 -17.73 |
| 2055 | CHECK TCS. NM_ON_TBL3_10CH    | -18.73 -17.73 |
| 2056 | CHECK TCS. NM_ON_TBL3_11CH    | -18.5 -17.5   |
| 2057 | CHECK TCS. NM_ON_TBL3_12CH    | -18.73 -17.73 |
| 2058 | CHECK TCS. NM_ON_TBL3_13CH    | 6.41 7.41     |
| 2059 | # CHECK TCS. NM_ON_TBL3_14CH  | -50.42 -50.40 |
| 2060 | # CHECK TCS. NM_ON_TBL3_15CH  | -50.42 -50.40 |
| 2061 | # CHECK TCS. NM_ON_TBL3_16CH  | -50.42 -50.40 |
| 2062 | CHECK TCS. NM_ON_TBL3_17CH    | -18.73 -17.73 |
| 2063 | CHECK TCS. NM_ON_TBL3_18CH    | -18.73 -17.73 |
| 2064 | CHECK TCS. NM_ON_TBL3_19CH    | -18.73 -17.73 |
| 2065 | CHECK TCS. NM_ON_TBL3_20CH    | -18.73 -17.73 |
| 2066 | CHECK TCS. NM_ON_TBL3_21CH    | -18.73 -17.73 |
| 2067 | CHECK TCS. NM_ON_TBL3_22CH    | 8.46 9.46     |
| 2068 | CHECK TCS. NM_ON_TBL3_23CH    | -13.6 -12.6   |
| 2069 | CHECK TCS. NM_ON_TBL3_24CH    | 49.5 50.5     |
| 2070 | CHECK TCS. NM_ON_TBL3_25CH    | -18.73 -17.73 |
| 2071 | CHECK TCS. NM_ON_TBL3_26CH    | -18.73 -17.73 |
| 2072 | CHECK TCS. NM_ON_TBL3_27CH    | -18.73 -17.73 |
| 2073 | CHECK TCS. NM_ON_TBL3_28CH    | -18.72 -17.72 |
| 2074 | CHECK TCS. NM_ON_TBL3_29CH    | 8.46 9.46     |
| 2075 | # CHECK TCS. NM_ON_TBL3_30CH  | -50.42 -50.40 |
| 2076 | # CHECK TCS. NM_ON_TBL3_31CH  | -50.42 -50.40 |
| 2077 | # CHECK TCS. NM_ON_TBL3_32CH  | -50.42 -50.40 |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 58      | 1   |

|      |                              |               |
|------|------------------------------|---------------|
| 2078 | CHECK TCS.NM_OFF_TBL3_01CH   | -18.73 -17.73 |
| 2079 | CHECK TCS.NM_OFF_TBL3_02CH   | -18.73 -17.73 |
| 2080 | CHECK TCS.NM_OFF_TBL3_03CH   | -18.73 -17.73 |
| 2081 | CHECK TCS.NM_OFF_TBL3_04CH   | -18.73 -17.73 |
| 2082 | CHECK TCS.NM_OFF_TBL3_05CH   | -18.73 -17.73 |
| 2083 | CHECK TCS.NM_OFF_TBL3_06CH   | 6.41 7.41     |
| 2084 | CHECK TCS.NM_OFF_TBL3_07CH   | -13.6 -12.6   |
| 2085 | CHECK TCS.NM_OFF_TBL3_08CH   | -7.99 -6.99   |
| 2086 | CHECK TCS.NM_OFF_TBL3_09CH   | -18.73 -17.73 |
| 2087 | CHECK TCS.NM_OFF_TBL3_10CH   | -18.73 -17.73 |
| 2088 | CHECK TCS.NM_OFF_TBL3_11CH   | -18.5 -17.5   |
| 2089 | CHECK TCS.NM_OFF_TBL3_12CH   | -18.73 -17.73 |
| 2090 | CHECK TCS.NM_OFF_TBL3_13CH   | 6.41 7.41     |
| 2091 | # CHECK TCS.NM_OFF_TBL3_14CH | -50.42 -50.40 |
| 2092 | # CHECK TCS.NM_OFF_TBL3_15CH | -50.42 -50.40 |
| 2093 | # CHECK TCS.NM_OFF_TBL3_16CH | -50.42 -50.40 |
| 2094 | CHECK TCS.NM_OFF_TBL3_17CH   | -18.73 -17.73 |
| 2095 | CHECK TCS.NM_OFF_TBL3_18CH   | -18.73 -17.73 |
| 2096 | CHECK TCS.NM_OFF_TBL3_19CH   | -18.73 -17.73 |
| 2097 | CHECK TCS.NM_OFF_TBL3_20CH   | -18.73 -17.73 |
| 2098 | CHECK TCS.NM_OFF_TBL3_21CH   | -18.73 -17.73 |
| 2099 | CHECK TCS.NM_OFF_TBL3_22CH   | 8.46 9.46     |
| 2100 | CHECK TCS.NM_OFF_TBL3_23CH   | -13.6 -12.6   |
| 2101 | CHECK TCS.NM_OFF_TBL3_24CH   | 69.51 70.51   |
| 2102 | CHECK TCS.NM_OFF_TBL3_25CH   | -18.73 -17.73 |
| 2103 | CHECK TCS.NM_OFF_TBL3_26CH   | -18.73 -17.73 |
| 2104 | CHECK TCS.NM_OFF_TBL3_27CH   | -18.73 -17.73 |
| 2105 | CHECK TCS.NM_OFF_TBL3_28CH   | -18.72 -17.72 |
| 2106 | CHECK TCS.NM_OFF_TBL3_29CH   | 8.46 9.46     |
| 2107 | # CHECK TCS.NM_OFF_TBL3_30CH | -50.42 -50.40 |
| 2108 | # CHECK TCS.NM_OFF_TBL3_31CH | -50.42 -50.40 |
| 2109 | # CHECK TCS.NM_OFF_TBL3_32CH | -50.42 -50.40 |
| 2110 | #                            |               |
| 2111 | # 0x22                       |               |
| 2112 | CHECK TCS.NM_ATSF_TBL_01CH   | =ON           |
| 2113 | CHECK TCS.NM_ATSF_TBL_02CH   | =ON           |
| 2114 | CHECK TCS.NM_ATSF_TBL_03CH   | =ON           |
| 2115 | CHECK TCS.NM_ATSF_TBL_04CH   | =ON           |
| 2116 | CHECK TCS.NM_ATSF_TBL_05CH   | =ON           |
| 2117 | CHECK TCS.NM_ATSF_TBL_06CH   | =ON           |
| 2118 | CHECK TCS.NM_ATSF_TBL_07CH   | =ON           |
| 2119 | CHECK TCS.NM_ATSF_TBL_08CH   | =ON           |
| 2120 | CHECK TCS.NM_ATSF_TBL_09CH   | =ON           |
| 2121 | CHECK TCS.NM_ATSF_TBL_10CH   | =ON           |
| 2122 | CHECK TCS.NM_ATSF_TBL_11CH   | =ON           |
| 2123 | CHECK TCS.NM_ATSF_TBL_12CH   | =ON           |
| 2124 | CHECK TCS.NM_ATSF_TBL_13CH   | =ON           |
| 2125 | CHECK TCS.NM_ATSF_TBL_14CH   | =OFF          |
| 2126 | CHECK TCS.NM_ATSF_TBL_15CH   | =OFF          |
| 2127 | CHECK TCS.NM_ATSF_TBL_16CH   | =OFF          |
| 2128 | CHECK TCS.NM_ATSF_TBL_17CH   | =ON           |
| 2129 | CHECK TCS.NM_ATSF_TBL_18CH   | =ON           |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 59      | 1   |

|      |                             |             |
|------|-----------------------------|-------------|
| 2130 | CHECK TCS. NM_ATSF_TBL_19CH | =ON         |
| 2131 | CHECK TCS. NM_ATSF_TBL_20CH | =ON         |
| 2132 | CHECK TCS. NM_ATSF_TBL_21CH | =ON         |
| 2133 | CHECK TCS. NM_ATSF_TBL_22CH | =ON         |
| 2134 | CHECK TCS. NM_ATSF_TBL_23CH | =ON         |
| 2135 | CHECK TCS. NM_ATSF_TBL_24CH | =ON         |
| 2136 | CHECK TCS. NM_ATSF_TBL_25CH | =ON         |
| 2137 | CHECK TCS. NM_ATSF_TBL_26CH | =ON         |
| 2138 | CHECK TCS. NM_ATSF_TBL_27CH | =ON         |
| 2139 | CHECK TCS. NM_ATSF_TBL_28CH | =ON         |
| 2140 | CHECK TCS. NM_ATSF_TBL_29CH | =ON         |
| 2141 | CHECK TCS. NM_ATSF_TBL_30CH | =OFF        |
| 2142 | CHECK TCS. NM_ATSF_TBL_31CH | =OFF        |
| 2143 | CHECK TCS. NM_ATSF_TBL_32CH | =OFF        |
| 2144 | #                           |             |
| 2145 | # 0x23                      |             |
| 2146 | CHECK TCS. NM_MASF_TBL_01CH | =ON         |
| 2147 | CHECK TCS. NM_MASF_TBL_02CH | =ON         |
| 2148 | CHECK TCS. NM_MASF_TBL_03CH | =ON         |
| 2149 | CHECK TCS. NM_MASF_TBL_04CH | =ON         |
| 2150 | CHECK TCS. NM_MASF_TBL_05CH | =ON         |
| 2151 | CHECK TCS. NM_MASF_TBL_06CH | =ON         |
| 2152 | CHECK TCS. NM_MASF_TBL_07CH | =ON         |
| 2153 | CHECK TCS. NM_MASF_TBL_08CH | =ON         |
| 2154 | CHECK TCS. NM_MASF_TBL_09CH | =ON         |
| 2155 | CHECK TCS. NM_MASF_TBL_10CH | =ON         |
| 2156 | CHECK TCS. NM_MASF_TBL_11CH | =ON         |
| 2157 | CHECK TCS. NM_MASF_TBL_12CH | =ON         |
| 2158 | CHECK TCS. NM_MASF_TBL_13CH | =ON         |
| 2159 | CHECK TCS. NM_MASF_TBL_14CH | =OFF        |
| 2160 | CHECK TCS. NM_MASF_TBL_15CH | =OFF        |
| 2161 | CHECK TCS. NM_MASF_TBL_16CH | =OFF        |
| 2162 | CHECK TCS. NM_MASF_TBL_17CH | =ON         |
| 2163 | CHECK TCS. NM_MASF_TBL_18CH | =ON         |
| 2164 | CHECK TCS. NM_MASF_TBL_19CH | =ON         |
| 2165 | CHECK TCS. NM_MASF_TBL_20CH | =ON         |
| 2166 | CHECK TCS. NM_MASF_TBL_21CH | =ON         |
| 2167 | CHECK TCS. NM_MASF_TBL_22CH | =ON         |
| 2168 | CHECK TCS. NM_MASF_TBL_23CH | =ON         |
| 2169 | CHECK TCS. NM_MASF_TBL_24CH | =ON         |
| 2170 | CHECK TCS. NM_MASF_TBL_25CH | =ON         |
| 2171 | CHECK TCS. NM_MASF_TBL_26CH | =ON         |
| 2172 | CHECK TCS. NM_MASF_TBL_27CH | =ON         |
| 2173 | CHECK TCS. NM_MASF_TBL_28CH | =ON         |
| 2174 | CHECK TCS. NM_MASF_TBL_29CH | =ON         |
| 2175 | CHECK TCS. NM_MASF_TBL_30CH | =OFF        |
| 2176 | CHECK TCS. NM_MASF_TBL_31CH | =OFF        |
| 2177 | CHECK TCS. NM_MASF_TBL_32CH | =OFF        |
| 2178 | #                           |             |
| 2179 | # 0x24                      |             |
| 2180 | CHECK TCS. HTR_PWR_01CH     | 26.99 27.01 |
| 2181 | CHECK TCS. HTR_PWR_02CH     | 17.87 17.89 |

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 60      | 1   |

|      |                            |             |
|------|----------------------------|-------------|
| 2182 | CHECK TCS. HTR_PWR_03CH    | 17.9 17.92  |
| 2183 | CHECK TCS. HTR_PWR_04CH    | 8.86 8.88   |
| 2184 | CHECK TCS. HTR_PWR_05CH    | 9.11 9.13   |
| 2185 | CHECK TCS. HTR_PWR_06CH    | 29.31 29.33 |
| 2186 | CHECK TCS. HTR_PWR_07CH    | 9.12 9.14   |
| 2187 | CHECK TCS. HTR_PWR_08CH    | 20.43 20.45 |
| 2188 | CHECK TCS. HTR_PWR_09CH    | 26.76 26.78 |
| 2189 | CHECK TCS. HTR_PWR_10CH    | 26.76 26.78 |
| 2190 | CHECK TCS. HTR_PWR_11CH    | 17.85 17.87 |
| 2191 | CHECK TCS. HTR_PWR_12CH    | 26.5 26.52  |
| 2192 | CHECK TCS. HTR_PWR_13CH    | 29.59 29.61 |
| 2193 | CHECK TCS. HTR_PWR_14CH    | -0.01 0.01  |
| 2194 | CHECK TCS. HTR_PWR_15CH    | -0.01 0.01  |
| 2195 | CHECK TCS. HTR_PWR_16CH    | -0.01 0.01  |
| 2196 | CHECK TCS. HTR_PWR_17CH    | 8.83 8.85   |
| 2197 | CHECK TCS. HTR_PWR_18CH    | 17.86 17.88 |
| 2198 | CHECK TCS. HTR_PWR_19CH    | 26.67 26.69 |
| 2199 | CHECK TCS. HTR_PWR_20CH    | 17.85 17.87 |
| 2200 | CHECK TCS. HTR_PWR_21CH    | 8.83 8.85   |
| 2201 | CHECK TCS. HTR_PWR_22CH    | 29.71 29.73 |
| 2202 | CHECK TCS. HTR_PWR_23CH    | 9.11 9.13   |
| 2203 | CHECK TCS. HTR_PWR_24CH    | 8.09 8.11   |
| 2204 | CHECK TCS. HTR_PWR_25CH    | 26.79 26.81 |
| 2205 | CHECK TCS. HTR_PWR_26CH    | 26.79 26.81 |
| 2206 | CHECK TCS. HTR_PWR_27CH    | 17.7 17.72  |
| 2207 | CHECK TCS. HTR_PWR_28CH    | 26.61 26.63 |
| 2208 | CHECK TCS. HTR_PWR_29CH    | 29.63 29.65 |
| 2209 | CHECK TCS. HTR_PWR_30CH    | -0.01 0.01  |
| 2210 | CHECK TCS. HTR_PWR_31CH    | -0.01 0.01  |
| 2211 | CHECK TCS. HTR_PWR_32CH    | -0.01 0.01  |
| 2212 | #                          |             |
| 2213 | # 0x25                     |             |
| 2214 | CHECK TCS. HTR_ENADIS_01CH | =ENA        |
| 2215 | CHECK TCS. HTR_ENADIS_02CH | =ENA        |
| 2216 | CHECK TCS. HTR_ENADIS_03CH | =ENA        |
| 2217 | CHECK TCS. HTR_ENADIS_04CH | =ENA        |
| 2218 | CHECK TCS. HTR_ENADIS_05CH | =ENA        |
| 2219 | CHECK TCS. HTR_ENADIS_06CH | =ENA        |
| 2220 | CHECK TCS. HTR_ENADIS_07CH | =ENA        |
| 2221 | CHECK TCS. HTR_ENADIS_08CH | =ENA        |
| 2222 | CHECK TCS. HTR_ENADIS_09CH | =ENA        |
| 2223 | CHECK TCS. HTR_ENADIS_10CH | =ENA        |
| 2224 | CHECK TCS. HTR_ENADIS_11CH | =ENA        |
| 2225 | CHECK TCS. HTR_ENADIS_12CH | =ENA        |
| 2226 | CHECK TCS. HTR_ENADIS_13CH | =ENA        |
| 2227 | CHECK TCS. HTR_ENADIS_14CH | =DIS        |
| 2228 | CHECK TCS. HTR_ENADIS_15CH | =DIS        |
| 2229 | CHECK TCS. HTR_ENADIS_16CH | =DIS        |
| 2230 | CHECK TCS. HTR_ENADIS_17CH | =ENA        |
| 2231 | CHECK TCS. HTR_ENADIS_18CH | =ENA        |
| 2232 | CHECK TCS. HTR_ENADIS_19CH | =ENA        |
| 2233 | CHECK TCS. HTR_ENADIS_20CH | =ENA        |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 61      | 1   |

|      |                            |       |
|------|----------------------------|-------|
| 2234 | CHECK TCS. HTR_ENADIS_21CH | =ENA  |
| 2235 | CHECK TCS. HTR_ENADIS_22CH | =ENA  |
| 2236 | CHECK TCS. HTR_ENADIS_23CH | =ENA  |
| 2237 | CHECK TCS. HTR_ENADIS_24CH | =ENA  |
| 2238 | CHECK TCS. HTR_ENADIS_25CH | =ENA  |
| 2239 | CHECK TCS. HTR_ENADIS_26CH | =ENA  |
| 2240 | CHECK TCS. HTR_ENADIS_27CH | =ENA  |
| 2241 | CHECK TCS. HTR_ENADIS_28CH | =ENA  |
| 2242 | CHECK TCS. HTR_ENADIS_29CH | =ENA  |
| 2243 | CHECK TCS. HTR_ENADIS_30CH | =DIS  |
| 2244 | CHECK TCS. HTR_ENADIS_31CH | =DIS  |
| 2245 | CHECK TCS. HTR_ENADIS_32CH | =DIS  |
| 2246 | #                          |       |
| 2247 | # 0x26                     |       |
| 2248 | CHECK TCS. HTR_SENR_SEL_01 | 23 23 |
| 2249 | CHECK TCS. HTR_SENR_SEL_02 | 13 13 |
| 2250 | CHECK TCS. HTR_SENR_SEL_03 | 13 13 |
| 2251 | CHECK TCS. HTR_SENR_SEL_04 | 7 7   |
| 2252 | CHECK TCS. HTR_SENR_SEL_05 | 16 16 |
| 2253 | CHECK TCS. HTR_SENR_SEL_06 | 1 1   |
| 2254 | CHECK TCS. HTR_SENR_SEL_07 | 18 18 |
| 2255 | CHECK TCS. HTR_SENR_SEL_08 | 3 3   |
| 2256 | CHECK TCS. HTR_SENR_SEL_09 | 19 19 |
| 2257 | CHECK TCS. HTR_SENR_SEL_10 | 24 24 |
| 2258 | CHECK TCS. HTR_SENR_SEL_11 | 8 8   |
| 2259 | CHECK TCS. HTR_SENR_SEL_12 | 26 26 |
| 2260 | CHECK TCS. HTR_SENR_SEL_13 | 10 10 |
| 2261 | CHECK TCS. HTR_SENR_SEL_14 | 11 11 |
| 2262 | CHECK TCS. HTR_SENR_SEL_15 | 13 13 |
| 2263 | CHECK TCS. HTR_SENR_SEL_16 | 14 14 |
| 2264 | CHECK TCS. HTR_SENR_SEL_17 | 6 6   |
| 2265 | CHECK TCS. HTR_SENR_SEL_18 | 14 14 |
| 2266 | CHECK TCS. HTR_SENR_SEL_19 | 14 14 |
| 2267 | CHECK TCS. HTR_SENR_SEL_20 | 12 12 |
| 2268 | CHECK TCS. HTR_SENR_SEL_21 | 15 15 |
| 2269 | CHECK TCS. HTR_SENR_SEL_22 | 4 4   |
| 2270 | CHECK TCS. HTR_SENR_SEL_23 | 20 20 |
| 2271 | CHECK TCS. HTR_SENR_SEL_24 | 15 15 |
| 2272 | CHECK TCS. HTR_SENR_SEL_25 | 17 17 |
| 2273 | CHECK TCS. HTR_SENR_SEL_26 | 17 17 |
| 2274 | CHECK TCS. HTR_SENR_SEL_27 | 17 17 |
| 2275 | CHECK TCS. HTR_SENR_SEL_28 | 17 17 |
| 2276 | CHECK TCS. HTR_SENR_SEL_29 | 9 9   |
| 2277 | CHECK TCS. HTR_SENR_SEL_30 | 9 9   |
| 2278 | CHECK TCS. HTR_SENR_SEL_31 | 5 5   |
| 2279 | CHECK TCS. HTR_SENR_SEL_32 | 21 21 |
| 2280 | CHECK TCS. HTR_SENR_SEL_33 | 22 22 |
| 2281 | CHECK TCS. HTR_SENR_SEL_34 | 15 15 |
| 2282 | CHECK TCS. HTR_SENR_SEL_35 | 29 29 |
| 2283 | CHECK TCS. HTR_SENR_SEL_36 | 29 29 |
| 2284 | CHECK TCS. HTR_SENR_SEL_37 | 29 29 |
| 2285 | CHECK TCS. HTR_SENR_SEL_38 | 0 0   |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 62      | 1   |

|      |                            |       |
|------|----------------------------|-------|
| 2286 | CHECK TCS. HTR_SENR_SEL_39 | 2 2   |
| 2287 | CHECK TCS. HTR_SENR_SEL_40 | 30 30 |
| 2288 | CHECK TCS. HTR_SENR_SEL_41 | 25 25 |
| 2289 | CHECK TCS. HTR_SENR_SEL_42 | 27 27 |
| 2290 | CHECK TCS. HTR_SENR_SEL_43 | 28 28 |
| 2291 | CHECK TCS. HTR_SENR_SEL_44 | 30 30 |
| 2292 | CHECK TCS. HTR_SENR_SEL_45 | 30 30 |
| 2293 | CHECK TCS. HTR_SENR_SEL_46 | 31 31 |
| 2294 | CHECK TCS. HTR_SENR_SEL_47 | 31 31 |
| 2295 | CHECK TCS. HTR_SENR_SEL_48 | 31 31 |
| 2296 | #                          |       |
| 2297 | # 0x27                     |       |
| 2298 | CHECK TCS. SENR_LSB_SEL_01 | 0 0   |
| 2299 | CHECK TCS. SENR_LSB_SEL_02 | 0 0   |
| 2300 | CHECK TCS. SENR_LSB_SEL_03 | 1 1   |
| 2301 | CHECK TCS. SENR_LSB_SEL_04 | 1 1   |
| 2302 | CHECK TCS. SENR_LSB_SEL_05 | 0 0   |
| 2303 | CHECK TCS. SENR_LSB_SEL_06 | 0 0   |
| 2304 | CHECK TCS. SENR_LSB_SEL_07 | 0 0   |
| 2305 | CHECK TCS. SENR_LSB_SEL_08 | 0 0   |
| 2306 | CHECK TCS. SENR_LSB_SEL_09 | 0 0   |
| 2307 | CHECK TCS. SENR_LSB_SEL_10 | 0 0   |
| 2308 | CHECK TCS. SENR_LSB_SEL_11 | 0 0   |
| 2309 | CHECK TCS. SENR_LSB_SEL_12 | 0 0   |
| 2310 | CHECK TCS. SENR_LSB_SEL_13 | 0 0   |
| 2311 | CHECK TCS. SENR_LSB_SEL_14 | 0 0   |
| 2312 | CHECK TCS. SENR_LSB_SEL_15 | 1 1   |
| 2313 | CHECK TCS. SENR_LSB_SEL_16 | 1 1   |
| 2314 | CHECK TCS. SENR_LSB_SEL_17 | 0 0   |
| 2315 | CHECK TCS. SENR_LSB_SEL_18 | 0 0   |
| 2316 | CHECK TCS. SENR_LSB_SEL_19 | 1 1   |
| 2317 | CHECK TCS. SENR_LSB_SEL_20 | 0 0   |
| 2318 | CHECK TCS. SENR_LSB_SEL_21 | 0 0   |
| 2319 | CHECK TCS. SENR_LSB_SEL_22 | 0 0   |
| 2320 | CHECK TCS. SENR_LSB_SEL_23 | 0 0   |
| 2321 | CHECK TCS. SENR_LSB_SEL_24 | 0 0   |
| 2322 | CHECK TCS. SENR_LSB_SEL_25 | 0 0   |
| 2323 | CHECK TCS. SENR_LSB_SEL_26 | 0 0   |
| 2324 | CHECK TCS. SENR_LSB_SEL_27 | 0 0   |
| 2325 | CHECK TCS. SENR_LSB_SEL_28 | 0 0   |
| 2326 | CHECK TCS. SENR_LSB_SEL_29 | 0 0   |
| 2327 | CHECK TCS. SENR_LSB_SEL_30 | 0 0   |
| 2328 | CHECK TCS. SENR_LSB_SEL_31 | 0 0   |
| 2329 | CHECK TCS. SENR_LSB_SEL_32 | 0 0   |
| 2330 | CHECK TCS. SENR_LSB_SEL_33 | 0 0   |
| 2331 | CHECK TCS. SENR_LSB_SEL_34 | 2 2   |
| 2332 | CHECK TCS. SENR_LSB_SEL_35 | 2 2   |
| 2333 | CHECK TCS. SENR_LSB_SEL_36 | 2 2   |
| 2334 | CHECK TCS. SENR_LSB_SEL_37 | 2 2   |
| 2335 | CHECK TCS. SENR_LSB_SEL_38 | 0 0   |
| 2336 | CHECK TCS. SENR_LSB_SEL_39 | 0 0   |
| 2337 | CHECK TCS. SENR_LSB_SEL_40 | 2 2   |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 63      | 1   |

|      |                            |               |
|------|----------------------------|---------------|
| 2338 | CHECK TCS. SENR_LSB_SEL_41 | 0 0           |
| 2339 | CHECK TCS. SENR_LSB_SEL_42 | 0 0           |
| 2340 | CHECK TCS. SENR_LSB_SEL_43 | 0 0           |
| 2341 | CHECK TCS. SENR_LSB_SEL_44 | 2 2           |
| 2342 | CHECK TCS. SENR_LSB_SEL_45 | 2 2           |
| 2343 | CHECK TCS. SENR_LSB_SEL_46 | 2 2           |
| 2344 | CHECK TCS. SENR_LSB_SEL_47 | 2 2           |
| 2345 | CHECK TCS. SENR_LSB_SEL_48 | 0 0           |
| 2346 | CHECK TCS. SENR_LSB1       | 0. 505 0. 515 |
| 2347 | CHECK TCS. SENR_LSB2       | 1. 015 1. 025 |
| 2348 | CHECK TCS. SENR_LSB3       | 2. 535 2. 545 |
| 2349 | #                          |               |
| 2350 | # 0x28                     |               |
| 2351 | CHECK TCS. SENR_SEL_01     | 0 0           |
| 2352 | CHECK TCS. SENR_SEL_02     | 1 1           |
| 2353 | CHECK TCS. SENR_SEL_03     | 2 2           |
| 2354 | CHECK TCS. SENR_SEL_04     | 3 3           |
| 2355 | CHECK TCS. SENR_SEL_05     | 4 4           |
| 2356 | CHECK TCS. SENR_SEL_06     | 5 5           |
| 2357 | CHECK TCS. SENR_SEL_07     | 6 6           |
| 2358 | CHECK TCS. SENR_SEL_08     | 7 7           |
| 2359 | CHECK TCS. SENR_SEL_09     | 8 8           |
| 2360 | CHECK TCS. SENR_SEL_10     | 9 9           |
| 2361 | CHECK TCS. SENR_SEL_11     | 10 10         |
| 2362 | CHECK TCS. SENR_SEL_12     | 11 11         |
| 2363 | CHECK TCS. SENR_SEL_13     | 12 12         |
| 2364 | CHECK TCS. SENR_SEL_14     | 13 13         |
| 2365 | CHECK TCS. SENR_SEL_15     | 14 14         |
| 2366 | CHECK TCS. SENR_SEL_16     | 15 15         |
| 2367 | CHECK TCS. SENR_SEL_17     | 16 16         |
| 2368 | CHECK TCS. SENR_SEL_18     | 17 17         |
| 2369 | CHECK TCS. SENR_SEL_19     | 18 18         |
| 2370 | CHECK TCS. SENR_SEL_20     | 30 30         |
| 2371 | CHECK TCS. SENR_SEL_21     | 20 20         |
| 2372 | CHECK TCS. SENR_SEL_22     | 21 21         |
| 2373 | CHECK TCS. SENR_SEL_23     | 22 22         |
| 2374 | CHECK TCS. SENR_SEL_24     | 23 23         |
| 2375 | CHECK TCS. SENR_SEL_25     | 24 24         |
| 2376 | CHECK TCS. SENR_SEL_26     | 25 25         |
| 2377 | CHECK TCS. SENR_SEL_27     | 26 26         |
| 2378 | CHECK TCS. SENR_SEL_28     | 27 27         |
| 2379 | CHECK TCS. SENR_SEL_29     | 28 28         |
| 2380 | CHECK TCS. SENR_SEL_30     | 29 29         |
| 2381 | CHECK TCS. SENR_SEL_31     | 30 30         |
| 2382 | CHECK TCS. SENR_SEL_32     | 31 31         |
| 2383 | CHECK TCS. SENR_SEL_33     | 32 32         |
| 2384 | CHECK TCS. SENR_SEL_34     | 33 33         |
| 2385 | CHECK TCS. SENR_SEL_35     | 34 34         |
| 2386 | CHECK TCS. SENR_SEL_36     | 35 35         |
| 2387 | CHECK TCS. SENR_SEL_37     | 36 36         |
| 2388 | CHECK TCS. SENR_SEL_38     | 37 37         |
| 2389 | CHECK TCS. SENR_SEL_39     | 38 38         |

|                        |         |    |
|------------------------|---------|----|
| 文書番号<br>TPP-FS8238-21K | シート No. | 版数 |
|                        | 64      | 1  |

```

2390 CHECK TCS. SENR_SEL_40 39 39
2391 CHECK TCS. SENR_SEL_41 40 40
2392 CHECK TCS. SENR_SEL_42 41 41
2393 CHECK TCS. SENR_SEL_43 31 31
2394 CHECK TCS. SENR_SEL_44 43 43
2395 CHECK TCS. SENR_SEL_45 44 44
2396 CHECK TCS. SENR_SEL_46 45 45
2397 CHECK TCS. SENR_SEL_47 46 46
2398 CHECK TCS. SENR_SEL_48 47 47
2399 . #
2400 . # < CHECK >
2401 CHECK TCS. SET_POWER 50
2402 . #
2403 . # QL Check-Item Spec Check
2404 . # -----+-----+-----+-----
2405 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
2406 . #
2407 . # =====
2408 . # 5. 4. TCS NMNL Mode Check
2409 . # =====
2410 . #
2411 . TCS. SET_PRM_ENA
2412 . #
2413 . # < CHECK >
2414 CHECK TCS. SET_PRM_ST =ENA
2415 . #
2416 . TCS. SET_PEAK_PWR 0x2328
2417 WAIT_SEC 2
2418 TCS. CTRL_PKPWR_EXE
2419 . #
2420 . # < CHECK >
2421 CHECK TCS. SET_POWER 90
2422 . #
2423 . TCS. CTRL_HTR_P1_ENA
2424 WAIT_SEC 2
2425 TCS. CTRL_HTR_P2_ENA
2426 WAIT_SEC 2
2427 TCS. CTRL_HTR_P3_ENA
2428 WAIT_SEC 2
2429 TCS. CTRL_HTR_P4_ENA
2430 . #
2431 . # < CHECK >
2432 CHECK TCS. HTR01_P_VOL_ST =ON
2433 CHECK TCS. HTR09_P_VOL_ST =ON
2434 CHECK TCS. HTR17_P_VOL_ST =ON
2435 CHECK TCS. HTR25_P_VOL_ST =ON
2436 . #
2437 . # < TABLE 選択 >
2438 . TCS. SET_NMNL_SEL_TBL_1
2439 WAIT_SEC 2
2440 TCS. SET_ATSF_SEL_TBL_1
2441 WAIT_SEC 2

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 65      | 1   |

```

2442 TCS.SET_BKUP_SEL_TBL_1
2443 #
2444 . # < CHECK >
2445 CHECK TCS.SET_NMNL_TBL =TBL1
2446 CHECK TCS.SET_SAFE_TBL1 =ENA
2447 CHECK TCS.SET_SAFE_TBL2 =DIS
2448 CHECK TCS.SET_SAFE_TBL3 =DIS
2449 CHECK TCS.SET_SAFE_TBL4 =DIS
2450 CHECK TCS.SET_BKUP_TBL1 =ENA
2451 CHECK TCS.SET_BKUP_TBL2 =DIS
2452 CHECK TCS.SET_BKUP_TBL3 =DIS
2453 CHECK TCS.SET_BKUP_TBL4 =DIS
2454 #
2455 . # < ピーク電力制御 ON >
2456 . TCS.CTRL_PKPWR_ON
2457 #
2458 . # < CHECK >
2459 CHECK TCS.PPWR_CTR =ON
2460 #
2461 . # <自動セーフ制御 OFF>
2462 . #
2463 . TCS.CTRL_ATSF_OFF # ATSF = OFF
2464 #
2465 . # < CHECK >
2466 CHECK TCS.ATSF_CTR =OFF
2467 . #
2468 . # < ノミナル制御モード移行 >
2469 . TCS.MODE_NMNL
2470 #
2471 . # < CHECK >
2472 CHECK TCS.MODE_ST =NMNL
2473 #
2474 . # QL Check-Item Spec Check
2475 # -----+-----+-----+-----
2476 # TCS_MONITOR TCS.HTR24_VOL_ST 32 秒間のどこかで ON G N
2477 #
2478 #
2479 . # QL Check-Item Spec Check
2480 # -----+-----+-----+-----
2481 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
2482 #
2483 #
2484 . # =====
2485 . # 5.5. DR 設定
2486 . # =====
2487 . #
2488 . # # パーティション分割状況通知パケットを出力
2489 . #
2490 . DH.DR_PARTDVNOTIFY
2491 . #
2492 . # # 各パーティション記録数通知のクリア
2493 . DH.DR_RECNTCLRALL

```

```
2494 . #
2495 . DH. DR_PTRLOG_ENA
2496 . #
2497 . # < CHECK >
2498 . CHECK DH. DR_PTRLOG_EN_DS =ENA
2499 . #
2500 . # QL Check-Item Spec Check
2501 . # -----+-----+-----+-----
2502 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
2503 . #
2504 . # *****
2505 . # 6. SPM チェック
2506 . # *****
2507 . #
2508 . # # テレメトリの確認
2509 . # 以下のテレメトリを確認する。
2510 . #
2511 . # QL Check-Item Spec Data Check
2512 . # -----+-----+-----+-----
2513 . # TCIU <SPM>
2514 . # DH. SPM1_LV1_CNT 記録のみ _____ N/A
2515 . # DH. SPM1_LV2_CNT 記録のみ _____ N/A
2516 . # DH. SPM1_LV3_CNT 記録のみ _____ N/A
2517 . # DH. SPM1_LV4_CNT 記録のみ _____ N/A
2518 . # DH. SPM1_ERR_CNT 記録のみ _____ N/A
2519 . # DH. SPM2_LV1_CNT 記録のみ _____ N/A
2520 . # DH. SPM2_LV2_CNT 記録のみ _____ N/A
2521 . # DH. SPM2_LV3_CNT 記録のみ _____ N/A
2522 . # DH. SPM2_LV4_CNT 記録のみ _____ N/A
2523 . # DH. SPM2_ERR_CNT 記録のみ _____ N/A
2524 . #
2525 . # *****
2526 . # 7. SI 系チェック
2527 . # *****
2528 . # =====
2529 . # 7.1. MDP
2530 . # =====
2531 . # -----
2532 . # 7.1.1. MDP 立ち上げ
2533 . # -----
2534 . #
2535 . #
2536 . # MDP-DPU1,2(A系) の LINK Enable を確認
2537 . #
2538 . # < CHECK >
2539 . CHECK DH. SPW_POTMD_L1 =ENA
2540 . CHECK DH. SPW_POTMD_L2 =ENA
2541 . #
2542 . # MDP-DPU1,2 を電源 ON する。(HW_STATE1 は 16 秒以内にチェックすること。)
2543 . #
2544 . # <<< MDP-DPU1/2 Power ON >>>
2545 . DH. MDP_DPU12_ON # DH. MC_EACH_EXE 0x0099
```

```

2546  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
2547  #:          0x00 PCD. ON_OFF_ENA
2548  #:          0x01 PCD. PSU_MDP1_ON
2549  #:          0x02 PCD. PSU_MDP2_ON
2550  #:          0x03 PCD. ON_OFF_DIS
2551  . #
2552  . # < CHECK >
2553  CHECK MD1F. DPU_HW_STATE1          =DPU_RESET
2554  CHECK MD2F. DPU_HW_STATE1          =DPU_RESET
2555  #
2556  CHECK PCD. ON_OFF_ENA_DIS          =DIS
2557  CHECK PCD. PSU_MDP1_ON_OFF         =ON
2558  CHECK PCD. PSU_MDP2_ON_OFF         =ON
2559  CHECK DH. SPW_LNKST_L1             =RUN
2560  CHECK DH. SPW_LNKST_L2             =RUN
2561  #
2562  . # *****
2563  . # WAIT 16 sec (HW Initialization of DPU1 & DPU2)
2564  . # *****
2565  . #
2566  . # <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>
2567  . #
2568  . # < CHECK >
2569  CHECK MD1F. DPU_HW_STATE1          =DPU_RUN
2570  CHECK MD1F. DPU_HW_STATE2          =CPUOFF_DPUBUS
2571  CHECK MD1F. DMC_IF_RMAPERR         =na
2572  CHECK MD1F. DMC_IF_2BITERR         =na
2573  CHECK MD1F. DMC_IF_BTOERR         =na
2574  CHECK MD1F. BTO_ERR                =na
2575  CHECK MD1F. WDT_ERR                =na
2576  CHECK MD1F. DPU_SELECT             =DPU1
2577  CHECK MD2F. DPU_HW_STATE1          =DPU_RUN
2578  CHECK MD2F. DPU_HW_STATE2          =CPUOFF_DPUBUS
2579  CHECK MD2F. DMC_IF_RMAPERR         =na
2580  CHECK MD2F. DMC_IF_2BITERR         =na
2581  CHECK MD2F. DMC_IF_BTOERR         =na
2582  CHECK MD2F. BTO_ERR                =na
2583  CHECK MD2F. WDT_ERR                =na
2584  CHECK MD2F. DPU_SELECT             =DPU2
2585  . #
2586  . # <<< MDP-DPU CPU_ON / RUN >>>
2587  . DH. MDP_DPU12_CPU_RUN            # DH. MC_EACH_EXE 0x009A
2588  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
2589  #:          0x00 DH. ATMC_EACH_ENA 0x34
2590  #:          0x01 DH. SPW_RTEFDIR_SET 0x1E
2591  #:          0x05 DH. ATMC_EACH_ENA 0x36
2592  #:          0x06 MD1F. CPU_ON
2593  #:          0x07 MD2F. CPU_ON
2594  #:          0x08 MD1F. CPU_RUN
2595  #:          0x09 MD2F. CPU_RUN
2596  #:          0x0A DH. ATMC_EACH_ENA 0x30
2597  #:          0x0F DH. ATMC_EACH_ENA 0x31

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 68      | 1   |

```

2598 #
2599 CHECK DH.CMD_EXE_CNT -updatewait 30
2600 WAIT_SEC 5
2601 # < CHECK >
2602 CHECK DH.SPW_FDIR_ENA_MDP1 =ENA
2603 CHECK DH.SPW_FDIR_ENA_MDP2 =ENA
2604 CHECK DH.SPW_FDIR_ENA_PGD =ENA
2605 CHECK DH.SPW_FDIR_ENA_RMTRTR =ENA
2606 CHECK DH.ATMC_ENA_DIS30 =ENA
2607 CHECK DH.ATMC_ENA_DIS31 =ENA
2608 CHECK DH.ATMC_ENA_DIS34 =ENA
2609 CHECK DH.ATMC_ENA_DIS36 =ENA
2610 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
2611 CHECK MD1F.DPU_CMD_CODE 0x0701
2612 CHECK MD2F.DPU_HW_STATE2 =CPU_RUN
2613 CHECK MD2F.DPU_CMD_CODE 0x0701
2614 #
2615 #
2616 # < MDP1 SATELITE TIME CHECK (0x200/s) >
2617 #
2618 CHECK MD1F.SAT_TIME -updatewait 180
2619 LET LocalA0 = {MD1F.SAT_TIME} & 0xFFFFFFFF
2620 CHECK MD1F.SAT_TIME -updatewait 4
2621 LET LocalA1 = {MD1F.SAT_TIME} & 0xFFFFFFFF
2622 LET LocalA1 = LocalA1 - LocalA0
2623 SYSTEM test {LocalA1} = 512
2624 #
2625 # < MDP1 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
2626 #
2627 CHECK MD1F.SUNPULSE_TIME -updatewait 8
2628 LET LocalA0 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
2629 CHECK MD1F.SUNPULSE_TIME -updatewait 8
2630 LET LocalA1 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
2631 LET LocalA1 = LocalA1 - LocalA0
2632 SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
2633 #
2634 # < MDP2 SATELITE TIME CHECK (0x200/s) >
2635 #
2636 CHECK MD2F.SAT_TIME -updatewait 8
2637 LET LocalA0 = {MD2F.SAT_TIME} & 0xFFFFFFFF
2638 CHECK MD2F.SAT_TIME -updatewait 4
2639 LET LocalA1 = {MD2F.SAT_TIME} & 0xFFFFFFFF
2640 LET LocalA1 = LocalA1 - LocalA0
2641 SYSTEM test {LocalA1} = 512
2642 #
2643 # < MDP2 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
2644 #
2645 CHECK MD2F.SUNPULSE_TIME -updatewait 8
2646 LET LocalA0 = {MD2F.SUNPULSE_TIME} & 0xFFFFFFFF
2647 CHECK MD2F.SUNPULSE_TIME -updatewait 8
2648 LET LocalA1 = {MD2F.SUNPULSE_TIME} & 0xFFFFFFFF
2649 LET LocalA1 = LocalA1 - LocalA0

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 69      | 1   |

```

2650  SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
2651  . #
2652  . # < CHECK >
2653  CHECK MD1F.DPU_HW_STATE1           =DPU_RUN
2654  CHECK MD1F.DPU_HW_STATE2           =CPU_RUN
2655  CHECK MD1F.DMC_IF_RMAPERR           =na
2656  CHECK MD1F.DMC_IF_2BITERR           =na
2657  CHECK MD1F.DMC_IF_BTOERR           =na
2658  CHECK MD1F.BTO_ERR                 =na
2659  CHECK MD1F.WDT_ERR                 =na
2660  CHECK MD1F.DPU_SELECT               =DPU1
2661  CHECK MD1F.DPU_SW_STATE             2
2662  CHECK MD1F.SW_CMD_CODE              0
2663  CHECK MD1F.SW_CMD_CNT               0
2664  CHECK MD1F.SW_CMD_REJ_CNT           0
2665  CHECK MD1F.SW_CMD_REJ_CODE          0
2666  CHECK MD1F.MS_CMD_PRIO              =DMC
2667  CHECK MD1F.RDN_MODE                 =OFF
2668  CHECK MD1F.SUNPULSE_MODE            =NML
2669  CHECK MD1F.LOAD_DUMP_DIS            =DIS
2670  CHECK MD1F.MEMLOAD_BUSY              =OFF
2671  CHECK MD1F.MEMLOAD_NODE             0
2672  CHECK MD1F.MEMDUMP_BUSY              =OFF
2673  CHECK MD1F.MEMDUMP_NODE             0
2674  CHECK MD1F.TASK_STAT_AP01           =OFF
2675  CHECK MD1F.TASK_STAT_AP02           =OFF
2676  CHECK MD1F.TASK_STAT_AP03           =OFF
2677  CHECK MD1F.TASK_STAT_AP04           =OFF
2678  CHECK MD1F.TASK_STAT_AP05           =OFF
2679  CHECK MD1F.TASK_STAT_AP06           =OFF
2680  CHECK MD1F.TASK_STAT_AP07           =OFF
2681  CHECK MD1F.TASK_STAT_AP08           =OFF
2682  CHECK MD1F.TASK_STAT_AP09           =OFF
2683  CHECK MD1F.TASK_STAT_AP10           =OFF
2684  CHECK MD1F.TASK_STAT_AP11           =OFF
2685  CHECK MD1F.TASK_STAT_AP12           =OFF
2686  CHECK MD1F.TASK_STAT_AP13           =OFF
2687  CHECK MD1F.TASK_STAT_AP14           =OFF
2688  CHECK MD1F.TASK_STAT_AP15           =OFF
2689  CHECK MD1F.TASK_STAT_AP16           =OFF
2690  CHECK MD1F.UNEXPECT_CNT             0
2691  CHECK MD1F.UNEXPECT_CODE            0
2692  CHECK MD1F.DMC_IF_ERR               =na
2693  CHECK MD1F.TIME_ERR                 =na
2694  CHECK MD1F.INST_CACHE_ERR            =na
2695  CHECK MD1F.DATA_CACHE_ERR            =na
2696  CHECK MD1F.SRAM_1BERR               =na
2697  CHECK MD1F.CMD_BUFF_1BERR           =na
2698  CHECK MD1F.CMD_BUFF_2BERR           =na
2699  CHECK MD1F.TLM_BUFF_1BERR           =na
2700  CHECK MD1F.TLM_BUFF_2BERR           =na
2701  CHECK MD1F.COMP_1BERR               =na

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 70      | 1   |

|      |                            |          |
|------|----------------------------|----------|
| 2702 | CHECK MD1F.DS_1BERR        | =na      |
| 2703 | CHECK MD1F.DS_2BERR        | =na      |
| 2704 | CHECK MD1F.RDN_LINK_STAT   | =ON      |
| 2705 | CHECK MD1F.RIF_LINK_ERR    | =na      |
| 2706 | CHECK MD1F.RIF_ERR         | =na      |
| 2707 | CHECK MD1F.MS0_LINK_STAT   | =OFF     |
| 2708 | CHECK MD1F.MS1_LINK_STAT   | =OFF     |
| 2709 | CHECK MD1F.MS2_LINK_STAT   | =OFF     |
| 2710 | CHECK MD1F.MS3_LINK_STAT   | =OFF     |
| 2711 | CHECK MD1F.MS4_LINK_STAT   | =OFF     |
| 2712 | CHECK MD1F.MS5_LINK_STAT   | =OFF     |
| 2713 | CHECK MD1F.MS6_LINK_STAT   | =OFF     |
| 2714 | CHECK MD1F.MS7_LINK_STAT   | =OFF     |
| 2715 | CHECK MD1F.MS0_DAT_CLCT    | =OFF     |
| 2716 | CHECK MD1F.MS1_DAT_CLCT    | =OFF     |
| 2717 | CHECK MD1F.MS2_DAT_CLCT    | =OFF     |
| 2718 | CHECK MD1F.MS3_DAT_CLCT    | =OFF     |
| 2719 | CHECK MD1F.MS4_DAT_CLCT    | =OFF     |
| 2720 | CHECK MD1F.MS5_DAT_CLCT    | =OFF     |
| 2721 | CHECK MD1F.MS6_DAT_CLCT    | =OFF     |
| 2722 | CHECK MD1F.MS7_DAT_CLCT    | =OFF     |
| 2723 | CHECK MD1F.MS0_BUFF_SEL    | =L       |
| 2724 | CHECK MD1F.MS1_BUFF_SEL    | =L       |
| 2725 | CHECK MD1F.MS2_BUFF_SEL    | =L       |
| 2726 | CHECK MD1F.MS3_BUFF_SEL    | =L       |
| 2727 | CHECK MD1F.MS4_BUFF_SEL    | =L       |
| 2728 | CHECK MD1F.MS5_BUFF_SEL    | =L       |
| 2729 | CHECK MD1F.MS6_BUFF_SEL    | =L       |
| 2730 | CHECK MD1F.MS7_BUFF_SEL    | =L       |
| 2731 | CHECK MD1F.MS0_SGL_CMD_ERR | =na      |
| 2732 | CHECK MD1F.MS1_SGL_CMD_ERR | =na      |
| 2733 | CHECK MD1F.MS2_SGL_CMD_ERR | =na      |
| 2734 | CHECK MD1F.MS3_SGL_CMD_ERR | =na      |
| 2735 | CHECK MD1F.MS4_SGL_CMD_ERR | =na      |
| 2736 | CHECK MD1F.MS5_SGL_CMD_ERR | =na      |
| 2737 | CHECK MD1F.MS6_SGL_CMD_ERR | =na      |
| 2738 | CHECK MD1F.MS7_SGL_CMD_ERR | =na      |
| 2739 | CHECK MD1F.MS0_MTI_CMD_ERR | =na      |
| 2740 | CHECK MD1F.MS1_MTI_CMD_ERR | =na      |
| 2741 | CHECK MD1F.MS2_MTI_CMD_ERR | =na      |
| 2742 | CHECK MD1F.MS3_MTI_CMD_ERR | =na      |
| 2743 | CHECK MD1F.MS4_MTI_CMD_ERR | =na      |
| 2744 | CHECK MD1F.MS5_MTI_CMD_ERR | =na      |
| 2745 | CHECK MD1F.MS6_MTI_CMD_ERR | =na      |
| 2746 | CHECK MD1F.MS7_MTI_CMD_ERR | =na      |
| 2747 | CHECK MD2F.DPU_HW_STATE1   | =DPU_RUN |
| 2748 | CHECK MD2F.DPU_HW_STATE2   | =CPU_RUN |
| 2749 | CHECK MD2F.DMC_IF_RMAPERR  | =na      |
| 2750 | CHECK MD2F.DMC_IF_2BITERR  | =na      |
| 2751 | CHECK MD2F.DMC_IF_BTOERR   | =na      |
| 2752 | CHECK MD2F.BTO_ERR         | =na      |
| 2753 | CHECK MD2F.WDT_ERR         | =na      |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 71      | 1   |

|      |                             |       |
|------|-----------------------------|-------|
| 2754 | CHECK MD2F. DPU_SELECT      | =DPU2 |
| 2755 | CHECK MD2F. DPU_SW_STATE    | 2     |
| 2756 | CHECK MD2F. SW_CMD_CODE     | 0     |
| 2757 | CHECK MD2F. SW_CMD_CNT      | 0     |
| 2758 | CHECK MD2F. SW_CMD_REJ_CNT  | 0     |
| 2759 | CHECK MD2F. SW_CMD_REJ_CODE | 0     |
| 2760 | CHECK MD2F. MS_CMD_PRIO     | =DMC  |
| 2761 | CHECK MD2F. RDN_MODE        | =OFF  |
| 2762 | CHECK MD2F. SUNPULSE_MODE   | =NML  |
| 2763 | CHECK MD2F. LOAD_DUMP_DIS   | =DIS  |
| 2764 | CHECK MD2F. MEMLOAD_BUSY    | =OFF  |
| 2765 | CHECK MD2F. MEMLOAD_NODE    | 0     |
| 2766 | CHECK MD2F. MEMDUMP_BUSY    | =OFF  |
| 2767 | CHECK MD2F. MEMDUMP_NODE    | 0     |
| 2768 | CHECK MD2F. TASK_STAT_AP01  | =OFF  |
| 2769 | CHECK MD2F. TASK_STAT_AP02  | =OFF  |
| 2770 | CHECK MD2F. TASK_STAT_AP03  | =OFF  |
| 2771 | CHECK MD2F. TASK_STAT_AP04  | =OFF  |
| 2772 | CHECK MD2F. TASK_STAT_AP05  | =OFF  |
| 2773 | CHECK MD2F. TASK_STAT_AP06  | =OFF  |
| 2774 | CHECK MD2F. TASK_STAT_AP07  | =OFF  |
| 2775 | CHECK MD2F. TASK_STAT_AP08  | =OFF  |
| 2776 | CHECK MD2F. TASK_STAT_AP09  | =OFF  |
| 2777 | CHECK MD2F. TASK_STAT_AP10  | =OFF  |
| 2778 | CHECK MD2F. TASK_STAT_AP11  | =OFF  |
| 2779 | CHECK MD2F. TASK_STAT_AP12  | =OFF  |
| 2780 | CHECK MD2F. TASK_STAT_AP13  | =OFF  |
| 2781 | CHECK MD2F. TASK_STAT_AP14  | =OFF  |
| 2782 | CHECK MD2F. TASK_STAT_AP15  | =OFF  |
| 2783 | CHECK MD2F. TASK_STAT_AP16  | =OFF  |
| 2784 | CHECK MD2F. UNEXPECT_CNT    | 0     |
| 2785 | CHECK MD2F. UNEXPECT_CODE   | 0     |
| 2786 | CHECK MD2F. DMC_IF_ERR      | =na   |
| 2787 | CHECK MD2F. TIME_ERR        | =na   |
| 2788 | CHECK MD2F. INST_CACHE_ERR  | =na   |
| 2789 | CHECK MD2F. DATA_CACHE_ERR  | =na   |
| 2790 | CHECK MD2F. SRAM_1BERR      | =na   |
| 2791 | CHECK MD2F. CMD_BUFF_1BERR  | =na   |
| 2792 | CHECK MD2F. CMD_BUFF_2BERR  | =na   |
| 2793 | CHECK MD2F. TLM_BUFF_1BERR  | =na   |
| 2794 | CHECK MD2F. TLM_BUFF_2BERR  | =na   |
| 2795 | CHECK MD2F. COMP_1BERR      | =na   |
| 2796 | CHECK MD2F. DS_1BERR        | =na   |
| 2797 | CHECK MD2F. DS_2BERR        | =na   |
| 2798 | CHECK MD2F. RDN_LINK_STAT   | =ON   |
| 2799 | CHECK MD2F. RIF_LINK_ERR    | =na   |
| 2800 | CHECK MD2F. RIF_ERR         | =na   |
| 2801 | CHECK MD2F. MS0_LINK_STAT   | =OFF  |
| 2802 | CHECK MD2F. MS1_LINK_STAT   | =OFF  |
| 2803 | CHECK MD2F. MS2_LINK_STAT   | =OFF  |
| 2804 | CHECK MD2F. MS3_LINK_STAT   | =OFF  |
| 2805 | CHECK MD2F. MS4_LINK_STAT   | =OFF  |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 72      | 1   |

|      |                                                                                             |      |
|------|---------------------------------------------------------------------------------------------|------|
| 2806 | CHECK MD2F. MS5_LINK_STAT                                                                   | =OFF |
| 2807 | CHECK MD2F. MS6_LINK_STAT                                                                   | =OFF |
| 2808 | CHECK MD2F. MS7_LINK_STAT                                                                   | =OFF |
| 2809 | CHECK MD2F. MS0_DAT_CLCT                                                                    | =OFF |
| 2810 | CHECK MD2F. MS1_DAT_CLCT                                                                    | =OFF |
| 2811 | CHECK MD2F. MS2_DAT_CLCT                                                                    | =OFF |
| 2812 | CHECK MD2F. MS3_DAT_CLCT                                                                    | =OFF |
| 2813 | CHECK MD2F. MS4_DAT_CLCT                                                                    | =OFF |
| 2814 | CHECK MD2F. MS5_DAT_CLCT                                                                    | =OFF |
| 2815 | CHECK MD2F. MS6_DAT_CLCT                                                                    | =OFF |
| 2816 | CHECK MD2F. MS7_DAT_CLCT                                                                    | =OFF |
| 2817 | CHECK MD2F. MS0_BUFF_SEL                                                                    | =L   |
| 2818 | CHECK MD2F. MS1_BUFF_SEL                                                                    | =L   |
| 2819 | CHECK MD2F. MS2_BUFF_SEL                                                                    | =L   |
| 2820 | CHECK MD2F. MS3_BUFF_SEL                                                                    | =L   |
| 2821 | CHECK MD2F. MS4_BUFF_SEL                                                                    | =L   |
| 2822 | CHECK MD2F. MS5_BUFF_SEL                                                                    | =L   |
| 2823 | CHECK MD2F. MS6_BUFF_SEL                                                                    | =L   |
| 2824 | CHECK MD2F. MS7_BUFF_SEL                                                                    | =L   |
| 2825 | CHECK MD2F. MS0_SGL_CMD_ERR                                                                 | =na  |
| 2826 | CHECK MD2F. MS1_SGL_CMD_ERR                                                                 | =na  |
| 2827 | CHECK MD2F. MS2_SGL_CMD_ERR                                                                 | =na  |
| 2828 | CHECK MD2F. MS3_SGL_CMD_ERR                                                                 | =na  |
| 2829 | CHECK MD2F. MS4_SGL_CMD_ERR                                                                 | =na  |
| 2830 | CHECK MD2F. MS5_SGL_CMD_ERR                                                                 | =na  |
| 2831 | CHECK MD2F. MS6_SGL_CMD_ERR                                                                 | =na  |
| 2832 | CHECK MD2F. MS7_SGL_CMD_ERR                                                                 | =na  |
| 2833 | CHECK MD2F. MS0_MTI_CMD_ERR                                                                 | =na  |
| 2834 | CHECK MD2F. MS1_MTI_CMD_ERR                                                                 | =na  |
| 2835 | CHECK MD2F. MS2_MTI_CMD_ERR                                                                 | =na  |
| 2836 | CHECK MD2F. MS3_MTI_CMD_ERR                                                                 | =na  |
| 2837 | CHECK MD2F. MS4_MTI_CMD_ERR                                                                 | =na  |
| 2838 | CHECK MD2F. MS5_MTI_CMD_ERR                                                                 | =na  |
| 2839 | CHECK MD2F. MS6_MTI_CMD_ERR                                                                 | =na  |
| 2840 | CHECK MD2F. MS7_MTI_CMD_ERR                                                                 | =na  |
| 2841 | #                                                                                           |      |
| 2842 | . MD1F. DPU_SW_ERR_CLR                                                                      |      |
| 2843 | MD2F. DPU_SW_ERR_CLR                                                                        |      |
| 2844 | #                                                                                           |      |
| 2845 | #                                                                                           |      |
| 2846 | . # QL                      Check-Item                      Spec                      Check |      |
| 2847 | # -----+-----+-----+-----                                                                   |      |
| 2848 | # CMD 出力装置      Message                      STATUS CHECK   結果 OK      G      N             |      |
| 2849 | #                                                                                           |      |
| 2850 | . # -----                                                                                   |      |
| 2851 | . #    7. 1. 2. MDP チェックアウト (MDP ハード健全性確認)                                                  |      |
| 2852 | . # -----                                                                                   |      |
| 2853 | #                                                                                           |      |
| 2854 | . #    << No. 1 DMC-MDP 間 SpW Channel 切替確認 >>                                               |      |
| 2855 | #                                                                                           |      |
| 2856 | . #    <<< SpW A系→B系切替 >>>                                                                  |      |
| 2857 | . #                                                                                         |      |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 73      | 1   |

```

2858 . # MDP-DPU1、MDP-DPU2 のルーティングテーブルを A 系から B 系に切替
2859 . DH.SPW_ROUTE_RDN 0x22 0x01
2860 . DH.SPW_ROUTE_RDN 0x23 0x01
2861 . #
2862 . # < CHECK >
2863 CHECK DH.SPW_LCLRTRTBL_MDP1          =RED1
2864 CHECK DH.SPW_LCLRTRTBL_MDP2          =RED1
2865 CHECK DH.SPW_RMTRTRTBL_MDP1          =OK
2866 CHECK DH.SPW_RMTRTRTBL_MDP2          =OK
2867 CHECK DH.SPW_POTMD_R1                 =ENA
2868 CHECK DH.SPW_POTMD_R2                 =ENA
2869 CHECK MD1F.WDT_ERR                     =na
2870 CHECK MD1F.DMC_IF_LINK_CH              =B
2871 CHECK MD1F.DPU_SW_STATE                 =2
2872 CHECK MD2F.WDT_ERR                     =na
2873 CHECK MD2F.DMC_IF_LINK_CH              =B
2874 CHECK MD2F.DPU_SW_STATE                 =2
2875 . #
2876 . # <<< SpW B 系→A 系切替 >>>
2877 . #
2878 . # MDP-DPU1、MDP-DPU2 のルーティングテーブルを B 系から A 系に切替
2879 . DH.SPW_ROUTE_RDN 0x22 0x00
2880 . DH.SPW_ROUTE_RDN 0x23 0x00
2881 . #
2882 . # < CHECK >
2883 CHECK DH.SPW_LCLRTRTBL_MDP1          =MAIN
2884 CHECK DH.SPW_LCLRTRTBL_MDP2          =MAIN
2885 CHECK DH.SPW_RMTRTRTBL_MDP1          =OK
2886 CHECK DH.SPW_RMTRTRTBL_MDP2          =OK
2887 CHECK DH.SPW_POTMD_L1                 =ENA
2888 CHECK DH.SPW_POTMD_L2                 =ENA
2889 CHECK MD1F.WDT_ERR                     =na
2890 CHECK MD1F.DMC_IF_LINK_CH              =A
2891 CHECK MD1F.DPU_SW_STATE                 =2
2892 CHECK MD2F.WDT_ERR                     =na
2893 CHECK MD2F.DMC_IF_LINK_CH              =A
2894 CHECK MD2F.DPU_SW_STATE                 =2
2895 . #
2896 . # << No.2 EEPROM SUM Check、他 DPU の SDRAM Check >>
2897 . #
2898 . # Operation mode change (HK mode: Real 32kbps)
2899 . #          RATE CHK  CATE DHFS
2900 . DH.OPE_MODE 0x0D 0x4F 0x2D 0x00 0x00000000000000000000000000000000
2901 . #
2902 . # < CHECK >
2903 LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 1 ) & 0xFF
2904 LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
2905 . #
2906 . # <(CHK1) MDP-DPU1 CHECKOUT EEPRM and SDRAM Check >
2907 . #
2908 . # <<< RDN_FUNC_ON >>>
2909 . MD1F.RDN_FUNC_ON

```

```

2910 #
2911 . # < CHECK >
2912 SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
2913 SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
2914 CHECK MD1F.RDN_MODE =ON
2915 WAIT_SEC 8
2916 LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 1 ) & 0xFF
2917 LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
2918 #
2919 . # <<< APP16_START >>>
2920 . MD1F.APP16_START
2921 #
2922 . # < CHECK >
2923 SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
2924 SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
2925 CHECK MD1F.TASK_STAT_AP16 =ON
2926 WAIT_SEC 2
2927 LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 1 ) & 0xFF
2928 LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
2929 #
2930 . # 次のコマンドで CHECKOUT TLM が出力されるので、HEX DUMP の表示を
2931 . # 準備する。(APID : 0x619)
2932 #
2933 . # <<< CHKOUT_START >>>
2934 . MD1U.CHKOUT_START 0x000A # PLAN_COUNT( =1+8+1 )
2935 & # [WRT_VAL] [START_ADDR] [END_ADDR ] [SUM_VAL ]
2936 & 0x03 0x1FC00000 0x1FC007FF 0x00042C77 # EEPROM01
2937 & 0x04 0xA5 0x08FFF800 0x090007FF 0x000A5000 # RDNSDRAM01
2938 & 0x04 0x5A 0x0AFF800 0x0B0007FF 0x0005A000 # RDNSDRAM02
2939 & 0x04 0xA5 0x0CFFF800 0x0D0007FF 0x000A5000 # RDNSDRAM03
2940 & 0x04 0x5A 0x0EFF800 0x0F0007FF 0x0005A000 # RDNSDRAM04
2941 & 0x04 0xA5 0x10FFF800 0x110007FF 0x000A5000 # RDNSDRAM05
2942 & 0x04 0x5A 0x12FFF800 0x130007FF 0x0005A000 # RDNSDRAM06
2943 & 0x04 0xA5 0x14FFF800 0x150007FF 0x000A5000 # RDNSDRAM07
2944 & 0x04 0x5A 0x16FFF800 0x170007FF 0x0005A000 # RDNSDRAM08
2945 & 0x04 0x00 0x16FFF800 0x170007FF 0x00000000 # RDNSDRAM09
2946 & 0x04 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM10
2947 & 0x04 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM11
2948 & 0x04 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM12
2949 & 0x04 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM13
2950 & 0x04 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM14
2951 . #
2952 . # < CHECK >
2953 SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
2954 SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
2955 WAIT_SEC 2
2956 LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 1 ) & 0xFF
2957 LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
2958 #
2959 . # <<< CHKOUT_FUNCS_RESULT TLM 確認 >>>
2960 . # CHKOUT_FUNCS_RESULT TLM 受信まで待機
2961 . # APID 0x619, Category 0x29 のパケットが出力されることを確認 G N

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 75      | 1   |

```

2962 . #
2963 . # < CHECK >
2964 CHECK MD1U.ERROR_COUNT 0
2965 CHECK MD1U.PLAN_COUNT 10 # QL でチェック可能
2966 . #
2967 . # <<< CheckOut アプリ終了 >>>
2968 . MD1U.CHKOUT_EXIT
2969 . #
2970 . # < CHECK >
2971 SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
2972 SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
2973 CHECK MD1F.TASK_STAT_AP16 =OFF
2974 CHECK MD1F.RIF_LINK_ERR =na
2975 CHECK MD1F.RIF_ERR =na
2976 WAIT_SEC 2
2977 LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 1 ) & 0xFF
2978 LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
2979 . #
2980 . # <<< 冗長モード OFF >>>
2981 . MD1F.RDN_FUNC_OFF
2982 . #
2983 . # < CHECK >
2984 SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
2985 SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
2986 CHECK MD1F.RDN_MODE =OFF
2987 WAIT_SEC 2
2988 LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 1 ) & 0xFF
2989 LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)
2990 . #
2991 . # <(CHK2) MDP-DPU2 CHECKOUT EEPRM and SDRAM Check >
2992 . #
2993 . # <<< RDN_FUNC_ON >>>
2994 . MD2F.RDN_FUNC_ON
2995 . #
2996 . # < CHECK >
2997 SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
2998 SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
2999 CHECK MD2F.RDN_MODE =ON
3000 WAIT_SEC 2
3001 LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 1 ) & 0xFF
3002 LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)
3003 . #
3004 . # <<< APP16_START >>>
3005 . MD2F.APP16_START
3006 . #
3007 . # < CHECK >
3008 SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
3009 SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
3010 CHECK MD2F.TASK_STAT_AP16 =ON
3011 WAIT_SEC 2
3012 LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 1 ) & 0xFF
3013 LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 76      | 1   |

```

3014 . #
3015 . # 次のコマンドで CHECKOUT TLM が出力されるので、HEX DUMP の表示を
3016 . # 準備する。(APID : 0x621)
3017 . #
3018 . # <<< CHKOUT_START >>>
3019 . MD2U. CHKOUT_START 0x000A # PLAN_COUNT( =1+8+1 )
3020 & # [WRT_VAL] [START_ADDR] [END_ADDR ] [SUM_VAL ]
3021 & 0x04 0x1FC00000 0x1FC007FF 0x00042C77 # EEPROM01
3022 & 0x03 0xA5 0x08FFF800 0x090007FF 0x000A5000 # RDNSDRAM01
3023 & 0x03 0xA5 0x0AFF800 0x0B0007FF 0x000A5000 # RDNSDRAM02
3024 & 0x03 0xA5 0x0CFFF800 0x0D0007FF 0x000A5000 # RDNSDRAM03
3025 & 0x03 0xA5 0x0EFF800 0x0F0007FF 0x000A5000 # RDNSDRAM04
3026 & 0x03 0xA5 0x10FFF800 0x110007FF 0x000A5000 # RDNSDRAM05
3027 & 0x03 0xA5 0x12FFF800 0x130007FF 0x000A5000 # RDNSDRAM06
3028 & 0x03 0xA5 0x14FFF800 0x150007FF 0x000A5000 # RDNSDRAM07
3029 & 0x03 0xA5 0x16FFF800 0x170007FF 0x000A5000 # RDNSDRAM08
3030 & 0x03 0x00 0x16FFF800 0x170007FF 0x00000000 # RDNSDRAM09
3031 & 0x03 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM10
3032 & 0x03 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM11
3033 & 0x03 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM12
3034 & 0x03 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM13
3035 & 0x03 0x00 0x00000000 0x00000000 0x00000000 # RDNSDRAM14
3036 . #
3037 . # < CHECK >
3038 SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
3039 SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
3040 WAIT_SEC 2
3041 LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 1 ) & 0xFF
3042 LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)
3043 . #
3044 . # <<< CHKOUT_FUNCS_RESULT TLM 確認 >>>
3045 . # CHKOUT_FUNCS_RESULT TLM 受信まで待機
3046 . # APID 0x621, Category 0x29 のパケットが出力されることを確認 G N
3047 . #
3048 . # < CHECK >
3049 CHECK MD2U.ERROR_COUNT 0
3050 CHECK MD2U.PLAN_COUNT 10 # QL でチェック可能
3051 . #
3052 . # <<< CheckOut アプリ終了 >>>
3053 . MD2U. CHKOUT_EXIT
3054 . #
3055 . # < CHECK >
3056 SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
3057 SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
3058 CHECK MD2F.TASK_STAT_API6 =OFF
3059 CHECK MD2F.RIF_LINK_ERR =na
3060 CHECK MD2F.RIF_ERR =na
3061 WAIT_SEC 2
3062 LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 1 ) & 0xFF
3063 LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)
3064 . #
3065 . # <<< 冗長モード OFF >>>

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 77      | 1   |

```

3066 . MD2F.RDN_FUNC_OFF
3067 . #
3068 . # < CHECK >
3069 . SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
3070 . SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
3071 . CHECK MD2F.RDN_MODE =OFF
3072 . #
3073 . # Telemetry Operation Mode 設定
3074 . # (Mission User HK Packet をリアルタイムに出力するように設定。
3075 . # リアルタイムは System HK 8 秒周期, DH, DR, Mission User HK 出力,
3076 . # 32kbps)
3077 . # DHFS
3078 . DH.OPE_MODE_32KBPS_CAT0x26 0x03 0x000000000000000000000000
3079 . #
3080 . # < CHECK >
3081 . CHECK DH.CATEGORY_TBL_NO 0x26
3082 . CHECK DH.DWNLNK_RATE =BPS32768
3083 . WAIT_SEC 2
3084 . LET MD1_SW_CNT = ({MD1F.SW_CMD_CNT} + 5 ) & 0xFF
3085 . LET MD2_SW_CNT = ({MD2F.SW_CMD_CNT} + 5 ) & 0xFF
3086 . LET MD1_REJ_CNT = ({MD1F.SW_CMD_REJ_CNT} & 0xFF)
3087 . LET MD2_REJ_CNT = ({MD2F.SW_CMD_REJ_CNT} & 0xFF)
3088 . #
3089 . DH.MDP_DPU12_APL_START # DH.MC_EACH_EXE 0x009B
3090 . #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3091 . #: 0x00 DH.ATMC_EACH_ENA 0x32
3092 . #: 0x02 MD1F.APP01_START
3093 . #: 0x03 MD1F.APP02_START
3094 . #: 0x04 MD1F.APP03_START
3095 . #: 0x05 MD1F.APP04_START
3096 . #: 0x06 MD1F.APP05_START
3097 . #: 0x07 DH.ATMC_EACH_ENA 0x33
3098 . #: 0x08 MD2F.APP01_START
3099 . #: 0x09 MD2F.APP02_START
3100 . #: 0x0A MD2F.APP13_START
3101 . #: 0x0B MD2F.APP14_START
3102 . #: 0x0C MD2F.APP05_START
3103 . #
3104 . # < CHECK >
3105 . CHECK DH.ATMC_ENA_DIS32 =ENA
3106 . CHECK DH.ATMC_ENA_DIS33 =ENA
3107 . #
3108 . # < CHECK >
3109 . SYSTEM test {MD1F.SW_CMD_CNT} = {MD1_SW_CNT}
3110 . SYSTEM test {MD2F.SW_CMD_CNT} = {MD2_SW_CNT}
3111 . SYSTEM test {MD1F.SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
3112 . SYSTEM test {MD2F.SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
3113 . #
3114 . # < CHECK >
3115 . CHECK MD1F.TASK_STAT_AP01 =ON
3116 . CHECK MD1F.TASK_STAT_AP02 =ON
3117 . CHECK MD1F.TASK_STAT_AP03 =ON

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 78      | 1   |

```

3118 CHECK MD1F.TASK_STAT_AP04 =ON
3119 CHECK MD1F.TASK_STAT_AP05 =ON
3120 CHECK MD1F.TASK_STAT_AP06 =OFF
3121 CHECK MD2F.TASK_STAT_AP01 =ON
3122 CHECK MD2F.TASK_STAT_AP02 =ON
3123 CHECK MD2F.TASK_STAT_AP13 =ON
3124 CHECK MD2F.TASK_STAT_AP14 =ON
3125 CHECK MD2F.TASK_STAT_AP05 =ON
3126 CHECK MD2F.TASK_STAT_AP06 =OFF
3127 . #
3128 . # < MDP USER-TASK: Initial Sequence - MDP-DPU-INITSET >
3129 . #
3130 . # < CHECK >
3131 LET MD1_GET = ({MD1U.U_CmdDmc_GetCNT} + 5 ) & 0x1F
3132 LET MD2_GET = ({MD2U.U_CmdDmc_GetCNT} + 5 ) & 0x1F
3133 LET MD1_EXE = ({MD1U.U_CmdDmc_ExecCNT} + 5 ) & 0x1F
3134 LET MD2_EXE = ({MD2U.U_CmdDmc_ExecCNT} + 5 ) & 0x1F
3135 . #
3136 . DH.MDP_U_DPU12_INIT_SET # DH.MC_EACH_EXE 0x0080
3137 . #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3138 . #: 0x00 MD1U.HK_SET 0xFF 0x08
3139 . #: 0x01 MD1U.HK_MODE_CHK
3140 . #: 0x02 MD1U.TLM_CMP 0xFF 0x00 0x11
3141 . #: 0x03 MD2U.HK_SET 0xFF 0x08
3142 . #: 0x04 MD2U.HK_MODE_CHK
3143 . #: 0x05 MD2U.TLM_CMP 0xFF 0x00 0x11
3144 . #: 0x0E MD1U.WDT_ENA
3145 . #: 0x0F MD2U.WDT_ENA
3146 . #
3147 WAIT_SEC 5
3148 MD1U.HK_SET 0xFF 0x03
3149 MD2U.HK_SET 0xFF 0x03
3150 . #
3151 . # < CHECK >
3152 SYSTEM test {MD1U.U_CmdDmc_GetCNT} = {MD1_GET}
3153 SYSTEM test {MD2U.U_CmdDmc_GetCNT} = {MD2_GET}
3154 SYSTEM test {MD1U.U_CmdDmc_ExecCNT} = {MD1_EXE}
3155 SYSTEM test {MD2U.U_CmdDmc_ExecCNT} = {MD2_EXE}
3156 CHECK MD1U.U_WdtEna =ENA
3157 CHECK MD1U.U_HkMode =CHK
3158 CHECK MD1U.U_Hk_RepInt_DPU1 3
3159 CHECK MD1U.U_Hk_RepInt_ENA 3
3160 CHECK MD1U.U_Hk_RepInt_HEPE 3
3161 CHECK MD1U.U_Hk_RepInt_HEPI 3
3162 CHECK MD1U.U_Hk_RepInt_MEA1 3
3163 CHECK MD1U.U_Hk_RepInt_MEA2 3
3164 CHECK MD1U.U_Hk_RepInt_MGFO 3
3165 CHECK MD1U.U_Hk_RepInt_MIA 3
3166 CHECK MD1U.U_Hk_RepInt_MSA 3
3167 CHECK MD1U.U_TlmML_CMP_DPU1 =CMP
3168 CHECK MD1U.U_TlmML_CMP_ENA =USR
3169 CHECK MD1U.U_TlmML_CMP_HEPE =ARO

```



| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 80      | 1   |

```

3222 . # # ENA-PSU_ON
3223 . PCD. PSU_ENA_ON
3224 . #
3225 . MD1F. DPU_SW_ERR_CLR
3226 . #
3227 . # < CHECK >
3228 . CHECK PCD. PSU_ENA_ON_OFF =ON
3229 . CHECK MD1F. MS3_LINK_STAT =ON
3230 . CHECK MD1F. MS3_DAT_CLCT =ON
3231 . #
3232 . # # MEA1-PSU_ON
3233 . PCD. PSU_MEA1_ON
3234 . #
3235 . MD1F. DPU_SW_ERR_CLR
3236 . #
3237 . # < CHECK >
3238 . CHECK PCD. PSU_MEA1_ON_OFF =ON
3239 . CHECK MD1F. MS1_LINK_STAT =ON
3240 . CHECK MD1F. MS1_DAT_CLCT =ON
3241 . #
3242 . # # MEA2-PSU_ON
3243 . PCD. PSU_MEA2_ON
3244 . #
3245 . MD1F. DPU_SW_ERR_CLR
3246 . #
3247 . # < CHECK >
3248 . CHECK PCD. PSU_MEA2_ON_OFF =ON
3249 . CHECK MD1F. MS2_LINK_STAT =ON
3250 . CHECK MD1F. MS2_DAT_CLCT =ON
3251 . #
3252 . MD1U. MSA_DATA_MODE 0x00 0x01
3253 . #
3254 . # # MSA-PSU_ON
3255 . PCD. PSU_MSA_ON
3256 . #
3257 . MD1F. DPU_SW_ERR_CLR
3258 . #
3259 . # < CHECK >
3260 . CHECK PCD. PSU_MSA_ON_OFF =ON
3261 . CHECK MD1F. MS5_LINK_STAT =ON
3262 . CHECK MD1F. MS5_DAT_CLCT =ON
3263 . CHECK MSA. S_DATA_MODE_SE =SCI
3264 . CHECK MSA. S_DATA_MODE 01
3265 . #
3266 . # # MIA-PSU_ON
3267 . PCD. PSU_MIA_ON
3268 . #
3269 . MD1F. DPU_SW_ERR_CLR
3270 . #
3271 . # < CHECK >
3272 . CHECK PCD. PSU_MIA_ON_OFF =ON
3273 . CHECK MD1F. MS4_LINK_STAT =ON

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 81      | 1   |

```

3274 CHECK MD1F.MS4_DAT_CLCT =ON
3275 #
3276 . # # HEPE-PSU_ON
3277 . PCD.PSU_HEP_e_ON
3278 . #
3279 . MD1F.DPU_SW_ERR_CLR
3280 #
3281 . # < CHECK >
3282 CHECK PCD.PSU_HEP_E_ON_OFF =ON
3283 CHECK MD1F.MS6_LINK_STAT =ON
3284 CHECK MD1F.MS6_DAT_CLCT =ON
3285 #
3286 . # # HEPI-PSU_ON
3287 . PCD.PSU_HEP_i_ON
3288 . #
3289 . MD1F.DPU_SW_ERR_CLR
3290 #
3291 . # < CHECK >
3292 CHECK PCD.PSU_HEP_I_ON_OFF =ON
3293 CHECK MD1F.MS7_LINK_STAT =ON
3294 CHECK MD1F.MS7_DAT_CLCT =ON
3295 . #
3296 . # # PME-PSU_ON
3297 . PCD.PSU_PME_ON
3298 #
3299 . # < CHECK >
3300 CHECK PCD.PSU_PME_ON_OFF =ON
3301 . #
3302 . # # MGFI-PSU_ON
3303 . DH.MGF_ON # DH.MC_EACH_EXE 0x0095
3304 #: << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
3305 #: 0x00 MD1F.PME_MGFO_ON
3306 #: 0x01 PCD.ON_OFF_ENA
3307 #: 0x02 PCD.PSU_MGF_I_ON
3308 #: 0x03 PCD.ON_OFF_DIS
3309 #: 0x0D MD1F.DPU_SW_ERR_CLR
3310 #: 0x0E MD2F.DPU_SW_ERR_CLR
3311 #: 0x0F MD2U.MGFI_HW_CMD 0xF0E8EE70
3312 #
3313 . # < CHECK >
3314 CHECK PCD.PSU_MGF_I_ON_OFF =ON
3315 CHECK MGFI.CRC_ERR_CNTR 0
3316 CHECK MGFI.RESET_CNTR 0
3317 CHECK MGFI.PHASE_VAL_X_A -28.44 -28.35
3318 CHECK MGFI.PHASE_VAL_Y_A -43.64 -43.55
3319 CHECK MGFI.PHASE_VAL_Z_A -32.24 -32.15
3320 CHECK MGFI.SYNC_DLY_VAL_A 976.55 976.64
3321 CHECK MGFI.TLM_OUT_STAT_L =OUTPUT
3322 CHECK MGFI.TLM_OUT_RATE_L =SPIN
3323 CHECK MGFI.TLM_OUT_STAT_M =OUTPUT
3324 CHECK MGFI.TLM_OUT_RATE_M =F8HZ
3325 CHECK MGFI.TLM_OUT_STAT_H =STOP

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 82      | 1   |

|      |                             |               |
|------|-----------------------------|---------------|
| 3326 | CHECK MGFI. TLM_OUT_RATE_H  | =CHECKOUT     |
| 3327 | CHECK MD1F. PME_MGFO_STS    | =ON           |
| 3328 | CHECK MGFO. PRAM_STAT       | 0             |
| 3329 | CHECK MGFO. MDATRAM_STAT    | 0             |
| 3330 | CHECK MGFO. EXTSYNC_OFF     | 0             |
| 3331 | CHECK MGFO. RELAY_ON_OFF    | 1             |
| 3332 | CHECK MGFO. OPEN_LOOP       | 0             |
| 3333 | CHECK MGFO. EXCIT_ON        | 1             |
| 3334 | CHECK MGFO. EEPROM_PAGE     | 0             |
| 3335 | CHECK MGFO. BOOT_OP         | 0             |
| 3336 | CHECK MGFO. BOOT_MAIN       | 1             |
| 3337 | CHECK MGFO. CS_OK           | 0             |
| 3338 | CHECK MGFO. RELAY1_STAT     | 1             |
| 3339 | CHECK MGFO. SYNC_PRESENT    | 1             |
| 3340 | CHECK MGFO. LINK_DISCONNECT | 0             |
| 3341 | CHECK MGFO. LINK_EERR       | 0             |
| 3342 | CHECK MGFO. LINK_CERR       | 0             |
| 3343 | CHECK MGFO. LINK_PERR       | 0             |
| 3344 | CHECK MGFO. RMAP_ERR_FLAGS  | 0             |
| 3345 | CHECK MGFO. VALID_WCMDS     | 0             |
| 3346 | CHECK MGFO. INVALID_CMDS    | 0             |
| 3347 | CHECK MGFO. SYNC_OFFSET     | 0xa1fb 0xa1fb |
| 3348 | CHECK MGFO. SOFTWARE_VER    | 0x0007        |
| 3349 | CHECK MGFO. EEPROM_CHECKSUM | 0             |
| 3350 | CHECK MGFO. CALC_CHECKSUM   | 0             |
| 3351 | CHECK MGFO. ELECTR_TEMP     | -30 70        |
| 3352 | CHECK MGFO. OS_TEMP         | -60 180       |
| 3353 | CHECK MGFO. IS_TEMP         | -60 180       |
| 3354 | CHECK MGFO. CURRENT_M12V    | -40 -29       |
| 3355 | CHECK MGFO. CURRENT_3V3     | 32 39         |
| 3356 | CHECK MGFO. CURRENT_1V5     | 55 77         |
| 3357 | CHECK MGFO. VOLTAGE_PANA    | 7.3 7.9       |
| 3358 | CHECK MGFO. VOLTAGE_MANA    | -7.9 -7.5     |
| 3359 | CHECK MGFO. VOLTAGE_P12V    | 11.3 12.5     |
| 3360 | CHECK MGFO. VOLTAGE_M12V    | -12.5 -11.3   |
| 3361 | CHECK MGFO. VOLTAGE_3V3     | 3.1 3.5       |
| 3362 | CHECK MGFO. VOLTAGE_P5V     | 4.7 5.3       |
| 3363 | CHECK MGFO. VOLTAGE_M5V     | -5.3 -4.7     |
| 3364 | CHECK MGFO. VOLTAGE_1V5     | 1.37 1.63     |
| 3365 | CHECK MGFO. TLM_OUT_STAT_L  | =OUTPUT       |
| 3366 | CHECK MGFO. TLM_OUT_RATE_L  | =SPIN         |
| 3367 | CHECK MGFO. TLM_OUT_STAT_M  | =OUTPUT       |
| 3368 | CHECK MGFO. TLM_OUT_RATE_M  | =F8HZ         |
| 3369 | CHECK MGFO. TLM_OUT_STAT_H  | =STOP         |
| 3370 | CHECK MGFO. TLM_OUT_RATE_H  | =CHECKOUT     |
| 3371 | CHECK MD1F. MS0_LINK_STAT   | =ON           |
| 3372 | CHECK MD2F. MS5_LINK_STAT   | =ON           |
| 3373 | CHECK MD1F. MS0_LINK_ERR    | =na           |
| 3374 | CHECK MD1F. SLOT_ERR        | =na           |
| 3375 | CHECK MD2F. MS5_LINK_ERR    | =na           |
| 3376 | CHECK MD2F. SLOT_ERR        | =na           |
| 3377 | . #                         |               |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 83      | 1   |

```

3378 . # <<<< Power on PWI >>>>
3379 . #
3380 . DH. PWI_ON1_EWO_SOR_AM2P # DH. MC_EACH_EXE 0x0096
3381 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3382 #:          0x00 MD2F. PME_EWO_ON
3383 #:          0x09 MD2F. PME_SORBET_ON
3384 #:          0x0A MD2F. PME_AM2P_ON
3385 #:          0x0B EWO. WPTP_ON
3386 #:          0x0C EWO. SCP_ON
3387 #:          0x0D MD2F. DPU_SW_ERR_CLR
3388 #:          0x0E MD2U. BUF_CLCT 0x10 0x00
3389 #:          0x0F MD2U. EWO_HW_INIT
3390 . #
3391 . # < CHECK >
3392 CHECK MD2F. PME_EWO_STS                      =ON
3393 CHECK MD2F. PME_SORBET_STS                    =ON
3394 CHECK MD2F. PME_AM2P_STS                      =ON
3395 CHECK MD2F. MS1_LINK_STAT                     =ON
3396 CHECK MD2F. MS1_LINK_ERR                     =na
3397 CHECK MD2F. MS1_DAT_CLCT                     =ON
3398 CHECK MD2F. MS3_LINK_STAT                     =ON
3399 CHECK MD2F. MS3_LINK_ERR                     =na
3400 CHECK EWO. WPTP_ONOF                         =ON
3401 CHECK EWO. SCP_ONOF                          =ON
3402 . #
3403 . # # Power on PME MAST
3404 . MD2F. PME_MAST_ON
3405 . #
3406 . # < CHECK >
3407 CHECK MD2F. PME_MAST_STS                      =ON
3408 CHECK MD2F. MS0_LINK_STAT                    =ON
3409 . #
3410 . MD2F. DPU_SW_ERR_CLR
3411 . #
3412 . PCD. ON_OFF_ENA
3413 . #
3414 . # < CHECK >
3415 CHECK PCD. ON_OFF_ENA_DIS                    =ENA
3416 . #
3417 . # # MDM_ON
3418 . PCD. MDM_E_ON
3419 . #
3420 . # < CHECK >
3421 CHECK PCD. MDM_E_ON_OFF                     =ON
3422 CHECK MD2F. MS7_LINK_STAT                    =ON
3423 CHECK MD2F. MS7_DAT_CLCT                    =ON
3424 . #
3425 . MD2F. DPU_SW_ERR_CLR
3426 . #
3427 . # MDM のみショートバッファに変更 (ログ では 2 分-REC でミッションデータ取得できないため)
3428 . MD2U. BUF_SHORT 0x0E
3429 . #

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 84      | 1   |

```

3430 . # < CHECK >
3431 . CHECK MD2F.MS7_BUFF_SEL           =S
3432 . #
3433 . # # MSASI_ON
3434 . PCD.MSASI_ON
3435 . #
3436 . MD2F.DPU_SW_ERR_CLR
3437 . #
3438 . # < CHECK >
3439 . CHECK PCD.MSASI_ON_OFF             =ON
3440 . CHECK MD2F.MS6_LINK_STAT           =ON
3441 . CHECK MD2F.MS6_DAT_CLCT            =OFF
3442 . #
3443 . PCD.ON_OFF_DIS
3444 . #
3445 . # < CHECK >
3446 . CHECK PCD.ON_OFF_ENA_DIS           =DIS
3447 . #
3448 . MD1F.DPU_SW_ERR_CLR
3449 . MD2F.DPU_SW_ERR_CLR
3450 . #
3451 . # < CHECK >
3452 . CHECK MD1F.MS0_LINK_ERR             =na
3453 . CHECK MD1F.MS1_LINK_ERR             =na
3454 . CHECK MD1F.MS2_LINK_ERR             =na
3455 . CHECK MD1F.MS3_LINK_ERR             =na
3456 . CHECK MD1F.MS4_LINK_ERR             =na
3457 . CHECK MD1F.MS5_LINK_ERR             =na
3458 . CHECK MD1F.MS6_LINK_ERR             =na
3459 . CHECK MD1F.MS7_LINK_ERR             =na
3460 . CHECK MD1F.SLOT_ERR                 =na
3461 . CHECK MD2F.MS0_LINK_ERR             =na
3462 . CHECK MD2F.MS1_LINK_ERR             =na
3463 . CHECK MD2F.MS2_LINK_ERR             =na
3464 . CHECK MD2F.MS3_LINK_ERR             =na
3465 . CHECK MD2F.MS5_LINK_ERR             =na
3466 . CHECK MD2F.MS6_LINK_ERR             =na
3467 . CHECK MD2F.MS7_LINK_ERR             =na
3468 . CHECK MD2F.SLOT_ERR                 =na
3469 . #
3470 . # # MDP Status Check
3471 . #
3472 . # < CHECK >
3473 . CHECK MD1U.U_DpuNum                 =DPU1
3474 . CHECK MD1U.U_DpuRdn                 =off
3475 . CHECK MD1U.U_WdtEna                 =ENA
3476 . CHECK MD1U.U_DpuIfStatus            =nrm
3477 . CHECK MD1U.U_HkMode                 =CHK
3478 . CHECK MD1U.U_HkRep_Ena              =ENA
3479 . CHECK MD1U.U_TlmLM_Ena              =ENA
3480 . CHECK MD1U.U_CmdDmc_NumBuf          0
3481 . CHECK MD1U.U_CmdDmc_GetErr          0

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 85      | 1   |

|      |                                  |      |
|------|----------------------------------|------|
| 3482 | CHECK MD1U. U_CmdDmc_ExeErr_DPU  | 0    |
| 3483 | CHECK MD1U. U_CmdDmc_ExeErr_ENA  | 0    |
| 3484 | CHECK MD1U. U_CmdDmc_ExeErr_HEPE | 0    |
| 3485 | CHECK MD1U. U_CmdDmc_ExeErr_HEPI | 0    |
| 3486 | CHECK MD1U. U_CmdDmc_ExeErr_MEA1 | 0    |
| 3487 | CHECK MD1U. U_CmdDmc_ExeErr_MEA2 | 0    |
| 3488 | CHECK MD1U. U_CmdDmc_ExeErr_MGFO | 0    |
| 3489 | CHECK MD1U. U_CmdDmc_ExeErr_MIA  | 0    |
| 3490 | CHECK MD1U. U_CmdDmc_ExeErr_MSA  | 0    |
| 3491 | CHECK MD1U. U_CmdUsr_GetErr      | 0    |
| 3492 | CHECK MD1U. U_CmdUsr_ExeErr_DPU  | 0    |
| 3493 | CHECK MD1U. U_CmdUsr_ExeErr_ENA  | 0    |
| 3494 | CHECK MD1U. U_CmdUsr_ExeErr_HEPE | 0    |
| 3495 | CHECK MD1U. U_CmdUsr_ExeErr_HEPI | 0    |
| 3496 | CHECK MD1U. U_CmdUsr_ExeErr_MEA1 | 0    |
| 3497 | CHECK MD1U. U_CmdUsr_ExeErr_MEA2 | 0    |
| 3498 | CHECK MD1U. U_CmdUsr_ExeErr_MGFO | 0    |
| 3499 | CHECK MD1U. U_CmdUsr_ExeErr_MIA  | 0    |
| 3500 | CHECK MD1U. U_CmdUsr_ExeErr_MSA  | 0    |
| 3501 | CHECK MD1U. U_Tlm_OpeMode        | =nrm |
| 3502 | CHECK MD1U. U_TlmML_MSAS_CLCT    | 0    |
| 3503 | CHECK MD1U. U_Hk_RepInt_DPU1     | 3    |
| 3504 | CHECK MD1U. U_Hk_RepInt_ENA      | 3    |
| 3505 | CHECK MD1U. U_Hk_RepInt_HEPE     | 3    |
| 3506 | CHECK MD1U. U_Hk_RepInt_HEPI     | 3    |
| 3507 | CHECK MD1U. U_Hk_RepInt_MEA1     | 3    |
| 3508 | CHECK MD1U. U_Hk_RepInt_MEA2     | 3    |
| 3509 | CHECK MD1U. U_Hk_RepInt_MGFO     | 3    |
| 3510 | CHECK MD1U. U_Hk_RepInt_MIA      | 3    |
| 3511 | CHECK MD1U. U_Hk_RepInt_MSA      | 3    |
| 3512 | CHECK MD1U. U_TlmHk_CMP_DPU1     | =non |
| 3513 | CHECK MD1U. U_TlmHk_CMP_ENA      | =non |
| 3514 | CHECK MD1U. U_TlmHk_CMP_HEPE     | =non |
| 3515 | CHECK MD1U. U_TlmHk_CMP_HEPI     | =non |
| 3516 | CHECK MD1U. U_TlmHk_CMP_MEA1     | =non |
| 3517 | CHECK MD1U. U_TlmHk_CMP_MEA2     | =non |
| 3518 | CHECK MD1U. U_TlmHk_CMP_MGFO     | =non |
| 3519 | CHECK MD1U. U_TlmHk_CMP_MIA      | =non |
| 3520 | CHECK MD1U. U_TlmHk_CMP_MSA      | =non |
| 3521 | CHECK MD1U. U_TlmML_CMP_DPU1     | =CMP |
| 3522 | CHECK MD1U. U_TlmML_CMP_ENA      | =USR |
| 3523 | CHECK MD1U. U_TlmML_CMP_HEPE     | =ARO |
| 3524 | CHECK MD1U. U_TlmML_CMP_HEPI     | =ARO |
| 3525 | CHECK MD1U. U_TlmML_CMP_MEA1     | =USR |
| 3526 | CHECK MD1U. U_TlmML_CMP_MEA2     | =USR |
| 3527 | CHECK MD1U. U_TlmML_CMP_MGFO     | =ARO |
| 3528 | CHECK MD1U. U_TlmML_CMP_MIA      | =USR |
| 3529 | CHECK MD1U. U_TlmML_CMP_MSA      | =USR |
| 3530 | CHECK MD1U. U_TlmH_DUMP_HEPE     | =dis |
| 3531 | CHECK MD1U. U_TlmH_DUMP_HEPI     | =dis |
| 3532 | CHECK MD1U. U_TlmH_DUMP_MEA1     | =dis |
| 3533 | CHECK MD1U. U_TlmH_DUMP_MEA2     | =dis |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 86      | 1   |

|      |                                  |       |
|------|----------------------------------|-------|
| 3534 | CHECK MD1U. U_TImH_DUMP_MGFO     | =dis  |
| 3535 | CHECK MD1U. U_TImH_DUMP_MIA      | =dis  |
| 3536 | CHECK MD1U. U_TImH_DUMP_MSA      | =dis  |
| 3537 | CHECK MD1U. U_TImH_CMP_DPU1      | =CMP  |
| 3538 | CHECK MD1U. U_TImH_CMP_HEPE      | =ARO  |
| 3539 | CHECK MD1U. U_TImH_CMP_HEPI      | =ARO  |
| 3540 | CHECK MD1U. U_TImH_CMP_MEA1      | =USR  |
| 3541 | CHECK MD1U. U_TImH_CMP_MEA2      | =USR  |
| 3542 | CHECK MD1U. U_TImH_CMP_MGFO      | =ARO  |
| 3543 | CHECK MD1U. U_TImH_CMP_MIA       | =USR  |
| 3544 | CHECK MD1U. U_TImH_CMP_MSA       | =USR  |
| 3545 | CHECK MD2U. U_DpuNum             | =DPU2 |
| 3546 | CHECK MD2U. U_DpuRdn             | =off  |
| 3547 | CHECK MD2U. U_WdtEna             | =ENA  |
| 3548 | CHECK MD2U. U_DpuIfStatus        | =nrm  |
| 3549 | CHECK MD2U. U_HkMode             | =CHK  |
| 3550 | CHECK MD2U. U_HkRep_Ena          | =ENA  |
| 3551 | CHECK MD2U. U_TImLM_Ena          | =ENA  |
| 3552 | CHECK MD2U. U_CmdDmc_NumBuf      | 0     |
| 3553 | CHECK MD2U. U_CmdDmc_GetErr      | 0     |
| 3554 | CHECK MD2U. U_CmdDmc_ExeErr_DPU  | 0     |
| 3555 | CHECK MD2U. U_CmdDmc_ExeErr_EWO  | 0     |
| 3556 | CHECK MD2U. U_CmdDmc_ExeErr_MDM  | 0     |
| 3557 | CHECK MD2U. U_CmdDmc_ExeErr_MEF  | 0     |
| 3558 | CHECK MD2U. U_CmdDmc_ExeErr_MGFI | 0     |
| 3559 | CHECK MD2U. U_CmdDmc_ExeErr_MSAS | 0     |
| 3560 | CHECK MD2U. U_CmdDmc_ExeErr_MWE  | 0     |
| 3561 | CHECK MD2U. U_CmdDmc_ExeErr_SOR  | 0     |
| 3562 | CHECK MD2U. U_CmdUsr_GetErr      | 0     |
| 3563 | CHECK MD2U. U_CmdUsr_ExeErr_DPU  | 0     |
| 3564 | CHECK MD2U. U_CmdUsr_ExeErr_EWO  | 0     |
| 3565 | CHECK MD2U. U_CmdUsr_ExeErr_MDM  | 0     |
| 3566 | CHECK MD2U. U_CmdUsr_ExeErr_MEF  | 0     |
| 3567 | CHECK MD2U. U_CmdUsr_ExeErr_MGFI | 0     |
| 3568 | CHECK MD2U. U_CmdUsr_ExeErr_MSAS | 0     |
| 3569 | CHECK MD2U. U_CmdUsr_ExeErr_MWE  | 0     |
| 3570 | CHECK MD2U. U_CmdUsr_ExeErr_SOR  | 0     |
| 3571 | CHECK MD2U. U_TIm_OpeMode        | =nrm  |
| 3572 | CHECK MD2U. U_TImML_MSAS_CLCT    | 0     |
| 3573 | CHECK MD2U. U_Hk_RepInt_DPU2     | 3     |
| 3574 | CHECK MD2U. U_Hk_RepInt_EWO      | 3     |
| 3575 | CHECK MD2U. U_Hk_RepInt_MEF      | 3     |
| 3576 | CHECK MD2U. U_Hk_RepInt_MGFI     | 3     |
| 3577 | CHECK MD2U. U_Hk_RepInt_MSAS     | 3     |
| 3578 | CHECK MD2U. U_Hk_RepInt_MWE      | 3     |
| 3579 | CHECK MD2U. U_TImHk_CMP_DPU2     | =non  |
| 3580 | CHECK MD2U. U_TImHk_CMP_EWO      | =non  |
| 3581 | CHECK MD2U. U_TImHk_CMP_MDM      | =non  |
| 3582 | CHECK MD2U. U_TImHk_CMP_MEF      | =non  |
| 3583 | CHECK MD2U. U_TImHk_CMP_MGFI     | =non  |
| 3584 | CHECK MD2U. U_TImHk_CMP_MSAS     | =non  |
| 3585 | CHECK MD2U. U_TImHk_CMP_MWE      | =non  |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 87      | 1   |

| 3586 | CHECK MD2U. U_TImHk_CMP_SOR  | =non                    |
|------|------------------------------|-------------------------|
| 3587 | CHECK MD2U. U_TImML_CMP_DPU2 | =CMP                    |
| 3588 | CHECK MD2U. U_TImML_CMP_AM2P | =ARO                    |
| 3589 | CHECK MD2U. U_TImML_CMP_EFD  | =ARO                    |
| 3590 | CHECK MD2U. U_TImML_CMP_EWOB | =ARO                    |
| 3591 | CHECK MD2U. U_TImML_CMP_EWOE | =ARO                    |
| 3592 | CHECK MD2U. U_TImML_CMP_MDM  | =ARO                    |
| 3593 | CHECK MD2U. U_TImML_CMP_MGFI | =ARO                    |
| 3594 | CHECK MD2U. U_TImML_CMP_MSAS | =ARO                    |
| 3595 | CHECK MD2U. U_TImML_CMP_SOR  | =ARO                    |
| 3596 | CHECK MD2U. U_TImH_DUMP_EFD  | =dis                    |
| 3597 | CHECK MD2U. U_TImH_DUMP_EWOB | =dis                    |
| 3598 | CHECK MD2U. U_TImH_DUMP_EWOE | =dis                    |
| 3599 | CHECK MD2U. U_TImH_DUMP_MGFI | =dis                    |
| 3600 | CHECK MD2U. U_TImH_CMP_DPU2  | =CMP                    |
| 3601 | CHECK MD2U. U_TImH_CMP_EFD   | =ARO                    |
| 3602 | CHECK MD2U. U_TImH_CMP_EWOB  | =USR                    |
| 3603 | CHECK MD2U. U_TImH_CMP_EWOE  | =USR                    |
| 3604 | CHECK MD2U. U_TImH_CMP_MGFI  | =ARO                    |
| 3605 | #                            |                         |
| 3606 | # # 下記項目は MDP 側で確認           |                         |
| 3607 | #                            |                         |
| # QL | Check-Item                   | Spec                    |
| 3609 | #                            |                         |
| 3610 | # MD1U_USER_HK U_APP01_Cnt   | (changed)               |
| 3611 | # U_APP01_TI                 | (check with current TI) |
| 3612 | # U_APP01_Load               | (lsb=32msec max:8sec)   |
| 3613 | # U_APP01_LoadPeak           | (lsb=32msec max:8sec)   |
| 3614 | # U_APP02_Cnt                | (changed)               |
| 3615 | # U_APP02_TI                 | (check with current TI) |
| 3616 | # U_APP02_Load               | (lsb=32msec max:8sec)   |
| 3617 | # U_APP02_LoadPeak           | (lsb=32msec max:8sec)   |
| 3618 | # U_APP03_Cnt                | (changed)               |
| 3619 | # U_APP03_TI                 | (check with current TI) |
| 3620 | # U_APP03_Load               | (lsb=128msec max:32sec) |
| 3621 | # U_APP03_LoadPeak           | (lsb=128msec max:32sec) |
| 3622 | # U_APP04_Cnt                | (changed)               |
| 3623 | # U_APP04_TI                 | (check with current TI) |
| 3624 | # U_APP04_Load               | (lsb=128msec max:32sec) |
| 3625 | # U_APP04_LoadPeak           | (lsb=128msec max:32sec) |
| 3626 | # U_APP05_Cnt                | (changed)               |
| 3627 | # U_APP05_TI                 | (check with current TI) |
| 3628 | # U_APP05_Load               | (lsb=8sec max:34min)    |
| 3629 | # U_APP05_LoadPeak           | (lsb=8sec max:34min)    |
| 3630 | # U_APP06_Cnt                | (changed)               |
| 3631 | # U_APP06_TI                 | (check with current TI) |
| 3632 | # U_APP06_Load               | (lsb=32msec max:8sec)   |
| 3633 | #                            |                         |
| 3634 | # U_CmdDmc_NodeID            | (check: DP1)            |
| 3635 | # U_CmdDmc_CntIID            | (check)                 |
| 3636 | # U_CmdDmc_Ans               | (check)                 |
| 3637 | # U_CmdDmc_ExeTI             | (check with current TI) |

| 文 書 番 号 | シ ー ト No. | 版 数 |
|---------|-----------|-----|
|         | 88        | 1   |

|      |      |                 |                         |
|------|------|-----------------|-------------------------|
| 3638 | #    | U_CmdDmc_GetCNT | (incremented)           |
| 3639 | #    | U_CmdDmc_ExecNT | (incremented)           |
| 3640 | #    | +               | +                       |
| 3641 | #    | U_CmdUsr_NodeID | (check: AMP (0))        |
| 3642 | #    | U_CmdUsr_CntIID | (check)                 |
| 3643 | #    | U_CmdUsr_Ans    | (check)                 |
| 3644 | #    | U_CmdUsr_ExecTI | (check with current TI) |
| 3645 | #    | U_CmdUsr_GetCNT | (incremented)           |
| 3646 | #    | U_CmdUsr_ExecNT | (incremented)           |
| 3647 | #    | +               | +                       |
| 3648 | #    | U_TIm_BsyHID    | (check)                 |
| 3649 | #    | U_TIm_BsyDrID   | (check)                 |
| 3650 | #    | U_Dma_BsyNID    | (check)                 |
| 3651 | #    | U_Dma_BsyDID    | (check)                 |
| 3652 | #    | U_Dma_BsyBlkPac | (check 0:BLK 1:PAC)     |
| 3653 | #    | +               | +                       |
| 3654 | #    | +               | +                       |
| 3655 | #    | U_Pac_CNT_Hk*   | (check)                 |
| 3656 | #    | U_Pac_TI_Hk*    | (check)                 |
| 3657 | #    | +               | +                       |
| 3658 | #    | U_Pac_CNT_One*  | (check)                 |
| 3659 | #    | U_Pac_TI_One*   | (check)                 |
| 3660 | #    | +               | +                       |
| 3661 | #    | U_Pac_CNT_Nrm*  | (check)                 |
| 3662 | #    | U_Pac_TI_Nrm*   | (check)                 |
| 3663 | #    | +               | +                       |
| 3664 | #    | U_Pac_CNT_L*    | (check)                 |
| 3665 | #    | U_Pac_TI_L*     | (check)                 |
| 3666 | #    | +               | +                       |
| 3667 | #    | U_Pac_CNT_M*    | (check)                 |
| 3668 | #    | U_Pac_TI_M*     | (check)                 |
| 3669 | #    | +               | +                       |
| 3670 | #    | U_Pac_CNT_H0*   | (check)                 |
| 3671 | #    | U_Pac_TI_H0*    | (check)                 |
| 3672 | #    | +               | +                       |
| 3673 | #    | U_Pac_CNT_H1*   | (check)                 |
| 3674 | #    | U_Pac_TI_H1*    | (check)                 |
| 3675 | #    | +               | +                       |
| 3676 | #    | U_Pac_CNT_H2*   | (check)                 |
| 3677 | #    | U_Pac_TI_H2*    | (check)                 |
| 3678 | #    | +               | +                       |
| 3679 | #    | U_Pac_CNT_H3*   | (check)                 |
| 3680 | #    | U_Pac_TI_H3*    | (check)                 |
| 3681 | #    | +               | +                       |
| 3682 | #    | U_Pac_CNT_H4*   | (check)                 |
| 3683 | #    | U_Pac_TI_H4*    | (check)                 |
| 3684 | #    | +               | +                       |
| 3685 | #    | U_Pac_CNT_H5*   | (check)                 |
| 3686 | #    | U_Pac_TI_H5*    | (check)                 |
| 3687 | #    | +               | +                       |
| 3688 | #    |                 |                         |
| 3689 | # QL | Check-Item      | Spec                    |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 89      | 1   |

|      |   |                                          |
|------|---|------------------------------------------|
| 3690 | # | -----+-----+-----                        |
| 3691 | # | MD2U_USER_HK U_APP01_Cnt (changed)       |
| 3692 | # | U_APP01_TI (check with current TI)       |
| 3693 | # | U_APP01_Load (lsb=32msec max:8sec)       |
| 3694 | # | U_APP01_LoadPeak (lsb=32msec max:8sec)   |
| 3695 | # | U_APP02_Cnt (changed)                    |
| 3696 | # | U_APP02_TI (check with current TI)       |
| 3697 | # | U_APP02_Load (lsb=32msec max:8sec)       |
| 3698 | # | U_APP02_LoadPeak (lsb=32msec max:8sec)   |
| 3699 | # | U_APP13_Cnt (changed)                    |
| 3700 | # | U_APP13_TI (check with current TI)       |
| 3701 | # | U_APP13_Load (lsb=128msec max:32sec)     |
| 3702 | # | U_APP13_LoadPeak (lsb=128msec max:32sec) |
| 3703 | # | U_APP14_Cnt (changed)                    |
| 3704 | # | U_APP14_TI (check with current TI)       |
| 3705 | # | U_APP14_Load (lsb=128msec max:32sec)     |
| 3706 | # | U_APP14_LoadPeak (lsb=128msec max:32sec) |
| 3707 | # | U_APP05_Cnt (changed)                    |
| 3708 | # | U_APP05_TI (check with current TI)       |
| 3709 | # | U_APP05_Load (lsb=8sec max:34min)        |
| 3710 | # | U_APP05_LoadPeak (lsb=8sec max:34min)    |
| 3711 | # | U_APP06_Cnt (changed)                    |
| 3712 | # | U_APP06_TI (check with current TI)       |
| 3713 | # | U_APP06_Load (lsb=32msec max:8sec)       |
| 3714 | # | +-----+-----+-----                       |
| 3715 | # | U_CmdDmc_NodeID (check: DP1)             |
| 3716 | # | U_CmdDmc_CntID (check)                   |
| 3717 | # | U_CmdDmc_Ans (check)                     |
| 3718 | # | U_CmdDmc_ExecTI (check with current TI)  |
| 3719 | # | U_CmdDmc_GetCNT (incremented)            |
| 3720 | # | U_CmdDmc_ExecCNT (incremented)           |
| 3721 | # | +-----+-----+-----                       |
| 3722 | # | U_CmdUsr_NodeID (check: AMP (0))         |
| 3723 | # | U_CmdUsr_CntID (check)                   |
| 3724 | # | U_CmdUsr_Ans (check)                     |
| 3725 | # | U_CmdUsr_ExecTI (check with current TI)  |
| 3726 | # | U_CmdUsr_GetCNT (incremented)            |
| 3727 | # | U_CmdUsr_ExecCNT (incremented)           |
| 3728 | # | +-----+-----+-----                       |
| 3729 | # | U_Tlm_BsyHID (check)                     |
| 3730 | # | U_Tlm_BsyDrID (check)                    |
| 3731 | # | U_Dma_BsyNID (check)                     |
| 3732 | # | U_Dma_BsyDID (check)                     |
| 3733 | # | U_Dma_BsyBlkPac (check 0:BLK 1:PAC)      |
| 3734 | # | +-----+-----+-----                       |
| 3735 | # | +-----+-----+-----                       |
| 3736 | # | U_Pac_CNT_Hk* (check)                    |
| 3737 | # | U_Pac_TI_Hk* (check)                     |
| 3738 | # | +-----+-----+-----                       |
| 3739 | # | U_Pac_CNT_One* (check)                   |
| 3740 | # | U_Pac_TI_One* (check)                    |
| 3741 | # | +-----+-----+-----                       |

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 90      | 1   |

|      |       |                                  |                        |
|------|-------|----------------------------------|------------------------|
| 3742 | #     | U_Pac_CNT_Nrm*                   | (check)                |
| 3743 | #     | U_Pac_TI_Nrm*                    | (check)                |
| 3744 | #     | +-----+                          |                        |
| 3745 | #     | U_Pac_CNT_L*                     | (check)                |
| 3746 | #     | U_Pac_TI_L*                      | (check)                |
| 3747 | #     | +-----+                          |                        |
| 3748 | #     | U_Pac_CNT_M*                     | (check)                |
| 3749 | #     | U_Pac_TI_M*                      | (check)                |
| 3750 | #     | +-----+                          |                        |
| 3751 | #     | U_Pac_CNT_H0*                    | (check)                |
| 3752 | #     | U_Pac_TI_H0*                     | (check)                |
| 3753 | #     | +-----+                          |                        |
| 3754 | #     | U_Pac_CNT_H1*                    | (check)                |
| 3755 | #     | U_Pac_TI_H1*                     | (check)                |
| 3756 | #     | +-----+                          |                        |
| 3757 | #     | U_Pac_CNT_H2*                    | (check)                |
| 3758 | #     | U_Pac_TI_H2*                     | (check)                |
| 3759 | #     | +-----+                          |                        |
| 3760 | #     | U_Pac_CNT_H3*                    | (check)                |
| 3761 | #     | U_Pac_TI_H3*                     | (check)                |
| 3762 | #     | +-----+                          |                        |
| 3763 | #     | U_Pac_CNT_H4*                    | (check)                |
| 3764 | #     | U_Pac_TI_H4*                     | (check)                |
| 3765 | #     | +-----+                          |                        |
| 3766 | #     | U_Pac_CNT_H5*                    | (check)                |
| 3767 | #     | U_Pac_TI_H5*                     | (check)                |
| 3768 | #     | +-----+                          |                        |
| 3769 | #     |                                  |                        |
| 3770 | # QL  | Check-Item                       | Spec                   |
| 3771 | #     | +-----+                          | +-----+                |
| 3772 | #     | CMD 出力装置 Message                 | STATUS CHECK 結果 OK G N |
| 3773 | #     |                                  |                        |
| 3774 | #     | =====                            |                        |
| 3775 | #     | 7.3. PWI 確認                      |                        |
| 3776 | #     | =====                            |                        |
| 3777 | #     | -----                            |                        |
| 3778 | #     | 7.3.1. PWI/EWO, SORBET Procedure |                        |
| 3779 | #     | -----                            |                        |
| 3780 | #     |                                  |                        |
| 3781 | #     | < Initial HK check of EWO/AM2P > |                        |
| 3782 | #     |                                  |                        |
| 3783 | #     | < CHECK >                        |                        |
| 3784 | CHECK | EWO.WPTP_ONOF                    | =ON                    |
| 3785 | CHECK | EWO.WPTP_GAIN                    | =LOW                   |
| 3786 | CHECK | EWO.WPTP_BIAS_ONOF               | =ON                    |
| 3787 | CHECK | EWO.WPTP_BIAS_CAL                | =BIAS                  |
| 3788 | CHECK | EWO.WPTP_CAL_ONOF                | =OFF                   |
| 3789 | CHECK | EWO.WPTP_CAL_IMP                 | =R10M                  |
| 3790 | CHECK | EWO.SCP_ONOF                     | =ON                    |
| 3791 | CHECK | EWO.SCP_CAL_STS                  | =OFF                   |
| 3792 | CHECK | EWO.EFD_SYNC_STS                 | =EWO                   |
| 3793 | CHECK | EWO.EFD_OBS_MODE                 | =STBY                  |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 91      | 1   |

```

3794 CHECK EWO.EFD_FB_ONOF =OFF
3795 CHECK EWO.WPT1_BIAS 128
3796 CHECK EWO.WPT2_BIAS 128
3797 CHECK EWO.WPT1_LOOP_GAIN 0
3798 CHECK EWO.WPT2_LOOP_GAIN 0
3799 CHECK EWO.EFD_BIAS_SWP_1 0
3800 CHECK EWO.EFD_BIAS_X1_CNT 1
3801 CHECK EWO.WFC_E_AM2P_SEL =STBY
3802 CHECK EWO.WFC_E_INP_SEL =DIFF
3803 CHECK EWO.WFC_E_LPF_STS =FC_20KHZ
3804 CHECK EWO.WFC_E_PGA_STS =LOW
3805 CHECK EWO.WFC_B_OBS_STS =STBY
3806 CHECK EWO.WFC_B_LPF_STS =FC_20KHZ
3807 CHECK EWO.WFC_B_PGA_STS =LOW
3808 CHECK EWO.WFC_E_CAL_ATT =OFF
3809 CHECK EWO.WFC_E_EFD_ICAL =OFF
3810 CHECK EWO.WFC_B_ICAL =OFF
3811 CHECK EWO.TEMP_MON_ONOF =ON
3812 CHECK EWO.AM2P_TC_CNT 0
3813 CHECK EWO.AM2P_TMTRG_CNT 0
3814 CHECK EWO.AM2P_TC_ACK_CNT 0x01
3815 CHECK EWO.AM2P_ACQ_CNT 0x01
3816 CHECK EWO.OTR_WFCE =NONE
3817 CHECK EWO.OTR_WFCB =NONE
3818 CHECK EWO.MDP_PAC_EN_DIS =DIS
3819 CHECK EWO.EFD_SRAM_FL =NOT_FULL
3820 CHECK EWO.WFC_E_SRAM_FL =NOT_FULL
3821 CHECK EWO.WFC_B_SRAM_FL =NOT_FULL
3822 CHECK EWO.EFD_LU_STS =NONE
3823 CHECK EWO.WFC_E_LU_STS =NONE
3824 CHECK EWO.WFC_B_LU_STS =NONE
3825 CHECK EWO.MDP_R_BUF1_FL =FULL
3826 CHECK EWO.MDP_R_BUF2_FL =FULL
3827 CHECK EWO.MDP_R_BUF3_FL =FULL
3828 CHECK EWO.MDP_R_BUF4_FL =FULL
3829 CHECK EWO.EWO_CMD_ERR_CNT 0x00
3830 CHECK EWO.RMAP_HDR_ERR 0x00
3831 CHECK EWO.WFC_E_SRAM_ERR1 0x00
3832 CHECK EWO.WFC_E_SRAM_ERR2 0x00
3833 CHECK EWO.WFC_B_SRAM_ERR1 0x00
3834 CHECK EWO.WFC_B_SRAM_ERR2 0x00
3835 CHECK EWO.EFD_FIR_ERR =NONE
3836 CHECK EWO.WFC_B_FIR_ERR =NONE

```

```

3837 #
3838 . # < Record of the initial vcalues >
3839 #

```

| #    | QL    | Check-Item                     | Spec | Data  | Check |
|------|-------|--------------------------------|------|-------|-------|
| 3841 | #     | -----+-----+-----+-----        |      |       |       |
| 3842 | # EWO | AM2P ACK COUNT                 | 記録のみ | _____ | N/A   |
| 3843 | # EWO | AM2P ACQUI COUNT               | 記録のみ | _____ | N/A   |
| 3844 | #     |                                |      |       |       |
| 3845 | . #   | < Initial HK check of SORBET > |      |       |       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 92      | 1   |

```

3846  #
3847  . # < CHECK >
3848      CHECK SORB.CMD_CODE                0
3849      CHECK SORB.WPT_GAIN                =LOW
3850      CHECK SORB.WPT_BIAS_ON_OFF          =OFF
3851      CHECK SORB.WPT_CAL_ON_OFF          =OFF
3852      CHECK SORB.TNR1_ON_OFF              =OFF
3853      CHECK SORB.TNR1_INP_SETUP           0
3854      CHECK SORB.TNR2_ON_OFF              =OFF
3855      CHECK SORB.TNR2_INP_SETUP           0
3856      CHECK SORB.HFR_ON_OFF               =OFF
3857      CHECK SORB.HFR_INP_SETUP            0
3858      CHECK SORB.VIA_TNR1                 0
3859      CHECK SORB.VIA_TNR2                 0
3860      CHECK SORB.HF1_RANGE                 0
3861      CHECK SORB.HF2_RANGE                 0
3862      CHECK SORB.HFR_FREQ_STEP             0
3863      CHECK SORB.SPW_LINK                  1
3864      CHECK SORB.SPW_ERROR                 =NORMAL
3865      CHECK SORB.CAL_SRC_SETUP              0
3866      CHECK SORB.CAL_BAND_A                0
3867      CHECK SORB.CAL_BAND_B                0
3868      CHECK SORB.CAL_BAND_C                0
3869      CHECK SORB.CAL_BAND_D                0
3870      CHECK SORB.CAL_BAND_HF1              0
3871      CHECK SORB.CAL_BAND_HF2              0
3872  . #
3873  . # < Setting of the nominal observation mode >
3874  . #
3875  . DH.PWI_OBS_START  # DH.MC_EACH_EXE 0x00D3
3876  #:                  << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3877  #:                  0x00 EWO.WFCE_OBS_START
3878  #:                  0x01 EWO.WFCB_OBS_START
3879  #:                  0x02 EWO.EFD_OBS_START
3880  #:                  0x03 SORB.OBS_SEQ
3881  #:                  0x08 MD2U.BUF_CLCT 0x10 0x01
3882  #:                  0x0E EWO.RAM_FUL_CLR
3883  . #
3884  . # < CHECK >
3885      CHECK EWO.EFD_OBS_MODE                =OBS
3886      CHECK EWO.WFC_E_AM2P_SEL              =WFC_OBS
3887      CHECK EWO.WFC_B_OBS_STS               =OBS
3888      CHECK EWO.MDP_PAC_EN_DIS              =ENA
3889      CHECK MD2F.MS3_DAT_CLCT               =ON
3890      CHECK SORB.TNR1_ON_OFF                =ON
3891      CHECK SORB.TNR1_INP_SETUP              0x1
3892      CHECK SORB.TNR2_ON_OFF                =ON
3893      CHECK SORB.VIA_TNR1                   0x0
3894  . #
3895  . MD2U.EWO_WFCE_FREQ_SEL 0x01
3896  . #
3897  . # # PWI 側で確認

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 93      | 1   |

```

3898 . # QL                      Check-Item                      Spec
3899 . # -----+-----+-----
3900 . # EWO                      WFC(E) LPF FREQ                FC_120KHZ
3901 . #
3902 . MD2U.EWO_EFD_MODE 0xFF 0xFF
3903 . #
3904 . # ===== End of setting the nominal observation mode of the EWO and SORBET
3905 . #
3906 . #       At this stage, EWO geretates L and M mode data, simultaneously.
3907 . #       AM2P waits for the mode setup and trigger.
3908 . #
3909 . #       At this stage, SORBET generates one block of M mode data
3910 . #       and 4blocks of L mode data in series
3911 . #       i.e L, L, L, L, M, L, L, L, L, M
3912 . #
3913 . # QL                      Check-Item                      Spec                      Check
3914 . # -----+-----+-----+-----
3915 . # CMD 出力装置    Message                      STATUS CHECK 結果 OK    G    N
3916 . #
3917 . # -----
3918 . # 7.3.2. PWI/MEFISTO Procedure
3919 . # -----
3920 . #
3921 . DH.PWI_ON2_MEF # DH.MC_EACH_EXE 0x008A
3922 . #:              << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3923 . #:              0x00 MD2F.PME_MEFISTO_ON
3924 . #:              0x03 MD2F.DPU_SW_ERR_CLR
3925 . #
3926 . # < CHECK >
3927 . CHECK MD2F.PME_MEFISTO_STS                      =ON
3928 . CHECK MD2F.MS4_LINK_STAT                      =ON
3929 . CHECK MD2F.MS4_LINK_ERR                      =na
3930 . #
3931 . # < PWI-MEFISTO Initialize 0x00D2 >
3932 . DH.PWI_MEF_INIT # DH.MC_EACH_EXE 0x00D2
3933 . #:              << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3934 . #:              0x00 MEF1.INIT_A
3935 . #:              0x02 MEF1.INIT_A
3936 . #:              0x04 MEF1.INIT_B
3937 . #:              0x06 MEF1.INIT_C
3938 . #
3939 . # < CHECK >
3940 . CHECK MEF1.BDAC1                      0x8000
3941 . CHECK MEF1.BDAC2                      0x8000
3942 . CHECK MEF1.SDAC1                      0x8000
3943 . CHECK MEF1.SDAC2                      0x8000
3944 . CHECK MEF1.ADC_HV_NEG                  -145 145
3945 . CHECK MEF1.ADC_HV_POS                  -145 145
3946 . #
3947 . #
3948 . # ===== End of the MEFISTO initialization (HV is turned on) =====
3949 . #

```



| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 95      | 1   |

|      |                                |                        |
|------|--------------------------------|------------------------|
| 4002 | CHECK MGFO. CURRENT_P12V       | 65 79                  |
| 4003 | CHECK MGFO. CURRENT_M12V       | -40 -29                |
| 4004 | CHECK MGFO. CURRENT_3V3        | 32 39                  |
| 4005 | CHECK MGFO. CURRENT_1V5        | 55 77                  |
| 4006 | CHECK MGFO. VOLTAGE_PANA       | 7.3 7.9                |
| 4007 | CHECK MGFO. VOLTAGE_MANA       | -7.9 -7.5              |
| 4008 | CHECK MGFO. VOLTAGE_P12V       | 11.3 12.5              |
| 4009 | CHECK MGFO. VOLTAGE_M12V       | -12.5 -11.3            |
| 4010 | CHECK MGFO. VOLTAGE_3V3        | 3.1 3.5                |
| 4011 | CHECK MGFO. VOLTAGE_P5V        | 4.7 5.3                |
| 4012 | CHECK MGFO. VOLTAGE_M5V        | -5.3 -4.7              |
| 4013 | CHECK MGFO. VOLTAGE_1V5        | 1.37 1.63              |
| 4014 | CHECK MGFO. VOLTAGE_EXCIT      | 7.8 8.4                |
| 4015 | #                              |                        |
| 4016 | #                              |                        |
| 4017 | # QL                           | Spec                   |
| 4018 | #                              | Check                  |
| 4019 | # CMD 出力装置 Message             | STATUS CHECK 結果 OK G N |
| 4020 | #                              |                        |
| 4021 | # =====                        |                        |
| 4022 | # 7.5. MAST/WPT-E 確認           |                        |
| 4023 | # =====                        |                        |
| 4024 | # -----                        |                        |
| 4025 | # 7.5.1. 初期チェック                |                        |
| 4026 | # -----                        |                        |
| 4027 | #                              |                        |
| 4028 | # # MOTOR-PSU ON/OFF 確認        |                        |
| 4029 | #                              |                        |
| 4030 | # < CHECK >                    |                        |
| 4031 | CHECK PCD. PSU_MORTOR_A_ON_OFF | =OFF                   |
| 4032 | CHECK PCD. PSU_MORTOR_B_ON_OFF | =OFF                   |
| 4033 | #                              |                        |
| 4034 | CHECK MWE. STAT_STBY           | =OFF                   |
| 4035 | CHECK MWE. STAT_MST_PSU        | =MAIN                  |
| 4036 | CHECK MWE. STAT_WPT_PSU        | =MAIN                  |
| 4037 | CHECK MWE. STAT_SAFE_MODE      | =OFF                   |
| 4038 | CHECK MWE. STAT_OVLD_CONT      | =DIS                   |
| 4039 | CHECK MWE. STAT_TEMP_CONT      | =DIS                   |
| 4040 | CHECK MWE. STAT_UNBL_CONT      | =DIS                   |
| 4041 | CHECK MWE. MST_MS_CONT         | =ENA                   |
| 4042 | CHECK MWE. MST_LEN_CONT        | =DIS                   |
| 4043 | CHECK MWE. WPT_MS_CONT         | =ENA                   |
| 4044 | CHECK MWE. WPT_LEN_CONT        | =DIS                   |
| 4045 | CHECK MWE. STAT_WPT_RATE       | =RST                   |
| 4046 | CHECK MWE. STAT_MST_STBY       | =OFF                   |
| 4047 | CHECK MWE. MST_SC_RET          | =OFF                   |
| 4048 | CHECK MWE. MST_SC_EXT          | =OFF                   |
| 4049 | CHECK MWE. MST_SC_RLSE         | =OFF                   |
| 4050 | CHECK MWE. MST_SC_DRV          | =OFF                   |
| 4051 | CHECK MWE. CONT_MTR2_OVHT      | =NON                   |
| 4052 | CHECK MWE. CONT_MTR2_OVLD      | =NON                   |
| 4053 | CHECK MWE. MST_SC_MS_RET       | =FULL                  |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 96      | 1   |

|      |                                                                                           |       |
|------|-------------------------------------------------------------------------------------------|-------|
| 4054 | CHECK MWE. CONT_LEN_DET_SC                                                                | =NO   |
| 4055 | CHECK MWE. CONT_MS_RL_SC                                                                  | =OFF  |
| 4056 | CHECK MWE. MST_MGF_RET                                                                    | =OFF  |
| 4057 | CHECK MWE. MST_MGF_EXT                                                                    | =OFF  |
| 4058 | CHECK MWE. MST_MGF_RLSE                                                                   | =OFF  |
| 4059 | CHECK MWE. MST_MGF_DRV                                                                    | =OFF  |
| 4060 | CHECK MWE. CONT_MTR1_OVHT                                                                 | =NON  |
| 4061 | CHECK MWE. CONT_MTR1_OVLD                                                                 | =NON  |
| 4062 | CHECK MWE. MST_MGF_MS_RET                                                                 | =FULL |
| 4063 | CHECK MWE. CONT_LEN_DET_MGF                                                               | =NO   |
| 4064 | CHECK MWE. CONT_MS_RL_MGF                                                                 | =OFF  |
| 4065 | CHECK MWE. STAT_WPT_STBY                                                                  | =OFF  |
| 4066 | CHECK MWE. WPT_S1_RET                                                                     | =OFF  |
| 4067 | CHECK MWE. WPT_S1_EXT                                                                     | =OFF  |
| 4068 | CHECK MWE. WPT_S1_RELS                                                                    | =OFF  |
| 4069 | CHECK MWE. WPT_S1_DRV                                                                     | =OFF  |
| 4070 | CHECK MWE. WPT_S1_MS_HRM                                                                  | =CLS  |
| 4071 | CHECK MWE. WPT_S1_MS_EXT                                                                  | =NON  |
| 4072 | CHECK MWE. CONT_LEN_DET_S1                                                                | =NO   |
| 4073 | CHECK MWE. CONT_MS_RL_S1                                                                  | =OFF  |
| 4074 | CHECK MWE. WPT_S2_RET                                                                     | =OFF  |
| 4075 | CHECK MWE. WPT_S2_EXT                                                                     | =OFF  |
| 4076 | CHECK MWE. WPT_S2_RELS                                                                    | =OFF  |
| 4077 | CHECK MWE. WPT_S2_DRV                                                                     | =OFF  |
| 4078 | CHECK MWE. WPT_S2_MS_HRM                                                                  | =CLS  |
| 4079 | CHECK MWE. WPT_S2_MS_EXT                                                                  | =NON  |
| 4080 | CHECK MWE. CONT_LEN_DET_S2                                                                | =NO   |
| 4081 | CHECK MWE. CONT_MS_RL_S2                                                                  | =OFF  |
| 4082 | #                                                                                         |       |
| 4083 | #                                                                                         |       |
| 4084 | # QL                      Check-Item                      Spec                      Check |       |
| 4085 | # -----+-----+-----+-----                                                                 |       |
| 4086 | # CMD 出力装置      Message                      STATUS CHECK 結果 OK      G      N             |       |
| 4087 | #                                                                                         |       |
| 4088 | # -----                                                                                   |       |
| 4089 | # 7.5.2. STBY チェック                                                                        |       |
| 4090 | # -----                                                                                   |       |
| 4091 | #                                                                                         |       |
| 4092 | # # MWE STBY ON                                                                           |       |
| 4093 | MWE. MWE_STBY_ON                                                                          |       |
| 4094 | #                                                                                         |       |
| 4095 | # # STBY ON から 5 秒以上経過後、ステータスを QL にてチェックする。                                               |       |
| 4096 | #                                                                                         |       |
| 4097 | # < CHECK >                                                                               |       |
| 4098 | CHECK MWE. STAT_STBY                                                                      | =ON   |
| 4099 | #                                                                                         |       |
| 4100 | # # STBY_OFF                                                                              |       |
| 4101 | MWE. MWE_STBY_OFF                                                                         |       |
| 4102 | #                                                                                         |       |
| 4103 | # < CHECK >                                                                               |       |
| 4104 | CHECK MWE. STAT_STBY                                                                      | =OFF  |
| 4105 | #                                                                                         |       |

```

4106 #
4107 . # QL          Check-Item          Spec          Check
4108 # -----+-----+-----+-----
4109 # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
4110 #
4111 . # =====
4112 . # 7. 6. MOTOR-PSU 確認
4113 . # =====
4114 . #
4115 . PCD.ON_OFF_ENA
4116 #
4117 . # < CHECK >
4118 CHECK PCD.ON_OFF_ENA_DIS          =ENA
4119 #
4120 . PCD.PSU_Motor_A_ON
4121 #
4122 . # < CHECK >
4123 CHECK PCD.PSU_MORTOR_A_ON_OFF      =ON
4124 #
4125 . # QL          Check-Item          Spec          Check
4126 # -----+-----+-----+-----
4127 #          PCD.PSU_MOTOR_A_I      記録のみ          N/A
4128 #
4129 . PCD.PSU_Motor_A_OFF
4130 #
4131 . # < CHECK >
4132 CHECK PCD.PSU_MORTOR_A_ON_OFF      =OFF
4133 #
4134 . PCD.PSU_Motor_B_ON
4135 #
4136 . # < CHECK >
4137 CHECK PCD.PSU_MORTOR_B_ON_OFF      =ON
4138 #
4139 . # QL          Check-Item          Spec          Check
4140 # -----+-----+-----+-----
4141 #          PCD.PSU_MOTOR_B_I      記録のみ          N/A
4142 #
4143 . PCD.PSU_Motor_B_OFF
4144 #
4145 . # < CHECK >
4146 CHECK PCD.PSU_MORTOR_B_ON_OFF      =OFF
4147 #
4148 . PCD.ON_OFF_DIS
4149 #
4150 . # < CHECK >
4151 CHECK PCD.ON_OFF_ENA_DIS          =DIS
4152 #
4153 #
4154 . # QL          Check-Item          Spec          Check
4155 # -----+-----+-----+-----
4156 # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
4157 #

```

```

4158 . # =====
4159 . # 7.7. MDM 確認
4160 . # =====
4161 . # -----
4162 . # 7.7.1 MDM SYSTEM-HK チェック
4163 . # -----
4164 . #
4165 . # (* MDM 電源投入後 2 分以上経過していること)
4166 . #
4167 . # < CHECK >
4168 . CHECK PCD. MDM_E_ON_OFF =ON
4169 . #
4170 . # QL          Check-Item          Spec          Data          Check
4171 . # -----+-----+-----+-----+-----
4172 . # MDM          MDM_RMAP_C1          記録のみ          _____ N/A
4173 . # MDM          MDM_RMAP_C2          記録のみ          _____ N/A
4174 . # MDM          MDM_E_TEMP          記録のみ          _____ N/A
4175 . # MDM          MDM_S_TEMP          記録のみ          _____ N/A
4176 . #
4177 . # < CHECK >
4178 . CHECK MDM. MDM_TRIG          =MODE1
4179 . CHECK MDM. MDM_CAL          =OFF
4180 . CHECK MDM. MDM_OBS          =MODE1
4181 . #
4182 . # 下記コマンド送信後 1 分以内にステータス確認を実施する。
4183 . MDM. MDM_DISCRI1_AUTO
4184 . #
4185 . # < CHECK >
4186 . CHECK MDM. MDM_DAUTO          =ON
4187 . #
4188 . # QL          Check-Item          Spec          Check
4189 . # -----+-----+-----+-----
4190 . # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
4191 . #
4192 . # =====
4193 . # 7.8. MSASI 確認
4194 . # =====
4195 . #
4196 . # < CHECK >
4197 . CHECK MSAS. RMAP_STATUS          0
4198 . CHECK MSAS. CMD_CNT          0
4199 . CHECK MSAS. MSASI_ON_OFF          =RUN
4200 . CHECK MSAS. LLM_STATUS          =OK
4201 . CHECK MSAS. SP_STATUS          =OK
4202 . CHECK MSAS. LINK_STATUS          =OK
4203 . CHECK MSAS. PARTITION_AB          =A
4204 . CHECK MSAS. PACKET_CNT          0
4205 . CHECK MSAS. OBS_MODE          =AUT
4206 . CHECK MSAS. AUTOOBS_STATUS          =STP
4207 . CHECK MSAS. CMOS_ON_OFF          =ON
4208 . CHECK MSAS. CMOS_RO          =STP
4209 . CHECK MSAS. CMOS_INPUT          =IMG

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 99      | 1   |

|      |                              |          |
|------|------------------------------|----------|
| 4210 | CHECK MSAS. G_ON_OFF         | =OFF     |
| 4211 | CHECK MSAS. G_CRC            | =OK      |
| 4212 | CHECK MSAS. G_TLM_ANGLE      | 0        |
| 4213 | CHECK MSAS. G_STEP           | 0        |
| 4214 | CHECK MSAS. HV_ON_OFF        | =OFF     |
| 4215 | CHECK MSAS. HV_ENA_DIS       | =DIS     |
| 4216 | CHECK MSAS. HV_MONI_N4K      | 0        |
| 4217 | CHECK MSAS. HV_MONI_P6K      | 0        |
| 4218 | CHECK MSAS. HT_CTRL_ON_OFF   | =OFF     |
| 4219 | CHECK MSAS. HT_ON_OFF        | =OFF     |
| 4220 | CHECK MSAS. CENTER_CTS       | 0        |
| 4221 | CHECK MSAS. DATA_TYPE        | =DUM     |
| 4222 | CHECK MSAS. SEQ_PACKET_CNT   | 0        |
| 4223 | CHECK MSAS. SEQ_CNT          | 0        |
| 4224 | CHECK MSAS. MSASI_SP_ENA_DIS | =ENA     |
| 4225 | CHECK MSAS. CHANGE_DUM_FLG   | =OFF     |
| 4226 | CHECK MSAS. SP_AVG_TIME      | 8        |
| 4227 | CHECK MSAS. SHOT_TIMING      | 0        |
| 4228 | CHECK MSAS. SHOT_NUMBER      | 256      |
| 4229 | CHECK MSAS. INTEG_SPIN       | 0        |
| 4230 | CHECK MSAS. LINE_NUMBER      | 21       |
| 4231 | CHECK MSAS. TOTAL_CNT        | 0        |
| 4232 | CHECK MSAS. CMOS_GAIN        | =X1      |
| 4233 | CHECK MSAS. CMOS_BIN_MODE    | =XYBIN   |
| 4234 | CHECK MSAS. CMOS_EXP_TIME    | 2000     |
| 4235 | CHECK MSAS. CMOS_ROIX_START  | 494      |
| 4236 | CHECK MSAS. CMOS_ROIY_START  | 480      |
| 4237 | CHECK MSAS. CMOS_ROIX_NUMBER | 10       |
| 4238 | CHECK MSAS. CMOS_ROIY_NUMBER | 10       |
| 4239 | CHECK MSAS. CMOS_ROIX_STEP   | 4        |
| 4240 | CHECK MSAS. CMOS_ROIY_STEP   | 4        |
| 4241 | CHECK MSAS. CMOS_OFFSET      | 111      |
| 4242 | CHECK MSAS. COM_SENT_TO_G    | 0        |
| 4243 | CHECK MSAS. G_TLM_CMD        | 0        |
| 4244 | CHECK MSAS. G_TLM_P15V       | =NG      |
| 4245 | CHECK MSAS. G_TLM_M15V       | =NG      |
| 4246 | CHECK MSAS. G_TLM_ADC        | =NG      |
| 4247 | CHECK MSAS. G_TLM_ANG_SENS   | =NG      |
| 4248 | CHECK MSAS. G_TLM_PS_SENS1   | =NG      |
| 4249 | CHECK MSAS. G_TLM_PS_SENS2   | =NG      |
| 4250 | CHECK MSAS. G_TLM_CMD_RES    | =ERR     |
| 4251 | CHECK MSAS. HV_AUTO_N4K_L    | 0        |
| 4252 | CHECK MSAS. HV_AUTO_P6K_L    | 0        |
| 4253 | CHECK MSAS. HV_LIM_N4K       | 255      |
| 4254 | CHECK MSAS. HV_LIM_P6K       | 255      |
| 4255 | CHECK MSAS. HV_AUTO_STEP     | 100      |
| 4256 | CHECK MSAS. HT_MODE          | =AUT     |
| 4257 | CHECK MSAS. HT_STATUS        | =OUT     |
| 4258 | CHECK MSAS. OBS_CHECK_STATUS | 0        |
| 4259 | CHECK MSAS. P15V_V_L         | 12 16    |
| 4260 | CHECK MSAS. P15V_I_L         | 0.01 0.3 |
| 4261 | CHECK MSAS. M15V_V_L         | 12 16    |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 100     | 1   |

```

4262 CHECK MSAS.M15V_I_L 0.01 0.3
4263 CHECK MSAS.P5V_V_L 4.5 5.2
4264 CHECK MSAS.P5V_I_L 0.1 1
4265 CHECK MSAS.TEMP1_L 15 40
4266 CHECK MSAS.TEMP2_L 15 40
4267 CHECK MSAS.TEMP3_L 15 40
4268 CHECK MSAS.TEMP4_L 15 40
4269 CHECK MSAS.TEMP5_L 15 40
4270 CHECK MSAS.TEMP6_L 15 40
4271 CHECK MSAS.TEMP7_L 15 40
4272 CHECK MSAS.TEMP8_L 15 40
4273 #
4274 #
4275 . # # 以下は MSASI 側で確認
4276 . # QL Check-Item Spec
4277 # -----+-----+-----
4278 # MSASI SP_CNT 約 4s に 1 回カウントアップ
4279 # MSASI SP_TIME_USED 約 4s に 1 回カウントアップ
4280 # MSASI TIME_CODE 変化することを確認
4281 #
4282 . # Wait the check by PI team
4283 . # P I チームでの確認を待つ
4284 . #
4285 . # QL Check-Item Spec Data Check
4286 # -----+-----+-----+-----+-----
4287 # MSASI CMD_CNT 記録のみ _____ N/A
4288 #
4289 . # < CHECK >
4290 LET MSASI_CNT = ({MSAS.CMD_CNT} + 10 ) & 0xFF
4291 #
4292 . # # ショートマクロ MSASI_CMOS_SETUP 実行
4293 . DH.MSASI_CMOS_SETUP # DH.MC_EACH_EXE 0x00F1
4294 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4295 #: 0x00 MSAS.CMOS_SET_GAIN 0x00
4296 #: 0x01 MSAS.CMOS_SET_BIN 0x02
4297 #: 0x02 MSAS.CMOS_EXP_TIME 0x0007D0
4298 #: 0x03 MSAS.CMOS_ROIX_START 0x01F4
4299 #: 0x04 MSAS.CMOS_ROIY_START 0x01EA
4300 #: 0x05 MSAS.CMOS_ROIX_NUMBER 0x000A
4301 #: 0x06 MSAS.CMOS_ROIY_NUMBER 0x000A
4302 #: 0x07 MSAS.CMOS_ROIX_STEP 0x04
4303 #: 0x08 MSAS.CMOS_ROIY_STEP 0x04
4304 #: 0x09 MSAS.CMOS_SET_OFFSET 0x71
4305 #
4306 . # < CHECK >
4307 SYSTEM test {MSAS.CMD_CNT} = {MSASI_CNT}
4308 CHECK MSAS.CMOS_GAIN =X1
4309 CHECK MSAS.CMOS_INPUT =IMG
4310 CHECK MSAS.CMOS_BIN_MODE =XYBIN
4311 CHECK MSAS.CMOS_EXP_TIME 2000
4312 CHECK MSAS.CMOS_ROIX_START 500
4313 CHECK MSAS.CMOS_ROIY_START 490

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 101     | 1   |

```

4314 CHECK MSAS.CMOS_ROIX_NUMBER 10
4315 CHECK MSAS.CMOS_ROIY_NUMBER 10
4316 CHECK MSAS.CMOS_ROIX_STEP 4
4317 CHECK MSAS.CMOS_ROIY_STEP 4
4318 CHECK MSAS.CMOS_OFFSET 113
4319 LET MSASI_CNT = ({MSAS.CMD_CNT} + 4 ) & 0xFF
4320 . #
4321 . # Wait the check by PI team
4322 . # P I チームでの確認を待つ
4323 . #
4324 . # # ショートマクロ MSASI_Heater_SETUP 実行
4325 . DH.MSASI_HTR_SETUP # DH.MC_EACH_EXE 0x00F3
4326 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4327 #: 0x00 MSAS.HT_SET_ON_TEMP 0x61
4328 #: 0x01 MSAS.HT_SET_OFF_TEMP 0x65
4329 #: 0x02 MSAS.HT_SET_MODE 0x01
4330 #: 0x03 MSAS.HT_ON
4331 . #
4332 . # < CHECK >
4333 SYSTEM test {MSAS.CMD_CNT} = {MSASI_CNT}
4334 CHECK MSAS.HT_CTRL_ON_OFF =ON
4335 CHECK MSAS.HT_ON_OFF =ON
4336 . #
4337 . # # 以下は MSASI 側で確認
4338 . # QL Check-Item Spec
4339 # -----+-----+-----
4340 # MSASI HT_MODE AUT
4341 # MSASI HT_STATUS IN (*1)
4342 # MSASI HT_ON_TEMP 36.7
4343 # MSASI HT_OFF_TEMP 41.4
4344 # (*1 :OFF_TEMP 超えると変化)
4345 . # Wait the check by PI team
4346 . # P I チームでの確認を待つ
4347 . #
4348 . MSAS.G_INIT
4349 . #
4350 . # < CHECK >
4351 CHECK MSAS.G_ON_OFF =ON
4352 LET MSASI_CNT = ({MSAS.CMD_CNT} + 8 ) & 0xFF
4353 #
4354 . # QL Check-Item Spec Data Check
4355 # -----+-----+-----+-----+-----
4356 # MSASI G_TLM_ANGLE 記録のみ _____ N/A
4357 # (Nominal : 33000-33800)
4358 # MSASI G_P5V 記録のみ _____V N/A
4359 # (参考 : 4.0-5.4V)
4360 # MSASI P15V_V_L 記録のみ _____V N/A
4361 # (参考 : 12-16V)
4362 # MSASI P15V_I_L 記録のみ _____A N/A
4363 # (参考 : 0.01-0.3A)
4364 # MSASI M15V_V_L 記録のみ _____V N/A
4365 # (参考 : 12-16V)

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 102     | 1   |

|      |                       |                                         |                     |         |       |
|------|-----------------------|-----------------------------------------|---------------------|---------|-------|
| 4366 | # MSASI               | M15V_I_L                                | 記録のみ                | _____A  | N/A   |
| 4367 | #                     |                                         | (参考 : 0.01-0.3A)    |         |       |
| 4368 | # MSASI               | P5V_V_L                                 | 記録のみ                | _____V  | N/A   |
| 4369 | #                     |                                         | (参考 : 4.5-5.2V)     |         |       |
| 4370 | # MSASI               | P5V_I_L                                 | 記録のみ                | _____A  | N/A   |
| 4371 | #                     |                                         | (参考 : 0.1-1.0A)     |         |       |
| 4372 | #                     |                                         |                     |         |       |
| 4373 | # #                   | 以下は MSASI 側で確認                          |                     |         |       |
| 4374 | # QL                  | Check-Item                              | Spec                |         |       |
| 4375 | #                     | -----+-----+-----                       |                     |         |       |
| 4376 | # MSASI               | G_STEP                                  | 13                  |         |       |
| 4377 | # MSASI               | G_TLM_COM                               | 0x01                |         |       |
| 4378 | # MSASI               | G_TLM_CMD_RES                           | CMD_EXE             |         |       |
| 4379 | #                     |                                         |                     |         |       |
| 4380 | #                     | Wait the check by PI team               |                     |         |       |
| 4381 | #                     | P I チームでの確認を待つ                          |                     |         |       |
| 4382 | #                     |                                         |                     |         |       |
| 4383 | # #                   | ショートマクロ MSASI_HV_SETUP 実行               |                     |         |       |
| 4384 | DH. MSASI_HV_SETUP    | # DH. MC_EACH_EXE                       | 0x00F2              |         |       |
| 4385 | #:                    | << MACRO >> 内容について以下に示す (DH. DUMMY は省略) |                     |         |       |
| 4386 | #:                    | 0x00 MSAS. HV_ENA                       |                     |         |       |
| 4387 | #:                    | 0x01 MSAS. HV_ON                        |                     |         |       |
| 4388 | #:                    | 0x02 MSAS. HV_SET_AUTO_P6K 0xF4         |                     |         |       |
| 4389 | #:                    | 0x03 MSAS. HV_SET_AUTO_N4K 0xB2         |                     |         |       |
| 4390 | #:                    | 0x04 MSAS. HV_SET_LIM_N4K 0xFF          |                     |         |       |
| 4391 | #:                    | 0x05 MSAS. HV_SET_LIM_P6K 0xFF          |                     |         |       |
| 4392 | #:                    | 0x06 MSAS. HV_SET_AUTO_STEP 0x0064      |                     |         |       |
| 4393 | #:                    | 0x07 MSAS. HV_EXEC                      |                     |         |       |
| 4394 | #                     |                                         |                     |         |       |
| 4395 | #                     | < CHECK >                               |                     |         |       |
| 4396 | SYSTEM test           | {MSAS. CMD_CNT} = {MSASI_CNT}           |                     |         |       |
| 4397 | CHECK MSAS. HV_ON_OFF | =ON                                     |                     |         |       |
| 4398 | #                     |                                         |                     |         |       |
| 4399 | # QL                  | Check-Item                              | Spec                | Data    | Check |
| 4400 | #                     | -----+-----+-----                       |                     |         |       |
| 4401 | # MSASI               | HV_MONI_N4K                             | 記録のみ                | _____kV | N/A   |
| 4402 | #                     |                                         | (Nominal : 1.38 kV) |         |       |
| 4403 | # MSASI               | HV_MONI_P6K                             | 記録のみ                | _____kV | N/A   |
| 4404 | #                     |                                         | (Nominal : 5.59 kV) |         |       |
| 4405 | # MSASI               | P15V_V_L                                | 記録のみ                | _____V  | N/A   |
| 4406 | #                     |                                         | (参考 : 12-16V)       |         |       |
| 4407 | # MSASI               | P15V_I_L                                | 記録のみ                | _____A  | N/A   |
| 4408 | #                     |                                         | (参考 : 0.01-0.3A)    |         |       |
| 4409 | # MSASI               | M15V_V_L                                | 記録のみ                | _____V  | N/A   |
| 4410 | #                     |                                         | (参考 : 12-16V)       |         |       |
| 4411 | # MSASI               | M15V_I_L                                | 記録のみ                | _____A  | N/A   |
| 4412 | #                     |                                         | (参考 : 0.01-0.3A)    |         |       |
| 4413 | # MSASI               | P5V_V_L                                 | 記録のみ                | _____V  | N/A   |
| 4414 | #                     |                                         | (参考 : 4.5-5.2V)     |         |       |
| 4415 | # MSASI               | P5V_I_L                                 | 記録のみ                | _____A  | N/A   |
| 4416 | #                     |                                         | (参考 : 0.1-1.0A)     |         |       |
| 4417 | #                     |                                         |                     |         |       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 103     | 1   |

```

4418 . # # 以下は MSASI 側で確認
4419 . # QL          Check-Item          Spec
4420 . # -----+-----+-----
4421 . # MSASI        HV_AUTO_N4K_L        178
4422 . # MSASI        HV_AUTO_P6K_L        244
4423 . #
4424 . # Wait the check by PI team
4425 . # P I チームでの確認を待つ
4426 . #
4427 . MSAS.SET_SHOT_TIMING 0x0002F0
4428 . #
4429 . # < CHECK >
4430 . CHECK MSAS.SHOT_TIMING              752
4431 . #
4432 . # Wait the check by PI team
4433 . # P I チームでの確認を待つ
4434 . #
4435 . # Na ランプを点灯させること。
4436 . #
4437 . # # DR 記録開始
4438 . DH.DR_REC_ON
4439 . #
4440 . # < CHECK >
4441 . CHECK DH.DR_REC_ON_OFF              =ON
4442 . LET MSASI_CNT = ( {MSAS.CMD_CNT} + 1 ) & 0xFF
4443 . #
4444 . # # MSASI CLCT
4445 . DH.MSASI_OBS_START # DH.MC_EACH_EXE 0x00F4
4446 . #:              << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4447 . #:              0x00 MD2U.BUF_CLCT_MSAS 0x22
4448 . #:              0x0F MSAS.AUTO_OBS_START
4449 . #
4450 . # < CHECK >
4451 . SYSTEM test {MSAS.CMD_CNT} = {MSASI_CNT}
4452 . CHECK MSAS.AUTOOBS_STATUS            =RUN
4453 . #
4454 . # QL          Check-Item          Spec          Data          Check
4455 . # -----+-----+-----+-----+-----
4456 . # MSASI        CENTER_CTS          記録のみ          _____ N/A
4457 . # MSASI        TOTAL_CNT           記録のみ          _____ N/A
4458 . #
4459 . # # 以下は MSASI 側で確認
4460 . # QL          Check-Item          Spec
4461 . # -----+-----+-----
4462 . # MSASI        PACKET_CNT          カウントアップ開始を確認
4463 . # MSASI        SEQ_CNT             0-21
4464 . #                               (約 4s に 1 回カウントアップ)
4465 . # MSASI        G_STEP              3-23
4466 . #                               (約 4s に 1 回カウントアップ)
4467 . #
4468 . # Wait the check by PI team
4469 . # P I チームでの確認を待つ

```

```

4470 . #
4471 . #
4472 . # MSASI ミッションデータの MDP2 からの出力終了を待つ
4473 . #
4474 . # # DR 記録停止
4475 . DH. DR_REC_OFF
4476 . #
4477 . # < CHECK >
4478 CHECK DH. DR_REC_ON_OFF =OFF
4479 . #
4480 . # MSASI コンフィギュレーション Na ランプを OFF する。
4481 . #
4482 . #
4483 . # QL          Check-Item          Spec          Check
4484 . # -----+-----+-----+-----
4485 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
4486 . #
4487 . # =====
4488 . # 7.9. MPPE-ENA 確認
4489 . # =====
4490 . #
4491 . # ENA status が以下となっていることを確認する。
4492 . #
4493 . # < CHECK >
4494 CHECK ENA. CMD_ERR_FLG          =FALSE
4495 CHECK ENA. HV_SAFTY_DIS          =ENA
4496 CHECK ENA. HV_ON                  =OFF
4497 CHECK ENA. HV_ON_ENA              =DIS
4498 CHECK ENA. HV_SHUTDOWN            =NON
4499 CHECK ENA. HV_SHUTDOWN_MODE        =NON
4500 CHECK ENA. ENA_TBL_WRT_IFE_END    =END
4501 . #
4502 . # QL          Check-Item          Spec          Check
4503 . # -----+-----+-----+-----
4504 . # MPPE-ENA2    PSYNCCTR          カウントアップする    G    N
4505 . #              BASECTR          カウントアップする    G    N
4506 . # < mission packet 生成 (HK) >
4507 . # 16s
4508 . MD1U. ENA_PRI0_HK_SET 0x05
4509 . #
4510 . # < CHECK >
4511 CHECK ENA. ENA_HK_INTVAL          =sec_16
4512 . #
4513 . #
4514 . # < mass accumulation mode >
4515 . MD1U. ENA_PROCESS_MODE_SET 0x00 0x88 0x10 0x08 0x02 0xff 0xff 0x00
4516 . &              0x00 0x20 0x00 0x00 0x20 0x00 0x22 0x00
4517 . &              0x00 0x00 0x00
4518 . #
4519 . # < CHECK >
4520 CHECK ENA. ENA_PROCESS_MODE        =MASS
4521 CHECK ENA. OBS_MODE                =COINCI

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 105     | 1   |

```

4522 CHECK ENA.SV_WAVE1_TBL 2
4523 CHECK ENA.SV_WAVE2A_TBL 2
4524 CHECK ENA.SV_WAVE2B_TBL 2
4525 CHECK ENA.SV_LENS_TBL 2
4526 CHECK ENA.ENA_PHASE_NUMID =n_16
4527 CHECK ENA.ENA_ENGY_NUMID =n_8
4528 CHECK ENA.ENA_CH_NUMID =n_8
4529 CHECK ENA.ENA_MASS_NUMID =n_8
4530 CHECK ENA.ENA_ACCUM_NUMID =sp_4
4531 CHECK ENA.ENA_TRG_ENADIS =DIS
4532 . #
4533 . # # 1 分以上待つ
4534 . #
4535 . # < cal pulse 発生(1kHz) >
4536 . MD1U.ENA_S_CAL_MODE_SET 0x31 0x01 0x01 0x00 0x00 0x02
4537 . #
4538 . # < CHECK >
4539 CHECK ENA.CAL_FREQ =f_1k
4540 CHECK ENA.CAL_STARTR1_ON =ON
4541 CHECK ENA.CAL_STARTS1_ON =ON
4542 CHECK ENA.CAL_STOPS1_ON =ON
4543 CHECK ENA.CAL_TIMING_STARTR 0x00
4544 CHECK ENA.CAL_TIMING_STARTS 0x00
4545 CHECK ENA.CAL_TIMING_STOPS 0x02
4546 . #
4547 . #
4548 . # QL Check-Item Spec Check
4549 . # -----+-----+-----+-----+
4550 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
4551 . #
4552 . # =====
4553 . # 7.10. MPPE-MEA1/MEA2 確認
4554 . # =====
4555 . #
4556 . #
4557 . # # MEA1/MEA2 テレメトリ表示の確認(LINK 確立から 8 秒以上経過後に実施)
4558 . # Confirmation of the MEA1/MEA2 telemetry indication
4559 . # (More than 8 minutes after from LINK establishment)
4560 . #
4561 . # < CHECK >
4562 CHECK MEA1.HK_I_P5V <110
4563 CHECK MEA1.HK_I_P12V <17
4564 CHECK MEA1.HK_MCP 0
4565 CHECK MEA1.I_MCP 0
4566 CHECK MEA1.HK_TMP_FPG <40
4567 CHECK MEA1.HK_TMP_MCP <40
4568 CHECK MEA1.Status_reg 0x80
4569 . #
4570 CHECK MEA2.HK_I_P5V <110
4571 CHECK MEA2.HK_I_P12V <17
4572 CHECK MEA2.HK_MCP 0
4573 CHECK MEA2.I_MCP 0

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 106     | 1   |

```

4574 CHECK MEA2.HK_TMP_FPG <40
4575 CHECK MEA2.HK_TMP_MCP <40
4576 CHECK MEA2.Status_reg 0x80
4577 . #
4578 . # # SET MODE
4579 . MD1U.MEA1_DATA_MODE 0x00 0x01
4580 . MD1U.MEA2_DATA_MODE 0x00 0x01
4581 . #
4582 . # < CHECK >
4583 CHECK MEA1.S_DATA_MODE_SE =SCI
4584 CHECK MEA1.S_DATA_MODE 1
4585 CHECK MEA2.S_DATA_MODE_SE =SCI
4586 CHECK MEA2.S_DATA_MODE 1
4587 . #
4588 . # <<MCP_ON>>
4589 . #
4590 . # # High Voltage 出力 Enable
4591 . # MDP send a CMD MEA1/MEA2 HV Enable (unlock HV MCP and Spheres)
4592 . MEA1.HV_EN
4593 . MEA2.HV_EN
4594 . #
4595 . # < CHECK >
4596 CHECK MEA1.l1_cmd_exe =0x1D00
4597 CHECK MEA1.l2_cmd_exe =0xFFFF
4598 CHECK MEA2.l1_cmd_exe =0x1D00
4599 CHECK MEA2.l2_cmd_exe =0xFFFF
4600 . #
4601 . # #MDP send a MCP ON 0x1C at 0V (param : 0x00)
4602 . MEA1.MCP_ON 0x00
4603 . MEA2.MCP_ON 0x00
4604 . #
4605 . # < CHECK >
4606 CHECK MEA1.l1_cmd_exe =0x1C00
4607 CHECK MEA1.l2_cmd_exe =0x1D00
4608 CHECK MEA1.HK_MCP 0
4609 CHECK MEA1.Status_reg 0xC0
4610 CHECK MEA2.l1_cmd_exe =0x1C00
4611 CHECK MEA2.l2_cmd_exe =0x1D00
4612 CHECK MEA2.HK_MCP 0
4613 CHECK MEA2.Status_reg 0xC0
4614 . #
4615 . # <<Analyzer ON>>
4616 . #
4617 . # # Analyzer の scan 設定のため、下記 3 コマンドを送信
4618 . # MDP send a 3 commands to switch on the scan of the analyzer
4619 . #
4620 . # -1st: switch on the scan, command 0x25 0x00
4621 . MEA1.Scan_ON
4622 . MEA2.Scan_ON
4623 . #
4624 . # < CHECK >
4625 CHECK MEA1.l1_cmd_exe =0x2500

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 107     | 1   |

```

4626 CHECK MEA1. l2_cmd_exe =0x1C00
4627 CHECK MEA2. l1_cmd_exe =0x2500
4628 CHECK MEA2. l2_cmd_exe =0x1C00
4629 . #
4630 . # -2nd: choose the semi auto-command (Sun pulse synchronization)
4631 . MEA1.Md_S_Auto
4632 . MEA2.Md_S_Auto
4633 . #
4634 . # < CHECK >
4635 CHECK MEA1. l1_cmd_exe =0x3100
4636 CHECK MEA1. l2_cmd_exe =0x2500
4637 CHECK MEA2. l1_cmd_exe =0x3100
4638 CHECK MEA2. l2_cmd_exe =0x2500
4639 . #
4640 . # -3rd: choose the mode ROM3 with Adress=02
4641 . MEA1.mode_ROM_3 0x02
4642 . MEA2.mode_ROM_3 0x02
4643 . #
4644 . # < CHECK >
4645 CHECK MEA1. l1_cmd_exe =0x0202
4646 CHECK MEA1. l2_cmd_exe =0x3100
4647 CHECK MEA2. l1_cmd_exe =0x0202
4648 CHECK MEA2. l2_cmd_exe =0x3100
4649 . #
4650 . # <<Geometry Factor>>
4651 . #
4652 . # #MDP send Geometry Factor command
4653 . #
4654 . # --GF = 0.8
4655 . MEA1.G_Factor 0x01
4656 . MEA2.G_Factor 0x01
4657 . #
4658 . # < CHECK >
4659 CHECK MEA1. l1_cmd_exe 0x0801
4660 CHECK MEA1. l2_cmd_exe 0x0202
4661 CHECK MEA1.Status_reg 0xD0
4662 CHECK MEA2. l1_cmd_exe 0x0801
4663 CHECK MEA2. l2_cmd_exe 0x0202
4664 CHECK MEA2.Status_reg 0xD0
4665 . #
4666 . # --GF = 0.27
4667 . MEA1.G_Factor 0x04
4668 . MEA2.G_Factor 0x04
4669 . #
4670 . # < CHECK >
4671 CHECK MEA1. l1_cmd_exe 0x0804
4672 CHECK MEA1. l2_cmd_exe 0x0801
4673 CHECK MEA1.Status_reg 0xC2
4674 CHECK MEA2. l1_cmd_exe 0x0804
4675 CHECK MEA2. l2_cmd_exe 0x0801
4676 CHECK MEA2.Status_reg 0xC2
4677 . #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 108     | 1   |

```

4678 . # <<Test Ampli A111>>
4679 . #
4680 . # #MDP Start the data mission read during 3 minutes
4681 . # -Check the Science Data value = 0 (no count)
4682 . #
4683 . # #MDP send Ampli Test Mode ON
4684 . MEA1.Md_Tst_ON
4685 . MEA2.Md_Tst_ON
4686 . #
4687 . # < CHECK >
4688 CHECK MEA1.l1_cmd_exe          0x3900
4689 CHECK MEA1.l2_cmd_exe          0x0804
4690 CHECK MEA1.Status_reg          0xC3
4691 CHECK MEA2.l1_cmd_exe          0x3900
4692 CHECK MEA2.l2_cmd_exe          0x0804
4693 CHECK MEA2.Status_reg          0xC3
4694 . #
4695 . # -Check the Science Data value (count) after 8 sec
4696 . #
4697 . #
4698 . # QL          Check-Item          Spec          Check
4699 . # -----+-----+-----+-----
4700 . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
4701 . #
4702 . # =====
4703 . # 7.11. MPPE-MSA 確認
4704 . # =====
4705 . #
4706 . # MSA status が以下となっていることを確認する。
4707 . # なっていなければ待つ（数分程度かかる場合がある）。
4708 . #
4709 . # < CHECK >
4710 CHECK MSA.CPU_SW          0x44 #バージョン番号
4711 CHECK MSA.CPU_FPGA        0x32
4712 CHECK MSA.HV_DAC_VHV3    0
4713 CHECK MSA.HV_DAC_HV1     0
4714 CHECK MSA.HV_DAC_HV2     0
4715 CHECK MSA.HV_DAC_VHV1    0
4716 CHECK MSA.HV_DAC_VHV2    0
4717 CHECK MSA.HV_DAC_VHV4    0
4718 CHECK MSA.HV_DAC_AMP1    0
4719 CHECK MSA.HV_DAC_AMP2    0
4720 CHECK MSA.HV_DAC_AMP3    0
4721 CHECK MSA.ADC_HV_VHV1    0 16
4722 CHECK MSA.ADC_HV_VHV3    0 16
4723 CHECK MSA.ADC_HV_VHV4    0
4724 CHECK MSA.ADC_HV_HV1     0 16
4725 CHECK MSA.ADC_HV_HV2     0 1
4726 CHECK MSA.ADC_CFD_LEFA   0xfff
4727 CHECK MSA.ADC_CFD_LEFB   0xfff
4728 CHECK MSA.ADC_CFD_LEFS   0xfff
4729 CHECK MSA.ADC_CFD_STC    0xfff

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 109     | 1   |

```

4730 CHECK MSA.ADC_CFD_STE                                0xfff
4731 CHECK MSA.CPU_AMP_ENA_1                              =DIS
4732 CHECK MSA.HV_ERR                                      =ERR
4733 CHECK MSA.HV_ON_OPTICS                                =OFF
4734 CHECK MSA.HV_ON_BOARD                                 =OFF
4735 CHECK MSA.HV_SAFE                                      =ON
4736 CHECK MSA.CPU_ENA_OPTICS                              =DIS
4737 CHECK MSA.CPU_ENA_BOARD                              =DIS
4738 CHECK MSA.CPU_SAFE_ENA                                =DIS
4739 . #
4740 . # # 値の記録
4741 . #   QL で MPPE-MSA1 画面を立ち上げてコピーを取得し、別紙-1 として添付する。
4742 . #
4743 . # < MSA AMPSW CAL command Check >
4744 . #
4745 . # # Discriminator Level Setting
4746 . #
4747 . # Measurement_Enable
4748 . MSA.CPU_AMP_ENA 0x01000100 # command : 000901000100
4749 . #
4750 . # # Ch1
4751 . MSA.CFD_DAC 0x30300B00 # command : 0D0130300B00
4752 . #
4753 . # # Ch2
4754 . MSA.CFD_DAC 0x28280B00 # command : 0D0128280B00
4755 . #
4756 . # # Ch3
4757 . MSA.CFD_DAC 0x24240B00 # command : 0D0124240B00
4758 . #
4759 . # # Ch4
4760 . MSA.CFD_DAC 0x22220B00 # command : 0D0122220B00
4761 . #
4762 . # # Ch5
4763 . MSA.CFD_DAC 0x21210B00 # command : 0D0121210B00
4764 . #
4765 . # QL          Check-Item          Spec          Data          Check
4766 . # -----+-----+-----+-----+-----
4767 . # MPPE-MSA1    ADC_CFD_LEFA          0xb00-0xc00 _____ G    N
4768 . #                                     (参考値 0xb4c)
4769 . # MPPE-MSA1    ADC_CFD_LEFB          0xb00-0xc00 _____ G    N
4770 . #                                     (参考値 0xb44)
4771 . # MPPE-MSA1    ADC_CFD_LEFS          0xb00-0xc00 _____ G    N
4772 . #                                     (参考値 0xb3f)
4773 . # MPPE-MSA1    ADC_CFD_STC          0xb00-0xc00 _____ G    N
4774 . #                                     (参考値 0xb3a)
4775 . # MPPE-MSA1    ADC_CFD_STE          0xb00-0xc00 _____ G    N
4776 . #                                     (参考値 0xb2e)
4777 . #
4778 . # # AMPSW CAL ON
4779 . MSA.CAL_SET 0x8050125310 # command : fa8050125310
4780 . #
4781 . # < MSA CPU HV command/telemetry Check >

```

```

4782 . #
4783 . # # HV_sw_enable
4784 . MSA.HV_ENA 0x0A000000      # command : 07000a000000
4785 . #
4786 . # < CHECK >
4787 . CHECK MSA.CPU_ENA_BOARD      =ENA
4788 . #
4789 . # # HV_Board_PwrON
4790 . MSA.HV_ON 0x0A000000      # command : 05000a000000
4791 . #
4792 . # < CHECK >
4793 . CHECK MSA.HV_ON_BOARD      =ON
4794 . CHECK MSA.HV_ERR          =OK
4795 . #
4796 . #
4797 . # QL          Check-Item          Spec          Check
4798 . # -----+-----+-----+-----+
4799 . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
4800 . #
4801 . # =====
4802 . # 7.12. MPPE-MIA 確認
4803 . # =====
4804 . #
4805 . # MIA status が以下となっていることを確認する。
4806 . # なっていなければ待つ（数分程度かかる場合がある）。
4807 . #
4808 . # < CHECK >
4809 . CHECK MIA.RMAP_ST1          0x00 0xff
4810 . CHECK MIA.EDAC_1BIT_ERR      =NON
4811 . CHECK MIA.EDAC_2BITS_ERR     =NON
4812 . CHECK MIA.EMER1_ST          =NON
4813 . CHECK MIA.EMER2_ST          =NON
4814 . CHECK MIA.MODE              0
4815 . CHECK MIA.SPIN_ID1          0 3
4816 . CHECK MIA.SECT0_PHASE_H      0x00
4817 . CHECK MIA.SECT0_PHASE_L      0x80
4818 . CHECK MIA.CAL_ON_OFF        =OFF
4819 . CHECK MIA.CAL_H              0x0b
4820 . CHECK MIA.CAL_L              0x05
4821 . CHECK MIA.DT_ED              =DIS
4822 . CHECK MIA.DEADTIME          0x3c
4823 . CHECK MIA.SERIAL_ED          =DIS
4824 . CHECK MIA.SYNC              =SNC
4825 . CHECK MIA.ACTIVATE_ED        =DIS
4826 . CHECK MIA.ACTIVATE_H        0x00
4827 . CHECK MIA.ACTIVATE_L        0x00
4828 . CHECK MIA.SHUTDOWN_H        0x00
4829 . CHECK MIA.SHUTDOWN_L        0x00
4830 . CHECK MIA.PHSCAN_ON_OFF      =OFF
4831 . CHECK MIA.PHSCAN_MODE_H      0x80
4832 . CHECK MIA.PHSCAN_MODE_L      0x10
4833 . CHECK MIA.HVSCAN_ED          =DIS

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 111     | 1   |

|      |                            |           |
|------|----------------------------|-----------|
| 4834 | CHECK MIA. HVSCAN_ON_OFF   | =OFF      |
| 4835 | CHECK MIA. HVSCAN_MODE_H   | 0x98      |
| 4836 | CHECK MIA. HVSCAN_MODE_M   | 0xc0      |
| 4837 | CHECK MIA. HVSCAN_MODE_L   | 0x03      |
| 4838 | CHECK MIA. HK_SEL          | 0x00      |
| 4839 | CHECK MIA. SELECT_HK1      | 0x00 0xff |
| 4840 | CHECK MIA. SELECT_HK2      | 0x00 0xff |
| 4841 | CHECK MIA. SVG_ED          | =DIS      |
| 4842 | CHECK MIA. SVG_ON_OFF      | =OFF      |
| 4843 | CHECK MIA. SVG             | 0 40      |
| 4844 | CHECK MIA. SVG_TGT         | 0x80      |
| 4845 | CHECK MIA. SVG_LVL         | 0x00      |
| 4846 | CHECK MIA. SVS_ED          | =DIS      |
| 4847 | CHECK MIA. SVS_ON_OFF      | =OFF      |
| 4848 | CHECK MIA. SVS             | -40 0     |
| 4849 | CHECK MIA. SVS_TGT         | 0xB8      |
| 4850 | CHECK MIA. SVS_LVL         | 0x00      |
| 4851 | CHECK MIA. MHV_ED          | =DIS      |
| 4852 | CHECK MIA. MHV_ON_OFF      | =OFF      |
| 4853 | CHECK MIA. MHV             | -40 0     |
| 4854 | CHECK MIA. MHV_TGT         | 0xa8      |
| 4855 | CHECK MIA. MHV_LVL         | 0x00      |
| 4856 | CHECK MIA. MCP_I           | -2 2      |
| 4857 | CHECK MIA. SECT1_8RAM      | 0x00      |
| 4858 | CHECK MIA. SECT9_16RAM     | 0x01      |
| 4859 | CHECK MIA. SECT17_24RAM    | 0x01      |
| 4860 | CHECK MIA. SECT25_32RAM    | 0x00      |
| 4861 | CHECK MIA. SECT33_40RAM    | 0x00      |
| 4862 | CHECK MIA. SECT41_48RAM    | 0x02      |
| 4863 | CHECK MIA. SECT49_56RAM    | 0x02      |
| 4864 | CHECK MIA. SECT57_64RAM    | 0x00      |
| 4865 | CHECK MIA. SAFETY_ED       | =DIS      |
| 4866 | CHECK MIA. SAFETY_ON_OFF   | =ON       |
| 4867 | CHECK MIA. ASIC_T          | 10 40     |
| 4868 | CHECK MIA. IF_T            | 10 40     |
| 4869 | CHECK MIA. ASIC_SEL        | =NON      |
| 4870 | CHECK MIA. SEL_THRES       | 0xff      |
| 4871 | CHECK MIA. ASIC_CONFIG_ERR | =NON      |
| 4872 | CHECK MIA. ROM_SAVE_ED     | =DIS      |
| 4873 | CHECK MIA. RAM_LOAD_ED     | =DIS      |
| 4874 | CHECK MIA. ASIC_PARAM1     | 0x00      |
| 4875 | CHECK MIA. ASIC_PARAM2     | 0x00      |
| 4876 | CHECK MIA. ASIC_PARAM3     | 0x00      |
| 4877 | CHECK MIA. ASIC_PARAM4     | 0x00      |
| 4878 | CHECK MIA. ASIC_CALCH      | 0x00      |
| 4879 | CHECK MIA. ASIC_CALLVL     | 0xff      |
| 4880 | CHECK MIA. ASIC_THRES      | 0x14      |
| 4881 | CHECK MIA. ASIC_OFCH1H     | 0x00      |
| 4882 | CHECK MIA. ASIC_OFCH1L     | 0x00      |
| 4883 | CHECK MIA. ASIC_OFCH2H     | 0x00      |
| 4884 | CHECK MIA. ASIC_OFCH2L     | 0x00      |
| 4885 | CHECK MIA. ASIC_OFCH3H     | 0x00      |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 112     | 1   |

```

4886 CHECK MIA.ASIC_OFCH3L 0x00
4887 CHECK MIA.ASIC_OFCH4H 0x00
4888 CHECK MIA.ASIC_OFCH4L 0x00
4889 CHECK MIA.ASIC_DCAL =DIS
4890 CHECK MIA.ASIC_DIV10 =DIS
4891 CHECK MIA.ASIC_I 40 60
4892 CHECK MIA.S_DATA_MODE_SA =SNP
4893 CHECK MIA.S_DATA_MODE_SE =SCI
4894 CHECK MIA.S_DATA_MODE 0 8
4895 CHECK MIA.S_ERNG 0xffffffff
4896 CHECK MIA.S_HK_MON_MHV =DIS
4897 CHECK MIA.S_MHV_LIM_L 0x00
4898 CHECK MIA.S_MHV_LIM_U 0xff
4899 CHECK MIA.S_HK_MON_SVS =DIS
4900 CHECK MIA.S_SVS_LIM_L 0x00
4901 CHECK MIA.S_SVS_LIM_U 0xff
4902 CHECK MIA.S_HK_MON_SVG =DIS
4903 CHECK MIA.S_SVG_LIM_L 0x00
4904 CHECK MIA.S_SVG_LIM_U 0xff
4905 CHECK MIA.S_HK_MON_MCPI =DIS
4906 CHECK MIA.S_MCPI_LIM_L 0x00
4907 CHECK MIA.S_MCPI_LIM_U 0xff
4908 CHECK MIA.S_HK_MON_ASICT =DIS
4909 CHECK MIA.S_ASICT_LIM_L 0x00
4910 CHECK MIA.S_ASICT_LIM_U 0xff
4911 CHECK MIA.S_HK_MON_IFT =DIS
4912 CHECK MIA.S_IFT_LIM_L 0x00
4913 CHECK MIA.S_IFT_LIM_U 0xff
4914 CHECK MIA.S_HK_MON_ASIC_SEL =DIS
4915 CHECK MIA.CMD_ANS1 0
4916 CHECK MIA.CMD_ANS2 0
4917 CHECK MIA.CMD_ANS3 0
4918 CHECK MIA.CMD_ANS4 0
4919 CHECK MIA.CMD_CNTR 0
4920 CHECK MIA.ECMD_CNTR 0
4921 CHECK MIA.S_CMD_CTR 0
4922 CHECK MIA.S_CNT1 0x00cae3

```

```

4923 . #
4924 . # QL          Check-Item          Spec          Data          Check
4925 . # -----+-----+-----+-----+-----
4926 . # MPPE-MIA2    <TEMPERATURE>ASIC-T  記録のみ      _____  N/A
4927 . # MPPE-MIA2    ASIC_I                記録のみ      _____  N/A
4928 . # MPPE-MIA2    <TEMPERATURE>IF-T    記録のみ      _____  N/A
4929 . #
4930 . # <高圧 ACTIVATE>
4931 . #
4932 . # < CHECK >
4933 . CHECK MIA.SAFETY_ED                =DIS
4934 . CHECK MIA.SAFETY_ON_OFF            =ON
4935 . #
4936 . MIA.ACTIVAT_ENA
4937 . #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 113     | 1   |

```

4938 . # < CHECK >
4939 CHECK MIA. ACTIVATE_ED =ENA
4940 . #
4941 . MIA. ACTIVATE 0x0200
4942 . #
4943 . # # 2分程度待機(Target 値に Level が一致するまでの間)
4944 . #
4945 . # < CHECK >
4946 CHECK MIA. RMAP_ST1 0x00 0xff
4947 CHECK MIA. EDAC_1BIT_ERR =NON
4948 CHECK MIA. EDAC_2BITS_ERR =NON
4949 CHECK MIA. EMER1_ST =NON
4950 CHECK MIA. EMER2_ST =NON
4951 CHECK MIA. MODE 1
4952 CHECK MIA. SPIN_ID1 0 3
4953 CHECK MIA. SECTO_PHASE_H 0x00
4954 CHECK MIA. SECTO_PHASE_L 0x80
4955 CHECK MIA. CAL_ON_OFF =OFF
4956 CHECK MIA. CAL_H 0x0b
4957 CHECK MIA. CAL_L 0x05
4958 CHECK MIA. DT_ED =DIS
4959 CHECK MIA. DEADTIME 0x3c
4960 CHECK MIA. SERIAL_ED =DIS
4961 CHECK MIA. SYNC =SNC
4962 CHECK MIA. ACTIVATE_ED =DIS
4963 CHECK MIA. ACTIVATE_H 0x02
4964 CHECK MIA. ACTIVATE_L 0x00
4965 CHECK MIA. SHUTDOWN_H 0x00
4966 CHECK MIA. SHUTDOWN_L 0x00
4967 CHECK MIA. PHSCAN_ON_OFF =OFF
4968 CHECK MIA. PHSCAN_MODE_H 0x80
4969 CHECK MIA. PHSCAN_MODE_L 0x10
4970 CHECK MIA. HVSCAN_ED =DIS
4971 CHECK MIA. HVSCAN_ON_OFF =OFF
4972 CHECK MIA. HVSCAN_MODE_H 0x98
4973 CHECK MIA. HVSCAN_MODE_M 0xc0
4974 CHECK MIA. HVSCAN_MODE_L 0x03
4975 CHECK MIA. HK_SEL 0x00
4976 CHECK MIA. SELECT_HK1 0x00 0xff
4977 CHECK MIA. SELECT_HK2 0x00 0xff
4978 CHECK MIA. SVG_ED =DIS
4979 CHECK MIA. SVG_ON_OFF =ON
4980 CHECK MIA. SVG 0 20
4981 CHECK MIA. SVG_TGT 0x80
4982 CHECK MIA. SVG_LVL 0x80
4983 CHECK MIA. SVS_ED =DIS
4984 CHECK MIA. SVS_ON_OFF =ON
4985 CHECK MIA. SVS -20 0
4986 CHECK MIA. SVS_TGT 0xB8
4987 CHECK MIA. SVS_LVL 0xB8
4988 CHECK MIA. MHV_ED =DIS
4989 CHECK MIA. MHV_ON_OFF =ON

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 114     | 1   |

|      |                            |            |
|------|----------------------------|------------|
| 4990 | CHECK MIA. MHV             | -20 0      |
| 4991 | CHECK MIA. MHV_TGT         | 0xa8       |
| 4992 | CHECK MIA. MHV_LVL         | 0xa8       |
| 4993 | CHECK MIA. MCP_I           | -2 2       |
| 4994 | CHECK MIA. SECT1_8RAM      | 0x03       |
| 4995 | CHECK MIA. SECT9_16RAM     | 0x03       |
| 4996 | CHECK MIA. SECT17_24RAM    | 0x03       |
| 4997 | CHECK MIA. SECT25_32RAM    | 0x03       |
| 4998 | CHECK MIA. SECT33_40RAM    | 0x03       |
| 4999 | CHECK MIA. SECT41_48RAM    | 0x03       |
| 5000 | CHECK MIA. SECT49_56RAM    | 0x03       |
| 5001 | CHECK MIA. SECT57_64RAM    | 0x03       |
| 5002 | CHECK MIA. SAFETY_ED       | =DIS       |
| 5003 | CHECK MIA. SAFETY_ON_OFF   | =ON        |
| 5004 | CHECK MIA. ASIC_T          | 10 40      |
| 5005 | CHECK MIA. IF_T            | 10 40      |
| 5006 | CHECK MIA. CMD_ANS1        | 0x54       |
| 5007 | CHECK MIA. CMD_ANS2        | 0x00       |
| 5008 | CHECK MIA. CMD_ANS3        | 0x02       |
| 5009 | CHECK MIA. CMD_ANS4        | 0x00       |
| 5010 | CHECK MIA. CMD_CNTR        | 2          |
| 5011 | CHECK MIA. ECMD_CNTR       | 0          |
| 5012 | CHECK MIA. S_CMD_CTR       | 0          |
| 5013 | CHECK MIA. S_CNT1          | 0x00cae3   |
| 5014 | CHECK MIA. ASIC_SEL        | =NON       |
| 5015 | CHECK MIA. SEL_THRES       | 0xff       |
| 5016 | CHECK MIA. ASIC_CONFIG_ERR | =NON       |
| 5017 | CHECK MIA. ROM_SAVE_ED     | =DIS       |
| 5018 | CHECK MIA. RAM_LOAD_ED     | =DIS       |
| 5019 | CHECK MIA. ASIC_PARAM1     | 0x00       |
| 5020 | CHECK MIA. ASIC_PARAM2     | 0x00       |
| 5021 | CHECK MIA. ASIC_PARAM3     | 0x00       |
| 5022 | CHECK MIA. ASIC_PARAM4     | 0x00       |
| 5023 | CHECK MIA. ASIC_CALCH      | 0x00       |
| 5024 | CHECK MIA. ASIC_CALLVL     | 0xff       |
| 5025 | CHECK MIA. ASIC_THRES      | 0x14       |
| 5026 | CHECK MIA. ASIC_OFCH1H     | 0x00       |
| 5027 | CHECK MIA. ASIC_OFCH1L     | 0x00       |
| 5028 | CHECK MIA. ASIC_OFCH2H     | 0x00       |
| 5029 | CHECK MIA. ASIC_OFCH2L     | 0x00       |
| 5030 | CHECK MIA. ASIC_OFCH3H     | 0x00       |
| 5031 | CHECK MIA. ASIC_OFCH3L     | 0x00       |
| 5032 | CHECK MIA. ASIC_OFCH4H     | 0x00       |
| 5033 | CHECK MIA. ASIC_OFCH4L     | 0x00       |
| 5034 | CHECK MIA. ASIC_DCAL       | =DIS       |
| 5035 | CHECK MIA. ASIC_DIV10      | =DIS       |
| 5036 | CHECK MIA. S_DATA_MODE_SA  | =SNP       |
| 5037 | CHECK MIA. S_DATA_MODE_SE  | =SCI       |
| 5038 | CHECK MIA. S_DATA_MODE     | 0 7        |
| 5039 | CHECK MIA. S_ERNG          | 0xffffffff |
| 5040 | CHECK MIA. S_HK_MON_MHV    | =DIS       |
| 5041 | CHECK MIA. S_MHV_LIM_L     | 0x00       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 115     | 1   |

|      |                                                           |                                           |                    |      |       |
|------|-----------------------------------------------------------|-------------------------------------------|--------------------|------|-------|
| 5042 | CHECK MIA. S_MHV_LIM_U                                    |                                           | 0xff               |      |       |
| 5043 | CHECK MIA. S_HK_MON_SVS                                   |                                           | =DIS               |      |       |
| 5044 | CHECK MIA. S_SVS_LIM_L                                    |                                           | 0x00               |      |       |
| 5045 | CHECK MIA. S_SVS_LIM_U                                    |                                           | 0xff               |      |       |
| 5046 | CHECK MIA. S_HK_MON_SVG                                   |                                           | =DIS               |      |       |
| 5047 | CHECK MIA. S_SVG_LIM_L                                    |                                           | 0x00               |      |       |
| 5048 | CHECK MIA. S_SVG_LIM_U                                    |                                           | 0xff               |      |       |
| 5049 | CHECK MIA. S_HK_MON_MCPI                                  |                                           | =DIS               |      |       |
| 5050 | CHECK MIA. S_MCPI_LIM_L                                   |                                           | 0x00               |      |       |
| 5051 | CHECK MIA. S_MCPI_LIM_U                                   |                                           | 0xff               |      |       |
| 5052 | CHECK MIA. S_HK_MON_ASICT                                 |                                           | =DIS               |      |       |
| 5053 | CHECK MIA. S_ASICT_LIM_L                                  |                                           | 0x00               |      |       |
| 5054 | CHECK MIA. S_ASICT_LIM_U                                  |                                           | 0xff               |      |       |
| 5055 | CHECK MIA. S_HK_MON_IFT                                   |                                           | =DIS               |      |       |
| 5056 | CHECK MIA. S_IFT_LIM_L                                    |                                           | 0x00               |      |       |
| 5057 | CHECK MIA. S_IFT_LIM_U                                    |                                           | 0xff               |      |       |
| 5058 | CHECK MIA. S_HK_MON_ASIC_SEL                              |                                           | =DIS               |      |       |
| 5059 | #                                                         |                                           |                    |      |       |
| 5060 | # QL                                                      | Check-Item                                | Spec               | Data | Check |
| 5061 | #                                                         |                                           |                    |      |       |
| 5062 | # MPPE-MIA2                                               | <TEMPERATURE>ASIC-T                       | 記録のみ               |      | N/A   |
| 5063 | # MPPE-MIA2                                               | <TEMPERATURE>IF-T                         | 記録のみ               |      | N/A   |
| 5064 | #                                                         |                                           |                    |      |       |
| 5065 | #                                                         |                                           |                    |      |       |
| 5066 | # QL                                                      | Check-Item                                | Spec               |      | Check |
| 5067 | #                                                         |                                           |                    |      |       |
| 5068 | # CMD 出力装置                                                | Message                                   | STATUS CHECK 結果 OK | G    | N     |
| 5069 | #                                                         |                                           |                    |      |       |
| 5070 | #                                                         |                                           |                    |      |       |
| 5071 | #                                                         | 7. 13. MPPE-HEP-E 確認                      |                    |      |       |
| 5072 | #                                                         |                                           |                    |      |       |
| 5073 | #                                                         |                                           |                    |      |       |
| 5074 | #                                                         | <初期ステータス確認>                               |                    |      |       |
| 5075 | #                                                         |                                           |                    |      |       |
| 5076 | #                                                         | < CHECK >                                 |                    |      |       |
| 5077 | CHECK HEPE. TEMP_MONITOR1                                 |                                           | -0.459 43.209      |      |       |
| 5078 | CHECK HEPE. TEMP_MONITOR2                                 |                                           | 3.425 48.380       |      |       |
| 5079 | CHECK HEPE. ELE_ION_FL                                    |                                           | =ELE               |      |       |
| 5080 | CHECK HEPE. STBY_OBS_F                                    |                                           | =SBY               |      |       |
| 5081 | CHECK HEPE. HV_ELE_CTL                                    |                                           | =DIS               |      |       |
| 5082 | CHECK HEPE. HE_ELE_DAC                                    |                                           | =OFF               |      |       |
| 5083 | LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF |                                           |                    |      |       |
| 5084 | #                                                         |                                           |                    |      |       |
| 5085 | # QL                                                      | Check-Item                                | Spec               |      | Check |
| 5086 | #                                                         |                                           |                    |      |       |
| 5087 | # MPPE-HEPE1                                              | HV_MONITOR1                               | 0x0000 or 0x0100   | G    | N     |
| 5088 | #                                                         |                                           |                    |      |       |
| 5089 | #                                                         | ASIC 内部レジスタ 1~16 及び ASIC1~9 Disable ビット設定 |                    |      |       |
| 5090 | MD1U. HEPE_ASIC_INIT                                      |                                           |                    |      |       |
| 5091 | #                                                         |                                           |                    |      |       |
| 5092 | #                                                         | < CHECK >                                 |                    |      |       |
| 5093 | SYSTEM test {HEPE. CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}     |                                           |                    |      |       |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 116     | 1   |

```

5094 WAIT_SEC 2
5095 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
5096 #
5097 . # # ASIC Gr1 レジスタ書き込みコマンド
5098 . HEPE.REG_WR_GR1
5099 #
5100 . # < CHECK >
5101 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5102 WAIT_SEC 2
5103 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
5104 #
5105 . # 4sec 待機 (処理時間)
5106 #
5107 . # # ASIC Gr2 レジスタ書き込みコマンド
5108 . HEPE.REG_WR_GR2
5109 #
5110 . # < CHECK >
5111 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5112 WAIT_SEC 2
5113 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 4 ) & 0xF
5114 #
5115 . # 4sec 待機 (処理時間)
5116 #
5117 . # # PEAK TIME 設定
5118 . HEPE.PEAK 0x0003
5119 #
5120 . # # VFP_Gr1 設定
5121 . HEPE.ASIC_GR1_VFP 0x0009
5122 #
5123 . # # VFP_Gr2 設定
5124 . HEPE.ASIC_GR2_VFP 0x0009
5125 #
5126 . # # TH_BACK 設定
5127 . HEPE.TH_BACK 0x3FFE
5128 #
5129 . # < CHECK >
5130 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5131 CHECK HEPE.PEAK_TIME_VAL 0x0003
5132 CHECK HEPE.ASIC_GR1_VFP_VAL 0x0009
5133 CHECK HEPE.ASIC_GR2_VFP_VAL 0x0009
5134 CHECK HEPE.TH_BACK_VAL 0x3FFE
5135 WAIT_SEC 2
5136 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
5137 #
5138 . # # LOAD コマンド送信
5139 . HEPE.LOAD_START
5140 #
5141 . # < CHECK >
5142 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5143 WAIT_SEC 2
5144 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 7 ) & 0xF
5145 #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 117     | 1   |

```

5146 . # # 温度補正テーブル初期化
5147 . MD1U.HEPE_TEMP_INIT
5148 . #
5149 . # # 設定終了まで 30 秒待ち
5150 . # SI にてステータス確認実施
5151 . #
5152 . # # 外部温度モニタ設定レジスタ設定
5153 . HEPE.TEMP_MONITOR_SEL 0x00BE
5154 . #
5155 . # < CHECK >
5156 . SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5157 . WAIT_SEC 2
5158 . LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
5159 . #
5160 . # # 温度補正_内部/外部コマンド送信(外部切替)
5161 . HEPE.TEMP_CORRECT_EXT
5162 . #
5163 . # < CHECK >
5164 . SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5165 . CHECK HEPE.TEMP_CORRECT =EXT
5166 . WAIT_SEC 2
5167 . LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
5168 . #
5169 . # 4sec 待機 (処理時間)
5170 . #
5171 . # # 温度補正_内部/外部コマンド送信(内部切替)
5172 . HEPE.TEMP_CORRECT_INT
5173 . #
5174 . # < CHECK >
5175 . SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
5176 . CHECK HEPE.TEMP_CORRECT =INT
5177 . #
5178 . # # ELE-HV 電源 ON コマンド受信 ENA/DIS コマンド(HV-ELE-CTL_ENA/DIS=ENA)
5179 . HEPE.HV_ELE_CTL_ENA
5180 . #
5181 . # # ELE-HV 出力電圧設定(DAC 設定値=00h 設定)
5182 . HEPE.HV_ELE_DAC 0x0000
5183 . #
5184 . # < CHECK >
5185 . CHECK HEPE.HV_ELE_CTL =ENA
5186 . CHECK HEPE.HV_ELE_DAC_VAL =0x0000
5187 . #
5188 . # # ELE-HV REF 電源 ON/OFF スイッチ切替コマンド(ON/OFF=ON)
5189 . HEPE.HV_ELE_REF_ON
5190 . #
5191 . # < CHECK >
5192 . CHECK HEPE.HE_ELE_DAC =ON
5193 . #
5194 . # QL Check-Item Spec Check
5195 . # -----+-----+-----+-----
5196 . # MPPE-HEPE1 HV_MONITOR1 0x0000 or 0x0100 G N
5197 . #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 118     | 1   |

```

5198 . # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
5199 . HEPE. SSD_ON
5200 . #
5201 . # # 測定モード切替コマンド送信 (STBY/START=START)
5202 . HEPE. OBS_START
5203 . #
5204 . # < CHECK >
5205 . CHECK HEPE. SSD_OFF_RCV =RCV
5206 . CHECK HEPE. SSD_OFF_FL =OBS
5207 . CHECK HEPE. STBY_OBS_F =OBS
5208 . #
5209 . #
5210 . # QL          Check-Item          Spec          Check
5211 . # -----+-----+-----+-----+
5212 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
5213 . #
5214 . # =====
5215 . # 7. 14. MPPE-HEP-I 確認
5216 . # =====
5217 . #
5218 . # <初期ステータス確認>
5219 . #
5220 . # < CHECK >
5221 . CHECK HEPI. TEMP_MONITOR1      3. 526 48. 013
5222 . CHECK HEPI. TEMP_MONITOR2      1. 060 45. 286
5223 . CHECK HEPI. ELE_ION_FL          =ION
5224 . CHECK HEPI. STBY_OBS_F          =SBY
5225 . CHECK HEPI. HV_ION_H_CTL        =DIS
5226 . CHECK HEPI. HV_ION_L_CTL        =DIS
5227 . CHECK HEPI. HE_ION_H_DAC        =OFF
5228 . CHECK HEPI. HE_ION_DAC          =OFF
5229 . LET HEPI_C_BUF_CNT = ( {HEPI. CMD_BUF_WR_CNT} + 1 ) & 0xF
5230 . #
5231 . # QL          Check-Item          Spec          Check
5232 . # -----+-----+-----+-----+
5233 . # MPPE-HEPI1  HV_MONITOR1      0x0000 or 0x0100    G    N
5234 . # MPPE-HEPI1  HV_MONITOR2      0x0000 or 0x0100    G    N
5235 . # MPPE-HEPI1  HV_MONITOR3      0x0000 or 0x0100    G    N
5236 . #
5237 . # # ASIC 内部 Resister1~16 及び ASIC1~9 Disable-Bit 設定
5238 . #
5239 . MD1U. HEPI_ASIC_INIT
5240 . #
5241 . # < CHECK >
5242 . SYSTEM test {HEPI. CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5243 . WAIT_SEC 2
5244 . LET HEPI_C_BUF_CNT = ( {HEPI. CMD_BUF_WR_CNT} + 1 ) & 0xF
5245 . #
5246 . # # ASIC Gr1 レジスタ書込みコマンド
5247 . HEPI. REG_WR_GR1
5248 . #
5249 . # < CHECK >

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 119     | 1   |

```

5250  SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5251  WAIT_SEC 2
5252  LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5253  #
5254  . # WAIT 4sec (Writing ASIC Gr1 register)
5255  #
5256  . # # ASIC Gr2 レジスタ書込みコマンド
5257  . HEPI.REG_WR_GR2
5258  #
5259  . # < CHECK >
5260  SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5261  #
5262  . # WAIT 4sec (Writing ASIC Gr2 register)
5263  #
5264  . # # PEAK TIME Setting
5265  . HEPI.PEAK 0x0003
5266  #
5267  . # # VFP_Gr1 設定
5268  . HEPI.ASIC_GR1_VFP 0x0009
5269  #
5270  . # # VFP_Gr2 設定
5271  . HEPI.ASIC_GR2_VFP 0x0009
5272  #
5273  . # # TH_ANTI 設定
5274  . HEPI.TH_ANTI 0x0001
5275  #
5276  . # # TH_BACK 設定
5277  . HEPI.TH_BACK 0x3FFE
5278  #
5279  . # < CHECK >
5280  CHECK HEPI.PEAK_TIME_VAL 0x0003
5281  CHECK HEPI.ASIC_GR1_VFP_VAL 0x0009
5282  CHECK HEPI.ASIC_GR2_VFP_VAL 0x0009
5283  CHECK HEPI.TH_ANTI_VAL 0x0001
5284  CHECK HEPI.TH_BACK_VAL 0x3FFE
5285  LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5286  #
5287  . # # LOAD コマンド送信
5288  . HEPI.LOAD_START
5289  #
5290  . # < CHECK >
5291  SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5292  WAIT_SEC 2
5293  LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 7 ) & 0xF
5294  #
5295  . # # 温度補正テーブル設定
5296  . MD1U.HEPI_TEMP_INIT
5297  #
5298  . # # 設定終了まで 30 秒待ち
5299  . # SI にてステータス確認実施
5300  #
5301  . # # 外部温度モニタ設定レジスタ設定

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 120     | 1   |

```

5302 . HEPI.TEMP_MONITOR_SEL 0x00BE
5303 . #
5304 . # < CHECK >
5305 . SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5306 . WAIT_SEC 2
5307 . LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5308 . #
5309 . # # 温度補正_内部/外部コマンド送信(外部切替)
5310 . HEPI.TEMP_CORRECT_EXT
5311 . #
5312 . # < CHECK >
5313 . SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5314 . CHECK HEPI.TEMP_CORRECT =EXT
5315 . WAIT_SEC 2
5316 . LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5317 . #
5318 . # WAIT 4sec (処理時間)
5319 . #
5320 . # # 温度補正_内部/外部コマンド送信(内部切替)
5321 . HEPI.TEMP_CORRECT_INT
5322 . #
5323 . # < CHECK >
5324 . SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5325 . CHECK HEPI.TEMP_CORRECT =INT
5326 . #
5327 . # # ION-HV-LOW 電源 ON コマンド受信 ENA/DIS コマンド (HV-ION-L-CTL_ENA/DIS=ENA)
5328 . HEPI.HV_ION_L_CTL_ENA
5329 . #
5330 . # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=00h 設定)
5331 . HEPI.HV_ION_DAC_CH1 0x0000
5332 . #
5333 . # < CHECK >
5334 . CHECK HEPI.HV_ION_L_CTL =ENA
5335 . CHECK HEPI.HV_ION_DAC1_VAL 0x0000
5336 . #
5337 . # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=ON)
5338 . HEPI.HV_ION_REF_ON
5339 . #
5340 . # < CHECK >
5341 . CHECK HEPI.HE_ION_DAC =ON
5342 . LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5343 . #
5344 . # QL Check-Item Spec Check
5345 . # -----+-----+-----+-----
5346 . # MPPE-HEPI1 HV_MONITOR1 0x0000 or 0x0100 G N
5347 . #
5348 . # # FIFO_RESET コマンド送信
5349 . HEPI.FIFO_RESET
5350 . #
5351 . # < CHECK >
5352 . SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5353 . WAIT_SEC 2

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 121     | 1   |

```

5354 LET HEPI_C_BUF_CNT = ({HEPI_CMD_BUF_WR_CNT} + 1 ) & 0xF
5355 . #
5356 . # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
5357 . HEPI.SSD_ON
5358 . #
5359 . # < CHECK >
5360 SYSTEM test {HEPI_CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5361 . #
5362 . # # 測定モード切替コマンド送信 (STBY/START=START)
5363 . HEPI.OBS_START
5364 . #
5365 . # < CHECK >
5366 CHECK HEPI.OBS_STBY_START_RCV =OBS
5367 CHECK HEPI.SSD_OFF_FL =OBS
5368 CHECK HEPI.STBY_OBS_F =OBS
5369 . #
5370 . # 4sec 待機 (処理時間)
5371 . #
5372 . # # SSD モード切替コマンド送信 (SSD/OFF=OFF)
5373 . HEPI.SSD_OFF
5374 . #
5375 . # < CHECK >
5376 CHECK HEPI.SSD_OFF_FL =OFF
5377 CHECK HEPI.STBY_OBS_F =SBY
5378 . #
5379 . # # TOF モード切替コマンド送信 (TOF/OFF=TOF)
5380 . HEPI.TOF_ON
5381 . #
5382 . # < CHECK >
5383 CHECK HEPI.TOF_OFF_FL =OBS
5384 CHECK HEPI.STBY_OBS_F =OBS
5385 LET HEPI_C_BUF_CNT = ({HEPI_CMD_BUF_WR_CNT} + 1 ) & 0xF
5386 . #
5387 . # # TOF_CODE, PAR 設定 1
5388 . HEPI.TOF_CMD 0x0008 0x0001 0x0000 0x0000
5389 . #
5390 . # < CHECK >
5391 SYSTEM test {HEPI_CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5392 WAIT_SEC 2
5393 LET HEPI_C_BUF_CNT = ({HEPI_CMD_BUF_WR_CNT} + 1 ) & 0xF
5394 . #
5395 . # # TOF_COM コマンド送信 1
5396 . HEPI.TOF_COM
5397 . #
5398 . # < CHECK >
5399 SYSTEM test {HEPI_CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5400 WAIT_SEC 2
5401 LET HEPI_C_BUF_CNT = ({HEPI_CMD_BUF_WR_CNT} + 1 ) & 0xF
5402 . #
5403 . # # TOF_CODE, PAR 設定 2
5404 . HEPI.TOF_CMD 0x0009 0x0001 0x0000 0x0000
5405 . #

```

```

5406 . # < CHECK >
5407 SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5408 WAIT_SEC 2
5409 LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5410 #
5411 . # # TOF_COM コマンド送信 2
5412 . HEPI.TOF_COM
5413 #
5414 . # < CHECK >
5415 SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5416 WAIT_SEC 2
5417 LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5418 #
5419 . # # TOF_CODE, PAR 設定 3
5420 . HEPI.TOF_CMD 0x000A 0x0001 0x0001 0x0001
5421 #
5422 . # < CHECK >
5423 SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5424 WAIT_SEC 2
5425 LET HEPI_C_BUF_CNT = ({HEPI.CMD_BUF_WR_CNT} + 1 ) & 0xF
5426 #
5427 . # # TOF_COM コマンド送信 3
5428 . HEPI.TOF_COM
5429 #
5430 . # < CHECK >
5431 SYSTEM test {HEPI.CMD_BUF_WR_CNT} = {HEPI_C_BUF_CNT}
5432 #
5433 . # 4sec 待機 (処理時間)
5434 #
5435 . # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
5436 . HEPI.SSD_ON
5437 #
5438 . # < CHECK >
5439 CHECK HEPI.SSD_OFF_FL =0BS
5440 #
5441 #
5442 . # QL Check-Item Spec Check
5443 # -----+-----+-----+-----+
5444 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5445 #
5446 . # =====
5447 . # 7.15. DR 記録
5448 . # =====
5449 #
5450 . # # MIA データ取得設定
5451 #
5452 . MIA.CAL_MODE_SET 0x0B05
5453 . MIA.CAL_ON
5454 #
5455 . # < CHECK >
5456 CHECK MIA.CAL_ON_OFF =ON
5457 CHECK MIA.CAL_H 0x0B

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 123     | 1   |

|      |                                 |                         |           |       |
|------|---------------------------------|-------------------------|-----------|-------|
| 5458 | CHECK MIA.CAL_L                 | 0x05                    |           |       |
| 5459 | #                               |                         |           |       |
| 5460 | # QL                            | Check-Item              | Spec      | Check |
| 5461 | #                               | -----+-----+-----+----- |           |       |
| 5462 | # MPPE-MIA2                     | CAL_CH                  | インクリメント   | G N   |
| 5463 | #                               |                         |           |       |
| 5464 | # # DR 記録開始                     |                         |           |       |
| 5465 | DH.DR_REC_ON                    |                         |           |       |
| 5466 | #                               |                         |           |       |
| 5467 | # < CHECK >                     |                         |           |       |
| 5468 | CHECK DH.DR_REC_ON_OFF          |                         | =ON       |       |
| 5469 | #                               |                         |           |       |
| 5470 | EWO.CAL_ATT_20_SEL              |                         |           |       |
| 5471 | #                               |                         |           |       |
| 5472 | # < CHECK >                     |                         |           |       |
| 5473 | CHECK EWO.WFC_E_CAL_ATT         |                         | =LVL_20DB |       |
| 5474 | #                               |                         |           |       |
| 5475 | EWO.WPTP_AC_CAL_SEL             |                         |           |       |
| 5476 | #                               |                         |           |       |
| 5477 | # < CHECK >                     |                         |           |       |
| 5478 | CHECK EWO.WPTP_CAL_IMP          |                         | =R1k      |       |
| 5479 | #                               |                         |           |       |
| 5480 | MD2U.EWO_WFCE_INP_SEL 0x02      |                         |           |       |
| 5481 | #                               |                         |           |       |
| 5482 | # < CHECK >                     |                         |           |       |
| 5483 | CHECK EWO.WFC_E_INP_SEL         |                         | =WPT_MONO |       |
| 5484 | #                               |                         |           |       |
| 5485 | EWO.WPTP_LGAIN_SEL              |                         |           |       |
| 5486 | #                               |                         |           |       |
| 5487 | # < CHECK >                     |                         |           |       |
| 5488 | CHECK EWO.WPTP_GAIN             |                         | =LOW      |       |
| 5489 | #                               |                         |           |       |
| 5490 | EWO.SCAL_ALL_ON                 |                         |           |       |
| 5491 | #                               |                         |           |       |
| 5492 | # < CHECK >                     |                         |           |       |
| 5493 | CHECK EWO.WPTP_CAL_ONOF         |                         | =ON       |       |
| 5494 | CHECK EWO.SCP_CAL_STS           |                         | =ON       |       |
| 5495 | #                               |                         |           |       |
| 5496 | MD2U.EWO_AM2P_SUSPND 0x01       |                         |           |       |
| 5497 | #                               |                         |           |       |
| 5498 | # < CHECK >                     |                         |           |       |
| 5499 | CHECK EWO.AM2P_SUSPND           |                         | =SPD      |       |
| 5500 | #                               |                         |           |       |
| 5501 | MD2U.EWO_WFC_CAL_ON 0x0074 0x07 |                         |           |       |
| 5502 | #                               |                         |           |       |
| 5503 | # QL                            | Check-Item              | Spec      | Check |
| 5504 | #                               | -----+-----+-----+----- |           |       |
| 5505 | # EWO                           | CALIBRATION STAGE       | increment | G N   |
| 5506 | #                               | AM2P TC WORD COUNT      | increment | G N   |
| 5507 | #                               | AM2P ACK COUNT          | increment | G N   |
| 5508 | #                               | AM2P TM TRG COUNT       | increment | G N   |
| 5509 | #                               | AM2P ACQUI COUNT        | increment | G N   |

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 124     | 1   |

```

5510  #
5511  . # < CHECK >
5512  CHECK EWO.AM2P_TC_WORD          0x0074
5513  #
5514  #      CALIBRATION STAGE が、ゼロにもどることを確認
5515  #
5516  . #
5517  . EWO.SCAL_ALL_OFF
5518  #
5519  . # < CHECK >
5520  CHECK EWO.WPTP_CAL_ONOF          =OFF
5521  CHECK EWO.SCP_CAL_STS            =OFF
5522  . #
5523  . EWO.WPTP_IMP_H_SEL
5524  #
5525  . # < CHECK >
5526  . CHECK EWO.WPTP_CAL_IMP          =R10M
5527  . #
5528  . EWO.CAL_ATT_0_SEL
5529  . #
5530  . # < CHECK >
5531  CHECK EWO.WFC_E_CAL_ATT          =LVL_ODB
5532  . #
5533  . EWO.ICAL_EFD1_ON
5534  #
5535  . # < CHECK >
5536  CHECK EWO.WFC_E_EFD_ICAL          =EX1_DC
5537  . #
5538  . MD2U.EWO_WFC_CAL_ON 0x0069 0x07
5539  #
5540  . # < CHECK >
5541  CHECK EWO.AM2P_TC_WORD          0x0069
5542  . #
5543  . #      CALIBRATION STAGE がゼロにもどることを確認
5544  . #
5545  . EWO.ICAL_MEF_ON
5546  #
5547  . # < CHECK >
5548  CHECK EWO.WFC_E_EFD_ICAL          =EY_DC
5549  . #
5550  . MD2U.EWO_WFC_CAL_ON 0x0069 0x07
5551  . #
5552  . # < CHECK >
5553  CHECK EWO.AM2P_TC_WORD          0x0069
5554  #
5555  . #      CALIBRATION STAGE がゼロにもどることを確認
5556  . #
5557  . EWO.ICAL_ALL_OFF
5558  #
5559  . # < CHECK >
5560  CHECK EWO.WFC_E_EFD_ICAL          =OFF
5561  . #

```

```

5562 . EWO.CAL_ATT_OPEN
5563 . #
5564 . # < CHECK >
5565 . CHECK EWO.WFC_E_CAL_ATT =OFF
5566 . #
5567 . MD2U.EWO_WFCE_INP_SEL 0x04
5568 . #
5569 . # < CHECK >
5570 . CHECK EWO.WFC_E_INP_SEL =DIFF
5571 . #
5572 . #
5573 . MD2U.EWO_AM2P_SUSPND 0x00
5574 . #
5575 . # < CHECK >
5576 . CHECK EWO.AM2P_SUSPND =RUN
5577 . #
5578 . #
5579 . # < SORBET Calibration Sequence >
5580 . SORB.CAL_SEQ
5581 . #
5582 . # QL          Check-Item          Spec          Check
5583 . # -----+-----+-----+-----
5584 . # SORBET      COMMAND CODE          0x6CEF/0x705F/0x970F/0x9730  N/A
5585 . #              COMMAND COUNTER      Increment          G  N
5586 . #              TNR1 OPERATION        ON/OFF             N/A
5587 . #              TNR1 INP SETUP        0x0/0x3/0x4/0x5    N/A
5588 . #              TNR2 OPERATION        ON                  G  N
5589 . #              TNR2 INP SETUP        0x0/0x3/0x4/0x5    N/A
5590 . #              HFR OPERATION        ON/OFF             N/A
5591 . #              HFR INP SETUP        0x0/0x3            N/A
5592 . #              HFR VIA TNR1         0x0/0x1            N/A
5593 . #              HFR VIA TNR2         0x0/0x1            N/A
5594 . #              HF1 RANGE             0x0/0x1            N/A
5595 . #              HF2 RANGE             0x0/0x1            N/A
5596 . #              HFR FREQ. STEP        Increment          G  N
5597 . #              CALIBRATION SOURCE SETUP 0x0/0x3/0x7/0x9    N/A
5598 . #              CALIBRATION HF1       0x0/0x1            N/A
5599 . #              CALIBRATION HF2       0x0/0x1            N/A
5600 . #
5601 . # <<<<<<<<< 約 5 分間データ収集 >>>>>>>>>
5602 . #
5603 . # <Observation Sequence>
5604 . SORB.OBS_SEQ
5605 . #
5606 . # QL          Check-Item          Spec          Check
5607 . # -----+-----+-----+-----
5608 . # SORBET      COMMAND COUNTER      Increment          G  N
5609 . #              HFR FREQ. STEP        Increment          G  N
5610 . #              COMMAND CODE          0X518F または 0x53BF  N/A
5611 . #
5612 . # < PWI-AM2P (Wire mode-HF) 0x00DB >
5613 . DH.PWI_AM2P_DOUB_WR_MODE_HF # DH.MC_EACH_EXE 0x00DB

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 126     | 1   |

```

5614  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
5615  #:          0x00 MD2U. EWO_AM2P_FREQ_PRST 0x01
5616  #:          0x01 MD2U. EWO_AM2P_INP_PRST 0x01
5617  #:          0x02 MD2U. EWO_AM2P_MEF_MODE_PRST 0x212a
5618  #:          0x03 MD2U. EWO_AM2P_MEF_BIAS1_SET 0x800080
5619  #:          0x04 MD2U. EWO_AM2P_MEF_BIAS2_SET 0x800080
5620  #:          0x05 MD2U. EWO_AM2P_TC_SET 0x7004 0x07
5621  . #
5622  . MD2U. EWO_AM2P_INT_SET 0xFFFF 0xFF
5623  . #
5624  . # # PWI 側で確認
5625  . # QL          Check-Item          Spec
5626  . # -----+-----+-----
5627  . # EWO          AM2P STAGE          count up してゼロに戻る
5628  . #
5629  . MD2U. EWO_AM2P_INT_SET 0xFFFF 0xFF
5630  . #
5631  . # # PWI 側で確認
5632  . # QL          Check-Item          Spec
5633  . # -----+-----+-----
5634  . # EWO          AM2P STAGE          count up してゼロに戻る
5635  . #
5636  . # <MIA データ取得設定>
5637  . #
5638  . # <<<< 固定データ出力・本物データ出力固定カウント入力 >>>>>
5639  . MD1U. MIA_CNT1_SET 0x00 0x01 0x01 0xff 0xff 0xff 0x01
5640  . #
5641  . # < CHECK >
5642  . CHECK MIA. S_CNT1          0x02cae3
5643  . #
5644  . # データ記録のため 30 秒待ち
5645  . #
5646  . MD1U. MIA_ROM_READ
5647  . #
5648  . # データ記録のため 30 秒待ち
5649  . #
5650  . # <<<< 本物データ出力・本物データ入力に戻す >>>>>
5651  . MD1U. MIA_CNT1_SET 0x00 0x01 0x00 0x00 0x00 0x00 0x00
5652  . #
5653  . # < CHECK >
5654  . CHECK MIA. S_CNT1          0x01cae3
5655  . #
5656  . # DR_REC_ON から 2 分以上経過していることを確認し、以下のコマンドを送信する。
5657  . #
5658  . DH. DR_REC_OFF
5659  . #
5660  . # < CHECK >
5661  . CHECK DH. DR_REC_ON_OFF          =OFF
5662  . #
5663  . #
5664  . # QL          Check-Item          Spec          Check
5665  . # -----+-----+-----+-----

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 127     | 1   |

```

5666 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5667 #
5668 . # =====
5669 . # 7.16. RF --> RD 切り替え (XTWTA OFF)
5670 . # =====
5671 #
5672 . # < Uplink OFF >
5673 #
5674 . # 【局管制設定】
5675 # HOLD TONE OFF
5676 # CMD MOD OFF
5677 # Uplink OFF
5678 # 監視制御端末【X-TCRMOD】の IF を OFF する。
5679 # 監視制御端末【SUMMARY】の X-TX および X-RX の ATT の値を最大値 (79dB) に戻す。
5680 #
5681 . # 【地上装置設定】
5682 # RD LINK ON
5683 #
5684 . # 【衛星管制設定】
5685 # RF/LINE 切換え: LINE
5686 # プリチェック : ON
5687 # センドベリファイ : 強制 TYPE-B
5688 # サクセスベリファイ: ON
5689 #
5690 . # 【局管制設定】
5691 # SUMMARY 画面にて、X-TLM: 32kbps_RD を選択実行する。
5692 # SUMMARY 画面にて、BIT/VIT/FRM が全て ON となることを確認する。
5693 #
5694 . # < CHECK >
5695 CHECK DH. XTRP_A_CARR_LOCK =OFF
5696 CHECK DH. XTRP_B_CARR_LOCK =OFF
5697 . #
5698 . TCIU. XTRP_A_TX_OFF
5699 #
5700 . # < CHECK >
5701 CHECK DH. XTRP_A_TX_ON_OFF =OFF
5702 . #
5703 . #
5704 . TCIU. XWTA_A_HV_OFF # 【有効寿命・特性値管理手順書 (TPP-7S8238-02K) へ記録】
5705 #
5706 . # < CHECK >
5707 CHECK ACS_SYS. TWTA_A_FIL_ON_OFF =ON
5708 CHECK ACS_SYS. TWTA_A_ARU_STATUS =DIS
5709 . #
5710 . TCIU. XWTA_A_FIL_OFF1 # 【有効寿命・特性値管理手順書 (TPP-7S8238-02K) へ記録】
5711 #
5712 . # < CHECK >
5713 CHECK ACS_SYS. TWTA_A_FIL_ON_OFF =OFF
5714 . #
5715 . PCD. ON_OFF_ENA
5716 #
5717 . # < CHECK >

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 128     | 1   |

```

5718 CHECK PCD.ON_OFF_ENA_DIS =ENA
5719 . #
5720 . PCD.EPC_A_OFF
5721 . PCD.ON_OFF_DIS
5722 . #
5723 . # < CHECK >
5724 CHECK PCD.EPC_A_ON_OFF =OFF
5725 CHECK PCD.ON_OFF_ENA_DIS =DIS
5726 . #
5727 . # QL Check-Item Spec Check
5728 . # -----+-----+-----+-----
5729 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5730 . #
5731 . # =====
5732 . # 7.17. DR 再生
5733 . # =====
5734 . #
5735 . # # 各パーティション記録数通知パケットを出力
5736 . DH.DR_RECNTNOTIFY
5737 . #
5738 . # # DR 再生設定
5739 . #
5740 . DH.DR_REPQUE_REG 2 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/2)
5741 . DH.DR_REPQUE_REG 3 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/4)
5742 . DH.DR_REPQUE_REG 4 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/8)
5743 . DH.DR_REPQUE_REG 5 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/16)
5744 . DH.DR_REPQUE_REG 6 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/32)
5745 . DH.DR_REPQUE_REG 7 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/64)
5746 . DH.DR_REPQUE_REG 8 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/128)
5747 . DH.DR_REPQUE_REG 9 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/256)
5748 . DH.DR_REPQUE_REG 10 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/512)
5749 . DH.DR_REPQUE_REG 11 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/1024)
5750 . DH.DR_REPQUE_REG 12 0xFFFFFFFF 0xFFFFFFFF # System HK Packet(1/1024)
5751 . DH.DR_REPQUE_REG 15 0xFFFFFFFF 0xFFFFFFFF # DHS User HK Packet
5752 . DH.DR_REPQUE_REG 16 0xFFFFFFFF 0xFFFFFFFF # DR User HK Packet
5753 . DH.DR_REPQUE_REG 17 0xFFFFFFFF 0xFFFFFFFF # DR User HK Packet
5754 . DH.DR_REPQUE_REG 18 0xFFFFFFFF 0xFFFFFFFF # TCS User HK Packet
5755 . DH.DR_REPQUE_REG 19 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/2)
5756 . DH.DR_REPQUE_REG 20 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/4)
5757 . DH.DR_REPQUE_REG 21 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/8)
5758 . DH.DR_REPQUE_REG 22 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/16)
5759 . DH.DR_REPQUE_REG 23 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/32)
5760 . DH.DR_REPQUE_REG 24 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/64)
5761 . DH.DR_REPQUE_REG 25 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/128)
5762 . DH.DR_REPQUE_REG 26 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/256)
5763 . DH.DR_REPQUE_REG 27 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/512)
5764 . DH.DR_REPQUE_REG 28 0xFFFFFFFF 0xFFFFFFFF # ACSHK1 Packet(1/1024)
5765 . DH.DR_REPQUE_REG 29 0xFFFFFFFF 0xFFFFFFFF # ACSHK2 Packet
5766 . DH.DR_REPQUE_REG 30 0xFFFFFFFF 0xFFFFFFFF # ACSHK3 Packet
5767 . DH.DR_REPQUE_REG 31 0xFFFFFFFF 0xFFFFFFFF # ACSHK4 Packet
5768 . DH.DR_REPQUE_REG 32 0xFFFFFFFF 0xFFFFFFFF # MDP User HK Packet
5769 . DH.DR_REPQUE_REG 33 0xFFFFFFFF 0xFFFFFFFF # MPPE-L User HK Packet

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 129     | 1   |

```

5770 DH. DR_REPQUE_REG 34 0xFFFFFFFF 0xFFFFFFFF # MPPE-H User HK Packet
5771 DH. DR_REPQUE_REG 35 0xFFFFFFFF 0xFFFFFFFF # MPPE-ENA User HK Packet
5772 DH. DR_REPQUE_REG 38 0xFFFFFFFF 0xFFFFFFFF # MSASI User HK Packet
5773 DH. DR_REPQUE_REG 39 0xFFFFFFFF 0xFFFFFFFF # PWI User HK Packet
5774 DH. DR_REPQUE_REG 41 0xFFFFFFFF 0xFFFFFFFF # MDP OneShot-HK Packet
5775 DH. DR_REPQUE_REG 42 0xFFFFFFFF 0xFFFFFFFF # Other OneShot-HK Packet
5776 DH. DR_REPQUE_REG 44 0xFFFFFFFF 0xFFFFFFFF # MPPE/ENA Data Packet
5777 DH. DR_REPQUE_REG 45 0xFFFFFFFF 0xFFFFFFFF # MDM Data Packet
5778 DH. DR_REPQUE_REG 46 0xFFFFFFFF 0xFFFFFFFF # MSASI Data Packet (A)
5779 DH. DR_REPQUE_REG 47 0xFFFFFFFF 0xFFFFFFFF # MSASI Data Packet (B)
5780 DH. DR_REPQUE_REG 50 0xFFFFFFFF 0xFFFFFFFF # DPU L Data Packet
5781 DH. DR_REPQUE_REG 51 0xFFFFFFFF 0xFFFFFFFF # MPPE-L L Data Packet
5782 DH. DR_REPQUE_REG 52 0xFFFFFFFF 0xFFFFFFFF # MPPE-H L Data Packet
5783 DH. DR_REPQUE_REG 53 0xFFFFFFFF 0xFFFFFFFF # MGF-O L Data Packet
5784 DH. DR_REPQUE_REG 54 0xFFFFFFFF 0xFFFFFFFF # MGF-I L Data Packet
5785 DH. DR_REPQUE_REG 55 0xFFFFFFFF 0xFFFFFFFF # PWI/EWO-E L Data Packet
5786 DH. DR_REPQUE_REG 56 0xFFFFFFFF 0xFFFFFFFF # PWI/EWO-B L Data Packet
5787 DH. DR_REPQUE_REG 57 0xFFFFFFFF 0xFFFFFFFF # PWI/EFD L Data Packet
5788 DH. DR_REPQUE_REG 58 0xFFFFFFFF 0xFFFFFFFF # PWI/AM2P L Data Packet
5789 DH. DR_REPQUE_REG 59 0xFFFFFFFF 0xFFFFFFFF # PWI/SORBET L Data Packet
5790 DH. DR_REPQUE_REG 60 0xFFFFFFFF 0xFFFFFFFF # DPU M Data Packet
5791 DH. DR_REPQUE_REG 61 0xFFFFFFFF 0xFFFFFFFF # MPPE-L M Data Packet
5792 DH. DR_REPQUE_REG 62 0xFFFFFFFF 0xFFFFFFFF # MPPE-H M Data Packet
5793 DH. DR_REPQUE_REG 63 0xFFFFFFFF 0xFFFFFFFF # MGF-O M Data Packet
5794 DH. DR_REPQUE_REG 64 0xFFFFFFFF 0xFFFFFFFF # MGF-I M Data Packet
5795 DH. DR_REPQUE_REG 65 0xFFFFFFFF 0xFFFFFFFF # PWI/EWO-E M Data Packet
5796 DH. DR_REPQUE_REG 66 0xFFFFFFFF 0xFFFFFFFF # PWI/EWO-B M Data Packet
5797 DH. DR_REPQUE_REG 67 0xFFFFFFFF 0xFFFFFFFF # PWI/EFD M Data Packet
5798 DH. DR_REPQUE_REG 69 0xFFFFFFFF 0xFFFFFFFF # PWI/SORBET M Data Packet
5799 DH. DR_REPQUE_REG 75 0xFFFFFFFF 0xFFFFFFFF # PWI/EWO-E H0 Data Packet
5800 DH. DR_REPQUE_REG 77 0xFFFFFFFF 0xFFFFFFFF # PWI/EFD H0 Data Packet
5801 . DH. DR_REPQUENOTIFY
5802 . #
5803 . # < CHECK >
5804 CHECK DH. DR_REP_QUE_NUM 61
5805 . #
5806 . #
5807 . # Telemetry Operation Mode 設定
5808 . # (Real: System HK 32 秒周期, DH/DR User HK 出力, 64kbps)
5809 . # RATE CHK CATE DHFS
5810 . DH. OPE_MODE 0x0E 0x00 0x19 0x04 0x0000000000000000000000000000
5811 . #
5812 . # 【局管制 設定】
5813 . # SUMMARY 画面にて、X-TLM: 64kbps_RD を選択実行する。
5814 . # SUMMARY 画面にて、BIT/VIT/FRM が全て ON となることを確認する。
5815 . #
5816 . # < CHECK >
5817 CHECK DH. CATEGORY_TBL_NO 0x19
5818 CHECK DH. DWNLNK_RATE =BPS65536
5819 . #
5820 . # # DR 再生
5821 . DH. DR_REP_ON

```

[illegible]

[illegible]

| 文 書 番 号        | シート No. | 版 数 |
|----------------|---------|-----|
| TPP-FS8238-21K | 132     | 1   |

```

0050 CHECK DH. XTRP_B_RN_MOD 0
0051 #
0052 # 【局管制設定】
0053 # 地上装置の Uplink を以下の通り設定する。
0054 # ・入力レベル : -100dBm(XTRP 入力端)
0055 # 以下の手順で X 帯インタフェース装置架を設定する
0056 # (1)X 帯インタフェース装置架 フロントパネルの【ATTENUATOR/SWITCH DRIVER】
0057 # の【10】と【20】が点灯、それ以外が消灯していることを確認
0058 # (2)監視制御端末【SUMMARY】X-TX の ATT の値を【79dB → 0dB】に変更
0059 # (3)X 帯インタフェース装置架 RF OUTPUT PANEL(TX 側)の RF OUT LEVEL デジタル
0060 # 表示が【30】になっていることを確認(この時点で XTRP 入力レベル-100dBm)
0061 # ・周波数 : 7158.844908MHz
0062 # ・SWEEP : RATE 300Hz/s, WIDTH 8kHz INC
0063 # ・ROUTE : TRPD
0064 #
0065 # 【Uplink】
0066 # (1)監視制御端末【X-TCRMOD】の IF を【ON】にする
0067 # (2)監視制御端末【X 帯送信制御ウィンドウ】の RF POWER【ON】にする
0068 # (3)QL の TCIU 画面で AGC のレベルを確認(U/L ATT の値を調整)
0069 # (参考: 2017/2 月実施時は-95.79dBm)
0070 # (4)監視制御端末【X 帯送信制御ウィンドウ】の SWEEP-CONT の【INC】を実行する
0071 #
0072 # < CHECK >
0073 CHECK DH. XTRP_B_CARR_LOCK =ON
0074 CHECK DH. XTRP_B_AUTO_COH_ENA_DIS =ENA
0075 CHECK DH. XTRP_B_COH_NCOH =COH
0076 #
0077 # QL Check-Item Spec Data Check
0078 # -----+-----+-----+-----+
0079 # TCIU DH. XTRP_B_LPS 記録のみ N/A
0080 #
0081 # !!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!
0082 # 【注意】FIL ON から HV ON まで 5min 以上待機のこと。
0083 # !!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!
0084 #
0085 TCIU. XTWTA_B_HV_ON # 【有効寿命・特性値管理手順書(TPP-7S8238-02K)へ記録】
0086 #
0087 # < CHECK >
0088 CHECK ACS_SYS. TWTA_B_FIL_ON_OFF =ON
0089 CHECK ACS_SYS. TWTA_B_ARU_STATUS =ENA
0090 CHECK ACS. TWTA_B_FIL_ON_OFF =ON
0091 CHECK ACS. TWTA_B_ARU_STATUS =ENA
0092 CHECK DH. TWTA_B_HLX_CURR <5.0
0093 #
0094 TCIU. XTRP_B_T_MOD095
0095 TCIU. XTRP_B_TLMMOD_ON
0096 DH. XTRP_B_TX_ON
0097 #
0098 # < CHECK >
0099 CHECK DH. XTRP_B_TX_ON_OFF =ON
0100 CHECK DH. XTRP_B_TLM_ON_OFF =ON
0101 CHECK DH. XTRP_B_TL_MOD 0.94 0.96

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 133     | 1   |

```

0102 CHECK DH. XTRP_B_RN_MOD 0.05
0103 #
0104 . # 【局管制設定】
0105 # 監視制御端末【SUMMARY】X-RX の ATT の値を 79dB → 20dB に徐々に下げていく
0106 # (X 帯受信計測装置架の DIGITAL DEMODULATOR のディスプレイで
0107 # 【DIGITAL DEMODULATOR(1/12)】の【INPUT LEVEL】が-40dBm 程度に調整する。)
0108 #
0109 . # 【局管制設定】
0110 # SUMMARY 画面にて、X-TLM: 32kbps_RF を選択実行する。
0111 # SUMMARY 画面にて、SCR/BIT/VIT/FRM が全て ON となることを確認する。
0112 #
0113 . # 【衛星管制設定】
0114 # RF/LINE 切り替え : RF
0115 #
0116 . # 【地上装置設定】
0117 # RD LINK OFF
0118 #
0119 . # 【局管制設定】
0120 # SUMMARY 画面にて、X-CMD: L(15.625) を選択実行する。
0121 #
0122 . # 【局管制設定】
0123 # CMD 変調: 0.85rad (目標値 0.8rad)
0124 # UP LINK: CMD MOD ON
0125 # UP LINK: HOLD TONE ON
0126 #
0127 . # < CHECK >
0128 CHECK DH. XTRP_B_CARR_LOCK =ON
0129 CHECK DH. XTRP_B_DEM_LOCK =ON
0130 CHECK DH. XTRP_B_BIT_RATE =BPS15_6
0131 . #
0132 . TCIU. XTRP_B_CMDRT_1K
0133 #
0134 . # < CHECK >
0135 CHECK DH. XTRP_B_CARR_LOCK =ON
0136 CHECK DH. XTRP_B_DEM_LOCK =ON
0137 CHECK DH. XTRP_B_BIT_RATE =BPS1000
0138 #
0139 . # 【局管制設定】
0140 # CMDRT_1K コマンド送信後 130s 以内に SUMMARY 画面にて、X-CMD: H(1000) を選択実
0141 # 行する。
0142 #
0143 . #
0144 . DH. DUMMY
0145 #
0146 . # QL Check-Item Spec Check
0147 # -----+-----+-----+-----+
0148 # DH1 DH. CMD_EXE_CNT +1 増加 G N
0149 # DH1 DH. CMD_DLV_CNT +1 増加 G N
0150 #
0151 . # 【衛星管制設定】
0152 # プリチェック : ON
0153 # センドベリファイ : ON

```

```

0154 . # サクセスベリファイ: ON
0155 . #
0156 . #
0157 . # QL          Check-Item          Spec          Check
0158 . # -----+-----+-----+-----
0159 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0160 . #
0161 . # =====
0162 . # 8.2. ACS/TCS A 系→B 系切り替え
0163 . # =====
0164 . # -----
0165 . # 8.2.1. SSC OFF
0166 . # -----
0167 . #
0168 . ACS. SSC_CAL_OFF    # SSC CAL を OFF に設定する
0169 . #
0170 . # < CHECK >
0171 . CHECK ACS. SSC_CAL          =MES
0172 . CHECK ACS_SYS. SSC_CAL      =MES
0173 . #
0174 . ACS. SSC_OFF
0175 . #
0176 . # < CHECK >
0177 . CHECK ACS. SSC_PWR          =OFF
0178 . CHECK ACS_SYS. SSC_PWR      =OFF
0179 . CHECK ACS. BIT_SSC_PWR      =OFF
0180 . #
0181 . #
0182 . # QL          Check-Item          Spec          Check
0183 . # -----+-----+-----+-----
0184 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0185 . #
0186 . # -----
0187 . # 8.2.2. SSAS OFF
0188 . # -----
0189 . #
0190 . # # SSAS-A の電源を OFF する
0191 . TCIU. SSAS_A_OFF
0192 . #
0193 . # < CHECK >
0194 . CHECK ACS. STS_SSASA_PWR      =OFF
0195 . CHECK ACS_SYS. STS_SSASA_PWR  =OFF
0196 . CHECK ACS. BIT_STS_SSASA_PWR  =OFF
0197 . #
0198 . #
0199 . # QL          Check-Item          Spec          Check
0200 . # -----+-----+-----+-----
0201 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0202 . #
0203 . # -----
0204 . # 8.2.3. APM OFF
0205 . # -----

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 135     | 1   |

```

0206 . #
0207 . # # APM ドライバの電源を OFF
0208 . ACS. APM_DRV_OFF
0209 . #
0210 . # < CHECK >
0211 . CHECK ACS. STS_DRUAPM_ON =OFF
0212 . CHECK ACS_SYS. STS_DRUAPM_ON =OFF
0213 . #
0214 . #
0215 . # QL          Check-Item          Spec          Check
0216 . # -----+-----+-----+-----
0217 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0218 . #
0219 . # -----
0220 . # 8.2.4. ADM OFF
0221 . # -----
0222 . #
0223 . PCD. ON_OFF_ENA
0224 . #
0225 . # < CHECK >
0226 . CHECK PCD. ON_OFF_ENA_DIS =ENA
0227 . #
0228 . # # ADMCE 電源 A 系 OFF
0229 . PCD. ADMCE_A_OFF
0230 . #
0231 . # < CHECK >
0232 . CHECK PCD. ADMCE_A_ON_OFF =OFF
0233 . CHECK PCD. ADMCE_B_ON_OFF =OFF
0234 . #
0235 . PCD. ON_OFF_DIS
0236 . #
0237 . # < CHECK >
0238 . CHECK PCD. ON_OFF_ENA_DIS =DIS
0239 . #
0240 . #
0241 . # QL          Check-Item          Spec          Check
0242 . # -----+-----+-----+-----
0243 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0244 . #
0245 . # -----
0246 . # 8.2.5. TCS STBY / DRU A→B 切り換え
0247 . # -----
0248 . #
0249 . # # TCS STBY / DRU-A OFF
0250 . #
0251 . DH. MC_EACH_EXE 0x003E
0252 . #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0253 . #:          0x00 TCS. MODE_STBY
0254 . #:          0x01 TCS. CTRL_HTR_P1_DIS
0255 . #:          0x02 TCS. CTRL_HTR_P2_DIS
0256 . #:          0x03 TCS. CTRL_HTR_P3_DIS
0257 . #:          0x04 TCS. CTRL_HTR_P4_DIS

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 136     | 1   |

```

0258  #:          0x06 ACS. RCS_DRV_OFF
0259  #:          0x08 ACS. APM_DRV_OFF
0260  #:          0x0A DH. ATMC_EACH_DIS 0x09
0261  #:          0x0B ACS. DRU_SEL_NA
0262  #:          0x0C PCD. ON_OFF_ENA
0263  #:          0x0D PCD. DRU_PSU_A_OFF
0264  #:          0x0E PCD. DRU_PSU_B_OFF
0265  #:          0x0F PCD. ON_OFF_DIS
0266  #
0267  . # < CHECK >
0268  CHECK TCS. MODE_ST                      =STBY
0269  CHECK TCS. HTR01_P_VOL_ST                =OFF
0270  CHECK TCS. HTR09_P_VOL_ST                =OFF
0271  CHECK TCS. HTR17_P_VOL_ST                =OFF
0272  CHECK TCS. HTR25_P_VOL_ST                =OFF
0273  CHECK ACS. DRU_SEL_PT                    =NA
0274  CHECK ACS. DRU_ACIMIF_A_ST               =OFF
0275  CHECK ACS. DRU_ACIMIF_B_ST               =OFF
0276  CHECK ACS_SYS. DRU_SEL_PT                =NA
0277  CHECK ACS_SYS. DRU_ACIMIF_A_ST           =OFF
0278  CHECK ACS_SYS. DRU_ACIMIF_B_ST           =OFF
0279  CHECK ACS. BIT_DRU_SEL_PT                =NA
0280  CHECK PCD. DRU_PSU_A_ON_OFF              =OFF
0281  CHECK PCD. DRU_PSU_B_ON_OFF              =OFF
0282  CHECK PCD. ON_OFF_ENA_DIS                =DIS
0283  . #
0284  . PCD. ON_OFF_ENA
0285  . #
0286  . # < CHECK >
0287  CHECK PCD. ON_OFF_ENA_DIS                =ENA
0288  . #
0289  . # # DRU-B POWER ON
0290  . PCD. DRU_PSU_B_ON
0291  . #
0292  . PCD. ON_OFF_DIS
0293  . #
0294  . # < CHECK >
0295  CHECK PCD. ON_OFF_ENA_DIS                =DIS
0296  CHECK PCD. DRU_PSU_B_ON_OFF              =ON
0297  . #
0298  . ACS. DRU_SEL_B
0299  . #
0300  . ACS. ACS_IOPERR_CLR
0301  . #
0302  . # < CHECK >
0303  CHECK ACS. DRU_SEL_PT                    =B
0304  CHECK ACS. DRU_A_ONOFF_ST                =OFF
0305  CHECK ACS. DRU_B_ONOFF_ST                =ON
0306  CHECK ACS. DRU_ACIMIF_A_ST               =OFF
0307  CHECK ACS. DRU_ACIMIF_B_ST               =ON
0308  CHECK ACS. SRAM1_MEMST                    =MEMO
0309  CHECK ACS. SRAM2_MEMST                    =MEMO

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 137     | 1   |

|      |                                |                |           |       |
|------|--------------------------------|----------------|-----------|-------|
| 0310 | CHECK ACS. C_DRU_CMD_ECC2      | 0              |           |       |
| 0311 | CHECK ACS. C_DRU_TLM_ECC2      | 0              |           |       |
| 0312 | CHECK ACS. C_LBUSU_ECC1        | 0              |           |       |
| 0313 | CHECK ACS. C_LBUSL_ECC1        | 0              |           |       |
| 0314 | CHECK ACS. C_DRU_CMD_PrtY      | 0              |           |       |
| 0315 | CHECK ACS. C_DRU_TLM_PrtY      | 0              |           |       |
| 0316 | CHECK ACS. DATA_ERR_STATUS     | =OK            |           |       |
| 0317 | CHECK ACS. STS_DRUAPM_ON       | =OFF           |           |       |
| 0318 | CHECK ACS. SRAM_ST             | =SRAM1         |           |       |
| 0319 | CHECK ACS_SYS. DRU_SEL_PT      | =B             |           |       |
| 0320 | CHECK ACS_SYS. DRU_A_ONOFF_ST  | =OFF           |           |       |
| 0321 | CHECK ACS_SYS. DRU_B_ONOFF_ST  | =ON            |           |       |
| 0322 | CHECK ACS_SYS. DRU_ACIMIF_A_ST | =OFF           |           |       |
| 0323 | CHECK ACS_SYS. DRU_ACIMIF_B_ST | =ON            |           |       |
| 0324 | CHECK ACS_SYS. SRAM1_MEMST     | =MEMO          |           |       |
| 0325 | CHECK ACS_SYS. SRAM2_MEMST     | =MEMO          |           |       |
| 0326 | CHECK ACS_SYS. C_DRU_CMD_ECC2  | 0              |           |       |
| 0327 | CHECK ACS_SYS. C_DRU_TLM_ECC2  | 0              |           |       |
| 0328 | CHECK ACS_SYS. C_LBUSU_ECC1    | 0              |           |       |
| 0329 | CHECK ACS_SYS. C_LBUSL_ECC1    | 0              |           |       |
| 0330 | CHECK ACS_SYS. C_DRU_CMD_PrtY  | 0              |           |       |
| 0331 | CHECK ACS_SYS. C_DRU_TLM_PrtY  | 0              |           |       |
| 0332 | CHECK ACS_SYS. DATA_ERR_STATUS | =OK            |           |       |
| 0333 | CHECK ACS_SYS. STS_DRUAPM_ON   | =OFF           |           |       |
| 0334 | CHECK ACS_SYS. SRAM_ST         | =SRAM1         |           |       |
| 0335 | CHECK ACS. BIT_DRU_SEL_PT      | =B             |           |       |
| 0336 | CHECK ACS. BIT_DRU_A_ONOFF_ST  | =OFF           |           |       |
| 0337 | CHECK ACS. BIT_DRU_B_ONOFF_ST  | =ON            |           |       |
| 0338 | #                              |                |           |       |
| 0339 | # QL                           | Check-Item     | Spec      | Data  |
| 0340 | #                              |                |           | Check |
| 0341 | # ACSHK1-1                     | <DRU>I_COUNTER | 0x20 ずつ増加 | G N   |
| 0342 | #                              |                |           |       |
| 0343 | ACS. ACS_PKT_FMT_4             |                |           |       |
| 0344 | #                              |                |           |       |
| 0345 | # < CHECK >                    |                |           |       |
| 0346 | CHECK ACS. F_ACS_PKT_FMT       | =ACSHK4        |           |       |
| 0347 | CHECK ACS. I_ECCERR_S_D        | 0              |           |       |
| 0348 | CHECK ACS. I_ECCERR_S_L        | 0              |           |       |
| 0349 | CHECK ACS. I_DRU_ACIMIF1       | 0              |           |       |
| 0350 | CHECK ACS. I_DRU_ACIMIF2       | 0              |           |       |
| 0351 | CHECK ACS. I_DRU_ACIMIF3       | 0              |           |       |
| 0352 | CHECK ACS. I_DRU_ACIMIF4       | 0              |           |       |
| 0353 | CHECK ACS. DRU_CMD_ECC2        | 0              |           |       |
| 0354 | CHECK ACS. DRU_TLM_ECC2        | 0              |           |       |
| 0355 | CHECK ACS. DRU_CMD_Parity1     | 0              |           |       |
| 0356 | CHECK ACS. DRU_CMD_Parity2     | 0              |           |       |
| 0357 | CHECK ACS. DRU_TLM_Parity1     | 0              |           |       |
| 0358 | CHECK ACS. DRU_TLM_Parity2     | 0              |           |       |
| 0359 | CHECK ACS. I_CMD_FLAG1         | 0x02ec0c00     |           |       |
| 0360 | CHECK ACS. I_CMD_FLAG2         | 0              |           |       |
| 0361 | #                              |                |           |       |

```

0362 . ACS.ACS_PKT_FMT_1
0363 #
0364 . # < CHECK >
0365 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
0366 #
0367 #
0368 . # QL          Check-Item          Spec          Check
0369 # -----+-----+-----+-----+
0370 # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0371 #
0372 . # =====
0373 . # 8.3. ACS/TCS 確認 (B 系)
0374 . # =====
0375 . # -----
0376 . # 8.3.1. ADM
0377 . # -----
0378 . #
0379 . ACS.ADM_SEL_B
0380 #
0381 . # < CHECK >
0382 CHECK ACS.ADM_SEL_PORT1 =B
0383 CHECK ACS_SYS.ADM_SEL_PORT1 =B
0384 . #
0385 . PCD.ON_OFF_ENA
0386 . #
0387 . # < CHECK >
0388 CHECK PCD.ON_OFF_ENA_DIS =ENA
0389 . #
0390 . # # ADMCE-B POWER ON
0391 . PCD.ADMCE_B_ON
0392 . PCD.ON_OFF_DIS
0393 . #
0394 . # < CHECK >
0395 CHECK PCD.ADMCE_A_ON_OFF =OFF
0396 CHECK PCD.ADMCE_B_ON_OFF =ON
0397 CHECK PCD.ON_OFF_ENA_DIS =DIS
0398 . #
0399 . # QL          Check-Item          Spec          Data          Check
0400 . # -----+-----+-----+-----+
0401 . # ACSHK1-1    <ADM>V_ADMCE_A_PWR  記録のみ      _____[V] N/A
0402 . # ACSHK1-1    <ADM>V_ADMCE_B_PWR  記録のみ      _____[V] N/A
0403 . # ACSHK1-1    <ADM>I_ADMCE_A_CRNT  記録のみ      _____[A] N/A
0404 . # ACSHK1-1    <ADM>I_ADMCE_B_CRNT  記録のみ      _____[A] N/A
0405 . #
0406 . #
0407 . # QL          Check-Item          Spec          Check
0408 . # -----+-----+-----+-----+
0409 . # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0410 . #
0411 . # -----
0412 . # 8.3.2. APM
0413 . # -----

```

```

0414  #
0415  . # # APM Driver ON
0416  . ACS.APM_DRV_ON
0417  #
0418  . # < CHECK >
0419  CHECK ACS.STS_DRUAPM_ON           =ON
0420  CHECK ACS.STS_DRUAPM_INTG         =NORM
0421  CHECK ACS.STS_DRUAPM_SHRT         =NORM
0422  CHECK ACS.STS_DRUAPM_CRNT         =FULL
0423  CHECK ACS.DRUAPM_MAGCNT           =state1
0424  CHECK ACS.DRUAPM_INTGCNT          0
0425  CHECK ACS.ACS_ERR_CODE1           0
0426  CHECK ACS.ACS_ERR_CODE2           0
0427  CHECK ACS.ACS_ERR_CODE3           0
0428  CHECK ACS.ACS_ERR_CODE4           0
0429  CHECK ACS.ACS_ERR_CODE5           0
0430  CHECK ACS.ERR_CNTR                0
0431  CHECK ACS.TOTAL_ERR_CNTR          0
0432  CHECK ACS_SYS.STS_DRUAPM_ON       =ON
0433  CHECK ACS_SYS.STS_DRUAPM_INTG     =NORM
0434  CHECK ACS_SYS.STS_DRUAPM_SHRT     =NORM
0435  CHECK ACS_SYS.STS_DRUAPM_CRNT     =FULL
0436  CHECK ACS_SYS.DRUAPM_MAGCNT       =state1
0437  CHECK ACS_SYS.DRUAPM_INTGCNT      0
0438  CHECK ACS_SYS.HK_ERR_CODE         0
0439  #
0440  #
0441  . # QL          Check-Item          Spec          Check
0442  # -----+-----+-----+-----+
0443  # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
0444  #
0445  . # -----
0446  . # 8.3.3. SSAS
0447  . # -----
0448  . #
0449  . TCIU.SSAS_B_ON
0450  #
0451  . # < CHECK >
0452  CHECK ACS.STS_SSASA_PWR           =OFF
0453  CHECK ACS.STS_SSASB_PWR           =ON
0454  CHECK ACS_SYS.STS_SSASA_PWR       =OFF
0455  CHECK ACS_SYS.STS_SSASB_PWR       =ON
0456  CHECK ACS.BIT_STS_SSASA_PWR       =OFF
0457  CHECK ACS.BIT_STS_SSASB_PWR       =ON
0458  #
0459  #
0460  . # QL          Check-Item          Spec          Check
0461  # -----+-----+-----+-----+
0462  # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
0463  #
0464  . # -----
0465  . # 8.3.4. SSC

```

```

0466 . # -----
0467 . #
0468 . ACS.SSC_ON      # SSC を ON する
0469 . #
0470 . # < CHECK >
0471 . CHECK ACS.SSC_PWR                      =ON
0472 . CHECK ACS_SYS.SSC_PWR                  =ON
0473 . CHECK ACS.BIT_SSC_PWR                  =ON
0474 . #
0475 . ACS.SSC_CAL_ON    # SSC CAL を ON に設定する
0476 . #
0477 . # < CHECK >
0478 . CHECK ACS.SSC_CAL                      =CAL
0479 . CHECK ACS_SYS.SSC_CAL                  =CAL
0480 . #
0481 . #
0482 . # QL                      Check-Item          Spec                      Check
0483 . # -----+-----+-----+-----
0484 . # CMD 出力装置      Message          STATUS CHECK 結果 OK      G      N
0485 . #
0486 . # -----
0487 . # 8.3.5. RCS
0488 . # -----
0489 . #
0490 . # < CHECK >
0491 . CHECK ACS.THV_A_ENDS                      =DIS
0492 . CHECK ACS.THV_T_1_3_ENDS                  =DIS
0493 . CHECK ACS.THV_T_2_4_ENDS                  =DIS
0494 . CHECK ACS.THV_A_ST                        =OFF
0495 . CHECK ACS.THV_T_1_3_ST                    =OFF
0496 . CHECK ACS.THV_T_2_4_ST                    =OFF
0497 . CHECK ACS.HLV_U_OPN_ENDS                  =DIS
0498 . CHECK ACS.HLV_U_CLS_ENDS                  =DIS
0499 . CHECK ACS.HLV_D_OPN_ENDS                  =DIS
0500 . CHECK ACS.HLV_D_CLS_ENDS                  =DIS
0501 . CHECK ACS.HLV_UR_CLS_ENDS                 =DIS
0502 . CHECK ACS.HLV_DR_CLS_ENDS                 =DIS
0503 . CHECK ACS.HLV_U_WDT_ST                    =DIS
0504 . CHECK ACS.HLV_D_WDT_ST                    =DIS
0505 . CHECK ACS.HLV_UR_WDT_ST                   =DIS
0506 . CHECK ACS.HLV_DR_WDT_ST                   =DIS
0507 . CHECK ACS.HLV_WDT_ENDS                    =DIS
0508 . CHECK ACS.HLV_WDT_OVF                     =NORM
0509 . CHECK ACS.HLV_U_OPN_ST                    =OFF
0510 . CHECK ACS.HLV_U_CLS_ST                    =OFF
0511 . CHECK ACS.HLV_D_OPN_ST                    =OFF
0512 . CHECK ACS.HLV_D_CLS_ST                    =OFF
0513 . CHECK ACS.HLV_UR_CLS_ST                   =OFF
0514 . CHECK ACS.HLV_DR_CLS_ST                   =OFF
0515 . CHECK ACS_SYS.THV_A_ENDS                  =DIS
0516 . CHECK ACS_SYS.THV_T_1_3_ENDS              =DIS
0517 . CHECK ACS_SYS.THV_T_2_4_ENDS              =DIS

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 141     | 1   |

```

0518 CHECK ACS_SYS. THV_A_ST =OFF
0519 CHECK ACS_SYS. THV_T_1_3_ST =OFF
0520 CHECK ACS_SYS. THV_T_2_4_ST =OFF
0521 CHECK ACS_SYS. HLV_U_OPN_ENDS =DIS
0522 CHECK ACS_SYS. HLV_U_CLS_ENDS =DIS
0523 CHECK ACS_SYS. HLV_D_OPN_ENDS =DIS
0524 CHECK ACS_SYS. HLV_D_CLS_ENDS =DIS
0525 CHECK ACS_SYS. HLV_UR_CLS_ENDS =DIS
0526 CHECK ACS_SYS. HLV_DR_CLS_ENDS =DIS
0527 CHECK ACS_SYS. HLV_U_WDT_ST =DIS
0528 CHECK ACS_SYS. HLV_D_WDT_ST =DIS
0529 CHECK ACS_SYS. HLV_UR_WDT_ST =DIS
0530 CHECK ACS_SYS. HLV_DR_WDT_ST =DIS
0531 CHECK ACS_SYS. HLV_WDT_ENDS =DIS
0532 CHECK ACS_SYS. HLV_WDT_OVF =NORM
0533 #
0534 . # QL Check-Item Spec Check
0535 # -----+-----+-----+-----
0536 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0537 #
0538 . # -----
0539 . # 8.3.6. TCS
0540 . # -----
0541 #
0542 . # # 下記ステータスを確認する
0543 #
0544 . # < CHECK >
0545 CHECK TCS. MODE_ST =STBY
0546 . #
0547 . TCS. CTRL_HTR_P1_ENA # HTR_P( 1- 8ch) ENA
0548 TCS. CTRL_HTR_P2_ENA # HTR_P( 9-16ch) ENA
0549 TCS. CTRL_HTR_P3_ENA # HTR_P(17-24ch) ENA
0550 TCS. CTRL_HTR_P4_ENA # HTR_P(25-32ch) ENA
0551 #
0552 . # < CHECK >
0553 CHECK TCS. HTR01_P_VOL_ST =ON
0554 CHECK TCS. HTR09_P_VOL_ST =ON
0555 CHECK TCS. HTR17_P_VOL_ST =ON
0556 CHECK TCS. HTR25_P_VOL_ST =ON
0557 CHECK TCS. SET_NMNL_TBL =TBL1
0558 . #
0559 . # <自動セーフ制御 OFF>
0560 . #
0561 . TCS. CTRL_ATSF_OFF # ATSF = OFF
0562 #
0563 . # < CHECK >
0564 CHECK TCS. ATSF_CTR =OFF
0565 . #
0566 . TCS. MODE_NMNL
0567 #
0568 . # < CHECK >
0569 CHECK TCS. MODE_ST =NMNL

```

```

0570  #
0571  #
0572  . # QL          Check-Item          Spec          Check
0573  # -----+-----+-----+-----
0574  # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
0575  #
0576  . # *****
0577  . # 9. 機器立ち下げ
0578  . # *****
0579  . # =====
0580  . # 9.1. SI 系立ち下げ
0581  . # =====
0582  #
0583  . # Telemetry Operation Mode 設定
0584  # (Mission User HK Packet をリアルタイムに出力するように設定。
0585  # リアルタイムは System HK 8 秒周期, DH, DR, Mission User HK 出力,
0586  # 32kbps)
0587  . # DHFS
0588  . DH. OPE_MODE_32KBPS_CAT0x26 0x03 0x000000000000000000000000
0589  #
0590  . # < CHECK >
0591  CHECK DH. CATEGORY_TBL_NO          0x26
0592  CHECK DH. DWNLNK_RATE              =BPS32768
0593  . #
0594  . # < MSASI_OFF >
0595  . #
0596  . MSAS. TO_POWER_OFF
0597  . #
0598  . # < CHECK >
0599  CHECK MSAS. HV_ON_OFF              =OFF
0600  CHECK MSAS. HV_MONI_N4K            =0.00
0601  CHECK MSAS. HV_MONI_P6K            =0.00
0602  CHECK MSAS. HT_CTRL_ON_OFF         =OFF
0603  CHECK MSAS. HT_ON_OFF              =OFF
0604  CHECK MSAS. G_ON_OFF              =OFF
0605  #
0606  . # QL          Check-Item          Spec          Data          Check
0607  # -----+-----+-----+-----+-----
0608  #          P15V_V_L          12-16V          _____V  G    N
0609  #          P15V_I_L          0.01-0.3A          _____A  G    N
0610  #          M15V_V_L          12-16V          _____V  G    N
0611  #          M15V_I_L          0.01-0.3A          _____A  G    N
0612  #          P5V_V_L          4.5-5.2V          _____V  G    N
0613  #          P5V_I_L          0.1-1.0A          _____A  G    N
0614  #
0615  . # # MSASI_OFF
0616  . DH. MSASI_OFF  # DH. MC_EACH_EXE 0x00AA
0617  #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0618  #: 0x00 PCD. ON_OFF_ENA
0619  #: 0x01 PCD. MSASI_OFF
0620  #: 0x02 PCD. ON_OFF_DIS
0621  #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 143     | 1   |

```

0622 . # < CHECK >
0623 CHECK PCD.MSASI_ON_OFF                      =OFF
0624 CHECK MD2F.MS6_LINK_STAT                    =OFF
0625 CHECK MD2F.MS6_DAT_CLCT                     =OFF
0626 #
0627 . # < MDM_OFF >
0628 . #
0629 . DH.MDM_OFF      # DH.MC_EACH_EXE 0x00AB
0630 #:                << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0631 #:                0x00 MD2F.MDM_CLCT_STOP
0632 #:                0x0D PCD.ON_OFF_ENA
0633 #:                0x0E PCD.MDM_E_OFF
0634 #:                0x0F PCD.ON_OFF_DIS
0635 #
0636 . # < CHECK >
0637 CHECK PCD.MDM_E_ON_OFF                      =OFF
0638 CHECK MD2F.MS7_LINK_STAT                    =OFF
0639 CHECK MD2F.MS7_DAT_CLCT                     =OFF
0640 #
0641 . # < MGF OFF >
0642 . #
0643 . DH.MGF_OFF      # DH.MC_EACH_EXE 0x00AC
0644 #:                << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0645 #:                0x00 MD1F.MGFO_CLCT_STOP
0646 #:                0x01 MD2F.MGFI_CLCT_STOP
0647 #:                0x0C MD1F.PME_MGFO_OFF
0648 #:                0x0D PCD.ON_OFF_ENA
0649 #:                0x0E PCD.PSU_MGF_I_OFF
0650 #:                0x0F PCD.ON_OFF_DIS
0651 #
0652 . # < CHECK >
0653 CHECK MD1F.MS0_DAT_CLCT                      =OFF
0654 CHECK MD2F.MS5_DAT_CLCT                      =OFF
0655 CHECK MD1F.PME_MGFO_STS                      =OFF
0656 CHECK PCD.PSU_MGF_I_ON_OFF                  =OFF
0657 CHECK MD1F.MS0_LINK_STAT                    =OFF
0658 CHECK MD2F.MS5_LINK_STAT                    =OFF
0659 #
0660 . # < MWE_OFF >
0661 . #
0662 . # # MWE の POWER を OFF にする
0663 . MD2F.PME_MAST_OFF
0664 #
0665 . # < CHECK >
0666 CHECK MD2F.PME_MAST_STS                      =OFF
0667 CHECK MD2F.MS0_LINK_STAT                    =OFF
0668 #
0669 . # < PWI OFF >
0670 . #
0671 . DH.PWI_OFF1_AM2P_MEF_PRE # DH.MC_EACH_EXE 0x008B
0672 #:                << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0673 #:                0x00 MD2U.EWO_AM2P_INT_SET 0x0000 0x00

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 144     | 1   |

```

0674  #:          0x0D MD2F. PME_MEFISTO_OFF
0675  #:          0x0E EWO. SCP_OFF
0676  #:          0x0F EWO. WPTP_OFF
0677  #
0678  . # < CHECK >
0679  CHECK MD2F. MS4_LINK_STAT          =OFF
0680  CHECK MD2F. PME_MEFISTO_STS        =OFF
0681  CHECK EWO. SCP_ONOF                 =OFF
0682  CHECK EWO. WPTP_ONOF               =OFF
0683  #
0684  . DH. PWI_OFF2_AM2P_SOR_EWO  # DH. MC_EACH_EXE 0x00AD
0685  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0686  #:          0x00 MD2F. PME_AM2P_OFF
0687  #:          0x01 MD2F. SORB_CLCT_STOP
0688  #:          0x02 MD2F. PME_SORBET_OFF
0689  #:          0x03 MD2U. BUF_CLCT 0x10 0x00
0690  #:          0x0F MD2F. PME_EWO_OFF
0691  #
0692  . # < CHECK >
0693  CHECK MD2F. MS3_DAT_CLCT          =OFF
0694  CHECK MD2F. PME_SORBET_STS        =OFF
0695  CHECK MD2F. PME_AM2P_STS          =OFF
0696  CHECK MD2F. PME_EWO_STS          =OFF
0697  #
0698  . # < PME_OFF >
0699  . #
0700  . # # PME-PSU_OFF
0701  . DH. PME_OFF  # DH. MC_EACH_EXE 0x00AE
0702  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0703  #:          0x00 PCD. ON_OFF_ENA
0704  #:          0x01 PCD. PSU_PME_OFF
0705  #:          0x02 PCD. ON_OFF_DIS
0706  #
0707  . # < CHECK >
0708  CHECK PCD. PSU_PME_ON_OFF          =OFF
0709  #
0710  . # < HEPI_OFF >
0711  . #
0712  . # # HEP-ion OFF
0713  . DH. HEP_i_OFF  # DH. MC_EACH_EXE 0x00A7
0714  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0715  #:          0x00 MD1F. HEPI_CLCT_STOP
0716  #:          0x0D PCD. ON_OFF_ENA
0717  #:          0x0E PCD. PSU_HEP_i_OFF
0718  #:          0x0F PCD. ON_OFF_DIS
0719  #
0720  . # < CHECK >
0721  CHECK PCD. PSU_HEP_I_ON_OFF        =OFF
0722  CHECK MD1F. MS7_LINK_STAT          =OFF
0723  CHECK MD1F. MS7_DAT_CLCT          =OFF
0724  #
0725  . # < HEPE_OFF >

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 145     | 1   |

```

0726  #
0727  . # # HEP-ele OFF
0728  . DH. HEP_e_OFF  # DH. MC_EACH_EXE 0x00A9
0729  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0730  #:          0x00 MD1F. HEPE_CLCT_STOP
0731  #:          0x0D PCD. ON_OFF_ENA
0732  #:          0x0E PCD. PSU_HEP_e_OFF
0733  #:          0x0F PCD. ON_OFF_DIS
0734  #
0735  . # < CHECK >
0736  CHECK PCD. PSU_HEP_E_ON_OFF          =OFF
0737  CHECK MD1F. MS6_LINK_STAT            =OFF
0738  CHECK MD1F. MS6_DAT_CLCT             =OFF
0739  #
0740  . # < MIA_OFF >
0741  #
0742  . # # MIA SHUTDOWN
0743  . MIA. SHUTDOWN 0x0000
0744  #
0745  . # < CHECK >
0746  CHECK MIA. SVG_ED                    =DIS
0747  CHECK MIA. SVG_ON_OFF                =OFF
0748  CHECK MIA. SVG                      0 40
0749  CHECK MIA. SVG_TGT                   0x00
0750  CHECK MIA. SVG_LVL                   0x00
0751  CHECK MIA. SVS_ED                    =DIS
0752  CHECK MIA. SVS_ON_OFF                =OFF
0753  CHECK MIA. SVS                      -40 0
0754  CHECK MIA. SVS_TGT                   0x00
0755  CHECK MIA. SVS_LVL                   0x00
0756  CHECK MIA. MHV_ED                    =DIS
0757  CHECK MIA. MHV_ON_OFF                =OFF
0758  CHECK MIA. MHV                      -40 0
0759  CHECK MIA. MHV_TGT                   0x00
0760  CHECK MIA. MHV_LVL                   0x00
0761  CHECK MIA. MCP_I                     -2 2
0762  #
0763  . # # MIA OFF
0764  . DH. MIA_OFF  # DH. MC_EACH_EXE 0x00A5
0765  #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0766  #:          0x00 MD1F. MIA_CLCT_STOP
0767  #:          0x0D PCD. ON_OFF_ENA
0768  #:          0x0E PCD. PSU_MIA_OFF
0769  #:          0x0F PCD. ON_OFF_DIS
0770  #
0771  . # < CHECK >
0772  CHECK PCD. PSU_MIA_ON_OFF            =OFF
0773  CHECK MD1F. MS4_LINK_STAT            =OFF
0774  CHECK MD1F. MS4_DAT_CLCT             =OFF
0775  #
0776  . # # < MSA_OFF >
0777  #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 146     | 1   |

```

0778 . # # HV_OFF
0779 . MSA.HV_OFF 0x0A000000      # command : 09000a000000
0780 . #
0781 . # # HV_sw_disable
0782 . MSA.HV_DIS 0x0A000000      # command : 08000a000000
0783 . #
0784 . # < CHECK >
0785 . CHECK MSA.CPU_ENA_BOARD      =DIS
0786 . CHECK MSA.HV_DAC_HV1          00
0787 . CHECK MSA.HV_DAC_HV2          00
0788 . CHECK MSA.HV_DAC_VHV1        00
0789 . CHECK MSA.HV_DAC_VHV2        00
0790 . CHECK MSA.HV_DAC_VHV4        00
0791 . CHECK MSA.HV_DAC_AMP1         00
0792 . CHECK MSA.HV_DAC_AMP2         00
0793 . CHECK MSA.HV_DAC_AMP3         00
0794 . #
0795 . # # MSA OFF
0796 . DH.MSA_OFF # DH.MC_EACH_EXE 0x00A6
0797 . #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0798 . #:          0x00 MD1F.MSA_CLCT_STOP
0799 . #:          0x0D PCD.ON_OFF_ENA
0800 . #:          0x0E PCD.PSU_MSA_OFF
0801 . #:          0x0F PCD.ON_OFF_DIS
0802 . #
0803 . # < CHECK >
0804 . CHECK PCD.PSU_MSA_ON_OFF      =OFF
0805 . CHECK MD1F.MS5_LINK_STAT      =OFF
0806 . CHECK MD1F.MS5_DAT_CLCT      =OFF
0807 . #
0808 . # < MEA2_OFF >
0809 . #
0810 . MEA2.HV_DIS
0811 . #
0812 . # < CHECK >
0813 . CHECK MEA2.l1_cmd_exe          =0x1A00
0814 . CHECK MEA2.Status_reg          0x83
0815 . #
0816 . # # MEA2 OFF
0817 . DH.MEA2_OFF # DH.MC_EACH_EXE 0x00A4
0818 . #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0819 . #:          0x00 MD1F.MEA2_CLCT_STOP
0820 . #:          0x0D PCD.ON_OFF_ENA
0821 . #:          0x0E PCD.PSU_MEA2_OFF
0822 . #:          0x0F PCD.ON_OFF_DIS
0823 . #
0824 . # < CHECK >
0825 . CHECK PCD.PSU_MEA2_ON_OFF      =OFF
0826 . CHECK MD1F.MS2_LINK_STAT      =OFF
0827 . CHECK MD1F.MS2_DAT_CLCT      =OFF
0828 . #
0829 . # < MEA1_OFF >

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 147     | 1   |

```

0830 . #
0831 . MEA1.HV_DIS
0832 . #
0833 . # < CHECK >
0834 . CHECK MEA1.l1_cmd_exe =0x1A00
0835 . CHECK MEA1.Status_reg 0x83
0836 . #
0837 . # # MEA1 OFF
0838 . DH.MEA1_OFF # DH.MC_EACH_EXE 0x00A3
0839 . #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0840 . #: 0x00 MD1F.MEA1_CLCT_STOP
0841 . #: 0x0D PCD.ON_OFF_ENA
0842 . #: 0x0E PCD.PSU_MEA1_OFF
0843 . #: 0x0F PCD.ON_OFF_DIS
0844 . #
0845 . # < CHECK >
0846 . CHECK PCD.PSU_MEA1_ON_OFF =OFF
0847 . CHECK MD1F.MS1_LINK_STAT =OFF
0848 . CHECK MD1F.MS1_DAT_CLCT =OFF
0849 . #
0850 . #
0851 . # < ENA_OFF >
0852 . #
0853 . ENA.SHUTDOWN 0x00
0854 . #
0855 . # < CHECK >
0856 . CHECK ENA.HV_MAIN_LVLSET 259.163 # 0x00
0857 . CHECK ENA.HV_STARTMCP_LVLSET -912.18 # 0x00
0858 . CHECK ENA.HV_STOPMCP_LVLSET -1095.1 # 0x00
0859 . CHECK ENA.HV_DEF_LVLSET -158.482 # 0x00
0860 . CHECK ENA.HV_ON =OFF
0861 . CHECK ENA.HV_SHUTDOWN_MODE =NML
0862 . #
0863 . ENA.CLEAR_FLG 0x03
0864 . #
0865 . # < CHECK >
0866 . CHECK ENA.HV_SHUTDOWN_MODE =NON
0867 . #
0868 . DH.ENA_OFF # DH.MC_EACH_EXE 0x00A8
0869 . #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0870 . #: 0x00 MD1F.ENA_CLCT_STOP
0871 . #: 0x0D PCD.ON_OFF_ENA
0872 . #: 0x0E PCD.PSU_ENA_OFF
0873 . #: 0x0F PCD.ON_OFF_DIS
0874 . #
0875 . # < CHECK >
0876 . CHECK PCD.PSU_ENA_ON_OFF =OFF
0877 . CHECK MD1F.MS3_LINK_STAT =OFF
0878 . CHECK MD1F.MS3_DAT_CLCT =OFF
0879 . #
0880 . #
0881 . # QL Check-Item Spec Check

```

```

0882 # -----+-----+-----+-----+
0883 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0884 #
0885 # =====
0886 # 9.2. MDP 立ち下げ
0887 # =====
0888 #
0889 # <<< MDP-DPU RST/OFF >>>
0890 . DH. MDP_DPU12_CPU_OFF # DH. MC_EACH_EXE 0x0B1
0891 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0892 #: 0x00 DH. ATMC_EACH_DIS 0x32
0893 #: 0x03 DH. ATMC_EACH_DIS 0x33
0894 #: 0x06 DH. ATMC_EACH_DIS 0x30
0895 #: 0x09 DH. ATMC_EACH_DIS 0x31
0896 #: 0x0A MD1F. CPU_RESET_ENA
0897 #: 0x0B MD1F. CPU_RESET
0898 #: 0x0C MD1F. CPU_OFF
0899 #: 0x0D MD2F. CPU_RESET_ENA
0900 #: 0x0E MD2F. CPU_RESET
0901 #: 0x0F MD2F. CPU_OFF
0902 #
0903 # < CHECK >
0904 CHECK DH. ATMC_ENA_DIS30 =DIS
0905 CHECK DH. ATMC_ENA_DIS31 =DIS
0906 CHECK DH. ATMC_ENA_DIS32 =DIS
0907 CHECK DH. ATMC_ENA_DIS33 =DIS
0908 #
0909 # QL Check-Item Spec Check
0910 # -----+-----+-----+-----+
0911 # MD1F_OBS_HK << DPU1 H/W-HK >>
0912 # HW_STATE2 CPU_RST_ENA (short) N/A
0913 # HWCMD_CODE 0x0801 (short) N/A
0914 # HW_STATE2 STANDBY (short) N/A
0915 # HWCMD_CODE 0x0702 (short) N/A
0916 #
0917 # < CHECK >
0918 CHECK MD1F. DPU_HW_STATE2 =CPUOFF_DPUBUS
0919 CHECK MD1F. DPU_CMD_CODE 0x0202
0920 #
0921 # QL Check-Item Spec Check
0922 # -----+-----+-----+-----+
0923 # MD2F_OBS_HK << DPU2 H/W-HK >>
0924 # HW_STATE2 CPU_RST_ENA (short) N/A
0925 # HWCMD_CODE 0x0801 (short) N/A
0926 # HW_STATE2 STANDBY (short) N/A
0927 # HWCMD_CODE 0x0702 (short) N/A
0928 #
0929 # < CHECK >
0930 CHECK MD2F. DPU_HW_STATE2 =CPUOFF_DPUBUS
0931 CHECK MD2F. DPU_CMD_CODE 0x0202
0932 #
0933 # Telemetry Operation Mode 設定

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 149     | 1   |

```
0934 # (初期設定。リアルタイムは System HK 1 秒周期, Dump, DH, ACS User HK 出力,
0935 # 32kbps)
0936 . # DHFS
0937 . DH. OPE_MODE_32KBPS_CAT0x23 0x00 0x00000000000000000000000000000000
0938 #
0939 . # < CHECK >
0940 CHECK DH. CATEGORY_TBL_NO 0x23
0941 CHECK DH. DWNLNK_RATE =BPS32768
0942 #
0943 . # <<< MDP-DPU1/2 Power OFF >>>
0944 . DH. MDP_DPU12_OFF # DH. MC_EACH_EXE 0x00B0
0945 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0946 #: 0x00 DH. ATMC_EACH_DIS 0x34
0947 #: 0x01 DH. SPW_RTEFDIR_SET 0x18
0948 #: 0x03 DH. ATMC_EACH_DIS 0x36
0949 #: 0x06 DH. ATMC_EACH_DIS 0x32
0950 #: 0x09 DH. ATMC_EACH_DIS 0x33
0951 #: 0x0A PCD. ON_OFF_ENA
0952 #: 0x0B PCD. PSU_MDP1_OFF
0953 #: 0x0C DH. ATMC_EACH_DIS 0x30
0954 #: 0x0D PCD. PSU_MDP2_OFF
0955 #: 0x0E PCD. ON_OFF_DIS
0956 #: 0x0F DH. ATMC_EACH_DIS 0x31
0957 #
0958 . # < CHECK >
0959 CHECK DH. ATMC_ENA_DIS30 =DIS
0960 CHECK DH. ATMC_ENA_DIS31 =DIS
0961 CHECK DH. ATMC_ENA_DIS32 =DIS
0962 CHECK DH. ATMC_ENA_DIS33 =DIS
0963 CHECK DH. ATMC_ENA_DIS34 =DIS
0964 CHECK DH. ATMC_ENA_DIS36 =DIS
0965 CHECK DH. SPW_FDIR_ENA_MDP1 =DIS
0966 CHECK DH. SPW_FDIR_ENA_MDP2 =DIS
0967 CHECK DH. SPW_FDIR_ENA_PCD =ENA
0968 CHECK DH. SPW_FDIR_ENA_RMTTRR =ENA
0969 CHECK PCD. PSU_MDP1_ON_OFF =OFF
0970 CHECK PCD. PSU_MDP2_ON_OFF =OFF
0971 CHECK PCD. ON_OFF_ENA_DIS =DIS
0972 #
0973 #
0974 . # QL Check-Item Spec Check
0975 # -----+-----+-----+-----+
0976 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0977 #
0978 #
0979 . # =====
0980 . # 9.3. バス系立ち下げ
0981 . # =====
0982 . # -----
0983 . # 9.3.1. RF --> RD 切り替え (XTWTA OFF)
0984 . # -----
0985 #
```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 150     | 1   |

```

0986 . # < Uplink OFF >
0987 . #
0988 . # 【局管制設定】
0989 . # HOLD TONE OFF
0990 . # CMD MOD OFF
0991 . # Uplink OFF
0992 . # 監視制御端末【X-TCRMOD】の IF を OFF する。
0993 . # 監視制御端末【SUMMARY】の X-TX および X-RX の ATT の値を最大値 (79dB) に戻す。
0994 . #
0995 . # 【地上装置設定】
0996 . # RD LINK ON
0997 . #
0998 . # 【衛星管制設定】
0999 . # RF/LINE 切換え: LINE
1000 . # プリチェック : ON
1001 . # センドベリファイ : 強制 TYPE-B
1002 . # サクセスベリファイ: ON
1003 . #
1004 . # 【局管制設定】
1005 . # SUMMARY 画面にて、X-TLM: 32kbps_RD を選択実行する。
1006 . # SUMMARY 画面にて、BIT/VIT/FRM が全て ON となることを確認する。
1007 . #
1008 . # < CHECK >
1009 . CHECK DH. XTRP_A_CARR_LOCK =OFF
1010 . CHECK DH. XTRP_B_CARR_LOCK =OFF
1011 . #
1012 . TCIU. XTRP_B_TX_OFF
1013 . #
1014 . # < CHECK >
1015 . CHECK DH. XTRP_B_TX_ON_OFF =OFF
1016 . #
1017 . #
1018 . TCIU. XTWTA_B_HV_OFF # 【有効寿命・特性値管理手順書 (TPP-7S8238-02K) へ記録】
1019 . #
1020 . # < CHECK >
1021 . CHECK ACS_SYS. TWTA_B_FIL_ON_OFF =ON
1022 . CHECK ACS_SYS. TWTA_B_ARU_STATUS =DIS
1023 . #
1024 . TCIU. XTWTA_B_FIL_OFF1 # 【有効寿命・特性値管理手順書 (TPP-7S8238-02K) へ記録】
1025 . #
1026 . # < CHECK >
1027 . CHECK ACS_SYS. TWTA_B_FIL_ON_OFF =OFF
1028 . #
1029 . PCD. ON_OFF_ENA
1030 . #
1031 . # < CHECK >
1032 . CHECK PCD. ON_OFF_ENA_DIS =ENA
1033 . #
1034 . PCD. EPC_B_OFF
1035 . PCD. ON_OFF_DIS
1036 . #
1037 . # < CHECK >

```

```

1038 CHECK PCD. EPC_B_ON_OFF =OFF
1039 CHECK PCD. ON_OFF_ENA_DIS =DIS
1040 #
1041 . # QL Check-Item Spec Check
1042 # -----+-----+-----+-----
1043 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1044 #
1045 . # -----
1046 . # 9.3.2. SSC OFF
1047 . # -----
1048 . #
1049 . ACS. SSC_CAL_OFF
1050 #
1051 . # < CHECK >
1052 CHECK ACS. SSC_CAL =MES
1053 CHECK ACS_SYS. SSC_CAL =MES
1054 . #
1055 . ACS. SSC_OFF
1056 . #
1057 . # < CHECK >
1058 CHECK ACS. SSC_PWR =OFF
1059 CHECK ACS_SYS. SSC_PWR =OFF
1060 CHECK ACS. BIT_SSC_PWR =OFF
1061 . #
1062 #
1063 . # QL Check-Item Spec Check
1064 # -----+-----+-----+-----
1065 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1066 #
1067 . # -----
1068 . # 9.3.3. SSAS OFF
1069 . # -----
1070 . #
1071 . # # SSAS-B の電源を ON する
1072 . TCIU. SSAS_B_OFF
1073 #
1074 . # < CHECK >
1075 CHECK ACS. STS_SSASB_PWR =OFF
1076 CHECK ACS_SYS. STS_SSASB_PWR =OFF
1077 CHECK ACS. BIT_STS_SSASB_PWR =OFF
1078 #
1079 #
1080 . # QL Check-Item Spec Check
1081 # -----+-----+-----+-----
1082 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1083 #
1084 . # -----
1085 . # 9.3.4. APM OFF
1086 . # -----
1087 #
1088 . # # APM ドライバの電源を OFF
1089 . ACS. APM_DRV OFF

```

```

1090  #
1091  . # < CHECK >
1092  CHECK ACS.STS_DRUAPM_ON =OFF
1093  CHECK ACS_SYS.STS_DRUAPM_ON =OFF
1094  #
1095  #
1096  . # QL          Check-Item          Spec          Check
1097  # -----+-----+-----+-----
1098  # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
1099  #
1100  . # -----
1101  . # 9.3.5. ADM OFF
1102  . # -----
1103  . #
1104  . PCD.ON_OFF_ENA
1105  #
1106  . # < CHECK >
1107  CHECK PCD.ON_OFF_ENA_DIS =ENA
1108  #
1109  . # # ADMCE 電源 B 系 OFF
1110  . PCD.ADMCE_B_OFF
1111  #
1112  . # < CHECK >
1113  CHECK PCD.ADMCE_A_ON_OFF =OFF
1114  CHECK PCD.ADMCE_B_ON_OFF =OFF
1115  #
1116  #
1117  . # QL          Check-Item          Spec          Check
1118  # -----+-----+-----+-----
1119  # CMD 出力装置  Message          STATUS CHECK 結果 OK    G    N
1120  #
1121  . # -----
1122  . # 9.3.6. TCS STBY MODE/DRU OFF
1123  . # -----
1124  . #
1125  . DH.MC_EACH_EXE 0x003E
1126  #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
1127  #:          0x00 TCS.MODE_STBY
1128  #:          0x01 TCS.CTRL_HTR_P1_DIS
1129  #:          0x02 TCS.CTRL_HTR_P2_DIS
1130  #:          0x03 TCS.CTRL_HTR_P3_DIS
1131  #:          0x04 TCS.CTRL_HTR_P4_DIS
1132  #:          0x06 ACS.RCS_DRV_OFF
1133  #:          0x08 ACS.APM_DRV_OFF
1134  #:          0x0A DH.ATMC_EACH_DIS 0x09
1135  #:          0x0B ACS.DRU_SEL_NA
1136  #:          0x0C PCD.ON_OFF_ENA
1137  #:          0x0D PCD.DRU_PSU_A_OFF
1138  #:          0x0E PCD.DRU_PSU_B_OFF
1139  #:          0x0F PCD.ON_OFF_DIS
1140  #
1141  . # < CHECK >

```

| 文 書 番 号 | シ-ト No. | 版 数 |
|---------|---------|-----|
|         | 153     | 1   |

```

1142 CHECK TCS.MODE_ST =STBY
1143 CHECK TCS.HTR01_P_VOL_ST =OFF
1144 CHECK TCS.HTR09_P_VOL_ST =OFF
1145 CHECK TCS.HTR17_P_VOL_ST =OFF
1146 CHECK TCS.HTR25_P_VOL_ST =OFF
1147 CHECK ACS.DRU_SEL_PT =NA
1148 CHECK ACS.DRU_ACIMIF_A_ST =OFF
1149 CHECK ACS.DRU_ACIMIF_B_ST =OFF
1150 CHECK ACS_SYS.DRU_SEL_PT =NA
1151 CHECK ACS_SYS.DRU_ACIMIF_A_ST =OFF
1152 CHECK ACS_SYS.DRU_ACIMIF_B_ST =OFF
1153 CHECK PCD.DRU_PSU_A_ON_OFF =OFF
1154 CHECK PCD.DRU_PSU_B_ON_OFF =OFF
1155 CHECK PCD.ON_OFF_ENA_DIS =DIS
1156 #
1157 #
1158 . # QL Check-Item Spec Check
1159 # -----+-----+-----+-----
1160 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1161 #
1162 . # -----
1163 . # 9.3.7. MC_DIS
1164 . # -----
1165 . #
1166 . DH.ATMC_DIS
1167 #
1168 . # < CHECK >
1169 CHECK DH.ATMC_ENA_DIS =DIS
1170 . #
1171 . DH.RQMC_DIS
1172 #
1173 . # < CHECK >
1174 CHECK DH.RQMC_ENA_DIS =DIS
1175 #
1176 . DH.SYSTMR_DIS
1177 #
1178 . # < CHECK >
1179 CHECK DH.SYSTMR_ENA_DIS =DIS
1180 #
1181 . DH.ALL_MC_STOP
1182 . #
1183 . # < CHECK >
1184 CHECK DH.MC_ENA_DIS =DIS
1185 #
1186 . # QL Check-Item Spec Check
1187 # -----+-----+-----+-----
1188 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1189 #
1190 . # *****
1191 . # 10. AT/MC Table Load/Dump Check
1192 . # *****
1193 # =====

```

```

1194 . # 10.1. ATMC Table Load/Dump(伸展運用)
1195 . # =====
1196 . #
1197 . # 以下の手順により、伸展時 ATMC Table の書き込みを実施し、Table 内容にエラーの
1198 . # ないことを確認する。
1199 . #
1200 . # -----
1201 . # 10.1.1. ATMC Load (伸展運用/冗長)
1202 . # -----
1203 . # .....
1204 . # 10.1.1-1. ATMC Load (伸展運用/冗長/MEFISTO)
1205 . # .....
1206 . #
1207 . # < CHECK >
1208 . CHECK DH. ATMC_ENA_DIS =DIS
1209 . CHECK DH. RQMC_ENA_DIS =DIS
1210 . CHECK DH. SYSTM_R_ENA_DIS =DIS
1211 . #
1212 . #
1213 . # -<< ATMC Table Load >>-
1214 . #
1215 . LOAD mc-010-v5e-mef_r :AT_EEPROM 最適化 OFF # AT Ver. 5.45e_EXT_MEFI_RDN
1216 . #
1217 . # -<< ATMC Memory Dump >>-
1218 . #
1219 . # TIM NODE ADR LEN
1220 . DH. MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1221 . #
1222 . # QL Check-Item Spec Check
1223 . # -----+-----+-----+
1224 . # 照合結果 OK G N
1225 . #
1226 . # -<< ATMC TABLE Copy >>-
1227 . #
1228 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1229 . # ば、合格とする。
1230 . #
1231 . DH. ATMC_CPY
1232 . #
1233 . # QL Check-Item Spec Check
1234 . # -----+-----+-----+
1235 . # DH1 DH. ATMC_CPY_REQ RUNNING->STOP G N
1236 . #
1237 . # <CHECK>
1238 . CHECK DH. ATMC_FMT_ERR =OK
1239 . CHECK DH. ATMC_SUM_STAT =OK
1240 . #
1241 . # QL Check-Item Spec Check
1242 . # -----+-----+-----+
1243 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1244 . #
1245 . # .....

```

```

1246 . # 10.1.1-2. ATMC Load (伸展運用/冗長/WPT)
1247 . # .....
1248 . #
1249 . # < CHECK >
1250 CHECK DH. ATMC_ENA_DIS =DIS
1251 CHECK DH. RQMC_ENA_DIS =DIS
1252 CHECK DH. SYSTM_R_ENA_DIS =DIS
1253 #
1254 #
1255 . # -<< ATMC Table Load >>-
1256 . #
1257 . LOAD mc-010-v5e-wpt_r :AT_EEPROM 最適化 OFF # AT Ver. 5.45e_EXT_WPT_RDN
1258 . #
1259 . # -<< ATMC Memory Dump >>-
1260 . #
1261 . # TIM NODE ADR LEN
1262 . DH.MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1263 . #
1264 . # QL Check-Item Spec Check
1265 . # -----+-----+-----+-----
1266 . # 照合結果 OK G N
1267 . #
1268 . # -<< ATMC TABLE Copy >>-
1269 . #
1270 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1271 . # ば、合格とする。
1272 . #
1273 . DH. ATMC_CPY
1274 . #
1275 . # QL Check-Item Spec Check
1276 . # -----+-----+-----+-----
1277 . # DH1 DH. ATMC_CPY_REQ RUNNING->STOP G N
1278 . #
1279 . # <CHECK>
1280 CHECK DH. ATMC_FMT_ERR =OK
1281 CHECK DH. ATMC_SUM_STAT =OK
1282 . #
1283 . # QL Check-Item Spec Check
1284 . # -----+-----+-----+-----
1285 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1286 . #
1287 . # .....
1288 . # 10.1.1-3. ATMC Load (伸展運用/冗長/MAST)
1289 . # .....
1290 . #
1291 . # < CHECK >
1292 CHECK DH. ATMC_ENA_DIS =DIS
1293 CHECK DH. RQMC_ENA_DIS =DIS
1294 CHECK DH. SYSTM_R_ENA_DIS =DIS
1295 . #
1296 . #
1297 . # -<< ATMC Table Load >>-

```

```

1298 . #
1299 . LOAD mc-010-v5e-mst_r :AT_EEPROM 最適化 OFF          # AT Ver. 5.45e_EXT_MAST_RDN
1300 . #
1301 . # -<< ATMC Memory Dump >>-
1302 . #
1303 . #          TIM  NODE ADR          LEN
1304 . DH.MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1305 . #
1306 . # QL          Check-Item          Spec          Check
1307 . # -----+-----+-----+-----+
1308 . #          照合結果          OK          G  N
1309 . #
1310 . # -<< ATMC TABLE Copy >>-
1311 . #
1312 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1313 . #   ば、合格とする。
1314 . #
1315 . DH. ATMC_CPY
1316 . #
1317 . # QL          Check-Item          Spec          Check
1318 . # -----+-----+-----+-----+
1319 . # DH1          DH. ATMC_CPY_REQ          RUNNING->STOP          G  N
1320 . #
1321 . # <CHECK>
1322 . CHECK DH. ATMC_FMT_ERR          =OK
1323 . CHECK DH. ATMC_SUM_STAT          =OK
1324 . #
1325 . # QL          Check-Item          Spec          Check
1326 . # -----+-----+-----+-----+
1327 . # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
1328 . #
1329 . #
1330 . # -----
1331 . # 10.1.2. ATMC Load (伸展運用/通常)
1332 . # -----
1333 . # .....
1334 . # 10.1.2-1. ATMC Load (伸展運用/通常/MEFISTO)
1335 . # .....
1336 . #
1337 . # < CHECK >
1338 . CHECK DH. ATMC_ENA_DIS          =DIS
1339 . CHECK DH. RQMC_ENA_DIS          =DIS
1340 . CHECK DH. SYSTM_R_ENA_DIS          =DIS
1341 . #
1342 . #
1343 . # -<< ATMC Table Load >>-
1344 . #
1345 . LOAD mc-010-v5e-mef :AT_EEPROM 最適化 OFF          # AT Ver. 5.45e_EXT_MEFI
1346 . #
1347 . # -<< ATMC Memory Dump >>-
1348 . #
1349 . #          TIM  NODE ADR          LEN

```

```

1350 . DH.MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1351 . #
1352 . # QL          Check-Item          Spec          Check
1353 . # -----+-----+-----+-----
1354 . #          照合結果          OK          G  N
1355 . #
1356 . # -<< ATMC TABLE Copy >>-
1357 . #
1358 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1359 . #   ば、合格とする。
1360 . #
1361 . DH. ATMC_CPY
1362 . #
1363 . # QL          Check-Item          Spec          Check
1364 . # -----+-----+-----+-----
1365 . # DH1        DH. ATMC_CPY_REQ      RUNNING->STOP      G  N
1366 . #
1367 . # <CHECK>
1368 . CHECK DH. ATMC_FMT_ERR            =OK
1369 . CHECK DH. ATMC_SUM_STAT            =OK
1370 . #
1371 . # QL          Check-Item          Spec          Check
1372 . # -----+-----+-----+-----
1373 . # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
1374 . #
1375 . # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
1376 . # 10.1.2-2. ATMC Load (伸展運用/通常/WPT)
1377 . # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
1378 . #
1379 . # < CHECK >
1380 . CHECK DH. ATMC_ENA_DIS              =DIS
1381 . CHECK DH. RQMC_ENA_DIS              =DIS
1382 . CHECK DH. SYSTM_R_ENA_DIS           =DIS
1383 . #
1384 . #
1385 . # -<< ATMC Table Load >>-
1386 . #
1387 . LOAD mc-010-v5e-wpt :AT_EEPROM 最適化 OFF      # AT Ver. 5.45e_EXT_WPT
1388 . #
1389 . # -<< ATMC Memory Dump >>-
1390 . #
1391 . #          TIM  NODE ADR          LEN
1392 . DH.MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1393 . #
1394 . # QL          Check-Item          Spec          Check
1395 . # -----+-----+-----+-----
1396 . #          照合結果          OK          G  N
1397 . #
1398 . # -<< ATMC TABLE Copy >>-
1399 . #
1400 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1401 . #   ば、合格とする。

```

```

1402 . #
1403 . DH. ATMC_CPY
1404 . #
1405 . # QL          Check-Item          Spec          Check
1406 . # -----+-----+-----+-----
1407 . # DH1          DH. ATMC_CPY_REQ    RUNNING->STOP    G  N
1408 . #
1409 . # <CHECK>
1410 . CHECK DH. ATMC_FMT_ERR              =OK
1411 . CHECK DH. ATMC_SUM_STAT              =OK
1412 . #
1413 . # QL          Check-Item          Spec          Check
1414 . # -----+-----+-----+-----
1415 . # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
1416 . #
1417 . # .....
1418 . # 10.1.2-3. ATMC Load (伸展運用/冗長/MAST)
1419 . # .....
1420 . #
1421 . # < CHECK >
1422 . CHECK DH. ATMC_ENA_DIS              =DIS
1423 . CHECK DH. RQMC_ENA_DIS              =DIS
1424 . CHECK DH. SYSTM_R_ENA_DIS           =DIS
1425 . #
1426 . #
1427 . # -<< ATMC Table Load >>-
1428 . #
1429 . LOAD mc-010-v5e-mst :AT_EEPROM 最適化 OFF      # AT Ver. 5.45e_EXT_MAST
1430 . #
1431 . # -<< ATMC Memory Dump >>-
1432 . #
1433 . #          TIM  NODE ADR          LEN
1434 . DH. MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1435 . #
1436 . # QL          Check-Item          Spec          Check
1437 . # -----+-----+-----+-----
1438 . #          照合結果              OK              G  N
1439 . #
1440 . # -<< ATMC TABLE Copy >>-
1441 . #
1442 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1443 . #   ば、合格とする。
1444 . #
1445 . DH. ATMC_CPY
1446 . #
1447 . # QL          Check-Item          Spec          Check
1448 . # -----+-----+-----+-----
1449 . # DH1          DH. ATMC_CPY_REQ    RUNNING->STOP    G  N
1450 . #
1451 . # <CHECK>
1452 . CHECK DH. ATMC_FMT_ERR              =OK
1453 . CHECK DH. ATMC_SUM_STAT              =OK

```

```

1454 . #
1455 . # QL          Check-Item          Spec          Check
1456 . # -----+-----+-----+-----
1457 . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
1458 . #
1459 . #
1460 . # =====
1461 . # 10.2. MC-L Table Load/Dump(伸展運用)
1462 . # =====
1463 . #
1464 . #
1465 . DH. ALL_MC_STOP
1466 . #
1467 . # < CHECK >
1468 . CHECK DH. MC_ENA_DIS          =DIS
1469 . CHECK DH. ATMC_ENA_DIS        =DIS
1470 . CHECK DH. RQMC_ENA_DIS        =DIS
1471 . CHECK DH. SYSTM_R_ENA_DIS      =DIS
1472 . #
1473 . #
1474 . LOAD mc-004-v5e :MC-L_EEPROM 最適化 ON          # ver. 5.45e
1475 . #
1476 . #
1477 . # -<< MCL Memory Dump >>-
1478 . #
1479 . #          TIM  NODE ADR          LEN
1480 . DH. MEM_DUMP 0x00 0x01 0xB0B20800 0x022800
1481 . #
1482 . # QL          Check-Item          Spec          Check
1483 . # -----+-----+-----+-----
1484 . #          照合結果          OK          G   N
1485 . #
1486 . # -<< MC TABLE Copy >>-
1487 . #
1488 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1489 . #   ば、合格とする。
1490 . #
1491 . DH. MC_TBL_CPY
1492 . #
1493 . # QL          Check-Item          Spec          Check
1494 . # -----+-----+-----+-----
1495 . # DH1          DH. MC_CPY_REQ      RUNNING->STOP          G   N
1496 . #
1497 . # <CHECK>
1498 . CHECK DH. MC_FMT_ERR          =OK
1499 . CHECK DH. MC_SUM_STAT          =OK
1500 . #
1501 . #
1502 . # QL          Check-Item          Spec          Check
1503 . # -----+-----+-----+-----
1504 . # CMD 出力装置  Message          STATUS CHECK 結果 OK   G   N
1505 . #

```

```

1506  #
1507  . # *****
1508  . # 11. AT/MC/ST Table Load/Dump (打ち上げ時設定)
1509  . # *****
1510  # =====
1511  . # 11.1. ATMC Table Load/Dump (通常モード)
1512  # =====
1513  . #
1514  . # < CHECK >
1515  CHECK DH. ATMC_ENA_DIS                =DIS
1516  CHECK DH. RQMC_ENA_DIS                =DIS
1517  CHECK DH. SYSTM_R_ENA_DIS              =DIS
1518  #
1519  #
1520  . # -<< ATMC Table Load >>-
1521  . #
1522  . LOAD mc-010-v5 :AT_EEPROM 最適化 OFF      # AT Ver. 5.45
1523  . #
1524  . # -<< ATMC Memory Dump >>-
1525  . #
1526  . #          TIM  NODE ADR          LEN
1527  . DH.MEM_DUMP 0x00 0x01 0xB0B49200 0x001000
1528  . #
1529  . # QL          Check-Item          Spec          Check
1530  # -----+-----+-----+-----+
1531  #          照合結果          OK          G  N
1532  #
1533  . # -<< ATMC TABLE Copy >>-
1534  . #
1535  . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1536  . #   ば、合格とする。
1537  . #
1538  . DH. ATMC_CPY
1539  #
1540  . # QL          Check-Item          Spec          Check
1541  # -----+-----+-----+-----+
1542  # DH1          DH. ATMC_CPY_REQ      RUNNING->STOP      G  N
1543  #
1544  . # <CHECK>
1545  CHECK DH. ATMC_FMT_ERR                =OK
1546  CHECK DH. ATMC_SUM_STAT                =OK
1547  . #
1548  . # QL          Check-Item          Spec          Check
1549  # -----+-----+-----+-----+
1550  # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
1551  #
1552  # =====
1553  . # 11.2. MC-S/L Table Load/Dump
1554  # =====
1555  #
1556  . #
1557  . DH. ALL_MC_STOP

```

```

1558 . #
1559 . # < CHECK >
1560 . CHECK DH.MC_ENA_DIS =DIS
1561 . CHECK DH.ATMC_ENA_DIS =DIS
1562 . CHECK DH.RQMC_ENA_DIS =DIS
1563 . CHECK DH.SYSTMR_ENA_DIS =DIS
1564 . #
1565 . #
1566 . LOAD mc-002-v5 :MC-S_EEPROM 最適化 ON # ver. 5.45
1567 . LOAD mc-004-v5 :MC-L_EEPROM 最適化 ON # ver. 5.45
1568 . #
1569 . #
1570 . # -<< MCS Memory Dump >>-
1571 . #
1572 . #          TIM  NODE ADR      LEN
1573 . DH.MEM_DUMP 0x00 0x01 0xB0B00000 0x020800
1574 . #
1575 . # QL          Check-Item          Spec          Check
1576 . # -----+-----+-----+-----+
1577 . #          照合結果          OK          G  N
1578 . #
1579 . # -<< MCL Memory Dump >>-
1580 . #
1581 . #          TIM  NODE ADR      LEN
1582 . DH.MEM_DUMP 0x00 0x01 0xB0B20800 0x022800
1583 . #
1584 . # QL          Check-Item          Spec          Check
1585 . # -----+-----+-----+-----+
1586 . #          照合結果          OK          G  N
1587 . #
1588 . # -<< MC TABLE Copy >>-
1589 . #
1590 . # ※"RUNNING"は確認できない可能性有。コマンド送信 20 秒後に"STOP"であれ
1591 . #   ば、合格とする。
1592 . #
1593 . DH.MC_TBL_CPY
1594 . #
1595 . # QL          Check-Item          Spec          Check
1596 . # -----+-----+-----+-----+
1597 . # DH1          DH.MC_CPY_REQ          RUNNING->STOP          G  N
1598 . #
1599 . # <CHECK>
1600 . CHECK DH.MC_FMT_ERR =OK
1601 . CHECK DH.MC_SUM_STAT =OK
1602 . #
1603 . #
1604 . # QL          Check-Item          Spec          Check
1605 . # -----+-----+-----+-----+
1606 . # CMD 出力装置  Message          STATUS CHECK 結果 OK  G  N
1607 . #
1608 . #
1609 . # =====

```

```

1610 . # 11.3. SYSTMTR Table Load/Dump
1611 . # =====
1612 . #
1613 . #
1614 . LOAD mc-006-v5 :ST_EEPROM 最適化 ON # ver. 5.45
1615 . #
1616 . # -<< SYSTMTR Memory Dump >>-
1617 . #
1618 . DH.MEM_DUMP 0x00 0x01 0xB0B43000 0x000200
1619 . #
1620 . # QL          Check-Item          Spec          Check
1621 . # -----+-----+-----+-----+
1622 . #          照合結果          OK          G N
1623 . #
1624 . #
1625 . DH.SYSTMTR_CPY
1626 . #
1627 . # QL          Check-Item          Spec          Check
1628 . # -----+-----+-----+-----+
1629 . # DH1          DH.SYSTMTR_CPY_REQ  RUNNING->STOP  G N
1630 . #
1631 . # <CHECK>
1632 . CHECK DH.SYSTMTR_FMT_ERR          =OK
1633 . CHECK DH.SYSTMTR_SUM_STAT          =OK
1634 . #
1635 . #
1636 . # # MC 機能を ENA にする
1637 . DH.MC_START
1638 . #
1639 . # < CHECK >
1640 . CHECK DH.MC_ENA_DIS          =ENA
1641 . #
1642 . # # AT 機能を ENA にする
1643 . DH.ATMC_ENA
1644 . #
1645 . # < CHECK >
1646 . CHECK DH.ATMC_ENA_DIS          =ENA
1647 . #
1648 . # # RQ waiting に設定する。
1649 . DH.RQMC_ENA
1650 . #
1651 . # < CHECK >
1652 . CHECK DH.RQMC_ENA_DIS          =ENA
1653 . #
1654 . # # システムタイマー機能を有効にする。
1655 . DH.SYSTMTR_ENA
1656 . #
1657 . # < CHECK >
1658 . CHECK DH.SYSTMTR_ENA_DIS          =ENA
1659 . #
1660 . #
1661 . # QL          Check-Item          Spec          Check

```

```

1662 # -----+-----+-----+-----
1663 # CMD 出力装置      Message                STATUS CHECK 結果 OK   G   N
1664 #
1665 #
1666 # *****
1667 . # 12. 衛星立ち下げ
1668 # *****
1669 # =====
1670 . # 12.1. 衛星立ち下げ
1671 # =====
1672 #
1673 . # QL                Check-Item                Spec                Check
1674 # -----+-----+-----+-----
1675 # PCS1              PCD. CHG_CC_LO                ON                    G   N
1676 #                  PCD. BAT_CV_ON_OFF            OFF                   G   N
1677 #                  PCD. BAT_OT_ON_OFF            OFF                   G   N
1678 #                  PCD. BAT_OV_ON_OFF            OFF                   G   N
1679 #                  PCD. TMR_CNT                  0                     G   N
1680 #                  DMC-PSU-A, -B, XTRP-A, B, SV-Heater 以外が OFF であること    G   N
1681 # TCIU              DH. XTRP_A_TX_ON_OFF          OFF                   G   N
1682 #                  DH. XTRP_B_TX_ON_OFF          OFF                   G   N
1683 # 局管制            Uplink                      OFF                   G   N
1684 #
1685 #
1686 . # 【注意】
1687 # CV_ON_OFF が ON になっている時は、必ず CV_OFF にすること。
1688 # CC_LO ON で無い場合は、CCCV LO モードへ移行すること。
1689 . #
1690 . PCD. CHG_LR1_ON
1691 #
1692 . # < CHECK >
1693 CHECK PCD. CHG_LR1_ON_OFF                =ON
1694 CHECK PCD. CHG_I                          -0.1 0.1
1695 CHECK PCD. DCHG_I                        -0.2 0.2
1696 #
1697 . #
1698 . PCD. BUS_SW_ENA
1699 #
1700 . # < CHECK >
1701 CHECK PCD. BUS_SW_ENA_DIS                =ENA
1702 #
1703 . #
1704 . PCD. BUS_SW_OFF
1705 #
1706 . # < CHECK >
1707 CHECK PCD. BUS_SW_ENA_DIS                =DIS
1708 CHECK PCD. BUS_SW_ON_OFF                 =OFF
1709 #
1710 . #
1711 . PCD. CHG_ENA
1712 . PCD. CHG_CC_L2
1713 #

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 164     | 1   |

```

1714 . # < CHECK >
1715 CHECK PCD. CHG_ENA_DIS =ENA
1716 CHECK PCD. CHG_CC_L1_2 =L2
1717 CHECK PCD. CHG_CC_L0 =OFF
1718 #
1719 . #
1720 . PCD. CHG_DIS
1721 #
1722 . # < CHECK >
1723 CHECK PCD. CHG_ENA_DIS =DIS
1724 CHECK PCD. CHG_I 0.1 0.3
1725 CHECK PCD. DCHG_I -0.2 0.2
1726 #
1727 . #
1728 . PCD. CHG_LR_OFF
1729 #
1730 . # < CHECK >
1731 CHECK PCD. CHG_LR1_ON_OFF =OFF
1732 CHECK PCD. CHG_LR2_ON_OFF =OFF
1733 CHECK PCD. CHG_I -0.1 0.1
1734 CHECK PCD. DCHG_I -0.2 0.2
1735 #
1736 . # 【確認】 Check
1737 # BUS-V > BAT-V であることを確認する。 G N
1738 . #
1739 . PCD. INT_EXT_ENA
1740 . PCD. BAT_EXT
1741 #
1742 . # < CHECK >
1743 CHECK PCD. INT_EXT_ENA_DIS =DIS
1744 CHECK PCD. BAT_INT_EXT =EXT
1745 . #
1746 . PCD. CHG_BYPS_DIS
1747 #
1748 . # < CHECK >
1749 CHECK PCD. CHG_BYPS_ENA_DIS 255
1750 CHECK PCD. SA_V -
1751 CHECK PCD. SA_I -
1752 CHECK PCD. APR1_I -
1753 CHECK PCD. APR2_I -
1754 CHECK PCD. BUS_V -
1755 CHECK PCD. LOAD_I -
1756 CHECK PCD. CHG_I -
1757 CHECK PCD. DCHG_I -
1758 CHECK PCD. BAT_V -
1759 CHECK PCD. CEL1_V -
1760 CHECK PCD. CEL2_V -
1761 CHECK PCD. CEL3_V -
1762 CHECK PCD. CEL4_V -
1763 CHECK PCD. CEL5_V -
1764 CHECK PCD. CEL6_V -
1765 CHECK PCD. CEL7_V -

```

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 165     | 1   |

```

1766 CHECK PCD.CEL8_V -
1767 CHECK PCD.CEL9_V -
1768 CHECK PCD.CEL10_V -
1769 CHECK PCD.CEL11_V -
1770 CHECK PCD.CEL12_V -
1771 CHECK PCD.BAT_CV -
1772 CHECK PCD.BAT_CV_ON_OFF -
1773 . #
1774 . # BAT_EXT 後の BAT データをデータシート 12-1 に記録する。
1775 . #
1776 . #
1777 . PCD.CEL_V_MONI_OFF # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
1778 . #
1779 . # < CHECK >
1780 CHECK PCD.CEL_V_MONI_ON_OFF =OFF
1781 CHECK PCD.BAT_CV -
1782 CHECK PCD.BAT_CV_ON_OFF -
1783 . #
1784 . # 【操作】
1785 . # RD LINK OFF
1786 . # EXT-PS OFF
1787 . # BAT_MEASURE STOP (BAT 温度計測停止)
1788 . #
1789 . # QL Check-Item Spec Check
1790 . # -----+-----+-----+-----
1791 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1792 . #
1793 . # =====
1794 . # 12.2. MIS 立ち下げ
1795 . # =====
1796 . #
1797 . # 【MIS(MPO Interface Simulator)】
1798 . #
1799 . # 【操作】
1800 . # 下記手順により MIS 温度モニタを終了する。
1801 . # (1)SYSTEM Control 画面の DFE をクリック
1802 . # (2)Acquisition Control の STOP ボタンをクリック
1803 . #
1804 . # 【操作】
1805 . # 下記手順により MIS を立ち下げる。
1806 . # (1) System Control → MFE → Bus profile
1807 . # → Polling Sequence Table Control → stop
1808 . # (2) System Control → PFE → Power Control Bus A → ON をクリック → OFF
1809 . # (3) External Bus Power Supply の、DC VOLTS 表示=OFF を確認する
1810 . # (4) PFE Platform の Under Voltage の LED=点灯を確認する
1811 . # (5) Main Menu: Mode -> System Off-Line Mode を選択する
1812 . # (6) Confirm → YES
1813 . # (7) Main Menu: File -> Exit を選択する
1814 . # (8) Exit System 画面において、以下を選択し、OK ボタンをクリック
1815 . # Power FE : S/W Shutdown
1816 . # MIL-1553B FE : Shutdown
1817 . # Discrete FE : Shutdown

```

[illegible]

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 167     | 1   |

表 4-1 ソフトウェアバージョン管理表

| Component     | Software(オブジェクト)/Table     | Version              | Program (ソース) | Revision |
|---------------|----------------------------|----------------------|---------------|----------|
| DMC           | IPLソフトウェア                  | 1.00.00              | IPL           | 77       |
|               | DMCソフトウェア                  | 1.01.23              | PLTS          | 1850     |
|               |                            |                      | DHFS          | 1615     |
|               |                            |                      | ACFS          | 1553     |
|               |                            |                      | TCFS          | 1443     |
|               |                            |                      | T-Kernel      | 293      |
|               |                            |                      | T-Monitor     | 110      |
|               | MC-S_EEPROM                | 5.44→5.45            | -             | -        |
|               | MC-L_EEPROM                | 5.44→5.45            | -             | -        |
|               | ST_EEPROM                  | 5.36→5.45            | -             | -        |
|               | AT_EEPROM                  | 5.44→5.45            | -             | -        |
|               | RQ_EEPROM                  | 5.13                 | -             | -        |
|               | CATEGORY_TABLE_EEPROM      | 3.8                  | -             | -        |
|               | PARTITION_TABLE_EEPROM     | 3.9                  | -             | -        |
| MDP<br>(DPU1) | TM_DATA_BLOCK_TABLE_EEPROM | 3.9                  | -             | -        |
|               | TCS_TBL_ROM                | 2.3→2.4              | -             | -        |
| MDP<br>(DPU2) | Middleware                 | 2018/06/08(Ver. 7.5) | -             | -        |
|               | Application software       | 2018/06/08(Ver. 7.5) | -             | -        |
| MSA           | Middleware                 | 2018/06/08(Ver. 7.5) | -             | -        |
|               | Application software       | 2018/06/08(Ver. 7.5) | -             | -        |
| MIA           | -                          | 2018/06/11(Ver. 44)  | -             | -        |
| MEA1          | -                          | 2015/2/13            | -             | -        |
| MEA2          | -                          | 2017/1/26            | -             | -        |

\*供試体がない場合はN/Aとすること。

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 168     | 1   |

5      コンフィギュレーション

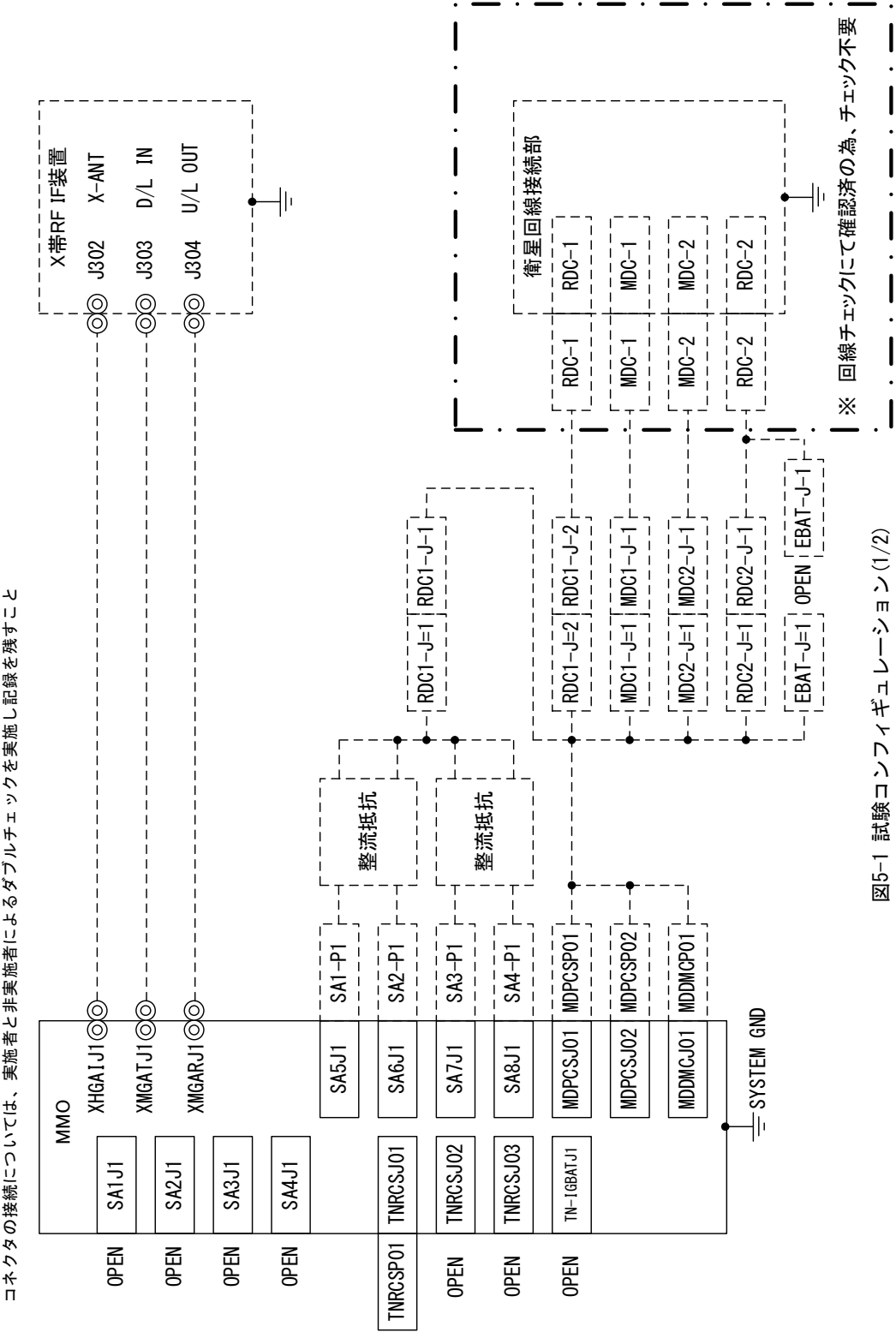


図5-1 試験コンフィギュレーション(1/2)

| 文 書 番 号 | シート No. | 版 数 |
|---------|---------|-----|
|         | 169     | 1   |

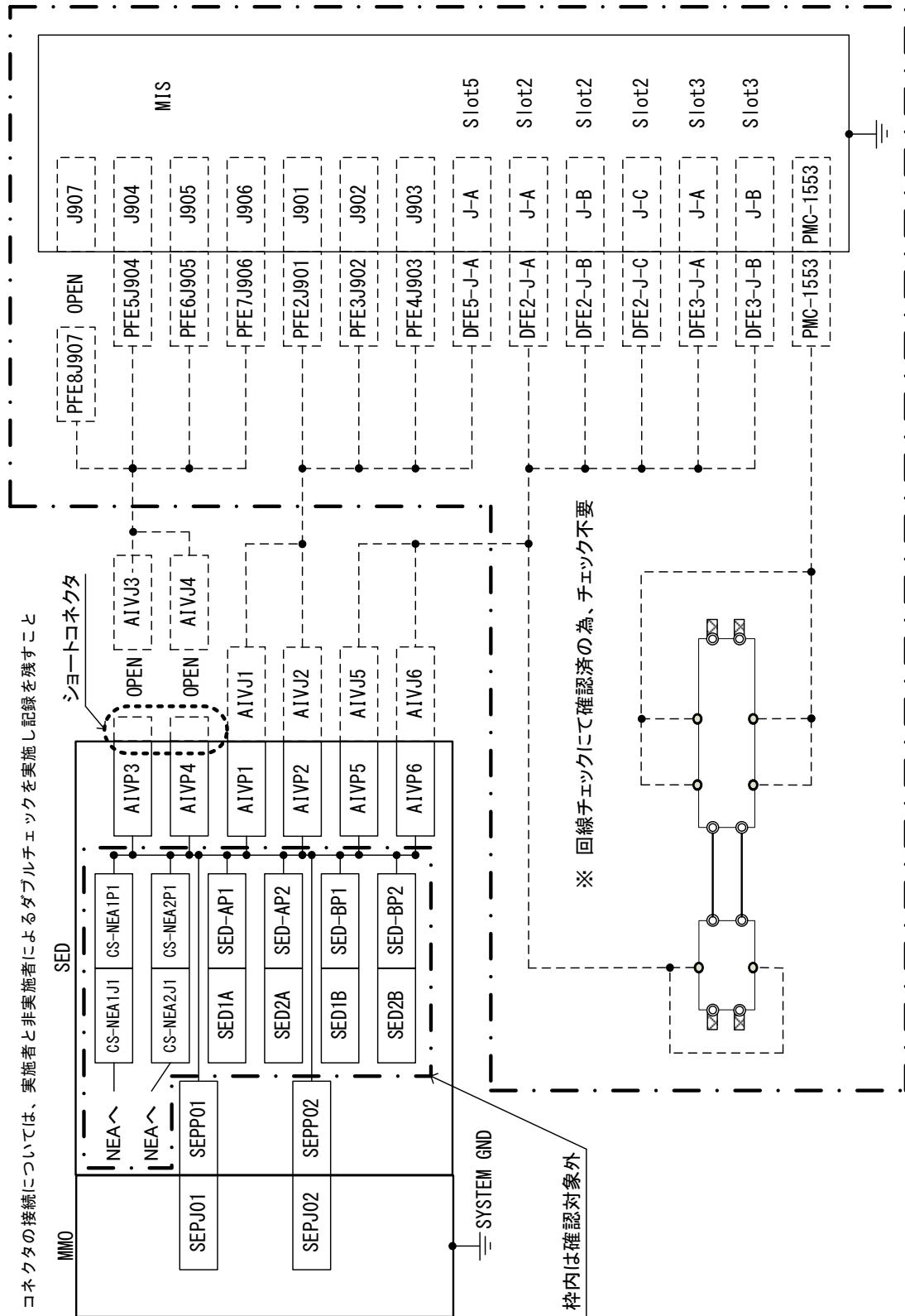


図5-1 試験コンフィギュレーション(2/2)

| 文 書 番 号        | シート No. | 版 数 |
|----------------|---------|-----|
| TPP-FS8238-21K | 170     | 1   |

表 5-1 コネクタ嵌合一覧(共通 I/F)

| IFコネクタ名称   | 嵌合○/<br>非嵌合× | 用途                                                      | 備考                   |
|------------|--------------|---------------------------------------------------------|----------------------|
| TNRCSJ01   | ○            | 圧力センサモニタ<br>HLV OPEN/CLOSEモニタ<br>タンク温度モニタ               | RCS圧力センサ確認のため嵌合      |
| TNRCSJ02   | ×            | HLVドライブ                                                 | 誤動作リスク低減のためOPEN      |
| TNRCSJ03   | ×            | THVドライブ                                                 | 誤動作リスク低減のためOPEN      |
| TN-IGBATJ1 | ×            | NEADドライブ(HGA/MGA)                                       | NEA誤動作リスクを低減するためOPEN |
| SA1J1      | ×            | SAP1電源入力                                                | 使用しないI/FのためOPEN      |
| SA2J1      | ×            | SAP2電源入力                                                | 使用しないI/FのためOPEN      |
| SA3J1      | ×            | SAP3電源入力                                                | 使用しないI/FのためOPEN      |
| SA4J1      | ×            | SAP4電源入力                                                | 使用しないI/FのためOPEN      |
| SA5J1      | ○            | SAP5電源入力                                                | EXT-PS入力のため地上試験装置と接続 |
| SA6J1      | ○            | SAP6電源入力                                                | EXT-PS入力のため地上試験装置と接続 |
| SA7J1      | ○            | SAP7電源入力                                                | EXT-PS入力のため地上試験装置と接続 |
| SA8J1      | ○            | SAP8電源入力                                                | EXT-PS入力のため地上試験装置と接続 |
| XHGAIJ1    | ○            | HGA TX/RX                                               | 試験をRF有線で実施のため試験装置と接続 |
| XMGATJ1    | ○            | MGA-TX TX                                               | 試験をRF有線で実施のため試験装置と接続 |
| XMGARJ1    | ○            | MGA RX                                                  | 試験をRF有線で実施のため試験装置と接続 |
| MDPCSJ01   | ○            | MD(電流/電圧値)                                              | モニタ用のため地上試験装置と接続     |
| MDPCSJ02   | ○            | MD(電流/AGC値)                                             | モニタ用のため地上試験装置と接続     |
| MDDMCJ01   | ○            | RD(CMD通信)                                               | RDによる通信のため地上試験装置と接続  |
| AIVP1      | ○            | 電源(28V/SEDヒーター)(主系)(CNV-A)<br>CNV PWR SWドライブ(主系)(CNV-A) | MIS電源使用のため嵌合         |
| AIVP2      | ○            | 電源(28V/SEDヒーター)(主系)(CNV-B)<br>CNV PWR SWドライブ(主系)(CNV-B) | MIS電源使用のため嵌合         |
| AIVP3      | ×            | NEA/Pyroドライブ(CSM/SED)(主系)                               | 該当ラインを使用しないためOPEN    |
| AIVP4      | ×            | NEA/Pyroドライブ(CSM/SED)(従系)                               | 該当ラインを使用しないためOPEN    |
| AIVP5      | ○            | 分離ステータス/温度モニタ(主系)<br>1553B通信(主系)                        | 1553B I/F使用のため嵌合     |
| AIVP6      | ○            | 分離ステータス/温度モニタ(従系)<br>1553B通信(従系)                        | 1553B I/F使用のため嵌合     |

|                           |         |     |
|---------------------------|---------|-----|
| 文 書 番 号<br>TPP-FS8238-21K | シート No. | 版 数 |
|                           | 171     | 1   |

## 6 データシート

＜データシート2-1 SV-Temp チェック＞

実施日：

実施者：

| No.           | 項目               | MIS CH        | 規格(dec)                | 測定値(dec)    | 測定値(°C)<br>(記録のみ) | 判定             |
|---------------|------------------|---------------|------------------------|-------------|-------------------|----------------|
| 1             | SED PYRO-A       | 1             | 26600 ~ 32000          |             |                   | 合・否            |
| 2             | SED PYRO-B       | 2             | 26600 ~ 32000          |             |                   | 合・否            |
| 3             | US1-A            | 3             | 26600 ~ 32000          |             |                   | 合・否            |
| 4             | US2-B            | 4             | 26600 ~ 32000          |             |                   | 合・否            |
| 5             | LS1-A            | 5             | 26600 ~ 32000          |             |                   | 合・否            |
| 6             | LS2-B            | 6             | 26600 ~ 32000          |             |                   | 合・否            |
| 7             | BATPNL-A         | 7             | 26600 ~ 32000          |             |                   | 合・否            |
| 8             | BATPNL-B         | 8             | 26600 ~ 32000          |             |                   | 合・否            |
| 9             | CNV-A            | 9             | 22631 ~ 32000          |             |                   | 合・否            |
| 10            | CNV-B            | 10            | 22631 ~ 32000          |             |                   | 合・否            |
| 11            | PCD-A            | 11            | 26600 ~ 32000          |             |                   | 合・否            |
| 12            | PCD-B            | 12            | 26600 ~ 32000          |             |                   | 合・否            |
| 13            | DMC-A            | 13            | 26600 ~ 32000          |             |                   | 合・否            |
| 14            | DMC-B            | 14            | 26600 ~ 32000          |             |                   | 合・否            |
| <del>15</del> | <del>SAP-B</del> | <del>17</del> | <del>6258 ~ 6666</del> | <del></del> | <del></del>       | <del>合・否</del> |
| 16            | APM-A            | 18            | 6258 ~ 6666            |             |                   | 合・否            |
| 17            | APM-B            | 19            | 6258 ~ 6666            |             |                   | 合・否            |
| 18            | HGAHRM-A         | 20            | 6258 ~ 6666            |             |                   | 合・否            |
| 19            | HGAHRM-B         | 21            | 6258 ~ 6666            |             |                   | 合・否            |
| 20            | ENA-A            | 22            | 6258 ~ 7068            |             |                   | 合・否            |

|                           |         |     |
|---------------------------|---------|-----|
| 文 書 番 号<br>TPP-FS8238-21K | シート No. | 版 数 |
|                           | 172     | 1   |

&lt;データシート3-1 BAT (FM2) 電圧 (0CV)&gt;

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値 | 判定   |
|-----|------------|-----|------|-----|--------------|-----|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V   | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V   | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V   | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V   | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | DH.BAT_TEMP1 | ℃   | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP2 | ℃   | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | BAT TEMP(MD) | ℃   | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | データ取得時刻      | : : | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ |     |              |     |      |

|                           |         |     |
|---------------------------|---------|-----|
| 文 書 番 号<br>TPP-FS8238-21K | シート No. | 版 数 |
|                           | 173     | 1   |

## &lt;データシート4-1 BAT電圧(放電開始直前)&gt;

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値 | 判定   |
|-----|------------|-----|------|-----|--------------|-----|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V   | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V   | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V   | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V   | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | PCD.DCHG_I   | A   | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP1 | ℃   | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | DH.BAT_TEMP2 | ℃   | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | BAT TEMP(MD) | ℃   | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ | 18  | データ取得時刻      | : : | 記録のみ |

## &lt;データシート4-2 BAT電圧(放電開始直後)&gt;

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値 | 判定   |
|-----|------------|-----|------|-----|--------------|-----|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V   | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V   | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V   | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V   | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | PCD.DCHG_I   | A   | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP1 | ℃   | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | DH.BAT_TEMP2 | ℃   | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | BAT TEMP(MD) | ℃   | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ | 18  | データ取得時刻      | : : | 記録のみ |

|         |         |     |
|---------|---------|-----|
| 文 書 番 号 | シート No. | 版 数 |
|         | 174     | 1   |

## ＜データシート4-3 BAT電圧(放電開始3分後)＞

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値 | 判定   |
|-----|------------|-----|------|-----|--------------|-----|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V   | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V   | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V   | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V   | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | PCD.DCHG_I   | A   | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP1 | ℃   | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | DH.BAT_TEMP2 | ℃   | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | BAT TEMP(MD) | ℃   | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ | 18  | データ取得時刻      | : : | 記録のみ |

## ＜データシート4-4 BAT電圧(放電停止直後)＞

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値 | 判定   |
|-----|------------|-----|------|-----|--------------|-----|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V   | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V   | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V   | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V   | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | PCD.DCHG_I   | A   | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP1 | ℃   | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | DH.BAT_TEMP2 | ℃   | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | BAT TEMP(MD) | ℃   | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ | 18  | データ取得時刻      | : : | 記録のみ |

|                           |         |     |
|---------------------------|---------|-----|
| 文 書 番 号<br>TPP-FS8238-21K | シート No. | 版 数 |
|                           | 175     | 1   |

&lt;データシート12-1 BAT電圧(放電後0CV)&gt;

実施日：

実施者：

| No. | 項目名        | 測定値 | 判定   | No. | 項目名          | 測定値     | 判定   |
|-----|------------|-----|------|-----|--------------|---------|------|
| 1   | PCD.CEL1_V | V   | 記録のみ | 10  | PCD.CEL10_V  | V       | 記録のみ |
| 2   | PCD.CEL2_V | V   | 記録のみ | 11  | PCD.CEL11_V  | V       | 記録のみ |
| 3   | PCD.CEL3_V | V   | 記録のみ | 12  | PCD.CEL12_V  | V       | 記録のみ |
| 4   | PCD.CEL4_V | V   | 記録のみ | 13  | PCD.BAT_V    | V       | 記録のみ |
| 5   | PCD.CEL5_V | V   | 記録のみ | 14  | PCD.DCHG_I   | A       | 記録のみ |
| 6   | PCD.CEL6_V | V   | 記録のみ | 15  | DH.BAT_TEMP1 | ℃       | 記録のみ |
| 7   | PCD.CEL7_V | V   | 記録のみ | 16  | DH.BAT_TEMP2 | ℃       | 記録のみ |
| 8   | PCD.CEL8_V | V   | 記録のみ | 17  | BAT TEMP(MD) | ℃       | 記録のみ |
| 9   | PCD.CEL9_V | V   | 記録のみ | 18  | データ取得時刻      | :     : | 記録のみ |

表 7-1 不具合記録表

[illegible]