

文 書 番 号	シート No.	版 数
	15	1

- 3.7 試験/作業項目 (試験フロー)
本試験の手順フローを以下に示す。

main2-7560 (MDP_RDN_Program_Load)

1. SETUP
2. MDP プログラム書き換え
 - 2.1. 衛星立ち上げ
 - 2.1.1. 電源立ち上げ
 - 2.1.2. BAT INT/BUS SW ON
 - 2.1.3. K1/K2/CD/CV 設定
 - 2.1.4. インデックスパルス出力
 - 2.2. MDP 立ち上げ
 - 2.3. MDP プログラム書き換え
 - 2.3.1. DPU1
 - 2.3.2. DPU2
 - 2.4. MDP 立ち下げ

main2-7561 (MDP_RDN_Check)

3. MDP 書き込み後動作確認 (DPU1_RDN)
 - 3.1. MDP 立ち上げ
 - 3.2. SI 機器立ち上げ
 - 3.2.1. MPPE 立ち上げ／初期化
 < Power on MEA1/MEA2/MIA/MSA/HEP-ele/HEP-ion/ENA >
 - 3.2.2. MPPE initial check
 - 3.2.3. PME 立ち上げ／初期化
 - 3.2.4. MGF 立ち上げ／初期化
 - 3.2.5. PWI 立ち上げ／初期化 < Power on PWI >
 - 3.2.6. MAST 立ち上げ／初期化
 - 3.2.7. MDM 立ち上げ／初期化 < Power on MDM >
 - 3.2.8. MSASI 立ち上げ／初期化 < Power on MSASI >
 - 3.3. 通常の HK 出力 (normal mode/DPU1_RDN)
 - 3.4. 伸展 HK ソフト動作確認 (extension mode/DPU1_RDN)
 - 3.4.1. MDP 伸展 HK 生成ソフト起動
 - 3.4.2. 伸展 HK のチェック
 - 3.5. 伸展 HK ソフト停止 (exit extension mode)
 - 3.6. 通常 HK のチェック (nominal mode/DPU1_RDN)
 - 3.7. 伸展 HK ソフト再起動 (extension mode/DPU1_RDN)
 - 3.8. 伸展 HK のチェック
 - 3.9. 伸展 HK ソフト停止
4. 機器立ち下げ
 - 4.1. SI 機器立ち下げ
 - 4.1.1. MPPE Procedure
 - 4.1.2. MSASI 立ち下げ
 - 4.1.3. MDM 立ち下げ
 - 4.1.4. MGF 立ち下げ
 - 4.1.5. PWI Procedure (EW0/MEFIST0/AM2P/SORBET/WPTP-Pre/SCP)
 - 4.1.6. MAST-WPT-E Procedure

文 書 番 号	シート No.	版 数
	16	1

- 5. 立ち下げ
 - 5.1. MDP 立ち下げ
 - 5.2. MC_DIS
 - 5.3. 衛星立ち下げ
 - 5.4. MIS 立ち下げ
 - 5.5. 試験コンフィギュレーションの解除

文 書 番 号	シート No.	版 数
	17	1

main2-7562 (MDP_NRM_Program_Load)

6. SETUP

7. MDP プログラム書き換え

- 7.1. 衛星立ち上げ
 - 7.1.1. 電源立ち上げ
 - 7.1.2. BAT INT/BUS SW ON
 - 7.1.3. K1/K2/CD/CV 設定
 - 7.1.4. インデックスパルス出力
- 7.2. MDP 立ち上げ
- 7.3. MDP プログラム書き換え
 - 7.3.1. DPU1
 - 7.3.2. DPU2
- 7.4. MDP 立ち下げ

main2-7563 (MDP_NRM_Check)

8. MDP 書き込み後動作確認 (DPU12_NRM)

- 8.1. MDP 立ち上げ
- 8.2. SI 機器立ち上げ
 - 8.2.1. PME 立ち上げ／初期化
 - 8.2.2. MGF 立ち上げ／初期化
 - 8.2.3. ENA 立ち上げ／初期化
 - 8.2.4. MEA1 立ち上げ／初期化(ここでは N/A)
 - 8.2.5. MEA2 立ち上げ／初期化(ここでは N/A)
 - 8.2.6. MSA 立ち上げ／初期化
 - 8.2.7. MIA 立ち上げ／初期化
 - 8.2.8. PWI 立ち上げ／初期化 [EWO, SORBET, AM2P, MEFISTO]
 - 8.2.9. MAST 立ち上げ／初期化
 - 8.2.10. MOTOR-PSU チェック
 - 8.2.11. MDM 立ち上げ／初期化
 - 8.2.12. MSASI 立ち上げ／初期化
- 8.3. HEP-ele 初期 CO
 - 8.3.1. テレメトリ/コマンド機能チェック (低圧部のみ)

→試験では 8.3.1 項はすべてスキップ

 - 8.3.1-1. HEP-ele 立ち上げ 【interactive】
 - 8.3.1-2. コマンド送信チェック 【interactive】
 - 8.3.1-3. データ取得-2 (Mission L/M Partitions) 【interactive】 【TimeLine】
 - 8.3.1-4. HEP-ele 立ち下げ 【interactive】 【TimeLine】
 - 8.3.2. テレメトリ/コマンド機能チェック (高圧部含む) →試験ではここから実施
 - 8.3.2-1. HEP-ele 立ち上げ 【interactive】
 - 8.3.2-2. コマンド送信チェック 【interactive】
 - 8.3.2-3. データ取得-1 (Mission L/M Partitions) 【interactive】 【TimeLine】
 - 8.3.2-4. データ取得-2 (Mission L/M Partitions) 【interactive】 【TimeLine】
 - 8.3.2-5. HEP-ele HV OFF 【interactive】 【TimeLine】
 - 8.3.3. HEP-ele 立ち下げ 【interactive】 【TimeLine】
- 8.4. HEP-ion 初期 CO
 - 8.4.1. テレメトリ/コマンド機能チェック (低圧部のみ)

→試験では 8.4.1 項はすべてスキップ

 - 8.4.1-1 HEP-ion 立ち上げ 【interactive】

文 書 番 号	シート No.	版 数
	18	1

- 8.4.1-2. コマンド送信チェック【interactive】
- 8.4.1-3. データ取得-2(Mission L Partitions)【interactive】【TimeLine】
- 8.4.1-4. HEP-ion 立ち下げ【interactive】【TimeLine】
- 8.4.2. テレメトリ/コマンド機能チェック（高圧含む）→試験はここから
 - 8.4.2-1 HEP-ion 立ち上げ【interactive】
 - 8.4.2-2. コマンド送信チェック【interactive】
 - 8.4.2-3. データ取得-1(Mission L Partitions)【interactive】【TimeLine】
 - 8.4.2-4. データ取得-2(Mission L Partitions)【interactive】【TimeLine】
- 8.5. MEA1 Check
- 8.6. MEA2 Check
- 9. 機器立ち下げ
 - 9.1. SI 機器立ち下げ
 - 9.1.1. MSASI 立ち下げ
 - 9.1.2. MDM 立ち下げ
 - 9.1.3. MGF 立ち下げ
 - 9.1.4. MAST 立ち下げ
 - 9.1.5. PWI 立ち下げ
 - 9.1.6. PME 立ち下げ
 - 9.1.7. MIA 立ち下げ
 - 9.1.8. MSA 立ち下げ
 - 9.1.9. MEA2 立ち下げ(ここではN/A)
 - 9.1.10. MEA1 立ち下げ(ここではN/A)
 - 9.1.11. ENA 立ち下げ
- 10. 立ち下げ
 - 10.1. MDP 立ち下げ
 - 10.2. MC_DIS
 - 10.3. 衛星立ち下げ
 - 10.4. MIS 立ち下げ
 - 10.5. 試験コンフィギュレーションの解除

#!HEAD: main2-7560 2018-01-10 09:15:00 709	45 MMO	MAIN2	//
--	--------	-------	----

[illegible]

文 書 番 号	シート No.	版 数
	20	1

```

0050 . # 【MIS(MPO Interface Simulator)】
0051 . # 下記手順により立ち上げる。
0052 . # (1)PC の電源 ON
0053 . # (2)PC にログインする
0054 . #     ID = CMDVS_user
0055 . #     Password = CMDVS
0056 . # (3)MIS 本体の電源を、以下の順に ON する
0057 . #     (a)External Bus Power Supply
0058 . #     (b)PFE Platform
0059 . #     (c)MIL-1553/Discrete Front-End
0060 . # (4)1 分待つ
0061 . # (5)PC で、Start CMDVS アイコンをダブルクリック
0062 . #     (CMDVS ソフトウェアが起動する)
0063 . # (6)Main Menu: Mode -> System On-Line Mode を選択
0064 . #     (PFE の、System Enabled の LED が点灯)
0065 . # (7)Main Menu: Control -> System Control を選択
0066 . # (8)System Control 画面の FE status Storage selection において
0067 . #     ☐ PFE
0068 . #     ☐ MFE
0069 . #     ☐ DFE
0070 . #     をクリックする。チェックマークが表示される
0071 . # (9)Enabled Selected Categories ボタンをクリック
0072 . #     (ログ取得開始)
0073 . # (10)System Control 画面で“CCI”をクリック
0074 . # (11)Interface Management:
0075 . #     Open Interface
0076 . #     TM Distribution: Enable
0077 . #     TC Handling: Enable
0078 . #     をクリック
0079 . # (12)I/F 変換装置の Operation Log 画面で以下のメッセージを確認する
0080 . #     Socket opened CCS/MIS-EGSE 3000
0081 . #     Socket opened CCS/MIS-EGSE 3001
0082 . # (13)System Control 画面で“MFE”をクリック
0083 . # (14)Bus profile ボタンをクリック
0084 . # (15)Polling Sequence Table Selection and Verification において
0085 . #     ファイル BCMIS_MM0 PST defs\BCMIS_MM0.PST を選択し、Verify ボタンをクリック
0086 . #     →load ボタンをクリック
0087 . # (16)Polling Sequence Table Control において、start ボタンをクリック
0088 . #     (1553B バスへの Sync メッセージ出力開始)
0089 . # (17)System Control 画面で“PFE”をクリック
0090 . # (18)Power Control Bus A の“OFF”をクリック
0091 . #     “OFF”→“ON”になる
0092 . # (19)External Bus Power Supply の、DC VOLTS 表示 = 28.00 を確認する
0093 . # (20)PFE Platform の、Under Voltage の LED=消灯を確認する
0094 . #
0095 . # *****
0096 . # 2. MDP プログラム書き換え
0097 . # *****
0098 . # =====
0099 . # 2.1. 衛星立ち上げ
0100 . # =====
0101 . # -----

```

文 書 番 号	シート No.	版 数
	21	1

```

0102 . # 2.1.1. 電源立ち上げ
0103 # -----
0104 #
0105 . # 【操作】
0106 . # EXT-PS ON
0107 . # RD-LINK ON
0108 #
0109 #
0110 . # テレメトリ 1553B → TCIM 変更
0111 . DH.TLM_REATCIMSEL
0112 WAIT_SEC 2
0113 # Operation mode change (HK mode: Real 32kbps)
0114 # RATE CHK CATE DHFS
0115 DH.OPE_MODE 0x0D 0x4F 0x23 0x00 0x0000000000000000000000000000
0116 #
0117 . # < CHECK >
0118 CHECK DH. CATEGORY_TBL_NO 0x23
0119 CHECK DH. DWNLNK_RATE =BPS32768
0120 CHECK DH. ATMC_FMT_ERR =OK
0121 CHECK DH. ATMC_SUM_STAT =OK
0122 CHECK DH. MC_FMT_ERR =OK
0123 CHECK DH. MC_SUM_STAT =OK
0124 CHECK DH. RQMC_FMT_ERR =OK
0125 CHECK DH. RQMC_SUM_STAT =OK
0126 CHECK DH. SYSTM_R_FMT_ERR =OK
0127 CHECK DH. SYSTM_R_SUM_STAT =OK
0128 CHECK DH. TL_FMT_ERR =OK
0129 CHECK DH. TL_SUM_STAT =OK
0130 CHECK DH. CATGRY_SUM_STAT =OK
0131 CHECK DH. TM1TBL_SUM_STAT =OK
0132 CHECK DH. TM2TBL_SUM_STAT =OK
0133 CHECK DH. ONOFKY_SUMERR =OK
0134 CHECK DH. CPU_CMD_RESET =NON
0135 CHECK DH. CPUA_ECC_2BE =NON
0136 CHECK DH. CPUA_SW_RST =NON
0137 CHECK DH. CPUA_WDT_OVF =NON
0138 CHECK DH. CPUB_ECC_2BE =NON
0139 CHECK DH. CPUB_SW_RST =NON
0140 CHECK DH. CPUB_WDT_OVF =NON
0141 CHECK DH. CPU_AB =CPU_A
0142 CHECK DH. HK_ACF_S_VALID =ENA
0143 CHECK DH. HK_DHFS_VALID =ENA
0144 CHECK DH. HK_SPW_VALID =ENA
0145 CHECK DH. HK_TCFS_VALID =ENA
0146 CHECK DH. NML_IPL =NML
0147 CHECK DH. TC1U_ECC_2BE =NON
0148 CHECK DH. DR_SUM_STAT =OK
0149 CHECK PCD. APR1_ON_OFF =OFF
0150 CHECK PCD. APR2_ON_OFF =ON
0151 #
0152 . # < CHECK >
0153 CHECK DH. ENA_TEMP -

```

文 書 番 号	シ-ト No.	版 数
	22	1

```

0154 CHECK DH. TANK_TEMP -
0155 CHECK DH. ADM_TEMP -
0156 CHECK DH. APM_TEMP -
0157 CHECK DH. UP_PNL2_TEMP -
0158 CHECK DH. UP_PNL3_TEMP -
0159 CHECK DH. UP_PNL6_TEMP -
0160 CHECK DH. UP_PNL7_TEMP -
0161 CHECK DH. UP_PNL8_TEMP -
0162 CHECK DH. LO_PNL1_TEMP -
0163 CHECK DH. LO_PNL2_TEMP -
0164 CHECK DH. LO_PNL5_TEMP -
0165 CHECK DH. LO_PNL6_TEMP -
0166 CHECK DH. LO_PNL8_TEMP -
0167 CHECK DH. SSAS_TEMP -
0168 CHECK DH. THR_T1T2_TEMP -
0169 CHECK DH. SSC_TEMP1 -
0170 CHECK DH. ACM1_TEMP -
0171 CHECK DH. THR_T3T4_TEMP -
0172 CHECK DH. ACM2_TEMP -
0173 CHECK DH. THR_A1_TEMP -
0174 CHECK DH. THR_A2_TEMP -
0175 CHECK DH. VLV_M_TEMP -
0176 CHECK DH. EPC_A_TEMP -
0177 CHECK DH. EPC_B_TEMP -
0178 CHECK DH. TWT_A_TEMP -
0179 CHECK DH. TWT_B_TEMP -
0180 CHECK DH. XTRP_A_TEMP -
0181 CHECK DH. XTRP_B_TEMP -
0182 CHECK DH. BAT_TEMP1 -
0183 CHECK DH. BAT_TEMP2 -
0184 CHECK DH. SSC_TEMP2 -
0185 CHECK DH. SIDE1_TEMP -
0186 CHECK DH. SIDE2_TEMP -
0187 CHECK DH. SIDE3_TEMP -
0188 CHECK DH. SIDE4_TEMP -
0189 CHECK DH. UP_PNL1_TEMP -
0190 CHECK DH. UP_PNL5_TEMP -
0191 CHECK DH. MAST_MGF_TEMP -
0192 CHECK DH. LO_PNL3_TEMP -
0193 CHECK DH. LO_PNL7_TEMP -
0194 CHECK DH. SIDE5_TEMP -
0195 CHECK DH. SIDE6_TEMP -
0196 CHECK DH. SIDE7_TEMP -
0197 CHECK DH. SIDE8_TEMP -
0198 . #
0199 . # < TI_PKT_REQ >
0200 . DH. TI_PKT_REQ
0201 DH. TI_PKT_REQ
0202 WAIT_SEC 1
0203 DH. MC_START
0204 . #
0205 . # < CHECK >

```

文 書 番 号	シート No.	版 数
	23	1

```

0206 CHECK DH.MC_ENA_DIS =ENA
0207 CHECK PCD.ON_OFF_ENA_DIS =DIS
0208 CHECK PCD.SA_V 86 94
0209 CHECK PCD.BUS_V 48 52
0210 #
0211 . # 【衛星管制設定】
0212 # プリチェック : ON
0213 # センドベリファイ : ON
0214 # サクセスベリファイ: ON
0215 # COP N(S)値設定
0216 #
0217 . # QL Check-Item Spec Check
0218 # -----+-----+-----+-----
0219 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0220 #
0221 # -----
0222 . # 2.1.2. BAT INT/BUS SW ON
0223 # -----
0224 . #
0225 . PCD.CEL_V_MONI_ON # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
0226 WAIT_SEC 1
0227 PCD.BAT_OT_DIS
0228 WAIT_SEC 1
0229 PCD.BAT_OT_ON_SET 0xBD # 28degC
0230 WAIT_SEC 1
0231 DH.BAT_SM_EXE # DH.MC_EACH_EXE 0x0054
0232 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0233 #: 0x00 PCD.BAT_SM_EXE
0234 #: 0x02 PCD.MGA_P_DIS
0235 WAIT_SEC 1
0236 PCD.BAT_OT_OFF_SET 0xC5 # 26degC
0237 WAIT_SEC 1
0238 DH.BAT_SM_EXE # DH.MC_EACH_EXE 0x0054
0239 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0240 #: 0x00 PCD.BAT_SM_EXE
0241 #: 0x02 PCD.MGA_P_DIS
0242 #
0243 . # < CHECK >
0244 CHECK PCD.CEL1_V >3.705
0245 CHECK PCD.CEL2_V >3.705
0246 CHECK PCD.CEL3_V >3.705
0247 CHECK PCD.CEL4_V >3.705
0248 CHECK PCD.CEL5_V >3.705
0249 CHECK PCD.CEL6_V >3.705
0250 CHECK PCD.CEL7_V >3.705
0251 CHECK PCD.CEL8_V >3.705
0252 CHECK PCD.CEL9_V >3.705
0253 CHECK PCD.CEL10_V >3.705
0254 CHECK PCD.CEL11_V >3.705
0255 CHECK PCD.CEL12_V >3.705
0256 CHECK PCD.BAT_INT_EXT =EXT
0257 CHECK PCD.BUS_SW_ON_OFF =OFF

```

文 書 番 号	シート No.	版 数
	24	1

0258	CHECK PCD. BAT_OT_ENA_DIS	=DIS	
0259	#		
0260	CHECK PCD. BAT_V	-	
0261	CHECK PCD. CEL1_V	-	
0262	CHECK PCD. CEL2_V	-	
0263	CHECK PCD. CEL3_V	-	
0264	CHECK PCD. CEL4_V	-	
0265	CHECK PCD. CEL5_V	-	
0266	CHECK PCD. CEL6_V	-	
0267	CHECK PCD. CEL7_V	-	
0268	CHECK PCD. CEL8_V	-	
0269	CHECK PCD. CEL9_V	-	
0270	CHECK PCD. CEL10_V	-	
0271	CHECK PCD. CEL11_V	-	
0272	CHECK PCD. CEL12_V	-	
0273	#		
0274	. # < CHECK >		
0275	CHECK PCD. OT_ON_SET	27.5 28.5	
0276	CHECK PCD. OT_OFF_SET	25.5 26.5	
0277	. #		
0278	. PCD. BAT_OT_ENA		
0279	#		
0280	. # < CHECK >		
0281	CHECK PCD. BAT_OT_ENA_DIS	=ENA	
0282	CHECK PCD. BAT_OT_ON_OFF	=OFF	
0283	#		
0284	. # 【確認】		Check
0285	. # BUS-V > BAT-V であることを確認する。		G N
0286	. #		
0287	. PCD. INT_EXT_ENA		
0288	. PCD. BAT_INT		
0289	. #		
0290	. # < CHECK >		
0291	CHECK PCD. INT_EXT_ENA_DIS	=DIS	
0292	CHECK PCD. BAT_INT_EXT	=INT	
0293	CHECK PCD. BUS_SW_ENA_DIS	=DIS	
0294	CHECK PCD. BUS_SW_ON_OFF	=OFF	
0295	CHECK PCD. CHG_I	-0.1 0.1	
0296	CHECK PCD. DCHG_I	-0.2 0.2	
0297	. #		
0298	. PCD. CHG_LR1_ON		
0299	. #		
0300	. # < CHECK >		
0301	CHECK PCD. CHG_LR1_ON_OFF	=ON	
0302	CHECK PCD. CHG_LR2_ON_OFF	=OFF	
0303	CHECK PCD. CHG_I	0.1 0.3	
0304	CHECK PCD. DCHG_I	-0.2 0.2	
0305	. #		
0306	. PCD. CHG_ENA		
0307	#		
0308	. # < CHECK >		
0309	CHECK PCD. CHG_ENA_DIS	=ENA	

文 書 番 号	シート No.	版 数
	25	1

```

0310 . #
0311 . PCD. CHG_CC_L0
0312 . #
0313 . # < CHECK >
0314 . CHECK PCD. CCCV_MODE =L0
0315 . #
0316 . PCD. CHG_DIS
0317 . #
0318 . # < CHECK >
0319 . CHECK PCD. CHG_ENA_DIS =DIS
0320 . CHECK PCD. CHG_I -0.1 0.1
0321 . CHECK PCD. DCHG_I -0.2 0.2
0322 . #
0323 . # 【確認】 Check
0324 . # BUS-V と BAT-V の電位差が 2V 以下であることを確認する。 G N
0325 . #
0326 . PCD. BUS_SW_ENA
0327 . PCD. BUS_SW_ON
0328 . #
0329 . # < CHECK >
0330 . CHECK PCD. INT_EXT_ENA_DIS =DIS
0331 . CHECK PCD. BAT_INT_EXT =INT
0332 . CHECK PCD. BUS_SW_ENA_DIS =DIS
0333 . CHECK PCD. BUS_SW_ON_OFF =ON
0334 . #
0335 . PCD. CHG_LR_OFF
0336 . #
0337 . # < CHECK >
0338 . CHECK PCD. CHG_LR1_ON_OFF =OFF
0339 . CHECK PCD. CHG_LR2_ON_OFF =OFF
0340 . #
0341 . # QL Check-Item Spec Check
0342 . # -----+-----+-----+-----
0343 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0344 . #
0345 . # -----
0346 . # 2. 1. 3. K1/K2/CD/CV 設定
0347 . # -----
0348 . #
0349 . PCD. BAT_K1_SET 0xA7 # K1 167
0350 . WAIT_SEC 1
0351 . DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0352 . #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0353 . #: 0x00 PCD. BAT_SM_EXE
0354 . #: 0x02 PCD. MGA_P_DIS
0355 . WAIT_SEC 1
0356 . PCD. BAT_K2_SET 0xA5 # K2 165
0357 . WAIT_SEC 1
0358 . DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0359 . #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0360 . #: 0x00 PCD. BAT_SM_EXE
0361 . #: 0x02 PCD. MGA_P_DIS

```

```

0362 WAIT_SEC 1
0363 PCD. BAT_CD_SET 0x80 # 10. 56Ah
0364 WAIT_SEC 1
0365 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0366 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0367 #: 0x00 PCD. BAT_SM_EXE
0368 #: 0x02 PCD. MGA_P_DIS
0369 WAIT_SEC 1
0370 PCD. BAT_CV_SET 0xCC # 48. 047V (SOC フル充電)
0371 WAIT_SEC 1
0372 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0373 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0374 #: 0x00 PCD. BAT_SM_EXE
0375 #: 0x02 PCD. MGA_P_DIS
0376 #
0377 # < CHECK >
0378 CHECK PCD. BAT_K1 167
0379 CHECK PCD. BAT_K2 165
0380 CHECK PCD. BAT_CD 10. 55 10. 57
0381 CHECK PCD. BAT_CV 47. 97 48. 12
0382 #
0383 # QL Check-Item Spec Check
0384 # -----+-----+-----+-----
0385 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0386 #
0387 # -----
0388 # 2. 1. 4. インデックスパルス出力
0389 # -----
0390 #
0391 # < CHECK >
0392 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
0393 CHECK ACS. STS_IP_SRC =NULL
0394 CHECK ACS. STS_IP_OUT =DIS
0395 CHECK ACS. STS_IP_GNRT =DIS
0396 CHECK ACS. I_IPCHK =RST
0397 CHECK ACS. I_IP_GNRT =SELF
0398 CHECK ACS_SYS. I_IPCHK =RST
0399 CHECK ACS_SYS. I_IP_GNRT =SELF
0400 CHECK ACS. BIT_I_IPCHK =RST
0401 #
0402 # SSAS を擬似モードにする
0403 ACS. SSAS_SEL_IMT
0404 #
0405 # 疑似サンパルスを発生
0406 # (SIN:2. 5V, COS:5. 0V, START:0x80, COARSE:0x10, Period:4. 138sec)
0407 ACS. DUM_SP_ON 2047 4095 128 16 8475
0408 #
0409 # < CHECK >
0410 CHECK ACS. SSAS_ST_PT =IMT
0411 CHECK ACS. SSAS_ST =IMT
0412 CHECK ACS. F_SPN_ERR_SEL =OFF
0413 CHECK ACS. P_SPIN_SSAS_SEL 4. 137 4. 139

```

文 書 番 号	シート No.	版 数
	27	1

```

0414 CHECK ACS.THT_CRS_SEL 0x10
0415 CHECK ACS.SUN_ANG_COS 4.999 5.001
0416 CHECK ACS.SUN_ANG_SIN 2.499 2.501
0417 CHECK ACS.SUN_ANG_SEL -2 2
0418 CHECK ACS_SYS.SSAS_ST =IMT
0419 CHECK ACS_SYS.P_SPIN_SSAS_SEL 4.137 4.139
0420 CHECK ACS_SYS.THT_CRS_SEL 0x10
0421 CHECK ACS_SYS.SUN_ANG_SEL -2 2
0422 CHECK ACS.BIT_SSAS_ST =IMT
0423 CHECK ACS.BIT_P_SPIN_SSAS_SEL 4.013 4.263
0424 CHECK ACS.BIT_SUN_ANG_SEL -0.125 0.125
0425 #
0426 . # ACS HK パケットフォーマットを ACS_HK4 に設定
0427 . ACS.ACS_PKT_FMT_4
0428 #
0429 . # < CHECK >
0430 CHECK ACS.SSAS_IMT_SP_STS =ON
0431 CHECK ACS.E_SSAS_SPIN 0.0999 0.1001
0432 CHECK ACS.N_SPINRATE_AVE 5 5
0433 CHECK ACS_SYS.F_ECL =OFF
0434 CHECK ACS_SYS.I_ATT =STBY
0435 CHECK ACS_SYS.P_B_AVE 4.137 4.139
0436 #
0437 . # IP フィードバックゲインを設定する。
0438 . ACS.IP_K_DT 0x3C9BA5E3 0x3C9BA5E3
0439 #
0440 . # < CHECK >
0441 CHECK ACS.K_DT0 0.018999 0.019001
0442 CHECK ACS.K_DT1 0.018999 0.019001
0443 #
0444 . # IP 源泉を IP にする
0445 . ACS.IP_SRC_IP
0446 # IP 生成機能を ON にする
0447 ACS.IP_GNRT_ON
0448 # MDP への IP 出力を開始する
0449 ACS.IP_OUT_ENA
0450 # ACS HK パケットフォーマットを ACS_HK1 に設定
0451 ACS.ACS_PKT_FMT_1
0452 #
0453 . # < CHECK >
0454 CHECK ACS.STS_IP_SRC =IP
0455 CHECK ACS.STS_IP_OUT =ENA
0456 CHECK ACS.STS_IP_GNRT =ENA
0457 CHECK ACS.I_IP_GNRT =SSAS
0458 CHECK ACS_SYS.I_IP_GNRT =SSAS
0459 #
0460 . # << DR STATUS CHECK >>
0461 #
0462 . # < CHECK >
0463 CHECK DH.DR_STATE =STANDBY
0464 CHECK DH.DR_CHK_ON_OFF =OFF
0465 . #

```

```
0466 . DH.DR_ERRCLR  
0467 #  
0468 # QL Check-Item Spec Check  
0469 # -----+-----+-----  
0470 # CMD 出力装置 Message STATUS CHECK 結果 OK G N  
0471 #  
0472 # =====  
0473 . # 2.2. MDP 立ち上げ  
0474 # =====  
0475 #  
0476 . # MDP-DPU1,2(A系) の LINK Enable を確認  
0477 . # < CHECK >  
0478 CHECK DH.SPW_POTMD_L1 =ENA  
0479 CHECK DH.SPW_POTMD_L2 =ENA  
0480 #  
0481 . # MDP-DPU1,2を電源 ON する。(HW_STATE1 は 16 秒以内にチェックすること。)  
0482 #  
0483 . # <<< MDP-DPU1/2 Power ON >>>  
0484 . #  
0485 . DH.MDP_DPU12_POWER_ON # DH.MC_EACH_EXE 0x099  
0486 #: << MACRO >> 内容について以下に示す(DH.DUMMYは省略)  
0487 #: 0x00 PCD.ON_OFF_ENA  
0488 #: 0x01 PCD.PSU_MDP1_ON  
0489 #: 0x02 PCD.PSU_MDP2_ON  
0490 #: 0x03 PCD.ON_OFF_DIS  
0491 #  
0492 CHECK DH.CMD_EXE_CNT -updatewait 6  
0493 WAIT_SEC 8  
0494 CHECK MD1F.DPU_HW_STATE1 =DPU_RESET  
0495 CHECK MD2F.DPU_HW_STATE1 =DPU_RESET  
0496 CHECK PCD.ON_OFF_ENA_DIS =DIS  
0497 CHECK PCD.PSU_MDP1_ON_OFF =ON  
0498 CHECK PCD.PSU_MDP2_ON_OFF =ON  
0499 CHECK DH.SPW_LNKST_L1 =RUN  
0500 CHECK DH.SPW_LNKST_L2 =RUN  
0501 #  
0502 # *****  
0503 # WAIT 16 sec (HW Initialization of DPU1 & DPU2)  
0504 # *****  
0505 WAIT_SEC 13  
0506 #  
0507 # <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>  
0508 #  
0509 CHECK MD1F.DPU_HW_STATE1 =DPU_RUN  
0510 CHECK MD1F.DPU_HW_STATE2 =CPUOFF_DPUBUS  
0511 CHECK MD1F.DMC_IF_RMAPERR =na  
0512 CHECK MD1F.DMC_IF_2BITERR =na  
0513 CHECK MD1F.DMC_IF_BTOERR =na  
0514 CHECK MD1F.BTO_ERR =na  
0515 CHECK MD1F.WDT_ERR =na  
0516 CHECK MD1F.DPU_SELECT =DPU1  
0517 CHECK MD2F.DPU_HW_STATE1 =DPU_RUN
```

文 書 番 号	シート No.	版 数
	29	1

0518	CHECK MD2F.DPU_HW_STATE2	=CPUOFF_DPUBUS		
0519	CHECK MD2F.DMC_IF_RMAPERR	=na		
0520	CHECK MD2F.DMC_IF_2BITERR	=na		
0521	CHECK MD2F.DMC_IF_BTOERR	=na		
0522	CHECK MD2F.BTO_ERR	=na		
0523	CHECK MD2F.WDT_ERR	=na		
0524	CHECK MD2F.DPU_SELECT	=DPU2		
0525	#			
0526	. DH.SPW_RTEFDIR_SET 0x1E			
0527	#			
0528	. # < CHECK >			
0529	CHECK DH.SPW_FDIR_ENA_MDP1	=ENA		
0530	CHECK DH.SPW_FDIR_ENA_MDP2	=ENA		
0531	CHECK DH.SPW_FDIR_ENA_PCD	=ENA		
0532	CHECK DH.SPW_FDIR_ENA_RMTTR	=ENA		
0533	#			
0534	. # QL Check-Item Spec Check			
0535	# -----			
0536	# CMD 出力装置 Message STATUS CHECK 結果 OK G N			
0537	#			
0538	# =====			
0539	. # 2.3. MDP プログラム書き換え			
0540	# =====			
0541	# -----			
0542	. # 2.3.1. DPU1			
0543	# -----			
0544	#			
0545	. # < DPU1 EEPROM 書き込み準備 >			
0546	. MD1F.BUS_ACC_ENA			
0547	#			
0548	. # < CHECK >			
0549	CHECK MD1F.DPU_HW_STATE2	=CPUOFF_DMCBUS		
0550	#			
0551	. # [Memory load to DPU1 RAM ID=DPU1-PRG-ROM]			
0552	# Load ADDRESS 1FC00000 - 1FCFFFFF			
0553	#			
0554	. # < DPU1 EEPROM 書き込み >			
0555	. # 【注意】最適化を有効にして書き込みのこと			
0556	. LOAD ram-041_RDN # Ver. 7.4			
0557	#			
0558	. # 書き込み中は下記 STATUS をチェックする。			
0559	. # QL Check-Item Spec Check			
0560	# -----			
0561	# MD1F_OBS_HK << DPU1 H/W-HK >>			
0562	# DMC_IF_RMAPERR	na		G N
0563	# DMC_IF_2BITERR	na		G N
0564	# DMC_IF_BTOERR	na		G N
0565	# HWREJ_CNT	0		G N
0566	# ACC_REJ	na		G N
0567	# CODE_REJ	na		G N
0568	# STATE_REJ	na		G N
0569	# TID_REJ	na		G N

```

0570  #
0571  . # [DPU1 DUMP Address=1FCFFFFFF Length=1M]
0572  #
0573  . # < DPU1 EEPROM データ照合 >
0574  . DH.MEM_DUMP 0x00 0x03 0x1FC00000 0x100000
0575  #
0576  . # QL          Check-Item          Spec          Check
0577  # -----+-----+-----+-----+
0578  #          照合結果          OK          G  N
0579  . #
0580  . MD1F.BUS_ACC_DIS
0581  #
0582  . # < CHECK >
0583  CHECK MD1F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0584  #
0585  . # QL          Check-Item          Spec          Check
0586  # -----+-----+-----+-----+
0587  # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0588  #
0589  # -----
0590  . # 2.3.2. DPU2
0591  # -----
0592  #
0593  . # < DPU2 EEPROM 書き込み準備 >
0594  . MD2F.BUS_ACC_ENA
0595  #
0596  . # < CHECK >
0597  CHECK MD2F.DPU_HW_STATE2          =CPUOFF_DMCBUS
0598  #
0599  . # [Memory load to DPU2 RAM ID=DPU2-PRG-ROM]
0600  . # Load ADDRESS 1FC00000 - 1FCFFFFFF
0601  #
0602  . # < DPU2 EEPROM 書き込み >
0603  . # 【注意】最適化を有効にして書き込みのこと
0604  . LOAD ram-043_RDN          # Ver. 7.4
0605  #
0606  . # 書き込み中は下記 STATUS をチェックする。
0607  . # QL          Check-Item          Spec          Check
0608  # -----+-----+-----+-----+
0609  # MD2F_OBS_HK  << DPU2 H/W-HK >>
0610  #          DMC_IF_RMAPERR          na          G  N
0611  #          DMC_IF_2BITERR          na          G  N
0612  #          DMC_IF_BTOERR          na          G  N
0613  #          HWREJ_CNT          0          G  N
0614  #          ACC_REJ          na          G  N
0615  #          CODE_REJ          na          G  N
0616  #          STATE_REJ          na          G  N
0617  #          TID_REJ          na          G  N
0618  #
0619  . # [DPU2 DUMP Address=1FCFFFFFF Length=1M]
0620  #
0621  . # < DPU2 EEPROM データ照合 >

```

文 書 番 号	シート No.	版 数
	31	1

```

0622 . DH.MEM_DUMP 0x00 0x04 0x1FC00000 0x100000
0623 #
0624 . # QL          Check-Item          Spec          Check
0625 # -----+-----+-----+-----+
0626 #          照合結果          OK          G  N
0627 #
0628 . #
0629 . MD2F. BUS_ACC_DIS
0630 #
0631 . # < CHECK >
0632 CHECK MD2F. DPU_HW_STATE2          =CPUOFF_DPUBUS
0633 #
0634 . # QL          Check-Item          Spec          Check
0635 # -----+-----+-----+-----+
0636 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0637 #
0638 # =====
0639 . # 2. 4. MDP 立ち下げ
0640 # =====
0641 #
0642 . # < MDP-DPU1/2 Power OFF >
0643 . DH. MDP_DPU12_POWER_OFF          # DH. MC_EACH_EXE 0x0B0
0644 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0645 #:          0x00 DH. ATMC_EACH_DIS 0x34
0646 #:          0x01 DH. SPW_RTEFDIR_SET 0x18
0647 #:          0x03 DH. ATMC_EACH_DIS 0x36
0648 #:          0x06 DH. ATMC_EACH_DIS 0x32
0649 #:          0x09 DH. ATMC_EACH_DIS 0x33
0650 #:          0x0A PCD. ON_OFF_ENA
0651 #:          0x0B PCD. PSU_MDP1_OFF
0652 #:          0x0C DH. ATMC_EACH_DIS 0x30
0653 #:          0x0D PCD. PSU_MDP2_OFF
0654 #:          0x0E PCD. ON_OFF_DIS
0655 #:          0x0F DH. ATMC_EACH_DIS 0x31
0656 . #
0657 . # < CHECK >
0658 CHECK DH. ATMC_ENA_DIS30          =DIS
0659 CHECK DH. ATMC_ENA_DIS31          =DIS
0660 CHECK DH. ATMC_ENA_DIS32          =DIS
0661 CHECK DH. ATMC_ENA_DIS33          =DIS
0662 CHECK DH. ATMC_ENA_DIS34          =DIS
0663 CHECK DH. ATMC_ENA_DIS36          =DIS
0664 CHECK DH. SPW_FDIR_ENA_MDP1          =DIS
0665 CHECK DH. SPW_FDIR_ENA_MDP2          =DIS
0666 CHECK DH. SPW_FDIR_ENA_PCD          =ENA
0667 CHECK DH. SPW_FDIR_ENA_RMTRTR          =ENA
0668 CHECK PCD. PSU_MDP1_ON_OFF          =OFF
0669 CHECK PCD. PSU_MDP2_ON_OFF          =OFF
0670 CHECK PCD. ON_OFF_ENA_DIS          =DIS
0671 . #
0672 . #
0673 . # < CHECK >

```

[illegible]

[illegible]

```

0050 #:          0x01 PCD.PSU_MDP1_ON
0051 #:          0x02 PCD.PSU_MDP2_ON
0052 #:          0x03 PCD.ON_OFF_DIS
0053 #
0054 CHECK DH.CMD_EXE_CNT -updatewait 6
0055 WAIT_SEC 8
0056 CHECK MD1F.DPU_HW_STATE1          =DPU_RESET
0057 CHECK MD2F.DPU_HW_STATE1          =DPU_RESET
0058 CHECK PCD.ON_OFF_ENA_DIS          =DIS
0059 CHECK PCD.PSU_MDP1_ON_OFF          =ON
0060 CHECK PCD.PSU_MDP2_ON_OFF          =ON
0061 CHECK DH.SPW_LNKST_L1              =RUN
0062 CHECK DH.SPW_LNKST_L2              =RUN
0063 #
0064 # *****
0065 # WAIT 16 sec (HW Initialization of DPU1 & DPU2)
0066 # *****
0067 WAIT_SEC 13
0068 #
0069 # <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>
0070 #
0071 CHECK MD1F.DPU_HW_STATE1          =DPU_RUN
0072 CHECK MD1F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0073 CHECK MD1F.DMC_IF_RMAPERR          =na
0074 CHECK MD1F.DMC_IF_2BITERR          =na
0075 CHECK MD1F.DMC_IF_BTOERR           =na
0076 CHECK MD1F.BTO_ERR                 =na
0077 CHECK MD1F.WDT_ERR                 =na
0078 CHECK MD1F.DPU_SELECT              =DPU1
0079 CHECK MD2F.DPU_HW_STATE1          =DPU_RUN
0080 CHECK MD2F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0081 CHECK MD2F.DMC_IF_RMAPERR          =na
0082 CHECK MD2F.DMC_IF_2BITERR          =na
0083 CHECK MD2F.DMC_IF_BTOERR           =na
0084 CHECK MD2F.BTO_ERR                 =na
0085 CHECK MD2F.WDT_ERR                 =na
0086 CHECK MD2F.DPU_SELECT              =DPU2
0087 #
0088 # <<< MDP-DPU1 CPU RUN [nrm / DPU1 冗長モード]
0089 . DH.MDP_DPU1_CPU_RUN_RDN          # DH.MC_EACH_EXE 0x09C
0090 #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0091 #:          DH.SPW_RTEFDIR_SET 0x01A
0092 #:          DH.ATMC_EACH_ENA 0x3A
0093 #:          MD1F.CPU_ON
0094 #:          MD1F.CPU_RUN
0095 #:          DH.ATMC_EACH_ENA 0x30
0096 #
0097 CHECK DH.CMD_EXE_CNT -updatewait 30
0098 WAIT_SEC 5
0099 # < CHECK >
0100 CHECK DH.SPW_FDIR_ENA_MDP1          =ENA
0101 CHECK DH.SPW_FDIR_ENA_MDP2          =DIS

```

文 書 番 号	シート No.	版 数
	35	1

```

0102 CHECK DH.SPW_FDIR_ENA_PCD =ENA
0103 CHECK DH.SPW_FDIR_ENA_RMTRTR =ENA
0104 CHECK DH.ATMC_ENA_DIS30 =ENA
0105 CHECK DH.ATMC_ENA_DIS3A =ENA
0106 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
0107 CHECK MD1F.DPU_CMD_CODE 0x0701
0108 #
0109 #
0110 # < MDP1 SATELITE TIME CHECK (0x200/s) >
0111 #
0112 CHECK MD1F.SAT_TIME -updatewait 180
0113 LET LocalA0 = {MD1F.SAT_TIME} & 0xFFFFFFFF
0114 CHECK MD1F.SAT_TIME -updatewait 4
0115 LET LocalA1 = {MD1F.SAT_TIME} & 0xFFFFFFFF
0116 LET LocalA1 = LocalA1 - LocalA0
0117 SYSTEM test {LocalA1} = 512
0118 #
0119 # < MDP1 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
0120 #
0121 CHECK MD1F.SUNPULSE_TIME -updatewait 8
0122 LET LocalA0 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
0123 CHECK MD1F.SUNPULSE_TIME -updatewait 8
0124 LET LocalA1 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
0125 LET LocalA1 = LocalA1 - LocalA0
0126 SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
0127 #
0128 #
0129 # < CHECK >
0130 CHECK MD1F.DPU_HW_STATE1 =DPU_RUN
0131 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
0132 CHECK MD1F.DMC_IF_RMAPERR =na
0133 CHECK MD1F.DMC_IF_2BITERR =na
0134 CHECK MD1F.DMC_IF_BTERR =na
0135 CHECK MD1F.BTO_ERR =na
0136 CHECK MD1F.WDT_ERR =na
0137 CHECK MD1F.DPU_SELECT =DPU1
0138 CHECK MD1F.DPU_SW_STATE 2
0139 CHECK MD1F.SW_CMD_CODE 0
0140 CHECK MD1F.SW_CMD_CNT 0
0141 CHECK MD1F.SW_CMD_REJ_CNT 0
0142 CHECK MD1F.SW_CMD_REJ_CODE 0
0143 CHECK MD1F.MS_CMD_PRIO =DMC
0144 CHECK MD1F.RDN_MODE =OFF
0145 CHECK MD1F.SUNPULSE_MODE =NML
0146 CHECK MD1F.LOAD_DUMP_DIS =DIS
0147 CHECK MD1F.MEMLOAD_BUSY =OFF
0148 CHECK MD1F.MEMLOAD_NODE 0
0149 CHECK MD1F.MEMDUMP_BUSY =OFF
0150 CHECK MD1F.MEMDUMP_NODE 0
0151 CHECK MD1F.TASK_STAT_AP01 =OFF
0152 CHECK MD1F.TASK_STAT_AP02 =OFF
0153 CHECK MD1F.TASK_STAT_AP03 =OFF

```

文 書 番 号	シ-ト No.	版 数
	36	1

0154	CHECK MD1F. TASK_STAT_AP04	=OFF
0155	CHECK MD1F. TASK_STAT_AP05	=OFF
0156	CHECK MD1F. TASK_STAT_AP06	=OFF
0157	CHECK MD1F. TASK_STAT_AP07	=OFF
0158	CHECK MD1F. TASK_STAT_AP08	=OFF
0159	CHECK MD1F. TASK_STAT_AP09	=OFF
0160	CHECK MD1F. TASK_STAT_AP10	=OFF
0161	CHECK MD1F. TASK_STAT_AP11	=OFF
0162	CHECK MD1F. TASK_STAT_AP12	=OFF
0163	CHECK MD1F. TASK_STAT_AP13	=OFF
0164	CHECK MD1F. TASK_STAT_AP14	=OFF
0165	CHECK MD1F. TASK_STAT_AP15	=OFF
0166	CHECK MD1F. TASK_STAT_AP16	=OFF
0167	CHECK MD1F. UNEXPECT_CNT	0
0168	CHECK MD1F. UNEXPECT_CODE	0
0169	CHECK MD1F. DMC_IF_ERR	=na
0170	CHECK MD1F. TIME_ERR	=na
0171	CHECK MD1F. INST_CACHE_ERR	=na
0172	CHECK MD1F. DATA_CACHE_ERR	=na
0173	CHECK MD1F. SRAM_1BERR	=na
0174	CHECK MD1F. CMD_BUFF_1BERR	=na
0175	CHECK MD1F. CMD_BUFF_2BERR	=na
0176	CHECK MD1F. TLM_BUFF_1BERR	=na
0177	CHECK MD1F. TLM_BUFF_2BERR	=na
0178	CHECK MD1F. COMP_1BERR	=na
0179	CHECK MD1F. DS_1BERR	=na
0180	CHECK MD1F. DS_2BERR	=na
0181	CHECK MD1F. RDN_LINK_STAT	=ON
0182	CHECK MD1F. RIF_LINK_ERR	=na
0183	CHECK MD1F. RIF_ERR	=na
0184	CHECK MD1F. MS0_LINK_STAT	=OFF
0185	CHECK MD1F. MS1_LINK_STAT	=OFF
0186	CHECK MD1F. MS2_LINK_STAT	=OFF
0187	CHECK MD1F. MS3_LINK_STAT	=OFF
0188	CHECK MD1F. MS4_LINK_STAT	=OFF
0189	CHECK MD1F. MS5_LINK_STAT	=OFF
0190	CHECK MD1F. MS6_LINK_STAT	=OFF
0191	CHECK MD1F. MS7_LINK_STAT	=OFF
0192	CHECK MD1F. MS0_DAT_CLCT	=OFF
0193	CHECK MD1F. MS1_DAT_CLCT	=OFF
0194	CHECK MD1F. MS2_DAT_CLCT	=OFF
0195	CHECK MD1F. MS3_DAT_CLCT	=OFF
0196	CHECK MD1F. MS4_DAT_CLCT	=OFF
0197	CHECK MD1F. MS5_DAT_CLCT	=OFF
0198	CHECK MD1F. MS6_DAT_CLCT	=OFF
0199	CHECK MD1F. MS7_DAT_CLCT	=OFF
0200	CHECK MD1F. MS0_BUFF_SEL	=L
0201	CHECK MD1F. MS1_BUFF_SEL	=L
0202	CHECK MD1F. MS2_BUFF_SEL	=L
0203	CHECK MD1F. MS3_BUFF_SEL	=L
0204	CHECK MD1F. MS4_BUFF_SEL	=L
0205	CHECK MD1F. MS5_BUFF_SEL	=L

文 書 番 号	シート No.	版 数
	37	1

```

0206 CHECK MD1F.MS6_BUFF_SEL =L
0207 CHECK MD1F.MS7_BUFF_SEL =L
0208 CHECK MD1F.MS0_SGL_CMD_ERR =na
0209 CHECK MD1F.MS1_SGL_CMD_ERR =na
0210 CHECK MD1F.MS2_SGL_CMD_ERR =na
0211 CHECK MD1F.MS3_SGL_CMD_ERR =na
0212 CHECK MD1F.MS4_SGL_CMD_ERR =na
0213 CHECK MD1F.MS5_SGL_CMD_ERR =na
0214 CHECK MD1F.MS6_SGL_CMD_ERR =na
0215 CHECK MD1F.MS7_SGL_CMD_ERR =na
0216 CHECK MD1F.MS0_MTI_CMD_ERR =na
0217 CHECK MD1F.MS1_MTI_CMD_ERR =na
0218 CHECK MD1F.MS2_MTI_CMD_ERR =na
0219 CHECK MD1F.MS3_MTI_CMD_ERR =na
0220 CHECK MD1F.MS4_MTI_CMD_ERR =na
0221 CHECK MD1F.MS5_MTI_CMD_ERR =na
0222 CHECK MD1F.MS6_MTI_CMD_ERR =na
0223 CHECK MD1F.MS7_MTI_CMD_ERR =na
0224 #
0225 #
0226 . MD1F.DPU_SW_ERR_CLR
0227 #
0228 . # < CHECK >
0229 CHECK MD1F.SLOT_ERR =na
0230 #
0231 . # Telemetry Operation Mode 設定
0232 . # (Mission User HK Packet をリアルタイムに出力するように設定。
0233 . # リアルタイムは System HK 8 秒周期, DH, DR, Mission User HK 出力,
0234 . # 32kbps)
0235 . # DHFS
0236 . DH.OPE_MODE_32KBPS_CAT0x26 0x03 0x000000000000000000000000
0237 . #
0238 . # < CHECK >
0239 CHECK DH.CATEGORY_TBL_NO 0x26
0240 CHECK DH.DWNLNK_RATE =BPS32768
0241 . #
0242 #
0243 . # < MDP-DPU User-Task RUN : RDN-MODE - DPU1 >
0244 . DH.MDP_DPU1_APL_START_RDN # DH.MC_EACH_EXE 0x09D
0245 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0246 #: MD1F.RDN_FUNC_ON
0247 #: MD1F.SUNPULSE_MODE_MASTER
0248 #: DH.SPW_FIXOBS_MODE 0x01
0249 #: DH.SPW_TRGTOBS_SET 0x23 0x01
0250 #: DH.ATMC_EACH_ENA 0x38
0251 #: MD1F.APP01_START
0252 #: MD1F.APP02_START
0253 #: MD1F.APP03_START
0254 #: MD1F.APP04_START
0255 #: MD1F.APP05_START
0256 #: MD1F.APP13_START
0257 #: MD1F.APP14_START

```

文 書 番 号	シ-ト No.	版 数
	38	1

```

0258  #: MD1F. APP06_START
0259  #: MD1F. APP07_START
0260  #: MD1F. APP08_START
0261  #
0262  # < CHECK >
0263  CHECK DH. ATMC_ENA_DIS38 =ENA
0264  CHECK DH. SPW_FAILMODE_ENA =ENA
0265  CHECK DH. SPW_FAIL_MDP2 =FAIL
0266  CHECK MD1F. RDN_MODE =ON
0267  CHECK MD1F. RDN_LINK_STAT =ON
0268  CHECK MD1F. TASK_STAT_AP01 =ON
0269  CHECK MD1F. TASK_STAT_AP02 =ON
0270  CHECK MD1F. TASK_STAT_AP03 =ON
0271  CHECK MD1F. TASK_STAT_AP04 =ON
0272  CHECK MD1F. TASK_STAT_AP05 =ON
0273  CHECK MD1F. TASK_STAT_AP06 =ON
0274  CHECK MD1F. TASK_STAT_AP07 =ON
0275  CHECK MD1F. TASK_STAT_AP08 =ON
0276  CHECK MD1F. TASK_STAT_AP13 =ON
0277  CHECK MD1F. TASK_STAT_AP14 =ON
0278  CHECK MD1U. U_DpuRdn =INI
0279  #
0280  # *****
0281  # WAIT 5 min (RDN initialization FINISH)
0282  # *****
0283  WAIT_SEC 300
0284  # < CHECK >
0285  CHECK MD2F. DPU_HW_STATE1 =DPU_RUN
0286  CHECK MD2F. DPU_HW_STATE2 =CPU_RUN
0287  CHECK MD2F. DMC_IF_RMAPERR =na
0288  CHECK MD2F. DMC_IF_2BITERR =na
0289  CHECK MD2F. DMC_IF_BT0ERR =na
0290  CHECK MD2F. BT0_ERR =na
0291  CHECK MD2F. WDT_ERR =na
0292  CHECK MD2F. DPU_SELECT =DPU1
0293  CHECK MD2F. DPU_SW_STATE 2
0294  CHECK MD2F. SW_CMD_CODE 0
0295  CHECK MD2F. SW_CMD_CNT 0
0296  CHECK MD2F. SW_CMD_REJ_CNT 0
0297  CHECK MD2F. SW_CMD_REJ_CODE 0
0298  CHECK MD2F. MS_CMD_PRIO =DMC
0299  CHECK MD2F. RDN_MODE =ON
0300  CHECK MD2F. SUNPULSE_MODE =SLV
0301  CHECK MD2F. LOAD_DUMP_DIS =DIS
0302  CHECK MD2F. MEMLOAD_BUSY =OFF
0303  CHECK MD2F. MEMLOAD_NODE 0
0304  CHECK MD2F. MEMDUMP_BUSY =OFF
0305  CHECK MD2F. MEMDUMP_NODE 0
0306  CHECK MD2F. TASK_STAT_AP01 =ON
0307  CHECK MD2F. TASK_STAT_AP02 =ON
0308  CHECK MD2F. TASK_STAT_AP03 =ON
0309  CHECK MD2F. TASK_STAT_AP04 =ON

```

文 書 番 号	シート No.	版 数
	39	1

0310	CHECK MD2F.TASK_STAT_AP05	=ON
0311	CHECK MD2F.TASK_STAT_AP06	=OFF
0312	CHECK MD2F.TASK_STAT_AP07	=ON
0313	CHECK MD2F.TASK_STAT_AP08	=ON
0314	CHECK MD2F.TASK_STAT_AP09	=OFF
0315	CHECK MD2F.TASK_STAT_AP10	=OFF
0316	CHECK MD2F.TASK_STAT_AP11	=OFF
0317	CHECK MD2F.TASK_STAT_AP12	=OFF
0318	CHECK MD2F.TASK_STAT_AP13	=ON
0319	CHECK MD2F.TASK_STAT_AP14	=ON
0320	CHECK MD2F.TASK_STAT_AP15	=OFF
0321	CHECK MD2F.TASK_STAT_AP16	=OFF
0322	CHECK MD2F.UNEXPECT_CNT	0
0323	CHECK MD2F.UNEXPECT_CODE	0
0324	CHECK MD2F.DMC_IF_ERR	=na
0325	CHECK MD2F.TIME_ERR	=na
0326	CHECK MD2F.INST_CACHE_ERR	=na
0327	CHECK MD2F.DATA_CACHE_ERR	=na
0328	CHECK MD2F.SRAM_1BERR	=na
0329	CHECK MD2F.CMD_BUFF_1BERR	=na
0330	CHECK MD2F.CMD_BUFF_2BERR	=na
0331	CHECK MD2F.TLM_BUFF_1BERR	=na
0332	CHECK MD2F.TLM_BUFF_2BERR	=na
0333	CHECK MD2F.COMP_1BERR	=na
0334	CHECK MD2F.DS_1BERR	=na
0335	CHECK MD2F.DS_2BERR	=na
0336	CHECK MD2F.RDN_LINK_STAT	=ON
0337	CHECK MD2F.RIF_LINK_ERR	=na
0338	CHECK MD2F.RIF_ERR	=na
0339	CHECK MD2F.MS0_LINK_STAT	=OFF
0340	CHECK MD2F.MS1_LINK_STAT	=OFF
0341	CHECK MD2F.MS2_LINK_STAT	=OFF
0342	CHECK MD2F.MS3_LINK_STAT	=OFF
0343	CHECK MD2F.MS4_LINK_STAT	=OFF
0344	CHECK MD2F.MS5_LINK_STAT	=OFF
0345	CHECK MD2F.MS6_LINK_STAT	=OFF
0346	CHECK MD2F.MS7_LINK_STAT	=OFF
0347	CHECK MD2F.MS1_DAT_CLCT	=OFF
0348	CHECK MD2F.MS3_DAT_CLCT	=OFF
0349	CHECK MD2F.MS5_DAT_CLCT	=OFF
0350	CHECK MD2F.MS6_DAT_CLCT	=OFF
0351	CHECK MD2F.MS7_DAT_CLCT	=OFF
0352	CHECK MD2F.MS1_BUFF_SEL	=S
0353	CHECK MD2F.MS3_BUFF_SEL	=S
0354	CHECK MD2F.MS5_BUFF_SEL	=S
0355	CHECK MD2F.MS6_BUFF_SEL	=S
0356	CHECK MD2F.MS7_BUFF_SEL	=S
0357	CHECK MD2F.MS0_SGL_CMD_ERR	=na
0358	CHECK MD2F.MS1_SGL_CMD_ERR	=na
0359	CHECK MD2F.MS2_SGL_CMD_ERR	=na
0360	CHECK MD2F.MS3_SGL_CMD_ERR	=na
0361	CHECK MD2F.MS4_SGL_CMD_ERR	=na

文 書 番 号	シート No.	版 数
	40	1

```

0362 CHECK MD2F.MS5_SGL_CMD_ERR      =na
0363 CHECK MD2F.MS6_SGL_CMD_ERR      =na
0364 CHECK MD2F.MS7_SGL_CMD_ERR      =na
0365 CHECK MD2F.MS0_MTI_CMD_ERR      =na
0366 CHECK MD2F.MS1_MTI_CMD_ERR      =na
0367 CHECK MD2F.MS2_MTI_CMD_ERR      =na
0368 CHECK MD2F.MS3_MTI_CMD_ERR      =na
0369 CHECK MD2F.MS4_MTI_CMD_ERR      =na
0370 CHECK MD2F.MS5_MTI_CMD_ERR      =na
0371 CHECK MD2F.MS6_MTI_CMD_ERR      =na
0372 CHECK MD2F.MS7_MTI_CMD_ERR      =na
0373 CHECK MD1U.U_DpuRdn              =RUN
0374 CHECK MD2U.U_DpuRdn              =SLV
0375 #
0376 LET MD1_GET = ( {MD1U.U_CmdDmc_GetCNT} + 5 ) & 0x1F
0377 LET MD1_EXE = ( {MD1U.U_CmdDmc_ExecCNT} + 5 ) & 0x1F
0378 #
0379 . # < MDP USER-TASK: Initial Sequence - MDP-DPU-INITSET>
0380 . DH.MDP_DPU12_INIT_SET          # DH.MC_EACH_EXE 0x080
0381 #:                               << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0382 #:                               MD1U.HK_SET 0xFF 0x08
0383 #:                               MD1U.HK_MODE_CHK
0384 #:                               MD1U.TLM_CMP 0xFF 0x00 0x11
0385 #:                               MD2U.HK_SET 0xFF 0x08
0386 #:                               MD2U.HK_MODE_CHK
0387 #:                               MD2U.TLM_CMP 0xFF 0x00 0x11
0388 #:                               MD1U.WDT_ENA
0389 #:                               MD2U.WDT_ENA
0390 #                               *** CAUTION: MD2U-CMDs are not effective!!!! ***
0391 #
0392 . MD1U.HK_SET 0xFF 0x03
0393 #
0394 . # < CHECK >
0395 SYSTEM test {MD1U.U_CmdDmc_GetCNT} = {MD1_GET}
0396 SYSTEM test {MD1U.U_CmdDmc_ExecCNT} = {MD1_EXE}
0397 #
0398 CHECK MD1U.U_WdtEna                =ENA
0399 CHECK MD1U.U_HkMode                 =CHK
0400 CHECK MD1U.U_Hk_RepInt_DPU1        3
0401 CHECK MD1U.U_Hk_RepInt_ENA         3
0402 CHECK MD1U.U_Hk_RepInt_HEPE        3
0403 CHECK MD1U.U_Hk_RepInt_HEPI        3
0404 CHECK MD1U.U_Hk_RepInt_MEA1        3
0405 CHECK MD1U.U_Hk_RepInt_MEA2        3
0406 CHECK MD1U.U_Hk_RepInt_MGFO        3
0407 CHECK MD1U.U_Hk_RepInt_MIA         3
0408 CHECK MD1U.U_Hk_RepInt_MSA         3
0409 CHECK MD1U.U_TlmML_CMP_DPU1        =CMP
0410 CHECK MD1U.U_TlmML_CMP_ENA         =USR
0411 CHECK MD1U.U_TlmML_CMP_HEPE        =ARO
0412 CHECK MD1U.U_TlmML_CMP_HEPI        =ARO
0413 CHECK MD1U.U_TlmML_CMP_MEA1        =USR

```

文 書 番 号	シート No.	版 数
	41	1

0414	CHECK MD1U. U_TImML_CMP_MEA2	=USR	
0415	CHECK MD1U. U_TImML_CMP_MGFO	=ARO	
0416	CHECK MD1U. U_TImML_CMP_MIA	=USR	
0417	CHECK MD1U. U_TImML_CMP_MSA	=USR	
0418	CHECK MD1U. U_TImH_CMP_DPU1	=CMP	
0419	CHECK MD1U. U_TImH_CMP_HEPE	=ARO	
0420	CHECK MD1U. U_TImH_CMP_HEPI	=ARO	
0421	CHECK MD1U. U_TImH_CMP_MEA1	=USR	
0422	CHECK MD1U. U_TImH_CMP_MEA2	=USR	
0423	CHECK MD1U. U_TImH_CMP_MGFO	=ARO	
0424	CHECK MD1U. U_TImH_CMP_MIA	=USR	
0425	CHECK MD1U. U_TImH_CMP_MSA	=USR	
0426	CHECK MD2U. U_Hk_RepInt_DPU2	3	
0427	CHECK MD2U. U_Hk_RepInt_EWO	3	
0428	CHECK MD2U. U_Hk_RepInt_MEF	3	
0429	CHECK MD2U. U_Hk_RepInt_MGFI	3	
0430	CHECK MD2U. U_Hk_RepInt_MSAS	3	
0431	CHECK MD2U. U_Hk_RepInt_MWE	3	
0432	CHECK MD2U. U_TImML_CMP_DPU2	=CMP	
0433	CHECK MD2U. U_TImML_CMP_AM2P	=ARO	
0434	CHECK MD2U. U_TImML_CMP_EFD	=ARO	
0435	CHECK MD2U. U_TImML_CMP_EWOB	=ARO	
0436	CHECK MD2U. U_TImML_CMP_EWOE	=ARO	
0437	CHECK MD2U. U_TImML_CMP_MDM	=ARO	
0438	CHECK MD2U. U_TImML_CMP_MGFI	=ARO	
0439	CHECK MD2U. U_TImML_CMP_MSAS	=ARO	
0440	CHECK MD2U. U_TImML_CMP_SOR	=ARO	
0441	CHECK MD2U. U_TImH_CMP_DPU2	=CMP	
0442	CHECK MD2U. U_TImH_CMP_EFD	=ARO	
0443	CHECK MD2U. U_TImH_CMP_EWOB	=USR	
0444	CHECK MD2U. U_TImH_CMP_EWOE	=USR	
0445	CHECK MD2U. U_TImH_CMP_MGFI	=ARO	
0446	#		
0447	#		
0448	# QL	Check-Item	Spec
0449	#		Check
0450	# CMD 出力装置	Message	STATUS CHECK 結果 OK G N
0451	#		
0452	#		
0453	# 3.2. SI 機器立ち上げ		
0454	#		
0455	#		
0456	# 3.2.1. MPPE 立ち上げ／初期化		
0457	# < Power on MEA1/MEA2/MIA/MSA/HEP-ele/HEP-ion/ENA >		
0458	#		
0459	#		
0460	. DH.MPPE_ON # DH.MC_EACH_EXE 0x0098		
0461	. # PCD.ON_OFF_ENA		
0462	. # PCD.PSU_MEA1_ON		
0463	. # PCD.PSU_MEA2_ON		
0464	. # PCD.PSU_MIA_ON		
0465	. # PCD.PSU_MSA_ON		

文 書 番 号	シート No.	版 数
	42	1

```

0466 . # PCD.PSU_HEP_e_ON
0467 . # PCD.PSU_HEP_i_ON
0468 . # PCD.PSU_ENA_ON
0469 . # PCD.ON_OFF_DIS
0470 . # MD1F.DPU_SW_ERR_CLR
0471 . #
0472 . # < CHECK >
0473 CHECK PCD.PSU_MEA1_ON_OFF =ON
0474 CHECK PCD.PSU_MEA2_ON_OFF =ON
0475 CHECK PCD.PSU_MIA_ON_OFF =ON
0476 CHECK PCD.PSU_MSA_ON_OFF =ON
0477 CHECK PCD.PSU_HEP_E_ON_OFF =ON
0478 CHECK PCD.PSU_HEP_I_ON_OFF =ON
0479 CHECK PCD.PSU_ENA_ON_OFF =ON
0480 CHECK MD1F.MS0_LINK_STAT =OFF
0481 CHECK MD1F.MS1_LINK_STAT =ON
0482 CHECK MD1F.MS2_LINK_STAT =ON
0483 CHECK MD1F.MS3_LINK_STAT =ON
0484 CHECK MD1F.MS4_LINK_STAT =ON
0485 CHECK MD1F.MS5_LINK_STAT =ON
0486 CHECK MD1F.MS6_LINK_STAT =ON
0487 CHECK MD1F.MS7_LINK_STAT =ON
0488 CHECK MD1F.MS0_DAT_CLCT =OFF
0489 CHECK MD1F.MS1_DAT_CLCT =ON
0490 CHECK MD1F.MS2_DAT_CLCT =ON
0491 CHECK MD1F.MS3_DAT_CLCT =ON
0492 CHECK MD1F.MS4_DAT_CLCT =ON
0493 CHECK MD1F.MS5_DAT_CLCT =ON
0494 CHECK MD1F.MS6_DAT_CLCT =ON
0495 CHECK MD1F.MS7_DAT_CLCT =ON
0496 . #
0497 . # QL          Check-Item          Spec          Check
0498 . # -----+-----+-----+-----
0499 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0500 . #
0501 . # -----
0502 . # 3.2.2. MPPE initial check
0503 . # -----
0504 . #
0505 . # <MEA1 Initial Check>
0506 . # ***** MEA1 initial check items *****
0507 . #
0508 . # < CHECK >
0509 CHECK MEA1.HK_I_P5V          <110 # mA
0510 CHECK MEA1.HK_I_P12V         <17  # mA
0511 CHECK MEA1.HK_MCP            0    # V
0512 CHECK MEA1.I_MCP             0    # uA
0513 CHECK MEA1.HK_TMP_FPG        <30  # deg.
0514 CHECK MEA1.HK_TMP_MCP        <30  # deg.
0515 CHECK MEA1.Status_reg        0x80 # (initial value)
0516 CHECK MEA1.l1_cmd_exe        =0xFFFF
0517 CHECK MEA1.l2_cmd_exe        =0xFFFF

```

文 書 番 号	シート No.	版 数
	43	1

```

0518  #
0519  . #
0520  . # <MEA2 Initial Check>
0521  . # ***** MEA2 initial check items *****
0522  . #
0523  . # < CHECK >
0524  CHECK MEA2.HK_I_P5V          <110 # mA
0525  CHECK MEA2.HK_I_P12V        <17  # mA
0526  CHECK MEA2.HK_MCP           0    # V
0527  CHECK MEA2.I_MCP            0    # uA
0528  CHECK MEA2.HK_TMP_FPG       <30  # deg.
0529  CHECK MEA2.HK_TMP_MCP       <30  # deg.
0530  CHECK MEA2.Status_reg       0x80 # (initial value)
0531  CHECK MEA2.I1_cmd_exe       =0xFFFF
0532  CHECK MEA2.I2_cmd_exe       =0xFFFF
0533  #
0534  . # <MIA Initial Check>
0535  #
0536  . # MIA status が以下となっていることを確認する。
0537  . # なっていなければ待つ（数分程度かかる場合がある）。
0538  #
0539  . # < CHECK >
0540  CHECK MIA.RMAP_ST1           0x00 0xff
0541  CHECK MIA.EDAC_1BIT_ERR      =NON
0542  CHECK MIA.EDAC_2BITS_ERR     =NON
0543  CHECK MIA.EMER1_ST           =NON
0544  CHECK MIA.EMER2_ST           =NON
0545  CHECK MIA.MODE               0
0546  CHECK MIA.SPIN_ID1           0 3
0547  CHECK MIA.SECTO_PHASE_H      0x00
0548  CHECK MIA.SECTO_PHASE_L      0x80
0549  CHECK MIA.CAL_ON_OFF         =OFF
0550  CHECK MIA.CAL_H              0x0b
0551  CHECK MIA.CAL_L              0x05
0552  CHECK MIA.DT_ED              =DIS
0553  CHECK MIA.DEADTIME           0x3c
0554  CHECK MIA.SERIAL_ED          =DIS
0555  CHECK MIA.SYNC               =SNC
0556  CHECK MIA.ACTIVATE_ED        =DIS
0557  CHECK MIA.ACTIVATE_H         0x00
0558  CHECK MIA.ACTIVATE_L         0x00
0559  CHECK MIA.SHUTDOWN_H         0x00
0560  CHECK MIA.SHUTDOWN_L         0x00
0561  CHECK MIA.PHSCAN_ON_OFF      =OFF
0562  CHECK MIA.PHSCAN_MODE_H      0x80
0563  CHECK MIA.PHSCAN_MODE_L      0x10
0564  CHECK MIA.HVSCAN_ED          =DIS
0565  CHECK MIA.HVSCAN_ON_OFF      =OFF
0566  CHECK MIA.HVSCAN_MODE_H      0x98
0567  CHECK MIA.HVSCAN_MODE_M      0xc0
0568  CHECK MIA.HVSCAN_MODE_L      0x03
0569  CHECK MIA.HK_SEL             0x00

```

文 書 番 号	シート No.	版 数
	44	1

0570	CHECK MIA. SELECT_HK1	0x00 0xff
0571	CHECK MIA. SELECT_HK2	0x00 0xff
0572	CHECK MIA. SVG_ED	=DIS
0573	CHECK MIA. SVG_ON_OFF	=OFF
0574	CHECK MIA. SVG	0 40
0575	CHECK MIA. SVG_TGT	0x80
0576	CHECK MIA. SVG_LVL	0x00
0577	CHECK MIA. SVS_ED	=DIS
0578	CHECK MIA. SVS_ON_OFF	=OFF
0579	CHECK MIA. SVS	-40 0
0580	CHECK MIA. SVS_TGT	0xB8
0581	CHECK MIA. SVS_LVL	0x00
0582	CHECK MIA. MHV_ED	=DIS
0583	CHECK MIA. MHV_ON_OFF	=OFF
0584	CHECK MIA. MHV	-40 0
0585	CHECK MIA. MHV_TGT	0xa8
0586	CHECK MIA. MHV_LVL	0x00
0587	CHECK MIA. MCP_I	-2 2
0588	CHECK MIA. SECT1_8RAM	0x00
0589	CHECK MIA. SECT9_16RAM	0x01
0590	CHECK MIA. SECT17_24RAM	0x01
0591	CHECK MIA. SECT25_32RAM	0x00
0592	CHECK MIA. SECT33_40RAM	0x00
0593	CHECK MIA. SECT41_48RAM	0x02
0594	CHECK MIA. SECT49_56RAM	0x02
0595	CHECK MIA. SECT57_64RAM	0x00
0596	CHECK MIA. SAFETY_ED	=DIS
0597	CHECK MIA. SAFETY_ON_OFF	=ON
0598	CHECK MIA. ASIC_T	10 40
0599	CHECK MIA. IF_T	10 40
0600	CHECK MIA. ASIC_SEL	=NON
0601	CHECK MIA. SEL_THRES	0xff
0602	CHECK MIA. ASIC_CONFIG_ERR	=NON
0603	CHECK MIA. ROM_SAVE_ED	=DIS
0604	CHECK MIA. RAM_LOAD_ED	=DIS
0605	CHECK MIA. ASIC_PARAM1	0x00
0606	CHECK MIA. ASIC_PARAM2	0x00
0607	CHECK MIA. ASIC_PARAM3	0x00
0608	CHECK MIA. ASIC_PARAM4	0x00
0609	CHECK MIA. ASIC_CALCH	0x00
0610	CHECK MIA. ASIC_CALLVL	0xff
0611	CHECK MIA. ASIC_THRES	0x14
0612	CHECK MIA. ASIC_OFCH1H	0x00
0613	CHECK MIA. ASIC_OFCH1L	0x00
0614	CHECK MIA. ASIC_OFCH2H	0x00
0615	CHECK MIA. ASIC_OFCH2L	0x00
0616	CHECK MIA. ASIC_OFCH3H	0x00
0617	CHECK MIA. ASIC_OFCH3L	0x00
0618	CHECK MIA. ASIC_OFCH4H	0x00
0619	CHECK MIA. ASIC_OFCH4L	0x00
0620	CHECK MIA. ASIC_DCAL	=DIS
0621	CHECK MIA. ASIC_DIV10	=DIS

文 書 番 号	シート No.	版 数
	45	1

```

0622 CHECK MIA.ASIC_I 40 60
0623 CHECK MIA.S_DATA_MODE_SA =SNP
0624 CHECK MIA.S_DATA_MODE_SE =SCI
0625 CHECK MIA.S_DATA_MODE 0 8
0626 CHECK MIA.S_ERNG 0xffffffff
0627 CHECK MIA.S_HK_MON_MHV =DIS
0628 CHECK MIA.S_MHV_LIM_L 0x00
0629 CHECK MIA.S_MHV_LIM_U 0xff
0630 CHECK MIA.S_HK_MON_SVS =DIS
0631 CHECK MIA.S_SVS_LIM_L 0x00
0632 CHECK MIA.S_SVS_LIM_U 0xff
0633 CHECK MIA.S_HK_MON_SVG =DIS
0634 CHECK MIA.S_SVG_LIM_L 0x00
0635 CHECK MIA.S_SVG_LIM_U 0xff
0636 CHECK MIA.S_HK_MON_MCPI =DIS
0637 CHECK MIA.S_MCPI_LIM_L 0x00
0638 CHECK MIA.S_MCPI_LIM_U 0xff
0639 CHECK MIA.S_HK_MON_ASICT =DIS
0640 CHECK MIA.S_ASICT_LIM_L 0x00
0641 CHECK MIA.S_ASICT_LIM_U 0xff
0642 CHECK MIA.S_HK_MON_IFT =DIS
0643 CHECK MIA.S_IFT_LIM_L 0x00
0644 CHECK MIA.S_IFT_LIM_U 0xff
0645 CHECK MIA.S_HK_MON_ASIC_SEL =DIS
0646 CHECK MIA.CMD_ANS1 0
0647 CHECK MIA.CMD_ANS2 0
0648 CHECK MIA.CMD_ANS3 0
0649 CHECK MIA.CMD_ANS4 0
0650 CHECK MIA.CMD_CNTR 0
0651 CHECK MIA.ECMD_CNTR 0
0652 CHECK MIA.S_CMD_CTR 0
0653 CHECK MIA.S_CNT1 0x00cae3
0654 #
0655 #
0656 . # Wait the check by PI team (MIA)
0657 . # P I チーム(MIA)での確認を待つ
0658 . # <MSA Initial Check>
0659 #
0660 . # MSA status が以下となっていることを確認する。
0661 . # なっていなければ待つ（数分程度かかる場合がある）。
0662 #
0663 . # < CHECK >
0664 CHECK MSA.CPU_SW 0x40 #バージョン番号
0665 CHECK MSA.CPU_FPGA 0x32
0666 CHECK MSA.HV_DAC_VHV3 0
0667 CHECK MSA.HV_DAC_HV1 0
0668 CHECK MSA.HV_DAC_HV2 0
0669 CHECK MSA.HV_DAC_VHV1 0
0670 CHECK MSA.HV_DAC_VHV2 0
0671 CHECK MSA.HV_DAC_VHV4 0
0672 CHECK MSA.HV_DAC_AMP1 0
0673 CHECK MSA.HV_DAC_AMP2 0

```

文書番号 TPP-7S8238-56K	シート No.	版 数
	46	1

```
0674 CHECK MSA.HV_DAC_AMP3 0
0675 CHECK MSA.ADC_HV_VHV1 0 16
0676 CHECK MSA.ADC_HV_VHV3 0 16
0677 CHECK MSA.ADC_HV_VHV4 0
0678 CHECK MSA.ADC_HV_HV1 0 16
0679 CHECK MSA.ADC_HV_HV2 0 1
0680 CHECK MSA.ADC_CFD_LEFA 0xffff
0681 CHECK MSA.ADC_CFD_LEFB 0xffff
0682 CHECK MSA.ADC_CFD_LEFS 0xffff
0683 CHECK MSA.ADC_CFD_STC 0xffff
0684 CHECK MSA.ADC_CFD_STE 0xffff
0685 CHECK MSA.CPU_AMP_ENA_1 =DIS
0686 CHECK MSA.HV_ERR =ERR
0687 CHECK MSA.HV_ON_OPTICS =OFF
0688 CHECK MSA.HV_ON_BOARD =OFF
0689 CHECK MSA.HV_SAFE =ON
0690 CHECK MSA.CPU_ENA_OPTICS =DIS
0691 CHECK MSA.CPU_ENA_BOARD =DIS
0692 CHECK MSA.CPU_SAFE_ENA =DIS
0693 #
0694 . # QL Check-Item Spec
0695 # -----+-----+-----
0696 # MSA HV_REF_HV1 (参考値 0x040)
0697 # HV_REF_HV2 (参考値 0x049)
0698 # HV_REF_VHV1 (参考値 0x117)
0699 # HV_REF_VHV2 (参考値 0x17C)
0700 # HV_REF_VHV3 (参考値 0x115)
0701 # HV_REF_VHV4 (参考値 0x03E)
0702 # HV_REF_OL (参考値 0x020)
0703 # ADC_HV_VHV2 (参考値 0x008)
0704 # ADC_HV_OL (参考値 0x003)
0705 # ADC_HV_AMP1 (参考値 0x08C)
0706 # ADC_HV_AMP2 (参考値 0x08A)
0707 # ADC_HV_AMP3 (参考値 0x028)
0708 # ADC_HV_TMP (参考値 0xC55)
0709 # ADC_AMP_TEMP (参考値 0xCC8)
0710 # ADC_CPU_+5 (参考値 0xCA2)
0711 # ADC_CPU_+3.3 (参考値 0xA3D)
0712 # ADC_CPU_+1.8 (参考値 0x5BF)
0713 # ADC_CPU_+2.5 (参考値 0x821)
0714 # ADC_CPU_+12 (参考値 0xC46)
0715 . # ADC_CPU_-12 (参考値 0xC3C)
0716 # ADC_CPU_TEMP (参考値 0xCC7)
0717 . #
0718 . # Wait the check by PI team (MSA)
0719 . # P I チーム(MSA)での確認を待つ
0720 #
0721 . # <HEP-ele Initial check>
0722 #
0723 . # < CHECK >
0724 CHECK HEPE.TEMP_MONITOR1 -0.459 43.209
0725 CHECK HEPE.TEMP_MONITOR2 3.425 48.380
```

文 書 番 号	シート No.	版 数
	47	1

0726	CHECK HEPE.ELE_ION_FL	=ELE
0727	CHECK HEPE.STBY_OBS_F	=SBY
0728	CHECK HEPE.HV_ELE_CTL	=DIS
0729	CHECK HEPE.HE_ELE_DAC	=OFF
0730	#	
0731	#	
0732	. # <HEP-ion Initial check>	
0733	. #	
0734	. # < CHECK >	
0735	CHECK HEPI.TEMP_MONITOR1	3.526 48.013
0736	CHECK HEPI.TEMP_MONITOR2	1.060 45.286
0737	CHECK HEPI.ELE_ION_FL	=ION
0738	CHECK HEPI.STBY_OBS_F	=SBY
0739	CHECK HEPI.HV_ION_H_CTL	=DIS
0740	CHECK HEPI.HV_ION_L_CTL	=DIS
0741	CHECK HEPI.HE_ION_H_DAC	=OFF
0742	CHECK HEPI.HE_ION_DAC	=OFF
0743	. #	
0744	. #	
0745	. # <ENA Initial Check>	
0746	. #	
0747	. # ENA status が以下となっていることを確認する。	
0748	. #	
0749	. # < CHECK >	
0750	CHECK ENA.CMD_ERR_FLG	=FALSE
0751	CHECK ENA.HV_SAFTY_DIS	=ENA
0752	CHECK ENA.HV_ON	=OFF
0753	CHECK ENA.HV_ON_ENA	=DIS
0754	CHECK ENA.HV_SHUTDOWN	=NON
0755	CHECK ENA.HV_SHUTDOWN_MODE	=NON
0756	CHECK ENA.ENA_TBL_WRT_IFE_END	=END
0757	. #	
0758	. #	
0759	. # -----	
0760	. # 3.2.3. PME 立ち上げ／初期化	
0761	. # -----	
0762	. #	
0763	. # < CHECK >	
0764	CHECK MD1F.PME_MAST_STS	=OFF
0765	CHECK MD1F.PME_MEFISTO_STS	=OFF
0766	CHECK MD1F.PME_SORBET_STS	=OFF
0767	CHECK MD1F.PME_AM2P_STS	=OFF
0768	CHECK MD1F.PME_EWO_STS	=OFF
0769	CHECK MD1F.PME_MGFO_STS	=OFF
0770	. #	
0771	. PCD.ON_OFF_ENA	
0772	. #	
0773	. # < CHECK >	
0774	CHECK PCD.ON_OFF_ENA_DIS	=ENA
0775	. #	
0776	. PCD.PSU_PME_ON	
0777	. #	

```

0778 . # < CHECK >
0779 . CHECK PCD.PSU_PME_ON_OFF =ON
0780 . #
0781 . PCD.ON_OFF_DIS
0782 . #
0783 . # < CHECK >
0784 . CHECK PCD.ON_OFF_ENA_DIS =DIS
0785 . #
0786 . # QL          Check-Item          Spec          Check
0787 . # -----+-----+-----+-----+
0788 . # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
0789 . #
0790 . # -----+-----+-----+-----+
0791 . # 3.2.4. MGF 立ち上げ／初期化
0792 . # -----+-----+-----+-----+
0793 . #
0794 . MD1F.PME_MGFO_ON
0795 . MD1F.DPU_SW_ERR_CLR
0796 . #
0797 . # < CHECK >
0798 . CHECK MD1F.PME_MGFO_STS =ON
0799 . CHECK MD1F.MSO_LINK_STAT =ON
0800 . CHECK MD1F.MSO_DAT_CLCT =ON
0801 . # <<<< PI: One-Shot HK (at any timing) >>>>
0802 . MD1U.HK_ONESHOT 0xFF
0803 . #
0804 . # QL          Check-Item          Spec          Check
0805 . # -----+-----+-----+-----+
0806 . # MD1U_USER_HK U_Pac_CNT_OneDPU (change: +2)      G  N
0807 . #              U_Pac_CNT_OneOTR (change: when ON [max:+13])
0808 . # -----+-----+-----+-----+
0809 . # MD2U_USER_HK U_Pac_CNT_OneDPU (change: +2)      G  N
0810 . #              U_Pac_CNT_OneOTR (change: when ON [max:+13])
0811 . #
0812 . # <<<< MDP: Check the TLM data contents >>>>
0813 . # -----+-----+-----+-----+
0814 . #      * DPU-TLM-L   0x32 (50) for QL of TLM-L without REPRO
0815 . #      * DPU-TLM-M   0x3C (60) for QL of TLM-M without REPRO
0816 . # -----+-----+-----+-----+
0817 . # *****
0818 . # ***** ERR-CLR : IF U_App03_Load/U_App13_Load != 0 *****
0819 . # *****
0820 . #DH.MC_EACH_EXE 0x0081 # MDP-DPU-ERRCLR
0821 . MD1U.ERRCLR
0822 . # MD2U.ERRCLR
0823 . #
0824 . # < CHECK >
0825 . CHECK MD1U.U_CmdDmc_GetCNT 1
0826 . #CHECK MD2U.U_CmdDmc_GetCNT 1
0827 . CHECK MD1U.U_CmdDmc_ExeCNT 1
0828 . #CHECK MD2U.U_CmdDmc_ExeCNT 1
0829 . #

```

```

0830  #
0831  . PCD.ON_OFF_ENA
0832  . PCD.PSU_MGF_I_ON
0833  . #
0834  . # < CHECK >
0835  CHECK PCD.PSU_MGF_I_ON_OFF          =ON
0836  CHECK MD2F.MS5_LINK_STAT              =ON
0837  CHECK MD2F.MS5_DAT_CLCT              =ON
0838  #
0839  . # QL          Check-Item          Spec          Check
0840  # -----+-----+-----+-----+-----+
0841  # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0842  #
0843  #
0844  # -----+-----+-----+-----+-----+
0845  . # 3.2.5. PWI 立ち上げ／初期化 < Power on PWI >
0846  # -----+-----+-----+-----+-----+
0847  #
0848  . # << Power on PME EWO >>
0849  . MD1F.PME_EWO_ON
0850  . #
0851  . # < CHECK >
0852  CHECK MD2F.PME_EWO_STS                =ON
0853  CHECK MD2F.MS3_LINK_STAT              =ON
0854  . #
0855  . # << Power on PME SORBET >>
0856  . MD1F.PME_SORBET_ON
0857  . #
0858  . # < CHECK >
0859  CHECK MD2F.PME_SORBET_STS              =ON
0860  CHECK MD2F.MS1_LINK_STAT              =ON
0861  CHECK MD2F.MS1_DAT_CLCT              =ON
0862  . #
0863  . MD1F.PME_AM2P_ON
0864  . #
0865  . # < CHECK >
0866  CHECK MD2F.PME_AM2P_STS                =ON
0867  . #
0868  . EWO.WPTP_ON
0869  . #
0870  . # < CHECK >
0871  CHECK EWO.WPTP_ONOF                    =ON
0872  . #
0873  . EWO.SCP_ON
0874  . #
0875  . # < CHECK >
0876  CHECK EWO.SCP_ONOF                    =ON
0877  . #
0878  . MD1U.BUF_CLCT 0x10 0x00
0879  . #
0880  . MD1U.EWO_HW_INIT
0881  . #

```

文 書 番 号	シ-ト No.	版 数
	50	1

```

0882 . # ここで15秒待つ
0883 . #
0884 . # < Initial HK check of EWO/AM2P >
0885 . #
0886 . # < CHECK >
0887 CHECK EWO.WPTP_ONOF =ON
0888 CHECK EWO.WPTP_GAIN =LOW
0889 CHECK EWO.WPTP_BIAS_ONOF =ON
0890 CHECK EWO.WPTP_BIAS_CAL =BIAS
0891 CHECK EWO.WPTP_CAL_ONOF =OFF
0892 CHECK EWO.WPTP_CAL_IMP =R10M
0893 CHECK EWO.SCP_ONOF =ON
0894 CHECK EWO.SCP_CAL_STS =OFF
0895 CHECK EWO.EFD_SYNC_STS =EWO
0896 CHECK EWO.EFD_OBS_MODE =STBY
0897 CHECK EWO.EFD_FB_ONOF =OFF
0898 CHECK EWO.WPT1_BIAS 128
0899 CHECK EWO.WPT2_BIAS 128
0900 CHECK EWO.WPT1_LOOP_GAIN 0
0901 CHECK EWO.WPT2_LOOP_GAIN 0
0902 CHECK EWO.EFD_BIAS_SWP_1 0
0903 CHECK EWO.EFD_BIAS_X1_CNT 1
0904 CHECK EWO.WFC_E_AM2P_SEL =STBY
0905 CHECK EWO.WFC_E_INP_SEL =DIFF
0906 CHECK EWO.WFC_E_LPF_STS =FC_20KHZ
0907 CHECK EWO.WFC_E_PGA_STS =LOW
0908 CHECK EWO.WFC_B_OBS_STS =STBY
0909 CHECK EWO.WFC_B_LPF_STS =FC_20KHZ
0910 CHECK EWO.WFC_B_PGA_STS =LOW
0911 CHECK EWO.WFC_E_CAL_ATT =OFF
0912 CHECK EWO.WFC_E_EFD_ICAL =OFF
0913 CHECK EWO.WFC_B_ICAL =OFF
0914 CHECK EWO.TEMP_MON_ONOF =ON
0915 CHECK EWO.AM2P_TC_CNT 0
0916 CHECK EWO.AM2P_TMTRG_CNT 0
0917 CHECK EWO.AM2P_TC_ACK_CNT 0x01
0918 CHECK EWO.AM2P_ACQ_CNT 0x01
0919 CHECK EWO.OTR_WFCE =NONE
0920 CHECK EWO.OTR_WFCB =NONE
0921 CHECK EWO.MDP_PAC_EN_DIS =DIS
0922 CHECK EWO.EFD_SRAM_FL =NOT_FULL
0923 CHECK EWO.WFC_E_SRAM_FL =NOT_FULL
0924 CHECK EWO.WFC_B_SRAM_FL =NOT_FULL
0925 CHECK EWO.EFD_LU_STS =NONE
0926 CHECK EWO.WFC_E_LU_STS =NONE
0927 CHECK EWO.WFC_B_LU_STS =NONE
0928 CHECK EWO.MDP_R_BUF1_FL =FULL
0929 CHECK EWO.MDP_R_BUF2_FL =FULL
0930 CHECK EWO.MDP_R_BUF3_FL =FULL
0931 CHECK EWO.MDP_R_BUF4_FL =FULL
0932 CHECK EWO.EWO_CMD_ERR_CNT 0x00
0933 CHECK EWO.RMAP_HDR_ERR 0x00

```

文 書 番 号	シート No.	版 数
	51	1

```

0934 CHECK EWO.WFC_E_SRAM_ERR1 0x00
0935 CHECK EWO.WFC_E_SRAM_ERR2 0x00
0936 CHECK EWO.WFC_B_SRAM_ERR1 0x00
0937 CHECK EWO.WFC_B_SRAM_ERR2 0x00
0938 CHECK EWO.EFD_FIR_ERR =NONE
0939 CHECK EWO.WFC_B_FIR_ERR =NONE
0940 #
0941 . # < Record of the initial values >
0942 #
0943 . # QL Check-Item Spec Data Check
0944 # -----+-----+-----+-----+
0945 # EWO AM2P ACK COUNT 記録のみ _____ N/A
0946 # EWO AM2P ACQUI COUNT 記録のみ _____ N/A
0947 #
0948 . # < Initial HK check of SORBET >
0949 #
0950 . # < CHECK >
0951 CHECK SORB.CMD_CODE 0
0952 CHECK SORB.WPT_GAIN =LOW
0953 CHECK SORB.WPT_BIAS_ON_OFF =OFF
0954 CHECK SORB.WPT_CAL_ON_OFF =OFF
0955 CHECK SORB.TNR1_ON_OFF =OFF
0956 CHECK SORB.TNR1_INP_SETUP 0
0957 CHECK SORB.TNR2_ON_OFF =OFF
0958 CHECK SORB.TNR2_INP_SETUP 0
0959 CHECK SORB.HFR_ON_OFF =OFF
0960 CHECK SORB.HFR_INP_SETUP 0
0961 CHECK SORB.VIA_TNR1 0
0962 CHECK SORB.VIA_TNR2 0
0963 CHECK SORB.HF1_RANGE 0
0964 CHECK SORB.HF2_RANGE 0
0965 CHECK SORB.HFR_FREQ_STEP 0
0966 CHECK SORB.SPW_LINK 1
0967 CHECK SORB.SPW_ERROR =NORMAL
0968 CHECK SORB.CAL_SRC_SETUP 0
0969 CHECK SORB.CAL_BAND_A 0
0970 CHECK SORB.CAL_BAND_B 0
0971 CHECK SORB.CAL_BAND_C 0
0972 CHECK SORB.CAL_BAND_D 0
0973 CHECK SORB.CAL_BAND_HF1 0
0974 CHECK SORB.CAL_BAND_HF2 0
0975 #
0976 . # << PWI Observation Start 0x00D3 >>
0977 . EWO.WFCE_OBS_START
0978 . EWO.WFCB_OBS_START
0979 . EWO.EFD_OBS_START
0980 . SORB.OBS_SEQ
0981 WAIT_SEC 2
0982 . MD1U.BUF_CLCT 0x10 0x01
0983 . MD1U.EWO_EFD_MODE 0xFF 0xFF
0984 . #
0985 #

```

文 書 番 号	シート No.	版 数
	52	1

```

0986 . # # PWI 側で確認
0987 . # QL          Check-Item          Spec
0988 . # -----+-----+-----
0989 . # EWO          EFD OBS MODE          OBS
0990 . # EWO          WFC(E) OBS MODE      WFC_OBS
0991 . # EWO          WFC(B) OBS MODE      OBS
0992 . # MD2F_OBS_HK MS3_DAT_CLCT          ON
0993 . # EWO          MDP TELEMETRY        ENA
0994 . #
0995 . MD1F.PME_MEFISTO_ON
0996 . #
0997 . # < CHECK >
0998 . CHECK MD2F.PME_MEFISTO_STS          =ON
0999 . CHECK MD2F.MS4_LINK_STAT            =ON
1000 . #
1001 . #
1002 . # ===== End of setting the nominal observation mode of the EWO and SORBET
1003 . #
1004 . #       At this stage, EWO geretates L and M mode data, simultaneously.
1005 . #       AM2P waits for the mode setup and trigger.
1006 . #
1007 . #       At this stage, SORBET generates one block of M mode data
1008 . #       and 4blocks of L mode data in series
1009 . #       i.e L, L, L, L, M, L, L, L, L, M
1010 . #
1011 . #
1012 . # < PWI-MEFISTO Initialize 0x00D2 >
1013 . #DH.MC_EACH_EXE 0x00D2 # PWI-MEFISTO Initialize
1014 . # -----
1015 . #       MEFI. INIT_A
1016 . #       DH. DUMMY
1017 . #       MEFI. INIT_A
1018 . #       DH. DUMMY
1019 . #       MEFI. INIT_B
1020 . #       DH. DUMMY
1021 . #       MEFI. INIT_C
1022 . #       DH. DUMMY x 9
1023 . #
1024 . # # PWI 側で確認
1025 . # QL          Check-Item          Spec
1026 . # -----+-----+-----
1027 . # MEFISTO      BDAC1                0x8000
1028 . # MEFISTO      BDAC2                0x8000
1029 . # MEFISTO      SDAC1                0x8000
1030 . # MEFISTO      SDAC2                0x8000
1031 . # MEFISTO      ADC_HV_NEG          < |145|
1032 . # MEFISTO      ADC_HV_POS          < |145|
1033 . # -----+-----+-----
1034 . #
1035 . #       ===== End of the MEFISTO initialization (HV is turned on) =====
1036 . #
1037 . # QL          Check-Item          Spec          Check

```

文 書 番 号	シート No.	版 数
	53	1

```

1038 # -----+-----+-----+-----
1039 # CMD 出力装置      Message          STATUS CHECK 結果 OK      G  N
1040 #
1041 # -----
1042 . # 3.2.6. MAST 立ち上げ／初期化
1043 # -----
1044 . #
1045 . MD1F.PME_MAST_ON
1046 #
1047 . # < CHECK >
1048 CHECK MD2F.PME_MAST_STS              =ON
1049 CHECK MD2F.MSO_LINK_STAT              =ON
1050 #
1051 . # <初期チェック>
1052 #
1053 . # < CHECK >
1054 CHECK MWE.STAT_STBY                   =OFF
1055 CHECK MWE.STAT_MST_PSU                 =MAIN
1056 CHECK MWE.STAT_WPT_PSU                 =MAIN
1057 CHECK MWE.STAT_SAFE_MODE               =OFF
1058 CHECK MWE.STAT_OVLD_CONT               =DIS
1059 CHECK MWE.STAT_TEMP_CONT               =DIS
1060 CHECK MWE.STAT_UNBL_CONT               =DIS
1061 CHECK MWE.MST_MS_CONT                  =ENA
1062 CHECK MWE.MST_LEN_CONT                 =DIS
1063 CHECK MWE.WPT_MS_CONT                  =ENA
1064 CHECK MWE.WPT_LEN_CONT                 =DIS
1065 CHECK MWE.STAT_WPT_RATE                 =RST
1066 CHECK MWE.STAT_MST_STBY                 =OFF
1067 CHECK MWE.MST_SC_RET                   =OFF
1068 CHECK MWE.MST_SC_EXT                   =OFF
1069 CHECK MWE.MST_SC_RLSE                   =OFF
1070 CHECK MWE.MST_SC_DRV                   =OFF
1071 CHECK MWE.CONT_MTR2_OVHT                =NON
1072 CHECK MWE.CONT_MTR2_OVLD                =NON
1073 CHECK MWE.MST_SC_MS_RET                 =FULL
1074 CHECK MWE.CONT_LEN_DET_SC               =NO
1075 CHECK MWE.CONT_MS_RL_SC                 =OFF
1076 CHECK MWE.MST_MGF_RET                   =OFF
1077 CHECK MWE.MST_MGF_EXT                   =OFF
1078 CHECK MWE.MST_MGF_RLSE                   =OFF
1079 CHECK MWE.MST_MGF_DRV                   =OFF
1080 CHECK MWE.CONT_MTR1_OVHT                =NON
1081 CHECK MWE.CONT_MTR1_OVLD                =NON
1082 CHECK MWE.MST_MGF_MS_RET                 =FULL
1083 CHECK MWE.CONT_LEN_DET_MGF              =NO
1084 CHECK MWE.CONT_MS_RL_MGF                 =OFF
1085 CHECK MWE.STAT_WPT_STBY                 =OFF
1086 CHECK MWE.WPT_S1_RET                   =OFF
1087 CHECK MWE.WPT_S1_EXT                   =OFF
1088 CHECK MWE.WPT_S1_RELS                   =OFF
1089 CHECK MWE.WPT_S1_DRV                   =OFF

```

```

1090 CHECK MWE.WPT_S1_MS_HRM =CLS
1091 CHECK MWE.WPT_S1_MS_EXT =NON
1092 CHECK MWE.CONT_LEN_DET_S1 =NO
1093 CHECK MWE.CONT_MS_RL_S1 =OFF
1094 CHECK MWE.WPT_S2_RET =OFF
1095 CHECK MWE.WPT_S2_EXT =OFF
1096 CHECK MWE.WPT_S2_RELS =OFF
1097 CHECK MWE.WPT_S2_DRV =OFF
1098 CHECK MWE.WPT_S2_MS_HRM =CLS
1099 CHECK MWE.WPT_S2_MS_EXT =NON
1100 CHECK MWE.CONT_LEN_DET_S2 =NO
1101 CHECK MWE.CONT_MS_RL_S2 =OFF

```

```
1102 #
```

```
1103 . # < MWE STBY ON >
```

```
1104 . MWE.MWE_STBY_ON
```

```
1105 . # STBY ON から 5 秒以上経過後、ステータスを QL にてチェックする。
```

```
1106 #
```

```
1107 . # < CHECK >
```

```
1108 CHECK MWE.STAT_STBY =ON
```

```
1109 CHECK MWE.MWE_CMND_ADRS 0x0A10
```

```
1110 CHECK MWE.MWE_CMND_CODE 0x0010
```

```
1111 . #
```

```
1112 . # QL          Check-Item          Spec          Data          Check
```

```
1113 # -----+-----+-----+-----+-----
```

```
1114 # MW-E          MST_SC_MTR_TEMP      取得のみ      _____°C  N/A
```

```
1115 #              MST_SC_DRV_TEMP      取得のみ      _____°C  N/A
```

```
1116 #              MST_MGF_MTR_TEMP      取得のみ      _____°C  N/A
```

```
1117 #              MST_MGF_DRV_TEMP      取得のみ      _____°C  N/A
```

```
1118 #              WPT_S1_MTR_TEMP      取得のみ      _____°C  N/A
```

```
1119 #              WPT_S1_CHAS_TEMP      取得のみ      _____°C  N/A
```

```
1120 #              WPT_S2_MTR_TEMP      取得のみ      _____°C  N/A
```

```
1121 #              WPT_S2_CHAS_TEMP      取得のみ      _____°C  N/A
```

```
1122 #              MWE_FPGA_TEMP        取得のみ      _____°C  N/A
```

```
1123 #              MWE_TR_TEMP          取得のみ      _____°C  N/A
```

```
1124 #
```

```
1125 . # ※エラークリアは後でまとめて実施。
```

```
1126 #
```

```
1127 . # QL          Check-Item          Spec          Check
```

```
1128 # -----+-----+-----+-----+-----
```

```
1129 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
```

```
1130 #
```

```
1131 # -----+-----+-----+-----+-----
```

```
1132 . # 3.2.7. MDM 立ち上げ／初期化 < Power on MDM >
```

```
1133 # -----+-----+-----+-----+-----
```

```
1134 . #
```

```
1135 . PCD.MDM_E_ON
```

```
1136 . #
```

```
1137 . # < CHECK >
```

```
1138 CHECK PCD.MDM_E_ON_OFF =ON
```

```
1139 CHECK MD2F.MS7_LINK_STAT =ON
```

```
1140 CHECK MD2F.MS7_DAT_CLCT =ON
```

```
1141 #
```

```

1142 . # QL          Check-Item          Spec          Check
1143 . # -----+-----+-----+-----
1144 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1145 . #
1146 . # -----
1147 . # 3.2.8. MSASI 立ち上げ／初期化 < Power on MSASI >
1148 . # -----
1149 . #
1150 . PCD.MSASI_ON
1151 . PCD.ON_OFF_DIS
1152 . #
1153 . # < CHECK >
1154 . CHECK PCD.MSASI_ON_OFF          =ON
1155 . CHECK MD2F.MS6_LINK_STAT          =ON
1156 . CHECK MD2F.MS6_DAT_CLCT          =OFF
1157 . CHECK PCD.ON_OFF_ENA_DIS          =DIS
1158 . #
1159 . #
1160 . # <<<< PI: One-Shot HK (at any timing) >>>>
1161 . MD1U.HK_ONESHOT 0xFF
1162 . #
1163 . # QL          Check-Item          Spec          Check
1164 . # -----+-----+-----+-----
1165 . # MD1U_USER_HK U_Pac_CNT_OneDPU  (change: +2)          G  N
1166 . #                U_Pac_CNT_OneOTR  (change: when ON [max:+13])
1167 . # -----+-----+-----+-----
1168 . # MD2U_USER_HK U_Pac_CNT_OneDPU  (change: +2)          G  N
1169 . #                U_Pac_CNT_OneOTR  (change: when ON [max:+13])
1170 . #
1171 . # <<<< MDP: Check the TLM data contents >>>>
1172 . # -----
1173 . # * DPU-TLM-L  0x32 (50) for QL of TLM-L without REPRO
1174 . # * DPU-TLM-M  0x3C (60) for QL of TLM-M without REPRO
1175 . # -----
1176 . # *****
1177 . # **** ERR-CLR : IF U_App03_Load/U_App13_Load != 0 ****
1178 . # *****
1179 . #
1180 . #DH.MC_EACH_EXE 0x0081 # MDP-DPU-ERRCLR
1181 . MD1U.ERRCLR
1182 . #
1183 . # < CHECK >
1184 . CHECK MD1U.U_CmdDmc_GetCNT          1
1185 . CHECK MD1U.U_CmdDmc_ExecNT          1
1186 . #
1187 . # QL          Check-Item          Spec          Check
1188 . # -----+-----+-----+-----
1189 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1190 . #
1191 . #
1192 . # =====
1193 . # 3.3. 通常の HK 出力 ( normal mode/DPU1_RDN )

```

```

1194 # =====
1195 . #
1196 . # < CHECK >
1197 CHECK DH. CATEGORY_TBL_NO          0x26
1198 CHECK DH. DWNLNK_RATE              =BPS32768
1199 . #
1200 . # << MWE Checkout >>
1201 . CALL dcsn-7950_mwe_rdn
1202 #
1203 #
1204 . # << MEFISTO Checkout >>
1205 . CALL dcsn-7950_mefi_rdn
1206 #
1207 #
1208 . # QL          Check-Item          Spec          Check
1209 # -----+-----+-----+-----
1210 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1211 #
1212 #
1213 # =====
1214 . # 3.4. 伸展 HK ソフト動作確認 (extension mode/DPU1_RDN )
1215 # =====
1216 # -----
1217 . # 3.4.1. MDP 伸展 HK 生成ソフト起動
1218 # -----
1219 #
1220 . #
1221 . # < MDP 伸展 HK 生成ソフト起動 >
1222 . MD1F.APP15_START
1223 WAIT_SEC 5
1224 #
1225 # < CHECK >
1226 CHECK MD1F.TASK_STAT_AP15          =ON
1227 CHECK MD2F.DPU_SW_STATE            3
1228 #
1229 . # QL          Check-Item          Spec          Check
1230 # -----+-----+-----+-----
1231 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1232 #
1233 # -----
1234 . # 3.4.2. 伸展 HK のチェック
1235 # -----
1236 . #
1237 . # Telemetry Operation Mode 設定
1238 . DH.OPE_MODE_32KBPS_CAT0x23 0x00 0x000000000000000000000000
1239 #
1240 . # < CHECK >
1241 CHECK DH. CATEGORY_TBL_NO          0x23
1242 CHECK DH. DWNLNK_RATE              =BPS32768
1243 #
1244 #
1245 . # << MWE Checkout >>

```

文 書 番 号	シート No.	版 数
TPP-7S8238-56K	57	1

```

1246 . CALL dcsn-7950_mwe_rdn
1247 #
1248 #
1249 . # << MEFISTO Checkout >>
1250 . CALL dcsn-7950_mefi_rdn
1251 #
1252 #
1253 . # QL          Check-Item          Spec          Check
1254 # -----+-----+-----+-----+
1255 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1256 #
1257 # =====
1258 . # 3.5. 伸展 HK ソフト停止 (exit extension mode)
1259 # =====
1260 #
1261 . DH. OPE_MODE_32KBPS_CAT0x26 0x03 0x000000000000000000000000
1262 . #
1263 . # < CHECK >
1264 CHECK DH. CATEGORY_TBL_NO          0x26
1265 CHECK DH. DWNLNK_RATE          =BPS32768
1266 . #
1267 . # < MDP 伸展 HK 生成ソフト停止 >
1268 . MD1U. APP15_SELFSTOP
1269 WAIT_SEC 5
1270 #
1271 # <CHECK>
1272 CHECK MD1F. TASK_STAT_AP15          =OFF
1273 CHECK MD2F. DPU_SW_STATE          2
1274 #
1275 #
1276 . # QL          Check-Item          Spec          Check
1277 # -----+-----+-----+-----+
1278 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1279 #
1280 # =====
1281 . # 3.6. 通常 HK のチェック (nominal mode/DPU1_RDN )
1282 # =====
1283 #
1284 . # << MWE Checkout >>
1285 . CALL dcsn-7950_mwe_rdn
1286 #
1287 #
1288 . # << MEFISTO Checkout >>
1289 . CALL dcsn-7950_mefi_rdn
1290 #
1291 #
1292 . # QL          Check-Item          Spec          Check
1293 # -----+-----+-----+-----+
1294 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1295 #
1296 #
1297 # =====

```

文 書 番 号

シート No.

版 数

TPP-7S8238-56K

58

1

```

1298 . # 3.7. 伸展 HK ソフト再起動 (extension mode/DPU1_RDN )
1299 . # =====
1300 . #
1301 . # < MDP 伸展 HK 生成ソフト起動 >
1302 . MD1F.APP15_START
1303 . WAIT_SEC 5
1304 . #
1305 . # < CHECK >
1306 . CHECK MD1F.TASK_STAT_AP15      =ON
1307 . CHECK MD2F.DPU_SW_STATE        3
1308 . #
1309 . # QL          Check-Item          Spec          Check
1310 . # -----+-----+-----+-----+
1311 . # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
1312 . #
1313 . # =====
1314 . # 3.8. 伸展 HK のチェック
1315 . # =====
1316 . #
1317 . # Telemetry Operation Mode 設定
1318 . DH.OPE_MODE_32KBPS_CAT0x23 0x00 0x0000000000000000000000000000
1319 . #
1320 . # < CHECK >
1321 . CHECK DH.CATEGORY_TBL_NO          0x23
1322 . CHECK DH.DWNLNK_RATE              =BPS32768
1323 . #
1324 . #
1325 . # << MWE Checkout >>
1326 . CALL dcsm-7950_mwe_rdn
1327 . #
1328 . #
1329 . # << MEFIST0 Checkout >>
1330 . CALL dcsm-7950_mefi_rdn
1331 . #
1332 . #
1333 . # QL          Check-Item          Spec          Check
1334 . # -----+-----+-----+-----+
1335 . # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
1336 . #
1337 . # =====
1338 . # 3.9. 伸展 HK ソフト停止
1339 . # =====
1340 . #
1341 . #
1342 . DH.OPE_MODE_32KBPS_CAT0x26 0x03 0x0000000000000000000000000000
1343 . #
1344 . # < CHECK >
1345 . CHECK DH.CATEGORY_TBL_NO          0x26
1346 . CHECK DH.DWNLNK_RATE              =BPS32768
1347 . #
1348 . # < MDP 伸展 HK 生成ソフト停止 >
1349 . MD1U.APP15_SELFSTOP

```

```

1350 WAIT_SEC 5
1351 #
1352 # <CHECK>
1353 CHECK MD1F.TASK_STAT_AP15 =OFF
1354 CHECK MD2F.DPU_SW_STATE 2
1355 #
1356 . # QL Check-Item Spec Check
1357 # -----+-----+-----+-----
1358 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1359 #
1360 # *****
1361 # 4. 機器立ち下げ
1362 # *****
1363 # =====
1364 . # 4.1. SI 機器立ち下げ
1365 # =====
1366 # -----
1367 . # 4.1.1.MPPE Procedure
1368 # -----
1369 . #
1370 . DH.MC_EACH_EXE 0x0119 # MPPE STANDBY
1371 . # MEA1.HV_DIS : WAIT 0
1372 . # MEA2.HV_DIS : WAIT 0
1373 . # MIA.SHUTDOWN 0x0000 : WAIT 0
1374 . # MSA.HV_OFF 0x05000000 : WAIT 1
1375 . # MSA.HV_DIS 0x05000000 : WAIT 1
1376 . # MSA.HV_OFF 0x0A000000 : WAIT 1
1377 . # MSA.HV_DIS 0x0A000000 : WAIT 1
1378 . # ENA.SHUTDOWN 0x00 : WAIT 0
1379 . # HEPI.HV_ION_H_REF_OFF : WAIT 4
1380 . # HEPE.HV_ELE_REF_OFF : WAIT 0
1381 . # HEPI.HV_ION_REF_OFF : WAIT 180
1382 . # MD1F.MEA1_CLCT_STOP : WAIT 0
1383 . # MD1F.MEA2_CLCT_STOP : WAIT 0
1384 . # MD1F.MIA_CLCT_STOP : WAIT 0
1385 . # MD1F.MSA_CLCT_STOP : WAIT 0
1386 . # MD1F.HEPE_CLCT_STOP : WAIT 0
1387 . # MD1F.HEPI_CLCT_STOP : WAIT 0
1388 . # MD1F.ENA_CLCT_STOP : WAIT 4
1389 . # PCD.ON_OFF_ENA : WAIT 0
1390 . # PCD.PSU_MEA1_OFF : WAIT 0
1391 . # PCD.PSU_MEA2_OFF : WAIT 0
1392 . # PCD.PSU_MIA_OFF : WAIT 0
1393 . # PCD.PSU_MSA_OFF : WAIT 0
1394 . # PCD.PSU_HEP_e_OFF : WAIT 0
1395 . # PCD.PSU_HEP_i_OFF : WAIT 0
1396 . # PCD.PSU_ENA_OFF : WAIT 0
1397 . # PCD.ON_OFF_DIS : WAIT 1
1398 . #
1399 . #
1400 . # 3 分 20 秒経過後、以下を確認
1401 . #

```

文 書 番 号	シート No.	版 数
	60	1

1402	# < CHECK >			
1403	CHECK	PCD. PSU_MEA1_ON_OFF	=OFF	
1404	CHECK	PCD. PSU_MEA2_ON_OFF	=OFF	
1405	CHECK	PCD. PSU_MIA_ON_OFF	=OFF	
1406	CHECK	PCD. PSU_MSA_ON_OFF	=OFF	
1407	CHECK	PCD. PSU_HEP_E_ON_OFF	=OFF	
1408	CHECK	PCD. PSU_HEP_I_ON_OFF	=OFF	
1409	CHECK	PCD. PSU_ENA_ON_OFF	=OFF	
1410	CHECK	MD1F. MS1_LINK_STAT	=OFF	
1411	CHECK	MD1F. MS2_LINK_STAT	=OFF	
1412	CHECK	MD1F. MS3_LINK_STAT	=OFF	
1413	CHECK	MD1F. MS4_LINK_STAT	=OFF	
1414	CHECK	MD1F. MS5_LINK_STAT	=OFF	
1415	CHECK	MD1F. MS6_LINK_STAT	=OFF	
1416	CHECK	MD1F. MS7_LINK_STAT	=OFF	
1417	CHECK	MD1F. MS1_DAT_CLCT	=OFF	
1418	CHECK	MD1F. MS2_DAT_CLCT	=OFF	
1419	CHECK	MD1F. MS3_DAT_CLCT	=OFF	
1420	CHECK	MD1F. MS4_DAT_CLCT	=OFF	
1421	CHECK	MD1F. MS5_DAT_CLCT	=OFF	
1422	CHECK	MD1F. MS6_DAT_CLCT	=OFF	
1423	CHECK	MD1F. MS7_DAT_CLCT	=OFF	
1424	#			
1425	#EWO. WFCE_HF_SEL			
1426	#			
1427	# QL	Check-Item	Spec	Check
1428	#	-----+-----+-----+-----		
1429	#	CMD 出力装置 Message	STATUS CHECK 結果 OK	G N
1430	#			
1431	# -----			
1432	# 4. 1. 2. MSASI 立ち下げ			
1433	# -----			
1434	#			
1435	# MSAS. TO_POWER_OFF			
1436	#			
1437	# < CHECK >			
1438	CHECK	MSAS. HV_ON_OFF	=OFF	
1439	CHECK	MSAS. HV_MONI_N4K	=0. 00	
1440	CHECK	MSAS. HV_MONI_P6K	=0. 00	
1441	CHECK	MSAS. HT_CTRL_ON_OFF	=OFF	
1442	CHECK	MSAS. HT_ON_OFF	=OFF	
1443	CHECK	MSAS. G_ON_OFF	=OFF	
1444	#			
1445	# QL	Check-Item	Spec	Data Check
1446	#	-----+-----+-----+-----		
1447	# MSASI			
1448	#	P15V_V_L	12-16V	_____ V G N
1449	#	P15V_I_L	0. 01-0. 3A	_____ A G N
1450	#	M15V_V_L	12-16V	_____ V G N
1451	#	M15V_I_L	0. 01-0. 3A	_____ A G N
1452	#	P5V_V_L	4. 5-5. 2V	_____ V G N
1453	#	P5V_I_L	0. 1-1. 0A	_____ A G N

文 書 番 号	シート No.	版 数
	61	1

```

1454 . #
1455 . DH.MSASI_OFF # DH.MC_EACH_EXE 0x00AA
1456 . # PCD.ON_OFF_ENA
1457 . # PCD.MSASI_OFF
1458 . # PCD.ON_OFF_DIS
1459 . #
1460 . # < CHECK >
1461 CHECK PCD.MSASI_ON_OFF =OFF
1462 CHECK MD2F.MS6_LINK_STAT =OFF
1463 CHECK MD2F.MS6_DAT_CLCT =OFF
1464 . #
1465 . #
1466 . # QL          Check-Item          Spec          Check
1467 . # -----+-----+-----+-----+
1468 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1469 . #
1470 . # -----+-----+-----+-----+
1471 . # 4.1.3. MDM 立ち下げ
1472 . # -----+-----+-----+-----+
1473 . #
1474 . PCD.ON_OFF_ENA
1475 . PCD.MDM_E_OFF
1476 . #
1477 . # < CHECK >
1478 CHECK MD2F.MS7_DAT_CLCT =OFF
1479 CHECK MD2F.MS7_LINK_STAT =OFF
1480 CHECK PCD.MDM_E_ON_OFF =OFF
1481 . #
1482 . # QL          Check-Item          Spec          Check
1483 . # -----+-----+-----+-----+
1484 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1485 . #
1486 . # *****
1487 . # ===== ここから PWE 内機器の OFF =====
1488 . # *****
1489 . #
1490 . # -----+-----+-----+-----+
1491 . # 4.1.4. MGF 立ち下げ
1492 . # -----+-----+-----+-----+
1493 . #
1494 . MD1F.MGFO_CLCT_STOP
1495 . MD1F.PME_MGFO_OFF
1496 . PCD.PSU_MGF_I_OFF
1497 . PCD.ON_OFF_DIS
1498 . #
1499 . # < CHECK >
1500 CHECK MD1F.MS0_DAT_CLCT =OFF
1501 CHECK MD2F.MS5_DAT_CLCT =OFF
1502 CHECK MD1F.PME_MGFO_STS =OFF
1503 CHECK PCD.PSU_MGF_I_ON_OFF =OFF
1504 CHECK MD1F.MS0_LINK_STAT =OFF
1505 CHECK MD2F.MS5_LINK_STAT =OFF

```

文 書 番 号	シート No.	版 数
	62	1

```

1506 . #
1507 . # QL          Check-Item          Spec          Check
1508 . # -----+-----+-----+-----
1509 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1510 . #
1511 . # -----
1512 . # 4.1.5. PWI Procedure (EWO/MEFIST0/AM2P/SORBET/WPTP-Pre/SCP)
1513 . # -----
1514 . #
1515 . MD1U. EWO_AM2P_INT_SET 0x0000 0x00
1516 . #
1517 . # ##### MEFIST0-S に SG が接続されている場合、OFF であること（注意）#####
1518 . #
1519 . MD1F. PME_MEFIST0_OFF
1520 . EWO. SCP_OFF
1521 . EWO. WPTP_OFF
1522 . #
1523 . # < CHECK >
1524 . CHECK MD2F. MS4_LINK_STAT          =OFF
1525 . CHECK MD2F. PME_MEFIST0_STS          =OFF
1526 . CHECK EWO. SCP_ONOF          =OFF
1527 . CHECK EWO. WPTP_ONOF          =OFF
1528 . #
1529 . #
1530 . MD1F. PME_AM2P_OFF
1531 . MD1F. PME_SORBET_OFF
1532 . MD1U. BUF_CLCT 0x10 0x00
1533 . MD1F. PME_EWO_OFF
1534 . #
1535 . # < CHECK >
1536 . CHECK MD2F. MS1_DAT_CLCT          =OFF
1537 . CHECK MD2F. MS3_DAT_CLCT          =OFF
1538 . CHECK MD2F. PME_SORBET_STS          =OFF
1539 . CHECK MD2F. PME_AM2P_STS          =OFF
1540 . CHECK MD2F. PME_EWO_STS          =OFF
1541 . CHECK MD2F. MS1_LINK_STAT          =OFF
1542 . CHECK MD2F. MS2_LINK_STAT          =OFF
1543 . CHECK MD2F. MS3_LINK_STAT          =OFF
1544 . #
1545 . # QL          Check-Item          Spec          Check
1546 . # -----+-----+-----+-----
1547 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1548 . #
1549 . # -----
1550 . # 4.1.6. MAST-WPT-E Procedure
1551 . # -----
1552 . #
1553 . # << MWE シャットダウン >>
1554 . #
1555 . MWE. MST_STBY_OFF
1556 . #
1557 . # QL          Check-Item          Spec          Check

```

```

1558 . # -----+-----+-----+-----
1559 . # MWE          CMND_REPLY_ADRS          0x0A12          G  N
1560 . # MWE          CMND_REPLY_CODE          0x0013          G  N
1561 . #
1562 . # QL           Check-Item                Spec                Check
1563 . # -----+-----+-----+-----
1564 . # MWE          MWE_STBY                  ON                  G  N
1565 . # MWE          MST_PSU                   MAIN                 G  N
1566 . # MWE          WPT_PSU                   MAIN                 G  N
1567 . # MWE          SAFE_MODE                 OFF                  G  N
1568 . # -----+-----+-----+-----
1569 . # MWE          MST_STBY                  OFF                  G  N
1570 . # MWE          WPT_STBY                 OFF                  G  N
1571 . #
1572 . # <<< MWE_STBY_OFF >>>
1573 . #
1574 . MWE. MWE_STBY_OFF
1575 . #
1576 . # < CHECK >
1577 . CHECK MWE. STAT_STBY                    =OFF
1578 . #
1579 . # << Power off PME MWE >>
1580 . MD1F. PME_MAST_OFF
1581 . #
1582 . # < CHECK >
1583 . CHECK MD2F. PME_MAST_STS                 =OFF
1584 . CHECK MD2F. MSO_LINK_STAT               =OFF
1585 . #
1586 . DH. PME_OFF # DH. MC_EACH_EXE 0x00AE
1587 . #
1588 . # < CHECK >
1589 . CHECK PCD. PSU_PME_ON_OFF               =OFF
1590 . #
1591 . # QL           Check-Item                Spec                Check
1592 . # -----+-----+-----+-----
1593 . # CMD 出力装置  Message                  STATUS CHECK 結果 OK      G  N
1594 . #
1595 . # *****
1596 . # 5. 立ち下げ
1597 . # *****
1598 . # =====
1599 . # 5.1. MDP 立ち下げ
1600 . # =====
1601 . #
1602 . # <<< MDP-DPU RST/OFF >>>
1603 . DH. MC_EACH_EXE 0x0B2          # MDP-DPU1/2 OFF
1604 . #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
1605 . #:          DH. ATMC_EACH_DIS 0x38
1606 . #:          DH. SPW_TRGT0BS_SET 0x23 0x00
1607 . #:          DH. ATMC_EACH_DIS 0x30
1608 . #:          MD1F. RDN_FUNC_OFF
1609 . #:          MD1F. CPU_RESET_ENA

```

文 書 番 号	シート No.	版 数
	64	1

```

1610  #: MD1F.CPU_RESET
1611  #: MD1F.CPU_OFF
1612  #: DH.ATMC_EACH_DIS 0x3A
1613  #: DH.SPW_RTEFDIR_SET 0x18
1614  #: PCD.ON_OFF_ENA
1615  #: PCD.PSU_MDP1_OFF
1616  #: PCD.PSU_MDP2_OFF
1617  #: PCD.ON_OFF_DIS
1618  . #
1619  . # < CHECK >
1620  CHECK DH.SPW_FAIL_MDP2 =NONE
1621  CHECK DH.ATMC_ENA_DIS30 =DIS
1622  CHECK DH.ATMC_ENA_DIS38 =DIS
1623  CHECK DH.ATMC_ENA_DIS3A =DIS
1624  CHECK DH.SPW_FDIR_ENA_MDP1 =DIS
1625  CHECK DH.SPW_FDIR_ENA_MDP2 =DIS
1626  CHECK DH.SPW_FDIR_ENA_PCD =ENA
1627  CHECK DH.SPW_FDIR_ENA_RMTRTR =ENA
1628  CHECK PCD.PSU_MDP1_ON_OFF =OFF
1629  CHECK PCD.PSU_MDP2_ON_OFF =OFF
1630  CHECK PCD.ON_OFF_ENA_DIS =DIS
1631  #
1632  #
1633  . # Telemetry Operation Mode 設定
1634  . DH.OPE_MODE_32KBPS_CAT0x23 0x00 0x000000000000000000000000
1635  #
1636  . # < CHECK >
1637  CHECK DH.CATEGORY_TBL_NO 0x23
1638  CHECK DH.DWNLNK_RATE =BPS32768
1639  #
1640  . #
1641  . # QL Check-Item Spec Check
1642  # -----+-----+-----+-----+
1643  # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1644  #
1645  # =====
1646  . # 5.2. MC_DIS
1647  # =====
1648  . #
1649  . DH.ATMC_DIS
1650  #
1651  . # < CHECK >
1652  CHECK DH.ATMC_ENA_DIS =DIS
1653  . #
1654  . DH.RQMC_DIS
1655  #
1656  . # < CHECK >
1657  CHECK DH.RQMC_ENA_DIS =DIS
1658  #
1659  . DH.SYSTMR_DIS
1660  #
1661  . # < CHECK >

```

```

1662 CHECK DH.SYSTMR_ENA_DIS =DIS
1663 #
1664 . DH.ALL_MC_STOP
1665 . #
1666 . # < CHECK >
1667 CHECK DH.MC_ENA_DIS =DIS
1668 #
1669 . # QL Check-Item Spec Check
1670 # -----+-----+-----+-----
1671 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1672 #
1673 # =====
1674 . # 5.3. 衛星立ち下げ
1675 # =====
1676 . #
1677 . # QL Check-Item Spec Check
1678 # -----+-----+-----+-----
1679 # PCS1 PCD.CHG_CC_LO ON G N
1680 # PCD.BAT_CV_ON_OFF OFF G N
1681 # PCD.BAT_OT_ON_OFF OFF G N
1682 # PCD.BAT_OV_ON_OFF OFF G N
1683 # DMC-PSU-A, -B, XTRP-A, B, SV-Heater 以外が OFF であること G N
1684 # TCIU DH.XTRP_A_TX_ON_OFF OFF G N
1685 # DH.XTRP_B_TX_ON_OFF OFF G N
1686 # 局管制 Uplink OFF G N
1687 #
1688 . # 【注意】
1689 . # CV_ON_OFF が ON になっている時は、必ず CV_OFF にすること。
1690 . # CC_LO ON で無い場合は、CCCV LO モードへ移行すること。
1691 . #
1692 . PCD.CHG_LR1_ON
1693 #
1694 . # < CHECK >
1695 CHECK PCD.CHG_LR1_ON_OFF =ON
1696 CHECK PCD.CHG_I -0.1 0.1
1697 CHECK PCD.DCHG_I -0.2 0.2
1698 . #
1699 . PCD.BUS_SW_ENA
1700 . PCD.BUS_SW_OFF
1701 #
1702 . # < CHECK >
1703 CHECK PCD.BUS_SW_ENA_DIS =DIS
1704 CHECK PCD.BUS_SW_ON_OFF =OFF
1705 . #
1706 . PCD.CHG_ENA
1707 . PCD.CHG_CC_L2
1708 #
1709 . # < CHECK >
1710 CHECK PCD.CHG_ENA_DIS =ENA
1711 CHECK PCD.CHG_CC_L1_2 =L2
1712 CHECK PCD.CHG_CC_LO =OFF
1713 . #

```

文 書 番 号	シート No.	版 数
	66	1

1714	. PCD. CHG_DIS		
1715	. #		
1716	. # < CHECK >		
1717	CHECK PCD. CHG_ENA_DIS	=DIS	
1718	CHECK PCD. CHG_I	0.1 0.3	
1719	CHECK PCD. DCHG_I	-0.2 0.2	
1720	. #		
1721	. PCD. CHG_LR_OFF		
1722	. #		
1723	. # < CHECK >		
1724	CHECK PCD. CHG_LR1_ON_OFF	=OFF	
1725	CHECK PCD. CHG_LR2_ON_OFF	=OFF	
1726	CHECK PCD. CHG_I	-0.1 0.1	
1727	CHECK PCD. DCHG_I	-0.2 0.2	
1728	. #		
1729	. # 【確認】		Check
1730	. # BUS-V > BAT-V であることを確認する。		G N
1731	. #		
1732	. PCD. INT_EXT_ENA		
1733	. PCD. BAT_EXT		
1734	. #		
1735	. # < CHECK >		
1736	CHECK PCD. INT_EXT_ENA_DIS	=DIS	
1737	CHECK PCD. BAT_INT_EXT	=EXT	
1738	. #		
1739	. PCD. CHG_BYPS_DIS		
1740	. #		
1741	. # < CHECK >		
1742	CHECK PCD. CHG_BYPS_ENA_DIS	255	
1743	CHECK PCD. SA_V	-	
1744	CHECK PCD. SA_I	-	
1745	CHECK PCD. APR1_I	-	
1746	CHECK PCD. APR2_I	-	
1747	CHECK PCD. BUS_V	-	
1748	CHECK PCD. LOAD_I	-	
1749	CHECK PCD. CHG_I	-	
1750	CHECK PCD. DCHG_I	-	
1751	CHECK PCD. BAT_V	-	
1752	CHECK PCD. CEL1_V	-	
1753	CHECK PCD. CEL2_V	-	
1754	CHECK PCD. CEL3_V	-	
1755	CHECK PCD. CEL4_V	-	
1756	CHECK PCD. CEL5_V	-	
1757	CHECK PCD. CEL6_V	-	
1758	CHECK PCD. CEL7_V	-	
1759	CHECK PCD. CEL8_V	-	
1760	CHECK PCD. CEL9_V	-	
1761	CHECK PCD. CEL10_V	-	
1762	CHECK PCD. CEL11_V	-	
1763	CHECK PCD. CEL12_V	-	
1764	CHECK PCD. BAT_CV	-	
1765	CHECK PCD. BAT_CV_ON_OFF	-	

文 書 番 号	シート No.	版 数
	67	1

```

1766 . #
1767 . PCD.CEL_V_MONI_OFF          # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
1768 . #
1769 . # < CHECK >
1770 . CHECK PCD.CEL_V_MONI_ON_OFF          =OFF
1771 . CHECK PCD.BAT_CV              -
1772 . CHECK PCD.BAT_CV_ON_OFF        -
1773 . #
1774 . #
1775 . # 【操作】
1776 . # RD LINK OFF
1777 . # EXT-PS OFF
1778 . #
1779 . # QL          Check-Item          Spec          Check
1780 . # -----+-----+-----+-----+
1781 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1782 . #
1783 . # =====
1784 . # 5.4. MIS 立ち下げ
1785 . # =====
1786 . #
1787 . # 【MIS(MPO Interface Simulator)】
1788 . #
1789 . # 【操作】
1790 . # 下記手順により MIS 温度モニタを終了する。
1791 . # (1)SYSTEM Control 画面の DFE をクリック
1792 . # (2)Acquisition Control の STOP ボタンをクリック
1793 . #
1794 . # 【操作】
1795 . # 下記手順により MIS を立ち下げる。
1796 . # (1) System Control → MFE → Bus profile
1797 . #     → Polling Sequence Table Control → stop
1798 . # (2) System Control → PFE → Power Control Bus A → ON をクリック → OFF
1799 . # (3) External Bus Power Supply の、DC VOLTS 表示=OFF を確認する
1800 . # (4) PFE Platform の Under Voltage の LED=点灯を確認する
1801 . # (5) Main Menu: Mode -> System Off-Line Mode を選択する
1802 . # (6) Confirm → YES
1803 . # (7) Main Menu: File -> Exit を選択する
1804 . # (8) Exit System 画面において、以下を選択し、OK ボタンをクリック
1805 . #     Power FE          : S/W Shutdown
1806 . #     MIL-1553B FE      : Shutdown
1807 . #     Discrete FE       : Shutdown
1808 . #     CMDVS Core Environment : S/W Shutdown
1809 . # (9) MIS 本体の電源を以下の順に OFF する
1810 . #     1. MIL-1553/Discrete Front-End
1811 . #     2. PFE Platform
1812 . #     3. External Bus Power Supply (Agilent N5776A)
1813 . # (10) PC をシャットダウンする
1814 . #
1815 . # 【テレメトリ I/F 変換装置】
1816 . # 【操作】
1817 . # 下記手順により I/F 変換装置を立ち下げる。

```

[illegible]

[illegible]

文 書 番 号	シート No.	版 数
	70	1

```

0050 . # 【MIS(MPO Interface Simulator)】
0051 . # 下記手順により立ち上げる。
0052 . # (1)PC の電源 ON
0053 . # (2)PC にログインする
0054 . #     ID = CMDVS_user
0055 . #     Password = CMDVS
0056 . # (3)MIS 本体の電源を、以下の順に ON する
0057 . #     (a)External Bus Power Supply
0058 . #     (b)PFE Platform
0059 . #     (c)MIL-1553/Discrete Front-End
0060 . # (4)1 分待つ
0061 . # (5)PC で、Start CMDVS アイコンをダブルクリック
0062 . #     (CMDVS ソフトウェアが起動する)
0063 . # (6)Main Menu: Mode -> System On-Line Mode を選択
0064 . #     (PFE の、System Enabled の LED が点灯)
0065 . # (7)Main Menu: Control -> System Control を選択
0066 . # (8)System Control 画面の FE status Storage selection において
0067 . #     □ PFE
0068 . #     □ MFE
0069 . #     □ DFE
0070 . #     をクリックする。チェックマークが表示される
0071 . # (9)Enabled Selected Categories ボタンをクリック
0072 . #     (ログ取得開始)
0073 . # (10)System Control 画面で“CCI”をクリック
0074 . # (11)Interface Management:
0075 . #     Open Interface
0076 . #     TM Distribution: Enable
0077 . #     TC Handling: Enable
0078 . #     をクリック
0079 . # (12)I/F 変換装置の Operation Log 画面で以下のメッセージを確認する
0080 . #     Socket opened CCS/MIS-EGSE 3000
0081 . #     Socket opened CCS/MIS-EGSE 3001
0082 . # (13)System Control 画面で“MFE”をクリック
0083 . # (14)Bus profile ボタンをクリック
0084 . # (15)Polling Sequence Table Selection and Verification において
0085 . #     ファイル BCMIS_MM0 PST defs\BCMIS_MM0.PST を選択し、Verify ボタンをクリック
0086 . #     →load ボタンをクリック
0087 . # (16)Polling Sequence Table Control において、start ボタンをクリック
0088 . #     (1553B バスへの Sync メッセージ出力開始)
0089 . # (17)System Control 画面で“PFE”をクリック
0090 . # (18)Power Control Bus A の“OFF”をクリック
0091 . #     “OFF”→“ON”になる
0092 . # (19)External Bus Power Supply の、DC VOLTS 表示 = 28.00 を確認する
0093 . # (20)PFE Platform の、Under Voltage の LED=消灯を確認する
0094 . #
0095 . # *****
0096 . # 7. MDP プログラム書き換え
0097 . # *****
0098 . # =====
0099 . # 7.1. 衛星立ち上げ
0100 . # =====
0101 . # -----

```

文 書 番 号	シ-ト No.	版 数
	71	1

```

0102 . # 7.1.1. 電源立ち上げ
0103 # -----
0104 #
0105 . # 【操作】
0106 . # EXT-PS ON
0107 . # RD-LINK ON
0108 #
0109 #
0110 . # テレメトリ 1553B → TCIM 変更
0111 . DH.TLM_REATCIMSEL
0112 WAIT_SEC 2
0113 # Operation mode change (HK mode: Real 32kbps)
0114 # RATE CHK CATE DHFS
0115 DH.OPE_MODE 0x0D 0x4F 0x23 0x00 0x000000000000000000000000
0116 #
0117 . # < CHECK >
0118 CHECK DH. CATEGORY_TBL_NO 0x23
0119 CHECK DH. DWNLNK_RATE =BPS32768
0120 CHECK DH. ATMC_FMT_ERR =OK
0121 CHECK DH. ATMC_SUM_STAT =OK
0122 CHECK DH. MC_FMT_ERR =OK
0123 CHECK DH. MC_SUM_STAT =OK
0124 CHECK DH. RQMC_FMT_ERR =OK
0125 CHECK DH. RQMC_SUM_STAT =OK
0126 CHECK DH. SYSTM_R_FMT_ERR =OK
0127 CHECK DH. SYSTM_R_SUM_STAT =OK
0128 CHECK DH. TL_FMT_ERR =OK
0129 CHECK DH. TL_SUM_STAT =OK
0130 CHECK DH. CATGRY_SUM_STAT =OK
0131 CHECK DH. TM1TBL_SUM_STAT =OK
0132 CHECK DH. TM2TBL_SUM_STAT =OK
0133 CHECK DH. ONOFKY_SUMERR =OK
0134 CHECK DH. CPU_CMD_RESET =NON
0135 CHECK DH. CPUA_ECC_2BE =NON
0136 CHECK DH. CPUA_SW_RST =NON
0137 CHECK DH. CPUA_WDT_OVF =NON
0138 CHECK DH. CPUB_ECC_2BE =NON
0139 CHECK DH. CPUB_SW_RST =NON
0140 CHECK DH. CPUB_WDT_OVF =NON
0141 CHECK DH. CPU_AB =CPU_A
0142 CHECK DH. HK_ACFE_VALID =ENA
0143 CHECK DH. HK_DHFS_VALID =ENA
0144 CHECK DH. HK_SPW_VALID =ENA
0145 CHECK DH. HK_TCFS_VALID =ENA
0146 CHECK DH. NML_IPL =NML
0147 CHECK DH. TC1U_ECC_2BE =NON
0148 CHECK DH. DR_SUM_STAT =OK
0149 CHECK PCD. APR1_ON_OFF =OFF
0150 CHECK PCD. APR2_ON_OFF =ON
0151 #
0152 . # < CHECK >
0153 CHECK DH. ENA_TEMP -

```

文 書 番 号	シ-ト No.	版 数
	72	1

```

0154 CHECK DH. TANK_TEMP -
0155 CHECK DH. ADM_TEMP -
0156 CHECK DH. APM_TEMP -
0157 CHECK DH. UP_PNL2_TEMP -
0158 CHECK DH. UP_PNL3_TEMP -
0159 CHECK DH. UP_PNL6_TEMP -
0160 CHECK DH. UP_PNL7_TEMP -
0161 CHECK DH. UP_PNL8_TEMP -
0162 CHECK DH. LO_PNL1_TEMP -
0163 CHECK DH. LO_PNL2_TEMP -
0164 CHECK DH. LO_PNL5_TEMP -
0165 CHECK DH. LO_PNL6_TEMP -
0166 CHECK DH. LO_PNL8_TEMP -
0167 CHECK DH. SSAS_TEMP -
0168 CHECK DH. THR_T1T2_TEMP -
0169 CHECK DH. SSC_TEMP1 -
0170 CHECK DH. ACM1_TEMP -
0171 CHECK DH. THR_T3T4_TEMP -
0172 CHECK DH. ACM2_TEMP -
0173 CHECK DH. THR_A1_TEMP -
0174 CHECK DH. THR_A2_TEMP -
0175 CHECK DH. VLV_M_TEMP -
0176 CHECK DH. EPC_A_TEMP -
0177 CHECK DH. EPC_B_TEMP -
0178 CHECK DH. TWT_A_TEMP -
0179 CHECK DH. TWT_B_TEMP -
0180 CHECK DH. XTRP_A_TEMP -
0181 CHECK DH. XTRP_B_TEMP -
0182 CHECK DH. BAT_TEMP1 -
0183 CHECK DH. BAT_TEMP2 -
0184 CHECK DH. SSC_TEMP2 -
0185 CHECK DH. SIDE1_TEMP -
0186 CHECK DH. SIDE2_TEMP -
0187 CHECK DH. SIDE3_TEMP -
0188 CHECK DH. SIDE4_TEMP -
0189 CHECK DH. UP_PNL1_TEMP -
0190 CHECK DH. UP_PNL5_TEMP -
0191 CHECK DH. MAST_MGF_TEMP -
0192 CHECK DH. LO_PNL3_TEMP -
0193 CHECK DH. LO_PNL7_TEMP -
0194 CHECK DH. SIDE5_TEMP -
0195 CHECK DH. SIDE6_TEMP -
0196 CHECK DH. SIDE7_TEMP -
0197 CHECK DH. SIDE8_TEMP -
0198 . #
0199 . # < TI_PKT_REQ >
0200 . DH. TI_PKT_REQ
0201 DH. TI_PKT_REQ
0202 WAIT_SEC 1
0203 DH. MC_START
0204 . #
0205 . # < CHECK >

```

文 書 番 号	シート No.	版 数
	73	1

```

0206 CHECK DH.MC_ENA_DIS =ENA
0207 CHECK PCD.ON_OFF_ENA_DIS =DIS
0208 CHECK PCD.SA_V 86 94
0209 CHECK PCD.BUS_V 48 52
0210 #
0211 . # 【衛星管制設定】
0212 # プリチェック : ON
0213 # センドベリファイ : ON
0214 # サクセスベリファイ: ON
0215 # COP N(S)値設定
0216 #
0217 . # QL Check-Item Spec Check
0218 # -----+-----+-----+-----
0219 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0220 #
0221 # -----
0222 . # 7.1.2. BAT INT/BUS SW ON
0223 # -----
0224 . #
0225 . PCD.CEL_V_MONI_ON # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
0226 WAIT_SEC 1
0227 PCD.BAT_OT_DIS
0228 WAIT_SEC 1
0229 PCD.BAT_OT_ON_SET 0xBD # 28degC
0230 WAIT_SEC 1
0231 DH.BAT_SM_EXE # DH.MC_EACH_EXE 0x0054
0232 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0233 #: 0x00 PCD.BAT_SM_EXE
0234 #: 0x02 PCD.MGA_P_DIS
0235 WAIT_SEC 1
0236 PCD.BAT_OT_OFF_SET 0xC5 # 26degC
0237 WAIT_SEC 1
0238 DH.BAT_SM_EXE # DH.MC_EACH_EXE 0x0054
0239 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0240 #: 0x00 PCD.BAT_SM_EXE
0241 #: 0x02 PCD.MGA_P_DIS
0242 #
0243 . # < CHECK >
0244 CHECK PCD.CEL1_V >3.705
0245 CHECK PCD.CEL2_V >3.705
0246 CHECK PCD.CEL3_V >3.705
0247 CHECK PCD.CEL4_V >3.705
0248 CHECK PCD.CEL5_V >3.705
0249 CHECK PCD.CEL6_V >3.705
0250 CHECK PCD.CEL7_V >3.705
0251 CHECK PCD.CEL8_V >3.705
0252 CHECK PCD.CEL9_V >3.705
0253 CHECK PCD.CEL10_V >3.705
0254 CHECK PCD.CEL11_V >3.705
0255 CHECK PCD.CEL12_V >3.705
0256 CHECK PCD.BAT_INT_EXT =EXT
0257 CHECK PCD.BUS_SW_ON_OFF =OFF

```

文 書 番 号	シート No.	版 数
	74	1

0258	CHECK PCD. BAT_OT_ENA_DIS	=DIS	
0259	#		
0260	CHECK PCD. BAT_V	-	
0261	CHECK PCD. CEL1_V	-	
0262	CHECK PCD. CEL2_V	-	
0263	CHECK PCD. CEL3_V	-	
0264	CHECK PCD. CEL4_V	-	
0265	CHECK PCD. CEL5_V	-	
0266	CHECK PCD. CEL6_V	-	
0267	CHECK PCD. CEL7_V	-	
0268	CHECK PCD. CEL8_V	-	
0269	CHECK PCD. CEL9_V	-	
0270	CHECK PCD. CEL10_V	-	
0271	CHECK PCD. CEL11_V	-	
0272	CHECK PCD. CEL12_V	-	
0273	#		
0274	. # < CHECK >		
0275	CHECK PCD. OT_ON_SET	27.5 28.5	
0276	CHECK PCD. OT_OFF_SET	25.5 26.5	
0277	. #		
0278	. PCD. BAT_OT_ENA		
0279	#		
0280	. # < CHECK >		
0281	CHECK PCD. BAT_OT_ENA_DIS	=ENA	
0282	CHECK PCD. BAT_OT_ON_OFF	=OFF	
0283	#		
0284	. # 【確認】		Check
0285	. # BUS-V > BAT-V であることを確認する。		G N
0286	. #		
0287	. PCD. INT_EXT_ENA		
0288	. PCD. BAT_INT		
0289	. #		
0290	. # < CHECK >		
0291	CHECK PCD. INT_EXT_ENA_DIS	=DIS	
0292	CHECK PCD. BAT_INT_EXT	=INT	
0293	CHECK PCD. BUS_SW_ENA_DIS	=DIS	
0294	CHECK PCD. BUS_SW_ON_OFF	=OFF	
0295	CHECK PCD. CHG_I	-0.1 0.1	
0296	CHECK PCD. DCHG_I	-0.2 0.2	
0297	. #		
0298	. PCD. CHG_LR1_ON		
0299	. #		
0300	. # < CHECK >		
0301	CHECK PCD. CHG_LR1_ON_OFF	=ON	
0302	CHECK PCD. CHG_LR2_ON_OFF	=OFF	
0303	CHECK PCD. CHG_I	0.1 0.3	
0304	CHECK PCD. DCHG_I	-0.2 0.2	
0305	. #		
0306	. PCD. CHG_ENA		
0307	#		
0308	. # < CHECK >		
0309	CHECK PCD. CHG_ENA_DIS	=ENA	

```

0310 . #
0311 . PCD. CHG_CC_L0
0312 . #
0313 . # < CHECK >
0314 . CHECK PCD. CCCV_MODE =L0
0315 . #
0316 . PCD. CHG_DIS
0317 . #
0318 . # < CHECK >
0319 . CHECK PCD. CHG_ENA_DIS =DIS
0320 . CHECK PCD. CHG_I -0.1 0.1
0321 . CHECK PCD. DCHG_I -0.2 0.2
0322 . #
0323 . # 【確認】 Check
0324 . # BUS-V と BAT-V の電位差が 2V 以下であることを確認する。 G N
0325 . #
0326 . PCD. BUS_SW_ENA
0327 . PCD. BUS_SW_ON
0328 . #
0329 . # < CHECK >
0330 . CHECK PCD. INT_EXT_ENA_DIS =DIS
0331 . CHECK PCD. BAT_INT_EXT =INT
0332 . CHECK PCD. BUS_SW_ENA_DIS =DIS
0333 . CHECK PCD. BUS_SW_ON_OFF =ON
0334 . #
0335 . PCD. CHG_LR_OFF
0336 . #
0337 . # < CHECK >
0338 . CHECK PCD. CHG_LR1_ON_OFF =OFF
0339 . CHECK PCD. CHG_LR2_ON_OFF =OFF
0340 . #
0341 . # QL Check-Item Spec Check
0342 . # -----+-----+-----+-----
0343 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0344 . #
0345 . # -----
0346 . # 7.1.3. K1/K2/CD/CV 設定
0347 . # -----
0348 . #
0349 . PCD. BAT_K1_SET 0xA7 # K1 167
0350 . WAIT_SEC 1
0351 . DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0352 . #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0353 . #: 0x00 PCD. BAT_SM_EXE
0354 . #: 0x02 PCD. MGA_P_DIS
0355 . WAIT_SEC 1
0356 . PCD. BAT_K2_SET 0xA5 # K2 165
0357 . WAIT_SEC 1
0358 . DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0359 . #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0360 . #: 0x00 PCD. BAT_SM_EXE
0361 . #: 0x02 PCD. MGA_P_DIS

```

```

0362 WAIT_SEC 1
0363 PCD. BAT_CD_SET 0x80 # 10. 56Ah
0364 WAIT_SEC 1
0365 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0366 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0367 #: 0x00 PCD. BAT_SM_EXE
0368 #: 0x02 PCD. MGA_P_DIS
0369 WAIT_SEC 1
0370 PCD. BAT_CV_SET 0xCC # 48. 047V (SOC フル充電)
0371 WAIT_SEC 1
0372 DH. BAT_SM_EXE # DH. MC_EACH_EXE 0x0054
0373 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0374 #: 0x00 PCD. BAT_SM_EXE
0375 #: 0x02 PCD. MGA_P_DIS
0376 #
0377 # < CHECK >
0378 CHECK PCD. BAT_K1 167
0379 CHECK PCD. BAT_K2 165
0380 CHECK PCD. BAT_CD 10. 55 10. 57
0381 CHECK PCD. BAT_CV 47. 97 48. 12
0382 #
0383 # QL Check-Item Spec Check
0384 # -----+-----+-----+-----
0385 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0386 #
0387 # -----+-----+-----+-----
0388 # 7. 1. 4. インデックスパルス出力
0389 # -----+-----+-----+-----
0390 #
0391 # < CHECK >
0392 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
0393 CHECK ACS. STS_IP_SRC =NULL
0394 CHECK ACS. STS_IP_OUT =DIS
0395 CHECK ACS. STS_IP_GNRT =DIS
0396 CHECK ACS. I_IPCHK =RST
0397 CHECK ACS. I_IP_GNRT =SELF
0398 CHECK ACS_SYS. I_IPCHK =RST
0399 CHECK ACS_SYS. I_IP_GNRT =SELF
0400 CHECK ACS. BIT_I_IPCHK =RST
0401 #
0402 # SSAS を擬似モードにする
0403 ACS. SSAS_SEL_IMT
0404 #
0405 # 疑似サンパルスを発生
0406 # (SIN:2. 5V, COS:5. 0V, START:0x80, COARSE:0x10, Period:4. 138sec)
0407 ACS. DUM_SP_ON 2047 4095 128 16 8475
0408 #
0409 # < CHECK >
0410 CHECK ACS. SSAS_ST_PT =IMT
0411 CHECK ACS. SSAS_ST =IMT
0412 CHECK ACS. F_SPN_ERR_SEL =OFF
0413 CHECK ACS. P_SPIN_SSAS_SEL 4. 137 4. 139

```

文 書 番 号	シート No.	版 数
	77	1

```

0414 CHECK ACS.THT_CRS_SEL 0x10
0415 CHECK ACS.SUN_ANG_COS 4.999 5.001
0416 CHECK ACS.SUN_ANG_SIN 2.499 2.501
0417 CHECK ACS.SUN_ANG_SEL -2 2
0418 CHECK ACS_SYS.SSAS_ST =IMT
0419 CHECK ACS_SYS.P_SPIN_SSAS_SEL 4.137 4.139
0420 CHECK ACS_SYS.THT_CRS_SEL 0x10
0421 CHECK ACS_SYS.SUN_ANG_SEL -2 2
0422 CHECK ACS.BIT_SSAS_ST =IMT
0423 CHECK ACS.BIT_P_SPIN_SSAS_SEL 4.013 4.263
0424 CHECK ACS.BIT_SUN_ANG_SEL -0.125 0.125
0425 #
0426 . # ACS HK パケットフォーマットを ACS_HK4 に設定
0427 . ACS.ACS_PKT_FMT_4
0428 #
0429 . # < CHECK >
0430 CHECK ACS.SSAS_IMT_SP_STS =ON
0431 CHECK ACS.E_SSAS_SPIN 0.0999 0.1001
0432 CHECK ACS.N_SPINRATE_AVE 5 5
0433 CHECK ACS_SYS.F_ECL =OFF
0434 CHECK ACS_SYS.I_ATT =STBY
0435 CHECK ACS_SYS.P_B_AVE 4.137 4.139
0436 #
0437 . # IP フィードバックゲインを設定する。
0438 . ACS.IP_K_DT 0x3C9BA5E3 0x3C9BA5E3
0439 #
0440 . # < CHECK >
0441 CHECK ACS.K_DT0 0.018999 0.019001
0442 CHECK ACS.K_DT1 0.018999 0.019001
0443 #
0444 . # IP 源泉を IP にする
0445 . ACS.IP_SRC_IP
0446 # IP 生成機能を ON にする
0447 ACS.IP_GNRT_ON
0448 # MDP への IP 出力を開始する
0449 ACS.IP_OUT_ENA
0450 # ACS HK パケットフォーマットを ACS_HK1 に設定
0451 ACS.ACS_PKT_FMT_1
0452 #
0453 . # < CHECK >
0454 CHECK ACS.STS_IP_SRC =IP
0455 CHECK ACS.STS_IP_OUT =ENA
0456 CHECK ACS.STS_IP_GNRT =ENA
0457 CHECK ACS.I_IP_GNRT =SSAS
0458 CHECK ACS_SYS.I_IP_GNRT =SSAS
0459 #
0460 . # << DR STATUS CHECK >>
0461 #
0462 . # < CHECK >
0463 CHECK DH.DR_STATE =STANDBY
0464 CHECK DH.DR_CHK_ON_OFF =OFF
0465 . #

```

```
0466 . DH. DR_ERRCLR  
0467 #  
0468 . # QL                      Check-Item                    Spec                        Check  
0469 # -----+-----+-----+-----+-----+-----+-----  
0470 # CMD 出力装置    Message                     STATUS CHECK 結果 OK          G N  
0471 #  
0472 # =====  
0473 . #   7.2. MDP 立ち上げ  
0474 # =====  
0475 #  
0476 . # MDP-DPU1,2(A系) の LINK Enable を確認  
0477 . # < CHECK >  
0478     CHECK DH.SPW_POTMD_L1                =ENA  
0479     CHECK DH.SPW_POTMD_L2                =ENA  
0480 #  
0481 . # MDP-DPU1,2を電源 ON する。(HW_STATE1 は 16 秒以内にチェックすること。)  
0482 #  
0483 . # <<< MDP-DPU1/2 Power ON >>>  
0484 . #  
0485 . DH.MDP_DPU12_POWER_ON                  # DH.MC_EACH_EXE 0x099  
0486 #:           << MACRO >> 内容について以下に示す(DH.DUMMYは省略)  
0487 #:           0x00 PCD.ON_OFF_ENA  
0488 #:           0x01 PCD.PSU_MDP1_ON  
0489 #:           0x02 PCD.PSU_MDP2_ON  
0490 #:           0x03 PCD.ON_OFF_DIS  
0491 #  
0492     CHECK DH.CMD_EXE_CNT -updatewait 6  
0493     WAIT_SEC 8  
0494     CHECK MD1F.DPU_HW_STATE1              =DPU_RESET  
0495     CHECK MD2F.DPU_HW_STATE1              =DPU_RESET  
0496     CHECK PCD.ON_OFF_ENA_DIS              =DIS  
0497     CHECK PCD.PSU_MDP1_ON_OFF             =ON  
0498     CHECK PCD.PSU_MDP2_ON_OFF             =ON  
0499     CHECK DH.SPW_LNKST_L1                 =RUN  
0500     CHECK DH.SPW_LNKST_L2                 =RUN  
0501 #  
0502 # *****  
0503 #   WAIT 16 sec (HW Initialization of DPU1 & DPU2)  
0504 # *****  
0505     WAIT_SEC 13  
0506 #  
0507 #   <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>  
0508 #  
0509     CHECK MD1F.DPU_HW_STATE1              =DPU_RUN  
0510     CHECK MD1F.DPU_HW_STATE2              =CPUOFF_DPUBUS  
0511     CHECK MD1F.DMC_IF_RMAPERR            =na  
0512     CHECK MD1F.DMC_IF_2BITERR            =na  
0513     CHECK MD1F.DMC_IF_BTOERR             =na  
0514     CHECK MD1F.BTO_ERR                   =na  
0515     CHECK MD1F.WDT_ERR                   =na  
0516     CHECK MD1F.DPU_SELECT                 =DPU1  
0517     CHECK MD2F.DPU_HW_STATE1              =DPU RUN
```

文 書 番 号	シート No.	版 数
	79	1

0518	CHECK MD2F.DPU_HW_STATE2	=CPUOFF_DPUBUS		
0519	CHECK MD2F.DMC_IF_RMAPERR	=na		
0520	CHECK MD2F.DMC_IF_2BITERR	=na		
0521	CHECK MD2F.DMC_IF_BTOERR	=na		
0522	CHECK MD2F.BTO_ERR	=na		
0523	CHECK MD2F.WDT_ERR	=na		
0524	CHECK MD2F.DPU_SELECT	=DPU2		
0525	#			
0526	. DH.SPW_RTEFDIR_SET 0x1E			
0527	#			
0528	. # < CHECK >			
0529	CHECK DH.SPW_FDIR_ENA_MDP1	=ENA		
0530	CHECK DH.SPW_FDIR_ENA_MDP2	=ENA		
0531	CHECK DH.SPW_FDIR_ENA_PCD	=ENA		
0532	CHECK DH.SPW_FDIR_ENA_RMTRTR	=ENA		
0533	#			
0534	. # QL	Check-Item	Spec	Check
0535	#			
0536	# CMD 出力装置	Message	STATUS CHECK 結果 OK	G N
0537	#			
0538	#			
0539	. # 7.3. MDP プログラム書き換え			
0540	#			
0541	#			
0542	. # 7.3.1. DPU1			
0543	#			
0544	#			
0545	. # < DPU1 EEPROM 書き込み準備 >			
0546	. MD1F.BUS_ACC_ENA			
0547	#			
0548	. # < CHECK >			
0549	CHECK MD1F.DPU_HW_STATE2	=CPUOFF_DMGBUS		
0550	#			
0551	. # [Memory load to DPU1 RAM ID=DPU1-PRG-ROM]			
0552	# Load ADDRESS 1FC00000 - 1FCFFFFF			
0553	#			
0554	. # < DPU1 EEPROM 書き込み >			
0555	. # 【注意】最適化を有効にして書き込みのこと			
0556	. LOAD ram-041_NRM	#Ver. 7.4		
0557	#			
0558	. # 書き込み中は下記 STATUS をチェックする。			
0559	. # QL	Check-Item	Spec	Check
0560	#			
0561	# MD1F_OBS_HK	<< DPU1 H/W-HK >>		
0562	#	DMC_IF_RMAPERR	na	G N
0563	#	DMC_IF_2BITERR	na	G N
0564	#	DMC_IF_BTOERR	na	G N
0565	#	HWREJ_CNT	0	G N
0566	#	ACC_REJ	na	G N
0567	#	CODE_REJ	na	G N
0568	#	STATE_REJ	na	G N
0569	#	TID_REJ	na	G N

```

0570  #
0571  . # [DPU1 DUMP Address=1FCFFFFFF Length=1M]
0572  #
0573  . # < DPU1 EEPROM データ照合 >
0574  . DH.MEM_DUMP 0x00 0x03 0x1FC00000 0x100000
0575  #
0576  . # QL          Check-Item          Spec          Check
0577  # -----+-----+-----+-----+
0578  #          照合結果          OK          G  N
0579  . #
0580  . MD1F.BUS_ACC_DIS
0581  #
0582  . # < CHECK >
0583  CHECK MD1F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0584  #
0585  . # QL          Check-Item          Spec          Check
0586  # -----+-----+-----+-----+
0587  # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0588  #
0589  # -----
0590  . # 7.3.2. DPU2
0591  # -----
0592  #
0593  . # < DPU2 EEPROM 書き込み準備 >
0594  . MD2F.BUS_ACC_ENA
0595  #
0596  . # < CHECK >
0597  CHECK MD2F.DPU_HW_STATE2          =CPUOFF_DMCBUS
0598  #
0599  . # [Memory load to DPU2 RAM ID=DPU2-PRG-ROM]
0600  . # Load ADDRESS 1FC00000 - 1FCFFFFFF
0601  #
0602  . # < DPU2 EEPROM 書き込み >
0603  . # 【注意】最適化を有効にして書き込みのこと
0604  . LOAD ram-043_NRM          #Ver. 7.4
0605  #
0606  . # 書き込み中は下記 STATUS をチェックする。
0607  . # QL          Check-Item          Spec          Check
0608  # -----+-----+-----+-----+
0609  # MD2F_OBS_HK  << DPU2 H/W-HK >>
0610  #          DMC_IF_RMAPERR          na          G  N
0611  #          DMC_IF_2BITERR          na          G  N
0612  #          DMC_IF_BTOERR          na          G  N
0613  #          HWREJ_CNT          0          G  N
0614  #          ACC_REJ          na          G  N
0615  #          CODE_REJ          na          G  N
0616  #          STATE_REJ          na          G  N
0617  #          TID_REJ          na          G  N
0618  #
0619  . # [DPU2 DUMP Address=1FCFFFFFF Length=1M]
0620  #
0621  . # < DPU2 EEPROM データ照合 >

```

文 書 番 号	シート No.	版 数
	81	1

```

0622 . DH.MEM_DUMP 0x00 0x04 0x1FC00000 0x100000
0623 #
0624 . # QL          Check-Item          Spec          Check
0625 # -----+-----+-----+-----+
0626 #          照合結果          OK          G  N
0627 #
0628 . #
0629 . MD2F. BUS_ACC_DIS
0630 #
0631 . # < CHECK >
0632 CHECK MD2F. DPU_HW_STATE2          =CPUOFF_DPUBUS
0633 #
0634 . # QL          Check-Item          Spec          Check
0635 # -----+-----+-----+-----+
0636 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
0637 #
0638 # =====
0639 . # 7.4. MDP 立ち下げ
0640 # =====
0641 #
0642 . # < MDP-DPU1/2 Power OFF >
0643 . DH. MDP_DPU12_POWER_OFF          # DH.MC_EACH_EXE 0x0B0
0644 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0645 #:          0x00 DH. ATMC_EACH_DIS 0x34
0646 #:          0x01 DH. SPW_RTEFDIR_SET 0x18
0647 #:          0x03 DH. ATMC_EACH_DIS 0x36
0648 #:          0x06 DH. ATMC_EACH_DIS 0x32
0649 #:          0x09 DH. ATMC_EACH_DIS 0x33
0650 #:          0x0A PCD. ON_OFF_ENA
0651 #:          0x0B PCD. PSU_MDP1_OFF
0652 #:          0x0C DH. ATMC_EACH_DIS 0x30
0653 #:          0x0D PCD. PSU_MDP2_OFF
0654 #:          0x0E PCD. ON_OFF_DIS
0655 #:          0x0F DH. ATMC_EACH_DIS 0x31
0656 . #
0657 . # < CHECK >
0658 CHECK DH. ATMC_ENA_DIS30          =DIS
0659 CHECK DH. ATMC_ENA_DIS31          =DIS
0660 CHECK DH. ATMC_ENA_DIS32          =DIS
0661 CHECK DH. ATMC_ENA_DIS33          =DIS
0662 CHECK DH. ATMC_ENA_DIS34          =DIS
0663 CHECK DH. ATMC_ENA_DIS36          =DIS
0664 CHECK DH. SPW_FDIR_ENA_MDP1          =DIS
0665 CHECK DH. SPW_FDIR_ENA_MDP2          =DIS
0666 CHECK DH. SPW_FDIR_ENA_PCD          =ENA
0667 CHECK DH. SPW_FDIR_ENA_RMTRTR          =ENA
0668 CHECK PCD. PSU_MDP1_ON_OFF          =OFF
0669 CHECK PCD. PSU_MDP2_ON_OFF          =OFF
0670 CHECK PCD. ON_OFF_ENA_DIS          =DIS
0671 . #
0672 . #
0673 . # < CHECK >

```


[illegible]

文 書 番 号	シート No.	版 数
	84	1

```

0050 #:          0x01 PCD.PSU_MDP1_ON
0051 #:          0x02 PCD.PSU_MDP2_ON
0052 #:          0x03 PCD.ON_OFF_DIS
0053 #
0054 CHECK DH.CMD_EXE_CNT -updatewait 6
0055 WAIT_SEC 8
0056 CHECK MD1F.DPU_HW_STATE1          =DPU_RESET
0057 CHECK MD2F.DPU_HW_STATE1          =DPU_RESET
0058 CHECK PCD.ON_OFF_ENA_DIS          =DIS
0059 CHECK PCD.PSU_MDP1_ON_OFF         =ON
0060 CHECK PCD.PSU_MDP2_ON_OFF         =ON
0061 CHECK DH.SPW_LNKST_L1             =RUN
0062 CHECK DH.SPW_LNKST_L2             =RUN
0063 #
0064 # *****
0065 # WAIT 16 sec (HW Initialization of DPU1 & DPU2)
0066 # *****
0067 WAIT_SEC 8
0068 #
0069 # <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>
0070 #
0071 CHECK MD1F.DPU_HW_STATE1          =DPU_RUN
0072 CHECK MD1F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0073 CHECK MD1F.DMC_IF_RMAPERR         =na
0074 CHECK MD1F.DMC_IF_2BITERR         =na
0075 CHECK MD1F.DMC_IF_BTOERR          =na
0076 CHECK MD1F.BTO_ERR                =na
0077 CHECK MD1F.WDT_ERR                =na
0078 CHECK MD1F.DPU_SELECT             =DPU1
0079 CHECK MD2F.DPU_HW_STATE1          =DPU_RUN
0080 CHECK MD2F.DPU_HW_STATE2          =CPUOFF_DPUBUS
0081 CHECK MD2F.DMC_IF_RMAPERR         =na
0082 CHECK MD2F.DMC_IF_2BITERR         =na
0083 CHECK MD2F.DMC_IF_BTOERR          =na
0084 CHECK MD2F.BTO_ERR                =na
0085 CHECK MD2F.WDT_ERR                =na
0086 CHECK MD2F.DPU_SELECT             =DPU2
0087 #
0088 . # <<< MDP-DPU CPU_ON / RUN >>>
0089 . #
0090 . DH.MDP_DPU12_CPU_RUN            # DH.MC_EACH_EXE 0x09A
0091 #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0092 #:          0x00 DH.ATMC_EACH_ENA 0x34
0093 #:          0x01 DH.SPW_RTEFDIR_SET 0x1E
0094 #:          0x05 DH.ATMC_EACH_ENA 0x36
0095 #:          0x06 MD1F.CPU_ON
0096 #:          0x07 MD2F.CPU_ON
0097 #:          0x08 MD1F.CPU_RUN
0098 #:          0x09 MD2F.CPU_RUN
0099 #:          0x0A DH.ATMC_EACH_ENA 0x30
0100 #:          0x0F DH.ATMC_EACH_ENA 0x31
0101 #

```

文 書 番 号	シート No.	版 数
	85	1

```

0102 CHECK DH.CMD_EXE_CNT -updatewait 30
0103 WAIT_SEC 5
0104 # < CHECK >
0105 CHECK DH.SPW_FDIR_ENA_MDP1 =ENA
0106 CHECK DH.SPW_FDIR_ENA_MDP2 =ENA
0107 CHECK DH.SPW_FDIR_ENA_PCD =ENA
0108 CHECK DH.SPW_FDIR_ENA_RMTRTR =ENA
0109 CHECK DH.ATMC_ENA_DIS30 =ENA
0110 CHECK DH.ATMC_ENA_DIS31 =ENA
0111 CHECK DH.ATMC_ENA_DIS34 =ENA
0112 CHECK DH.ATMC_ENA_DIS36 =ENA
0113 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
0114 CHECK MD1F.DPU_CMD_CODE 0x0701
0115 CHECK MD2F.DPU_HW_STATE2 =CPU_RUN
0116 CHECK MD2F.DPU_CMD_CODE 0x0701
0117 #
0118 #
0119 # < MDP1 SATELITE TIME CHECK (0x200/s) >
0120 #
0121 CHECK MD1F.SAT_TIME -updatewait 180
0122 LET LocalA0 = {MD1F.SAT_TIME} & 0xFFFFFFFF
0123 CHECK MD1F.SAT_TIME -updatewait 4
0124 LET LocalA1 = {MD1F.SAT_TIME} & 0xFFFFFFFF
0125 LET LocalA1 = LocalA1 - LocalA0
0126 SYSTEM test {LocalA1} = 512
0127 #
0128 # < MDP1 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
0129 #
0130 CHECK MD1F.SUNPULSE_TIME -updatewait 8
0131 LET LocalA0 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
0132 CHECK MD1F.SUNPULSE_TIME -updatewait 8
0133 LET LocalA1 = {MD1F.SUNPULSE_TIME} & 0xFFFFFFFF
0134 LET LocalA1 = LocalA1 - LocalA0
0135 SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
0136 #
0137 # < MDP2 SATELITE TIME CHECK (0x200/s) >
0138 #
0139 CHECK MD2F.SAT_TIME -updatewait 8
0140 LET LocalA0 = {MD2F.SAT_TIME} & 0xFFFFFFFF
0141 CHECK MD2F.SAT_TIME -updatewait 4
0142 LET LocalA1 = {MD2F.SAT_TIME} & 0xFFFFFFFF
0143 LET LocalA1 = LocalA1 - LocalA0
0144 SYSTEM test {LocalA1} = 512
0145 #
0146 # < MDP2 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
0147 #
0148 CHECK MD2F.SUNPULSE_TIME -updatewait 8
0149 LET LocalA0 = {MD2F.SUNPULSE_TIME} & 0xFFFFFFFF
0150 CHECK MD2F.SUNPULSE_TIME -updatewait 8
0151 LET LocalA1 = {MD2F.SUNPULSE_TIME} & 0xFFFFFFFF
0152 LET LocalA1 = LocalA1 - LocalA0
0153 SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816

```

文 書 番 号	シート No.	版 数
	86	1

```

0154 . #
0155 . # < CHECK >
0156 CHECK MD1F.DPU_HW_STATE1 =DPU_RUN
0157 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
0158 CHECK MD1F.DMC_IF_RMAPERR =na
0159 CHECK MD1F.DMC_IF_2BITERR =na
0160 CHECK MD1F.DMC_IF_BTOERR =na
0161 CHECK MD1F.BTO_ERR =na
0162 CHECK MD1F.WDT_ERR =na
0163 CHECK MD1F.DPU_SELECT =DPU1
0164 CHECK MD1F.DPU_SW_STATE 2
0165 CHECK MD1F.SW_CMD_CODE 0
0166 CHECK MD1F.SW_CMD_CNT 0
0167 CHECK MD1F.SW_CMD_REJ_CNT 0
0168 CHECK MD1F.SW_CMD_REJ_CODE 0
0169 CHECK MD1F.MS_CMD_PRIO =DMC
0170 CHECK MD1F.RDN_MODE =OFF
0171 CHECK MD1F.SUNPULSE_MODE =NML
0172 CHECK MD1F.LOAD_DUMP_DIS =DIS
0173 CHECK MD1F.MEMLOAD_BUSY =OFF
0174 CHECK MD1F.MEMLOAD_NODE 0
0175 CHECK MD1F.MEMDUMP_BUSY =OFF
0176 CHECK MD1F.MEMDUMP_NODE 0
0177 CHECK MD1F.TASK_STAT_AP01 =OFF
0178 CHECK MD1F.TASK_STAT_AP02 =OFF
0179 CHECK MD1F.TASK_STAT_AP03 =OFF
0180 CHECK MD1F.TASK_STAT_AP04 =OFF
0181 CHECK MD1F.TASK_STAT_AP05 =OFF
0182 CHECK MD1F.TASK_STAT_AP06 =OFF
0183 CHECK MD1F.TASK_STAT_AP07 =OFF
0184 CHECK MD1F.TASK_STAT_AP08 =OFF
0185 CHECK MD1F.TASK_STAT_AP09 =OFF
0186 CHECK MD1F.TASK_STAT_AP10 =OFF
0187 CHECK MD1F.TASK_STAT_AP11 =OFF
0188 CHECK MD1F.TASK_STAT_AP12 =OFF
0189 CHECK MD1F.TASK_STAT_AP13 =OFF
0190 CHECK MD1F.TASK_STAT_AP14 =OFF
0191 CHECK MD1F.TASK_STAT_AP15 =OFF
0192 CHECK MD1F.TASK_STAT_AP16 =OFF
0193 CHECK MD1F.UNEXPECT_CNT 0
0194 CHECK MD1F.UNEXPECT_CODE 0
0195 CHECK MD1F.DMC_IF_ERR =na
0196 CHECK MD1F.TIME_ERR =na
0197 CHECK MD1F.INST_CACHE_ERR =na
0198 CHECK MD1F.DATA_CACHE_ERR =na
0199 CHECK MD1F.SRAM_1BERR =na
0200 CHECK MD1F.CMD_BUFF_1BERR =na
0201 CHECK MD1F.CMD_BUFF_2BERR =na
0202 CHECK MD1F.TLM_BUFF_1BERR =na
0203 CHECK MD1F.TLM_BUFF_2BERR =na
0204 CHECK MD1F.COMP_1BERR =na
0205 CHECK MD1F.DS_1BERR =na

```

文 書 番 号	シート No.	版 数
	87	1

0206	CHECK MD1F.DS_2BERR	=na
0207	CHECK MD1F.RDN_LINK_STAT	=ON
0208	CHECK MD1F.RIF_LINK_ERR	=na
0209	CHECK MD1F.RIF_ERR	=na
0210	CHECK MD1F.MS0_LINK_STAT	=OFF
0211	CHECK MD1F.MS1_LINK_STAT	=OFF
0212	CHECK MD1F.MS2_LINK_STAT	=OFF
0213	CHECK MD1F.MS3_LINK_STAT	=OFF
0214	CHECK MD1F.MS4_LINK_STAT	=OFF
0215	CHECK MD1F.MS5_LINK_STAT	=OFF
0216	CHECK MD1F.MS6_LINK_STAT	=OFF
0217	CHECK MD1F.MS7_LINK_STAT	=OFF
0218	CHECK MD1F.MS0_DAT_CLCT	=OFF
0219	CHECK MD1F.MS1_DAT_CLCT	=OFF
0220	CHECK MD1F.MS2_DAT_CLCT	=OFF
0221	CHECK MD1F.MS3_DAT_CLCT	=OFF
0222	CHECK MD1F.MS4_DAT_CLCT	=OFF
0223	CHECK MD1F.MS5_DAT_CLCT	=OFF
0224	CHECK MD1F.MS6_DAT_CLCT	=OFF
0225	CHECK MD1F.MS7_DAT_CLCT	=OFF
0226	CHECK MD1F.MS0_BUFF_SEL	=L
0227	CHECK MD1F.MS1_BUFF_SEL	=L
0228	CHECK MD1F.MS2_BUFF_SEL	=L
0229	CHECK MD1F.MS3_BUFF_SEL	=L
0230	CHECK MD1F.MS4_BUFF_SEL	=L
0231	CHECK MD1F.MS5_BUFF_SEL	=L
0232	CHECK MD1F.MS6_BUFF_SEL	=L
0233	CHECK MD1F.MS7_BUFF_SEL	=L
0234	CHECK MD1F.MS0_SGL_CMD_ERR	=na
0235	CHECK MD1F.MS1_SGL_CMD_ERR	=na
0236	CHECK MD1F.MS2_SGL_CMD_ERR	=na
0237	CHECK MD1F.MS3_SGL_CMD_ERR	=na
0238	CHECK MD1F.MS4_SGL_CMD_ERR	=na
0239	CHECK MD1F.MS5_SGL_CMD_ERR	=na
0240	CHECK MD1F.MS6_SGL_CMD_ERR	=na
0241	CHECK MD1F.MS7_SGL_CMD_ERR	=na
0242	CHECK MD1F.MS0_MTI_CMD_ERR	=na
0243	CHECK MD1F.MS1_MTI_CMD_ERR	=na
0244	CHECK MD1F.MS2_MTI_CMD_ERR	=na
0245	CHECK MD1F.MS3_MTI_CMD_ERR	=na
0246	CHECK MD1F.MS4_MTI_CMD_ERR	=na
0247	CHECK MD1F.MS5_MTI_CMD_ERR	=na
0248	CHECK MD1F.MS6_MTI_CMD_ERR	=na
0249	CHECK MD1F.MS7_MTI_CMD_ERR	=na
0250	CHECK MD2F.DPU_HW_STATE1	=DPU_RUN
0251	CHECK MD2F.DPU_HW_STATE2	=CPU_RUN
0252	CHECK MD2F.DMC_IF_RMAPERR	=na
0253	CHECK MD2F.DMC_IF_2BITERR	=na
0254	CHECK MD2F.DMC_IF_BTOERR	=na
0255	CHECK MD2F.BTO_ERR	=na
0256	CHECK MD2F.WDT_ERR	=na
0257	CHECK MD2F.DPU_SELECT	=DPU2

文 書 番 号	シート No.	版 数
	88	1

0258	CHECK MD2F. DPU_SW_STATE	2
0259	CHECK MD2F. SW_CMD_CODE	0
0260	CHECK MD2F. SW_CMD_CNT	0
0261	CHECK MD2F. SW_CMD_REJ_CNT	0
0262	CHECK MD2F. SW_CMD_REJ_CODE	0
0263	CHECK MD2F. MS_CMD_PRIO	=DMC
0264	CHECK MD2F. RDN_MODE	=OFF
0265	CHECK MD2F. SUNPULSE_MODE	=NML
0266	CHECK MD2F. LOAD_DUMP_DIS	=DIS
0267	CHECK MD2F. MEMLOAD_BUSY	=OFF
0268	CHECK MD2F. MEMLOAD_NODE	0
0269	CHECK MD2F. MEMDUMP_BUSY	=OFF
0270	CHECK MD2F. MEMDUMP_NODE	0
0271	CHECK MD2F. TASK_STAT_AP01	=OFF
0272	CHECK MD2F. TASK_STAT_AP02	=OFF
0273	CHECK MD2F. TASK_STAT_AP03	=OFF
0274	CHECK MD2F. TASK_STAT_AP04	=OFF
0275	CHECK MD2F. TASK_STAT_AP05	=OFF
0276	CHECK MD2F. TASK_STAT_AP06	=OFF
0277	CHECK MD2F. TASK_STAT_AP07	=OFF
0278	CHECK MD2F. TASK_STAT_AP08	=OFF
0279	CHECK MD2F. TASK_STAT_AP09	=OFF
0280	CHECK MD2F. TASK_STAT_AP10	=OFF
0281	CHECK MD2F. TASK_STAT_AP11	=OFF
0282	CHECK MD2F. TASK_STAT_AP12	=OFF
0283	CHECK MD2F. TASK_STAT_AP13	=OFF
0284	CHECK MD2F. TASK_STAT_AP14	=OFF
0285	CHECK MD2F. TASK_STAT_AP15	=OFF
0286	CHECK MD2F. TASK_STAT_AP16	=OFF
0287	CHECK MD2F. UNEXPECT_CNT	0
0288	CHECK MD2F. UNEXPECT_CODE	0
0289	CHECK MD2F. DMC_IF_ERR	=na
0290	CHECK MD2F. TIME_ERR	=na
0291	CHECK MD2F. INST_CACHE_ERR	=na
0292	CHECK MD2F. DATA_CACHE_ERR	=na
0293	CHECK MD2F. SRAM_1BERR	=na
0294	CHECK MD2F. CMD_BUFF_1BERR	=na
0295	CHECK MD2F. CMD_BUFF_2BERR	=na
0296	CHECK MD2F. TLM_BUFF_1BERR	=na
0297	CHECK MD2F. TLM_BUFF_2BERR	=na
0298	CHECK MD2F. COMP_1BERR	=na
0299	CHECK MD2F. DS_1BERR	=na
0300	CHECK MD2F. DS_2BERR	=na
0301	CHECK MD2F. RDN_LINK_STAT	=ON
0302	CHECK MD2F. RIF_LINK_ERR	=na
0303	CHECK MD2F. RIF_ERR	=na
0304	CHECK MD2F. MS0_LINK_STAT	=OFF
0305	CHECK MD2F. MS1_LINK_STAT	=OFF
0306	CHECK MD2F. MS2_LINK_STAT	=OFF
0307	CHECK MD2F. MS3_LINK_STAT	=OFF
0308	CHECK MD2F. MS4_LINK_STAT	=OFF
0309	CHECK MD2F. MS5_LINK_STAT	=OFF

文 書 番 号	シート No.	版 数
	89	1

```

0310 CHECK MD2F.MS6_LINK_STAT =OFF
0311 CHECK MD2F.MS7_LINK_STAT =OFF
0312 CHECK MD2F.MS0_DAT_CLCT =OFF
0313 CHECK MD2F.MS1_DAT_CLCT =OFF
0314 CHECK MD2F.MS2_DAT_CLCT =OFF
0315 CHECK MD2F.MS3_DAT_CLCT =OFF
0316 CHECK MD2F.MS4_DAT_CLCT =OFF
0317 CHECK MD2F.MS5_DAT_CLCT =OFF
0318 CHECK MD2F.MS6_DAT_CLCT =OFF
0319 CHECK MD2F.MS7_DAT_CLCT =OFF
0320 CHECK MD2F.MS0_BUFF_SEL =L
0321 CHECK MD2F.MS1_BUFF_SEL =L
0322 CHECK MD2F.MS2_BUFF_SEL =L
0323 CHECK MD2F.MS3_BUFF_SEL =L
0324 CHECK MD2F.MS4_BUFF_SEL =L
0325 CHECK MD2F.MS5_BUFF_SEL =L
0326 CHECK MD2F.MS6_BUFF_SEL =L
0327 CHECK MD2F.MS7_BUFF_SEL =L
0328 CHECK MD2F.MS0_SGL_CMD_ERR =na
0329 CHECK MD2F.MS1_SGL_CMD_ERR =na
0330 CHECK MD2F.MS2_SGL_CMD_ERR =na
0331 CHECK MD2F.MS3_SGL_CMD_ERR =na
0332 CHECK MD2F.MS4_SGL_CMD_ERR =na
0333 CHECK MD2F.MS5_SGL_CMD_ERR =na
0334 CHECK MD2F.MS6_SGL_CMD_ERR =na
0335 CHECK MD2F.MS7_SGL_CMD_ERR =na
0336 CHECK MD2F.MS0_MTI_CMD_ERR =na
0337 CHECK MD2F.MS1_MTI_CMD_ERR =na
0338 CHECK MD2F.MS2_MTI_CMD_ERR =na
0339 CHECK MD2F.MS3_MTI_CMD_ERR =na
0340 CHECK MD2F.MS4_MTI_CMD_ERR =na
0341 CHECK MD2F.MS5_MTI_CMD_ERR =na
0342 CHECK MD2F.MS6_MTI_CMD_ERR =na
0343 CHECK MD2F.MS7_MTI_CMD_ERR =na
0344 . #
0345 . MD1F.DPU_SW_ERR_CLR
0346 . #
0347 . # < CHECK >
0348 CHECK MD1F.SLOT_ERR =na
0349 . #
0350 . #
0351 . MD2F.DPU_SW_ERR_CLR
0352 . #
0353 . # < CHECK >
0354 CHECK MD2F.SLOT_ERR =na
0355 . #
0356 . # Telemetry Operation Mode 設定
0357 . # (Mission User HK Packet をリアルタイムに出力するように設定。
0358 . # リアルタイムは System HK 8 秒周期, DH, DR, Mission User HK 出力,
0359 . # 32kbps)
0360 . # DHFS
0361 . DH.OPE_MODE_32KBPS_CAT0x26 0x03 0x00000000000000000000000000000000

```

文 書 番 号	シート No.	版 数
	90	1

```

0362 . #
0363 . # < CHECK >
0364 CHECK DH. CATEGORY_TBL_NO 0x26
0365 CHECK DH. DWNLNK_RATE =BPS32768
0366 WAIT_SEC 2
0367 LET MD1_SW_CNT = ({MD1F. SW_CMD_CNT} + 5 ) & 0xFF
0368 LET MD2_SW_CNT = ({MD2F. SW_CMD_CNT} + 5 ) & 0xFF
0369 LET MD1_REJ_CNT = ({MD1F. SW_CMD_REJ_CNT} & 0xFF)
0370 LET MD2_REJ_CNT = ({MD2F. SW_CMD_REJ_CNT} & 0xFF)
0371 . #
0372 . DH. MDP_DPU12_APL_START # DH. MC_EACH_EXE 0x09B
0373 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0374 #: 0x00 DH. ATMC_EACH_ENA 0x32
0375 #: 0x02 MD1F. APP01_START
0376 #: 0x03 MD1F. APP02_START
0377 #: 0x04 MD1F. APP03_START
0378 #: 0x05 MD1F. APP04_START
0379 #: 0x06 MD1F. APP05_START
0380 #: 0x07 DH. ATMC_EACH_ENA 0x33
0381 #: 0x08 MD2F. APP01_START
0382 #: 0x09 MD2F. APP02_START
0383 #: 0x0A MD2F. APP13_START
0384 #: 0x0B MD2F. APP14_START
0385 #: 0x0C MD2F. APP05_START
0386 . #
0387 . # < CHECK >
0388 CHECK DH. ATMC_ENA_DIS32 =ENA
0389 CHECK DH. ATMC_ENA_DIS33 =ENA
0390 #
0391 # < CHECK >
0392 SYSTEM test {MD1F. SW_CMD_CNT} = {MD1_SW_CNT}
0393 SYSTEM test {MD2F. SW_CMD_CNT} = {MD2_SW_CNT}
0394 SYSTEM test {MD1F. SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
0395 SYSTEM test {MD2F. SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
0396 #
0397 # < CHECK >
0398 CHECK MD1F. TASK_STAT_AP01 =ON
0399 CHECK MD1F. TASK_STAT_AP02 =ON
0400 CHECK MD1F. TASK_STAT_AP03 =ON
0401 CHECK MD1F. TASK_STAT_AP04 =ON
0402 CHECK MD1F. TASK_STAT_AP05 =ON
0403 CHECK MD1F. TASK_STAT_AP06 =OFF
0404 CHECK MD2F. TASK_STAT_AP01 =ON
0405 CHECK MD2F. TASK_STAT_AP02 =ON
0406 CHECK MD2F. TASK_STAT_AP13 =ON
0407 CHECK MD2F. TASK_STAT_AP14 =ON
0408 CHECK MD2F. TASK_STAT_AP05 =ON
0409 CHECK MD2F. TASK_STAT_AP06 =OFF
0410 #
0411 . # < MDP USER-TASK: Initial Sequence - MDP-DPU-INITSET>
0412 #
0413 . # < CHECK >

```

文 書 番 号	シート No.	版 数
	91	1

```

0414 LET MD1_GET = ( {MD1U. U_CmdDmc_GetCNT} + 5 ) & 0x1F
0415 LET MD2_GET = ( {MD2U. U_CmdDmc_GetCNT} + 5 ) & 0x1F
0416 LET MD1_EXE = ( {MD1U. U_CmdDmc_ExecCNT} + 5 ) & 0x1F
0417 LET MD2_EXE = ( {MD2U. U_CmdDmc_ExecCNT} + 5 ) & 0x1F
0418 #
0419 . DH. MDP_U_DPU12_INIT_SET # DH. MC_EACH_EXE 0x080
0420 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0421 #: 0x00 MD1U. HK_SET 0xFF 0x08
0422 #: 0x01 MD1U. HK_MODE_CHK
0423 #: 0x02 MD1U. TLM_CMP 0xFF 0x00 0x11
0424 #: 0x03 MD2U. HK_SET 0xFF 0x08
0425 #: 0x04 MD2U. HK_MODE_CHK
0426 #: 0x05 MD2U. TLM_CMP 0xFF 0x00 0x11
0427 #: 0x0E MD1U. WDT_ENA
0428 #: 0x0F MD2U. WDT_ENA
0429 #
0430 WAIT_SEC 5
0431 MD1U. HK_SET 0xFF 0x03
0432 MD2U. HK_SET 0xFF 0x03
0433 #
0434 . # < CHECK >
0435 SYSTEM test {MD1U. U_CmdDmc_GetCNT} = {MD1_GET}
0436 SYSTEM test {MD2U. U_CmdDmc_GetCNT} = {MD2_GET}
0437 SYSTEM test {MD1U. U_CmdDmc_ExecCNT} = {MD1_EXE}
0438 SYSTEM test {MD2U. U_CmdDmc_ExecCNT} = {MD2_EXE}
0439 CHECK MD1U. U_WdtEna =ENA
0440 CHECK MD1U. U_HkMode =CHK
0441 CHECK MD1U. U_Hk_RepInt_DPU1 3
0442 CHECK MD1U. U_Hk_RepInt_ENA 3
0443 CHECK MD1U. U_Hk_RepInt_HEPE 3
0444 CHECK MD1U. U_Hk_RepInt_HEPI 3
0445 CHECK MD1U. U_Hk_RepInt_MEA1 3
0446 CHECK MD1U. U_Hk_RepInt_MEA2 3
0447 CHECK MD1U. U_Hk_RepInt_MGFO 3
0448 CHECK MD1U. U_Hk_RepInt_MIA 3
0449 CHECK MD1U. U_Hk_RepInt_MSA 3
0450 CHECK MD1U. U_TlmML_CMP_DPU1 =CMP
0451 CHECK MD1U. U_TlmML_CMP_ENA =USR
0452 CHECK MD1U. U_TlmML_CMP_HEPE =ARO
0453 CHECK MD1U. U_TlmML_CMP_HEPI =ARO
0454 CHECK MD1U. U_TlmML_CMP_MEA1 =USR
0455 CHECK MD1U. U_TlmML_CMP_MEA2 =USR
0456 CHECK MD1U. U_TlmML_CMP_MGFO =ARO
0457 CHECK MD1U. U_TlmML_CMP_MIA =USR
0458 CHECK MD1U. U_TlmML_CMP_MSA =USR
0459 CHECK MD1U. U_TlmH_CMP_DPU1 =CMP
0460 CHECK MD1U. U_TlmH_CMP_HEPE =ARO
0461 CHECK MD1U. U_TlmH_CMP_HEPI =ARO
0462 CHECK MD1U. U_TlmH_CMP_MEA1 =USR
0463 CHECK MD1U. U_TlmH_CMP_MEA2 =USR
0464 CHECK MD1U. U_TlmH_CMP_MGFO =ARO
0465 CHECK MD1U. U_TlmH_CMP_MIA =USR

```

文 書 番 号	シート No.	版 数
	92	1

0466	CHECK MD1U. U_TImH_CMP_MSA	=USR	
0467	CHECK MD2U. U_WdtEna	=ENA	
0468	CHECK MD2U. U_HkMode	=CHK	
0469	CHECK MD2U. U_Hk_RepInt_DPU2	3	
0470	CHECK MD2U. U_Hk_RepInt_EW0	3	
0471	CHECK MD2U. U_Hk_RepInt_MEF	3	
0472	CHECK MD2U. U_Hk_RepInt_MGFI	3	
0473	CHECK MD2U. U_Hk_RepInt_MSAS	3	
0474	CHECK MD2U. U_Hk_RepInt_MWE	3	
0475	CHECK MD2U. U_TImML_CMP_DPU2	=CMP	
0476	CHECK MD2U. U_TImML_CMP_AM2P	=ARO	
0477	CHECK MD2U. U_TImML_CMP_EFD	=ARO	
0478	CHECK MD2U. U_TImML_CMP_EWOB	=ARO	
0479	CHECK MD2U. U_TImML_CMP_EWOE	=ARO	
0480	CHECK MD2U. U_TImML_CMP_MDM	=ARO	
0481	CHECK MD2U. U_TImML_CMP_MGFI	=ARO	
0482	CHECK MD2U. U_TImML_CMP_MSAS	=ARO	
0483	CHECK MD2U. U_TImML_CMP_SOR	=ARO	
0484	CHECK MD2U. U_TImH_CMP_DPU2	=CMP	
0485	CHECK MD2U. U_TImH_CMP_EFD	=ARO	
0486	CHECK MD2U. U_TImH_CMP_EWOB	=USR	
0487	CHECK MD2U. U_TImH_CMP_EWOE	=USR	
0488	CHECK MD2U. U_TImH_CMP_MGFI	=ARO	
0489	#		
0490	# QL	Check-Item	Spec
0491	#		Check
0492	#		
0493	#		
0494	#		
0495	#		
0496	#		
0497	#		
0498	#		
0499	#		
0500	#		
0501	PCD. ON_OFF_ENA		
0502	#		
0503	# < CHECK >		
0504	CHECK PCD. ON_OFF_ENA_DIS	=ENA	
0505	#		
0506	PCD. PSU_PME_ON		
0507	#		
0508	# < CHECK >		
0509	CHECK PCD. PSU_PME_ON_OFF	=ON	
0510	#		
0511	# QL	Check-Item	Spec
0512	#		Check
0513	#		
0514	#		
0515	#		
0516	#		
0517	#		

文 書 番 号	シート No.	版 数
	93	1

```

0518 . #
0519 . DH. MGF_ON          # DH. MC_EACH_EXE 0x095
0520 #:                    << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0521 #:                    0x00 MD1F. PME_MGFO_ON
0522 #:                    0x01 PCD. ON_OFF_ENA
0523 #:                    0x02 PCD. PSU_MGF_I_ON
0524 #:                    0x03 PCD. ON_OFF_DIS
0525 #:                    0x0D MD1F. DPU_SW_ERR_CLR
0526 #:                    0x0E MD2F. DPU_SW_ERR_CLR
0527 #:                    0x0F MD2U. MGF_I_HW_CMD 0xF0E8EE70
0528 #
0529 . # < CHECK >
0530 CHECK PCD. PSU_MGF_I_ON_OFF          =ON
0531 CHECK MGFI. CRC_ERR_CNTR              0
0532 CHECK MGFI. RESET_CNTR                0
0533 CHECK MGFI. PHASE_VAL_X_A             -28.44 -28.35
0534 CHECK MGFI. PHASE_VAL_Y_A             -43.64 -43.55
0535 CHECK MGFI. PHASE_VAL_Z_A             -32.24 -32.15
0536 CHECK MGFI. SYNC_DLY_VAL_A            976.55 976.64
0537 CHECK MGFI. TLM_OUT_STAT_L            =OUTPUT
0538 CHECK MGFI. TLM_OUT_RATE_L            =SPIN
0539 CHECK MGFI. TLM_OUT_STAT_M            =OUTPUT
0540 CHECK MGFI. TLM_OUT_RATE_M            =F8HZ
0541 CHECK MGFI. TLM_OUT_STAT_H            =STOP
0542 CHECK MGFI. TLM_OUT_RATE_H            =CHECKOUT
0543 CHECK MD1F. PME_MGFO_STS              =ON
0544 CHECK MGFO. PRAM_STAT                  0
0545 CHECK MGFO. MDATRAM_STAT               0
0546 CHECK MGFO. EXTSYNC_OFF                0
0547 CHECK MGFO. RELAY_ON_OFF               1
0548 CHECK MGFO. OPEN_LOOP                  0
0549 CHECK MGFO. EXCIT_ON                   1
0550 CHECK MGFO. EEPROM_PAGE                 0
0551 CHECK MGFO. BOOT_OP                    0
0552 CHECK MGFO. BOOT_MAIN                  1
0553 CHECK MGFO. CS_OK                      0
0554 CHECK MGFO. RELAY1_STAT                 1
0555 CHECK MGFO. SYNC_PRESENT                1
0556 CHECK MGFO. LINK_DISCONNECT             0
0557 CHECK MGFO. LINK_EERR                  0
0558 CHECK MGFO. LINK_CERR                   0
0559 CHECK MGFO. LINK_PERR                   0
0560 CHECK MGFO. RMAP_ERR_FLAGS              0
0561 CHECK MGFO. VALID_WCMDS                 0
0562 CHECK MGFO. INVALID_CMDS                0
0563 CHECK MGFO. SYNC_OFFSET                 0xa1fb 0xa1fb
0564 CHECK MGFO. SOFTWARE_VER                0x0007
0565 CHECK MGFO. EEPROM_CHECKSUM             0
0566 CHECK MGFO. CALC_CHECKSUM               0
0567 CHECK MGFO. ELECTR_TEMP                 -30 70
0568 CHECK MGFO. OS_TEMP                     -60 180
0569 CHECK MGFO. IS_TEMP                     -60 180

```

文 書 番 号	シ ー ト No.	版 数
	94	1

0570	CHECK MGFO. CURRENT_M12V	-40 -29	
0571	CHECK MGFO. CURRENT_3V3	32 39	
0572	CHECK MGFO. CURRENT_1V5	55 77	
0573	CHECK MGFO. VOLTAGE_PANA	7.3 7.9	
0574	CHECK MGFO. VOLTAGE_MANA	-7.9 -7.5	
0575	CHECK MGFO. VOLTAGE_P12V	11.3 12.5	
0576	CHECK MGFO. VOLTAGE_M12V	-12.5 -11.3	
0577	CHECK MGFO. VOLTAGE_3V3	3.1 3.5	
0578	CHECK MGFO. VOLTAGE_P5V	4.7 5.3	
0579	CHECK MGFO. VOLTAGE_M5V	-5.3 -4.7	
0580	CHECK MGFO. VOLTAGE_1V5	1.37 1.63	
0581	CHECK MGFO. TLM_OUT_STAT_L	=OUTPUT	
0582	CHECK MGFO. TLM_OUT_RATE_L	=SPIN	
0583	CHECK MGFO. TLM_OUT_STAT_M	=OUTPUT	
0584	CHECK MGFO. TLM_OUT_RATE_M	=F8HZ	
0585	CHECK MGFO. TLM_OUT_STAT_H	=STOP	
0586	CHECK MGFO. TLM_OUT_RATE_H	=CHECKOUT	
0587	CHECK MD1F. MS0_LINK_STAT	=ON	
0588	CHECK MD2F. MS5_LINK_STAT	=ON	
0589	CHECK MD1F. MS0_LINK_ERR	=na	
0590	CHECK MD1F. SLOT_ERR	=na	
0591	CHECK MD2F. MS5_LINK_ERR	=na	
0592	CHECK MD2F. SLOT_ERR	=na	
0593	#		
0594	# QL	Check-Item	Spec
0595	#		Check
0596	# CMD 出力装置	Message	STATUS CHECK 結果 OK G N
0597	#		
0598	#		
0599	#	8.2.3. ENA 立ち上げ／初期化	
0600	#		
0601	#		
0602	#	PCD.ON_OFF_ENA	
0603	#		
0604	#	< CHECK >	
0605	CHECK PCD.ON_OFF_ENA_DIS	=ENA	
0606	#		
0607	#	PCD.PSU_ENA_ON	
0608	#		
0609	#	< CHECK >	
0610	CHECK PCD.PSU_ENA_ON_OFF	=ON	
0611	CHECK MD1F. MS3_LINK_STAT	=ON	
0612	CHECK MD1F. MS3_DAT_CLCT	=ON	
0613	#		
0614	# QL	Check-Item	Spec
0615	#		Check
0616	# CMD 出力装置	Message	STATUS CHECK 結果 OK G N
0617	#		
0618	#		
0619	#	8.2.4. MEA1 立ち上げ／初期化	
0620	#		
0621	#		

文 書 番 号	シート No.	版 数
	95	1

```

0622 . # N/A(確認手順で別途実施)
0623 . #
0624 . # -----
0625 . # 8.2.5. MEA2 立ち上げ／初期化
0626 . # -----
0627 . #
0628 . # N/A(確認手順で別途実施)
0629 . #
0630 . # -----
0631 . # 8.2.6. MSA 立ち上げ／初期化
0632 . # -----
0633 . #
0634 . MD1U.MSA_DATA_MODE 0x00 0x01
0635 . PCD.PSU_MSA_ON
0636 . #
0637 . # < CHECK >
0638 . CHECK PCD.PSU_MSA_ON_OFF =ON
0639 . CHECK MD1F.MS5_LINK_STAT =ON
0640 . CHECK MD1F.MS5_DAT_CLCT =ON
0641 . CHECK MSA.S_DATA_MODE_SE =SCI
0642 . CHECK MSA.S_DATA_MODE 01
0643 . #
0644 . # QL Check-Item Spec Check
0645 . # -----+-----+-----+-----
0646 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0647 . #
0648 . # -----
0649 . # 8.2.7. MIA 立ち上げ／初期化
0650 . # -----
0651 . #
0652 . PCD.PSU_MIA_ON
0653 . #
0654 . # < CHECK >
0655 . CHECK PCD.PSU_MIA_ON_OFF =ON
0656 . CHECK MD1F.MS4_LINK_STAT =ON
0657 . CHECK MD1F.MS4_DAT_CLCT =ON
0658 . #
0659 . # QL Check-Item Spec Check
0660 . # -----+-----+-----+-----
0661 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0662 . #
0663 . # -----
0664 . # 8.2.8. PWI 立ち上げ／初期化 [EWO, SORBET, AM2P, MEFISTO]
0665 . # -----
0666 . #
0667 . # <<<< Power on PWI >>>>
0668 . #
0669 . DH.PWI_ON1_EWO_SOR_AM2P # DH.MC_EACH_EXE 0x0096
0670 . #: << MACRO >> 内容について以下に示す(DH.DUMMY は省略)
0671 . #: 0x00 MD2F.PME_EWO_ON
0672 . #: 0x09 MD2F.PME_SORBET_ON
0673 . #: 0x0A MD2F.PME_AM2P_ON

```

文 書 番 号	シート No.	版 数
	96	1

```

0674  #:          0x0B EWO.WPTP_ON
0675  #:          0x0C EWO.SCP_ON
0676  #:          0x0D MD2F.DPU_SW_ERR_CLR
0677  #:          0x0E MD2U.BUF_CLCT 0x10 0x00
0678  #:          0x0F MD2U.EWO_HW_INIT
0679  #
0680  # < CHECK >
0681  CHECK MD2F.PME_EWO_STS          =ON
0682  CHECK MD2F.PME_SORBET_STS        =ON
0683  CHECK MD2F.PME_AM2P_STS          =ON
0684  CHECK MD2F.MS1_LINK_STAT          =ON
0685  CHECK MD2F.MS1_LINK_ERR          =na
0686  CHECK MD2F.MS1_DAT_CLCT          =ON
0687  CHECK MD2F.MS3_LINK_STAT          =ON
0688  CHECK MD2F.MS3_LINK_ERR          =na
0689  CHECK EWO.WPTP_ONOF              =ON
0690  CHECK EWO.WPTP_GAIN              =LOW
0691  CHECK EWO.WPTP_BIAS_ONOF          =ON
0692  CHECK EWO.WPTP_BIAS_CAL           =BIAS
0693  CHECK EWO.WPTP_CAL_ONOF           =OFF
0694  CHECK EWO.WPTP_CAL_IMP            =R10M
0695  CHECK EWO.SCP_ONOF                =ON
0696  CHECK EWO.SCP_CAL_STS             =OFF
0697  CHECK EWO.EFD_SYNC_STS            =EWO
0698  CHECK EWO.EFD_OBS_MODE            =STBY
0699  CHECK EWO.EFD_FB_ONOF             =OFF
0700  CHECK EWO.WPT1_BIAS               128
0701  CHECK EWO.WPT2_BIAS               128
0702  CHECK EWO.WPT1_LOOP_GAIN          0
0703  CHECK EWO.WPT2_LOOP_GAIN          0
0704  CHECK EWO.EFD_BIAS_SWP_1          0
0705  CHECK EWO.EFD_BIAS_X1_CNT         1
0706  CHECK EWO.WFC_E_AM2P_SEL           =STBY
0707  CHECK EWO.WFC_E_INP_SEL            =DIFF
0708  CHECK EWO.WFC_E_LPF_STS            =FC_20KHZ
0709  CHECK EWO.WFC_E_PGA_STS            =LOW
0710  CHECK EWO.WFC_B_OBS_STS            =STBY
0711  CHECK EWO.WFC_B_LPF_STS            =FC_20KHZ
0712  CHECK EWO.WFC_B_PGA_STS            =LOW
0713  CHECK EWO.WFC_E_CAL_ATT            =OFF
0714  CHECK EWO.WFC_E_EFD_ICAL           =OFF
0715  CHECK EWO.WFC_B_ICAL               =OFF
0716  CHECK EWO.TEMP_MON_ONOF            =ON
0717  CHECK EWO.AM2P_TC_CNT              0
0718  CHECK EWO.AM2P_TMTRG_CNT           0
0719  CHECK EWO.AM2P_TC_ACK_CNT          0x01
0720  CHECK EWO.AM2P_ACQ_CNT             0x01
0721  CHECK EWO.OTR_WFCE                =NONE
0722  CHECK EWO.OTR_WFCB                =NONE
0723  CHECK EWO.MDP_PAC_EN_DIS           =DIS
0724  CHECK EWO.EFD_SRAM_FL              =NOT_FULL
0725  CHECK EWO.WFC_E_SRAM_FL           =NOT_FULL

```



```

0778 #:          0x0E EWO_RAM_FUL_CLR
0779 #
0780 # < CHECK >
0781 CHECK EWO.EFD_OBS_MODE          =OBS
0782 CHECK EWO.WFC_E_AM2P_SEL        =WFC_OBS
0783 CHECK EWO.WFC_B_OBS_STS         =OBS
0784 CHECK EWO.MDP_PAC_EN_DIS        =ENA
0785 CHECK MD2F.MS3_DAT_CLCT         =ON
0786 CHECK SORB.TNR1_ON_OFF          =ON
0787 CHECK SORB.TNR1_INP_SETUP       0x1
0788 CHECK SORB.TNR2_ON_OFF         =ON
0789 CHECK SORB.VIA_TNR1            0x0
0790 #
0791 # QL          Check-Item          Spec          Check
0792 # -----+-----+-----+-----+
0793 # SORBET      COMMAND COUNTER      Increment      G  N
0794 #             HFR FREQ. STEP        Increment      G  N
0795 #
0796 #             COMMAND CODE          0x518F または 0x53BF      G  N
0797 #
0798 # MD2U.EWO_WFCE_FREQ_SEL 0x01
0799 #
0800 # # PWI 側で確認
0801 # QL          Check-Item          Spec
0802 # -----+-----+-----
0803 # EWO          WFC(E) LPF FREQ      FC_120KHZ
0804 #
0805 # MD2U.EWO_EFD_MODE 0xFF 0xFF
0806 #
0807 # DH.PWI_ON2_MEF          # DH.MC_EACH_EXE 0x008A
0808 #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0809 #:          0x00 MD2F.PME_MEFISTO_ON
0810 #:          0x03 MD2F.DPU_SW_ERR_CLR
0811 #
0812 # < CHECK >
0813 CHECK MD2F.PME_MEFISTO_STS      =ON
0814 CHECK MD2F.MS4_LINK_STAT        =ON
0815 CHECK MD2F.MS4_LINK_ERR         =na
0816 #
0817 # << PWI-MEFISTO Initialize 0x00D2 >>
0818 # DH.PWI_MEF_INIT          # DH.MC_EACH_EXE 0x00D2
0819 #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
0820 #:          0x00 MEF1.INIT_A
0821 #:          0x02 MEF1.INIT_A
0822 #:          0x04 MEF1.INIT_B
0823 #:          0x06 MEF1.INIT_C
0824 #
0825 # < CHECK >
0826 #CHECK MEF1.BDAC1            0x8000
0827 #CHECK MEF1.BDAC2            0x8000
0828 #CHECK MEF1.SDAC1            0x8000
0829 #CHECK MEF1.SDAC2            0x8000

```

文 書 番 号	シート No.	版 数
	99	1

0830	#CHECK MEFI. ADC_HV_NEG	-145 145		
0831	#CHECK MEFI. ADC_HV_POS	-145 145		
0832	#			
0833	# QL	Check-Item	Spec	Check
0834	#			
0835	# CMD 出力装置	Message	STATUS CHECK 結果 OK	G N
0836	#			
0837	#			
0838	# 8.2.9. MAST 立ち上げ／初期化			
0839	#			
0840	#			
0841	MD2F. PME_MAST_ON			
0842	#			
0843	# < CHECK >			
0844	CHECK MD2F. PME_MAST_STS		=ON	
0845	CHECK MD2F. MSO_LINK_STAT		=ON	
0846	#			
0847	# <初期チェック>			
0848	#			
0849	# < CHECK >			
0850	CHECK MWE. STAT_STBY		=OFF	
0851	CHECK MWE. STAT_MST_PSU		=MAIN	
0852	CHECK MWE. STAT_WPT_PSU		=MAIN	
0853	CHECK MWE. STAT_SAFE_MODE		=OFF	
0854	CHECK MWE. STAT_OVLD_CONT		=DIS	
0855	CHECK MWE. STAT_TEMP_CONT		=DIS	
0856	CHECK MWE. STAT_UNBL_CONT		=DIS	
0857	CHECK MWE. MST_MS_CONT		=ENA	
0858	CHECK MWE. MST_LEN_CONT		=DIS	
0859	CHECK MWE. WPT_MS_CONT		=ENA	
0860	CHECK MWE. WPT_LEN_CONT		=DIS	
0861	CHECK MWE. STAT_WPT_RATE		=RST	
0862	CHECK MWE. STAT_MST_STBY		=OFF	
0863	CHECK MWE. MST_SC_RET		=OFF	
0864	CHECK MWE. MST_SC_EXT		=OFF	
0865	CHECK MWE. MST_SC_RLSE		=OFF	
0866	CHECK MWE. MST_SC_DRV		=OFF	
0867	CHECK MWE. CONT_MTR2_OVHT		=NON	
0868	CHECK MWE. CONT_MTR2_OVLD		=NON	
0869	CHECK MWE. MST_SC_MS_RET		=FULL	
0870	CHECK MWE. CONT_LEN_DET_SC		=NO	
0871	CHECK MWE. CONT_MS_RL_SC		=OFF	
0872	CHECK MWE. MST_MGF_RET		=OFF	
0873	CHECK MWE. MST_MGF_EXT		=OFF	
0874	CHECK MWE. MST_MGF_RLSE		=OFF	
0875	CHECK MWE. MST_MGF_DRV		=OFF	
0876	CHECK MWE. CONT_MTR1_OVHT		=NON	
0877	CHECK MWE. CONT_MTR1_OVLD		=NON	
0878	CHECK MWE. MST_MGF_MS_RET		=FULL	
0879	CHECK MWE. CONT_LEN_DET_MGF		=NO	
0880	CHECK MWE. CONT_MS_RL_MGF		=OFF	
0881	CHECK MWE. STAT_WPT_STBY		=OFF	

文 書 番 号	シート No.	版 数
	100	1

0882	CHECK MWE. WPT_S1_RET	=OFF			
0883	CHECK MWE. WPT_S1_EXT	=OFF			
0884	CHECK MWE. WPT_S1_RELS	=OFF			
0885	CHECK MWE. WPT_S1_DRV	=OFF			
0886	CHECK MWE. WPT_S1_MS_HRM	=CLS			
0887	CHECK MWE. WPT_S1_MS_EXT	=NON			
0888	CHECK MWE. CONT_LEN_DET_S1	=NO			
0889	CHECK MWE. CONT_MS_RL_S1	=OFF			
0890	CHECK MWE. WPT_S2_RET	=OFF			
0891	CHECK MWE. WPT_S2_EXT	=OFF			
0892	CHECK MWE. WPT_S2_RELS	=OFF			
0893	CHECK MWE. WPT_S2_DRV	=OFF			
0894	CHECK MWE. WPT_S2_MS_HRM	=CLS			
0895	CHECK MWE. WPT_S2_MS_EXT	=NON			
0896	CHECK MWE. CONT_LEN_DET_S2	=NO			
0897	CHECK MWE. CONT_MS_RL_S2	=OFF			
0898	#				
0899	#				
0900	. # < MWE STBY ON >				
0901	. MWE. MWE_STBY_ON				
0902	. # STBY ON から 5 秒以上経過後、ステータスを QL にてチェックする。				
0903	#				
0904	. # < CHECK >				
0905	CHECK MWE. STAT_STBY	=ON			
0906	CHECK MWE. MWE_CMND_ADRS	0x0A10			
0907	CHECK MWE. MWE_CMND_CODE	0x0010			
0908	. #				
0909	. # QL	Check-Item	Spec	Data	Check
0910	#	-----	-----	-----	-----
0911	# MW-E	MST_SC_MTR_TEMP	取得のみ	_____°C	N/A
0912	#	MST_SC_DRV_TEMP	取得のみ	_____°C	N/A
0913	#	MST_MGF_MTR_TEMP	取得のみ	_____°C	N/A
0914	#	MST_MGF_DRV_TEMP	取得のみ	_____°C	N/A
0915	#	WPT_S1_MTR_TEMP	取得のみ	_____°C	N/A
0916	#	WPT_S1_CHAS_TEMP	取得のみ	_____°C	N/A
0917	#	WPT_S2_MTR_TEMP	取得のみ	_____°C	N/A
0918	#	WPT_S2_CHAS_TEMP	取得のみ	_____°C	N/A
0919	#	MWE_FPGA_TEMP	取得のみ	_____°C	N/A
0920	#	MWE_TR_TEMP	取得のみ	_____°C	N/A
0921	#				
0922	. # ※エラークリアは後でまとめて実施。				
0923	#				
0924	. # QL	Check-Item	Spec		Check
0925	#	-----	-----	-----	-----
0926	# CMD 出力装置	Message	STATUS CHECK 結果 OK		G N
0927	#				
0928	#	-----			
0929	. # 8.2.10. MOTOR-PSU チェック				
0930	#	-----			
0931	. #				
0932	. PCD. ON_OFF_ENA				
0933	. #				

```

0934 . # < CHECK >
0935 CHECK PCD.ON_OFF_ENA_DIS =ENA
0936 . #
0937 PCD.PSU_Motor_A_ON
0938 . #
0939 . # < CHECK >
0940 CHECK PCD.PSU_MORTOR_A_ON_OFF =ON
0941 . #
0942 . # QL          Check-Item          Spec          Data          Check
0943 . # -----+-----+-----+-----+-----
0944 . # PCS1        PCD.PSU_MOTOR_A_I    取得のみ      _____  N/A
0945 . #
0946 PCD.PSU_Motor_A_OFF
0947 . #
0948 . # < CHECK >
0949 CHECK PCD.PSU_MORTOR_A_ON_OFF =OFF
0950 . #
0951 PCD.PSU_Motor_B_ON
0952 . #
0953 . # < CHECK >
0954 CHECK PCD.PSU_MORTOR_B_ON_OFF =ON
0955 . #
0956 . # QL          Check-Item          Spec          Data          Check
0957 . # -----+-----+-----+-----+-----
0958 . # PCS1        PCD.PSU_MOTOR_B_I    取得のみ      _____  N/A
0959 . #
0960 PCD.PSU_Motor_B_OFF
0961 . #
0962 . # < CHECK >
0963 CHECK PCD.PSU_MORTOR_B_ON_OFF =OFF
0964 . #
0965 . # QL          Check-Item          Spec          Check
0966 . # -----+-----+-----+-----
0967 . # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
0968 . #
0969 . # -----
0970 . # 8.2.11. MDM 立ち上げ／初期化
0971 . # -----
0972 . #
0973 PCD.MDM_E_ON
0974 . #
0975 . # < CHECK >
0976 CHECK PCD.MDM_E_ON_OFF =ON
0977 CHECK MD2F.MS7_LINK_STAT =ON
0978 CHECK MD2F.MS7_DAT_CLCT =ON
0979 . #
0980 . # QL          Check-Item          Spec          Check
0981 . # -----+-----+-----+-----
0982 . # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
0983 . #
0984 . # -----
0985 . # 8.2.12. MSASI 立ち上げ／初期化

```

文 書 番 号	シート No.	版 数
	102	1

```

0986 # -----
0987 . #
0988 . PCD. MSASI_ON
0989 . #
0990 . # < CHECK >
0991 CHECK PCD. MSASI_ON_OFF =ON
0992 CHECK MD2F. MS6_LINK_STAT =ON
0993 CHECK MD2F. MS6_DAT_CLCT =OFF
0994 . #
0995 . PCD. ON_OFF_DIS
0996 . #
0997 . # < CHECK >
0998 CHECK PCD. ON_OFF_ENA_DIS =DIS
0999 . #
1000 . MD1F. DPU_SW_ERR_CLR
1001 MD2F. DPU_SW_ERR_CLR
1002 . #
1003 . # < CHECK >
1004 CHECK MD1F. MS0_LINK_ERR =na
1005 CHECK MD1F. MS3_LINK_ERR =na
1006 CHECK MD1F. MS4_LINK_ERR =na
1007 CHECK MD1F. MS5_LINK_ERR =na
1008 CHECK MD1F. MS6_LINK_ERR =na
1009 CHECK MD1F. MS7_LINK_ERR =na
1010 CHECK MD1F. SLOT_ERR =na
1011 CHECK MD2F. MS0_LINK_ERR =na
1012 CHECK MD2F. MS1_LINK_ERR =na
1013 CHECK MD2F. MS2_LINK_ERR =na
1014 CHECK MD2F. MS3_LINK_ERR =na
1015 # CHECK MD2F. MS4_LINK_ERR =na
1016 CHECK MD2F. MS5_LINK_ERR =na
1017 CHECK MD2F. MS6_LINK_ERR =na
1018 CHECK MD2F. MS7_LINK_ERR =na
1019 CHECK MD2F. SLOT_ERR =na
1020 #
1021 . # QL          Check-Item          Spec          Check
1022 # -----+-----+-----+-----
1023 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
1024 #
1025 # =====
1026 . # 8.3. HEP-ele 初期 CO
1027 # =====
1028 . # -----
1029 . # 8.3.1. テレメトリ/コマンド機能チェック（低圧部のみ）
1030 #      →試験では8.3.1項はすべてスキップ
1031 . # -----
1032 . # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
1033 . # 8.3.1-1. HEP-ele 立ち上げ 【interactive】
1034 . # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
1035 . #
1036 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1037 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して

```

文 書 番 号	シート No.	版 数
	103	1

```

1038 # 手順を進めること。
1039 #
1040 # 【MMO 試験時】以降の手順は連続送信で実施
1041 # ステータス確認は HEP-ele 側で実施するものとする。
1042 #
1043 # # HEP-ele の電源を ON する。
1044 #
1045 PCD. ON_OFF_ENA
1046 #
1047 WAIT_SEC 40
1048 #
1049 # QL          Check-Item          Spec          Check
1050 # -----+-----+-----+-----
1051 # PCS1        PCD. ON_OFF_ENA_DIS  ENA            N/A
1052 #
1053 PCD. PSU_HEP_e_ON
1054 #
1055 WAIT_SEC 40
1056 #
1057 # QL          Check-Item          Spec          Check
1058 # -----+-----+-----+-----
1059 # PCS1        PCD. PSU_HEP_E_ON_OFF  ON            N/A
1060 # MD1F_OBS_HK MD1F. MS6_LINK_STAT        ON            N/A
1061 # MD1F_OBS_HK MD1F. MS6_DAT_CLCT          ON            N/A
1062 #
1063 PCD. ON_OFF_DIS
1064 #
1065 WAIT_SEC 40
1066 #
1067 # QL          Check-Item          Spec          Check
1068 # -----+-----+-----+-----
1069 # PCS1        PCD. ON_OFF_ENA_DIS  DIS            N/A
1070 #
1071 #
1072 # # SW Error clear
1073 MD1F. DPU_SW_ERR_CLR
1074 #
1075 WAIT_SEC 120
1076 #
1077 # QL          Check-Item          Spec          Check
1078 # -----+-----+-----+-----
1079 # MD1F_OBS_HK MD1F. MS6_LINK_ERR        na            N/A
1080 #              MD1F. SLOT_ERR        na            N/A
1081 #
1082 # <初期ステータス確認>
1083 #
1084 # < CHECK >
1085 CHECK HEPE. TEMP_MONITOR1      -0.459 43.209
1086 CHECK HEPE. TEMP_MONITOR2      3.425 48.380
1087 CHECK HEPE. ELE_ION_FL         =ELE
1088 CHECK HEPE. STBY_OBS_F         =SBY
1089 CHECK HEPE. HV_ELE_CTL         =DIS

```

文 書 番 号	シート No.	版 数
	104	1

```

1090 CHECK HEPE.HE_ELE_DAC =OFF
1091 #
1092 # QL          Check-Item          Spec          Check
1093 # -----+-----+-----+-----+
1094 # MPPE-HEPE1  HV_MONITOR1        0x0000 or 0x0100      G  N
1095 #
1096 #
1097 WAIT_SEC 30
1098 #
1099 # ++++++
1100 # 初期 TLM 異常時の HEP-e 電源 OFF 手順
1101 # !!初期 TLM 正常時は以下の電源 OFF コマンドはスキップ。送信しないこと!!
1102 # ++++++
1103 PCD.ON_OFF_ENA
1104 #
1105 WAIT_SEC 40
1106 #
1107 # QL          Check-Item          Spec          Check
1108 # -----+-----+-----+-----+
1109 # PCS1        PCD.ON_OFF_ENA_DIS  ENA          N/A
1110 #
1111 PCD.PSU_HEP_e_OFF
1112 #
1113 WAIT_SEC 40
1114 #
1115 # QL          Check-Item          Spec          Check
1116 # -----+-----+-----+-----+
1117 # PCS1        PCD.PSU_HEP_E_ON_OFF  OFF          N/A
1118 #
1119 PCD.ON_OFF_DIS
1120 #
1121 WAIT_SEC 40
1122 #
1123 # QL          Check-Item          Spec          Check
1124 # -----+-----+-----+-----+
1125 # PCS1        PCD.ON_OFF_ENA_DIS  DIS          N/A
1126 #
1127 # ++++++スキップはここまで+++++
1128 #
1129 #
1130 # .....
1131 # 8.3.1-2. コマンド送信チェック 【interactive】
1132 # .....
1133 #
1134 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1135 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
1136 # 手順を進めること。
1137 #
1138 # 【MMO 試験時】以降の手順は連続送信で実施
1139 # ステータス確認は HEP-ele 側で実施するものとする。
1140 #
1141 # # ASIC 内部レジスタ 1～16 及び ASIC1～9 Disable ビット設定

```

```
1142 #
1143 . HEPE. ASIC_REG_SET 0x0000 0xC000 0x1401 0x0000
1144 & 0x0000 0x0000 0x0000 0x0000
1145 & 0x0000 0x0000 0x0000 0x0000
1146 & 0x0000 0x0000 0x0000 0x2060
1147 & 0x00000000 0x00000000 0x00000000
1148 & 0x00010000 0x00000000 0x00000000
1149 & 0x00000000 0x00000000 0x00010000
1150 #
1151 # ** Func-D2 では MD1U のコマンド (MD1U. HEPE_ASIC_INIT) 送信 **
1152 #
1153 WAIT_SEC 40
1154 #
1155 # QL          Check-Item          Spec          Check
1156 # -----+-----+-----+-----+
1157 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1158 #
1159 # # ASIC Gr1 レジスタ書込みコマンド
1160 HEPE. REG_WR_GR1
1161 #
1162 WAIT_SEC 40
1163 #
1164 # QL          Check-Item          Spec          Check
1165 # -----+-----+-----+-----+
1166 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1167 #
1168 #
1169 #
1170 # 4sec 待機 (処理時間)
1171 WAIT_SEC 4
1172 #
1173 # # ASIC Gr2 レジスタ書込みコマンド
1174 HEPE. REG_WR_GR2
1175 #
1176 WAIT_SEC 40
1177 #
1178 # QL          Check-Item          Spec          Check
1179 # -----+-----+-----+-----+
1180 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1181 #
1182 #
1183 #
1184 # 4sec 待機 (処理時間)
1185 WAIT_SEC 4
1186 #
1187 # # PEAK TIME 設定
1188 HEPE. PEAK 0x0003
1189 #
1190 WAIT_SEC 40
1191 #
1192 # < CHECK >
1193 CHECK HEPE. PEAK_TIME_VAL          0x0003
```

文 書 番 号	シート No.	版 数
	106	1

```

1194 #
1195 # # VFP_Gr1 設定
1196 HEPE. ASIC_GR1_VFP 0x0009
1197 #
1198 WAIT_SEC 40
1199 #
1200 # < CHECK >
1201 CHECK HEPE. ASIC_GR1_VFP_VAL 0x0009
1202 #
1203 #
1204 # # VFP_Gr2 設定
1205 HEPE. ASIC_GR2_VFP 0x0009
1206 #
1207 WAIT_SEC 40
1208 #
1209 # < CHECK >
1210 CHECK HEPE. ASIC_GR2_VFP_VAL 0x0009
1211 #
1212 #
1213 # # TH_BACK 設定
1214 HEPE. TH_BACK 0x3FFE
1215 #
1216 WAIT_SEC 40
1217 #
1218 # < CHECK >
1219 CHECK HEPE. TH_BACK_VAL 0x3FFE
1220 #
1221 # # LOAD コマンド送信
1222 HEPE. LOAD_START
1223 #
1224 WAIT_SEC 40
1225 #
1226 # QL          Check-Item          Spec          Check
1227 # -----+-----+-----+-----+
1228 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1229 #
1230 #
1231 # # FIFO_OF_RESET コマンド送信
1232 HEPE. FIFO_OF_RESET
1233 #
1234 WAIT_SEC 40
1235 #
1236 # QL          Check-Item          Spec          Check
1237 # -----+-----+-----+-----+
1238 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1239 #
1240 # # 補正テーブル選択レジスタ設定
1241 HEPE. ASIC_CAL_TBL_SEL 0x0000 0x0001 0x0002 0x0003 0x0004
1242 & 0x0000 0x0001 0x0002 0x0003 0x0004
1243 #
1244 WAIT_SEC 40
1245 #

```

文 書 番 号	シート No.	版 数
	107	1

1246	# QL	Check-Item	Spec	Check
1247	#			
1248	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1249	#			
1250	# # 温度補正 TABLE0 設定			
1251	HEPE. CAL_TBL0_SET	0x0FFF 0x0400 0x0400 0x0400 0x0400		
1252	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1253	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1254	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1255	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1256	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1257	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1258	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1259	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1260	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1261	#			
1262	WAIT_SEC 40			
1263	#			
1264	# QL	Check-Item	Spec	Check
1265	#			
1266	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1267	# HEPE	HEPE. ASIC0_TEMP_COEF	0x0400	N/A
1268	# HEPE	HEPE. ASIC5_TEMP_COEF	0x0400	N/A
1269	#			
1270	# 4sec 待機（処理時間）			
1271	WAIT_SEC 4			
1272	#			
1273	# # 温度補正 TABLE1 設定			
1274	HEPE. CAL_TBL1_SET	0x0E00 0x0400 0x0400 0x0400 0x0400		
1275	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1276	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1277	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1278	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1279	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1280	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1281	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1282	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1283	&	0x0400 0x0400 0x0400 0x0400 0x0400		
1284	#			
1285	WAIT_SEC 40			
1286	#			
1287	# QL	Check-Item	Spec	Check
1288	#			
1289	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1290	# HEPE	HEPE. ASIC1_TEMP_COEF	0x0400	N/A
1291	# HEPE	HEPE. ASIC6_TEMP_COEF	0x0400	N/A
1292	#			
1293	# 4sec 待機（処理時間）			
1294	WAIT_SEC 4			
1295	#			
1296	# # 温度補正 TABLE2 設定			
1297	HEPE. CAL_TBL2_SET	0x0C00 0x0400 0x0400 0x0400 0x0400		

```

1298 & 0x0400 0x0400 0x0400 0x0400 0x0400
1299 & 0x0400 0x0400 0x0400 0x0400 0x0400
1300 & 0x0400 0x0400 0x0400 0x0400 0x0400
1301 & 0x0400 0x0400 0x0400 0x0400 0x0400
1302 & 0x0400 0x0400 0x0400 0x0400 0x0400
1303 & 0x0400 0x0400 0x0400 0x0400 0x0400
1304 & 0x0400 0x0400 0x0400 0x0400 0x0400
1305 & 0x0400 0x0400 0x0400 0x0400 0x0400
1306 & 0x0400 0x0400 0x0400 0x0400 0x0400
1307 #
1308 WAIT_SEC 40
1309 #
1310 # QL          Check-Item          Spec          Check
1311 # -----+-----+-----+-----+
1312 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1313 # HEPE        HEPE. ASIC2_TEMP_COEF  0x0400                      N/A
1314 # HEPE        HEPE. ASIC7_TEMP_COEF  0x0400                      N/A
1315 #
1316 # 4sec 待機（処理時間）
1317 WAIT_SEC 4
1318 #
1319 # # 温度補正 TABLE3 設定
1320 HEPE. CAL_TBL3_SET 0x0B00 0x0400 0x0400 0x0400 0x0400
1321 & 0x0400 0x0400 0x0400 0x0400 0x0400
1322 & 0x0400 0x0400 0x0400 0x0400 0x0400
1323 & 0x0400 0x0400 0x0400 0x0400 0x0400
1324 & 0x0400 0x0400 0x0400 0x0400 0x0400
1325 & 0x0400 0x0400 0x0400 0x0400 0x0400
1326 & 0x0400 0x0400 0x0400 0x0400 0x0400
1327 & 0x0400 0x0400 0x0400 0x0400 0x0400
1328 & 0x0400 0x0400 0x0400 0x0400 0x0400
1329 & 0x0400 0x0400 0x0400 0x0400 0x0400
1330 #
1331 WAIT_SEC 40
1332 #
1333 # QL          Check-Item          Spec          Check
1334 # -----+-----+-----+-----+
1335 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1336 # HEPE        HEPE. ASIC3_TEMP_COEF  0x0400                      N/A
1337 # HEPE        HEPE. ASIC8_TEMP_COEF  0x0400                      N/A
1338 #
1339 # 4sec 待機（処理時間）
1340 WAIT_SEC 4
1341 #
1342 #
1343 # # 温度補正 TABLE4 設定
1344 HEPE. CAL_TBL4_SET 0x0A00 0x0400 0x0400 0x0400 0x0400
1345 & 0x0400 0x0400 0x0400 0x0400 0x0400
1346 & 0x0400 0x0400 0x0400 0x0400 0x0400
1347 & 0x0400 0x0400 0x0400 0x0400 0x0400
1348 & 0x0400 0x0400 0x0400 0x0400 0x0400
1349 & 0x0400 0x0400 0x0400 0x0400 0x0400

```

```

1350 & 0x0400 0x0400 0x0400 0x0400 0x0400
1351 & 0x0400 0x0400 0x0400 0x0400 0x0400
1352 & 0x0400 0x0400 0x0400 0x0400 0x0400
1353 & 0x0400 0x0400 0x0400 0x0400 0x0400

```

```
1354 #
```

```
1355 WAIT_SEC 40
```

```
1356 #
```

```
1357 # QL          Check-Item          Spec          Check
```

```
1358 # -----+-----+-----+-----
```

```
1359 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること  N/A
```

```
1360 # HEPE          HEPE. ASIC4_TEMP_COEF    0x0400          N/A
```

```
1361 # HEPE          HEPE. ASIC9_TEMP_COEF    0x0400          N/A
```

```
1362 #
```

```
1363 # 4sec 待機（処理時間）
```

```
1364 WAIT_SEC 4
```

```
1365 #
```

```
1366 # # 外部温度モニタ設定レジスタ設定
```

```
1367 HEPE. TEMP_MONITOR_SEL 0x0000
```

```
1368 #
```

```
1369 WAIT_SEC 40
```

```
1370 #
```

```
1371 # QL          Check-Item          Spec          Check
```

```
1372 # -----+-----+-----+-----
```

```
1373 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること  N/A
```

```
1374 #
```

```
1375 #
```

```
1376 # # 温度補正_内部/外部コマンド送信(外部切替)
```

```
1377 HEPE. TEMP_CORRECT_EXT
```

```
1378 #
```

```
1379 WAIT_SEC 40
```

```
1380 #
```

```
1381 # QL          Check-Item          Spec          Check
```

```
1382 # -----+-----+-----+-----
```

```
1383 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること  N/A
```

```
1384 #
```

```
1385 # < CHECK >
```

```
1386 CHECK HEPE. TEMP_CORRECT          =EXT
```

```
1387 #
```

```
1388 #
```

```
1389 #
```

```
1390 # 4sec 待機（処理時間）
```

```
1391 WAIT_SEC 4
```

```
1392 #
```

```
1393 # # 温度補正_内部/外部コマンド送信(内部切替)
```

```
1394 HEPE. TEMP_CORRECT_INT
```

```
1395 #
```

```
1396 WAIT_SEC 40
```

```
1397 #
```

```
1398 # QL          Check-Item          Spec          Check
```

```
1399 # -----+-----+-----+-----
```

```
1400 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること  N/A
```

```
1401 #
```

```

1402 # < CHECK >
1403 CHECK HEPE. TEMP_CORRECT          =INT
1404 #
1405 #
1406 #
1407 # 4sec 待機（処理時間）
1408 WAIT_SEC 4
1409 #
1410 # # ビットエラーリセットコマンド送信
1411 HEPE. BIT_ERR_RESET
1412 #
1413 WAIT_SEC 40
1414 #
1415 # QL          Check-Item          Spec          Check
1416 # -----+-----+-----+-----+
1417 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1418 #             HEPE. BIT1_ERR_CNT    0x0000(注 1)                    N/A
1419 #             HEPE. BIT2_ERR_CNT    0x0000(注 1)                    N/A
1420 #   注 1) コマンド送信前のカウンタ値が 0x0000 である場合は、
1421 #           値に変化は無し。
1422 #
1423 #
1424 # # FIFO_RESET コマンド送信
1425 HEPE. FIFO_RESET
1426 #
1427 WAIT_SEC 40
1428 #
1429 # QL          Check-Item          Spec          Check
1430 # -----+-----+-----+-----+
1431 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1432 #
1433 # .....
1434 # 8.3.1-3. データ取得-2(Mission L/M Partitions) 【interactive】【TimeLine】
1435 # .....
1436 #
1437 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1438 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
1439 # 手順を進めること。
1440 # また、軌道上では ASIC パラメータを設定・確認していくためパラメータ変更した
1441 # コマンドが追加となる【パラメータ変更確認は TimeLine を使用する】
1442 #
1443 # 【MMO 試験時】以降の手順は連続送信で実施
1444 # ステータス確認は HEP-ele 側で実施するものとする。
1445 #
1446 # # CAL_DAC 設定
1447 HEPE. CAL_DAC 0x0020
1448 #
1449 WAIT_SEC 40
1450 #
1451 # QL          Check-Item          Spec          Check
1452 # -----+-----+-----+-----+
1453 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A

```

文 書 番 号	シート No.	版 数
	111	1

```

1454 #
1455 # < CHECK >
1456 CHECK HEPE. CAL_DAC_VAL 0x0020
1457 #
1458 #
1459 # # CAL_ASIC_ID 設定 Gr1
1460 HEPE. CAL_ASIC_ID 0x0002
1461 #
1462 WAIT_SEC 40
1463 #
1464 # QL          Check-Item          Spec          Check
1465 # -----+-----+-----+-----
1466 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1467 #
1468 # < CHECK >
1469 CHECK HEPE. CAL_ASIC_ID_VAL 0x0002
1470 #
1471 #
1472 #
1473 #
1474 # 70sec 待機 (処理時間)
1475 WAIT_SEC 70
1476 #
1477 # # HEPE の Mission Data Dump
1478 #
1479 # # FIFO_RESET コマンド送信
1480 HEPE. FIFO_RESET
1481 #
1482 WAIT_SEC 40
1483 #
1484 # QL          Check-Item          Spec          Check
1485 # -----+-----+-----+-----
1486 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1487 #
1488 #
1489 # # CAL_ASIC_ID 設定 Gr2
1490 HEPE. CAL_ASIC_ID 0x0006
1491 #
1492 WAIT_SEC 40
1493 #
1494 # QL          Check-Item          Spec          Check
1495 # -----+-----+-----+-----
1496 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1497 #
1498 # < CHECK >
1499 CHECK HEPE. CAL_ASIC_ID_VAL 0x0006
1500 #
1501 #
1502 # 70sec 待機 (処理時間)
1503 WAIT_SEC 70
1504 #
1505 # # HEPE の Mission Data Dump

```

```

1506 #
1507 # # 測定モード切替コマンド送信 (STBY/START=STBY)
1508 HEPE. OBS_STBY
1509 #
1510 WAIT_SEC 40
1511 #
1512 # QL          Check-Item          Spec          Check
1513 # -----+-----+-----+-----+
1514 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1515 #
1516 #
1517 CHECK HEPE. STBY_OBS_F          SBY
1518 #
1519 # # SSD モード切替コマンド送信 (SSD/OFF=OFF)
1520 HEPE. SSD_OFF
1521 #
1522 WAIT_SEC 40
1523 #
1524 # QL          Check-Item          Spec          Check
1525 # -----+-----+-----+-----+
1526 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1527 #
1528 #
1529 # .....
1530 # 8.3.1-4. HEP-ele 立ち下げ【interactive】【TimeLine】
1531 # .....
1532 #
1533 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1534 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
1535 # 手順を進めること。
1536 # 軌道上で動作を確認できた後は、TimeLine を使用する
1537 #
1538 MD1F. HEPE_CLCT_STOP
1539 #
1540 WAIT_SEC 40
1541 #
1542 # QL          Check-Item          Spec          Check
1543 # -----+-----+-----+-----+
1544 # MD1F_OBS_HK  MD1F. MS6_DAT_CLCT      OFF          N/A
1545 #
1546 PCD. ON_OFF_ENA
1547 #
1548 WAIT_SEC 40
1549 #
1550 # QL          Check-Item          Spec          Check
1551 # -----+-----+-----+-----+
1552 # PCS1          PCD. ON_OFF_ENA_DIS      ENA          N/A
1553 #
1554 PCD. PSU_HEP_e_OFF
1555 #
1556 WAIT_SEC 40
1557 #

```

文 書 番 号	シート No.	版 数
	113	1

1558	# QL	Check-Item	Spec	Check
1559	#	-----+-----+-----+-----		
1560	# PCS1	PCD. PSU_HEP_E_ON_OFF	OFF	N/A
1561	#			
1562	PCD. ON_OFF_DIS			
1563	#			
1564	WAIT_SEC 40			
1565	#			
1566	# QL	Check-Item	Spec	Check
1567	#	-----+-----+-----+-----		
1568	# PCS1	PCD. ON_OFF_ENA_DIS	DIS	N/A
1569	#			
1570	#			
1571	#	-----+-----+-----+-----		
1572	#	8.3.2. テレメトリ/コマンド機能チェック（高圧部含む）→試験ではここから実施		
1573	#	-----+-----+-----+-----		
1574	#			
1575	#	8.3.2-1. HEP-ele 立ち上げ 【interactive】		
1576	#			
1577	#			
1578	#	【軌道上チェック時】本手順は interactive operations にて実施する。		
1579	#	実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して		
1580	#	手順を進めること。		
1581	#			
1582	#	【MMO 試験時】以降の手順は連続送信で実施		
1583	#	ステータス確認は HEP-ele 側で実施するものとする。		
1584	#			
1585	#	# HEP-ele の電源を ON する。		
1586	#			
1587	PCD. ON_OFF_ENA			
1588	#			
1589	WAIT_SEC 40			
1590	#			
1591	# QL	Check-Item	Spec	Check
1592	#	-----+-----+-----+-----		
1593	# PCS1	PCD. ON_OFF_ENA_DIS	ENA	N/A
1594	#			
1595	PCD. PSU_HEP_e_ON			
1596	#			
1597	WAIT_SEC 40			
1598	#			
1599	# QL	Check-Item	Spec	Check
1600	#	-----+-----+-----+-----		
1601	# PCS1	PCD. PSU_HEP_E_ON_OFF	ON	N/A
1602	# MD1F_OBS_HK	MD1F. MS6_LINK_STAT	ON	N/A
1603	# MD1F_OBS_HK	MD1F. MS6_DAT_CLCT	ON	N/A
1604	#			
1605	PCD. ON_OFF_DIS			
1606	#			
1607	WAIT_SEC 40			
1608	#			
1609	# QL	Check-Item	Spec	Check

文 書 番 号	シート No.	版 数
	114	1

```

1610 # -----+-----+-----+-----
1611 # PCS1          PCD. ON_OFF_ENA_DIS          DIS          N/A
1612 #
1613 #
1614 # # SW Error clear
1615 MD1F. DPU_SW_ERR_CLR
1616 #
1617 WAIT_SEC 120
1618 #
1619 # QL          Check-Item          Spec          Check
1620 # -----+-----+-----+-----
1621 # MD1F_OBS_HK  MD1F. MS6_LINK_ERR          na          N/A
1622 #              MD1F. SLOT_ERR          na          N/A
1623 #
1624 # <初期ステータス確認>
1625 #
1626 # < CHECK >
1627 CHECK HEPE. TEMP_MONITOR1          -0.459 43.209
1628 CHECK HEPE. TEMP_MONITOR2          3.425 48.380
1629 CHECK HEPE. ELE_ION_FL          =ELE
1630 CHECK HEPE. STBY_OBS_F          =SBY
1631 CHECK HEPE. HV_ELE_CTL          =DIS
1632 CHECK HEPE. HE_ELE_DAC          =OFF
1633 #
1634 # QL          Check-Item          Spec          Check
1635 # -----+-----+-----+-----
1636 # MPPE-HEPE1  HV_MONITOR1          0x0000 or 0x0100          G  N
1637 #
1638 #
1639 WAIT_SEC 30
1640 #
1641 # ++++++
1642 # 初期 TLM 異常時の HEP-e 電源 OFF 手順
1643 # !!初期 TLM 正常時は以下の電源 OFF コマンドはスキップ。送信しないこと!!
1644 # ++++++
1645 # PCD. ON_OFF_ENA
1646 #
1647 WAIT_SEC 40
1648 #
1649 # QL          Check-Item          Spec          Check
1650 # -----+-----+-----+-----
1651 # PCS1          PCD. ON_OFF_ENA_DIS          ENA          N/A
1652 #
1653 PCD. PSU_HEP_e_OFF
1654 #
1655 WAIT_SEC 40
1656 #
1657 # QL          Check-Item          Spec          Check
1658 # -----+-----+-----+-----
1659 # PCS1          PCD. PSU_HEP_E_ON_OFF          OFF          N/A
1660 #
1661 PCD. ON_OFF_DIS

```

文 書 番 号	シート No.	版 数
	115	1

```

1662 #
1663 WAIT_SEC 40
1664 #
1665 # QL          Check-Item          Spec          Check
1666 # -----+-----+-----+-----+
1667 # PCS1        PCD. ON_OFF_ENA_DIS  DIS          N/A
1668 #
1669 # ++++++++スキップはここまで+++++++
1670 #
1671 #
1672 # .....
1673 # 8.3.2-2. コマンド送信チェック 【interactive】
1674 # .....
1675 #
1676 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1677 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
1678 # 手順を進めること。
1679 #
1680 # 【MMO 試験時】以降の手順は連続送信で実施
1681 # ステータス確認は HEP-ele 側で実施するものとする。
1682 #
1683 # # ASIC 内部レジスタ 1~16 及び ASIC1~9 Disable ビット設定
1684 #
1685 # HEPE.ASIC_REG_SET 0x0000 0xC000 0x1401 0x0000
1686 & 0x0000 0x0000 0x0000 0x0000
1687 & 0x0000 0x0000 0x0000 0x0000
1688 & 0x0000 0x0000 0x0000 0x2060
1689 & 0x00000000 0x00000000 0x00000000
1690 & 0x00010000 0x00000000 0x00000000
1691 & 0x00000000 0x00000000 0x00010000
1692 #
1693 # ** Func-D2 では MD1U のコマンド (MD1U.HEPE_ASIC_INIT) 送信 **
1694 #
1695 WAIT_SEC 40
1696 #
1697 # QL          Check-Item          Spec          Check
1698 # -----+-----+-----+-----+
1699 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1700 #
1701 # # ASIC Gr1 レジスタ書き込みコマンド
1702 HEPE.REG_WR_GR1
1703 #
1704 WAIT_SEC 40
1705 #
1706 # QL          Check-Item          Spec          Check
1707 # -----+-----+-----+-----+
1708 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
1709 #
1710 #
1711 #
1712 # 4sec 待機 (処理時間)
1713 WAIT_SEC 4

```

文 書 番 号	シート No.	版 数
	116	1

```

1714 #
1715 # # ASIC Gr2 レジスタ書き込みコマンド
1716 HEPE. REG_WR_GR2
1717 #
1718 WAIT_SEC 40
1719 #
1720 # QL          Check-Item          Spec          Check
1721 # -----+-----+-----+-----+
1722 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1723 #
1724 #
1725 #
1726 # 4sec 待機（処理時間）
1727 WAIT_SEC 4
1728 #
1729 # # PEAK TIME 設定
1730 HEPE. PEAK 0x0003
1731 #
1732 WAIT_SEC 40
1733 #
1734 # < CHECK >
1735 CHECK HEPE. PEAK_TIME_VAL          0x0003
1736 #
1737 # # VFP_Gr1 設定
1738 HEPE. ASIC_GR1_VFP 0x0009
1739 #
1740 WAIT_SEC 40
1741 #
1742 # < CHECK >
1743 CHECK HEPE. ASIC_GR1_VFP_VAL      0x0009
1744 #
1745 #
1746 # # VFP_Gr2 設定
1747 HEPE. ASIC_GR2_VFP 0x0009
1748 #
1749 WAIT_SEC 40
1750 #
1751 # < CHECK >
1752 CHECK HEPE. ASIC_GR2_VFP_VAL      0x0009
1753 #
1754 #
1755 # # TH_BACK 設定
1756 HEPE. TH_BACK 0x3FFE
1757 #
1758 WAIT_SEC 40
1759 #
1760 # < CHECK >
1761 CHECK HEPE. TH_BACK_VAL          0x3FFE
1762 #
1763 # # LOAD コマンド送信
1764 HEPE. LOAD_START
1765 #

```

```

1766 WAIT_SEC 40
1767 #
1768 # QL          Check-Item          Spec          Check
1769 # -----+-----+-----+-----
1770 # HEPE        HEPE.CMD_BUF_WR_CNT  インクリメントされていること  N/A
1771 #
1772 #
1773 # # FIFO_OF_RESET コマンド送信
1774 HEPE.FIFO_OF_RESET
1775 #
1776 WAIT_SEC 40
1777 #
1778 # QL          Check-Item          Spec          Check
1779 # -----+-----+-----+-----
1780 # HEPE        HEPE.CMD_BUF_WR_CNT  インクリメントされていること  N/A
1781 #
1782 # # 補正テーブル選択レジスタ設定
1783 HEPE.ASIC_CAL_TBL_SEL 0x0000 0x0001 0x0002 0x0003 0x0004
1784 & 0x0000 0x0001 0x0002 0x0003 0x0004
1785 #
1786 WAIT_SEC 40
1787 #
1788 # QL          Check-Item          Spec          Check
1789 # -----+-----+-----+-----
1790 # HEPE        HEPE.CMD_BUF_WR_CNT  インクリメントされていること  N/A
1791 #
1792 # # 温度補正 TABLE0 設定
1793 HEPE.CAL_TBL0_SET 0x0FFF 0x0400 0x0400 0x0400 0x0400
1794 & 0x0400 0x0400 0x0400 0x0400 0x0400
1795 & 0x0400 0x0400 0x0400 0x0400 0x0400
1796 & 0x0400 0x0400 0x0400 0x0400 0x0400
1797 & 0x0400 0x0400 0x0400 0x0400 0x0400
1798 & 0x0400 0x0400 0x0400 0x0400 0x0400
1799 & 0x0400 0x0400 0x0400 0x0400 0x0400
1800 & 0x0400 0x0400 0x0400 0x0400 0x0400
1801 & 0x0400 0x0400 0x0400 0x0400 0x0400
1802 & 0x0400 0x0400 0x0400 0x0400 0x0400
1803 #
1804 WAIT_SEC 40
1805 #
1806 # QL          Check-Item          Spec          Check
1807 # -----+-----+-----+-----
1808 # HEPE        HEPE.CMD_BUF_WR_CNT  インクリメントされていること  N/A
1809 # HEPE        HEPE.ASIC_TEMP_COEF  0x0400          N/A
1810 # HEPE        HEPE.ASIC5_TEMP_COEF 0x0400          N/A
1811 #
1812 # 4sec 待機（処理時間）
1813 WAIT_SEC 4
1814 #
1815 # # 温度補正 TABLE1 設定
1816 HEPE.CAL_TBL1_SET 0x0E00 0x0400 0x0400 0x0400 0x0400
1817 & 0x0400 0x0400 0x0400 0x0400 0x0400

```

文 書 番 号	シート No.	版 数
	118	1

```

1818 & 0x0400 0x0400 0x0400 0x0400 0x0400
1819 & 0x0400 0x0400 0x0400 0x0400 0x0400
1820 & 0x0400 0x0400 0x0400 0x0400 0x0400
1821 & 0x0400 0x0400 0x0400 0x0400 0x0400
1822 & 0x0400 0x0400 0x0400 0x0400 0x0400
1823 & 0x0400 0x0400 0x0400 0x0400 0x0400
1824 & 0x0400 0x0400 0x0400 0x0400 0x0400
1825 & 0x0400 0x0400 0x0400 0x0400 0x0400
1826 #
1827 WAIT_SEC 40
1828 #
1829 # QL          Check-Item          Spec          Check
1830 # -----+-----+-----+-----+
1831 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1832 # HEPE          HEPE. ASIC1_TEMP_COEF      0x0400          N/A
1833 # HEPE          HEPE. ASIC6_TEMP_COEF      0x0400          N/A
1834 #
1835 # 4sec 待機（処理時間）
1836 WAIT_SEC 4
1837 #
1838 # # 温度補正 TABLE2 設定
1839 HEPE. CAL_TBL2_SET 0x0C00 0x0400 0x0400 0x0400 0x0400
1840 & 0x0400 0x0400 0x0400 0x0400 0x0400
1841 & 0x0400 0x0400 0x0400 0x0400 0x0400
1842 & 0x0400 0x0400 0x0400 0x0400 0x0400
1843 & 0x0400 0x0400 0x0400 0x0400 0x0400
1844 & 0x0400 0x0400 0x0400 0x0400 0x0400
1845 & 0x0400 0x0400 0x0400 0x0400 0x0400
1846 & 0x0400 0x0400 0x0400 0x0400 0x0400
1847 & 0x0400 0x0400 0x0400 0x0400 0x0400
1848 & 0x0400 0x0400 0x0400 0x0400 0x0400
1849 #
1850 WAIT_SEC 40
1851 #
1852 # QL          Check-Item          Spec          Check
1853 # -----+-----+-----+-----+
1854 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1855 # HEPE          HEPE. ASIC2_TEMP_COEF      0x0400          N/A
1856 # HEPE          HEPE. ASIC7_TEMP_COEF      0x0400          N/A
1857 #
1858 # 4sec 待機（処理時間）
1859 WAIT_SEC 4
1860 #
1861 # # 温度補正 TABLE3 設定
1862 HEPE. CAL_TBL3_SET 0x0B00 0x0400 0x0400 0x0400 0x0400
1863 & 0x0400 0x0400 0x0400 0x0400 0x0400
1864 & 0x0400 0x0400 0x0400 0x0400 0x0400
1865 & 0x0400 0x0400 0x0400 0x0400 0x0400
1866 & 0x0400 0x0400 0x0400 0x0400 0x0400
1867 & 0x0400 0x0400 0x0400 0x0400 0x0400
1868 & 0x0400 0x0400 0x0400 0x0400 0x0400
1869 & 0x0400 0x0400 0x0400 0x0400 0x0400

```

```

1870 & 0x0400 0x0400 0x0400 0x0400 0x0400
1871 & 0x0400 0x0400 0x0400 0x0400 0x0400
1872 #
1873 WAIT_SEC 40
1874 #
1875 # QL          Check-Item          Spec          Check
1876 # -----+-----+-----+-----+
1877 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1878 # HEPE          HEPE. ASIC3_TEMP_COEF      0x0400          N/A
1879 # HEPE          HEPE. ASIC8_TEMP_COEF      0x0400          N/A
1880 #
1881 # 4sec 待機（処理時間）
1882 WAIT_SEC 4
1883 #
1884 #
1885 # # 温度補正 TABLE4 設定
1886 HEPE. CAL_TBL4_SET 0x0A00 0x0400 0x0400 0x0400 0x0400
1887 & 0x0400 0x0400 0x0400 0x0400 0x0400
1888 & 0x0400 0x0400 0x0400 0x0400 0x0400
1889 & 0x0400 0x0400 0x0400 0x0400 0x0400
1890 & 0x0400 0x0400 0x0400 0x0400 0x0400
1891 & 0x0400 0x0400 0x0400 0x0400 0x0400
1892 & 0x0400 0x0400 0x0400 0x0400 0x0400
1893 & 0x0400 0x0400 0x0400 0x0400 0x0400
1894 & 0x0400 0x0400 0x0400 0x0400 0x0400
1895 & 0x0400 0x0400 0x0400 0x0400 0x0400
1896 #
1897 WAIT_SEC 40
1898 #
1899 # QL          Check-Item          Spec          Check
1900 # -----+-----+-----+-----+
1901 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1902 # HEPE          HEPE. ASIC4_TEMP_COEF      0x0400          N/A
1903 # HEPE          HEPE. ASIC9_TEMP_COEF      0x0400          N/A
1904 #
1905 # 4sec 待機（処理時間）
1906 WAIT_SEC 4
1907 #
1908 # # 外部温度モニタ設定レジスタ設定
1909 HEPE. TEMP_MONITOR_SEL 0x0000
1910 #
1911 WAIT_SEC 40
1912 #
1913 # QL          Check-Item          Spec          Check
1914 # -----+-----+-----+-----+
1915 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
1916 #
1917 #
1918 # # 温度補正_内部/外部コマンド送信(外部切替)
1919 HEPE. TEMP_CORRECT_EXT
1920 #
1921 WAIT_SEC 40

```

文 書 番 号	シート No.	版 数
	120	1

1922	#			
1923	# QL	Check-Item	Spec	Check
1924	#	-----+-----+-----+-----		
1925	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1926	#			
1927	# < CHECK >			
1928	CHECK HEPE. TEMP_CORRECT		=EXT	
1929	#			
1930	#			
1931	#			
1932	# 4sec 待機（処理時間）			
1933	WAIT_SEC 4			
1934	#			
1935	# # 温度補正_内部/外部コマンド送信(内部切替)			
1936	HEPE. TEMP_CORRECT_INT			
1937	#			
1938	WAIT_SEC 40			
1939	#			
1940	# QL	Check-Item	Spec	Check
1941	#	-----+-----+-----+-----		
1942	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1943	#			
1944	# < CHECK >			
1945	CHECK HEPE. TEMP_CORRECT		=INT	
1946	#			
1947	#			
1948	#			
1949	# 4sec 待機（処理時間）			
1950	WAIT_SEC 4			
1951	#			
1952	# # ビットエラーリセットコマンド送信			
1953	HEPE. BIT_ERR_RESET			
1954	#			
1955	WAIT_SEC 40			
1956	#			
1957	# QL	Check-Item	Spec	Check
1958	#	-----+-----+-----+-----		
1959	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
1960	#	HEPE. BIT1_ERR_CNT	0x0000(注 1)	N/A
1961	#	HEPE. BIT2_ERR_CNT	0x0000(注 1)	N/A
1962	#	注 1) コマンド送信前のカウンタ値が 0x0000 である場合は、		
1963	#	値に変化は無し。		
1964	#			
1965	#			
1966	# # FIFO_RESET コマンド送信			
1967	HEPE. FIFO_RESET			
1968	#			
1969	WAIT_SEC 40			
1970	#			
1971	# QL	Check-Item	Spec	Check
1972	#	-----+-----+-----+-----		
1973	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A

文 書 番 号	シート No.	版 数
	121	1

```

1974 #
1975 #
1976 # *****
1977 # !!!!! HV 関連チェック !!!!! 【interactive】
1978 # *****
1979 # 【軌道上チェック時】本手順は interactive operations にて実施する。
1980 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
1981 # 手順を進めること。
1982 # また、軌道上では HV 昇圧はばを細かく設定してくためパラメータ変更した
1983 # コマンドが追加となる
1984 #
1985 # 【MMO 試験時】以降の手順は連続送信で実施
1986 # ステータス確認は HEP-ele 側で実施するものとする。
1987 # HV 設定値は PI 指示により、適宜スキップ可能とする。
1988 #
1989 #
1990 # L-mode 1packet/60sec から 1packet/16sec に変更
1991 # 4 時間後に自動で 1packet/60sec に戻る
1992 # HV Initial check 時は、定期的に次コマンドを発行する (PI 指示)
1993 # (HEPE 試験であるが、上記制御は HEPE/HEPI 共通のため、HEPI コマンとなる)
1994 #
1995 MD1U. HEPI_USR_REQ_TEST
1996 #
1997 WAIT_SEC 60
1998 #
1999 #
2000 # # ELE-HV 電源 ON コマンド受信 ENA/DIS コマンド (HV-ELE-CTL_ENA/DIS=ENA)
2001 HEPE. HV_ELE_CTL_ENA
2002 #
2003 WAIT_SEC 40
2004 #
2005 # QL          Check-Item          Spec          Check
2006 # -----+-----+-----+-----+
2007 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること      N/A
2008 #
2009 # < CHECK >
2010 CHECK HEPE. HV_ELE_CTL          =ENA
2011 #
2012 # # ELE-HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=ON)
2013 HEPE. HV_ELE_REF_ON
2014 #
2015 WAIT_SEC 40
2016 #
2017 # QL          Check-Item          Spec          Check
2018 # -----+-----+-----+-----+
2019 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること      N/A
2020 #
2021 # < CHECK >
2022 CHECK HEPE. HE_ELE_DAC          =ON
2023 #
2024 #
2025 # +++++

```

文 書 番 号	シート No.	版 数
	122	1

```

2026 . # HV ステータス異常時の緊急 OFF 手順
2027 # !! 正常時は、スキップすること!!
2028 # ++++++
2029 #
2030 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2031 HEPE. HV_ELE_REF_OFF
2032 #
2033 WAIT_SEC 40
2034 #
2035 # QL          Check-Item          Spec          Check
2036 # -----+-----+-----+-----+
2037 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2038 #
2039 # < CHECK >
2040 CHECK HEPE. HE_ELE_DAC          OFF
2041 #
2042 . # ++++++スキップはここまで+++++
2043 #
2044 # # ELE-HV 出力電圧設定 (DAC 設定値=01h 設定)
2045 . HEPE. HV_ELE_DAC 0x0001
2046 #
2047 WAIT_SEC 40
2048 #
2049 # QL          Check-Item          Spec          Check
2050 # -----+-----+-----+-----+
2051 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2052 #
2053 # < CHECK >
2054 CHECK HEPE. HV_ELE_DAC_VAL      0x0001
2055 #
2056 # ++++++
2057 . # HV ステータス異常時の緊急 OFF 手順
2058 # !! 正常時は、スキップすること!!
2059 # ++++++
2060 #
2061 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2062 HEPE. HV_ELE_REF_OFF
2063 #
2064 WAIT_SEC 40
2065 #
2066 # QL          Check-Item          Spec          Check
2067 # -----+-----+-----+-----+
2068 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2069 #
2070 # < CHECK >
2071 CHECK HEPE. HE_ELE_DAC          OFF
2072 #
2073 . # ++++++スキップはここまで+++++
2074 #
2075 #
2076 # # ELE-HV 出力電圧設定 (DAC 設定値=10h 設定)
2077 . HEPE. HV_ELE_DAC 0x0010

```

文 書 番 号	シート No.	版 数
	123	1

```
2078 #
2079 WAIT_SEC 40
2080 #
2081 # QL          Check-Item          Spec          Check
2082 # -----+-----+-----+-----+
2083 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2084 #
2085 # < CHECK >
2086 CHECK HEPE. HV_ELE_DAC_VAL              0x0010
2087 #
2088 # ++++++
2089 # HV ステータス異常時の緊急 OFF 手順
2090 # !! 正常時は、スキップすること!!
2091 # ++++++
2092 #
2093 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2094 HEPE. HV_ELE_REF_OFF
2095 #
2096 WAIT_SEC 40
2097 #
2098 # QL          Check-Item          Spec          Check
2099 # -----+-----+-----+-----+
2100 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2101 #
2102 # < CHECK >
2103 CHECK HEPE. HE_ELE_DAC              OFF
2104 #
2105 # ++++++スキップはここまで+++++
2106 #
2107 #
2108 # # ELE-HV 出力電圧設定 (DAC 設定値=20h 設定)
2109 HEPE. HV_ELE_DAC 0x0020
2110 #
2111 WAIT_SEC 40
2112 #
2113 # QL          Check-Item          Spec          Check
2114 # -----+-----+-----+-----+
2115 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2116 #
2117 # < CHECK >
2118 CHECK HEPE. HV_ELE_DAC_VAL              0x0020
2119 #
2120 # ++++++
2121 # HV ステータス異常時の緊急 OFF 手順
2122 # !! 正常時は、スキップすること!!
2123 # ++++++
2124 #
2125 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2126 HEPE. HV_ELE_REF_OFF
2127 #
2128 WAIT_SEC 40
2129 #
```

文 書 番 号	シート No.	版 数
	124	1

```

2130 # QL          Check-Item          Spec          Check
2131 # -----+-----+-----+-----+
2132 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること    N/A
2133 #
2134 # < CHECK >
2135 CHECK HEPE. HE_ELE_DAC                OFF
2136 #
2137 # ++++++スキップはここまで+++++
2138 #
2139 #
2140 # # ELE-HV 出力電圧設定 (DAC 設定値=40h 設定)
2141 # HEPE. HV_ELE_DAC 0x0040
2142 #
2143 WAIT_SEC 40
2144 #
2145 # QL          Check-Item          Spec          Check
2146 # -----+-----+-----+-----+
2147 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること    N/A
2148 #
2149 # < CHECK >
2150 CHECK HEPE. HV_ELE_DAC_VAL            0x0040
2151 #
2152 # ++++++スキップはここまで+++++
2153 # HV ステータス異常時の緊急 OFF 手順
2154 # !! 正常時は、スキップすること!!
2155 # ++++++スキップはここまで+++++
2156 #
2157 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2158 HEPE. HV_ELE_REF_OFF
2159 #
2160 WAIT_SEC 40
2161 #
2162 # QL          Check-Item          Spec          Check
2163 # -----+-----+-----+-----+
2164 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること    N/A
2165 #
2166 # < CHECK >
2167 CHECK HEPE. HE_ELE_DAC                OFF
2168 #
2169 # ++++++スキップはここまで+++++
2170 #
2171 #
2172 # # ELE-HV 出力電圧設定 (DAC 設定値=60h 設定)
2173 # HEPE. HV_ELE_DAC 0x0060
2174 #
2175 WAIT_SEC 40
2176 #
2177 # QL          Check-Item          Spec          Check
2178 # -----+-----+-----+-----+
2179 # HEPE          HEPE. CMD_BUF_WR_CNT    インクリメントされていること    N/A
2180 #
2181 # < CHECK >

```

文 書 番 号	シート No.	版 数
	125	1

```

2182 CHECK HEPE. HV_ELE_DAC_VAL 0x0060
2183 #
2184 # ++++++
2185 # HV ステータス異常時の緊急 OFF 手順
2186 # !! 正常時は、スキップすること!!
2187 # ++++++
2188 #
2189 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2190 HEPE. HV_ELE_REF_OFF
2191 #
2192 WAIT_SEC 40
2193 #
2194 # QL          Check-Item          Spec          Check
2195 # -----+-----+-----+-----+
2196 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
2197 #
2198 # < CHECK >
2199 CHECK HEPE. HE_ELE_DAC          OFF
2200 #
2201 # ++++++スキップはここまで+++++
2202 #
2203 #
2204 # # ELE-HV 出力電圧設定 (DAC 設定値=80h 設定)
2205 HEPE. HV_ELE_DAC 0x0080
2206 #
2207 WAIT_SEC 40
2208 #
2209 # QL          Check-Item          Spec          Check
2210 # -----+-----+-----+-----+
2211 # HEPE        HEPE. CMD_BUF_WR_CNT  インクリメントされていること  N/A
2212 #
2213 # < CHECK >
2214 CHECK HEPE. HV_ELE_DAC_VAL      0x0080
2215 CHECK HEPE. HV_MONITOR1        95 105
2216 #
2217 # 60sec 待機 (処理時間)
2218 WAIT_SEC 60
2219 #
2220 #
2221 # .....
2222 # 8.3.2-3. データ取得-1 (Mission L/M Partitions) 【interactive】【TimeLine】
2223 # .....
2224 #
2225 # 【軌道上チェック時】本手順は interactive operations にて実施する。
2226 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2227 # 手順を進めること。
2228 # 【注】軌道上で一度チェックが OK となって以降は TimeLine 実施をベースにする
2229 #
2230 # # READ_BACK コマンド送信
2231 HEPE. READ_BACK
2232 #
2233 WAIT_SEC 40

```

文 書 番 号	シート No.	版 数
	126	1

```

2234 #
2235 # QL          Check-Item          Spec          Check
2236 # -----+-----+-----+-----+
2237 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2238 #
2239 #
2240 # WAIT 4sec (処理時間)
2241 WAIT_SEC 4
2242 #
2243 # # HEPE の Mission Data Dump
2244 #
2245 # # FIFO_RESET コマンド送信
2246 HEPE. FIFO_RESET
2247 #
2248 WAIT_SEC 40
2249 #
2250 # QL          Check-Item          Spec          Check
2251 # -----+-----+-----+-----+
2252 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2253 #
2254 #
2255 # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
2256 HEPE. SSD_ON
2257 #
2258 WAIT_SEC 40
2259 #
2260 # QL          Check-Item          Spec          Check
2261 # -----+-----+-----+-----+
2262 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2263 #
2264 #
2265 #
2266 # # 測定モード切替コマンド送信 (STBY/START=START)
2267 HEPE. OBS_START
2268 #
2269 WAIT_SEC 40
2270 #
2271 # QL          Check-Item          Spec          Check
2272 # -----+-----+-----+-----+
2273 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2274 #
2275 # < CHECK >
2276 CHECK HEPE. SSD_OFF_FL          =OBS
2277 CHECK HEPE. STBY_OBS_F          =OBS
2278 #
2279 #
2280 #
2281 # 600sec 待機 (処理時間)  !! 地上試験では 300 秒で次へ (PI 指示により中断)
2282 WAIT_SEC 600
2283 #
2284 # # HEPE の Mission Data Dump
2285 #

```

文 書 番 号	シート No.	版 数
	127	1

```

2286 # # 測定モード切替コマンド送信 (STBY/START=STBY)
2287 HEPE. OBS_STBY
2288 #
2289 WAIT_SEC 40
2290 #
2291 # QL          Check-Item          Spec          Check
2292 # -----+-----+-----+-----+
2293 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2294 #
2295 #
2296 # < CHECK >
2297 CHECK HEPE. STBY_OBS_F          =SBY
2298 #
2299 # # SSD モード切替コマンド送信 (SSD/OFF=OFF)
2300 HEPE. SSD_OFF
2301 #
2302 WAIT_SEC 40
2303 #
2304 # QL          Check-Item          Spec          Check
2305 # -----+-----+-----+-----+
2306 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2307 #
2308 #
2309 #
2310 # # FIFO_RESET コマンド送信
2311 HEPE. FIFO_RESET
2312 #
2313 WAIT_SEC 40
2314 #
2315 # QL          Check-Item          Spec          Check
2316 # -----+-----+-----+-----+
2317 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
2318 #
2319 #
2320 # .....
2321 # 8.3.2-4. データ取得-2 (Mission L/M Partitions) 【interactive】 【TimeLine】
2322 # .....
2323 #
2324 # 【軌道上チェック時】本手順は interactive operations にて実施する。
2325 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2326 # 手順を進めること。
2327 # また、軌道上では ASIC パラメータを設定・確認していくためパラメータ変更した
2328 # コマンドが追加となる【パラメータ変更確認は TimeLine を使用する】
2329 #
2330 # 【MMO 試験時】以降の手順は連続送信で実施
2331 # ステータス確認は HEP-ele 側で実施するものとする。
2332 #
2333 # # CAL_DAC 設定
2334 # HEPE. CAL_DAC 0x0020
2335 #
2336 WAIT_SEC 40
2337 #

```

文 書 番 号	シート No.	版 数
	128	1

2338	# QL	Check-Item	Spec	Check
2339	#	-----+-----+-----+-----		
2340	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2341	#			
2342	# < CHECK >			
2343	CHECK HEPE. CAL_DAC_VAL		0x0020	
2344	#			
2345	#			
2346	# # CAL_ASIC_ID 設定 Gr1			
2347	HEPE. CAL_ASIC_ID 0x0002			
2348	#			
2349	WAIT_SEC 40			
2350	#			
2351	# QL	Check-Item	Spec	Check
2352	#	-----+-----+-----+-----		
2353	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2354	#			
2355	# < CHECK >			
2356	CHECK HEPE. CAL_ASIC_ID_VAL		0x0002	
2357	#			
2358	#			
2359	#			
2360	#			
2361	# 70sec 待機 (処理時間)			
2362	WAIT_SEC 70			
2363	#			
2364	# # HEPE の Mission Data Dump			
2365	#			
2366	# # FIFO_RESET コマンド送信			
2367	HEPE. FIFO_RESET			
2368	#			
2369	WAIT_SEC 40			
2370	#			
2371	# QL	Check-Item	Spec	Check
2372	#	-----+-----+-----+-----		
2373	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2374	#			
2375	#			
2376	# # CAL_ASIC_ID 設定 Gr2			
2377	HEPE. CAL_ASIC_ID 0x0006			
2378	#			
2379	WAIT_SEC 40			
2380	#			
2381	# QL	Check-Item	Spec	Check
2382	#	-----+-----+-----+-----		
2383	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2384	#			
2385	# < CHECK >			
2386	CHECK HEPE. CAL_ASIC_ID_VAL		0x0006	
2387	#			
2388	#			
2389	# 70sec 待機 (処理時間)			

文 書 番 号	シート No.	版 数
	129	1

```

2390 WAIT_SEC 70
2391 #
2392 # # HEPE の Mission Data Dump
2393 #
2394 # # 測定モード切替コマンド送信 (STBY/START=STBY)
2395 HEPE.OBS_STBY
2396 #
2397 WAIT_SEC 40
2398 #
2399 # QL          Check-Item          Spec          Check
2400 # -----+-----+-----+-----
2401 # HEPE          HEPE.CMD_BUF_WR_CNT      インクリメントされていること      N/A
2402 #
2403 #
2404 CHECK HEPE.STBY_OBS_F          SBY
2405 #
2406 # # SSD モード切替コマンド送信 (SSD/OFF=OFF)
2407 HEPE.SSD_OFF
2408 #
2409 WAIT_SEC 40
2410 #
2411 # QL          Check-Item          Spec          Check
2412 # -----+-----+-----+-----
2413 # HEPE          HEPE.CMD_BUF_WR_CNT      インクリメントされていること      N/A
2414 #
2415 #
2416 # .....
2417 # 8.3.2-5. HEP-ele HV OFF 【interactive】 【TimeLine】
2418 # .....
2419 #
2420 # 【軌道上チェック時】本手順は interactive operations にて実施する。
2421 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2422 # 手順を進めること。
2423 # 軌道上で動作を確認できた後は、TimeLine を使用する
2424 #
2425 # 【MMO 試験時】以降の手順は連続送信で実施
2426 # ステータス確認は HEP-ele 側で実施するものとする。
2427 #
2428 # # FIFO_RESET コマンド送信
2429 HEPE.FIFO_RESET
2430 #
2431 WAIT_SEC 40
2432 #
2433 # QL          Check-Item          Spec          Check
2434 # -----+-----+-----+-----
2435 # HEPE          HEPE.CMD_BUF_WR_CNT      インクリメントされていること      N/A
2436 #
2437 #
2438 # # ELE_HV 出力電圧設定 (DAC 設定値=00h 設定)
2439 HEPE.HV_ELE_DAC 0x0000
2440 #
2441 WAIT_SEC 40

```

文 書 番 号	シート No.	版 数
	130	1

```

2442 #
2443 # QL          Check-Item          Spec          Check
2444 # -----+-----+-----+-----
2445 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること      N/A
2446 #
2447 # < CHECK >
2448 CHECK HEPE. HV_ELE_DAC_VAL              0x0000
2449 #
2450 # 60sec 待機 (処理時間)
2451 WAIT_SEC 60
2452 #
2453 # QL          Check-Item          Spec          Check
2454 # -----+-----+-----+-----
2455 # HEPE          HEPE. HV_MONITOR1      0x0000~0x0005      N/A
2456 #                                     or 0x0100
2457 #
2458 #
2459 # # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
2460 HEPE. HV_ELE_REF_OFF
2461 #
2462 WAIT_SEC 40
2463 #
2464 # QL          Check-Item          Spec          Check
2465 # -----+-----+-----+-----
2466 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること      N/A
2467 #
2468 # < CHECK >
2469 CHECK HEPE. HE_ELE_DAC                  OFF
2470 #
2471 #
2472 # # ELE_HV 電源 ON コマンド 受信 ENA/DIS コマンド (HV-ELE-CTL_ENA/DIS=DIS)
2473 HEPE. HV_ELE_CTL_DIS
2474 #
2475 WAIT_SEC 40
2476 #
2477 # QL          Check-Item          Spec          Check
2478 # -----+-----+-----+-----
2479 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること      N/A
2480 #
2481 # < CHECK >
2482 CHECK HEPE. HV_ELE_CTL                  DIS
2483 #
2484 #
2485 # -----
2486 # 8.3.3. HEP-ele 立ち下げ【interactive】【TimeLine】
2487 # -----
2488 #
2489 # 【軌道上チェック時】本手順は interactive operations にて実施する。
2490 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2491 # 手順を進めること。
2492 # 軌道上で動作を確認できた後は、TimeLine を使用する
2493 #

```

文 書 番 号	シート No.	版 数
	131	1

```

2494 . MD1F.HEPE_CLCT_STOP
2495 #
2496 WAIT_SEC 40
2497 #
2498 # QL          Check-Item          Spec          Check
2499 # -----+-----+-----+-----
2500 # MD1F_OBS_HK  MD1F.MS6_DAT_CLCT    OFF          N/A
2501 #
2502 PCD.ON_OFF_ENA
2503 #
2504 WAIT_SEC 40
2505 #
2506 # QL          Check-Item          Spec          Check
2507 # -----+-----+-----+-----
2508 # PCS1         PCD.ON_OFF_ENA_DIS    ENA          N/A
2509 #
2510 PCD.PSU_HEP_e_OFF
2511 #
2512 WAIT_SEC 40
2513 #
2514 # QL          Check-Item          Spec          Check
2515 # -----+-----+-----+-----
2516 # PCS1         PCD.PSU_HEP_E_ON_OFF  OFF          N/A
2517 #
2518 PCD.ON_OFF_DIS
2519 #
2520 WAIT_SEC 40
2521 #
2522 # QL          Check-Item          Spec          Check
2523 # -----+-----+-----+-----
2524 # PCS1         PCD.ON_OFF_ENA_DIS    DIS          N/A
2525 #
2526 . # QL          Check-Item          Spec          Check
2527 # -----+-----+-----+-----
2528 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2529 #
2530 # =====
2531 . # 8.4. HEP-ion 初期 CO
2532 # =====
2533 # -----
2534 . # 8.4.1. テレメトリ/コマンド機能チェック（低圧部のみ）
2535 #       →試験では8.4.1項はすべてスキップ
2536 . # -----
2537 # .....
2538 . # 8.4.1-1 HEP-ion 立ち上げ【interactive】
2539 # .....
2540 #
2541 . # 【軌道上チェック時】本手順は interactive operationsにて実施する。
2542 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2543 # 手順を進めること。
2544 #
2545 # 【MMO 試験時】以降の手順は連続送信で実施

```

2546 # ステータス確認は HEP-ion 側で実施するものとする。

2547 #

2548 # # HEP-ion の電源を ON する。

2549 #

2550 PCD.ON_OFF_ENA

2551 #

2552 WAIT_SEC 40

2553 #

#	QL	Check-Item	Spec	Check
2554	#	-----	-----	-----
2555	#	-----	-----	-----
2556	# PCS1	PCD.ON_OFF_ENA_DIS	ENA	N/A
2557	#			
2558	#			
2559	#			
2560	#			
2561	#			
2562	#			
2563	#			
2564	# PCS1	PCD.PSU_HEP_I_ON_OFF	ON	N/A
2565	# MD1F_OBS_HK	MD1F.MS7_LINK_STAT	ON	N/A
2566	# MD1F_OBS_HK	MD1F.MS7_DAT_CLCT	ON	N/A
2567	#			
2568	#			
2569	#			
2570	#			
2571	#			
2572	#			
2573	#			
2574	# PCS1	PCD.ON_OFF_ENA_DIS	DIS	N/A
2575	#			
2576	# # SW Error clear			
2577	# MD1F.DPU_SW_ERR_CLR			
2578	#			
2579	#			
2580	#			
2581	#			
2582	#			
2583	# MD1F_OBS_HK	MD1F.MS7_LINK_ERR	na	N/A
2584	#	MD1F.SLOT_ERR	na	N/A
2585	#			
2586	# <初期ステータス確認>			
2587	#			
2588	#			
2589	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
2590	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
2591	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
2592	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
2593	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
2594	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
2595	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A
2596	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2597	# HEPI	HEPI.SEU2	NOR(0x01)	N/A

2554 #

2555 #

2556 # PCS1 PCD.ON_OFF_ENA_DIS ENA N/A

2557 #

2558 PCD.PSU_HEP_i_ON

2559 #

2560 WAIT_SEC 40

2561 #

#	QL	Check-Item	Spec	Check
2562	#	-----	-----	-----
2563	#	-----	-----	-----
2564	# PCS1	PCD.PSU_HEP_I_ON_OFF	ON	N/A
2565	# MD1F_OBS_HK	MD1F.MS7_LINK_STAT	ON	N/A
2566	# MD1F_OBS_HK	MD1F.MS7_DAT_CLCT	ON	N/A
2567	#			
2568	#			
2569	#			
2570	#			
2571	#			
2572	#			
2573	#			
2574	# PCS1	PCD.ON_OFF_ENA_DIS	DIS	N/A
2575	#			
2576	# # SW Error clear			
2577	# MD1F.DPU_SW_ERR_CLR			
2578	#			
2579	#			
2580	#			
2581	#			
2582	#			
2583	# MD1F_OBS_HK	MD1F.MS7_LINK_ERR	na	N/A
2584	#	MD1F.SLOT_ERR	na	N/A
2585	#			
2586	# <初期ステータス確認>			
2587	#			
2588	#			
2589	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
2590	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
2591	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
2592	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
2593	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
2594	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
2595	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A
2596	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2597	# HEPI	HEPI.SEU2	NOR(0x01)	N/A

2562 #

2563 #

2564 # PCS1 PCD.PSU_HEP_I_ON_OFF ON N/A

2565 # MD1F_OBS_HK MD1F.MS7_LINK_STAT ON N/A

2566 # MD1F_OBS_HK MD1F.MS7_DAT_CLCT ON N/A

2567 #

2568 PCD.ON_OFF_DIS

2569 #

2570 WAIT_SEC 40

2571 #

#	QL	Check-Item	Spec	Check
2572	#	-----	-----	-----
2573	#	-----	-----	-----
2574	# PCS1	PCD.ON_OFF_ENA_DIS	DIS	N/A
2575	#			
2576	# # SW Error clear			
2577	# MD1F.DPU_SW_ERR_CLR			
2578	#			
2579	#			
2580	#			
2581	#			
2582	#			
2583	# MD1F_OBS_HK	MD1F.MS7_LINK_ERR	na	N/A
2584	#	MD1F.SLOT_ERR	na	N/A
2585	#			
2586	# <初期ステータス確認>			
2587	#			
2588	#			
2589	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
2590	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
2591	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
2592	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
2593	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
2594	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
2595	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A
2596	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2597	# HEPI	HEPI.SEU2	NOR(0x01)	N/A

2572 #

2573 #

2574 # PCS1 PCD.ON_OFF_ENA_DIS DIS N/A

2575 #

2576 # # SW Error clear

2577 MD1F.DPU_SW_ERR_CLR

2578 #

2579 WAIT_SEC 120

2580 #

#	QL	Check-Item	Spec	Check
2581	#	-----	-----	-----
2582	#	-----	-----	-----
2583	# MD1F_OBS_HK	MD1F.MS7_LINK_ERR	na	N/A
2584	#	MD1F.SLOT_ERR	na	N/A
2585	#			
2586	# <初期ステータス確認>			
2587	#			
2588	#			
2589	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
2590	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
2591	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
2592	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
2593	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
2594	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
2595	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A
2596	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2597	# HEPI	HEPI.SEU2	NOR(0x01)	N/A

2582 #

2583 # MD1F_OBS_HK MD1F.MS7_LINK_ERR na N/A

2584 # MD1F.SLOT_ERR na N/A

2585 #

2586 # <初期ステータス確認>

#	QL	Check-Item	Spec	Check
2587	#	-----	-----	-----
2588	#	-----	-----	-----
2589	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
2590	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
2591	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
2592	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
2593	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
2594	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
2595	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A
2596	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2597	# HEPI	HEPI.SEU2	NOR(0x01)	N/A

2587 #

2588 #

2589 # HEPI HEPI.HV_MONITOR1 0x0000 or 0x0100 N/A

2590 # HEPI HEPI.HV_MONITOR2 0x0000 or 0x0100 N/A

2591 # HEPI HEPI.HV_MONITOR3 0x0000 or 0x0100 N/A

2592 # HEPI HEPI.TEMP_MONITOR1 3.526~48.013 N/A

2593 # HEPI HEPI.TEMP_MONITOR2 1.060~45.286 N/A

2594 # HEPI HEPI.ANTI_ENA_FL DIS(0x00) N/A

2595 # HEPI HEPI.FIFO_FULL NOR(0x00) N/A

2596 # HEPI HEPI.TEMP_CORRECT INT(0x00) N/A

2597 # HEPI HEPI.SEU2 NOR(0x01) N/A

文 書 番 号	シート No.	版 数
	133	1

```

2598 # HEPI          HEPI. SEU1          NOR (0x01)          N/A
2599 #
2600 #
2601 # HEPI          HEPI. ELE_ION_FL      ION (0x00)          N/A
2602 # HEPI          HEPI. STBY_OBS_F     SBY (0x00)          N/A
2603 # HEPI          HEPI. HV_ION_H_CTL    DIS (0x00)          N/A
2604 # HEPI          HEPI. HV_ION_L_CTL    DIS (0x00)          N/A
2605 # HEPI          HEPI. HE_ION_H_DAC    OFF (0x00)          N/A
2606 # HEPI          HEPI. HE_ION_DAC      OFF (0x00)          N/A
2607 #
2608 #
2609 # ++++++
2610 # 初期 TLM 異常時の HEP-i 電源 OFF 手順
2611 # !!初期 TLM 正常時は以下の電源 OFF コマンドはスキップ。送信しないこと!!
2612 # ++++++
2613 # PCD. ON_OFF_ENA
2614 #
2615 # WAIT_SEC 40
2616 #
2617 # QL          Check-Item          Spec          Check
2618 # -----+-----+-----+-----+
2619 # PCS1        PCD. ON_OFF_ENA_DIS    ENA           N/A
2620 #
2621 # PCD. PSU_HEP_i_OFF
2622 #
2623 # WAIT_SEC 40
2624 #
2625 # QL          Check-Item          Spec          Check
2626 # -----+-----+-----+-----+
2627 # PCS1        PCD. PSU_HEP_I_ON_OFF    OFF           N/A
2628 #
2629 # PCD. ON_OFF_DIS
2630 #
2631 # WAIT_SEC 40
2632 #
2633 # QL          Check-Item          Spec          Check
2634 # -----+-----+-----+-----+
2635 # PCS1        PCD. ON_OFF_ENA_DIS    DIS           N/A
2636 #
2637 # ++++++スキップはここまで+++++
2638 #
2639 #
2640 #
2641 #
2642 # .....
2643 # 8.4.1-2. コマンド送信チェック【interactive】
2644 # .....
2645 #
2646 # 【軌道上チェック時】本手順は interactive operations にて実施する。
2647 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
2648 # 手順を進めること。
2649 #

```

文 書 番 号	シート No.	版 数
	134	1

```
2650 # 【MMO 試験時】以降の手順は連続送信で実施
2651 # ステータス確認は HEP-ele 側で実施するものとする。
2652 #
2653 # # ASIC 内部 Resister1~16 及び ASIC1~9 Disable-Bit 設定
2654 #
2655 HEPI.ASIC_REG_SET 0x0000 0xC000 0x0401 0x0000 0x0000 0x0000 0x0000
2656 & 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0002 0x0000 0x2060
2657 & 0x00010000 0x00010000 0x00010000 0x00010000 0x00010000
2658 & 0xFFFFFFFF 0xFFFFFFFF 0xFFFFFFFF 0xFFFFFFFF
2659 #
2660 WAIT_SEC 40
2661 #
2662 # QL          Check-Item          Spec          Check
2663 # -----+-----+-----+-----+
2664 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2665 #
2666 #
2667 # # ASIC Gr1 レジスタ書き込みコマンド
2668 HEPI.REG_WR_GR1
2669 #
2670 WAIT_SEC 40
2671 #
2672 # QL          Check-Item          Spec          Check
2673 # -----+-----+-----+-----+
2674 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2675 #
2676 #
2677 #
2678 #
2679 #
2680 # WAIT 4sec (Writing ASIC Gr1 register)
2681 WAIT_SEC 4
2682 #
2683 # # ASIC Gr2 レジスタ書き込みコマンド
2684 HEPI.REG_WR_GR2
2685 #
2686 WAIT_SEC 40
2687 #
2688 # QL          Check-Item          Spec          Check
2689 # -----+-----+-----+-----+
2690 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2691 #
2692 #
2693 #
2694 #
2695 #
2696 # WAIT 4sec (Writing ASIC Gr2 register)
2697 WAIT_SEC 4
2698 #
2699 # # PEAK TIME Setting
2700 HEPI.PEAK 0x0003
2701 #
```

文 書 番 号	シート No.	版 数
	135	1

2702	WAIT_SEC 40			
2703	#			
2704	# QL	Check-Item	Spec	Check
2705	#			
2706	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2707	# HEPI	HEPI.PEAK_TIME_VAL	0x0003	N/A
2708	#			
2709	# # VFP_Gr1 設定			
2710	HEPI.ASIC_GR1_VFP 0x0009			
2711	#			
2712	WAIT_SEC 40			
2713	#			
2714	# QL	Check-Item	Spec	Check
2715	#			
2716	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2717	# HEPI	HEPI.ASIC_GR1_VFP_VAL	0x0009	N/A
2718	#			
2719	#			
2720	# # VFP_Gr2 設定			
2721	HEPI.ASIC_GR2_VFP 0x0009			
2722	#			
2723	WAIT_SEC 40			
2724	#			
2725	# QL	Check-Item	Spec	Check
2726	#			
2727	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2728	# HEPI	HEPI.ASIC_GR2_VFP_VAL	0x0009	N/A
2729	#			
2730	#			
2731	# # TH_ANTI 設定			
2732	HEPI.TH_ANTI 0x0001			
2733	#			
2734	WAIT_SEC 40			
2735	#			
2736	# QL	Check-Item	Spec	Check
2737	#			
2738	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2739	# HEPI	HEPI.TH_ANTI_VAL	0x0001	N/A
2740	#			
2741	#			
2742	# # TH_BACK 設定			
2743	HEPI.TH_BACK 0x3FFE			
2744	#			
2745	WAIT_SEC 40			
2746	#			
2747	# QL	Check-Item	Spec	Check
2748	#			
2749	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2750	# HEPI	HEPI.TH_BACK_VAL	0x3FFE	N/A
2751	#			
2752	#			
2753	# # LOAD コマンド送信			

文書番号 TPP-7S8238-56K	シート No.	版数
	136	1

[illegible]

文 書 番 号	シート No.	版 数
	137	1

2805	# QL	Check-Item	Spec	Check
2806	#	-----+-----+-----+-----		
2807	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2808	# HEPI	HEPI.ASIC0_TEMP_COEF	0x0400	N/A
2809	# HEPI	HEPI.ASIC5_TEMP_COEF	0x0400	N/A
2810	#			
2811	# WAIT 4sec (処理時間)			
2812	WAIT_SEC 4			
2813	#			
2814	# # 温度補正 TABLE1 設定			
2815	HEPI.CAL_TBL1_SET	0x0E00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2816	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2817	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2818	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2819	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2820	#			
2821	WAIT_SEC 40			
2822	#			
2823	# QL	Check-Item	Spec	Check
2824	#	-----+-----+-----+-----		
2825	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2826	# HEPI	HEPI.ASIC1_TEMP_COEF	0x0400	N/A
2827	# HEPI	HEPI.ASIC6_TEMP_COEF	0x0400	N/A
2828	#			
2829	# WAIT 4sec (処理時間)			
2830	WAIT_SEC 4			
2831	#			
2832	# <温度補正 TABLE2 設定>			
2833	HEPI.CAL_TBL2_SET	0x0C00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2834	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2835	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2836	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2837	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2838	#			
2839	WAIT_SEC 40			
2840	#			
2841	# QL	Check-Item	Spec	Check
2842	#	-----+-----+-----+-----		
2843	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2844	# HEPI	HEPI.ASIC2_TEMP_COEF	0x0400	N/A
2845	# HEPI	HEPI.ASIC7_TEMP_COEF	0x0400	N/A
2846	#			
2847	# WAIT 4sec (処理時間)			
2848	WAIT_SEC 4			
2849	#			
2850	# # 温度補正 TABLE3 設定			
2851	HEPI.CAL_TBL3_SET	0x0B00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2852	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2853	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2854	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2855	&	0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400		
2856	#			

```

2857 WAIT_SEC 40
2858 #
2859 # QL          Check-Item          Spec          Check
2860 # -----+-----+-----+-----+
2861 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2862 # HEPI        HEPI.ASIC3_TEMP_COEF  0x0400          N/A
2863 # HEPI        HEPI.ASIC8_TEMP_COEF  0x0400          N/A
2864 #
2865 # WAIT 4sec (処理時間)
2866 WAIT_SEC 4
2867 #
2868 # # 温度補正 TABLE4 設定
2869 HEPI.CAL_TBL4_SET 0x0A00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
2870 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
2871 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
2872 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
2873 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
2874 #
2875 WAIT_SEC 40
2876 #
2877 # QL          Check-Item          Spec          Check
2878 # -----+-----+-----+-----+
2879 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2880 # HEPI        HEPI.ASIC4_TEMP_COEF  0x0400          N/A
2881 # HEPI        HEPI.ASIC9_TEMP_COEF  0x0400          N/A
2882 #
2883 # WAIT 4sec (処理時間)
2884 WAIT_SEC 4
2885 #
2886 # # 外部温度モニタ設定レジスタ設定
2887 HEPI.TEMP_MONITOR_SEL 0x0000
2888 #
2889 WAIT_SEC 40
2890 #
2891 # QL          Check-Item          Spec          Check
2892 # -----+-----+-----+-----+
2893 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2894 #
2895 #
2896 # # 温度補正_内部/外部コマンド送信(外部切替)
2897 HEPI.TEMP_CORRECT_EXT
2898 #
2899 WAIT_SEC 40
2900 #
2901 # QL          Check-Item          Spec          Check
2902 # -----+-----+-----+-----+
2903 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
2904 # HEPI        HEPI.TEMP_CORRECT     EXT (0x01)      N/A
2905 # HEPI        HEPI.ASIC0_TEMP_COEF  0x0FFF          N/A
2906 # HEPI        HEPI.ASIC1_TEMP_COEF  0x0E00          N/A
2907 # HEPI        HEPI.ASIC2_TEMP_COEF  0x0C00          N/A
2908 # HEPI        HEPI.ASIC3_TEMP_COEF  0x0B00          N/A

```

文 書 番 号	シート No.	版 数
	139	1

2909	# HEPI	HEPI.ASIC4_TEMP_COEF	0x0A00	N/A
2910	# HEPI	HEPI.ASIC5_TEMP_COEF	0x0FFF	N/A
2911	# HEPI	HEPI.ASIC6_TEMP_COEF	0x0E00	N/A
2912	# HEPI	HEPI.ASIC7_TEMP_COEF	0x0C00	N/A
2913	# HEPI	HEPI.ASIC8_TEMP_COEF	0x0B00	N/A
2914	# HEPI	HEPI.ASIC9_TEMP_COEF	0x0A00	N/A
2915	#			
2916	# WAIT 4sec (処理時間)			
2917	WAIT_SEC 4			
2918	#			
2919	# # 温度補正_内部/外部コマンド送信(内部切替)			
2920	HEPI.TEMP_CORRECT_INT			
2921	#			
2922	WAIT_SEC 40			
2923	#			
2924	# QL	Check-Item	Spec	Check
2925	#			
2926	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2927	# HEPI	HEPI.TEMP_CORRECT	INT(0x00)	N/A
2928	# HEPI	HEPI.ASIC0_TEMP_COEF	0x0400	N/A
2929	# HEPI	HEPI.ASIC1_TEMP_COEF	0x0400	N/A
2930	# HEPI	HEPI.ASIC2_TEMP_COEF	0x0400	N/A
2931	# HEPI	HEPI.ASIC3_TEMP_COEF	0x0400	N/A
2932	# HEPI	HEPI.ASIC4_TEMP_COEF	0x0400	N/A
2933	# HEPI	HEPI.ASIC5_TEMP_COEF	0x0400	N/A
2934	# HEPI	HEPI.ASIC6_TEMP_COEF	0x0400	N/A
2935	# HEPI	HEPI.ASIC7_TEMP_COEF	0x0400	N/A
2936	# HEPI	HEPI.ASIC8_TEMP_COEF	0x0400	N/A
2937	# HEPI	HEPI.ASIC9_TEMP_COEF	0x0400	N/A
2938	#			
2939	# WAIT 4sec (処理時間)			
2940	WAIT_SEC 4			
2941	#			
2942	# # FIFO_RESET コマンド送信			
2943	HEPI.FIFO_RESET			
2944	#			
2945	WAIT_SEC 40			
2946	#			
2947	# QL	Check-Item	Spec	Check
2948	#			
2949	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
2950	#			
2951	#			
2952	#			
2953	#			
2954	#			
2955	#			
2956	#			
2957	#			
2958	#			
2959	#			
2960	#			

2951 #
 2952 # 8.4.1-3. データ取得-2(Mission L Partitions) 【interactive】 【TimeLine】
 2953 #
 2954 #
 2955 # 【軌道上チェック時】本手順は interactive operations にて実施する。
 2956 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
 2957 # 手順を進めること。
 2958 # また、軌道上では ASIC パラメータを設定・確認していくためパラメータ変更した
 2959 # コマンドが追加となる【パラメータ変更確認は TimeLine を使用する】
 2960 #

文 書 番 号	シート No.	版 数
	140	1

```

2961 # 【MMO 試験時】以降の手順は連続送信で実施
2962 # ステータス確認は HEP-ion 側で実施するものとする。
2963 #
2964 # # CAL_DAC 設定
2965 # HEPI.CAL_DAC 0x0030
2966 #
2967 WAIT_SEC 40
2968 #
2969 # QL          Check-Item          Spec          Check
2970 # -----+-----+-----+-----+
2971 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
2972 # HEPI        HEPI.CAL_DAC_VAL      0x0030                      N/A
2973 #
2974 #
2975 # # CAL_ASIC_ID 設定 Gr1
2976 # HEPI.CAL_ASIC_ID 0x0001
2977 #
2978 WAIT_SEC 40
2979 #
2980 # QL          Check-Item          Spec          Check
2981 # -----+-----+-----+-----+
2982 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
2983 # HEPI        HEPI.CAL_ASIC_ID_VAL  0x0001                      N/A
2984 #
2985 #
2986 # 注) 変化する場合がある。
2987 #
2988 #
2989 # WAIT 120sec (Calibration Gr1)
2990 WAIT_SEC 120
2991 #
2992 #
2993 # # FIFO_RESET コマンド送信
2994 # HEPI.FIFO_RESET
2995 #
2996 WAIT_SEC 40
2997 #
2998 # QL          Check-Item          Spec          Check
2999 # -----+-----+-----+-----+
3000 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3001 #
3002 #
3003 # # CAL_ASIC_ID 設定 Gr2
3004 # HEPI.CAL_ASIC_ID 0x0003
3005 #
3006 WAIT_SEC 40
3007 #
3008 # QL          Check-Item          Spec          Check
3009 # -----+-----+-----+-----+
3010 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3011 # HEPI        HEPI.CAL_ASIC_ID_VAL  0x0003                      N/A
3012 #

```

文 書 番 号	シート No.	版 数
	141	1

3013	#			
3014	#	注) 変化する場合がある。		
3015	#			
3016	#			
3017	#	WAIT 120sec (Calibration Gr2)		
3018		WAIT_SEC 120		
3019	#			
3020	#	# SSD モード切替コマンド送信 (SSD/OFF=SSD)		
3021		HEPI.SSD_ON		
3022	#			
3023		WAIT_SEC 40		
3024	#			
3025	# QL	Check-Item	Spec	Check
3026	#			
3027	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3028	#			
3029	#			
3030	#	# 測定モード切替コマンド送信 (STBY/START=START)		
3031		HEPI.OBS_START		
3032	#			
3033		WAIT_SEC 40		
3034	#			
3035	# QL	Check-Item	Spec	Check
3036	#			
3037	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3038	#			
3039	# HEPI	HEPI.SSD_OFF_FL	OBS (0x00)	N/A
3040	# HEPI	HEPI.STBY_OBS_F	OBS (0x01)	N/A
3041	#			
3042	#			
3043	#			
3044	#	# 測定モード切替コマンド送信 (STBY/START=STBY)		
3045		HEPI.OBS_STBY		
3046	#			
3047		WAIT_SEC 300		
3048	#			
3049	# QL	Check-Item	Spec	Check
3050	#			
3051	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3052	#			
3053	# HEPI	HEPI.SSD_OFF_FL	OFF (0x01)	N/A
3054	# HEPI	HEPI.STBY_OBS_F	SBY (0x00)	N/A
3055	#			
3056	#			
3057	#	# SSD モード切替コマンド送信 (SSD/OFF=OFF)		
3058		HEPI.SSD_OFF		
3059	#			
3060		WAIT_SEC 40		
3061	#			
3062	# QL	Check-Item	Spec	Check
3063	#			
3064	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A

```

3065 #
3066 # .....
3067 # 8.4.1-4. HEP-ion 立ち下げ【interactive】【TimeLine】
3068 # .....
3069 #
3070 # 【軌道上チェック時】本手順は interactive operations にて実施する。
3071 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
3072 # 手順を進めること。
3073 # 軌道上で動作を確認できた後は、TimeLine を使用する
3074 #
3075 MD1F.HEPI_CLCT_STOP
3076 #
3077 WAIT_SEC 40
3078 #
3079 # QL          Check-Item          Spec          Check
3080 # -----+-----+-----+-----
3081 # MD1F_OBS_HK  MD1F.MS7_DAT_CLCT    OFF          N/A
3082 #
3083 PCD.ON_OFF_ENA
3084 #
3085 WAIT_SEC 40
3086 #
3087 # QL          Check-Item          Spec          Check
3088 # -----+-----+-----+-----
3089 # PCS1         PCD.ON_OFF_ENA_DIS    ENA          N/A
3090 #
3091 PCD.PSU_HEP_i_OFF
3092 #
3093 WAIT_SEC 40
3094 #
3095 # QL          Check-Item          Spec          Check
3096 # -----+-----+-----+-----
3097 # PCS1         PCD.PSU_HEP_I_ON_OFF  OFF          N/A
3098 #
3099 PCD.ON_OFF_DIS
3100 #
3101 WAIT_SEC 40
3102 #
3103 # QL          Check-Item          Spec          Check
3104 # -----+-----+-----+-----
3105 # PCS1         PCD.ON_OFF_ENA_DIS    DIS          N/A
3106 #
3107 # -----
3108 # 8.4.2. テレメトリ/コマンド機能チェック（高圧含む）→試験はここから
3109 # -----
3110 # .....
3111 # 8.4.2-1 HEP-ion 立ち上げ【interactive】
3112 # .....
3113 #
3114 # 【軌道上チェック時】本手順は interactive operations にて実施する。
3115 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
3116 # 手順を進めること。

```

文 書 番 号	シート No.	版 数
	143	1

3117	#			
3118	#	【MMO 試験時】以降の手順は連続送信で実施		
3119	#	ステータス確認は HEP-ion 側で実施するものとする。		
3120	#			
3121	#	HEP-ion の電源を ON する。		
3122	#			
3123	PCD.ON_OFF_ENA			
3124	#			
3125	WAIT_SEC 40			
3126	#			
3127	# QL	Check-Item	Spec	Check
3128	#			
3129	# PCS1	PCD.ON_OFF_ENA_DIS	ENA	N/A
3130	#			
3131	PCD.PSU_HEP_i_ON			
3132	#			
3133	WAIT_SEC 40			
3134	#			
3135	# QL	Check-Item	Spec	Check
3136	#			
3137	# PCS1	PCD.PSU_HEP_I_ON_OFF	ON	N/A
3138	# MD1F_OBS_HK	MD1F.MS7_LINK_STAT	ON	N/A
3139	# MD1F_OBS_HK	MD1F.MS7_DAT_CLCT	ON	N/A
3140	#			
3141	PCD.ON_OFF_DIS			
3142	#			
3143	WAIT_SEC 40			
3144	#			
3145	# QL	Check-Item	Spec	Check
3146	#			
3147	# PCS1	PCD.ON_OFF_ENA_DIS	DIS	N/A
3148	#			
3149	#	SW Error clear		
3150	MD1F.DPU_SW_ERR_CLR			
3151	#			
3152	WAIT_SEC 120			
3153	#			
3154	# QL	Check-Item	Spec	Check
3155	#			
3156	# MD1F_OBS_HK	MD1F.MS7_LINK_ERR	na	N/A
3157	#	MD1F.SLOT_ERR	na	N/A
3158	#			
3159	#	<初期ステータス確認>		
3160	# QL	Check-Item	Spec	Check
3161	#			
3162	# HEPI	HEPI.HV_MONITOR1	0x0000 or 0x0100	N/A
3163	# HEPI	HEPI.HV_MONITOR2	0x0000 or 0x0100	N/A
3164	# HEPI	HEPI.HV_MONITOR3	0x0000 or 0x0100	N/A
3165	# HEPI	HEPI.TEMP_MONITOR1	3.526~48.013	N/A
3166	# HEPI	HEPI.TEMP_MONITOR2	1.060~45.286	N/A
3167	# HEPI	HEPI.ANTI_ENA_FL	DIS(0x00)	N/A
3168	# HEPI	HEPI.FIFO_FULL	NOR(0x00)	N/A

文 書 番 号	シート No.	版 数
	144	1

```

3169 # HEP1      HEP1. TEMP_CORRECT      INT (0x00)      N/A
3170 # HEP1      HEP1. SEU2              NOR (0x01)      N/A
3171 # HEP1      HEP1. SEU1              NOR (0x01)      N/A
3172 #
3173 #
3174 # HEP1      HEP1. ELE_ION_FL          ION (0x00)      N/A
3175 # HEP1      HEP1. STBY_OBS_F         SBY (0x00)      N/A
3176 # HEP1      HEP1. HV_ION_H_CTL       DIS (0x00)      N/A
3177 # HEP1      HEP1. HV_ION_L_CTL       DIS (0x00)      N/A
3178 # HEP1      HEP1. HE_ION_H_DAC       OFF (0x00)      N/A
3179 # HEP1      HEP1. HE_ION_DAC         OFF (0x00)      N/A
3180 #
3181 #
3182 # ++++++
3183 # 初期 TLM 異常時の HEP-i 電源 OFF 手順
3184 # !!初期 TLM 正常時は以下の電源 OFF コマンドはスキップ。送信しないこと!!
3185 # ++++++
3186 # PCD. ON_OFF_ENA
3187 #
3188 # WAIT_SEC 40
3189 #
3190 # QL          Check-Item              Spec              Check
3191 # -----+-----+-----+-----+
3192 # PCS1        PCD. ON_OFF_ENA_DIS      ENA                N/A
3193 #
3194 # PCD. PSU_HEP_i_OFF
3195 #
3196 # WAIT_SEC 40
3197 #
3198 # QL          Check-Item              Spec              Check
3199 # -----+-----+-----+-----+
3200 # PCS1        PCD. PSU_HEP_I_ON_OFF    OFF                N/A
3201 #
3202 # PCD. ON_OFF_DIS
3203 #
3204 # WAIT_SEC 40
3205 #
3206 # QL          Check-Item              Spec              Check
3207 # -----+-----+-----+-----+
3208 # PCS1        PCD. ON_OFF_ENA_DIS      DIS                N/A
3209 #
3210 # ++++++スキップはここまで+++++
3211 #
3212 #
3213 #
3214 #
3215 # .....
3216 # 8.4.2-2. コマンド送信チェック【interactive】
3217 # .....
3218 #
3219 # 【軌道上チェック時】本手順は interactive operations にて実施する。
3220 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して

```

文 書 番 号	シート No.	版 数
	145	1

```

3221 # 手順を進めること。
3222 #
3223 # 【MMO 試験時】以降の手順は連続送信で実施
3224 # ステータス確認は HEP-ele 側で実施するものとする。
3225 #
3226 # # ASIC 内部 Resister1~16 及び ASIC1~9 Disable-Bit 設定
3227 #
3228 HEPI.ASIC_REG_SET 0x0000 0xC000 0x0401 0x0000 0x0000 0x0000 0x0000
3229 & 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0002 0x0000 0x2060
3230 & 0x00010000 0x00010000 0x00010000 0x00010000 0x00010000
3231 & 0xFFFFFFFF 0xFFFFFFFF 0xFFFFFFFF 0xFFFFFFFF
3232 #
3233 WAIT_SEC 40
3234 #
3235 # QL          Check-Item          Spec          Check
3236 # -----+-----+-----+-----+
3237 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3238 #
3239 #
3240 # # ASIC Gr1 レジスタ書き込みコマンド
3241 HEPI.REG_WR_GR1
3242 #
3243 WAIT_SEC 40
3244 #
3245 # QL          Check-Item          Spec          Check
3246 # -----+-----+-----+-----+
3247 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3248 #
3249 #
3250 #
3251 #
3252 #
3253 # WAIT 4sec (Writing ASIC Gr1 register)
3254 WAIT_SEC 4
3255 #
3256 # # ASIC Gr2 レジスタ書き込みコマンド
3257 HEPI.REG_WR_GR2
3258 #
3259 WAIT_SEC 40
3260 #
3261 # QL          Check-Item          Spec          Check
3262 # -----+-----+-----+-----+
3263 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3264 #
3265 #
3266 #
3267 #
3268 #
3269 # WAIT 4sec (Writing ASIC Gr2 register)
3270 WAIT_SEC 4
3271 #
3272 # # PEAK TIME Setting

```

文 書 番 号	シート No.	版 数
	146	1

3273	HEPI. PEAK 0x0003			
3274	#			
3275	WAIT_SEC 40			
3276	#			
3277	# QL	Check-Item	Spec	Check
3278	#	-----+-----+-----+-----		
3279	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3280	# HEPI	HEPI. PEAK_TIME_VAL	0x0003	N/A
3281	#			
3282	# # VFP_Gr1 設定			
3283	HEPI. ASIC_GR1_VFP 0x0009			
3284	#			
3285	WAIT_SEC 40			
3286	#			
3287	# QL	Check-Item	Spec	Check
3288	#	-----+-----+-----+-----		
3289	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3290	# HEPI	HEPI. ASIC_GR1_VFP_VAL	0x0009	N/A
3291	#			
3292	#			
3293	# # VFP_Gr2 設定			
3294	HEPI. ASIC_GR2_VFP 0x0009			
3295	#			
3296	WAIT_SEC 40			
3297	#			
3298	# QL	Check-Item	Spec	Check
3299	#	-----+-----+-----+-----		
3300	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3301	# HEPI	HEPI. ASIC_GR2_VFP_VAL	0x0009	N/A
3302	#			
3303	#			
3304	# # TH_ANTI 設定			
3305	HEPI. TH_ANTI 0x0001			
3306	#			
3307	WAIT_SEC 40			
3308	#			
3309	# QL	Check-Item	Spec	Check
3310	#	-----+-----+-----+-----		
3311	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3312	# HEPI	HEPI. TH_ANTI_VAL	0x0001	N/A
3313	#			
3314	#			
3315	# # TH_BACK 設定			
3316	HEPI. TH_BACK 0x3FFE			
3317	#			
3318	WAIT_SEC 40			
3319	#			
3320	# QL	Check-Item	Spec	Check
3321	#	-----+-----+-----+-----		
3322	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3323	# HEPI	HEPI. TH_BACK_VAL	0x3FFE	N/A
3324	#			

```

3325 #
3326 # # LOAD コマンド送信
3327 HEPI. LOAD_START
3328 #
3329 WAIT_SEC 40
3330 #
3331 # QL          Check-Item          Spec          Check
3332 # -----+-----+-----+-----+
3333 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3334 #
3335 #
3336 #
3337 #
3338 #
3339 # # FIFO_OF_RESET コマンド送信
3340 HEPI. FIFO_OF_RESET
3341 #
3342 WAIT_SEC 40
3343 #
3344 # QL          Check-Item          Spec          Check
3345 # -----+-----+-----+-----+
3346 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3347 #
3348 #
3349 # # ビットエラーリセットコマンド送信
3350 HEPI. BIT_ERR_RESET
3351 #
3352 WAIT_SEC 40
3353 #
3354 # QL          Check-Item          Spec          Check
3355 # -----+-----+-----+-----+
3356 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3357 #
3358 #
3359 # # 補正テーブル選択レジスタ設定
3360 HEPI. ASIC_CAL_TBL_SEL 0x0000 0x0001 0x0002 0x0003 0x0004 0x0000 0x0001 0x0002 0x0003
0x0004
3361 #
3362 WAIT_SEC 40
3363 #
3364 # QL          Check-Item          Spec          Check
3365 # -----+-----+-----+-----+
3366 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3367 #
3368 #
3369 # # 温度補正 TABLE0 設定
3370 HEPI. CAL_TBL0_SET 0x0FFF 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3371 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3372 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3373 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3374 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3375 #

```

文 書 番 号	シート No.	版 数
	148	1

```

3376 WAIT_SEC 40
3377 #
3378 # QL          Check-Item          Spec          Check
3379 # -----+-----+-----+-----+
3380 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3381 # HEPI        HEPI.ASIC0_TEMP_COEF  0x0400          N/A
3382 # HEPI        HEPI.ASIC5_TEMP_COEF  0x0400          N/A
3383 #
3384 # WAIT 4sec (処理時間)
3385 WAIT_SEC 4
3386 #
3387 # # 温度補正 TABLE1 設定
3388 HEPI.CAL_TBL1_SET 0x0E00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3389 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3390 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3391 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3392 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3393 #
3394 WAIT_SEC 40
3395 #
3396 # QL          Check-Item          Spec          Check
3397 # -----+-----+-----+-----+
3398 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3399 # HEPI        HEPI.ASIC1_TEMP_COEF  0x0400          N/A
3400 # HEPI        HEPI.ASIC6_TEMP_COEF  0x0400          N/A
3401 #
3402 # WAIT 4sec (処理時間)
3403 WAIT_SEC 4
3404 #
3405 # <温度補正 TABLE2 設定>
3406 HEPI.CAL_TBL2_SET 0x0C00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3407 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3408 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3409 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3410 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3411 #
3412 WAIT_SEC 20
3413 #
3414 # QL          Check-Item          Spec          Check
3415 # -----+-----+-----+-----+
3416 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3417 # HEPI        HEPI.ASIC2_TEMP_COEF  0x0400          N/A
3418 # HEPI        HEPI.ASIC7_TEMP_COEF  0x0400          N/A
3419 #
3420 # WAIT 4sec (処理時間)
3421 WAIT_SEC 4
3422 #
3423 # # 温度補正 TABLE3 設定
3424 HEPI.CAL_TBL3_SET 0x0B00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3425 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3426 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3427 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400

```

```

3428 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3429 #
3430 WAIT_SEC 40
3431 #
3432 # QL          Check-Item          Spec          Check
3433 # -----+-----+-----+-----
3434 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3435 # HEPI        HEPI. ASIC3_TEMP_COEF  0x0400                      N/A
3436 # HEPI        HEPI. ASIC8_TEMP_COEF  0x0400                      N/A
3437 #
3438 # WAIT 4sec (処理時間)
3439 WAIT_SEC 4
3440 #
3441 # # 温度補正 TABLE4 設定
3442 HEPI. CAL_TBL4_SET 0x0A00 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3443 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3444 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3445 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3446 & 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400 0x0400
3447 #
3448 WAIT_SEC 40
3449 #
3450 # QL          Check-Item          Spec          Check
3451 # -----+-----+-----+-----
3452 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3453 # HEPI        HEPI. ASIC4_TEMP_COEF  0x0400                      N/A
3454 # HEPI        HEPI. ASIC9_TEMP_COEF  0x0400                      N/A
3455 #
3456 # WAIT 4sec (処理時間)
3457 WAIT_SEC 4
3458 #
3459 # # 外部温度モニタ設定レジスタ設定
3460 HEPI. TEMP_MONITOR_SEL 0x0000
3461 #
3462 WAIT_SEC 40
3463 #
3464 # QL          Check-Item          Spec          Check
3465 # -----+-----+-----+-----
3466 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3467 #
3468 #
3469 # # 温度補正_内部/外部コマンド送信(外部切替)
3470 HEPI. TEMP_CORRECT_EXT
3471 #
3472 WAIT_SEC 40
3473 #
3474 # QL          Check-Item          Spec          Check
3475 # -----+-----+-----+-----
3476 # HEPI        HEPI. CMD_BUF_WR_CNT   インクリメントされていること  N/A
3477 # HEPI        HEPI. TEMP_CORRECT     EXT (0x01)                  N/A
3478 # HEPI        HEPI. ASIC0_TEMP_COEF  0x0FFF                      N/A
3479 # HEPI        HEPI. ASIC1_TEMP_COEF  0x0E00                      N/A

```

文 書 番 号	シート No.	版 数
	150	1

```

3480 # HEPI          HEPI. ASIC2_TEMP_COEF      0x0C00      N/A
3481 # HEPI          HEPI. ASIC3_TEMP_COEF      0x0B00      N/A
3482 # HEPI          HEPI. ASIC4_TEMP_COEF      0x0A00      N/A
3483 # HEPI          HEPI. ASIC5_TEMP_COEF      0x0FFF      N/A
3484 # HEPI          HEPI. ASIC6_TEMP_COEF      0x0E00      N/A
3485 # HEPI          HEPI. ASIC7_TEMP_COEF      0x0C00      N/A
3486 # HEPI          HEPI. ASIC8_TEMP_COEF      0x0B00      N/A
3487 # HEPI          HEPI. ASIC9_TEMP_COEF      0x0A00      N/A
3488 #
3489 # WAIT 4sec (処理時間)
3490 WAIT_SEC 4
3491 #
3492 # # 温度補正_内部/外部コマンド送信(内部切替)
3493 HEPI. TEMP_CORRECT_INT
3494 #
3495 WAIT_SEC 40
3496 #
3497 # QL              Check-Item                  Spec                  Check
3498 # -----+-----+-----+-----+
3499 # HEPI            HEPI. CMD_BUF_WR_CNT          インクリメントされていること  N/A
3500 # HEPI            HEPI. TEMP_CORRECT            INT (0x00)                N/A
3501 # HEPI            HEPI. ASIC0_TEMP_COEF        0x0400                    N/A
3502 # HEPI            HEPI. ASIC1_TEMP_COEF        0x0400                    N/A
3503 # HEPI            HEPI. ASIC2_TEMP_COEF        0x0400                    N/A
3504 # HEPI            HEPI. ASIC3_TEMP_COEF        0x0400                    N/A
3505 # HEPI            HEPI. ASIC4_TEMP_COEF        0x0400                    N/A
3506 # HEPI            HEPI. ASIC5_TEMP_COEF        0x0400                    N/A
3507 # HEPI            HEPI. ASIC6_TEMP_COEF        0x0400                    N/A
3508 # HEPI            HEPI. ASIC7_TEMP_COEF        0x0400                    N/A
3509 # HEPI            HEPI. ASIC8_TEMP_COEF        0x0400                    N/A
3510 # HEPI            HEPI. ASIC9_TEMP_COEF        0x0400                    N/A
3511 #
3512 # WAIT 4sec (処理時間)
3513 WAIT_SEC 4
3514 #
3515 # # FIFO_RESET コマンド送信
3516 HEPI. FIFO_RESET
3517 #
3518 WAIT_SEC 40
3519 #
3520 # QL              Check-Item                  Spec                  Check
3521 # -----+-----+-----+-----+
3522 # HEPI            HEPI. CMD_BUF_WR_CNT          インクリメントされていること  N/A
3523 #
3524 #
3525 #
3526 #
3527 # *****
3528 # !!!!! HV 関連チェック !!!!! 【interactive】
3529 # *****
3530 # 【軌道上チェック時】本手順は interactive operations にて実施する。
3531 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して

```

文 書 番 号	シート No.	版 数
	151	1

```

3532 # 手順を進めること。
3533 # また、軌道上では HV 昇圧はばを細かく設定してくためパラメータ変更した
3534 # コマンドが追加となる
3535 #
3536 # 【MMO 試験時】以降の手順は連続送信で実施
3537 # ステータス確認は HEP-ion 側で実施するものとする。
3538 # HV の設定値は PI 指示によりスキップできるものとする。
3539 #
3540 #
3541 # L-mode 1packet/60sec から 1packet/16sec に変更
3542 # 4 時間後に自動で 1packet/60sec に戻る
3543 # HV Initial check 時は、定期的に次コマンドを発行する (PI 指示)
3544 #
3545 #
3546 MD1U.HEPI_USR_REQ_TEST
3547 #
3548 WAIT_SEC 60
3549 #
3550 #
3551 #
3552 # # ION-HV-LOW 電源 ON コマンド受信 ENA/DIS コマンド (HV-ION-L-CTL_ENA/DIS=ENA)
3553 HEPI.HV_ION_L_CTL_ENA
3554 #
3555 WAIT_SEC 40
3556 #
3557 # QL          Check-Item          Spec          Check
3558 # -----+-----+-----+-----+
3559 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3560 # HEPI        HEPI.HV_ION_L_CTL     ENA (0x01)                    N/A
3561 #
3562 #
3563 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=ON)
3564 HEPI.HV_ION_REF_ON
3565 #
3566 WAIT_SEC 40
3567 #
3568 # QL          Check-Item          Spec          Check
3569 # -----+-----+-----+-----+
3570 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3571 #
3572 # HEPI        HEPI.HE_ION_DAC       ON (0x01)                    N/A
3573 #
3574 #
3575 # ++++++
3576 # HV TLM 異常時 HV OFF 手順
3577 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと !
3578 # ++++++
3579 #
3580 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3581 HEPI.HV_ION_REF_OFF
3582 #
3583 WAIT_SEC 40

```

文 書 番 号	シート No.	版 数
	152	1

```

3584 #
3585 # QL          Check-Item          Spec          Check
3586 # -----+-----+-----+-----+
3587 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3588 # HEPI        HEPI.HV_ION_DAC       OFF (0x00)                   N/A
3589 #
3590 #
3591 # # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=OF)
3592 HEPI.HV_ION_H_REF_OFF
3593 #
3594 WAIT_SEC 40
3595 #
3596 # QL          Check-Item          Spec          Check
3597 # -----+-----+-----+-----+
3598 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3599 # HEPI        HEPI.HV_ION_H_DAC      OFF (0x00)                   N/A
3600 #
3601 # ++++++スキップここまで+++++
3602 #
3603 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=01h 設定)
3604 HEPI.HV_ION_DAC_CH1 0x0001
3605 #
3606 WAIT_SEC 40
3607 #
3608 # QL          Check-Item          Spec          Check
3609 # -----+-----+-----+-----+
3610 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3611 # HEPI        HEPI.HV_ION_DAC1_VAL   0x0001                      N/A
3612 #
3613 # ++++++スキップここまで+++++
3614 # HV TLM 異常時 HV OFF 手順
3615 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3616 # ++++++スキップここまで+++++
3617 #
3618 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3619 HEPI.HV_ION_REF_OFF
3620 #
3621 WAIT_SEC 40
3622 #
3623 # QL          Check-Item          Spec          Check
3624 # -----+-----+-----+-----+
3625 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3626 # HEPI        HEPI.HV_ION_DAC       OFF (0x00)                   N/A
3627 #
3628 # ++++++スキップここまで+++++
3629 #
3630 #
3631 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=10h 設定)
3632 HEPI.HV_ION_DAC_CH1 0x0010
3633 #
3634 WAIT_SEC 40
3635 #

```

文 書 番 号	シート No.	版 数
	153	1

3636	# QL	Check-Item	Spec	Check
3637	#	-----+-----+-----+-----		
3638	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3639	# HEPI	HEPI.HV_ION_DAC1_VAL	0x0010	N/A
3640	#			
3641	#	+++++		
3642	#	HV TLM 異常時 HV OFF 手順		
3643	#	TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！		
3644	#	+++++		
3645	#			
3646	# #	ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)		
3647		HEPI.HV_ION_REF_OFF		
3648	#			
3649		WAIT_SEC 40		
3650	#			
3651	# QL	Check-Item	Spec	Check
3652	#	-----+-----+-----+-----		
3653	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3654	# HEPI	HEPI.HV_ION_DAC	OFF (0x00)	N/A
3655	#			
3656	#	+++++スキップここまで+++++		
3657	#			
3658	#			
3659	# #	ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=20h 設定)		
3660		HEPI.HV_ION_DAC_CH1 0x0020		
3661	#			
3662		WAIT_SEC 40		
3663	#			
3664	# QL	Check-Item	Spec	Check
3665	#	-----+-----+-----+-----		
3666	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3667	# HEPI	HEPI.HV_ION_DAC1_VAL	0x0020	N/A
3668	#			
3669	#	+++++		
3670	#	HV TLM 異常時 HV OFF 手順		
3671	#	TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！		
3672	#	+++++		
3673	#			
3674	# #	ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)		
3675		HEPI.HV_ION_REF_OFF		
3676	#			
3677		WAIT_SEC 40		
3678	#			
3679	# QL	Check-Item	Spec	Check
3680	#	-----+-----+-----+-----		
3681	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3682	# HEPI	HEPI.HV_ION_DAC	OFF (0x00)	N/A
3683	#			
3684	#	+++++スキップここまで+++++		
3685	#			
3686	#			
3687	# #	ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=40h 設定)		

文 書 番 号	シート No.	版 数
	154	1

```

3688 . HEPI.HV_ION_DAC_CH1 0x0040
3689 #
3690 WAIT_SEC 40
3691 #
3692 # QL          Check-Item          Spec          Check
3693 # -----+-----+-----+-----+
3694 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3695 # HEPI        HEPI.HV_ION_DAC1_VAL   0x0040                          N/A
3696 #
3697 # ++++++
3698 . # HV TLM 異常時 HV OFF 手順
3699 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3700 # ++++++
3701 #
3702 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3703 HEPI.HV_ION_REF_OFF
3704 #
3705 WAIT_SEC 40
3706 #
3707 # QL          Check-Item          Spec          Check
3708 # -----+-----+-----+-----+
3709 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3710 # HEPI        HEPI.HV_ION_DAC        OFF (0x00)                N/A
3711 #
3712 . # ++++++スキップここまで+++++
3713 #
3714 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=60h 設定)
3715 . HEPI.HV_ION_DAC_CH1 0x0060
3716 #
3717 WAIT_SEC 40
3718 #
3719 # QL          Check-Item          Spec          Check
3720 # -----+-----+-----+-----+
3721 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3722 # HEPI        HEPI.HV_ION_DAC1_VAL   0x0060                          N/A
3723 #
3724 # ++++++
3725 . # HV TLM 異常時 HV OFF 手順
3726 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3727 # ++++++
3728 #
3729 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3730 HEPI.HV_ION_REF_OFF
3731 #
3732 WAIT_SEC 40
3733 #
3734 # QL          Check-Item          Spec          Check
3735 # -----+-----+-----+-----+
3736 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3737 # HEPI        HEPI.HV_ION_DAC        OFF (0x00)                N/A
3738 #
3739 . # ++++++スキップここまで+++++

```

文 書 番 号	シート No.	版 数
	155	1

```

3740 #
3741 #
3742 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=80h 設定)
3743 # HEPI.HV_ION_DAC_CH1 0x0080
3744 #
3745 WAIT_SEC 40
3746 #
3747 # QL          Check-Item          Spec          Check
3748 # -----+-----+-----+-----+
3749 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3750 # HEPI        HEPI.HV_ION_DAC1_VAL   0x0080                      N/A
3751 #
3752 # ++++++
3753 # HV TLM 異常時 HV OFF 手順
3754 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3755 # ++++++
3756 #
3757 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3758 # HEPI.HV_ION_REF_OFF
3759 #
3760 WAIT_SEC 40
3761 #
3762 # QL          Check-Item          Spec          Check
3763 # -----+-----+-----+-----+
3764 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3765 # HEPI        HEPI.HV_ION_DAC        OFF (0x00)          N/A
3766 #
3767 # ++++++スキップここまで+++++
3768 #
3769 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=AAh 設定)
3770 # HEPI.HV_ION_DAC_CH1 0x00AA
3771 #
3772 WAIT_SEC 40
3773 #
3774 # QL          Check-Item          Spec          Check
3775 # -----+-----+-----+-----+
3776 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
3777 #
3778 # HEPI        HEPI.HV_ION_DAC1_VAL   0x00AA                      N/A
3779 #
3780 #
3781 #
3782 # 45sec 待機 (処理時間)
3783 WAIT_SEC 45
3784 #
3785 # QL          Check-Item          Spec          Check
3786 # -----+-----+-----+-----+
3787 # HEPI        HEPI.HV_MONITOR1       0x0098 ±5              N/A
3788 #
3789 #
3790 # # ION-HV-HIGH 電源 ON コマンド受信 ENA/DIS コマンド (HV-ION-H-CTL_ENA/DIS=ENA)
3791 # HEPI.HV_ION_H_CTL_ENA

```

文 書 番 号	シート No.	版 数
	156	1

```

3792 #
3793 WAIT_SEC 40
3794 #
3795 # QL          Check-Item          Spec          Check
3796 # -----+-----+-----+-----+
3797 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3798 #
3799 # HEPI        HEPI.HV_ION_H_CTL     ENA (0x01)          N/A
3800 #
3801 #
3802 # # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=ON)
3803 HEPI.HV_ION_H_REF_ON
3804 #
3805 WAIT_SEC 40
3806 #
3807 # QL          Check-Item          Spec          Check
3808 # -----+-----+-----+-----+
3809 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3810 #
3811 # HEPI        HEPI.HE_ION_H_DAC     ON (0x01)           N/A
3812 #
3813 # ++++++
3814 # HV TLM 異常時 HV OFF 手順
3815 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3816 # ++++++
3817 #
3818 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
3819 HEPI.HV_ION_REF_OFF
3820 #
3821 WAIT_SEC 40
3822 #
3823 # QL          Check-Item          Spec          Check
3824 # -----+-----+-----+-----+
3825 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3826 # HEPI        HEPI.HV_ION_DAC       OFF (0x00)          N/A
3827 #
3828 #
3829 # # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=OF)
3830 HEPI.HV_ION_H_REF_OFF
3831 #
3832 WAIT_SEC 40
3833 #
3834 # QL          Check-Item          Spec          Check
3835 # -----+-----+-----+-----+
3836 # HEPI        HEPI.CMD_BUF_WR_CNT  インクリメントされていること  N/A
3837 # HEPI        HEPI.HV_ION_H_DAC     OFF (0x00)          N/A
3838 #
3839 # ++++++スキップここまで+++++
3840 #
3841 #
3842 # # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=01h 設定)
3843 HEPI.HV_ION_DAC_CH2 0x0001

```

文 書 番 号	シート No.	版 数
	157	1

```

3844 #
3845 WAIT_SEC 40
3846 #
3847 # QL          Check-Item          Spec          Check
3848 # -----+-----+-----+-----+
3849 # HEPI        HEPI.CMD_BUF_WR_CNT    インクリメントされていること  N/A
3850 #
3851 # HEPI        HEPI.HV_ION_DAC2_VAL    0x0001          N/A
3852 #   注) 短時間のステータス変化のため、確認できない場合はそのまま
3853 #       次に進む。
3854 #
3855 # WAIT 4sec (処理時間)
3856 WAIT_SEC 4
3857 #
3858 # QL          Check-Item          Spec          Check
3859 # -----+-----+-----+-----+
3860 # HEPI        HEPI.HV_MONITOR2        0x0001±1        N/A
3861 #
3862 #
3863 # ++++++
3864 # HV TLM 異常時 HV OFF 手順
3865 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
3866 # ++++++
3867 #
3868 # # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=OF)
3869 HEPI.HV_ION_H_REF_OFF
3870 #
3871 WAIT_SEC 40
3872 #
3873 # QL          Check-Item          Spec          Check
3874 # -----+-----+-----+-----+
3875 # HEPI        HEPI.CMD_BUF_WR_CNT    インクリメントされていること  N/A
3876 # HEPI        HEPI.HV_ION_H_DAC        OFF (0x00)        N/A
3877 #
3878 # ++++++スキップここまで+++++
3879 #
3880 #
3881 # *****
3882 # 軌道上では、上記の HV 設定手順が、10 サイクルほど繰り返す
3883 # アウトガスを考慮して、適宜サイクルの時間間隔（～数時間）を確保すること
3884 # ！！地上試験では以下はスキップすること！！
3885 # *****
3886 #
3887 # # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=10h 設定)
3888 HEPI.HV_ION_DAC_CH2 0x0010
3889 #
3890 WAIT_SEC 40
3891 #
3892 # QL          Check-Item          Spec          Check
3893 # -----+-----+-----+-----+
3894 # HEPI        HEPI.CMD_BUF_WR_CNT    インクリメントされていること  N/A
3895 #

```

文 書 番 号	シート No.	版 数
	158	1

3896	# HEPI	HEPI.HV_ION_DAC2_VAL	0x0010	N/A
3897	#			
3898	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=20h 設定)			
3899	HEPI.HV_ION_DAC_CH2	0x0020		
3900	#			
3901	WAIT_SEC	40		
3902	#			
3903	# QL	Check-Item	Spec	Check
3904	#	-----+-----+-----+-----		
3905	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3906	#			
3907	# HEPI	HEPI.HV_ION_DAC2_VAL	0x0020	N/A
3908	#			
3909	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=40h 設定)			
3910	HEPI.HV_ION_DAC_CH2	0x0040		
3911	#			
3912	WAIT_SEC	40		
3913	#			
3914	# QL	Check-Item	Spec	Check
3915	#	-----+-----+-----+-----		
3916	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3917	#			
3918	# HEPI	HEPI.HV_ION_DAC2_VAL	0x0040	N/A
3919	#			
3920	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=60h 設定)			
3921	HEPI.HV_ION_DAC_CH2	0x0060		
3922	#			
3923	WAIT_SEC	40		
3924	#			
3925	# QL	Check-Item	Spec	Check
3926	#	-----+-----+-----+-----		
3927	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3928	#			
3929	# HEPI	HEPI.HV_ION_DAC2_VAL	0x0060	N/A
3930	#			
3931	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=80h 設定)			
3932	HEPI.HV_ION_DAC_CH2	0x0080		
3933	#			
3934	WAIT_SEC	40		
3935	#			
3936	# QL	Check-Item	Spec	Check
3937	#	-----+-----+-----+-----		
3938	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
3939	#			
3940	# HEPI	HEPI.HV_ION_DAC2_VAL	0x0080	N/A
3941	#			
3942	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=A0h 設定)			
3943	HEPI.HV_ION_DAC_CH2	0x00A0		
3944	#			
3945	WAIT_SEC	40		
3946	#			
3947	# QL	Check-Item	Spec	Check

文 書 番 号	シート No.	版 数
	159	1

3948	#	-----+-----+-----+-----	
3949	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること N/A
3950	#		
3951	# HEPI	HEPI.HV_ION_DAC2_VAL	0x00A0 N/A
3952	#		
3953	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=B0h 設定)		
3954	HEPI.HV_ION_DAC_CH2	0x00B0	
3955	#		
3956	WAIT_SEC	40	
3957	#		
3958	# QL	Check-Item	Spec Check
3959	#	-----+-----+-----+-----	
3960	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること N/A
3961	#		
3962	# HEPI	HEPI.HV_ION_DAC2_VAL	0x00B0 N/A
3963	#		
3964	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=C0h 設定)		
3965	HEPI.HV_ION_DAC_CH2	0x00C0	
3966	#		
3967	WAIT_SEC	40	
3968	#		
3969	# QL	Check-Item	Spec Check
3970	#	-----+-----+-----+-----	
3971	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること N/A
3972	#		
3973	# HEPI	HEPI.HV_ION_DAC2_VAL	0x00C0 N/A
3974	#		
3975	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=D0h 設定)		
3976	HEPI.HV_ION_DAC_CH2	0x00D0	
3977	#		
3978	WAIT_SEC	40	
3979	#		
3980	# QL	Check-Item	Spec Check
3981	#	-----+-----+-----+-----	
3982	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること N/A
3983	#		
3984	# HEPI	HEPI.HV_ION_DAC2_VAL	0x00D0 N/A
3985	#		
3986	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=E0h 設定)		
3987	HEPI.HV_ION_DAC_CH2	0x00E0	
3988	#		
3989	WAIT_SEC	40	
3990	#		
3991	# QL	Check-Item	Spec Check
3992	#	-----+-----+-----+-----	
3993	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること N/A
3994	#		
3995	# HEPI	HEPI.HV_ION_DAC2_VAL	0x00E0 N/A
3996	#		
3997	# # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=F0h 設定)		
3998	HEPI.HV_ION_DAC_CH2	0x00F0	
3999	#		

文 書 番 号	シート No.	版 数
	160	1

```

4000 WAIT_SEC 40
4001 #
4002 # QL          Check-Item          Spec          Check
4003 # -----+-----+-----+-----+
4004 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4005 #
4006 # HEPI          HEPI.HV_ION_DAC2_VAL      0x00F0          N/A
4007 #
4008 # -----地上試験では、ここまでスキップ-----
4009 #
4010 #
4011 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=01h 設定)
4012 # HEPI.HV_ION_DAC_CH3 0x0001
4013 #
4014 WAIT_SEC 40
4015 #
4016 # QL          Check-Item          Spec          Check
4017 # -----+-----+-----+-----+
4018 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4019 #
4020 # HEPI          HEPI.HV_ION_DAC3_VAL      0x0001          N/A
4021 #
4022 #
4023 # WAIT 4sec (処理時間)
4024 WAIT_SEC 4
4025 #
4026 # QL          Check-Item          Spec          Check
4027 # -----+-----+-----+-----+
4028 # HEPI          HEPI.HV_MONITOR3          0x0001±1        N/A
4029 #
4030 #
4031 # ++++++
4032 # HV TLM 異常時 HV OFF 手順
4033 # TLM 正常時は、以下のコマンドはスキップすること 正常時は送信しないこと！
4034 # ++++++
4035 #
4036 # # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=0F)
4037 # HEPI.HV_ION_H_REF_OFF
4038 #
4039 WAIT_SEC 40
4040 #
4041 # QL          Check-Item          Spec          Check
4042 # -----+-----+-----+-----+
4043 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4044 # HEPI          HEPI.HV_ION_H_DAC          OFF (0x00)        N/A
4045 #
4046 # ++++++スキップここまで+++++
4047 #
4048 #
4049 # *****
4050 # 軌道上では、上記の HV 設定手順が、10 サイクルほど繰り返す
4051 # アウトガスを考慮して、適宜サイクルの時間間隔（～数時間）を確保すること

```

文 書 番 号	シート No.	版 数
	161	1

```

4052 # ！！地上試験では以下はスキップすること！！
4053 # *****
4054 #
4055 #
4056 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=10h 設定)
4057 # HEPI.HV_ION_DAC_CH3 0x0010
4058 #
4059 WAIT_SEC 40
4060 #
4061 # QL          Check-Item          Spec          Check
4062 # -----+-----+-----+-----
4063 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4064 #
4065 # HEPI        HEPI.HV_ION_DAC3_VAL   0x0010          N/A
4066 #
4067 #
4068 #
4069 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=20h 設定)
4070 # HEPI.HV_ION_DAC_CH3 0x0020
4071 #
4072 WAIT_SEC 40
4073 #
4074 # QL          Check-Item          Spec          Check
4075 # -----+-----+-----+-----
4076 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4077 #
4078 # HEPI        HEPI.HV_ION_DAC3_VAL   0x0020          N/A
4079 #
4080 #
4081 #
4082 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=40h 設定)
4083 # HEPI.HV_ION_DAC_CH3 0x0040
4084 #
4085 WAIT_SEC 40
4086 #
4087 # QL          Check-Item          Spec          Check
4088 # -----+-----+-----+-----
4089 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4090 #
4091 # HEPI        HEPI.HV_ION_DAC3_VAL   0x0040          N/A
4092 #
4093 #
4094 #
4095 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=60h 設定)
4096 # HEPI.HV_ION_DAC_CH3 0x0060
4097 #
4098 WAIT_SEC 40
4099 #
4100 # QL          Check-Item          Spec          Check
4101 # -----+-----+-----+-----
4102 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4103 #

```

文 書 番 号	シート No.	版 数
	162	1

4104	# HEPI	HEPI.HV_ION_DAC3_VAL	0x0060	N/A
4105	#			
4106	#			
4107	#			
4108	# # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=80h 設定)			
4109	HEPI.HV_ION_DAC_CH3	0x0080		
4110	#			
4111	WAIT_SEC	40		
4112	#			
4113	# QL	Check-Item	Spec	Check
4114	#	-----+-----+-----+-----		
4115	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4116	#			
4117	# HEPI	HEPI.HV_ION_DAC3_VAL	0x0080	N/A
4118	#			
4119	#			
4120	#			
4121	# # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=A0h 設定)			
4122	HEPI.HV_ION_DAC_CH3	0x00A0		
4123	#			
4124	WAIT_SEC	40		
4125	#			
4126	# QL	Check-Item	Spec	Check
4127	#	-----+-----+-----+-----		
4128	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4129	#			
4130	# HEPI	HEPI.HV_ION_DAC3_VAL	0x00A0	N/A
4131	#			
4132	#			
4133	#			
4134	# # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=B0h 設定)			
4135	HEPI.HV_ION_DAC_CH3	0x00B0		
4136	#			
4137	WAIT_SEC	40		
4138	#			
4139	# QL	Check-Item	Spec	Check
4140	#	-----+-----+-----+-----		
4141	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4142	#			
4143	# HEPI	HEPI.HV_ION_DAC3_VAL	0x00B0	N/A
4144	#			
4145	#			
4146	#			
4147	# # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=C0h 設定)			
4148	HEPI.HV_ION_DAC_CH3	0x00C0		
4149	#			
4150	WAIT_SEC	40		
4151	#			
4152	# QL	Check-Item	Spec	Check
4153	#	-----+-----+-----+-----		
4154	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4155	#			

文 書 番 号	シート No.	版 数
	163	1

```

4156 # HEPI          HEPI.HV_ION_DAC3_VAL          0x00C0          N/A
4157 #
4158 #
4159 #
4160 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=D0h 設定)
4161 # HEPI.HV_ION_DAC_CH3 0x00D0
4162 #
4163 WAIT_SEC 40
4164 #
4165 # QL          Check-Item          Spec          Check
4166 # -----+-----+-----+-----
4167 # HEPI          HEPI.CMD_BUF_WR_CNT          インクリメントされていること          N/A
4168 #
4169 # HEPI          HEPI.HV_ION_DAC3_VAL          0x00D0          N/A
4170 #
4171 #
4172 #
4173 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=E0h 設定)
4174 # HEPI.HV_ION_DAC_CH3 0x00E0
4175 #
4176 WAIT_SEC 40
4177 #
4178 # QL          Check-Item          Spec          Check
4179 # -----+-----+-----+-----
4180 # HEPI          HEPI.CMD_BUF_WR_CNT          インクリメントされていること          N/A
4181 #
4182 # HEPI          HEPI.HV_ION_DAC3_VAL          0x00E0          N/A
4183 #
4184 #
4185 #
4186 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=F0h 設定)
4187 # HEPI.HV_ION_DAC_CH3 0x00F0
4188 #
4189 WAIT_SEC 40
4190 #
4191 # QL          Check-Item          Spec          Check
4192 # -----+-----+-----+-----
4193 # HEPI          HEPI.CMD_BUF_WR_CNT          インクリメントされていること          N/A
4194 #
4195 # HEPI          HEPI.HV_ION_DAC3_VAL          0x00F0          N/A
4196 #
4197 #
4198 # -----地上試験ではここまでスキップ-----
4199 #
4200 # .....
4201 # 8.4.2-3. データ取得-1(Mission L Partitions) 【interactive】 【TimeLine】
4202 # .....
4203 #
4204 # 【軌道上チェック時】本手順は interactive operations にて実施する。
4205 # 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して
4206 # 手順を進めること。
4207 # 【注】軌道上で一度チェックが OK となって以降は TimeLine 実施をベースにする

```

```

4208 #
4209 . # # READ_BACK コマンド送信
4210 . HEPI. READ_BACK
4211 #
4212 WAIT_SEC 40
4213 #
4214 # QL          Check-Item          Spec          Check
4215 # -----+-----+-----+-----+
4216 # HEPI        HEPI. CMD_BUF_WR_CNT  インクリメントされていること  N/A
4217 #
4218 #
4219 #
4220 # WAIT 4sec (処理時間)
4221 WAIT_SEC 4
4222 #
4223 # # FIFO_RESET コマンド送信
4224 HEPI. FIFO_RESET
4225 #
4226 WAIT_SEC 40
4227 #
4228 # QL          Check-Item          Spec          Check
4229 # -----+-----+-----+-----+
4230 # HEPI        HEPI. CMD_BUF_WR_CNT  インクリメントされていること  N/A
4231 #
4232 #
4233 #
4234 # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
4235 HEPI. SSD_ON
4236 #
4237 WAIT_SEC 40
4238 #
4239 # QL          Check-Item          Spec          Check
4240 # -----+-----+-----+-----+
4241 # HEPI        HEPI. CMD_BUF_WR_CNT  インクリメントされていること  N/A
4242 #
4243 #
4244 #
4245 # # 測定モード切替コマンド送信 (STBY/START=START)
4246 HEPI. OBS_START
4247 #
4248 WAIT_SEC 40
4249 #
4250 # QL          Check-Item          Spec          Check
4251 # -----+-----+-----+-----+
4252 # HEPI        HEPI. CMD_BUF_WR_CNT  インクリメントされていること  N/A
4253 #
4254 # HEPI        HEPI. SSD_OFF_FL      OBS (0x00)      N/A
4255 # HEPI        HEPI. STBY_OBS_F      OBS (0x01)      N/A
4256 #
4257 #
4258 # 300sec 待機 (処理時間)
4259 WAIT_SEC 300

```

文 書 番 号	シート No.	版 数
	165	1

```

4260 #
4261 #
4262 # # ANTI_ENA/DIS コマンド送信 (ANTI_ENA/DIS=ENA)
4263 HEPI.ANTI_ENA
4264 #
4265 WAIT_SEC 40
4266 #
4267 # QL          Check-Item          Spec          Check
4268 # -----+-----+-----+-----
4269 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4270 # HEPI        HEPI.ANTI_ENA_FL      ENA (0x01)                     N/A
4271 #
4272 #
4273 # # ANTI_ENA/DIS コマンド送信 (ANTI_ENA/DIS=DIS)
4274 HEPI.ANTI_DIS
4275 #
4276 WAIT_SEC 40
4277 #
4278 # QL          Check-Item          Spec          Check
4279 # -----+-----+-----+-----
4280 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4281 # HEPI        HEPI.ANTI_ENA_FL      DIS (0x00)                     N/A
4282 #
4283 #
4284 # # TOF_CODE, PAR 設定 1
4285 HEPI.TOF_CMD 0x0008 0x0001 0x0000 0x0000
4286 #
4287 WAIT_SEC 40
4288 #
4289 # QL          Check-Item          Spec          Check
4290 # -----+-----+-----+-----
4291 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4292 #
4293 #
4294 # # TOF_COM コマンド送信 1
4295 HEPI.TOF_COM
4296 #
4297 WAIT_SEC 40
4298 #
4299 # QL          Check-Item          Spec          Check
4300 # -----+-----+-----+-----
4301 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4302 #
4303 #
4304 #
4305 # # TOF_CODE, PAR 設定 2
4306 HEPI.TOF_CMD 0x0009 0x0001 0x0000 0x0000
4307 #
4308 WAIT_SEC 40
4309 #
4310 # QL          Check-Item          Spec          Check
4311 # -----+-----+-----+-----

```

文 書 番 号	シート No.	版 数
	166	1

```
4312 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4313 #
4314 #
4315 # # TOF_COM コマンド送信 2
4316 HEPI.TOF_COM
4317 #
4318 WAIT_SEC 40
4319 #
4320 # QL              Check-Item                Spec                Check
4321 # -----+-----+-----+-----+
4322 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4323 #
4324 #
4325 # # TOF_CODE, PAR 設定 3
4326 HEPI.TOF_CMD 0x000A 0x0001 0x0001 0x0001
4327 #
4328 WAIT_SEC 40
4329 #
4330 # QL              Check-Item                Spec                Check
4331 # -----+-----+-----+-----+
4332 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4333 #
4334 #
4335 # # TOF_COM コマンド送信 3
4336 HEPI.TOF_COM
4337 #
4338 WAIT_SEC 40
4339 #
4340 # QL              Check-Item                Spec                Check
4341 # -----+-----+-----+-----+
4342 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4343 #
4344 #
4345 #
4346 #
4347 #
4348 # # FIFO_RESET コマンド送信
4349 HEPI.FIFO_RESET
4350 #
4351 WAIT_SEC 40
4352 #
4353 # QL              Check-Item                Spec                Check
4354 # -----+-----+-----+-----+
4355 # HEPI          HEPI.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4356 #
4357 #
4358 #
4359 # # TOF モード切替コマンド送信 (TOF/OFF=TOF)
4360 HEPI.TOF_ON
4361 #
4362 WAIT_SEC 40
4363 #
```

文 書 番 号	シート No.	版 数
	167	1

4364	# QL	Check-Item	Spec	Check
4365	#	-----+-----+-----+-----		
4366	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4367	#			
4368	#			
4369	# 300sec 待機（処理時間）			
4370	WAIT_SEC 300			
4371	#			
4372	#			
4373	# # FIFO_RESET コマンド送信			
4374	HEPI.FIFO_RESET			
4375	#			
4376	WAIT_SEC 30			
4377	#			
4378	# QL	Check-Item	Spec	Check
4379	#	-----+-----+-----+-----		
4380	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4381	#			
4382	#			
4383	#			
4384	#			
4385	# # SSD モード切替コマンド送信 (SSD/OFF=OFF)			
4386	HEPI.SSD_OFF			
4387	#			
4388	WAIT_SEC 40			
4389	#			
4390	# QL	Check-Item	Spec	Check
4391	#	-----+-----+-----+-----		
4392	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4393	#			
4394	# HEPI	HEPI.SSD_OFF_FL	OFF (0x01)	N/A
4395	#			
4396	#			
4397	# 300sec 待機（処理時間）			
4398	WAIT_SEC 300			
4399	#			
4400	#			
4401	# # 測定モード切替コマンド送信 (STBY/START=STBY)			
4402	HEPI.OBS_STBY			
4403	#			
4404	WAIT_SEC 40			
4405	#			
4406	# QL	Check-Item	Spec	Check
4407	#	-----+-----+-----+-----		
4408	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4409	#			
4410	# HEPI	HEPI.TOF_OFF_FL	OFF (0x01)	N/A
4411	# HEPI	HEPI.STBY_OBS_F	SBY (0x00)	N/A
4412	#			
4413	#			
4414	# # TOF モード切替コマンド送信 (TOF/OFF=OFF)			
4415	HEPI.TOF_OFF			

文 書 番 号	シート No.	版 数
	168	1

```

4416 #
4417 WAIT_SEC 40
4418 #
4419 # QL          Check-Item          Spec          Check
4420 # -----+-----+-----+-----+
4421 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4422 #
4423 #
4424 # # FIFO_RESET コマンド送信
4425 HEPI.FIFO_RESET
4426 #
4427 WAIT_SEC 40
4428 #
4429 # QL          Check-Item          Spec          Check
4430 # -----+-----+-----+-----+
4431 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4432 #
4433 #
4434 # *** 以下、4.2.3 項末尾まで、必要に応じて技術指示により N/A とする。 ***
4435 #
4436 # # DEBUG モード切替コマンド送信 (DEBUG/OFF=DEBUG)
4437 #HEPI.DEBUG_ON
4438 #
4439 #WAIT_SEC 40
4440 #
4441 # QL          Check-Item          Spec          Check
4442 # -----+-----+-----+-----+
4443 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4444 # HEPI        HEPI.DEBUG_OFF_RCV    RCV (0x00)                    N/A
4445 #
4446 #
4447 # # 測定モード切替コマンド送信 (STBY/START=START)
4448 #HEPI.OBS_START
4449 #
4450 #WAIT_SEC 40
4451 #
4452 # QL          Check-Item          Spec          Check
4453 # -----+-----+-----+-----+
4454 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4455 # HEPI        HEPI.OBS_STBY_START_RCV  OBS (0x01)                    N/A
4456 # HEPI        HEPI.STBY_OBS_F        OBS (0x01)                    N/A
4457 # HEPI        HEPI.DEBUG_OFF        ON (0x00)                    N/A
4458 # HEPI        HEPI.ASIC_BSY          BSY (0x00) (注)              N/A
4459 #                                     注) 変化する場合がある。
4460 #
4461 #
4462 # # 測定モード切替コマンド送信 (STBY/START=STBY)
4463 #HEPI.OBS_STBY
4464 #
4465 WAIT_SEC 40
4466 #
4467 # QL          Check-Item          Spec          Check

```

文 書 番 号	シート No.	版 数
	169	1

4468	#	-----+-----+-----+-----	
4469	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること N/A
4470	# HEPI	HEPI. OBS_STBY_START_RCV	STB (0x00) N/A
4471	# HEPI	HEPI. STBY_OBS_F	SBY (0x00) N/A
4472	# HEPI	HEPI. DEBUG_OFF	OFF (0x01) N/A
4473	#		
4474	#		
4475	# # DEBUG モード切替コマンド送信 (DEBUG/OFF=OFF)		
4476	#HEPI. DEBUG_OFF		
4477	#		
4478	#WAIT_SEC 40		
4479	#		
4480	# QL	Check-Item	Spec Check
4481	#	-----+-----+-----+-----	
4482	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること N/A
4483	# HEPI	HEPI. DEBUG_OFF_RCV	NOM (0x01) N/A
4484	#		
4485	#		
4486	# # FIFO_RESET コマンド送信		
4487	#HEPI. FIFO_RESET		
4488	#		
4489	#WAIT_SEC 40		
4490	#		
4491	# QL	Check-Item	Spec Check
4492	#	-----+-----+-----+-----	
4493	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること N/A
4494	# HEPI	HEPI. FIFO_RESET_RCV	RCV (0x01) (注) N/A
4495	# 注) 短時間のステータス変化のため、確認できない場合はそのまま		
4496	# 次に進む。		
4497	#		
4498	#		
4499	# 8.4.2-4. データ取得-2 (Mission L Partitions) 【interactive】 【TimeLine】		
4500	#		
4501	#		
4502	# 【軌道上チェック時】本手順は interactive operations にて実施する。		
4503	# 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して		
4504	# 手順を進めること。		
4505	# また、軌道上では ASIC パラメータを設定・確認していくためパラメータ変更した		
4506	# コマンドが追加となる【パラメータ変更確認は TimeLine を使用する】		
4507	#		
4508	# 【MMO 試験時】以降の手順は連続送信で実施		
4509	# ステータス確認は HEP-ion 側で実施するものとする。		
4510	#		
4511	# # CAL_DAC 設定		
4512	# HEPI. CAL_DAC 0x0030		
4513	#		
4514	# WAIT_SEC 40		
4515	#		
4516	# QL	Check-Item	Spec Check
4517	#	-----+-----+-----+-----	
4518	# HEPI	HEPI. CMD_BUF_WR_CNT	インクリメントされていること N/A
4519	# HEPI	HEPI. CAL_DAC_VAL	0x0030 N/A

```
4520 #
4521 #
4522 # # CAL_ASIC_ID 設定 Gr1
4523 HEPI.CAL_ASIC_ID 0x0001
4524 #
4525 WAIT_SEC 40
4526 #
4527 # QL          Check-Item          Spec          Check
4528 # -----+-----+-----+-----
4529 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4530 # HEPI        HEPI.CAL_ASIC_ID_VAL  0x0001                      N/A
4531 #
4532 #
4533 # 注) 変化する場合がある。
4534 #
4535 #
4536 # WAIT 120sec (Calibration Gr1)
4537 WAIT_SEC 120
4538 #
4539 #
4540 # # FIFO_RESET コマンド送信
4541 HEPI.FIFO_RESET
4542 #
4543 WAIT_SEC 40
4544 #
4545 # QL          Check-Item          Spec          Check
4546 # -----+-----+-----+-----
4547 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4548 #
4549 #
4550 # # CAL_ASIC_ID 設定 Gr2
4551 HEPI.CAL_ASIC_ID 0x0003
4552 #
4553 WAIT_SEC 40
4554 #
4555 # QL          Check-Item          Spec          Check
4556 # -----+-----+-----+-----
4557 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4558 # HEPI        HEPI.CAL_ASIC_ID_VAL  0x0003                      N/A
4559 #
4560 #
4561 # 注) 変化する場合がある。
4562 #
4563 #
4564 # WAIT 120sec (Calibration Gr2)
4565 WAIT_SEC 120
4566 #
4567 # # SSD モード切替コマンド送信 (SSD/OFF=SSD)
4568 HEPI.SSD_ON
4569 #
4570 WAIT_SEC 40
4571 #
```

文 書 番 号	シート No.	版 数
	171	1

4572	# QL	Check-Item	Spec	Check
4573	#			
4574	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4575	#			
4576	#			
4577	# # 測定モード切替コマンド送信 (STBY/START=START)			
4578	HEPI.OBS_START			
4579	#			
4580	WAIT_SEC 40			
4581	#			
4582	# QL	Check-Item	Spec	Check
4583	#			
4584	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4585	#			
4586	# HEPI	HEPI.SSD_OFF_FL	OBS (0x00)	N/A
4587	# HEPI	HEPI.STBY_OBS_F	OBS (0x01)	N/A
4588	#			
4589	#			
4590	#			
4591	# # 測定モード切替コマンド送信 (STBY/START=STBY)			
4592	HEPI.OBS_STBY			
4593	#			
4594	WAIT_SEC 300			
4595	#			
4596	# QL	Check-Item	Spec	Check
4597	#			
4598	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4599	#			
4600	# HEPI	HEPI.SSD_OFF_FL	OFF (0x01)	N/A
4601	# HEPI	HEPI.STBY_OBS_F	SBY (0x00)	N/A
4602	#			
4603	#			
4604	# # SSD モード切替コマンド送信 (SSD/OFF=OFF)			
4605	HEPI.SSD_OFF			
4606	#			
4607	WAIT_SEC 40			
4608	#			
4609	# QL	Check-Item	Spec	Check
4610	#			
4611	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4612	#			
4613	#			
4614	#			
4615	# 8.4.2-5. HEP-ion HV OFF 【interactive】 【TimeLine】			
4616	#			
4617	#			
4618	# 【軌道上チェック時】本手順は interactive operations にて実施する。			
4619	# 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して			
4620	# 手順を進めること。			
4621	# 軌道上で動作を確認できた後は、TimeLine を使用する			
4622	#			
4623	# 【MMO 試験時】以降の手順は連続送信で実施			

文 書 番 号	シート No.	版 数
	172	1

```

4624 # ステータス確認は HEP-ion 側で実施するものとする。
4625 #
4626 # # FIFO_RESET コマンド送信
4627 # HEPI.FIFO_RESET
4628 #
4629 WAIT_SEC 40
4630 #
4631 # QL          Check-Item          Spec          Check
4632 # -----+-----+-----+-----
4633 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4634 #
4635 #
4636 # # ION-HV-ch1 出力電圧設定 (Ch1 DAC 設定値=00h 設定)
4637 HEPI.HV_ION_DAC_CH1 0x0000
4638 #
4639 WAIT_SEC 45
4640 #
4641 # QL          Check-Item          Spec          Check
4642 # -----+-----+-----+-----
4643 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4644 #
4645 # HEPI        HEPI.HV_ION_DAC1_VAL   0x0000          N/A
4646 #
4647 #
4648 # # ION-HV-ch2 出力電圧設定 (Ch2 DAC 設定値=00h 設定)
4649 HEPI.HV_ION_DAC_CH2 0x0000
4650 #
4651 WAIT_SEC 45
4652 #
4653 # QL          Check-Item          Spec          Check
4654 # -----+-----+-----+-----
4655 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4656 #
4657 # HEPI        HEPI.HV_ION_DAC2_VAL   0x0000          N/A
4658 #
4659 #
4660 # # ION-HV-ch3 出力電圧設定 (Ch3 DAC 設定値=01h 設定)
4661 HEPI.HV_ION_DAC_CH3 0x0000
4662 #
4663 WAIT_SEC 45
4664 #
4665 # QL          Check-Item          Spec          Check
4666 # -----+-----+-----+-----
4667 # HEPI        HEPI.CMD_BUF_WR_CNT   インクリメントされていること  N/A
4668 #
4669 # HEPI        HEPI.HV_ION_DAC3_VAL   0x0000          N/A
4670 #
4671 #
4672 #
4673 # # ION-HV-LOW REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
4674 HEPI.HV_ION_REF_OFF
4675 #

```

文 書 番 号	シート No.	版 数
	173	1

4676	WAIT_SEC 40			
4677	#			
4678	# QL	Check-Item	Spec	Check
4679	#	-----+-----+-----+-----		
4680	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4681	#			
4682	# HEPI	HEPI.HV_ION_DAC	OFF (0x00)	N/A
4683	#			
4684	#			
4685	# # ION_HV_HIGH REF 電源 ON/OFF SW 切替コマンド (ON/OFF=OF)			
4686	HEPI.HV_ION_H_REF_OFF			
4687	#			
4688	WAIT_SEC 40			
4689	#			
4690	# QL	Check-Item	Spec	Check
4691	#	-----+-----+-----+-----		
4692	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4693	#			
4694	# HEPI	HEPI.HV_ION_H_DAC	OFF (0x00)	N/A
4695	#			
4696	#			
4697	# # ION-HV-LOW 電源 ON コマンド* 受信 ENA/DIS コマンド* (HV-ION-L-CTL_ENA/DIS=DIS)			
4698	HEPI.HV_ION_L_CTL_DIS			
4699	#			
4700	WAIT_SEC 40			
4701	#			
4702	# QL	Check-Item	Spec	Check
4703	#	-----+-----+-----+-----		
4704	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4705	# HEPI	HEPI.HV_ION_L_CTL	DIS (0x00)	N/A
4706	#			
4707	#			
4708	# # ION-HV-HIGH 電源 ON コマンド* 受信 ENA/DIS コマンド* (HV-ION-H-CTL_ENA/DIS=DIS)			
4709	HEPI.HV_ION_H_CTL_DIS			
4710	#			
4711	WAIT_SEC 40			
4712	#			
4713	# QL	Check-Item	Spec	Check
4714	#	-----+-----+-----+-----		
4715	# HEPI	HEPI.CMD_BUF_WR_CNT	インクリメントされていること	N/A
4716	#			
4717	# HEPI	HEPI.HV_ION_H_CTL	DIS (0x00)	N/A
4718	#			
4719	#	-----		
4720	# 8.4.3. HEP-ion 立ち下げ【interactive】【TimeLine】			
4721	#	-----		
4722	#			
4723	#			
4724	# 【軌道上チェック時】本手順は interactive operations にて実施する。			
4725	# 実際の運用時には往復 180 秒程度の電波伝搬遅延がかかることを考慮して			
4726	# 手順を進めること。			
4727	# 軌道上で動作を確認できた後は、TimeLine を使用する			

```

4728 . #
4729 . MD1F.HEPI_CLCT_STOP
4730 #
4731 WAIT_SEC 40
4732 #
4733 # QL          Check-Item          Spec          Check
4734 # -----+-----+-----+-----
4735 # MD1F_OBS_HK  MD1F.MS7_DAT_CLCT    OFF          N/A
4736 #
4737 PCD.ON_OFF_ENA
4738 #
4739 WAIT_SEC 40
4740 #
4741 # QL          Check-Item          Spec          Check
4742 # -----+-----+-----+-----
4743 # PCS1         PCD.ON_OFF_ENA_DIS    ENA          N/A
4744 #
4745 PCD.PSU_HEP_i_OFF
4746 #
4747 WAIT_SEC 40
4748 #
4749 # QL          Check-Item          Spec          Check
4750 # -----+-----+-----+-----
4751 # PCS1         PCD.PSU_HEP_I_ON_OFF  OFF          N/A
4752 #
4753 PCD.ON_OFF_DIS
4754 #
4755 WAIT_SEC 40
4756 #
4757 # QL          Check-Item          Spec          Check
4758 # -----+-----+-----+-----
4759 # PCS1         PCD.ON_OFF_ENA_DIS    DIS          N/A
4760 #
4761 #
4762 . # QL          Check-Item          Spec          Check
4763 # -----+-----+-----+-----
4764 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
4765 #
4766 # =====
4767 . # 8.5. MEA1 Check
4768 # =====
4769 # -----
4770 . # 8.5.1. MEA1 function check
4771 # -----
4772 # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
4773 . # 8.5.1-1. MEA1 Startup
4774 #      <<M15-1 Initial Power ON Duration:10 min Day:35>>
4775 # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
4776 #
4777 # # MEA1 の電源を ON する。
4778 # Power on MEA1 by switching on.
4779 #

```

文 書 番 号	シート No.	版 数
	175	1

```

4780 . PCD.ON_OFF_ENA
4781 WAIT_SEC 40
4782 #
4783 # < CHECK >
4784 CHECK PCD.ON_OFF_ENA_DIS =ENA
4785 #
4786 . PCD.PSU_MEA1_ON
4787 WAIT_SEC 40
4788 #
4789 #
4790 # < CHECK >
4791 CHECK PCD.PSU_MEA1_ON_OFF =ON
4792 #
4793 . PCD.ON_OFF_DIS
4794 WAIT_SEC 40
4795 #
4796 # < CHECK >
4797 CHECK PCD.ON_OFF_ENA_DIS =DIS
4798 CHECK MD1F.MS1_LINK_STAT =ON
4799 #
4800 # # SW Error clear
4801 . MD1F.DPU_SW_ERR_CLR
4802 WAIT_SEC 40
4803 #
4804 # < CHECK >
4805 CHECK MD1F.MS1_LINK_ERR =na
4806 CHECK MD1F.SLOT_ERR =na
4807 #
4808 #
4809 #
4810 WAIT_SEC 300
4811 #
4812 #
4813 # # MEA1 テレメトリ表示の確認(LINK 確立から 8 秒以上経過後に実施)
4814 # Confirmation of the MEA1 telemetry indication
4815 # (More than 8 minutes after from LINK establishment)
4816 #
4817 . # < CHECK >
4818 CHECK MEA1.HK_I_P5V <110 # mA
4819 CHECK MEA1.HK_I_P12V <17 # mA
4820 CHECK MEA1.HK_MCP 0 # V
4821 CHECK MEA1.I_MCP 0 # uA
4822 CHECK MEA1.HK_TMP_FPG <30 # deg.
4823 CHECK MEA1.HK_TMP_MCP <30 # deg.
4824 CHECK MEA1.Status_reg 0x80 # (initial value)
4825 CHECK MEA1.l1_cmd_exe =0xFFFF
4826 CHECK MEA1.l2_cmd_exe =0xFFFF
4827 #
4828 # .....
4829 . # 8.5.1-2. SWITCH ON SCAN, 10 min
4830 # .....
4831 #

```

```

4832 . MEA1.Scan_ON
4833 WAIT_SEC 40
4834 #
4835 . # <CHECK>
4836 CHECK MEA1.l1_cmd_exe =0x2500
4837 #
4838 # Select the sun pulse synchronization
4839 . MEA1.Md_S_Auto
4840 WAIT_SEC 40
4841 #
4842 . # <CHECK>
4843 CHECK MEA1.l1_cmd_exe =0x3100
4844 #
4845 # Select energies mode : mode 32 energies/32 sweeps
4846 # -> HV table n° 2, 3eV-3KeV (~300V maxi on the analyzer)"
4847 #
4848 . MEA1.mode_ROM_3 0x02
4849 WAIT_SEC 40
4850 #
4851 . # <CHECK>
4852 CHECK MEA1.l1_cmd_exe =0x0202
4853 #
4854 #
4855 WAIT_SEC 300
4856 #
4857 . # <CHECK>
4858 # Check HKP TmSStp = HKP TmSStp_dft
4859 #
4860 ### *****
4861 # WAIT until (5 min maximum) HKP TmSStp = TmSStp_dft to indicate the synchronization
4862 # between sun plus and MEA.
4863 # If not, do not execute the next steps!!"
4864 # Probably, sun pulse signal have a problem (cf previous test at ISAS)!!"
4865 # If already executed, you can pass at the next step."
4866 ### *****
4867 #
4868 #
4869 . # QL          Check-Item          Spec          Check
4870 # -----+-----+-----+-----+
4871 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4872 #
4873 #
4874 # .....
4875 . # 8.5.1-3. TEST MODE ON,10 min
4876 # .....
4877 #
4878 #
4879 # Switch ON the test mode for the Amplifier A111
4880 # to verify the good working of this
4881 . MEA1.Md_Tst_ON
4882 WAIT_SEC 300
4883 #

```

文 書 番 号	シート No.	版 数
	177	1

```

4884 # .....
4885 . # 8.5.1-4. TEST MODE OFF, 5 min
4886 # .....
4887 #
4888 #
4889 # Stop the A111 test Mode
4890 . MEA1.Md_Tst_OF
4891 WAIT_SEC 600
4892 #
4893 # <CHECK>
4894 CHECK MEA1.l1_cmd_exe =0x3800
4895 CHECK MEA1.Status_reg 0x80 # (bit n° 0 = 0)
4896 #
4897 . # - wait 5 min to verify the Science Data are return to zero
4898 # Check the science Data and compare with the previous value
4899 #
4900 #
4901 . # QL          Check-Item          Spec          Check
4902 # -----+-----+-----+-----+
4903 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4904 #
4905 #
4906 #
4907 # .....
4908 . # 8.5.1-5. SWITCH OFF the SCAN (5 minutes)
4909 # .....
4910 #
4911 #
4912 # SWITCH OFF THE SCAN
4913 . MEA1.Scan_OF
4914 WAIT_SEC 300
4915 #
4916 # <CHECK>
4917 . CHECK MEA1.l1_cmd_exe =0x2400
4918 #
4919 . # QL          Check-Item          Spec          Check
4920 # -----+-----+-----+-----+
4921 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4922 #
4923 #
4924 # -----
4925 . # 8.5.2. MEA1 SHUTDOWN
4926 # -----
4927 . #
4928 . PCD.ON_OFF_ENA
4929 WAIT_SEC 40
4930 #
4931 # < CHECK >
4932 CHECK PCD.ON_OFF_ENA_DIS =ENA
4933 #
4934 . MD1F.MEA1_CLCT_STOP
4935 WAIT_SEC 40

```

```

4936 #
4937 # < CHECK >
4938 CHECK MD1F.MS1_DAT_CLCT =OFF
4939 #
4940 . PCD.PSU_MEA1_OFF
4941 WAIT_SEC 40
4942 #
4943 . # < CHECK >
4944 CHECK PCD.PSU_MEA1_ON_OFF =OFF
4945 CHECK MD1F.MS1_LINK_STAT =OFF
4946 #
4947 . PCD.ON_OFF_DIS
4948 WAIT_SEC 40
4949 #
4950 . # < CHECK >
4951 CHECK PCD.ON_OFF_ENA_DIS =DIS
4952 #
4953 . # QL          Check-Item          Spec          Check
4954 # -----+-----+-----+-----+
4955 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4956 #
4957 #
4958 #
4959 # =====
4960 . # 8. 6.  MEA2 Check
4961 # =====
4962 # -----
4963 . # 8. 6. 1.  MEA2 function check
4964 # -----
4965 # .....
4966 . # 8. 6. 1-1.  MEA2 Startup
4967 #          <<M16-1 Initial Power ON Duration:10 min Day:35>>
4968 # .....
4969 #
4970 . # # MEA2 の電源を ON する。
4971 # Power on MEA2 by switching on.
4972 #
4973 . PCD.ON_OFF_ENA
4974 WAIT_SEC 40
4975 #
4976 # < CHECK >
4977 CHECK PCD.ON_OFF_ENA_DIS =ENA
4978 #
4979 . PCD.PSU_MEA2_ON
4980 WAIT_SEC 40
4981 #
4982 #
4983 # < CHECK >
4984 CHECK PCD.PSU_MEA2_ON_OFF =ON
4985 #
4986 . PCD.ON_OFF_DIS
4987 WAIT_SEC 40

```

文 書 番 号	シート No.	版 数
	179	1

```

4988 #
4989 # < CHECK >
4990 CHECK PCD.ON_OFF_ENA_DIS =DIS
4991 CHECK MD1F.MS2_LINK_STAT =ON
4992 #
4993 # # SW Error clear
4994 MD1F.DPU_SW_ERR_CLR
4995 WAIT_SEC 40
4996 #
4997 # < CHECK >
4998 CHECK MD1F.MS2_LINK_ERR =na
4999 CHECK MD1F.SLOT_ERR =na
5000 #
5001 #
5002 #
5003 WAIT_SEC 560
5004 #
5005 #
5006 # # MEA2 テレメトリ表示の確認(LINK 確立から 8 分以上経過後に実施)
5007 # Confirmation of the MEA2 telemetry indication
5008 # (More than 8 minutes after from LINK establishment)
5009 #
5010 # < CHECK >
5011 CHECK MEA2.HK_I_P5V <110 # mA
5012 CHECK MEA2.HK_I_P12V <17 # mA
5013 CHECK MEA2.HK_MCP 0 # V
5014 CHECK MEA2.I_MCP 0 # uA
5015 CHECK MEA2.HK_TMP_FPG <30 # deg. (depend on the environment,maximum 85° C)
5016 CHECK MEA2.HK_TMP_MCP <30 # deg. (depend on the environment,maximum 80° C)
5017 CHECK MEA2.Status_reg 0x80 # (initial value)
5018 CHECK MEA2.I1_cmd_exe =0xFFFF
5019 CHECK MEA2.I2_cmd_exe =0xFFFF
5020 #
5021 #
5022 #
5023 # .....
5024 # 8.6.1-2. SWITCH ON SCAN, 10 min
5025 # .....
5026 #
5027 MEA2.Scan_ON
5028 WAIT_SEC 40
5029 #
5030 # <CHECK>
5031 CHECK MEA2.I1_cmd_exe =0x2500
5032 #
5033 # Select the sun pulse synchronization
5034 MEA2.Md_S_Auto
5035 WAIT_SEC 40
5036 #
5037 # <CHECK>
5038 CHECK MEA2.I1_cmd_exe =0x3100
5039 #

```

```

5040 # Select energies mode : mode 32 energies/32 sweeps
5041 # -> HV table n° 2, 3eV-3KeV (~300V maxi on the analyzer)"
5042 #
5043 . MEA2.mode_ROM_3 0x02
5044 WAIT_SEC 40
5045 #
5046 # <CHECK>
5047 CHECK MEA2.l1_cmd_exe =0x0202
5048 #
5049 #
5050 WAIT_SEC 300
5051 #
5052 . # <CHECK>
5053 # Check HKP TmSStp = HKP TmSStp_dft
5054 #
5055 ## *****
5056 # WAIT until (5 min maximum) HKP TmSStp = TmSStp_dft to indicate the synchronization
5057 # between sun plus and MEA.
5058 # If not, do not execute the next steps!!"
5059 # Probably, sun pulse signal have a problem (cf previous test at ISAS)!!"
5060 # If already executed, you can pass at the next step."
5061 ## *****
5062 #
5063 #
5064 . # QL          Check-Item          Spec          Check
5065 # -----+-----+-----+-----+
5066 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5067 #
5068 #
5069 # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
5070 . # 8.6.1-3. TEST MODE ON, 10 min
5071 # ::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::::
5072 #
5073 #
5074 . MEA2.Md_Tst_ON
5075 WAIT_SEC 300
5076 #
5077 . # <CHECK>
5078 CHECK MEA2.l1_cmd_exe =0x3900
5079 CHECK MEA2.Status_reg 0x81 # (bit n° 0 = 1)
5080 #
5081 # - wait 5 min to verify the Science Data
5082 # Check the science Data and compare with the previous value
5083 #
5084 #
5085 #
5086 . # QL          Check-Item          Spec          Check
5087 # -----+-----+-----+-----+
5088 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5089 #
5090 #
5091 #

```

文 書 番 号	シート No.	版 数
	181	1

```

5092 # .....
5093 . # 8.6-1.4. TEST MODE OFF, 10 min
5094 # .....
5095 #
5096 #
5097 # Stop the A111 test Mode
5098 . MEA2.Md_Tst_OF
5099 WAIT_SEC 600
5100 #
5101 . # <CHECK>
5102 CHECK MEA2.l1_cmd_exe =0x3800
5103 CHECK MEA2.Status_reg 0x80 # (bit n° 0 = 0)
5104 #
5105 # - wait 10 min to verify the Science Data are return to zero
5106 # Check the science Data and compare with the previous value
5107 #
5108 #
5109 . # QL          Check-Item          Spec          Check
5110 # -----+-----+-----+-----+
5111 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5112 #
5113 #
5114 #
5115 # .....
5116 . # 8.6.1-5. SWITCH OFF the SCAN (5 minutes)
5117 # .....
5118 #
5119 #
5120 # SWITCH OFF THE SCAN
5121 . MEA2.Scan_OF
5122 WAIT_SEC 300
5123 #
5124 . # <CHECK>
5125 CHECK MEA2.l1_cmd_exe =0x2400
5126 #
5127 #
5128 . # QL          Check-Item          Spec          Check
5129 # -----+-----+-----+-----+
5130 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5131 #
5132 #
5133 #
5134 # -----
5135 . # 8.6.2. MEA2 SHUTDOWN
5136 # -----
5137 . #
5138 . PCD.ON_OFF_ENA
5139 WAIT_SEC 40
5140 #
5141 # < CHECK >
5142 CHECK PCD.ON_OFF_ENA_DIS =ENA
5143 #

```

```

5144 . MD1F.MEA2_CLCT_STOP
5145 WAIT_SEC 40
5146 #
5147 # < CHECK >
5148 CHECK MD1F.MS2_DAT_CLCT =OFF
5149 #
5150 . PCD.PSU_MEA2_OFF
5151 WAIT_SEC 40
5152 #
5153 . # < CHECK >
5154 CHECK PCD.PSU_MEA2_ON_OFF =OFF
5155 CHECK MD1F.MS2_LINK_STAT =OFF
5156 #
5157 . PCD.ON_OFF_DIS
5158 WAIT_SEC 40
5159 #
5160 # < CHECK >
5161 CHECK PCD.ON_OFF_ENA_DIS =DIS
5162 #
5163 #
5164 . # QL          Check-Item          Spec          Check
5165 # -----+-----+-----+-----+
5166 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5167 #
5168 #
5169 # *****
5170 . # 9. 機器立ち下げ
5171 # *****
5172 # =====
5173 . # 9.1. SI 機器立ち下げ
5174 # =====
5175 # -----
5176 . # 9.1.1. MSASI 立ち下げ
5177 # -----
5178 . #
5179 . MSAS.TO_POWER_OFF
5180 #
5181 . # < CHECK >
5182 CHECK MSAS.HV_ON_OFF          =OFF
5183 CHECK MSAS.HV_MONI_N4K        =0.00
5184 CHECK MSAS.HV_MONI_P6K        =0.00
5185 CHECK MSAS.HT_CTRL_ON_OFF     =OFF
5186 CHECK MSAS.HT_ON_OFF          =OFF
5187 CHECK MSAS.G_ON_OFF           =OFF
5188 . #
5189 . # QL          Check-Item          Spec          Data          Check
5190 # -----+-----+-----+-----+-----+
5191 # MSASI
5192 #          P15V_V_L          12-16V          _____V          G  N
5193 #          P15V_I_L          0.01-0.3A        _____A          G  N
5194 #          M15V_V_L          12-16V          _____V          G  N
5195 #          M15V_I_L          0.01-0.3A        _____A          G  N

```

文 書 番 号	シート No.	版 数
	183	1

```

5196 # P5V_V_L 4.5-5.2V _____ V G N
5197 # P5V_I_L 0.1-1.0A _____ A G N
5198 . #
5199 . PCD.ON_OFF_ENA
5200 #
5201 . # < CHECK >
5202 CHECK PCD.ON_OFF_ENA_DIS =ENA
5203 . #
5204 . PCD.MSASI_OFF
5205 #
5206 . # < CHECK >
5207 CHECK PCD.MSASI_ON_OFF =OFF
5208 CHECK MD2F.MS6_LINK_STAT =OFF
5209 #
5210 . # QL Check-Item Spec Check
5211 # -----+-----+-----+-----+
5212 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5213 #
5214 # -----+-----+-----+-----+
5215 . # 9.1.2. MDM 立ち下げ
5216 # -----+-----+-----+-----+
5217 . #
5218 . MD2F.MDM_CLCT_STOP
5219 #
5220 . # < CHECK >
5221 CHECK MD2F.MS7_DAT_CLCT =OFF
5222 . #
5223 . PCD.MDM_E_OFF
5224 #
5225 . # < CHECK >
5226 CHECK PCD.MDM_E_ON_OFF =OFF
5227 CHECK MD2F.MS7_LINK_STAT =OFF
5228 #
5229 . # QL Check-Item Spec Check
5230 # -----+-----+-----+-----+
5231 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5232 #
5233 # *****
5234 . # ===== ここから PWE 内機器の OFF =====
5235 # *****
5236 #
5237 # -----+-----+-----+-----+
5238 . # 9.1.3. MGF 立ち下げ
5239 # -----+-----+-----+-----+
5240 . #
5241 . DH.MGF_OFF # DH.MC_EACH_EXE 0x00AC
5242 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
5243 #: 0x00 MD1F.MGFO_CLCT_STOP
5244 #: 0x01 MD2F.MGFI_CLCT_STOP
5245 #: 0x0C MD1F.PME_MGFO_OFF
5246 #: 0x0D PCD.ON_OFF_ENA
5247 #: 0x0E PCD.PSU_MGF_I_OFF

```

```

5248  #:          0x0F PCD.ON_OFF_DIS
5249  #
5250  . # < CHECK >
5251  CHECK MD1F.MS0_DAT_CLCT          =OFF
5252  CHECK MD2F.MS5_DAT_CLCT          =OFF
5253  CHECK MD1F.PME_MGFO_STS          =OFF
5254  CHECK PCD.PSU_MGF_I_ON_OFF        =OFF
5255  CHECK MD1F.MS0_LINK_STAT          =OFF
5256  CHECK MD2F.MS5_LINK_STAT          =OFF
5257  #
5258  . # QL          Check-Item          Spec          Check
5259  # -----+-----+-----+-----
5260  # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5261  #
5262  # -----+-----+-----+-----
5263  . # 9.1.4. MAST 立ち下げ
5264  # -----+-----+-----+-----
5265  #
5266  . # << MWE シャットダウン >>
5267  . #
5268  . MWE.MST_STBY_OFF
5269  . #
5270  . # QL          Check-Item          Spec          Check
5271  . # -----+-----+-----+-----
5272  . # MWE          CMND_REPLY_ADRS      0x0A12          G  N
5273  . # MWE          CMND_REPLY_CODE      0x0013          G  N
5274  . #
5275  . # QL          Check-Item          Spec          Check
5276  . # -----+-----+-----+-----
5277  . # MWE          MWE_STBY              ON              G  N
5278  . # MWE          MST_PSU                MAIN            G  N
5279  . # MWE          WPT_PSU                MAIN            G  N
5280  . # MWE          SAFE_MODE              OFF              G  N
5281  . # -----+-----+-----+-----
5282  . # MWE          MST_STBY              OFF              G  N
5283  . # MWE          WPT_STBY              OFF              G  N
5284  . #
5285  . # < MWE STBY OFF >
5286  . MWE.MWE_STBY_OFF
5287  . #
5288  . # < CHECK >
5289  CHECK MWE.STAT_STBY              =OFF
5290  . #
5291  . # < Power off MWE >
5292  . #
5293  . MD2F.PME_MAST_OFF
5294  . #
5295  . # < CHECK >
5296  CHECK MD2F.PME_MAST_STS          =OFF
5297  CHECK MD2F.MS0_LINK_STAT          =OFF
5298  . #
5299  . # QL          Check-Item          Spec          Check

```

文 書 番 号	シート No.	版 数
	185	1

```

5300 # -----+-----+-----+-----
5301 # CMD 出力装置      Message          STATUS CHECK 結果 OK      G  N
5302 #
5303 # -----
5304 . # 9.1.5. PWI 立ち下げ
5305 # -----
5306 . #
5307 . DH. PWI1_OFF          # DH. MC_EACH_EXE 0x008B
5308 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
5309 #:          0x00 MD2U. EWO_AM2P_INT_SET 0x0000 0x00
5310 #:          0x0D MD2F. PME_MEFIST0_OFF
5311 #:          0x0E EWO. SCP_OFF
5312 #:          0x0F EWO. WPTP_OFF
5313 #
5314 . #
5315 . # < CHECK >
5316 CHECK MD2F. MS4_LINK_STAT          =OFF
5317 CHECK MD2F. PME_MEFIST0_STS        =OFF
5318 CHECK EWO. SCP_ONOF                =OFF
5319 CHECK EWO. WPTP_ONOF                =OFF
5320 #
5321 . DH. PWI_OFF2_AM2P_SOR_EWO      # DH. MC_EACH_EXE 0x00AD
5322 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
5323 #:          0x00 MD2F. PME_AM2P_OFF
5324 #:          0x01 MD2F. SORB_CLCT_STOP
5325 #:          0x02 MD2F. PME_SORBET_OFF
5326 #:          0x03 MD2U. BUF_CLCT 0x10 0x00
5327 #:          0x0F MD2F. PME_EWO_OFF
5328 #
5329 . # < CHECK >
5330 CHECK MD2F. MS1_DAT_CLCT          =OFF
5331 CHECK MD2F. MS3_DAT_CLCT          =OFF
5332 CHECK MD2F. PME_SORBET_STS        =OFF
5333 CHECK MD2F. PME_AM2P_STS          =OFF
5334 CHECK MD2F. PME_EWO_STS           =OFF
5335 CHECK MD2F. MS1_LINK_STAT         =OFF
5336 CHECK MD2F. MS2_LINK_STAT         =OFF
5337 CHECK MD2F. MS3_LINK_STAT         =OFF
5338 #
5339 . # QL          Check-Item          Spec          Check
5340 # -----+-----+-----+-----
5341 # CMD 出力装置      Message          STATUS CHECK 結果 OK      G  N
5342 #
5343 # -----
5344 . # 9.1.6. PME 立ち下げ
5345 # -----
5346 . #
5347 . PCD. ON_OFF_ENA
5348 #
5349 . # < CHECK >
5350 CHECK PCD. ON_OFF_ENA_DIS          =ENA
5351 . #

```

文 書 番 号	シート No.	版 数
	186	1

```

5352 . PCD. PSU_PME_OFF
5353 #
5354 . # < CHECK >
5355 CHECK PCD. PSU_PME_ON_OFF =OFF
5356 #
5357 . # QL          Check-Item          Spec          Check
5358 # -----+-----+-----+-----+
5359 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5360 #
5361 # -----+-----+-----+-----+
5362 . # 9.1.7. MIA 立ち下げ
5363 # -----+-----+-----+-----+
5364 . #
5365 . MD1F. MIA_CLCT_STOP
5366 #
5367 . # < CHECK >
5368 CHECK MD1F. MS4_DAT_CLCT =OFF
5369 . #
5370 . PCD. PSU_MIA_OFF
5371 #
5372 . # < CHECK >
5373 CHECK PCD. PSU_MIA_ON_OFF =OFF
5374 CHECK MD1F. MS4_LINK_STAT =OFF
5375 #
5376 . # QL          Check-Item          Spec          Check
5377 # -----+-----+-----+-----+
5378 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5379 #
5380 # -----+-----+-----+-----+
5381 . # 9.1.8. MSA 立ち下げ
5382 # -----+-----+-----+-----+
5383 . #
5384 . MD1F. MSA_CLCT_STOP
5385 #
5386 . # < CHECK >
5387 CHECK MD1F. MS5_DAT_CLCT =OFF
5388 . #
5389 . PCD. PSU_MSA_OFF
5390 #
5391 . # < CHECK >
5392 CHECK MD1F. MS5_LINK_STAT =OFF
5393 CHECK PCD. PSU_MSA_ON_OFF =OFF
5394 #
5395 . # QL          Check-Item          Spec          Check
5396 # -----+-----+-----+-----+
5397 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5398 #
5399 # -----+-----+-----+-----+
5400 . # 9.1.9. MEA2 立ち下げ
5401 # -----+-----+-----+-----+
5402 . #
5403 . # N/A(確認手順で別途実施)

```

文 書 番 号	シート No.	版 数
	187	1

```

5404  #
5405  # -----
5406  . # 9.1.10. MEA1 立ち下げ
5407  # -----
5408  #
5409  . # N/A(確認手順で別途実施)
5410  #
5411  # -----
5412  . # 9.1.11. ENA 立ち下げ
5413  # -----
5414  . #
5415  . ENA. SHUTDOWN 0x00
5416  #
5417  . # < CHECK >
5418  CHECK ENA. HV_MAIN_LVLSET          259.163 # 0x00
5419  CHECK ENA. HV_STARTMCP_LVLSET      -912.18 # 0x00
5420  CHECK ENA. HV_STOPMCP_LVLSET      -1095.1 # 0x00
5421  CHECK ENA. HV_DEF_LVLSET          -158.482 # 0x00
5422  CHECK ENA. HV_ON                    =OFF
5423  CHECK ENA. HV_SHUTDOWN_MODE        =NML
5424  . #
5425  . ENA. CLEAR_FLG 0x03
5426  #
5427  . # < CHECK >
5428  CHECK ENA. HV_SHUTDOWN_MODE        =NON
5429  . #
5430  . MD1F. ENA_CLCT_STOP
5431  #
5432  . # < CHECK >
5433  CHECK MD1F. MS3_DAT_CLCT           =OFF
5434  . #
5435  . PCD. PSU_ENA_OFF
5436  #
5437  . # < CHECK >
5438  CHECK PCD. PSU_ENA_ON_OFF          =OFF
5439  CHECK MD1F. MS3_LINK_STAT          =OFF
5440  . #
5441  . PCD. ON_OFF_DIS
5442  #
5443  . # < CHECK >
5444  CHECK PCD. ON_OFF_ENA_DIS          =DIS
5445  #
5446  . # QL          Check-Item          Spec          Check
5447  # -----+-----+-----+-----
5448  # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
5449  #
5450  # *****
5451  . # 10. 立ち下げ
5452  # *****
5453  # =====
5454  . # 10.1. MDP 立ち下げ
5455  # =====

```

```

5456 #
5457 . # <<< MDP-DPU RST/OFF >>>
5458 . DH.MDP_DPU12_CPU_OFF # DH.MC_EACH_EXE 0x0B1
5459 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
5460 #: 0x00 DH.ATMC_EACH_DIS 0x32
5461 #: 0x03 DH.ATMC_EACH_DIS 0x33
5462 #: 0x06 DH.ATMC_EACH_DIS 0x30
5463 #: 0x09 DH.ATMC_EACH_DIS 0x31
5464 #: 0x0A MD1F.CPU_RESET_ENA
5465 #: 0x0B MD1F.CPU_RESET
5466 #: 0x0C MD1F.CPU_OFF
5467 #: 0x0D MD2F.CPU_RESET_ENA
5468 #: 0x0E MD2F.CPU_RESET
5469 #: 0x0F MD2F.CPU_OFF
5470 #
5471 . # < CHECK >
5472 CHECK DH.ATMC_ENA_DIS30 =DIS
5473 CHECK DH.ATMC_ENA_DIS31 =DIS
5474 CHECK DH.ATMC_ENA_DIS32 =DIS
5475 CHECK DH.ATMC_ENA_DIS33 =DIS
5476 #
5477 . # QL Check-Item Spec Check
5478 # -----+-----+-----+-----
5479 # MD1F_OBS_HK << DPU1 H/W-HK >>
5480 # HW_STATE2 CPU_RST_ENA (short)
5481 # HWCMD_CODE 0x0801 (short)
5482 # HW_STATE2 STANDBY (short)
5483 # HWCMD_CODE 0x0702 (short)
5484 #
5485 . # < CHECK >
5486 CHECK MD1F.DPU_HW_STATE2 =CPUOFF_DPUBUS
5487 CHECK MD1F.DPU_CMD_CODE 0x0202
5488 #
5489 . # QL Check-Item Spec Check
5490 # -----+-----+-----+-----
5491 # MD2F_OBS_HK << DPU2 H/W-HK >>
5492 # HW_STATE2 CPU_RST_ENA (short)
5493 # HWCMD_CODE 0x0801 (short)
5494 # HW_STATE2 STANDBY (short)
5495 # HWCMD_CODE 0x0702 (short)
5496 #
5497 . # < CHECK >
5498 CHECK MD2F.DPU_HW_STATE2 =CPUOFF_DPUBUS
5499 CHECK MD2F.DPU_CMD_CODE 0x0202
5500 #
5501 . # Telemetry Operation Mode 設定
5502 . DH.OPE_MODE_32KBPS_CAT0x23 0x00 0x000000000000000000000000
5503 #
5504 . # <<< MDP-DPU1/2 Power OFF >>>
5505 . DH.MDP_DPU12_OFF # DH.MC_EACH_EXE 0x0B0
5506 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
5507 #: 0x00 DH.ATMC_EACH_DIS 0x34

```

```

5508 #: 0x01 DH. SPW_RTEFDIR_SET 0x18
5509 #: 0x03 DH. ATMC_EACH_DIS 0x36
5510 #: 0x06 DH. ATMC_EACH_DIS 0x32
5511 #: 0x09 DH. ATMC_EACH_DIS 0x33
5512 #: 0x0A PCD. ON_OFF_ENA
5513 #: 0x0B PCD. PSU_MDP1_OFF
5514 #: 0x0C DH. ATMC_EACH_DIS 0x30
5515 #: 0x0D PCD. PSU_MDP2_OFF
5516 #: 0x0E PCD. ON_OFF_DIS
5517 #: 0x0F DH. ATMC_EACH_DIS 0x31
5518 #
5519 . # < CHECK >
5520 CHECK DH. ATMC_ENA_DIS30 =DIS
5521 CHECK DH. ATMC_ENA_DIS31 =DIS
5522 CHECK DH. ATMC_ENA_DIS32 =DIS
5523 CHECK DH. ATMC_ENA_DIS33 =DIS
5524 CHECK DH. ATMC_ENA_DIS34 =DIS
5525 CHECK DH. ATMC_ENA_DIS36 =DIS
5526 CHECK DH. SPW_FDIR_ENA_MDP1 =DIS
5527 CHECK DH. SPW_FDIR_ENA_MDP2 =DIS
5528 CHECK DH. SPW_FDIR_ENA_PCD =ENA
5529 CHECK DH. SPW_FDIR_ENA_RMTRTR =ENA
5530 CHECK PCD. PSU_MDP1_ON_OFF =OFF
5531 CHECK PCD. PSU_MDP2_ON_OFF =OFF
5532 CHECK PCD. ON_OFF_ENA_DIS =DIS
5533 . #
5534 . # QL Check-Item Spec Check
5535 # -----+-----+-----+-----+
5536 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5537 #
5538 # =====
5539 . # 10.2. MC_DIS
5540 # =====
5541 . #
5542 . DH. ATMC_DIS
5543 #
5544 . # < CHECK >
5545 CHECK DH. ATMC_ENA_DIS =DIS
5546 . #
5547 . DH. RQMC_DIS
5548 #
5549 . # < CHECK >
5550 CHECK DH. RQMC_ENA_DIS =DIS
5551 #
5552 . DH. SYSTM_DIS
5553 #
5554 . # < CHECK >
5555 CHECK DH. SYSTM_ENA_DIS =DIS
5556 #
5557 . DH. ALL_MC_STOP
5558 . #
5559 . # < CHECK >

```

文 書 番 号	シート No.	版 数
	190	1

```

5560 CHECK DH.MC_ENA_DIS =DIS
5561 #
5562 . # QL Check-Item Spec Check
5563 # -----+-----+-----+-----
5564 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
5565 #
5566 # =====
5567 . # 10.3. 衛星立ち下げ
5568 # =====
5569 . #
5570 . # QL Check-Item Spec Check
5571 # -----+-----+-----+-----
5572 # PCS1 PCD.CHG_CC_LO ON G N
5573 # PCD.BAT_CV_ON_OFF OFF G N
5574 # PCD.BAT_OT_ON_OFF OFF G N
5575 # PCD.BAT_OV_ON_OFF OFF G N
5576 # DMC-PSU-A, -B, XTRP-A, B, SV-Heater 以外が OFF であること G N
5577 # TCIU DH.XTRP_A_TX_ON_OFF OFF G N
5578 # DH.XTRP_B_TX_ON_OFF OFF G N
5579 # 局管制 Uplink OFF G N
5580 #
5581 . # 【注意】
5582 . # CV_ON_OFF が ON になっている時は、必ず CV_OFF にすること。
5583 . # CC_LO ON で無い場合は、CCCV LO モードへ移行すること。
5584 . #
5585 . PCD.CHG_LR1_ON
5586 #
5587 . # < CHECK >
5588 CHECK PCD.CHG_LR1_ON_OFF =ON
5589 CHECK PCD.CHG_I -0.1 0.1
5590 CHECK PCD.DCHG_I -0.2 0.2
5591 . #
5592 . PCD.BUS_SW_ENA
5593 . PCD.BUS_SW_OFF
5594 #
5595 . # < CHECK >
5596 CHECK PCD.BUS_SW_ENA_DIS =DIS
5597 CHECK PCD.BUS_SW_ON_OFF =OFF
5598 . #
5599 . PCD.CHG_ENA
5600 . PCD.CHG_CC_L2
5601 #
5602 . # < CHECK >
5603 CHECK PCD.CHG_ENA_DIS =ENA
5604 CHECK PCD.CHG_CC_L1_2 =L2
5605 CHECK PCD.CHG_CC_LO =OFF
5606 . #
5607 . PCD.CHG_DIS
5608 . #
5609 . # < CHECK >
5610 CHECK PCD.CHG_ENA_DIS =DIS
5611 CHECK PCD.CHG_I 0.1 0.3

```

文 書 番 号	シート No.	版 数
	191	1

5612	CHECK PCD. DCHG_I	-0.2 0.2	
5613	. #		
5614	. PCD. CHG_LR_OFF		
5615	. #		
5616	. # < CHECK >		
5617	CHECK PCD. CHG_LR1_ON_OFF	=OFF	
5618	CHECK PCD. CHG_LR2_ON_OFF	=OFF	
5619	CHECK PCD. CHG_I	-0.1 0.1	
5620	CHECK PCD. DCHG_I	-0.2 0.2	
5621	. #		
5622	. # 【確認】		Check
5623	. # BUS-V > BAT-V であることを確認する。		G N
5624	. #		
5625	. PCD. INT_EXT_ENA		
5626	. PCD. BAT_EXT		
5627	. #		
5628	. # < CHECK >		
5629	CHECK PCD. INT_EXT_ENA_DIS	=DIS	
5630	CHECK PCD. BAT_INT_EXT	=EXT	
5631	. #		
5632	. PCD. CHG_BYPS_DIS		
5633	. #		
5634	. # < CHECK >		
5635	CHECK PCD. CHG_BYPS_ENA_DIS	255	
5636	CHECK PCD. SA_V	-	
5637	CHECK PCD. SA_I	-	
5638	CHECK PCD. APR1_I	-	
5639	CHECK PCD. APR2_I	-	
5640	CHECK PCD. BUS_V	-	
5641	CHECK PCD. LOAD_I	-	
5642	CHECK PCD. CHG_I	-	
5643	CHECK PCD. DCHG_I	-	
5644	CHECK PCD. BAT_V	-	
5645	CHECK PCD. CEL1_V	-	
5646	CHECK PCD. CEL2_V	-	
5647	CHECK PCD. CEL3_V	-	
5648	CHECK PCD. CEL4_V	-	
5649	CHECK PCD. CEL5_V	-	
5650	CHECK PCD. CEL6_V	-	
5651	CHECK PCD. CEL7_V	-	
5652	CHECK PCD. CEL8_V	-	
5653	CHECK PCD. CEL9_V	-	
5654	CHECK PCD. CEL10_V	-	
5655	CHECK PCD. CEL11_V	-	
5656	CHECK PCD. CEL12_V	-	
5657	CHECK PCD. BAT_CV	-	
5658	CHECK PCD. BAT_CV_ON_OFF	-	
5659	. #		
5660	. PCD. CEL_V_MONI_OFF # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】		
5661	. #		
5662	. # < CHECK >		
5663	CHECK PCD. CEL_V_MONI_ON_OFF	=OFF	

文 書 番 号	シート No.	版 数
	192	1

5664	CHECK PCD. BAT_CV	-		
5665	CHECK PCD. BAT_CV_ON_OFF	-		
5666	#			
5667	#			
5668	# 【操作】			
5669	# RD LINK OFF			
5670	# EXT-PS OFF			
5671	#			
5672	# QL	Check-Item	Spec	Check
5673	#			
5674	# CMD 出力装置	Message	STATUS CHECK 結果 OK	G N
5675	#			
5676	#			
5677	#			
5678	# 10.4. MIS 立ち下げ			
5679	#			
5680	#			
5681	# 【MIS(MPO Interface Simulator)】			
5682	#			
5683	# 【操作】			
5684	# 下記手順により MIS 温度モニタを終了する。			
5685	# (1)SYSTEM Control 画面の DFE をクリック			
5686	# (2)Acquisition Control の STOP ボタンをクリック			
5687	#			
5688	# 【操作】			
5689	# 下記手順により MIS を立ち下げる。			
5690	# (1) System Control → MFE → Bus profile			
5691	# → Polling Sequence Table Control → stop			
5692	# (2) System Control → PFE → Power Control Bus A → ON をクリック → OFF			
5693	# (3) External Bus Power Supply の、DC VOLTS 表示=OFF を確認する			
5694	# (4) PFE Platform の Under Voltage の LED=点灯を確認する			
5695	# (5) Main Menu: Mode -> System Off-Line Mode を選択する			
5696	# (6) Confirm → YES			
5697	# (7) Main Menu: File -> Exit を選択する			
5698	# (8) Exit System 画面において、以下を選択し、OK ボタンをクリック			
5699	# Power FE	: S/W Shutdown		
5700	# MIL-1553B FE	: Shutdown		
5701	# Discrete FE	: Shutdown		
5702	# CMDVS Core Environment	: S/W Shutdown		
5703	# (9) MIS 本体の電源を以下の順に OFF する			
5704	# 1. MIL-1553/Discrete Front-End			
5705	# 2. PFE Platform			
5706	# 3. External Bus Power Supply (Agilent N5776A)			
5707	# (10) PC をシャットダウンする			
5708	#			
5709	# 【テレメトリ I/F 変換装置】			
5710	# 【操作】			
5711	# 下記手順により I/F 変換装置を立ち下げる。			
5712	# (1)OS menu : System -> ShutDown を選択し、PC をシャットダウンする。			
5713	#			
5714	#			
5715	# QL	Check-Item	Spec	Check

[illegible]

[illegible]

文 書 番 号	シート No.	版 数
	195	1

8050	CHECK MWE. WPT_S1_EXT	=OFF		
8051	CHECK MWE. WPT_S1_RELS	=OFF		
8052	CHECK MWE. WPT_S1_DRV	=OFF		
8053	CHECK MWE. WPT_S1_MS_HRM	=CLS		
8054	CHECK MWE. WPT_S1_MS_EXT	=NON		
8055	CHECK MWE. CONT_LEN_DET_S1	=NO		
8056	CHECK MWE. CONT_MS_RL_S1	=OFF		
8057	CHECK MWE. WPT_S2_RET	=OFF		
8058	CHECK MWE. WPT_S2_EXT	=OFF		
8059	CHECK MWE. WPT_S2_RELS	=OFF		
8060	CHECK MWE. WPT_S2_DRV	=OFF		
8061	CHECK MWE. WPT_S2_MS_HRM	=CLS		
8062	CHECK MWE. WPT_S2_MS_EXT	=NON		
8063	CHECK MWE. CONT_LEN_DET_S2	=NO		
8064	CHECK MWE. CONT_MS_RL_S2	=OFF		
8065	#			
8066	#			
8067	# QL	Check-Item	Spec	Data Check
8068	#			
8069	# MW-E	MST_SC_MTR_TEMP	取得のみ	_____°C N/A
8070	#	MST_SC_DRV_TEMP	取得のみ	_____°C N/A
8071	#	MST_MGF_MTR_TEMP	取得のみ	_____°C N/A
8072	#	MST_MGF_DRV_TEMP	取得のみ	_____°C N/A
8073	#	WPT_S1_MTR_TEMP	取得のみ	_____°C N/A
8074	#	WPT_S1_CHAS_TEMP	取得のみ	_____°C N/A
8075	#	WPT_S2_MTR_TEMP	取得のみ	_____°C N/A
8076	#	WPT_S2_CHAS_TEMP	取得のみ	_____°C N/A
8077	#	MWE_FPGA_TEMP	取得のみ	_____°C N/A
8078	#	MWE_TR_TEMP	取得のみ	_____°C N/A
8079	#			
8080	#####			
8081	#			
8082	MWE. MST_PSU_SUB			
8083	#			
8084	# QL	Check-Item	Spec	Check
8085	#			
8086	# MAST/WPT-E	MWE. STAT_MST_PSU	SUB	N/A
8087	#			
8088	MWE. MST_PSU_MAIN			
8089	#			
8090	# QL	Check-Item	Spec	Check
8091	#			
8092	# MAST/WPT-E	MWE. STAT_MST_PSU	MAIN	N/A
8093	#			
8094	MWE. WPT_PSU_SUB			
8095	#			
8096	# QL	Check-Item	Spec	Check
8097	#			
8098	# MAST/WPT-E	MWE. STAT_WPT_PSU	SUB	N/A
8099	#			
8100	MWE. WPT_PSU_MAIN			
8101	#			

文 書 番 号	シート No.	版 数
	196	1

8102	# QL	Check-Item	Spec	Check
8103	#			
8104	# MAST/WPT-E	MWE. STAT_WPT_PSU	MAIN	N/A
8105	#			
8106	#			
8107	#	<< 制御設定コマンド確認 >>		
8108	#	MWE. EXTBAL_CONT_ENA 0x0A00		
8109	#			
8110	# QL	Check-Item	Spec	Check
8111	#			
8112	# MAST/WPT-E	MWE. STAT_UNBL_CONT	ENA	N/A
8113	# MAST/WPT-E	MWE. EXTBAL_CONT_DAT	0x0A00	N/A
8114	#			
8115	#	MWE. EXTBAL_CONT_DIS		
8116	#			
8117	# QL	Check-Item	Spec	Check
8118	#			
8119	# MAST/WPT-E	MWE. STAT_UNBL_CONT	DIS	N/A
8120	#			
8121	#			
8122	#	MWE. MST_MS_CONT_DIS		
8123	#			
8124	# QL	Check-Item	Spec	Check
8125	#			
8126	# MAST/WPT-E	MWE. MST_MS_CONT	DIS	N/A
8127	#			
8128	#	MWE. MST_MS_CONT_ENA		
8129	#			
8130	# QL	Check-Item	Spec	Check
8131	#			
8132	# MAST/WPT-E	MWE. MST_MS_CONT	ENA	N/A
8133	#			
8134	#			
8135	#	MWE. MST_EXTLEN_ENA 0x0032		
8136	#			
8137	# QL	Check-Item	Spec	Check
8138	#			
8139	# MAST/WPT-E	MWE. MST_LEN_CONT	ENA	N/A
8140	# MAST/WPT-E	MWE. MST_EXTLEN_DAT	50	N/A
8141	#			
8142	#	MWE. MST_EXTLEN_DIS		
8143	#			
8144	# QL	Check-Item	Spec	Check
8145	#			
8146	# MAST/WPT-E	MWE. MST_LEN_CONT	DIS	N/A
8147	#			
8148	#			
8149	#	MWE. WPT_MS_CONT_DIS		
8150	#			
8151	# QL	Check-Item	Spec	Check
8152	#			
8153	# MAST/WPT-E	MWE. WPT_MS_CONT	DIS	N/A

文 書 番 号	シート No.	版 数
	197	1

8154	#			
8155	. MWE. WPT_MS_CONT_ENA			
8156	#			
8157	# QL	Check-Item	Spec	Check
8158	#			
8159	# MAST/WPT-E	MWE. WPT_MS_CONT	ENA	N/A
8160	#			
8161	#			
8162	. MWE. WPT_EXTLEN_ENA 0x0064			
8163	#			
8164	# QL	Check-Item	Spec	Check
8165	#			
8166	# MAST/WPT-E	MWE. WPT_LEN_CONT	ENA	N/A
8167	# MAST/WPT-E	MWE. WPT_EXTLEN_DAT	100	N/A
8168	#			
8169	. MWE. WPT_EXTLEN_DIS			
8170	#			
8171	# QL	Check-Item	Spec	Check
8172	#			
8173	# MAST/WPT-E	MWE. WPT_LEN_CONT	DIS	N/A
8174	#			
8175	#			
8176	# 2. MAST コマンド確認			
8177	#			
8178	#			
8179	# << スタンバイオン >>			
8180	. MWE. MST_STBY_ON			
8181	#			
8182	# QL	Check-Item	Spec	Check
8183	#			
8184	# MAST/WPT-E	MWE. STAT_MST_STBY	ON	N/A
8185	#			
8186	# << MAST 制御コマンド確認 >>			
8187	. MWE. MSTSC_EXT			
8188	#			
8189	# QL	Check-Item	Spec	Check
8190	#			
8191	# MAST/WPT-E	MWE. MST_SC_EXT	ON	N/A
8192	#			
8193	. MWE. MSTMGF_EXT			
8194	#			
8195	# QL	Check-Item	Spec	Check
8196	#			
8197	# MAST/WPT-E	MWE. MST_MGF_EXT	ON	N/A
8198	#			
8199	. MWE. MST_ALL_DRV_OFF			
8200	#			
8201	# QL	Check-Item	Spec	Check
8202	#			
8203	# MAST/WPT-E	MWE. MST_SC_EXT	OFF	N/A
8204	# MAST/WPT-E	MWE. MST_SC_DRV	OFF	N/A
8205	#			

文 書 番 号	シート No.	版 数
	198	1

8206	#	MAST/WPT-E	MWE. MST_MGF_EXT	OFF	N/A
8207	#	MAST/WPT-E	MWE. MST_MGF_DRV	OFF	N/A
8208	#				
8209	#				
8210	.	#	<< アプリタイマ確認 >>		
8211	#				
8212	.	#	約 320 秒後 DRV OFF		
8213	#				
8214	.	MD1U. MST_STOP_PARA_SET	0x0140		
8215	#				
8216	.	# QL	Check-Item	Spec	判 定
8217	#				
8218	#	MAST/WPT-E	MST_STOP_TIMER	0x0140 (減少)	合・否
8219	#	MAST/WPT-E	MST_STOP_HIST	0	合・否
8220	#				
8221	#				
8222	.	#	約 320 秒後に MDP から DRV_OFF コマンドが送出される。		
8223	#				
8224	.	# QL	Check-Item	Spec	判 定
8225	#				
8226	#	MAST/WPT-E	CMND_REPLY_ADRS	0x0A40	合・否
8227	#	MAST/WPT-E	CMND_REPLY_CODE	0x003B	合・否
8228	#				
8229	#	MAST/WPT-E	MST_SC_EXT	OFF	合・否
8230	#	MAST/WPT-E	MST_SC_DRV	OFF	合・否
8231	#				
8232	#	MAST/WPT-E	MST_MGF_EXT	OFF	合・否
8233	#	MAST/WPT-E	MST_MGF_DRV	OFF	合・否
8234	#				
8235	#	MAST/WPT-E	SC/S2_DRV_STAT	CMND_DRV_OFF	合・否
8236	#	MAST/WPT-E	MGF/S1_DRV_STAT	CMND_DRV_OFF	合・否
8237	#				
8238	#				
8239	#				
8240	#	<< スタンバイオフ >>			
8241	#				
8242	.	MWE. MST_STBY_OFF			
8243	#				
8244	.	# QL	Check-Item	Spec	Check
8245	#				
8246	#	MAST/WPT-E	MWE. STAT_MST_STBY	OFF	N/A
8247	#				
8248	#				
8249	.	#			
8250	.	#	3. WPT-S コマンド確認		
8251	.	#			
8252	#				
8253	#	<< スタンバイオン >>			
8254	#				
8255	.	MWE. WPT_STBY_ON			
8256	#				
8257	.	# QL	Check-Item	Spec	Check

文 書 番 号	シート No.	版 数
	199	1

8258	#			
8259	#	MAST/WPT-E	MWE. STAT_WPT_STBY	ON
8260	#			N/A
8261	#			
8262	#	<< WPT-S 制御コマンド確認 >>		
8263	.	MWE. WPTS1_RET		
8264	#			
8265	.	# QL	Check-Item	Spec
8266	#			Check
8267	#	MAST/WPT-E	MWE. WPT_S1_RET	ON
8268	#			N/A
8269	.	MWE. WPTS1_DRV_OFF		
8270	#			
8271	.	# QL	Check-Item	Spec
8272	#			Check
8273	#	MAST/WPT-E	MWE. WPT_S1_RET	OFF
8274	#	MAST/WPT-E	MWE. WPT_S1_DRV	OFF
8275	#			N/A
8276	#			
8277	.	MWE. WPTS2_RET		
8278	#			
8279	.	# QL	Check-Item	Spec
8280	#			Check
8281	#	MAST/WPT-E	MWE. WPT_S2_RET	ON
8282	#			N/A
8283	.	MWE. WPTS2_DRV_OFF		
8284	#			
8285	.	# QL	Check-Item	Spec
8286	#			Check
8287	#	MAST/WPT-E	MWE. WPT_S2_RET	OFF
8288	#	MAST/WPT-E	MWE. WPT_S2_DRV	OFF
8289	#			N/A
8290	#			
8291	.	MWE. WPTS1_EXT		
8292	#			
8293	.	# QL	Check-Item	Spec
8294	#			Check
8295	#	MAST/WPT-E	MWE. WPT_S1_EXT	ON
8296	#			N/A
8297	.	MWE. WPTS2_EXT		
8298	#			
8299	.	# QL	Check-Item	Spec
8300	#			Check
8301	#	MAST/WPT-E	MWE. WPT_S2_EXT	ON
8302	#			N/A
8303	.	MWE. WPT_ALL_DRV_OFF		
8304	#			
8305	.	# QL	Check-Item	Spec
8306	#			Check
8307	#	MAST/WPT-E	MWE. WPT_S1_EXT	OFF
8308	#	MAST/WPT-E	MWE. WPT_S1_DRV	OFF
8309	#			N/A

文 書 番 号	シート No.	版 数
	200	1

8310	#	MAST/WPT-E	MWE. WPT_S2_EXT	OFF	N/A
8311	#	MAST/WPT-E	MWE. WPT_S2_DRV	OFF	N/A
8312	#				
8313	#				
8314	#	<< アプリタイマ確認 >>			
8315	#				
8316	#	約 320 秒後 DRV OFF			
8317	#				
8318	#	MD1U. WPT_STOP_PARA_SET 0x0140			
8319	#				
8320	#	QL	Check-Item	Spec	判 定
8321	#	-----+-----+-----+-----			
8322	#	MAST/WPT-E	WPT_STOP_TIMER	0x0140(減少)	合・否
8323	#	MAST/WPT-E	WPT_STOP_HIST	0	合・否
8324	#	-----+-----+-----+-----			
8325	#				
8326	#	約 320 秒後に MDP からの DRV_OFF コマンドが送出される。			
8327	#				
8328	#	QL	Check-Item	Spec	判 定
8329	#	-----+-----+-----+-----			
8330	#	MAST/WPT-E	CMND_REPLY_ADRS	0x0A60	合・否
8331	#	MAST/WPT-E	CMND_REPLY_CODE	0x005B	合・否
8332	#	-----+-----+-----+-----			
8333	#	MAST/WPT-E	WPT_S1_EXT	OFF	合・否
8334	#	MAST/WPT-E	WPT_S1_DRV	OFF	合・否
8335	#	-----+-----+-----+-----			
8336	#	MAST/WPT-E	WPT_S1_EXT	OFF	合・否
8337	#	MAST/WPT-E	WPT_S2_DRV	OFF	合・否
8338	#	-----+-----+-----+-----			
8339	#	MAST/WPT-E	MGF/S1_DRV_STAT	CMND_DRV_OFF	合・否
8340	#	MAST/WPT-E	SC/S2_DRV_STAT	CMND_DRV_OFF	合・否
8341	#	-----+-----+-----+-----			
8342	#				
8343	#				
8344	#	<< スタンバイオフ >>			
8345	#	MWE. WPT_STBY_OFF			
8346	#				
8347	#	QL	Check-Item	Spec	Check
8348	#	-----+-----+-----+-----			
8349	#	MAST/WPT-E	MWE. STAT_WPT_STBY	OFF	N/A
8350	#				
8351	#				
8352	#	-----+-----+-----+-----			
8353	#	4. 安全コマンド確認			
8354	#	-----+-----+-----+-----			
8355	#				
8356	#	MWE. MWE_STBY_OFF			
8357	#				
8358	#	QL	Check-Item	Spec	Check
8359	#	-----+-----+-----+-----			
8360	#	MAST/WPT-E	MWE. STAT_STBY	OFF	N/A
8361	#	-----+-----+-----+-----			

文 書 番 号	シート No.	版 数
	201	1

8362	# MAST/WPT-E	MWE. MWE_CMND_ADRS	0x0A10	M/A
8363	# MAST/WPT-E	MWE. MWE_CMND_CODE	0c0011	N/A
8364	#			
8365	. MWE. SAFE_MODE_ON			
8366	#			
8367	. # QL	Check-Item	Spec	Check
8368	#	-----+-----+-----+-----		
8369	# MAST/WPT-E	MWE. STAT_SAFE_MODE	ON	N/A
8370	#			
8371	. MD1F. PME_MAST_OFF			
8372	#			
8373	. # < CHECK >			
8374	CHECK MD2F. PME_MAST_STS		=OFF	
8375	CHECK MD2F. MSO_LINK_STAT		=OFF	
8376	#			
8377	#	-----		
8378	. # 5. MAST 立ち上げ／初期化			
8379	#	-----		
8380	#			
8381	. MD1F. PME_MAST_ON			
8382	#			
8383	. # < CHECK >			
8384	CHECK MD2F. PME_MAST_STS		=ON	
8385	CHECK MD2F. MSO_LINK_STAT		=ON	
8386	#			
8387	. # <初期チェック>			
8388	#			
8389	. # < CHECK >			
8390	CHECK MWE. STAT_STBY		=OFF	
8391	CHECK MWE. STAT_MST_PSU		=MAIN	
8392	CHECK MWE. STAT_WPT_PSU		=MAIN	
8393	CHECK MWE. STAT_SAFE_MODE		=OFF	
8394	CHECK MWE. STAT_OVLD_CONT		=DIS	
8395	CHECK MWE. STAT_TEMP_CONT		=DIS	
8396	CHECK MWE. STAT_UNBL_CONT		=DIS	
8397	CHECK MWE. MST_MS_CONT		=ENA	
8398	CHECK MWE. MST_LEN_CONT		=DIS	
8399	CHECK MWE. WPT_MS_CONT		=ENA	
8400	CHECK MWE. WPT_LEN_CONT		=DIS	
8401	CHECK MWE. STAT_WPT_RATE		=RST	
8402	CHECK MWE. STAT_MST_STBY		=OFF	
8403	CHECK MWE. MST_SC_RET		=OFF	
8404	CHECK MWE. MST_SC_EXT		=OFF	
8405	CHECK MWE. MST_SC_RLSE		=OFF	
8406	CHECK MWE. MST_SC_DRV		=OFF	
8407	CHECK MWE. CONT_MTR2_OVHT		=NON	
8408	CHECK MWE. CONT_MTR2_OVLD		=NON	
8409	CHECK MWE. MST_SC_MS_RET		=FULL	
8410	CHECK MWE. CONT_LEN_DET_SC		=NO	
8411	CHECK MWE. CONT_MS_RL_SC		=OFF	
8412	CHECK MWE. MST_MGF_RET		=OFF	
8413	CHECK MWE. MST_MGF_EXT		=OFF	

文 書 番 号	シート No.	版 数
	202	1

8414	CHECK MWE. MST_MGF_RLSE	=OFF		
8415	CHECK MWE. MST_MGF_DRV	=OFF		
8416	CHECK MWE. CONT_MTR1_OVHT	=NON		
8417	CHECK MWE. CONT_MTR1_OVLD	=NON		
8418	CHECK MWE. MST_MGF_MS_RET	=FULL		
8419	CHECK MWE. CONT_LEN_DET_MGF	=NO		
8420	CHECK MWE. CONT_MS_RL_MGF	=OFF		
8421	CHECK MWE. STAT_WPT_STBY	=OFF		
8422	CHECK MWE. WPT_S1_RET	=OFF		
8423	CHECK MWE. WPT_S1_EXT	=OFF		
8424	CHECK MWE. WPT_S1_RELS	=OFF		
8425	CHECK MWE. WPT_S1_DRV	=OFF		
8426	CHECK MWE. WPT_S1_MS_HRM	=CLS		
8427	CHECK MWE. WPT_S1_MS_EXT	=NON		
8428	CHECK MWE. CONT_LEN_DET_S1	=NO		
8429	CHECK MWE. CONT_MS_RL_S1	=OFF		
8430	CHECK MWE. WPT_S2_RET	=OFF		
8431	CHECK MWE. WPT_S2_EXT	=OFF		
8432	CHECK MWE. WPT_S2_RELS	=OFF		
8433	CHECK MWE. WPT_S2_DRV	=OFF		
8434	CHECK MWE. WPT_S2_MS_HRM	=CLS		
8435	CHECK MWE. WPT_S2_MS_EXT	=NON		
8436	CHECK MWE. CONT_LEN_DET_S2	=NO		
8437	CHECK MWE. CONT_MS_RL_S2	=OFF		
8438	#			
8439	. # < MWE STBY ON >			
8440	. MWE. MWE_STBY_ON			
8441	. # STBY ON から 5 秒以上経過後、ステータスを QL にてチェックする。			
8442	#			
8443	. # < CHECK >			
8444	CHECK MWE. STAT_STBY	=ON		
8445	CHECK MWE. MWE_CMND_ADRS	0x0A10		
8446	CHECK MWE. MWE_CMND_CODE	0x0010		
8447	#			
# QL	Check-Item	Spec	Data	Check
#	-----+-----+-----+-----+-----			
8450	# MW-E MST_SC_MTR_TEMP	取得のみ	_____°C	N/A
8451	# MST_SC_DRV_TEMP	取得のみ	_____°C	N/A
8452	# MST_MGF_MTR_TEMP	取得のみ	_____°C	N/A
8453	# MST_MGF_DRV_TEMP	取得のみ	_____°C	N/A
8454	# WPT_S1_MTR_TEMP	取得のみ	_____°C	N/A
8455	# WPT_S1_CHAS_TEMP	取得のみ	_____°C	N/A
8456	# WPT_S2_MTR_TEMP	取得のみ	_____°C	N/A
8457	# WPT_S2_CHAS_TEMP	取得のみ	_____°C	N/A
8458	# MWE_FPGA_TEMP	取得のみ	_____°C	N/A
8459	# MWE_TR_TEMP	取得のみ	_____°C	N/A
8460	#			
8461	#			
# QL	Check-Item	Spec		Check
#	-----+-----+-----+-----+-----			
8464	# CMD 出力装置 Message	STATUS CHECK 結果 OK		G N
8465	#			

文 書 番 号	シート No.	版 数
	203	1

8466	. MD1U. ERRCLR
8467	#####

[illegible]

文 書 番 号	シート No.	版 数
	205	1

```

8050 # MEFI.MFREQ2 >9765Hz (>30) N/A
8051 # MEFI.ADC_REF 0xBE - 0xC2 N/A
8052 # MEFI.DPLY_COUNT1 0m (0) N/A
8053 # MEFI.DPLY_COUNT2 0m (0) N/A
8054 # MEFI.STEP_COUNT 0m (0) N/A
8055 # MEFI.U_D_STOP_PARA_LA 0x0309 (777) N/A
8056 # MEFI.U_D_STOP_PARA_LB 0x048E (1166) N/A
8057 # MEFI.U_D_STOP_PARA_LD 3 N/A
8058 # MEFI.U_D_STOP_PARA_TU 0xBB (187, +80C) N/A
8059 # MEFI.U_D_STOP_PARA_TL 0x87 (135, -20C) N/A
8060 #
8061 # #####
8062 # ##### MEFIST0 partial deployment #1 (0m => 5m: +5m) #####
8063 # #####
8064 #
8065 # Checks before MEFIST0 partial deployment #1
8066 # (To be performed with ON/OFF-keying in the flight)
8067 #
8068 # QL Check-Item Spec Check
8069 # -----+-----+-----+-----
8070 # PCD.PSU_MORTOR_A_ON_OFF OFF N/A
8071 # MEFI.ADC_MOTOR1_TMP -20C (135) --+80C (185) N/A
8072 # MEFI.ADC_MOTOR2_TMP -20C (134) --+80C (186) N/A
8073 #
8074 # Motor preheat
8075 #
8076 . MEFI.DEPLOY 0x00 0x00 0x1B 0x5A
8077 . MEFI.DEPLOY 0x00 0x00 0xFA 0x5A
8078 #
8079 # QL Check-Item Spec Check
8080 # -----+-----+-----+-----
8081 # MEFI.ADC_MOTOR1_TMP -20C (135) --+80C (185) N/A
8082 # MEFI.ADC_MOTOR2_TMP -20C (134) --+80C (186) N/A
8083 #
8084 # MEFIST0 partial deployment #1
8085 # Deploy & step counters are reset, and deployment starts.
8086 #
8087 . MEFI.DEPLOY 0x50 0xEC 0xFA 0x5A
8088 #
8089 WAIT_SEC 1
8090 #
8091 # The following command has to be issued 1 sec after MEFI.DEPLOY.
8092 # (For FPGA function check in ground test. Use MD2U_MEF_EXTSTOP_SET 0x02DB 0xFE 0xE3 in
flight.)
8093 #
8094 MD1U.MEF_EXTSTOP_SET 0x02DB 0x3E 0xE3
8095 #
8096 WAIT_SEC 732
8097 #
8098 # The following command has to be issued 733 sec after MEFI.DEPLOY.
8099 #
8100 MEFI.M_STOP

```

```

8101 #
8102 WAIT_SEC 1
8103 #
8104 # The following command has to be issued 734 sec after MEFI.DEPLOY.
8105 #
8106 PCD.ON_OFF_ENA
8107 PCD.PSU_Motor_A_OFF
8108 PCD.ON_OFF_DIS
8109 #
8110 # Checks after MEFIST0 partial deployment #1
8111 # (To be performed with ON/OFF-keying in the flight)
8112 #
8113 # QL          Check-Item          Spec          Check
8114 # -----+-----+-----+-----
8115 #          PCD.PSU_MORTOR_A_ON_OFF  OFF          N/A
8116 #          MEFI.LINK_FAIL            NON          N/A
8117 #          MEFI.MOTOR_ONOFF          OFF          N/A
8118 #          MEFI.MOTOR_STATE          2           N/A
8119 #          MEFI.DPLY_COUNT1          4. 700m(25)-5. 264m(28)  _____
8120 #          MEFI.DPLY_COUNT2          4. 700m(25)-5. 264m(28)  _____
8121 #          MEFI.STEP_COUNT_H          4. 985m(20714)-
8122 #          4. 997m(20764)           N/A
8123 #          MEFI.U_D_STOP_EVT1_DET    NON          N/A
8124 #          MEFI.U_D_STOP_EVT2_DET    NON          N/A
8125 #          MEFI.U_D_STOP_EVT3_DET    NON          N/A
8126 #          MEFI.U_D_STOP_EVT4_DET    DET          N/A
8127 #          MEFI.U_D_STOP_EVT5_DET    NON          N/A
8128 #          MEFI.U_D_STOP_EVT6_DET    NON          N/A
8129 #          MEFI.U_D_STOP_EVT7_DET    NON          N/A
8130 #          MEFI.U_D_STOP_EVT1_STOP    NON          N/A
8131 #          MEFI.U_D_STOP_EVT2_STOP    NON          N/A
8132 #          MEFI.U_D_STOP_EVT3_STOP    NON          N/A
8133 #          MEFI.U_D_STOP_EVT4_STOP    NON          N/A
8134 #          MEFI.U_D_STOP_EVT5_STOP    NON          N/A
8135 #          MEFI.U_D_STOP_EVT6_STOP    NON          N/A
8136 #          MEFI.U_D_STOP_EVT7_STOP    NON          N/A
8137 #
8138 # #####
8139 # ##### MEFIST0 partial deployment #2 (5m => 10m: +5m) #####
8140 # #####
8141 #
8142 # Checks before MEFIST0 partial deployment #2
8143 # (To be performed with ON/OFF-keying in the flight)
8144 #
8145 # QL          Check-Item          Spec          Check
8146 # -----+-----+-----+-----
8147 #          PCD.PSU_MORTOR_A_ON_OFF  OFF          N/A
8148 #          MEFI.ADC_MOTOR1_TMP        -20C(135)-->+80C(185)  N/A
8149 #          MEFI.ADC_MOTOR2_TMP        -20C(134)-->+80C(186)  N/A
8150 #
8151 # Motor preheat
8152 #

```

文 書 番 号	シート No.	版 数
	207	1

```

8153 . MEFI.DEPLOY 0x00 0x00 0x1B 0x5A
8154 . MEFI.DEPLOY 0x00 0x00 0xFA 0x5A
8155 #
8156 # QL          Check-Item          Spec          Check
8157 # -----+-----+-----+-----
8158 #          MEFI.ADC_MOTOR1_TMP      -20C (135)~+80C (185)  N/A
8159 #          MEFI.ADC_MOTOR2_TMP      -20C (134)~+80C (186)  N/A
8160 #
8161 # MEFIST0 partial deployment #2
8162 # Deploy & step counters are reset, and deployment starts.
8163 #
8164 . MEFI.DEPLOY 0x50 0xEC 0xFA 0x5A
8165 #
8166 WAIT_SEC 1
8167 #
8168 # The following command has to be issued 1 sec after MEFI.DEPLOY.
8169 # (For MDP function check in ground test. Use MD2U_MEF_EXTSTOP_SET 0x02DB 0xFE 0xE3 also
in flight.)
8170 #
8171 MD1U.MEF_EXTSTOP_SET 0x02DB 0xFE 0xE3
8172 #
8173 WAIT_SEC 732
8174 #
8175 # The following command has to be issued 733 sec after MEFI.DEPLOY.
8176 #
8177 MEFI.M_STOP
8178 #
8179 WAIT_SEC 1
8180 #
8181 # The following command has to be issued 734 sec after MEFI.DEPLOY.
8182 #
8183 PCD.ON_OFF_ENA
8184 PCD.PSU_Motor_A_OFF
8185 PCD.ON_OFF_DIS
8186 #
8187 # Checks after MEFIST0 partial deployment #2
8188 # (To be performed with ON/OFF-keying in the flight)
8189 #
8190 # QL          Check-Item          Spec          Check
8191 # -----+-----+-----+-----
8192 #          PCD.PSU_MORTOR_A_ON_OFF  OFF          N/A
8193 #          MEFI.LINK_FAIL           NON          N/A
8194 #          MEFI.MOTOR_ONOFF         OFF          N/A
8195 #          MEFI.MOTOR_STATE         2           N/A
8196 #          MEFI.DPLY_COUNT1         4. 700m (25)~5. 264m (28)  _____
8197 #          MEFI.DPLY_COUNT2         4. 700m (25)~5. 264m (28)  _____
8198 #          MEFI.STEP_COUNT_H        4. 985m (20714)~
8199 #          4. 997m (20764)          N/A
8200 #          MEFI.U_D_STOP_EVT1_DET   NON          _____
8201 #          MEFI.U_D_STOP_EVT2_DET   NON          _____
8202 #          MEFI.U_D_STOP_EVT3_DET   NON          N/A
8203 #          MEFI.U_D_STOP_EVT4_DET   DET          N/A

```

文 書 番 号	シート No.	版 数
	208	1

```

8204 # MEFI.U_D_STOP_EVT5_DET NON N/A
8205 # MEFI.U_D_STOP_EVT6_DET NON N/A
8206 # MEFI.U_D_STOP_EVT7_DET NON
8207 # MEFI.U_D_STOP_EVT1_STOP NON
8208 # MEFI.U_D_STOP_EVT2_STOP NON
8209 # MEFI.U_D_STOP_EVT3_STOP NON N/A
8210 # MEFI.U_D_STOP_EVT4_STOP NON N/A
8211 # MEFI.U_D_STOP_EVT5_STOP NON N/A
8212 # MEFI.U_D_STOP_EVT6_STOP NON N/A
8213 # MEFI.U_D_STOP_EVT7_STOP NON
8214 #
8215 #
8216 # #####
8217 # ##### MEFIST0 partial deployment #3 (10m => 13.3m; +3.3m) #####
8218 # #####
8219 #
8220 # Checks before MEFIST0 partial deployment #3
8221 # (To be performed with ON/OFF-keying in the flight)
8222 #
8223 # QL Check-Item Spec Check
8224 # -----+-----+-----+-----
8225 # PCD.PSU_MORTOR_A_ON_OFF OFF N/A
8226 # MEFI.ADC_MOTOR1_TMP -20C(135)-->+80C(185) N/A
8227 # MEFI.ADC_MOTOR2_TMP -20C(134)-->+80C(186) N/A
8228 #
8229 # Motor preheat
8230 #
8231 # MEFI.DEPLOY 0x00 0x00 0x1B 0x5A
8232 # MEFI.DEPLOY 0x00 0x00 0xFA 0x5A
8233 #
8234 # QL Check-Item Spec Check
8235 # -----+-----+-----+-----
8236 # MEFI.ADC_MOTOR1_TMP -20C(135)-->+80C(185) N/A
8237 # MEFI.ADC_MOTOR2_TMP -20C(134)-->+80C(186) N/A
8238 #
8239 # MEFIST0 partial deployment #3
8240 # Deploy & step counters are reset, and deployment starts.
8241 #
8242 # MEFI.DEPLOY 0x35 0x68 0xFA 0x5A
8243 #
8244 # WAIT_SEC 1
8245 #
8246 # The following command has to be issued 1 sec after MEFI.DEPLOY.
8247 # (For FPGA function check in ground test. Use MD2U_MEF_EXTSTOP_SET 0x02DB 0xFE 0xE3 in
flight.)
8248 #
8249 # MD1U.MEF_EXTSTOP_SET 0x01E5 0x3E 0xE3
8250 #
8251 # The following command has to be issued 487 sec after MEFI.DEPLOY.
8252 #
8253 # WAIT_SEC 486
8254 #

```

文 書 番 号	シート No.	版 数
	209	1

```

8255 MEFI.M_STOP
8256 #
8257 WAIT_SEC 1
8258 #
8259 # The following commands has to be issued 488 sec after MEFI.DEPLOY.
8260 #
8261 PCD.ON_OFF_ENA
8262 PCD.PSU_Motor_A_OFF
8263 PCD.ON_OFF_DIS
8264 #
8265 # Checks after MEFIST0 deployment#3
8266 # (To be performed with ON/OFF-keying in the flight)
8267 #
8268 # QL          Check-Item          Spec          Check
8269 # -----+-----+-----+-----
8270 #          PCD.PSU_MORTOR_A_ON_OFF  OFF          N/A
8271 #          MEFI.LINK_FAIL           NON          N/A
8272 #          MEFI.MOTOR_ONOFF         OFF          N/A
8273 #          MEFI.MOTOR_STATE         2           N/A
8274 #          MEFI.DPLY_COUNT1         4. 700m(16)-5. 264m(19) _____
8275 #          MEFI.DPLY_COUNT2         4. 700m(16)-5. 264m(19) _____
8276 #          MEFI.STEP_COUNT_H        4. 985m(13670) -
8277 #          4. 997m(13720)          N/A
8278 #          MEFI.U_D_STOP_EVT1_DET   NON          N/A
8279 #          MEFI.U_D_STOP_EVT2_DET   NON          N/A
8280 #          MEFI.U_D_STOP_EVT3_DET   NON          N/A
8281 #          MEFI.U_D_STOP_EVT4_DET   DET          N/A
8282 #          MEFI.U_D_STOP_EVT5_DET   NON          N/A
8283 #          MEFI.U_D_STOP_EVT6_DET   NON          N/A
8284 #          MEFI.U_D_STOP_EVT7_DET   NON          N/A
8285 #          MEFI.U_D_STOP_EVT1_STOP   NON          N/A
8286 #          MEFI.U_D_STOP_EVT2_STOP   NON          N/A
8287 #          MEFI.U_D_STOP_EVT3_STOP   NON          N/A
8288 #          MEFI.U_D_STOP_EVT4_STOP   NON          N/A
8289 #          MEFI.U_D_STOP_EVT5_STOP   NON          N/A
8290 #          MEFI.U_D_STOP_EVT6_STOP   NON          N/A
8291 #          MEFI.U_D_STOP_EVT7_STOP   NON          N/A
8292 #
8293 # #####
8294 # ##### Operations after MEFIST0 deployment opertation #####
8295 # #####
8296 #
8297 MD1F.PME_MEFIST0_OFF
8298 MD1F.PME_MEFIST0_ON
8299 #
8300 # QL          Check-Item          Spec          Check
8301 # -----+-----+-----+-----
8302 #          MD2F.PME_MEFIST0_STS     ON          N/A
8303 MD1U.ERRCLR
8304 #

```

文 書 番 号	シート No.	版 数
TPP-7S8238-56K	210	1

4-1 ソフトウェアバージョン管理表

Component	Software(オブジェクト)/Table	Version	Program (ソース)	Revision
DMC	IPLソフトウェア	1.00.00	IPL	77
	DMCソフトウェア	1.01.23	PLTS	1850
			DHFS	1615
			ACFS	1553
			TCFS	1443
			T-Kernel	293
			T-Monitor	110
	MC-S_EEPROM	5.37	-	-
	MC-L_EEPROM	5.42	-	-
	ST_EEPROM	5.36	-	-
	AT_EEPROM	5.42	-	-
	RQ_EEPROM	5	-	-
	CATEGORY_TABLE_EEPROM	3	-	-
	PARTITION_TABLE_EEPROM	3	-	-
	TM_DATA_BLOCK_TABLE_EEPROM	3	-	-
MDP (DPU1)	Middleware	2017/11/20(Ver. 7.1)	-	-
	Application software	2017/11/20(Ver. 7.1)	-	-
MDP (DPU2)	Middleware	2017/11/20(Ver. 7.1)	-	-
	Application software	2017/11/20(Ver. 7.1)	-	-
MSA	-	2017/11/16(Ver. 40)	-	-
MIA	-	2015/2/13	-	-
MEA1	-	2012/12/19	-	-
MEA2	-	2012/12/19	-	-

*供試体がない場合はN/Aとすること。

文 書 番 号	シート No.	版 数
	211	1

5 コンフィギュレーション

コネクタの接続については、実施者と非実施者によるダブルチェックを実施し記録を残すこと

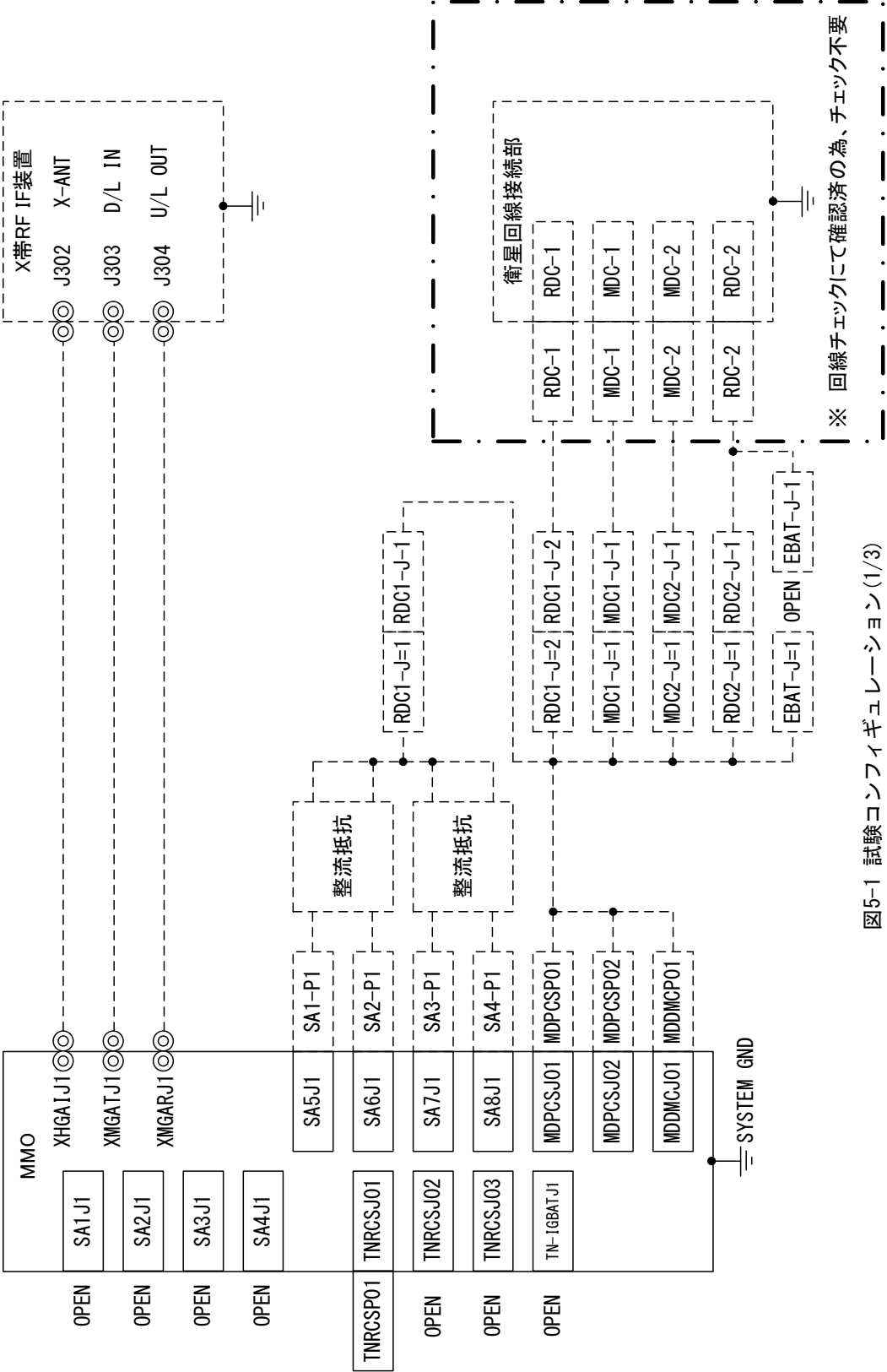


図5-1 試験コンフィギュレーション(1/3)

文 書 番 号	シート No.	版 数
	212	1

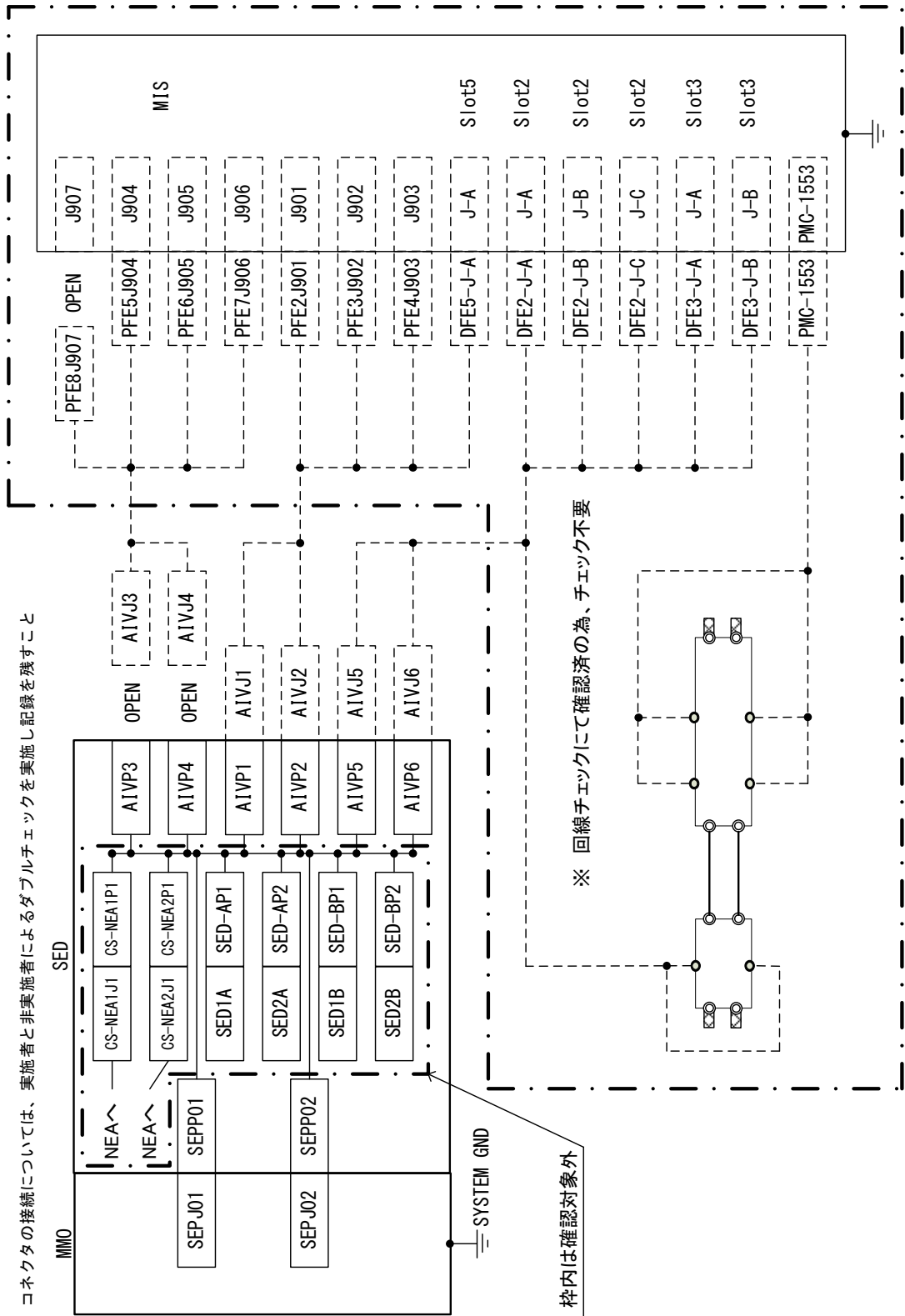


図5-1 試験コンフィギュレーション(2/3)

文 書 番 号	シート No.	版 数
	213	1

コネクタの接続については、実施者と非実施者によるダブルチェックを実施し記録を残すこと

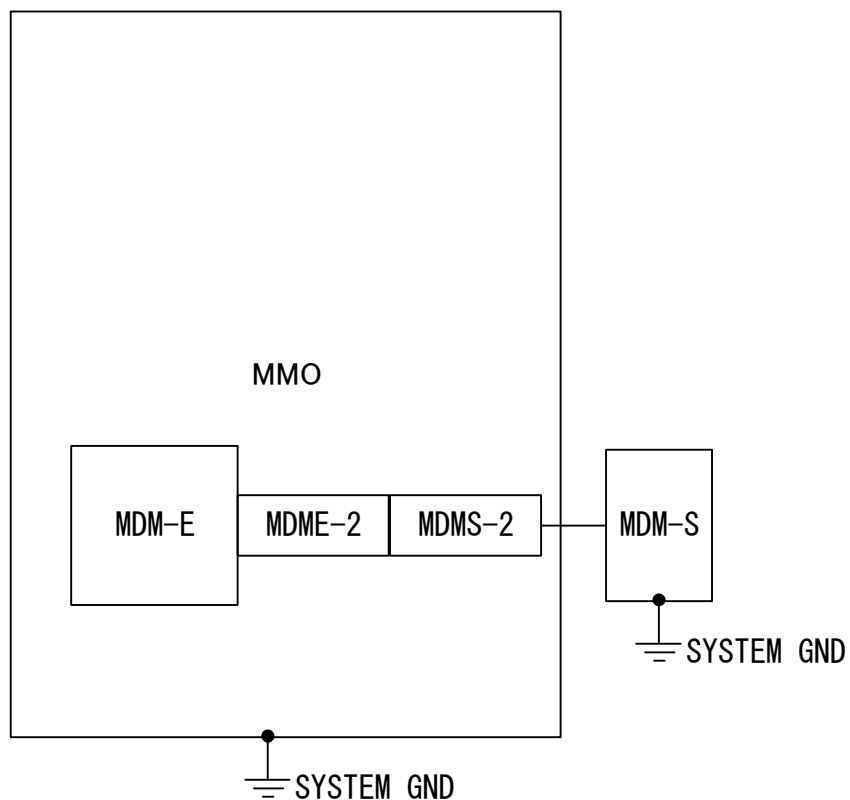


図5-1 試験コンフィギュレーション (3/3)

文 書 番 号	シート No.	版 数
TPP-7S8238-56K	214	1

表 5-1 コネクタ嵌合一覧(共通 I/F)

IFコネクタ名称	嵌合○/ 非嵌合×	用途	備考
TNRCSJ01	○	圧力センサモニタ HLV OPEN/CLOSEモニタ タンク温度モニタ	RCS圧力センサ確認のため嵌合
TNRCSJ02	×	HLVドライブ	誤動作リスク低減のためOPEN
TNRCSJ03	×	THVドライブ	誤動作リスク低減のためOPEN
TN-IGBATJ1	×	NEADドライブ(HGA/MGA)	NEA誤動作リスクを低減するためOPEN
SA1J1	×	SAP1電源入力	使用しないI/FのためOPEN
SA2J1	×	SAP2電源入力	使用しないI/FのためOPEN
SA3J1	×	SAP3電源入力	使用しないI/FのためOPEN
SA4J1	×	SAP4電源入力	使用しないI/FのためOPEN
SA5J1	○	SAP5電源入力	EXT-PS入力のため地上試験装置と接続
SA6J1	○	SAP6電源入力	EXT-PS入力のため地上試験装置と接続
SA7J1	○	SAP7電源入力	EXT-PS入力のため地上試験装置と接続
SA8J1	○	SAP8電源入力	EXT-PS入力のため地上試験装置と接続
XHGAIJ1	○	HGA TX/RX	終端のため試験装置と接続
XMGATJ1	○	MGA-TX TX	終端のため試験装置と接続
XMGARJ1	○	MGA RX	終端のため試験装置と接続
MDPCSJ01	○	MD(電流/電圧値)	モニタ用のため地上試験装置と接続
MDPCSJ02	○	MD(電流/AGC値)	モニタ用のため地上試験装置と接続
MDDMCJ01	○	RD(CMD通信)	RDによる通信のため地上試験装置と接続
AIVP1	○	電源(28V/SEDヒーター)(主系)(CNV-A) CNV PWR SWドライブ(主系)(CNV-A)	MIS電源使用のため嵌合
AIVP2	○	電源(28V/SEDヒーター)(主系)(CNV-B) CNV PWR SWドライブ(主系)(CNV-B)	MIS電源使用のため嵌合
AIVP3	×	NEA/Pyroドライブ(CSM/SED)(主系)	該当ラインを使用しないためOPEN
AIVP4	×	NEA/Pyroドライブ(CSM/SED)(従系)	該当ラインを使用しないためOPEN
AIVP5	○	分離ステータス/温度モニタ(主系) 1553B通信(主系)	1553B I/F使用のため嵌合
AIVP6	○	分離ステータス/温度モニタ(従系) 1553B通信(従系)	1553B I/F使用のため嵌合

文 書 番 号	シート No.	版 数
	215	1

6 データシート

N/A

