

文書番号	シート No.	版数
TPP-7S8238-94K	14	1

### 3.7 試験/作業項目 (試験フロー)

本試験の手順フローを以下に示す。

1. SETUP/衛星立ち上げ
  - 1.1. SETUP
  - 1.2. 衛星立ち上げ
    - 1.2.1. CNV-A MAIN MODE 選択
    - 1.2.2. CNV-B MAIN MODE 選択
    - 1.2.3. 衛星立ち上げ (CNV)
    - 1.2.4. CMD/TLM LINK 確認 (1553B)
    - 1.2.5. BAT INT
    - 1.2.6. インデックスパルス出力
    - 1.2.7. TCFS 設定
  - 1.3. SI 系初期 CO 時における AT/RQ/ST ENA/DIS 設定 (MDP 立ち上げ前)
  - 1.4. SI 機器初期チェックアウト時設定
2. SI 機器立ち上げ
  - 2.1. MDP 立ち上げ
  - 2.2. ENA 立ち上げ/初期化
    - 2.2.1. ENA 観測モード移行 (試験用)
    - 2.2.2. ENA 初期観測モード設定 (low) ミッションデータ生成開始
    - 2.2.3. ENA cal 信号発生
    - 2.2.4. ENA cal 信号停止 (地上試験時には実行しない)
    - 2.2.5. ENA 高圧 オン
    - 2.2.6. 圧縮モード設定 (試験用)
  - 2.3. PME 立ち上げ/初期化
  - 2.4. MGF 立ち上げ/初期化
  - 2.5. MEA1 立ち上げ/初期化
  - 2.6. MEA2 立ち上げ/初期化
  - 2.7. MIA 立ち上げ/初期化
  - 2.8. MSA 立ち上げ/初期化
  - 2.9. HEP-E 立ち上げ/初期化
  - 2.10. PWI 立ち上げ/初期化
3. SI 観測モード移行
  - 3.1. ENA 観測モード移行
    - 3.1.1. ENA 初期観測モード設定 (low) ミッションデータ生成開始
    - 3.1.2. ENA cal 信号発生
    - 3.1.3. ENA cal 信号停止 (地上試験時には実行しない)
    - 3.1.4. ENA 高圧 オン
    - 3.1.5. 圧縮モード設定 (試験用)
  - 3.2. MGF 観測モード移行
  - 3.3. MEA1 観測モード移行
  - 3.4. MEA2 観測モード移行
  - 3.5. MIA 観測モード移行
  - 3.6. MSA 観測モード移行
  - 3.7. HEP-E 観測モード移行

文書番号	シート No.	版数
TPP-7S8238-94K	15	1

### 3.8. PWI 観測モード移行

#### 4. SI mission data check

- 4.1. Case #1: SYS\_4kbps, DPU1\_CRUISE, DPU2\_NRM, ENA\_NRM (4.7kbps)
- 4.2. Case #2: SYS\_4kbps, DPU1\_CRUISE, DPU2\_NRM, ENA\_LOW (3.8kbps)
- 4.3. Case #3: SYS\_4kbps, DPU1\_NRM, DPU2\_NRM, ENA\_NRM (11.2kbps)
- 4.4. Case #4: SYS\_4kbps, DPU1\_CRUISE, DPU2\_CRUISE, ENA\_HIGH (3.1kbps)
- 4.5. Case #5: SYS\_7kbps, DPU1\_CRUISE, DPU2\_NRM, ENA\_NRM (4.7kbps)
- 4.6. Case #6: SYS\_7kbps, DPU1\_CRUISE, DPU2\_NRM, ENA\_LOW (3.8kbps)
- 4.7. Case #7: SYS\_7kbps, DPU1\_CRUISE, DPU2\_NRM, ENA\_HIGH (5.9kbps)
- 4.8. Case #8: SYS\_7kbps, DPU1\_NRM, DPU2\_NRM, ENA\_NRM (11.2kbps)

#### 5. SI 機器立ち下げ

- 5.1 MGF 立ち下げ
- 5.2 MAST 立ち下げ ※不要であればスキップ
- 5.3 PWI 立ち下げ
- 5.4 PME 立ち下げ
- 5.5 HEP-E 立ち下げ
- 5.6 MIA 立ち下げ
- 5.7 MSA 立ち下げ
- 5.8 MEA2 立ち下げ
- 5.9 MEA1 立ち下げ
- 5.10. ENA 立ち下げ

#### 6. 立ち下げ

- 6.1. MDP 立ち下げ
- 6.2. TGS 立ち下げ(HTR CTRL OFF/DRU\_OFF)
- 6.3. MC\_DIS
- 6.4. 衛星立ち下げ
- 6.5. 試験コンフィギュレーションの解除



文書番号	シート No.	版数
TPP-7S8238-94K	17	1

```

0050 . # (8) System Control 画面の FE status Storage selection において
0051 . #       □ PFE
0052 . #       □ MFE
0053 . #       □ DFE
0054 . #       をクリックする。チェックマークが表示される
0055 . # (9) Enabled Selected Categories ボタンをクリック
0056 . #       (ログ取得開始)
0057 . # (10) System Control 画面で“CCI”をクリック
0058 . # (11) Interface Management:
0059 . #       Open Interface
0060 . #       TM Distribution: Enable
0061 . #       TC Handling: Enable
0062 . #       をクリック
0063 . # (12) I/F 変換装置の Operation Log 画面で以下のメッセージを確認する
0064 . #       Socket opened CCS/MIS-EGSE 3000
0065 . #       Socket opened CCS/MIS-EGSE 3001
0066 . # (13) System Control 画面で“MFE”をクリック
0067 . # (14) Bus profile ボタンをクリック
0068 . # (15) Polling Sequence Table Selection and Verification において
0069 . #       ファイル BCMIS_MMO_PST_defs\BCMIS_MMO.PST を選択し、Verify ボタンを
0070 . #       クリック → load ボタンをクリック
0071 . # (16) Polling Sequence Table Control において、start ボタンをクリック
0072 . #       (1553B バスへの Sync メッセージ出力開始)
0073 . # (17) System Control 画面で“PFE”をクリック
0074 . # (18) Power Control Bus A の“OFF”をクリック
0075 . #       “OFF”→“ON”になる
0076 . # (19) External Bus Power Supply の、DC VOLTS 表示 = 28.00 を確認する
0077 . # (20) PFE Platform の、Under Voltage の LED=消灯を確認する
0078 . # (21) System Control → DFE → Aquisition Control → Start をクリック
0079 . #
0080 . # 【MIS 操作】 System Control→MFE→Platform→Bus:A 選択→Apply
0081 . #
0082 . # 【操作】
0083 . # 下記手順に従い、MIS にて 1553B バスモニタを開始する。
0084 . # (1)start 1553 BM client アイコンをダブルクリック
0085 . #       Bus Monitor が起動する
0086 . # (2)Main Menu: Mode → On-Line Mode クリック
0087 . # (3)Main Menu: Mode → Start New Acquisition クリック
0088 . #
0089 . # 【局管制 設定】
0090 . # 初期設定           : INIT_MMO_RF. → INIT_MMO_RD.
0091 . #
0092 . # 【衛星管制 設定】
0093 . # 接続 CMD           : ccs-mis-if1
0094 . # 接続 TLM           : ccs-mis-if1
0095 . # プリチェック       : OFF
0096 . # センドベリファイ   : 強制 Type-B
0097 . # サクセスベリファイ : OFF
0098 . # RF/LINE 切換え      : RF
0099 . #
0100 . # 実運用(ESOC からの運用 or MPO MTL による運用)を想定し、
0101 . # プリチェック OFF、センドベリファイ 強制 Type-B、サクセスベリファイ OFF とする。

```

文書番号	シート No.	版数
TPP-7S8238-94K	18	1

```

0102 . #
0103 . # 【地上装置設定】
0104 # EXT-PS CV: 90.0V
0105 #       CC: 6.0A
0106 # OVP   54.0V
0107 # UVP   32.0V
0108 #
0109 . # 【共通 QL 設定】
0110 # MPO_RL_X 選択
0111 #
0112 # =====
0113 . # 1.2. 衛星立ち上げ
0114 # =====
0115 # -----
0116 . # 1.2.1. CNV-A MAIN MODE 選択
0117 # -----
0118 #
0119 . # MIS にて "HPC_Command1 (MIS 出力 ch37)" を出力し、CNV-A の MODE を "MAIN" へ
0120 # 切り替えること。
0121 #
0122 . # 【MIS コマンド操作】
0123 # "SYSTEM Control → DFE → IO Activation Control → IO Number → 37
0124 # → Activate"
0125 #
0126 . # 【MIS ステータス確認操作】
0127 # "View → TM/TC Data Monitor → FE Data Filter
0128 # → DFE TM Packet をチェック → Data Category List 右クリック
0129 # → Track Latest Entry → Datafield Decode → Acquisition Data
0130 # → Relay Status 参照"
0131 #
0132 . # MIS          Check-Item          Spec          Check
0133 # -----+-----+-----+-----
0134 # Relay Status CNV-A MAIN (RLY6)      SHORT:32767(dec) 以下      G N
0135 #              CNV-A HTR  (RLY7)      OPEN :32768(dec) 以上      G N
0136 #
0137 # -----
0138 . # 1.2.2. CNV-B MAIN MODE 選択
0139 # -----
0140 #
0141 . # MIS にて "HPC_Command3 (MIS 出力 ch39)" を出力し、CNV-B の MODE を "MAIN" へ
0142 # 切り替えること。
0143 #
0144 . # 【MIS コマンド操作】
0145 # "SYSTEM Control → DFE → IO Activation Control → IO Number → 39
0146 # → Activate"
0147 #
0148 . # 【MIS ステータス確認操作】
0149 # "View → TM/TC Data Monitor → FE Data Filter
0150 # → DFE TM Packet をチェック → Data Category List 右クリック
0151 # → Track Latest Entry → Datafield Decode → Acquisition Data
0152 # → Relay Status 参照"
0153 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	19	1

0154	# MIS	Check-Item	Spec	Check
0155	#	-----+-----+-----+-----		
0156	#	Relay Status CNV-B MAIN (RLY13)	SHORT :32767(dec) 以下	G N
0157	#	CNV-B HTR (RLY14)	OPEN :32768(dec) 以上	G N
0158	#			
0159	#	-----		
0160	#	1.2.3. 衛星立ち上げ(CNV)		
0161	#	-----		
0162	#			
0163	#	【MIS コマンド操作】		
0164	#	MIS 電源出力 A系 ON(SV-HTR)		
0165	#	"SYSTEM Control → PFE → Modules[2] → PRI → ON → YES"		
0166	#			
0167	#	-----		
0168	#	1.2.4. CMD/TLM LINK 確認(1553B)		
0169	#	-----		
0170	#			
0171	#	< CHECK >		
0172	CHECK	DH. CATEGORY_TBL_NO	0x00	
0173	CHECK	DH. DWNLNK_RATE	=BPS32768	
0174	CHECK	DH. ATMC_FMT_ERR	=OK	
0175	CHECK	DH. ATMC_SUM_STAT	=OK	
0176	CHECK	DH. MC_FMT_ERR	=OK	
0177	CHECK	DH. MC_SUM_STAT	=OK	
0178	CHECK	DH. RQMC_FMT_ERR	=OK	
0179	CHECK	DH. RQMC_SUM_STAT	=OK	
0180	CHECK	DH. SYSTMTR_FMT_ERR	=OK	
0181	CHECK	DH. SYSTMTR_SUM_STAT	=OK	
0182	CHECK	DH. TL_FMT_ERR	=OK	
0183	CHECK	DH. TL_SUM_STAT	=OK	
0184	CHECK	DH. CATGRY_SUM_STAT	=OK	
0185	CHECK	DH. TM1TBL_SUM_STAT	=OK	
0186	CHECK	DH. TM2TBL_SUM_STAT	=OK	
0187	CHECK	DH. ONOFKY_SUMERR	=OK	
0188	CHECK	DH. CPU_CMD_RESET	=NON	
0189	CHECK	DH. CPUA_ECC_2BE	=NON	
0190	CHECK	DH. CPUA_SW_RST	=NON	
0191	CHECK	DH. CPUA_WDT_OVF	=NON	
0192	CHECK	DH. CPUB_ECC_2BE	=NON	
0193	CHECK	DH. CPUB_SW_RST	=NON	
0194	CHECK	DH. CPUB_WDT_OVF	=NON	
0195	CHECK	DH. CPU_AB	=CPU_A	
0196	CHECK	DH. HK_ACFS_VALID	=ENA	
0197	CHECK	DH. HK_DHFS_VALID	=ENA	
0198	CHECK	DH. HK_SPW_VALID	=ENA	
0199	CHECK	DH. HK_TCFS_VALID	=ENA	
0200	CHECK	DH. NML_IPL	=NML	
0201	CHECK	DH. TC1U_ECC_2BE	=NON	
0202	CHECK	DH. DR_SUM_STAT	=OK	
0203	CHECK	PCD. APR1_ON_OFF	=OFF	
0204	CHECK	PCD. APR2_ON_OFF	=ON	
0205	#			

文書番号	シート No.	版数
	20	1

0206 . # < CHECK >  
0207 CHECK DH. ENA\_TEMP -  
0208 CHECK DH. TANK\_TEMP -  
0209 CHECK DH. ADM\_TEMP -  
0210 CHECK DH. APM\_TEMP -  
0211 CHECK DH. UP\_PNL2\_TEMP -  
0212 CHECK DH. UP\_PNL3\_TEMP -  
0213 CHECK DH. UP\_PNL6\_TEMP -  
0214 CHECK DH. UP\_PNL7\_TEMP -  
0215 CHECK DH. UP\_PNL8\_TEMP -  
0216 CHECK DH. LO\_PNL1\_TEMP -  
0217 CHECK DH. LO\_PNL2\_TEMP -  
0218 CHECK DH. LO\_PNL5\_TEMP -  
0219 CHECK DH. LO\_PNL6\_TEMP -  
0220 CHECK DH. LO\_PNL8\_TEMP -  
0221 CHECK DH. SSAS\_TEMP -  
0222 CHECK DH. THR\_T1T2\_TEMP -  
0223 CHECK DH. SSC\_TEMP1 -  
0224 CHECK DH. ACM1\_TEMP -  
0225 CHECK DH. THR\_T3T4\_TEMP -  
0226 CHECK DH. ACM2\_TEMP -  
0227 CHECK DH. THR\_A1\_TEMP -  
0228 CHECK DH. THR\_A2\_TEMP -  
0229 CHECK DH. VLV\_M\_TEMP -  
0230 CHECK DH. EPC\_A\_TEMP -  
0231 CHECK DH. EPC\_B\_TEMP -  
0232 CHECK DH. TWT\_A\_TEMP -  
0233 CHECK DH. TWT\_B\_TEMP -  
0234 CHECK DH. XTRP\_A\_TEMP -  
0235 CHECK DH. XTRP\_B\_TEMP -  
0236 CHECK DH. BAT\_TEMP1 -  
0237 CHECK DH. BAT\_TEMP2 -  
0238 CHECK DH. SSC\_TEMP2 -  
0239 CHECK DH. SIDE1\_TEMP -  
0240 CHECK DH. SIDE2\_TEMP -  
0241 CHECK DH. SIDE3\_TEMP -  
0242 CHECK DH. SIDE4\_TEMP -  
0243 CHECK DH. UP\_PNL1\_TEMP -  
0244 CHECK DH. UP\_PNL5\_TEMP -  
0245 CHECK DH. MAST\_MGF\_TEMP -  
0246 CHECK DH. LO\_PNL3\_TEMP -  
0247 CHECK DH. LO\_PNL7\_TEMP -  
0248 CHECK DH. SIDE5\_TEMP -  
0249 CHECK DH. SIDE6\_TEMP -  
0250 CHECK DH. SIDE7\_TEMP -  
0251 CHECK DH. SIDE8\_TEMP -  
0252 . #  
0253 DH. MC\_START  
0254 . #  
0255 . # < CHECK >  
0256 CHECK DH. MC\_ENA\_DIS =ENA  
0257 CHECK PCD. ON\_OFF\_ENA\_DIS =DIS

文書番号	シート No.	版数
TPP-7S8238-94K	21	1

```

0258 CHECK PCD. BUS_V 48 52
0259 . #
0260 . # 【衛星管制設定】
0261 . # プリチェック : OFF
0262 . # センドベリファイ : 強制 TYPE-B
0263 . # サクセスベリファイ: OFF
0264 . # COP N(S)値設定
0265 #
0266 . # QL Check-Item Spec Check
0267 # -----+-----+-----+-----
0268 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0269 #
0270 # -----
0271 . # 1.2.5. BAT INT
0272 # -----
0273 . #
0274 . PCD. BAT_OT_DIS
0275 WAIT_SEC 2
0276 PCD. BAT_OT_ON_SET 0xBD # 28degC
0277 WAIT_SEC 2
0278 DH. BAT_SM_EXE
0279 WAIT_SEC 2
0280 PCD. BAT_OT_OFF_SET 0xC5 # 26degC
0281 WAIT_SEC 2
0282 DH. BAT_SM_EXE
0283 WAIT_SEC 2
0284 PCD. CEL_V_MONI_ON # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
0285 #
0286 . # < CHECK >
0287 CHECK PCD. CEL1_V >3.705
0288 CHECK PCD. CEL2_V >3.705
0289 CHECK PCD. CEL3_V >3.705
0290 CHECK PCD. CEL4_V >3.705
0291 CHECK PCD. CEL5_V >3.705
0292 CHECK PCD. CEL6_V >3.705
0293 CHECK PCD. CEL7_V >3.705
0294 CHECK PCD. CEL8_V >3.705
0295 CHECK PCD. CEL9_V >3.705
0296 CHECK PCD. CEL10_V >3.705
0297 CHECK PCD. CEL11_V >3.705
0298 CHECK PCD. CEL12_V >3.705
0299 CHECK PCD. BAT_INT_EXT =EXT
0300 CHECK PCD. BUS_SW_ON_OFF =OFF
0301 CHECK PCD. BAT_OT_ENA_DIS =DIS
0302 #
0303 . # < CHECK >
0304 CHECK PCD. OT_ON_SET 27.5 28.5
0305 CHECK PCD. OT_OFF_SET 25.5 26.5
0306 #
0307 . PCD. BAT_OT_ENA
0308 #
0309 . # < CHECK >

```



文書番号	シート No.	版数
	TPP-7S8238-94K	22

```

0310 CHECK PCD. BAT_OT_ENA_DIS =ENA
0311 CHECK PCD. BAT_OT_ON_OFF =OFF
0312 #
0313 # 【確認】 Check
0314 # BUS-V > BAT-V であることを確認する。 G N
0315 #
0316 . PCD. INT_EXT_ENA
0317 #
0318 . # < CHECK >
0319 CHECK PCD. INT_EXT_ENA_DIS =ENA
0320 . #
0321 . PCD. BAT_INT
0322 #
0323 . # < CHECK >
0324 CHECK PCD. INT_EXT_ENA_DIS =DIS
0325 CHECK PCD. BAT_INT_EXT =INT
0326 CHECK PCD. BUS_SW_ENA_DIS =DIS
0327 CHECK PCD. BUS_SW_ON_OFF =OFF
0328 CHECK PCD. CHG_I -0.1 0.1
0329 CHECK PCD. DCHG_I -0.2 0.2
0330 #
0331 . #
0332 . PCD. BAT_K1_SET 0xA7 # K1 167
0333 WAIT_SEC 2
0334 DH. BAT_SM_EXE
0335 WAIT_SEC 2
0336 PCD. BAT_K2_SET 0xA5 # K2 165
0337 WAIT_SEC 2
0338 DH. BAT_SM_EXE
0339 WAIT_SEC 2
0340 PCD. BAT_CD_SET 0x80 # 10.56Ah
0341 WAIT_SEC 2
0342 DH. BAT_SM_EXE
0343 . #
0344 . # < CHECK >
0345 CHECK PCD. BAT_K1 167
0346 CHECK PCD. BAT_K2 165
0347 CHECK PCD. BAT_CD 10.55 10.57
0348 CHECK PCD. BAT_CV -
0349 #
0350 . # QL Check-Item Spec Check
0351 # -----+-----+-----+-----
0352 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0353 #
0354 # -----
0355 . # 1.2.6. インデックスパルス出力
0356 # -----
0357 . #
0358 . DH. MC_EACH_EXE 0x0032 # 1553B TLM mode 6 (SYS HK 1/2, BUS User HK 1/4, DUMP 1/4,
0359 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
0360 #: 0x00 0x00 DH. DMP_PERIOD 0x02
0361 #: 0x02 0x02 ACS. ACS_PKT_FMT_1

```

文書番号	シート No.	版数
TPP-7S8238-94K	23	1

```

0362 #: 0x05 0x05 DH.OPE_MODE 0x0C 0x26 0x28 0x03 0x000000000000000000000000
0363 #: 0x06 0x06 DH.TLMFMT1553B_CHG 0x06
0364 #
0365 WAIT_SEC 40
0366 #
0367 CHECK DH.DMP_PERIOD =SEC_4
0368 CHECK DH.CATEGORY_TBL_NO 0x28
0369 CHECK DH.DWNLNK_RATE =BPS16384
0370 CHECK DH.TLM1553BFMTNO 0x06
0371 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
0372 #
0373 # < CHECK >
0374 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
0375 CHECK ACS.STS_IP_SRC =NULL
0376 CHECK ACS.STS_IP_OUT =DIS
0377 CHECK ACS.STS_IP_GNRT =DIS
0378 CHECK ACS.I_IPCHK =RST
0379 CHECK ACS.I_IP_GNRT =SELF
0380 CHECK ACS_SYS.I_IPCHK =RST
0381 CHECK ACS_SYS.I_IP_GNRT =SELF
0382 CHECK ACS.BIT_I_IPCHK =RST
0383 #
0384 # SSAS を擬似モードにする
0385 ACS.SSAS_SEL_IMT
0386 #
0387 # 疑似サンパルスを発生
0388 # (SIN:2.5V, COS:5.0V, START:0x80, COARSE:0x10, Period:4.138sec)
0389 ACS.DUM_SP_ON 2047 4095 128 16 8475
0390 #
0391 # < CHECK >
0392 CHECK ACS.SSAS_ST_PT =IMT
0393 CHECK ACS.SSAS_ST =IMT
0394 CHECK ACS.F_SPN_ERR_SEL =OFF
0395 CHECK ACS.P_SPIN_SSAS_SEL 4.137 4.139
0396 CHECK ACS.THT_CRS_SEL 0x10
0397 CHECK ACS.SUN_ANG_COS 4.999 5.001
0398 CHECK ACS.SUN_ANG_SIN 2.499 2.501
0399 CHECK ACS.SUN_ANG_SEL -2 2
0400 CHECK ACS_SYS.SSAS_ST =IMT
0401 CHECK ACS_SYS.P_SPIN_SSAS_SEL 4.137 4.139
0402 CHECK ACS_SYS.THT_CRS_SEL 0x10
0403 CHECK ACS_SYS.SUN_ANG_SEL -2 2
0404 CHECK ACS.BIT_SSAS_ST =IMT
0405 CHECK ACS.BIT_P_SPIN_SSAS_SEL 4.013 4.263
0406 CHECK ACS.BIT_SUN_ANG_SEL -0.125 0.125
0407 #
0408 # ACS HK パケットフォーマットを ACS_HK4 に設定
0409 ACS.ACS_PKT_FMT_4
0410 #
0411 # < CHECK >
0412 CHECK ACS.SSAS_IMT_SP_STS =ON
0413 CHECK ACS.E_SSAS_SPIN 0.0999 0.1001

```

文書番号	シート No.	版数
TPP-7S8238-94K	24	1

```

0414 CHECK ACS.N_SPINRATE_AVE          5 5
0415 CHECK ACS_SYS.F_ECL              =OFF
0416 CHECK ACS_SYS.I_ATT              =STBY
0417 CHECK ACS_SYS.P_B_AVE            4.137 4.139
0418 #
0419 . # IP フィードバックゲインを設定する。
0420 . ACS.IP_K_DT 0x3C9BA5E3 0x3C9BA5E3
0421 #
0422 . # < CHECK >
0423 CHECK ACS.K_DT0                    0.018999 0.019001
0424 CHECK ACS.K_DT1                    0.018999 0.019001
0425 #
0426 . # IP 源泉を IP にする
0427 . ACS.IP_SRC_IP
0428 # IP 生成機能を ON にする
0429 WAIT_SEC 2
0430 ACS.IP_GNRT_ON
0431 # MDP への IP 出力を開始する
0432 WAIT_SEC 2
0433 ACS.IP_OUT_ENA
0434 # ACS HK パケットフォーマットを ACS_HK1 に設定
0435 WAIT_SEC 2
0436 ACS.ACS_PKT_FMT_1
0437 #
0438 . # < CHECK >
0439 CHECK ACS.STS_IP_SRC                =IP
0440 CHECK ACS.STS_IP_OUT                =ENA
0441 CHECK ACS.STS_IP_GNRT              =ENA
0442 CHECK ACS.I_IP_GNRT                =SSAS
0443 CHECK ACS_SYS.I_IP_GNRT            =SSAS
0444 #
0445 . # << DR STATUS CHECK >>
0446 #
0447 . # < CHECK >
0448 CHECK DH.DR_STATE                  =STANDBY
0449 CHECK DH.DR_CHK_ON_OFF            =OFF
0450 . #
0451 . DH.DR_ERRCLR
0452 . # QL          Check-Item          Spec          Check
0453 # -----+-----+-----+-----+
0454 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
0455 #
0456 # -----+-----+-----+-----+
0457 . # 1.2.7. TCFS 設定
0458 # -----+-----+-----+-----+
0459 . #
0460 . PCD.ON_OFF_ENA
0461 . #
0462 . # < CHECK >
0463 CHECK PCD.ON_OFF_ENA_DIS          =ENA
0464 . #
0465 . PCD.DRU_PSU_A_ON

```

文書番号	シート No.	版数
TPP-7S8238-94K	25	1

```

0466 . #
0467 . # < CHECK >
0468 CHECK PCD. DRU_PSU_A_ON_OFF           =ON
0469 . #
0470 . PCD. ON_OFF_DIS
0471 . #
0472 . # < CHECK >
0473 CHECK PCD. ON_OFF_ENA_DIS             =DIS
0474 . #
0475 . ACS. DRU_SEL_A
0476 . #
0477 . # < CHECK >
0478 CHECK ACS. DRU_SEL_PT                 =A
0479 CHECK ACS_SYS. DRU_SEL_PT             =A
0480 CHECK ACS. BIT_DRU_SEL_PT             =A
0481 . #
0482 . ACS. ACS_IOPERR_CLR
0483 . #
0484 . # < CHECK >
0485 CHECK ACS. DRU_A_ONOFF_ST             =ON
0486 CHECK ACS. DRU_B_ONOFF_ST             =OFF
0487 CHECK ACS. DRU_ACIMIF_A_ST           =ON
0488 CHECK ACS. DRU_ACIMIF_B_ST           =OFF
0489 CHECK ACS. SRAM1_MEMST                =MEMO
0490 CHECK ACS. SRAM2_MEMST                =MEMO
0491 CHECK ACS. C_DRU_CMD_ECC2             0
0492 CHECK ACS. C_DRU_TLM_ECC2             0
0493 CHECK ACS. C_LBUSU_ECC1               0
0494 CHECK ACS. C_LBUSL_ECC1               0
0495 CHECK ACS. C_DRU_CMD_Prt              0
0496 CHECK ACS. C_DRU_TLM_Prt              0
0497 CHECK ACS. DATA_ERR_STATUS           =OK
0498 CHECK ACS. STS_DRUAPM_ON              =OFF
0499 CHECK ACS. I_ADMCE_A_PWR              =OFF
0500 CHECK ACS. I_ADMCE_B_PWR              =OFF
0501 CHECK ACS. ADM_SEL_PORT1              =A
0502 CHECK ACS. SRAM_ST                    =SRAM1
0503 CHECK ACS_SYS. DRU_A_ONOFF_ST         =ON
0504 CHECK ACS_SYS. DRU_B_ONOFF_ST         =OFF
0505 CHECK ACS_SYS. DRU_ACIMIF_A_ST        =ON
0506 CHECK ACS_SYS. DRU_ACIMIF_B_ST        =OFF
0507 CHECK ACS_SYS. SRAM1_MEMST            =MEMO
0508 CHECK ACS_SYS. SRAM2_MEMST            =MEMO
0509 CHECK ACS_SYS. C_DRU_CMD_ECC2         0
0510 CHECK ACS_SYS. C_DRU_TLM_ECC2         0
0511 CHECK ACS_SYS. C_LBUSU_ECC1           0
0512 CHECK ACS_SYS. C_LBUSL_ECC1           0
0513 CHECK ACS_SYS. C_DRU_CMD_Prt          0
0514 CHECK ACS_SYS. C_DRU_TLM_Prt          0
0515 CHECK ACS_SYS. DATA_ERR_STATUS       =OK
0516 CHECK ACS_SYS. STS_DRUAPM_ON         =OFF
0517 CHECK ACS_SYS. I_ADMCE_A_PWR         =OFF

```

文書番号	シート No.	版数
	TPP-7S8238-94K	26

```

0518 CHECK ACS_SYS. I_ADMCE_B_PWR =OFF
0519 CHECK ACS_SYS. ADM_SEL_PORT1 =A
0520 CHECK ACS_SYS. SRAM_ST =SRAM1
0521 CHECK ACS. BIT_DRU_A_ONOFF_ST =ON
0522 CHECK ACS. BIT_DRU_B_ONOFF_ST =OFF
0523 CHECK ACS. BIT_I_ADMCE_A_PWR =OFF
0524 CHECK ACS. BIT_I_ADMCE_B_PWR =OFF
0525 . #
0526 . ACS. ACS_PKT_FMT_4
0527 . #
0528 . # < CHECK >
0529 CHECK ACS. F_ACS_PKT_FMT =ACSHK4
0530 CHECK ACS. I_ECCERR_S_D 0
0531 CHECK ACS. I_ECCERR_S_L 0
0532 CHECK ACS. I_DRU_ACIMIF1 0
0533 CHECK ACS. I_DRU_ACIMIF2 0
0534 CHECK ACS. I_DRU_ACIMIF3 0
0535 CHECK ACS. I_DRU_ACIMIF4 0
0536 CHECK ACS. DRU_CMD_ECC2 0
0537 CHECK ACS. DRU_TLM_ECC2 0
0538 CHECK ACS. DRU_CMD_Parity1 0
0539 CHECK ACS. DRU_CMD_Parity2 0
0540 CHECK ACS. DRU_TLM_Parity1 0
0541 CHECK ACS. DRU_TLM_Parity2 0
0542 CHECK ACS. I_CMD_FLAG1 0x02ec0c00
0543 CHECK ACS. I_CMD_FLAG2 0
0544 . #
0545 . ACS. ACS_PKT_FMT_1
0546 . #
0547 . # < CHECK >
0548 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
0549 . #
0550 . TCS. SET_TBL_ENA
0551 . #
0552 . # < CHECK >
0553 CHECK TCS. SET_TBL_ST =ENA
0554 . #
0555 . # < BKUP DTY TBL1 >
0556 . TCS. SET_BKUP_DTY_TBL 0x00 0x00 0x0020 # BKUP DTY TBL1 CH01: 32
0557 WAIT_SEC 2
0558 TCS. SET_BKUP_DTY_TBL 0x00 0x01 0x0020 # BKUP DTY TBL1 CH02: 32
0559 WAIT_SEC 2
0560 TCS. SET_BKUP_DTY_TBL 0x00 0x02 0x0020 # BKUP DTY TBL1 CH03: 32
0561 WAIT_SEC 2
0562 TCS. SET_BKUP_DTY_TBL 0x00 0x03 0x0020 # BKUP DTY TBL1 CH04: 32
0563 WAIT_SEC 2
0564 TCS. SET_BKUP_DTY_TBL 0x00 0x04 0x0020 # BKUP DTY TBL1 CH05: 32
0565 WAIT_SEC 2
0566 TCS. SET_BKUP_DTY_TBL 0x00 0x05 0x0020 # BKUP DTY TBL1 CH06: 32
0567 WAIT_SEC 2
0568 TCS. SET_BKUP_DTY_TBL 0x00 0x06 0x0020 # BKUP DTY TBL1 CH07: 32
0569 WAIT_SEC 2

```

文書番号	シート No.	版数
	TPP-7S8238-94K	27

0570	TCS.SET_BKUP_DTY_TBL 0x00 0x07 0x0020	# BKUP DTY TBL1 CH08: 32
0571	WAIT_SEC 2	
0572	TCS.SET_BKUP_DTY_TBL 0x00 0x08 0x0020	# BKUP DTY TBL1 CH09: 32
0573	WAIT_SEC 2	
0574	TCS.SET_BKUP_DTY_TBL 0x00 0x09 0x0020	# BKUP DTY TBL1 CH10: 32
0575	WAIT_SEC 2	
0576	TCS.SET_BKUP_DTY_TBL 0x00 0x0A 0x0020	# BKUP DTY TBL1 CH11: 32
0577	WAIT_SEC 2	
0578	TCS.SET_BKUP_DTY_TBL 0x00 0x0B 0x0020	# BKUP DTY TBL1 CH12: 32
0579	WAIT_SEC 2	
0580	TCS.SET_BKUP_DTY_TBL 0x00 0x0C 0x0020	# BKUP DTY TBL1 CH13: 32
0581	WAIT_SEC 2	
0582	TCS.SET_BKUP_DTY_TBL 0x00 0x0D 0x0000	# BKUP DTY TBL1 CH14: 0
0583	WAIT_SEC 2	
0584	TCS.SET_BKUP_DTY_TBL 0x00 0x0E 0x0000	# BKUP DTY TBL1 CH15: 0
0585	WAIT_SEC 2	
0586	TCS.SET_BKUP_DTY_TBL 0x00 0x0F 0x0000	# BKUP DTY TBL1 CH16: 0
0587	WAIT_SEC 2	
0588	TCS.SET_BKUP_DTY_TBL 0x00 0x10 0x0020	# BKUP DTY TBL1 CH17: 32
0589	WAIT_SEC 2	
0590	TCS.SET_BKUP_DTY_TBL 0x00 0x11 0x0020	# BKUP DTY TBL1 CH18: 32
0591	WAIT_SEC 2	
0592	TCS.SET_BKUP_DTY_TBL 0x00 0x12 0x0020	# BKUP DTY TBL1 CH19: 32
0593	WAIT_SEC 2	
0594	TCS.SET_BKUP_DTY_TBL 0x00 0x13 0x0020	# BKUP DTY TBL1 CH20: 32
0595	WAIT_SEC 2	
0596	TCS.SET_BKUP_DTY_TBL 0x00 0x14 0x0020	# BKUP DTY TBL1 CH21: 32
0597	WAIT_SEC 2	
0598	TCS.SET_BKUP_DTY_TBL 0x00 0x15 0x0020	# BKUP DTY TBL1 CH22: 32
0599	WAIT_SEC 2	
0600	TCS.SET_BKUP_DTY_TBL 0x00 0x16 0x0020	# BKUP DTY TBL1 CH23: 32
0601	WAIT_SEC 2	
0602	TCS.SET_BKUP_DTY_TBL 0x00 0x17 0x0020	# BKUP DTY TBL1 CH24: 32
0603	WAIT_SEC 2	
0604	TCS.SET_BKUP_DTY_TBL 0x00 0x18 0x0020	# BKUP DTY TBL1 CH25: 32
0605	WAIT_SEC 2	
0606	TCS.SET_BKUP_DTY_TBL 0x00 0x19 0x0020	# BKUP DTY TBL1 CH26: 32
0607	WAIT_SEC 2	
0608	TCS.SET_BKUP_DTY_TBL 0x00 0x1A 0x0020	# BKUP DTY TBL1 CH27: 32
0609	WAIT_SEC 2	
0610	TCS.SET_BKUP_DTY_TBL 0x00 0x1B 0x0020	# BKUP DTY TBL1 CH28: 32
0611	WAIT_SEC 2	
0612	TCS.SET_BKUP_DTY_TBL 0x00 0x1C 0x0020	# BKUP DTY TBL1 CH29: 32
0613	WAIT_SEC 2	
0614	TCS.SET_BKUP_DTY_TBL 0x00 0x1D 0x0000	# BKUP DTY TBL1 CH30: 0
0615	WAIT_SEC 2	
0616	TCS.SET_BKUP_DTY_TBL 0x00 0x1E 0x0000	# BKUP DTY TBL1 CH31: 0
0617	WAIT_SEC 2	
0618	TCS.SET_BKUP_DTY_TBL 0x00 0x1F 0x0000	# BKUP DTY TBL1 CH32: 0
0619	#	
0620	# < NMNL DTY TBL1 >	
0621	TCS.SET_NMNL_DTY_TBL 0x00 0x00 0x0040	# NMNL DTY TBL1 CH01: 64

文書番号	シート No.	版数
TPP-7S8238-94K	28	1

0622	WAIT_SEC 2		
0623	TCS.SET_NMNL_DTY_TBL 0x00 0x01 0x0040	# NMNL DTY TBL1 CH02:	64
0624	WAIT_SEC 2		
0625	TCS.SET_NMNL_DTY_TBL 0x00 0x02 0x0040	# NMNL DTY TBL1 CH03:	64
0626	WAIT_SEC 2		
0627	TCS.SET_NMNL_DTY_TBL 0x00 0x03 0x0040	# NMNL DTY TBL1 CH04:	64
0628	WAIT_SEC 2		
0629	TCS.SET_NMNL_DTY_TBL 0x00 0x04 0x0040	# NMNL DTY TBL1 CH05:	64
0630	WAIT_SEC 2		
0631	TCS.SET_NMNL_DTY_TBL 0x00 0x05 0x0040	# NMNL DTY TBL1 CH06:	64
0632	WAIT_SEC 2		
0633	TCS.SET_NMNL_DTY_TBL 0x00 0x06 0x0040	# NMNL DTY TBL1 CH07:	64
0634	WAIT_SEC 2		
0635	TCS.SET_NMNL_DTY_TBL 0x00 0x07 0x0040	# NMNL DTY TBL1 CH08:	64
0636	WAIT_SEC 2		
0637	TCS.SET_NMNL_DTY_TBL 0x00 0x08 0x0040	# NMNL DTY TBL1 CH09:	64
0638	WAIT_SEC 2		
0639	TCS.SET_NMNL_DTY_TBL 0x00 0x09 0x0040	# NMNL DTY TBL1 CH10:	64
0640	WAIT_SEC 2		
0641	TCS.SET_NMNL_DTY_TBL 0x00 0x0A 0x0040	# NMNL DTY TBL1 CH11:	64
0642	WAIT_SEC 2		
0643	TCS.SET_NMNL_DTY_TBL 0x00 0x0B 0x0040	# NMNL DTY TBL1 CH12:	64
0644	WAIT_SEC 2		
0645	TCS.SET_NMNL_DTY_TBL 0x00 0x0C 0x0040	# NMNL DTY TBL1 CH13:	64
0646	WAIT_SEC 2		
0647	TCS.SET_NMNL_DTY_TBL 0x00 0x0D 0x0000	# NMNL DTY TBL1 CH14:	0
0648	WAIT_SEC 2		
0649	TCS.SET_NMNL_DTY_TBL 0x00 0x0E 0x0000	# NMNL DTY TBL1 CH15:	0
0650	WAIT_SEC 2		
0651	TCS.SET_NMNL_DTY_TBL 0x00 0x0F 0x0000	# NMNL DTY TBL1 CH16:	0
0652	WAIT_SEC 2		
0653	TCS.SET_NMNL_DTY_TBL 0x00 0x10 0x0040	# NMNL DTY TBL1 CH17:	64
0654	WAIT_SEC 2		
0655	TCS.SET_NMNL_DTY_TBL 0x00 0x11 0x0040	# NMNL DTY TBL1 CH18:	64
0656	WAIT_SEC 2		
0657	TCS.SET_NMNL_DTY_TBL 0x00 0x12 0x0040	# NMNL DTY TBL1 CH19:	64
0658	WAIT_SEC 2		
0659	TCS.SET_NMNL_DTY_TBL 0x00 0x13 0x0040	# NMNL DTY TBL1 CH20:	64
0660	WAIT_SEC 2		
0661	TCS.SET_NMNL_DTY_TBL 0x00 0x14 0x0040	# NMNL DTY TBL1 CH21:	64
0662	WAIT_SEC 2		
0663	TCS.SET_NMNL_DTY_TBL 0x00 0x15 0x0040	# NMNL DTY TBL1 CH22:	64
0664	WAIT_SEC 2		
0665	TCS.SET_NMNL_DTY_TBL 0x00 0x16 0x0040	# NMNL DTY TBL1 CH23:	64
0666	WAIT_SEC 2		
0667	TCS.SET_NMNL_DTY_TBL 0x00 0x17 0x0040	# NMNL DTY TBL1 CH24:	64
0668	WAIT_SEC 2		
0669	TCS.SET_NMNL_DTY_TBL 0x00 0x18 0x0040	# NMNL DTY TBL1 CH25:	64
0670	WAIT_SEC 2		
0671	TCS.SET_NMNL_DTY_TBL 0x00 0x19 0x0040	# NMNL DTY TBL1 CH26:	64
0672	WAIT_SEC 2		
0673	TCS.SET_NMNL_DTY_TBL 0x00 0x1A 0x0040	# NMNL DTY TBL1 CH27:	64

文書番号	シート No.	版数
TPP-7S8238-94K	29	1

```

0674 WAIT_SEC 2
0675 TCS.SET_NMNL_DTY_TBL 0x00 0x1B 0x0040 # NMNL DTY TBL1 CH28: 64
0676 WAIT_SEC 2
0677 TCS.SET_NMNL_DTY_TBL 0x00 0x1C 0x0040 # NMNL DTY TBL1 CH29: 64
0678 WAIT_SEC 2
0679 TCS.SET_NMNL_DTY_TBL 0x00 0x1D 0x0000 # NMNL DTY TBL1 CH30: 0
0680 WAIT_SEC 2
0681 TCS.SET_NMNL_DTY_TBL 0x00 0x1E 0x0000 # NMNL DTY TBL1 CH31: 0
0682 WAIT_SEC 2
0683 TCS.SET_NMNL_DTY_TBL 0x00 0x1F 0x0000 # NMNL DTY TBL1 CH32: 0
0684 #
0685 # < NMNL TBL1 ヒータ ON/OFF スレッシュヨルド設定 >
0686 TCS.SET_NMNL_TMP_TBL 0x00 0x00 0x9E 0xA2 # NMNL TBL1 CH01 ON: 27.94 OFF: 30
0687 WAIT_SEC 2
0688 TCS.SET_NMNL_TMP_TBL 0x00 0x01 0x9C 0xA0 # NMNL TBL1 CH02 ON: 27.94 OFF: 30
0689 WAIT_SEC 2
0690 TCS.SET_NMNL_TMP_TBL 0x00 0x02 0x9B 0x9F # NMNL TBL1 CH03 ON: 27.94 OFF: 30
0691 WAIT_SEC 2
0692 TCS.SET_NMNL_TMP_TBL 0x00 0x03 0x98 0x9C # NMNL TBL1 CH04 ON: 27.94 OFF: 30
0693 WAIT_SEC 2
0694 TCS.SET_NMNL_TMP_TBL 0x00 0x04 0x9C 0xA0 # NMNL TBL1 CH05 ON: 27.94 OFF: 30
0695 WAIT_SEC 2
0696 TCS.SET_NMNL_TMP_TBL 0x00 0x05 0x9B 0x9F # NMNL TBL1 CH06 ON: 27.94 OFF: 30
0697 WAIT_SEC 2
0698 TCS.SET_NMNL_TMP_TBL 0x00 0x06 0x9C 0xA0 # NMNL TBL1 CH07 ON: 27.94 OFF: 30
0699 WAIT_SEC 2
0700 TCS.SET_NMNL_TMP_TBL 0x00 0x07 0x83 0x84 # NMNL TBL1 CH08 ON: 28.46 OFF: 29.49
0701 WAIT_SEC 2
0702 TCS.SET_NMNL_TMP_TBL 0x00 0x08 0x9D 0xA1 # NMNL TBL1 CH09 ON: 27.94 OFF: 30
0703 WAIT_SEC 2
0704 TCS.SET_NMNL_TMP_TBL 0x00 0x09 0x9C 0xA0 # NMNL TBL1 CH10 ON: 27.94 OFF: 30
0705 WAIT_SEC 2
0706 TCS.SET_NMNL_TMP_TBL 0x00 0x0A 0x9A 0x9E # NMNL TBL1 CH11 ON: 27.75 OFF: 29.8
0707 WAIT_SEC 2
0708 TCS.SET_NMNL_TMP_TBL 0x00 0x0B 0x9A 0x9E # NMNL TBL1 CH12 ON: 27.94 OFF: 30
0709 WAIT_SEC 2
0710 TCS.SET_NMNL_TMP_TBL 0x00 0x0C 0x9B 0x9F # NMNL TBL1 CH13 ON: 27.94 OFF: 30
0711 WAIT_SEC 2
0712 TCS.SET_NMNL_TMP_TBL 0x00 0x0D 0x00 0x00 # NMNL TBL1 CH14 ON: -50.41 OFF: -50.41
0713 WAIT_SEC 2
0714 TCS.SET_NMNL_TMP_TBL 0x00 0x0E 0x00 0x00 # NMNL TBL1 CH15 ON: -50.41 OFF: -50.41
0715 WAIT_SEC 2
0716 TCS.SET_NMNL_TMP_TBL 0x00 0x0F 0x00 0x00 # NMNL TBL1 CH16 ON: -50.41 OFF: -50.41
0717 WAIT_SEC 2
0718 TCS.SET_NMNL_TMP_TBL 0x00 0x10 0x9E 0xA2 # NMNL TBL1 CH17 ON: 27.94 OFF: 30
0719 WAIT_SEC 2
0720 TCS.SET_NMNL_TMP_TBL 0x00 0x11 0x9D 0xA1 # NMNL TBL1 CH18 ON: 27.94 OFF: 30
0721 WAIT_SEC 2
0722 TCS.SET_NMNL_TMP_TBL 0x00 0x12 0x9C 0xA0 # NMNL TBL1 CH19 ON: 27.94 OFF: 30
0723 WAIT_SEC 2
0724 TCS.SET_NMNL_TMP_TBL 0x00 0x13 0x9C 0xA0 # NMNL TBL1 CH20 ON: 27.94 OFF: 30
0725 WAIT_SEC 2

```



文書番号	シート No.	版数
TPP-7S8238-94K	30	1

0726	TCS.SET_NMNL_TMP_TBL 0x00 0x14 0x9D 0xA1	# NMNL TBL1 CH21 ON: 27.94 OFF: 30
0727	WAIT_SEC 2	
0728	TCS.SET_NMNL_TMP_TBL 0x00 0x15 0x9B 0x9F	# NMNL TBL1 CH22 ON: 27.94 OFF: 30
0729	WAIT_SEC 2	
0730	TCS.SET_NMNL_TMP_TBL 0x00 0x16 0x9A 0x9E	# NMNL TBL1 CH23 ON: 27.94 OFF: 30
0731	WAIT_SEC 2	
0732	TCS.SET_NMNL_TMP_TBL 0x00 0x17 0x9F 0xA3	# NMNL TBL1 CH24 ON: 27.94 OFF: 30
0733	WAIT_SEC 2	
0734	TCS.SET_NMNL_TMP_TBL 0x00 0x18 0x9A 0x9E	# NMNL TBL1 CH25 ON: 27.94 OFF: 30
0735	WAIT_SEC 2	
0736	TCS.SET_NMNL_TMP_TBL 0x00 0x19 0x9C 0xA0	# NMNL TBL1 CH26 ON: 27.94 OFF: 30
0737	WAIT_SEC 2	
0738	TCS.SET_NMNL_TMP_TBL 0x00 0x1A 0x9B 0x9F	# NMNL TBL1 CH27 ON: 27.94 OFF: 30
0739	WAIT_SEC 2	
0740	TCS.SET_NMNL_TMP_TBL 0x00 0x1B 0x99 0x9D	# NMNL TBL1 CH28 ON: 27.95 OFF: 30
0741	WAIT_SEC 2	
0742	TCS.SET_NMNL_TMP_TBL 0x00 0x1C 0x9B 0x9F	# NMNL TBL1 CH29 ON: 27.94 OFF: 30
0743	WAIT_SEC 2	
0744	TCS.SET_NMNL_TMP_TBL 0x00 0x1D 0x00 0x00	# NMNL TBL1 CH30 ON: -50.41 OFF: -50.41
0745	WAIT_SEC 2	
0746	TCS.SET_NMNL_TMP_TBL 0x00 0x1E 0x00 0x00	# NMNL TBL1 CH31 ON: -50.41 OFF: -50.41
0747	WAIT_SEC 2	
0748	TCS.SET_NMNL_TMP_TBL 0x00 0x1F 0x00 0x00	# NMNL TBL1 CH32 ON: -50.41 OFF: -50.41
0749	#	
0750	# <ヒータ ENA/DIS テーブル設定>	
0751	TCS.SET_HTR_ENA 0x05 0x00	# ヒータ CH06: BAT1-1 DIS
0752	WAIT_SEC 2	
0753	TCS.SET_HTR_ENA 0x0C 0x00	# ヒータ CH13: BAT2-1 DIS
0754	WAIT_SEC 2	
0755	TCS.SET_HTR_ENA 0x15 0x00	# ヒータ CH22: BAT1-2 DIS
0756	WAIT_SEC 2	
0757	TCS.SET_HTR_ENA 0x1C 0x00	# ヒータ CH29: BAT2-2 DIS
0758	#	
0759	TCS.ONESHOT_TLM_0x11	
0760	TCS.ONESHOT_TLM_0x19	
0761	TCS.ONESHOT_TLM_0x1F	
0762	TCS.ONESHOT_TLM_0x25	
0763	#	
0764	# < CHECK >	
0765	CHECK TCS.BK_DTY_TBL1_01CH	32
0766	CHECK TCS.BK_DTY_TBL1_02CH	32
0767	CHECK TCS.BK_DTY_TBL1_03CH	32
0768	CHECK TCS.BK_DTY_TBL1_04CH	32
0769	CHECK TCS.BK_DTY_TBL1_05CH	32
0770	CHECK TCS.BK_DTY_TBL1_06CH	32
0771	CHECK TCS.BK_DTY_TBL1_07CH	32
0772	CHECK TCS.BK_DTY_TBL1_08CH	32
0773	CHECK TCS.BK_DTY_TBL1_09CH	32
0774	CHECK TCS.BK_DTY_TBL1_10CH	32
0775	CHECK TCS.BK_DTY_TBL1_11CH	32
0776	CHECK TCS.BK_DTY_TBL1_12CH	32
0777	CHECK TCS.BK_DTY_TBL1_13CH	32

文書番号	シート No.	版数
	TPP-7S8238-94K	31

0778	CHECK TCS. BK_DTY_TBL1_14CH	0
0779	CHECK TCS. BK_DTY_TBL1_15CH	0
0780	CHECK TCS. BK_DTY_TBL1_16CH	0
0781	CHECK TCS. BK_DTY_TBL1_17CH	32
0782	CHECK TCS. BK_DTY_TBL1_18CH	32
0783	CHECK TCS. BK_DTY_TBL1_19CH	32
0784	CHECK TCS. BK_DTY_TBL1_20CH	32
0785	CHECK TCS. BK_DTY_TBL1_21CH	32
0786	CHECK TCS. BK_DTY_TBL1_22CH	32
0787	CHECK TCS. BK_DTY_TBL1_23CH	32
0788	CHECK TCS. BK_DTY_TBL1_24CH	32
0789	CHECK TCS. BK_DTY_TBL1_25CH	32
0790	CHECK TCS. BK_DTY_TBL1_26CH	32
0791	CHECK TCS. BK_DTY_TBL1_27CH	32
0792	CHECK TCS. BK_DTY_TBL1_28CH	32
0793	CHECK TCS. BK_DTY_TBL1_29CH	32
0794	CHECK TCS. BK_DTY_TBL1_30CH	0
0795	CHECK TCS. BK_DTY_TBL1_31CH	0
0796	CHECK TCS. BK_DTY_TBL1_32CH	0
0797	CHECK TCS. NM_DTY_TBL1_01CH	64
0798	CHECK TCS. NM_DTY_TBL1_02CH	64
0799	CHECK TCS. NM_DTY_TBL1_03CH	64
0800	CHECK TCS. NM_DTY_TBL1_04CH	64
0801	CHECK TCS. NM_DTY_TBL1_05CH	64
0802	CHECK TCS. NM_DTY_TBL1_06CH	64
0803	CHECK TCS. NM_DTY_TBL1_07CH	64
0804	CHECK TCS. NM_DTY_TBL1_08CH	64
0805	CHECK TCS. NM_DTY_TBL1_09CH	64
0806	CHECK TCS. NM_DTY_TBL1_10CH	64
0807	CHECK TCS. NM_DTY_TBL1_11CH	64
0808	CHECK TCS. NM_DTY_TBL1_12CH	64
0809	CHECK TCS. NM_DTY_TBL1_13CH	64
0810	CHECK TCS. NM_DTY_TBL1_14CH	0
0811	CHECK TCS. NM_DTY_TBL1_15CH	0
0812	CHECK TCS. NM_DTY_TBL1_16CH	0
0813	CHECK TCS. NM_DTY_TBL1_17CH	64
0814	CHECK TCS. NM_DTY_TBL1_18CH	64
0815	CHECK TCS. NM_DTY_TBL1_19CH	64
0816	CHECK TCS. NM_DTY_TBL1_20CH	64
0817	CHECK TCS. NM_DTY_TBL1_21CH	64
0818	CHECK TCS. NM_DTY_TBL1_22CH	64
0819	CHECK TCS. NM_DTY_TBL1_23CH	64
0820	CHECK TCS. NM_DTY_TBL1_24CH	64
0821	CHECK TCS. NM_DTY_TBL1_25CH	64
0822	CHECK TCS. NM_DTY_TBL1_26CH	64
0823	CHECK TCS. NM_DTY_TBL1_27CH	64
0824	CHECK TCS. NM_DTY_TBL1_28CH	64
0825	CHECK TCS. NM_DTY_TBL1_29CH	64
0826	CHECK TCS. NM_DTY_TBL1_30CH	0
0827	CHECK TCS. NM_DTY_TBL1_31CH	0
0828	CHECK TCS. NM_DTY_TBL1_32CH	0
0829	CHECK TCS. NM_OFF_TBL1_01CH	29.5 30.5

文書番号	シート No.	版数
	TPP-7S8238-94K	32

0830	CHECK TCS. NM_OFF_TBL1_02CH	29.5	30.5
0831	CHECK TCS. NM_OFF_TBL1_03CH	29.5	30.5
0832	CHECK TCS. NM_OFF_TBL1_04CH	29.5	30.5
0833	CHECK TCS. NM_OFF_TBL1_05CH	29.5	30.5
0834	CHECK TCS. NM_OFF_TBL1_06CH	29.5	30.5
0835	CHECK TCS. NM_OFF_TBL1_07CH	29.5	30.5
0836	CHECK TCS. NM_OFF_TBL1_08CH	28.99	29.99
0837	CHECK TCS. NM_OFF_TBL1_09CH	29.5	30.5
0838	CHECK TCS. NM_OFF_TBL1_10CH	29.5	30.5
0839	CHECK TCS. NM_OFF_TBL1_11CH	29.3	30.3
0840	CHECK TCS. NM_OFF_TBL1_12CH	29.5	30.5
0841	CHECK TCS. NM_OFF_TBL1_13CH	29.5	30.5
0842	CHECK TCS. NM_OFF_TBL1_17CH	29.5	30.5
0843	CHECK TCS. NM_OFF_TBL1_18CH	29.5	30.5
0844	CHECK TCS. NM_OFF_TBL1_19CH	29.5	30.5
0845	CHECK TCS. NM_OFF_TBL1_20CH	29.5	30.5
0846	CHECK TCS. NM_OFF_TBL1_21CH	29.5	30.5
0847	CHECK TCS. NM_OFF_TBL1_22CH	29.5	30.5
0848	CHECK TCS. NM_OFF_TBL1_23CH	29.5	30.5
0849	CHECK TCS. NM_OFF_TBL1_24CH	29.5	30.5
0850	CHECK TCS. NM_OFF_TBL1_25CH	29.5	30.5
0851	CHECK TCS. NM_OFF_TBL1_26CH	29.5	30.5
0852	CHECK TCS. NM_OFF_TBL1_27CH	29.5	30.5
0853	CHECK TCS. NM_OFF_TBL1_28CH	29.5	30.5
0854	CHECK TCS. NM_OFF_TBL1_29CH	29.5	30.5
0855	CHECK TCS. NM_ON_TBL1_01CH	27.44	28.44
0856	CHECK TCS. NM_ON_TBL1_02CH	27.44	28.44
0857	CHECK TCS. NM_ON_TBL1_03CH	27.44	28.44
0858	CHECK TCS. NM_ON_TBL1_04CH	27.44	28.44
0859	CHECK TCS. NM_ON_TBL1_05CH	27.44	28.44
0860	CHECK TCS. NM_ON_TBL1_06CH	27.44	28.44
0861	CHECK TCS. NM_ON_TBL1_07CH	27.44	28.44
0862	CHECK TCS. NM_ON_TBL1_08CH	27.96	28.96
0863	CHECK TCS. NM_ON_TBL1_09CH	27.44	28.44
0864	CHECK TCS. NM_ON_TBL1_10CH	27.44	28.44
0865	CHECK TCS. NM_ON_TBL1_11CH	27.25	28.25
0866	CHECK TCS. NM_ON_TBL1_12CH	27.44	28.44
0867	CHECK TCS. NM_ON_TBL1_13CH	27.44	28.44
0868	CHECK TCS. NM_ON_TBL1_17CH	27.44	28.44
0869	CHECK TCS. NM_ON_TBL1_18CH	27.44	28.44
0870	CHECK TCS. NM_ON_TBL1_19CH	27.44	28.44
0871	CHECK TCS. NM_ON_TBL1_20CH	27.44	28.44
0872	CHECK TCS. NM_ON_TBL1_21CH	27.44	28.44
0873	CHECK TCS. NM_ON_TBL1_22CH	27.44	28.44
0874	CHECK TCS. NM_ON_TBL1_23CH	27.44	28.44
0875	CHECK TCS. NM_ON_TBL1_24CH	27.44	28.44
0876	CHECK TCS. NM_ON_TBL1_25CH	27.44	28.44
0877	CHECK TCS. NM_ON_TBL1_26CH	27.44	28.44
0878	CHECK TCS. NM_ON_TBL1_27CH	27.44	28.44
0879	CHECK TCS. NM_ON_TBL1_28CH	27.45	28.45
0880	CHECK TCS. NM_ON_TBL1_29CH	27.44	28.44
0881	CHECK TCS. HTR_ENADIS_06CH	=DIS	

文書番号	シート No.	版数
TPP-7S8238-94K	33	1

0882	CHECK TCS. HTR_ENADIS_13CH	=DIS
0883	CHECK TCS. HTR_ENADIS_22CH	=DIS
0884	CHECK TCS. HTR_ENADIS_29CH	=DIS
0885	. #	
0886	. TCS. SET_PRM_ENA	
0887	. #	
0888	. # < CHECK >	
0889	CHECK TCS. SET_PRM_ST	=ENA
0890	. #	
0891	. TCS. SET_PEAK_PWR 0x2328	
0892	. TCS. CTRL_PKPWR_EXE	
0893	. #	
0894	. # < CHECK >	
0895	CHECK TCS. SET_POWER	90
0896	. #	
0897	. TCS. CTRL_HTR_P1_ENA	
0898	WAIT_SEC 2	
0899	TCS. CTRL_HTR_P2_ENA	
0900	WAIT_SEC 2	
0901	TCS. CTRL_HTR_P3_ENA	
0902	WAIT_SEC 2	
0903	TCS. CTRL_HTR_P4_ENA	
0904	. #	
0905	. # < CHECK >	
0906	CHECK TCS. HTR01_P_VOL_ST	=ON
0907	CHECK TCS. HTR09_P_VOL_ST	=ON
0908	CHECK TCS. HTR17_P_VOL_ST	=ON
0909	CHECK TCS. HTR25_P_VOL_ST	=ON
0910	. #	
0911	. # < TABLE 選択 >	
0912	. TCS. SET_NMNL_SEL_TBL_1	
0913	WAIT_SEC 2	
0914	TCS. SET_ATSF_SEL_TBL_1	
0915	WAIT_SEC 2	
0916	TCS. SET_BKUP_SEL_TBL_1	
0917	. #	
0918	. # < CHECK >	
0919	CHECK TCS. SET_NMNL_TBL	=TBL1
0920	CHECK TCS. SET_SAFE_TBL1	=ENA
0921	CHECK TCS. SET_SAFE_TBL2	=DIS
0922	CHECK TCS. SET_SAFE_TBL3	=DIS
0923	CHECK TCS. SET_SAFE_TBL4	=DIS
0924	CHECK TCS. SET_BKUP_TBL1	=ENA
0925	CHECK TCS. SET_BKUP_TBL2	=DIS
0926	CHECK TCS. SET_BKUP_TBL3	=DIS
0927	CHECK TCS. SET_BKUP_TBL4	=DIS
0928	. #	
0929	. # < ピーク電力制御 ON >	
0930	. TCS. CTRL_PKPWR_ON	
0931	. #	
0932	. # < CHECK >	
0933	CHECK TCS. PPWR_CTR	=ON

文書番号	シート No.	版数
TPP-7S8238-94K	34	1

```

0934 #
0935 . # < ノミナル制御モード移行 >
0936 . TCS. MODE_NMNL
0937 . #
0938 . # < CHECK >
0939 CHECK TCS. MODE_ST =NMNL
0940 #
0941 . # QL Check-Item Spec Check
0942 . # -----+-----+-----+-----
0943 . # CMD 出力装置 Message STATUS CHECK 結果 OK G N
0944 . #
0945 . # =====
0946 . # 1.3. SI 系初期 GO 時における AT/RQ/ST ENA/DIS 設定 (MDP 立ち上げ前)
0947 . # =====
0948 . #
0949 . # << 概要 >>
0950 . #
0951 . # ATMC 0x01 は、BAT INT 後に ENA、BAT EXT 前に DIS とする。
0952 . # ATMC 0x30-0x34, 0x36 は MDP 立ち上げ後に ENA、MDP 立ち上げ前に DIS とする。
0953 . # ATMC 0x2B は、衛星立ち上げ後に ENA、立下げ前に DIS とする。
0954 . # ATMC 0x09 は、ヒータ設定/制御開始後に ENA、ヒータ立下げ前に DIS とする。
0955 . #
0956 . # RQMC 0x08-0x0B, 0x0D, 0x0E は、各 SI 機器 OFF のリクエストであり、ENA とする
0957 . #
0958 . # << ATMC_ENA/DIS >>
0959 . #
0960 . DH. ATMC_EACH_DIS 0x00 # // 分離後 DMC CPU リセット検出
0961 WAIT_SEC 2
0962 DH. ATMC_EACH_ENA 0x01 # // BAT UVC in Cruise mode
0963 WAIT_SEC 2
0964 DH. ATMC_EACH_DIS 0x02 # //Separation Detection1
0965 WAIT_SEC 2
0966 DH. ATMC_EACH_DIS 0x03 # //Separation Detection2
0967 WAIT_SEC 2
0968 DH. ATMC_EACH_DIS 0x04 # // Backup Separation Detection1 (SA-V)
0969 WAIT_SEC 2
0970 DH. ATMC_EACH_DIS 0x05 # // Backup Separation Detection2 (SSAS_STATUS)
0971 WAIT_SEC 2
0972 DH. ATMC_EACH_DIS 0x06 # //Status check before separation #1
0973 WAIT_SEC 2
0974 DH. ATMC_EACH_DIS 0x07 # //Status check before separation #2
0975 WAIT_SEC 2
0976 DH. ATMC_EACH_DIS 0x08 # N/A
0977 WAIT_SEC 2
0978 DH. ATMC_EACH_ENA 0x09 # //分離前 CPU リセット時 TCS モード再度 NMNL 制御
0979 WAIT_SEC 2
0980 DH. ATMC_EACH_DIS 0x0A # N/A
0981 WAIT_SEC 2
0982 DH. ATMC_EACH_DIS 0x0B # N/A
0983 WAIT_SEC 2
0984 DH. ATMC_EACH_DIS 0x0C # //APR 故障検出
0985 WAIT_SEC 2

```

文書番号	シート No.	版数
TPP-7S8238-94K	35	1

0986 DH. ATMC\_EACH\_DIS 0x0D # // DRU-A OFF 検出 #1  
 0987 WAIT\_SEC 2  
 0988 DH. ATMC\_EACH\_DIS 0x0E # // DRU OFF 検出 #2  
 0989 WAIT\_SEC 2  
 0990 DH. ATMC\_EACH\_DIS 0x0F # // MGA deploy monitor  
 0991 WAIT\_SEC 2  
 0992 DH. ATMC\_EACH\_DIS 0x10 # //SSAS サンパルスチェック (ACS 自律化 A)  
 0993 WAIT\_SEC 2  
 0994 DH. ATMC\_EACH\_DIS 0x11 # //SSAS 太陽角チェック (ACS 自律化 B)  
 0995 WAIT\_SEC 2  
 0996 DH. ATMC\_EACH\_DIS 0x12 # // CH1 FIFO エラーリセット  
 0997 WAIT\_SEC 2  
 0998 DH. ATMC\_EACH\_DIS 0x13 # N/A  
 0999 WAIT\_SEC 2  
 1000 DH. ATMC\_EACH\_DIS 0x14 # // ON/OFF Keying (APM Temperature)  
 1001 WAIT\_SEC 2  
 1002 DH. ATMC\_EACH\_DIS 0x15 # // ON/OFF Keying (TWTA-EPC-A Temperature)  
 1003 WAIT\_SEC 2  
 1004 DH. ATMC\_EACH\_DIS 0x16 # // ON/OFF Keying (TWTA-EPC-B Temperature)  
 1005 WAIT\_SEC 2  
 1006 DH. ATMC\_EACH\_DIS 0x17 # // ON/OFF Keying (LO deck (DMC) Temperature)  
 1007 WAIT\_SEC 2  
 1008 DH. ATMC\_EACH\_DIS 0x18 # // ON/OFF Keying (LO deck Temperature)  
 1009 WAIT\_SEC 2  
 1010 DH. ATMC\_EACH\_DIS 0x19 # // ON/OFF Keying (SAP Temperature)  
 1011 WAIT\_SEC 2  
 1012 DH. ATMC\_EACH\_DIS 0x1A # // ON/OFF Keying (BAT1 Temperature)  
 1013 WAIT\_SEC 2  
 1014 DH. ATMC\_EACH\_DIS 0x1B # // ON/OFF Keying (RCS Tank Pressure)  
 1015 WAIT\_SEC 2  
 1016 DH. ATMC\_EACH\_DIS 0x1C # N/A  
 1017 WAIT\_SEC 2  
 1018 DH. ATMC\_EACH\_DIS 0x1D # //APR2 復帰#2  
 1019 WAIT\_SEC 2  
 1020 DH. ATMC\_EACH\_DIS 0x1E # //ON/OFF Keying (ADMCE-A 電流)  
 1021 WAIT\_SEC 2  
 1022 DH. ATMC\_EACH\_DIS 0x1F # //ON/OFF Keying (ADMCE-B 電流)  
 1023 WAIT\_SEC 2  
 1024 DH. ATMC\_EACH\_DIS 0x20 # //ON/OFF Keying (BUS 電圧)  
 1025 WAIT\_SEC 2  
 1026 DH. ATMC\_EACH\_DIS 0x21 # //ON/OFF Keying (BUS 電流)  
 1027 WAIT\_SEC 2  
 1028 DH. ATMC\_EACH\_DIS 0x22 # //ON/OFF Keying (BAT 放電)  
 1029 WAIT\_SEC 2  
 1030 DH. ATMC\_EACH\_DIS 0x23 # //ON/OFF Keying (SA 電圧)  
 1031 WAIT\_SEC 2  
 1032 DH. ATMC\_EACH\_DIS 0x24 # //ON/OFF Keying (DMC-PSU-A 電流)  
 1033 WAIT\_SEC 2  
 1034 DH. ATMC\_EACH\_DIS 0x25 # //ON/OFF Keying (DMC-PSU-B 電流)  
 1035 WAIT\_SEC 2  
 1036 DH. ATMC\_EACH\_DIS 0x26 # //ON/OFF Keying (TWTA-EPC-A 電流)  
 1037 WAIT\_SEC 2

文書番号	シート No.	版数
TPP-7S8238-94K	36	1

```

1038 DH. ATMC_EACH_DIS 0x27 # //ON/OFF Keying (TWTA-EPC-B 電流)
1039 WAIT_SEC 2
1040 DH. ATMC_EACH_DIS 0x28 # //ON/OFF Keying (DRU-A 電流)
1041 WAIT_SEC 2
1042 DH. ATMC_EACH_DIS 0x29 # //ON/OFF Keying (DRU-B 電流)
1043 WAIT_SEC 2
1044 DH. ATMC_EACH_DIS 0x2A # // BAT UVC
1045 WAIT_SEC 2
1046 DH. ATMC_EACH_ENA 0x2B # //PCD NIC リセットモニタ
1047 WAIT_SEC 2
1048 DH. ATMC_EACH_DIS 0x2C # //BAT 温度モニタ 1
1049 WAIT_SEC 2
1050 DH. ATMC_EACH_DIS 0x2D # //BAT 温度モニタ 2
1051 WAIT_SEC 2
1052 DH. ATMC_EACH_DIS 0x2E # // PCD User Request Error Clear
1053 WAIT_SEC 2
1054 DH. ATMC_EACH_DIS 0x2F # // BAT CV Timer Reset
1055 WAIT_SEC 2
1056 DH. ATMC_EACH_DIS 0x30 # //MDP-DPU1 プログラム起動異常検出
1057 WAIT_SEC 2
1058 DH. ATMC_EACH_DIS 0x31 # //MDP-DPU2 プログラム起動異常検出
1059 WAIT_SEC 2
1060 DH. ATMC_EACH_DIS 0x32 # //MDP-DPU1 重大エラー発生検出
1061 WAIT_SEC 2
1062 DH. ATMC_EACH_DIS 0x33 # //MDP-DPU2 重大エラー発生検出
1063 WAIT_SEC 2
1064 DH. ATMC_EACH_DIS 0x34 # //MDP-DPU1 DMC 通信切れ発生検出 1
1065 WAIT_SEC 2
1066 DH. ATMC_EACH_DIS 0x35 # //MDP-DPU1 DMC 通信切れ発生検出 2
1067 WAIT_SEC 2
1068 DH. ATMC_EACH_DIS 0x36 # //MDP-DPU2 DMC 通信切れ発生検出 1
1069 WAIT_SEC 2
1070 DH. ATMC_EACH_DIS 0x37 # //MDP-DPU2 DMC 通信切れ発生検出 2
1071 WAIT_SEC 2
1072 DH. ATMC_EACH_DIS 0x38 # //MDP-DPU1 冗長時 重大エラー発生検出
1073 WAIT_SEC 2
1074 DH. ATMC_EACH_DIS 0x39 # //MDP-DPU2 冗長時 重大エラー発生検出
1075 WAIT_SEC 2
1076 DH. ATMC_EACH_DIS 0x3A # //MDP-DPU1 冗長時 DMC 通信切れ発生検出 1
1077 WAIT_SEC 2
1078 DH. ATMC_EACH_DIS 0x3B # //MDP-DPU1 冗長時 DMC 通信切れ発生検出 2
1079 WAIT_SEC 2
1080 DH. ATMC_EACH_DIS 0x3C # //MDP-DPU2 冗長時 DMC 通信切れ発生検出 1
1081 WAIT_SEC 2
1082 DH. ATMC_EACH_DIS 0x3D # //MDP-DPU2 冗長時 DMC 通信切れ発生検出 2
1083 WAIT_SEC 2
1084 DH. ATMC_EACH_DIS 0x3E # // MDP1 User Request Error Clear
1085 WAIT_SEC 2
1086 DH. ATMC_EACH_DIS 0x3F # // MDP2 User Request Error Clear
1087 #
1088 # < CHECK >
1089 CHECK DH. ATMC_ENA_DIS00 =DIS

```

文書番号	シート No.	版数
TPP-7S8238-94K	37	1

1090 CHECK DH. ATMC\_ENA\_DIS01 =ENA  
1091 CHECK DH. ATMC\_ENA\_DIS02 =DIS  
1092 CHECK DH. ATMC\_ENA\_DIS03 =DIS  
1093 CHECK DH. ATMC\_ENA\_DIS04 =DIS  
1094 CHECK DH. ATMC\_ENA\_DIS05 =DIS  
1095 CHECK DH. ATMC\_ENA\_DIS06 =DIS  
1096 CHECK DH. ATMC\_ENA\_DIS07 =DIS  
1097 CHECK DH. ATMC\_ENA\_DIS08 =DIS  
1098 CHECK DH. ATMC\_ENA\_DIS09 =ENA  
1099 CHECK DH. ATMC\_ENA\_DIS0A =DIS  
1100 CHECK DH. ATMC\_ENA\_DIS0B =DIS  
1101 CHECK DH. ATMC\_ENA\_DIS0C =DIS  
1102 CHECK DH. ATMC\_ENA\_DIS0D =DIS  
1103 CHECK DH. ATMC\_ENA\_DIS0E =DIS  
1104 CHECK DH. ATMC\_ENA\_DIS0F =DIS  
1105 CHECK DH. ATMC\_ENA\_DIS10 =DIS  
1106 CHECK DH. ATMC\_ENA\_DIS11 =DIS  
1107 CHECK DH. ATMC\_ENA\_DIS12 =DIS  
1108 CHECK DH. ATMC\_ENA\_DIS13 =DIS  
1109 CHECK DH. ATMC\_ENA\_DIS14 =DIS  
1110 CHECK DH. ATMC\_ENA\_DIS15 =DIS  
1111 CHECK DH. ATMC\_ENA\_DIS16 =DIS  
1112 CHECK DH. ATMC\_ENA\_DIS17 =DIS  
1113 CHECK DH. ATMC\_ENA\_DIS18 =DIS  
1114 CHECK DH. ATMC\_ENA\_DIS19 =DIS  
1115 CHECK DH. ATMC\_ENA\_DIS1A =DIS  
1116 CHECK DH. ATMC\_ENA\_DIS1B =DIS  
1117 CHECK DH. ATMC\_ENA\_DIS1C =DIS  
1118 CHECK DH. ATMC\_ENA\_DIS1D =DIS  
1119 CHECK DH. ATMC\_ENA\_DIS1E =DIS  
1120 CHECK DH. ATMC\_ENA\_DIS1F =DIS  
1121 CHECK DH. ATMC\_ENA\_DIS20 =DIS  
1122 CHECK DH. ATMC\_ENA\_DIS21 =DIS  
1123 CHECK DH. ATMC\_ENA\_DIS22 =DIS  
1124 CHECK DH. ATMC\_ENA\_DIS23 =DIS  
1125 CHECK DH. ATMC\_ENA\_DIS24 =DIS  
1126 CHECK DH. ATMC\_ENA\_DIS25 =DIS  
1127 CHECK DH. ATMC\_ENA\_DIS26 =DIS  
1128 CHECK DH. ATMC\_ENA\_DIS27 =DIS  
1129 CHECK DH. ATMC\_ENA\_DIS28 =DIS  
1130 CHECK DH. ATMC\_ENA\_DIS29 =DIS  
1131 CHECK DH. ATMC\_ENA\_DIS2A =DIS  
1132 CHECK DH. ATMC\_ENA\_DIS2B =ENA  
1133 CHECK DH. ATMC\_ENA\_DIS2C =DIS  
1134 CHECK DH. ATMC\_ENA\_DIS2D =DIS  
1135 CHECK DH. ATMC\_ENA\_DIS2E =DIS  
1136 CHECK DH. ATMC\_ENA\_DIS2F =DIS  
1137 CHECK DH. ATMC\_ENA\_DIS30 =DIS  
1138 CHECK DH. ATMC\_ENA\_DIS31 =DIS  
1139 CHECK DH. ATMC\_ENA\_DIS32 =DIS  
1140 CHECK DH. ATMC\_ENA\_DIS33 =DIS  
1141 CHECK DH. ATMC\_ENA\_DIS34 =DIS



文書番号	シート No.	版数
	TPP-7S8238-94K	38

```

1142 CHECK DH. ATMC_ENA_DIS35 =DIS
1143 CHECK DH. ATMC_ENA_DIS36 =DIS
1144 CHECK DH. ATMC_ENA_DIS37 =DIS
1145 CHECK DH. ATMC_ENA_DIS38 =DIS
1146 CHECK DH. ATMC_ENA_DIS39 =DIS
1147 CHECK DH. ATMC_ENA_DIS3A =DIS
1148 CHECK DH. ATMC_ENA_DIS3B =DIS
1149 CHECK DH. ATMC_ENA_DIS3C =DIS
1150 CHECK DH. ATMC_ENA_DIS3D =DIS
1151 CHECK DH. ATMC_ENA_DIS3E =DIS
1152 CHECK DH. ATMC_ENA_DIS3F =DIS
1153 #
1154 #
1155 # << RQMC_ENA/DIS >>
1156 #
1157 DH. RQMC_EACH_DIS 0x00 # N/A
1158 WAIT_SEC 2
1159 DH. RQMC_EACH_DIS 0x01 # // BAT CEL UVC
1160 WAIT_SEC 2
1161 DH. RQMC_EACH_DIS 0x02 # N/A
1162 WAIT_SEC 2
1163 DH. RQMC_EACH_DIS 0x03 # N/A
1164 WAIT_SEC 2
1165 DH. RQMC_EACH_DIS 0x04 # N/A
1166 WAIT_SEC 2
1167 DH. RQMC_EACH_DIS 0x05 # N/A
1168 WAIT_SEC 2
1169 DH. RQMC_EACH_DIS 0x06 # N/A
1170 WAIT_SEC 2
1171 DH. RQMC_EACH_DIS 0x07 # N/A
1172 WAIT_SEC 2
1173 DH. RQMC_EACH_DIS 0x08 # // MEA1-PSU-OFF
1174 WAIT_SEC 2
1175 DH. RQMC_EACH_DIS 0x09 # // MEA2-PSU-OFF
1176 WAIT_SEC 2
1177 DH. RQMC_EACH_DIS 0x0A # // MIA-PSU-OFF
1178 WAIT_SEC 2
1179 DH. RQMC_EACH_DIS 0x0B # // MSA-PSU-OFF
1180 WAIT_SEC 2
1181 DH. RQMC_EACH_DIS 0x0C # N/A
1182 WAIT_SEC 2
1183 DH. RQMC_EACH_DIS 0x0D # // HEP-I-PSU-OFF
1184 WAIT_SEC 2
1185 DH. RQMC_EACH_DIS 0x0E # // ENA-PSU-OFF
1186 WAIT_SEC 2
1187 DH. RQMC_EACH_DIS 0x0F # N/A
1188 WAIT_SEC 2
1189 DH. RQMC_EACH_DIS 0x10 # // スピンレート制御正常終了 (Req A)
1190 WAIT_SEC 2
1191 DH. RQMC_EACH_DIS 0x11 # // 太陽角監視異常 (Req C)
1192 WAIT_SEC 2
1193 DH. RQMC_EACH_DIS 0x12 # // 太陽角制御異常 (Req D)

```

文書番号	シート No.	版数
TPP-7S8238-94K	39	1

```

1194 WAIT_SEC 2
1195 DH.RQMC_EACH_DIS 0x13 # // Sun Pulse チェック異常時 (Req E)
1196 WAIT_SEC 2
1197 DH.RQMC_EACH_DIS 0x14 # // 分離時 スピンアップ異常時 (Req 初期 F/Req F)
1198 WAIT_SEC 2
1199 DH.RQMC_EACH_DIS 0x15 # // ADM 回転異常 (Req G)
1200 WAIT_SEC 2
1201 DH.RQMC_EACH_DIS 0x16 # // RCS 圧力センサ異常 (Req H)
1202 WAIT_SEC 2
1203 DH.RQMC_EACH_DIS 0x17 # // 定常時 CPU リセット (Req I)
1204 WAIT_SEC 2
1205 DH.RQMC_EACH_DIS 0x18 # N/A
1206 WAIT_SEC 2
1207 DH.RQMC_EACH_DIS 0x19 # N/A
1208 WAIT_SEC 2
1209 DH.RQMC_EACH_DIS 0x1A # N/A
1210 WAIT_SEC 2
1211 DH.RQMC_EACH_DIS 0x1B # N/A
1212 WAIT_SEC 2
1213 DH.RQMC_EACH_DIS 0x1C # N/A
1214 WAIT_SEC 2
1215 DH.RQMC_EACH_DIS 0x1D # N/A
1216 WAIT_SEC 2
1217 DH.RQMC_EACH_DIS 0x1E # N/A
1218 WAIT_SEC 2
1219 DH.RQMC_EACH_DIS 0x1F # N/A
1220 #
1221 # < CHECK >
1222 CHECK DH.RQMC_ENA_DIS00 =DIS
1223 CHECK DH.RQMC_ENA_DIS01 =DIS
1224 CHECK DH.RQMC_ENA_DIS02 =DIS
1225 CHECK DH.RQMC_ENA_DIS03 =DIS
1226 CHECK DH.RQMC_ENA_DIS04 =DIS
1227 CHECK DH.RQMC_ENA_DIS05 =DIS
1228 CHECK DH.RQMC_ENA_DIS06 =DIS
1229 CHECK DH.RQMC_ENA_DIS07 =DIS
1230 CHECK DH.RQMC_ENA_DIS08 =DIS
1231 CHECK DH.RQMC_ENA_DIS09 =DIS
1232 CHECK DH.RQMC_ENA_DIS0A =DIS
1233 CHECK DH.RQMC_ENA_DIS0B =DIS
1234 CHECK DH.RQMC_ENA_DIS0C =DIS
1235 CHECK DH.RQMC_ENA_DIS0D =DIS
1236 CHECK DH.RQMC_ENA_DIS0E =DIS
1237 CHECK DH.RQMC_ENA_DIS0F =DIS
1238 CHECK DH.RQMC_ENA_DIS10 =DIS
1239 CHECK DH.RQMC_ENA_DIS11 =DIS
1240 CHECK DH.RQMC_ENA_DIS12 =DIS
1241 CHECK DH.RQMC_ENA_DIS13 =DIS
1242 CHECK DH.RQMC_ENA_DIS14 =DIS
1243 CHECK DH.RQMC_ENA_DIS15 =DIS
1244 CHECK DH.RQMC_ENA_DIS16 =DIS
1245 CHECK DH.RQMC_ENA_DIS17 =DIS

```

文書番号	シート No.	版数
TPP-7S8238-94K	40	1

```

1246 CHECK DH.RQMC_ENA_DIS18 =DIS
1247 CHECK DH.RQMC_ENA_DIS19 =DIS
1248 CHECK DH.RQMC_ENA_DIS1A =DIS
1249 CHECK DH.RQMC_ENA_DIS1B =DIS
1250 CHECK DH.RQMC_ENA_DIS1C =DIS
1251 CHECK DH.RQMC_ENA_DIS1D =DIS
1252 CHECK DH.RQMC_ENA_DIS1E =DIS
1253 CHECK DH.RQMC_ENA_DIS1F =DIS
1254 #
1255 #
1256 . # << SYSTME_ENA/DIS >>
1257 . #
1258 . DH.SYSTMR_EACH_DIS 0x00 # //XSW2 クロス時 Command 受信間隔 Timer
1259 WAIT_SEC 2
1260 . DH.SYSTMR_EACH_DIS 0x01 # //XSW2 ストレート時 Command 受信間隔 Timer
1261 WAIT_SEC 2
1262 . DH.SYSTMR_EACH_DIS 0x02 # //MDP-DPU1 系 Mission 機器 OFF
1263 WAIT_SEC 2
1264 . DH.SYSTMR_EACH_DIS 0x03 # //MDP-DPU2 系 Mission 機器 OFF
1265 WAIT_SEC 2
1266 . DH.SYSTMR_EACH_DIS 0x04 # //分離時 Backup Timer
1267 WAIT_SEC 2
1268 . DH.SYSTMR_EACH_DIS 0x05 # //Mission 機器 ALL OFF
1269 WAIT_SEC 2
1270 . DH.SYSTMR_EACH_DIS 0x06 # //分離時 Sun Acuisition Start
1271 WAIT_SEC 2
1272 . DH.SYSTMR_EACH_DIS 0x07 # //分離時 可視時間終了後通信系 OFF
1273 #
1274 . # < CHECK >
1275 CHECK DH.SYSTMR_ENA_DIS0 =DIS
1276 CHECK DH.SYSTMR_ENA_DIS1 =DIS
1277 CHECK DH.SYSTMR_ENA_DIS2 =DIS
1278 CHECK DH.SYSTMR_ENA_DIS3 =DIS
1279 CHECK DH.SYSTMR_ENA_DIS4 =DIS
1280 CHECK DH.SYSTMR_ENA_DIS5 =DIS
1281 CHECK DH.SYSTMR_ENA_DIS6 =DIS
1282 CHECK DH.SYSTMR_ENA_DIS7 =DIS
1283 . #
1284 . # # AT 機能を ENA にする
1285 . DH.ATMC_ENA
1286 . #
1287 . # < CHECK >
1288 CHECK DH.ATMC_ENA_DIS =ENA
1289 . #
1290 . # # RQ waiting に設定する。
1291 . DH.RQMC_ENA
1292 . #
1293 . # < CHECK >
1294 CHECK DH.RQMC_ENA_DIS =ENA
1295 . #
1296 . # # システムタイマー機能を有効にする。
1297 . DH.SYSTMR_ENA

```

文書番号	シート No.	版数
TPP-7S8238-94K	41	1

```

1298 . #
1299 . # < CHECK >
1300 CHECK DH. SYSTM_R_ENA_DIS =ENA
1301 . #
1302 . # QL          Check-Item          Spec          Check
1303 . # -----+-----+-----+-----
1304 . # CMD 出力装置 Message          STATUS CHECK 結果 OK          G N
1305 . #
1306 . # =====
1307 . # 1.4. SI 機器初期チェックアウト時設定
1308 . # =====
1309 . #
1310 . # 【SI 系初期 CO 試験時の探査機コンフィギュレーション】
1311 . # [COM/DH]
1312 . # XTRP: ON & TX OFF, TWTA: OFF
1313 . #
1314 . # [DMCS/DRU]
1315 . # DMC: ON Dual Mode, 1553B 通信
1316 . # DRU: ON, Heater: NMNL
1317 . #
1318 . # [ACS]
1319 . # RCS: DRV OFF, APM: DRV OFF, ADMCE: OFF
1320 . # SSAS: OFF, SSC: OFF
1321 . # 疑似パルス出力
1322 . #
1323 . # [PCS]
1324 . # APR: OFF, PCD: ON
1325 . # BAT: INT
1326 . # BAT 充放電: 不要
1327 . #
1328 . # [SI]
1329 . # MDP: ON
1330 . # その他 SI 機器: CO 対象機器について ON
1331 . # 初期 CO 試験用 機器 ON/OFF コンフィギュレーション確認
1332 . #
1333 . # < CHECK >
1334 CHECK PCD. XTRP_A_ON_OFF =ON
1335 CHECK PCD. XTRP_B_ON_OFF =ON
1336 CHECK PCD. EPC_A_ON_OFF =OFF
1337 CHECK PCD. EPC_B_ON_OFF =OFF
1338 CHECK DH. XTRP_A_TX_ON_OFF =OFF
1339 CHECK DH. XTRP_B_TX_ON_OFF =OFF
1340 CHECK PCD. EPC_A_ON_OFF =OFF
1341 CHECK PCD. EPC_B_ON_OFF =OFF
1342 CHECK PCD. DRU_PSU_A_ON_OFF =ON
1343 CHECK PCD. DRU_PSU_B_ON_OFF =OFF
1344 CHECK TCS. MODE_ST =NMNL
1345 CHECK ACS_SYS. RCS_A_B_ST =OFF
1346 CHECK ACS_SYS. STS_DRUAPM_ON =OFF
1347 CHECK PCD. ADMCE_A_ON_OFF =OFF
1348 CHECK PCD. ADMCE_B_ON_OFF =OFF
1349 CHECK ACS_SYS. STS_SSASA_PWR =OFF

```

文書番号	シート No.	版数
TPP-7S8238-94K	42	1

```

1350 CHECK ACS_SYS.STS_SSASB_PWR =OFF
1351 CHECK ACS_SYS.SSC_PWR =OFF
1352 CHECK PCD.APR1_ON_OFF =OFF
1353 CHECK PCD.APR2_ON_OFF =ON
1354 CHECK PCD.PSU_MDP1_ON_OFF =OFF
1355 CHECK PCD.PSU_MDP2_ON_OFF =OFF
1356 CHECK PCD.PSU_MORTOR_A_ON_OFF =OFF
1357 CHECK PCD.PSU_MORTOR_B_ON_OFF =OFF
1358 CHECK PCD.PSU_ENA_ON_OFF =OFF
1359 CHECK PCD.PSU_MEA1_ON_OFF =OFF
1360 CHECK PCD.PSU_MEA2_ON_OFF =OFF
1361 CHECK PCD.PSU_MSA_ON_OFF =OFF
1362 CHECK PCD.PSU_MIA_ON_OFF =OFF
1363 CHECK PCD.PSU_HEP_E_ON_OFF =OFF
1364 CHECK PCD.PSU_HEP_I_ON_OFF =OFF
1365 CHECK PCD.PSU_PME_ON_OFF =OFF
1366 CHECK PCD.PSU_MGF_I_ON_OFF =OFF
1367 CHECK PCD.MDM_E_ON_OFF =OFF
1368 CHECK PCD.MSASI_ON_OFF =OFF
1369 CHECK PCD.SURVIVAL_HTR_ON_OFF =ON
1370 #
1371 # QL Check-Item Spec Check
1372 # -----+-----+-----+-----+
1373 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1374 #
1375 # *****
1376 # 2. SI 機器立ち上げ
1377 # *****
1378 # =====
1379 # 2.1. MDP 立ち上げ
1380 # =====
1381 #
1382 DH.MC_EACH_EXE 0x002C # 1553B TLM mode 0 (SYS HK 1)
1383 #: << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
1384 #: 0x00 DH.DMP_PERIOD 0x04
1385 #: 0x04 ACS.ACS_PKT_FMT_1
1386 #: 0x05 DH.OPE_MODE 0x0C 0x0A 0x00 0x00 0x000000000000000000000000
1387 #: 0x06 DH.TLMFMT1553B_CHG 0x00
1388 WAIT_SEC 40
1389 #
1390 # < CHECK >
1391 CHECK DH.DMP_PERIOD =SEC_16
1392 CHECK DH.CATEGORY_TBL_NO 0x00
1393 CHECK DH.DWNLNK_RATE =BPS16384
1394 CHECK DH.TLM1553BFMTNO 0x00
1395 #
1396 # MDP-DPU1,2(A系)のLINK Enableを確認
1397 #
1398 # < CHECK >
1399 CHECK DH.SPW_POTMD_L1 =ENA
1400 CHECK DH.SPW_POTMD_L2 =ENA
1401 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	43	1

```

1402 . # MDP-DPU1,2 を電源 ON する。(HW_STATE1 は 16 秒以内にチェックすること。)
1403 #
1404 # <<< MDP-DPU1/2 Power ON >>>
1405 #
1406 . DH. MDP_DPU12_POWER_ON # DH. MC_EACH_EXE 0x099
1407 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
1408 #: 0x00 PCD. ON_OFF_ENA
1409 #: 0x01 PCD. PSU_MDP1_ON
1410 #: 0x02 PCD. PSU_MDP2_ON
1411 #: 0x03 PCD. ON_OFF_DIS
1412 #
1413 #
1414 . # < CHECK >
1415 CHECK MD1F. DPU_HW_STATE1 =DPU_RESET
1416 CHECK MD2F. DPU_HW_STATE1 =DPU_RESET
1417 CHECK PCD. ON_OFF_ENA_DIS =DIS
1418 CHECK PCD. PSU_MDP1_ON_OFF =ON
1419 CHECK PCD. PSU_MDP2_ON_OFF =ON
1420 CHECK DH. SPW_LNKST_L1 =RUN
1421 CHECK DH. SPW_LNKST_L2 =RUN
1422 #
1423 # *****
1424 # WAIT 16 sec (HW Initialization of DPU1 & DPU2)
1425 # *****
1426 WAIT_SEC 40
1427 #
1428 # <<< MDP-DPU Initial HK check (2): 16 sec after PWR-ON >>>
1429 #
1430 # < CHECK >
1431 CHECK MD1F. DPU_HW_STATE1 =DPU_RUN
1432 CHECK MD1F. DPU_HW_STATE2 =CPUOFF_DPUBUS
1433 CHECK MD1F. DMC_IF_RMAPERR =na
1434 CHECK MD1F. DMC_IF_2BITERR =na
1435 CHECK MD1F. DMC_IF_BTOERR =na
1436 CHECK MD1F. BTO_ERR =na
1437 CHECK MD1F. WDT_ERR =na
1438 CHECK MD1F. DPU_SELECT =DPU1
1439 CHECK MD2F. DPU_HW_STATE1 =DPU_RUN
1440 CHECK MD2F. DPU_HW_STATE2 =CPUOFF_DPUBUS
1441 CHECK MD2F. DMC_IF_RMAPERR =na
1442 CHECK MD2F. DMC_IF_2BITERR =na
1443 CHECK MD2F. DMC_IF_BTOERR =na
1444 CHECK MD2F. BTO_ERR =na
1445 CHECK MD2F. WDT_ERR =na
1446 CHECK MD2F. DPU_SELECT =DPU2
1447 #
1448 # <<< MDP-DPU CPU_ON / RUN >>>
1449 DH. MDP_DPU12_CPU_RUN # DH. MC_EACH_EXE 0x009A
1450 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
1451 #: 0x00 DH. ATMC_EACH_ENA 0x34
1452 #: 0x01 DH. SPW_RTEFDIR_SET 0x1E
1453 #: 0x05 DH. ATMC_EACH_ENA 0x36

```

文書番号	シート No.	版数
TPP-7S8238-94K	44	1

```
1454 #: 0x06 MD1F. CPU_ON
1455 #: 0x07 MD2F. CPU_ON
1456 #: 0x08 MD1F. CPU_RUN
1457 #: 0x09 MD2F. CPU_RUN
1458 #: 0x0A DH. ATMC_EACH_ENA 0x30
1459 #: 0x0F DH. ATMC_EACH_ENA 0x31
1460 WAIT_SEC 180
1461 # ここで 180 秒待機 (MDP MiddleWare による初期化終了待ち)
1462 #
1463 # < CHECK >
1464 CHECK DH. SPW_FDIR_ENA_MDP1 =ENA
1465 CHECK DH. SPW_FDIR_ENA_MDP2 =ENA
1466 CHECK DH. SPW_FDIR_ENA_PGD =ENA
1467 CHECK DH. SPW_FDIR_ENA_RMTRTR =ENA
1468 CHECK MD1F. DPU_HW_STATE2 =CPU_RUN
1469 CHECK MD2F. DPU_HW_STATE2 =CPU_RUN
1470 #
1471 #
1472 # NECP で-updatewait は使用できないのでコメントアウト
1473 #
1474 # < MDP1 SATELITE TIME CHECK (0x200/s) >
1475 #
1476 # CHECK MD1F. SAT_TIME -updatewait 180
1477 # LET LocalA0 = {MD1F. SAT_TIME} & 0xFFFFFFFF
1478 # CHECK MD1F. SAT_TIME -updatewait 4
1479 # LET LocalA1 = {MD1F. SAT_TIME} & 0xFFFFFFFF
1480 # LET LocalA1 = LocalA1 - LocalA0
1481 # SYSTEM test {LocalA1} = 512
1482 #
1483 # < MDP1 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
1484 #
1485 # CHECK MD1F. SUNPULSE_TIME -updatewait 8
1486 # LET LocalA0 = {MD1F. SUNPULSE_TIME} & 0xFFFFFFFF
1487 # CHECK MD1F. SUNPULSE_TIME -updatewait 8
1488 # LET LocalA1 = {MD1F. SUNPULSE_TIME} & 0xFFFFFFFF
1489 # LET LocalA1 = LocalA1 - LocalA0
1490 # SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
1491 #
1492 # < MDP2 SATELITE TIME CHECK (0x200/s) >
1493 #
1494 # CHECK MD2F. SAT_TIME -updatewait 8
1495 # LET LocalA0 = {MD2F. SAT_TIME} & 0xFFFFFFFF
1496 # CHECK MD2F. SAT_TIME -updatewait 4
1497 # LET LocalA1 = {MD2F. SAT_TIME} & 0xFFFFFFFF
1498 # LET LocalA1 = LocalA1 - LocalA0
1499 # SYSTEM test {LocalA1} = 512
1500 #
1501 # < MDP2 SUNPULSE TIME CHECK (0x800-0xB00/4s) >
1502 #
1503 # CHECK MD2F. SUNPULSE_TIME -updatewait 8
1504 # LET LocalA0 = {MD2F. SUNPULSE_TIME} & 0xFFFFFFFF
1505 # CHECK MD2F. SUNPULSE_TIME -updatewait 8
```

文書番号	シート No.	版数
TPP-7S8238-94K	45	1

```

1506 # LET LocalA1 = {MD2F.SUNPULSE_TIME} & 0xFFFFFFFF
1507 # LET LocalA1 = LocalA1 - LocalA0
1508 # SYSTEM test {LocalA1} -ge 2048 -a {LocalA1} -le 2816
1509 #
1510 #
1511 # <<< MDP-DPU Initial HK check (3): after the Initialization >>>
1512 # CPU_RUN 時、確率 7/8 で SLOT_ERR 起きるが問題ない(起動時の SLOT 番号齟齬)
1513 #
1514 # < CHECK >
1515 CHECK MD1F.DPU_HW_STATE1 =DPU_RUN
1516 CHECK MD1F.DPU_HW_STATE2 =CPU_RUN
1517 CHECK MD1F.DMC_IF_RMAPERR =na
1518 CHECK MD1F.DMC_IF_2BITERR =na
1519 CHECK MD1F.DMC_IF_BTOERR =na
1520 CHECK MD1F.BTO_ERR =na
1521 CHECK MD1F.WDT_ERR =na
1522 CHECK MD1F.DPU_SELECT =DPU1
1523 CHECK MD1F.DPU_SW_STATE 2
1524 CHECK MD1F.SW_CMD_CODE 0
1525 CHECK MD1F.SW_CMD_CNT 0
1526 CHECK MD1F.SW_CMD_REJ_CNT 0
1527 CHECK MD1F.SW_CMD_REJ_CODE 0
1528 CHECK MD1F.MS_CMD_PRIO =DMC
1529 CHECK MD1F.RDN_MODE =OFF
1530 CHECK MD1F.SUNPULSE_MODE =NML
1531 CHECK MD1F.LOAD_DUMP_DIS =DIS
1532 CHECK MD1F.MEMLOAD_BUSY =OFF
1533 CHECK MD1F.MEMLOAD_NODE 0
1534 CHECK MD1F.MEMDUMP_BUSY =OFF
1535 CHECK MD1F.MEMDUMP_NODE 0
1536 CHECK MD1F.TASK_STAT_AP01 =OFF
1537 CHECK MD1F.TASK_STAT_AP02 =OFF
1538 CHECK MD1F.TASK_STAT_AP03 =OFF
1539 CHECK MD1F.TASK_STAT_AP04 =OFF
1540 CHECK MD1F.TASK_STAT_AP05 =OFF
1541 CHECK MD1F.TASK_STAT_AP06 =OFF
1542 CHECK MD1F.TASK_STAT_AP07 =OFF
1543 CHECK MD1F.TASK_STAT_AP08 =OFF
1544 CHECK MD1F.TASK_STAT_AP09 =OFF
1545 CHECK MD1F.TASK_STAT_AP10 =OFF
1546 CHECK MD1F.TASK_STAT_AP11 =OFF
1547 CHECK MD1F.TASK_STAT_AP12 =OFF
1548 CHECK MD1F.TASK_STAT_AP13 =OFF
1549 CHECK MD1F.TASK_STAT_AP14 =OFF
1550 CHECK MD1F.TASK_STAT_AP15 =OFF
1551 CHECK MD1F.TASK_STAT_AP16 =OFF
1552 CHECK MD1F.UNEXPECT_CNT 0
1553 CHECK MD1F.UNEXPECT_CODE 0
1554 CHECK MD1F.DMC_IF_ERR =na
1555 CHECK MD1F.TIME_ERR =na
1556 CHECK MD1F.INST_CACHE_ERR =na
1557 CHECK MD1F.DATA_CACHE_ERR =na

```



文書番号	シート No.	版数
TPP-7S8238-94K	46	1

1558	CHECK MD1F. SRAM_1BERR	=na
1559	CHECK MD1F. CMD_BUFF_1BERR	=na
1560	CHECK MD1F. CMD_BUFF_2BERR	=na
1561	CHECK MD1F. TLM_BUFF_1BERR	=na
1562	CHECK MD1F. TLM_BUFF_2BERR	=na
1563	CHECK MD1F. COMP_1BERR	=na
1564	CHECK MD1F. DS_1BERR	=na
1565	CHECK MD1F. DS_2BERR	=na
1566	CHECK MD1F. RDN_LINK_STAT	=ON
1567	CHECK MD1F. RIF_LINK_ERR	=na
1568	CHECK MD1F. RIF_ERR	=na
1569	CHECK MD1F. MS0_LINK_STAT	=OFF
1570	CHECK MD1F. MS1_LINK_STAT	=OFF
1571	CHECK MD1F. MS2_LINK_STAT	=OFF
1572	CHECK MD1F. MS3_LINK_STAT	=OFF
1573	CHECK MD1F. MS4_LINK_STAT	=OFF
1574	CHECK MD1F. MS5_LINK_STAT	=OFF
1575	CHECK MD1F. MS6_LINK_STAT	=OFF
1576	CHECK MD1F. MS7_LINK_STAT	=OFF
1577	CHECK MD1F. MS0_DAT_CLCT	=OFF
1578	CHECK MD1F. MS1_DAT_CLCT	=OFF
1579	CHECK MD1F. MS2_DAT_CLCT	=OFF
1580	CHECK MD1F. MS3_DAT_CLCT	=OFF
1581	CHECK MD1F. MS4_DAT_CLCT	=OFF
1582	CHECK MD1F. MS5_DAT_CLCT	=OFF
1583	CHECK MD1F. MS6_DAT_CLCT	=OFF
1584	CHECK MD1F. MS7_DAT_CLCT	=OFF
1585	CHECK MD1F. MS0_BUFF_SEL	=L
1586	CHECK MD1F. MS1_BUFF_SEL	=L
1587	CHECK MD1F. MS2_BUFF_SEL	=L
1588	CHECK MD1F. MS3_BUFF_SEL	=L
1589	CHECK MD1F. MS4_BUFF_SEL	=L
1590	CHECK MD1F. MS5_BUFF_SEL	=L
1591	CHECK MD1F. MS6_BUFF_SEL	=L
1592	CHECK MD1F. MS7_BUFF_SEL	=L
1593	CHECK MD1F. MS0_SGL_CMD_ERR	=na
1594	CHECK MD1F. MS1_SGL_CMD_ERR	=na
1595	CHECK MD1F. MS2_SGL_CMD_ERR	=na
1596	CHECK MD1F. MS3_SGL_CMD_ERR	=na
1597	CHECK MD1F. MS4_SGL_CMD_ERR	=na
1598	CHECK MD1F. MS5_SGL_CMD_ERR	=na
1599	CHECK MD1F. MS6_SGL_CMD_ERR	=na
1600	CHECK MD1F. MS7_SGL_CMD_ERR	=na
1601	CHECK MD1F. MS0_MTI_CMD_ERR	=na
1602	CHECK MD1F. MS1_MTI_CMD_ERR	=na
1603	CHECK MD1F. MS2_MTI_CMD_ERR	=na
1604	CHECK MD1F. MS3_MTI_CMD_ERR	=na
1605	CHECK MD1F. MS4_MTI_CMD_ERR	=na
1606	CHECK MD1F. MS5_MTI_CMD_ERR	=na
1607	CHECK MD1F. MS6_MTI_CMD_ERR	=na
1608	CHECK MD1F. MS7_MTI_CMD_ERR	=na
1609	CHECK MD2F. DPU_HW_STATE1	=DPU_RUN

文書番号	シート No.	版数
	TPP-7S8238-94K	47

1610	CHECK MD2F.DPU_HW_STATE2	=CPU_RUN
1611	CHECK MD2F.DMC_IF_RMAPERR	=na
1612	CHECK MD2F.DMC_IF_2BITERR	=na
1613	CHECK MD2F.DMC_IF_BTOERR	=na
1614	CHECK MD2F.BTO_ERR	=na
1615	CHECK MD2F.WDT_ERR	=na
1616	CHECK MD2F.DPU_SELECT	=DPU2
1617	CHECK MD2F.DPU_SW_STATE	2
1618	CHECK MD2F.SW_CMD_CODE	0
1619	CHECK MD2F.SW_CMD_CNT	0
1620	CHECK MD2F.SW_CMD_REJ_CNT	0
1621	CHECK MD2F.SW_CMD_REJ_CODE	0
1622	CHECK MD2F.MS_CMD_PRIO	=DMC
1623	CHECK MD2F.RDN_MODE	=OFF
1624	CHECK MD2F.SUNPULSE_MODE	=NML
1625	CHECK MD2F.LOAD_DUMP_DIS	=DIS
1626	CHECK MD2F.MEMLOAD_BUSY	=OFF
1627	CHECK MD2F.MEMLOAD_NODE	0
1628	CHECK MD2F.MEMDUMP_BUSY	=OFF
1629	CHECK MD2F.MEMDUMP_NODE	0
1630	CHECK MD2F.TASK_STAT_APO1	=OFF
1631	CHECK MD2F.TASK_STAT_APO2	=OFF
1632	CHECK MD2F.TASK_STAT_APO3	=OFF
1633	CHECK MD2F.TASK_STAT_APO4	=OFF
1634	CHECK MD2F.TASK_STAT_APO5	=OFF
1635	CHECK MD2F.TASK_STAT_APO6	=OFF
1636	CHECK MD2F.TASK_STAT_APO7	=OFF
1637	CHECK MD2F.TASK_STAT_APO8	=OFF
1638	CHECK MD2F.TASK_STAT_APO9	=OFF
1639	CHECK MD2F.TASK_STAT_AP10	=OFF
1640	CHECK MD2F.TASK_STAT_AP11	=OFF
1641	CHECK MD2F.TASK_STAT_AP12	=OFF
1642	CHECK MD2F.TASK_STAT_AP13	=OFF
1643	CHECK MD2F.TASK_STAT_AP14	=OFF
1644	CHECK MD2F.TASK_STAT_AP15	=OFF
1645	CHECK MD2F.TASK_STAT_AP16	=OFF
1646	CHECK MD2F.UNEXPECT_CNT	0
1647	CHECK MD2F.UNEXPECT_CODE	0
1648	CHECK MD2F.DMC_IF_ERR	=na
1649	CHECK MD2F.TIME_ERR	=na
1650	CHECK MD2F.INST_CACHE_ERR	=na
1651	CHECK MD2F.DATA_CACHE_ERR	=na
1652	CHECK MD2F.SRAM_1BERR	=na
1653	CHECK MD2F.CMD_BUFF_1BERR	=na
1654	CHECK MD2F.CMD_BUFF_2BERR	=na
1655	CHECK MD2F.TLM_BUFF_1BERR	=na
1656	CHECK MD2F.TLM_BUFF_2BERR	=na
1657	CHECK MD2F.COMP_1BERR	=na
1658	CHECK MD2F.DS_1BERR	=na
1659	CHECK MD2F.DS_2BERR	=na
1660	CHECK MD2F.RDN_LINK_STAT	=ON
1661	CHECK MD2F.RIF_LINK_ERR	=na

文書番号	シート No.	版数
TPP-7S8238-94K	48	1

```

1662 CHECK MD2F.RIF_ERR =na
1663 CHECK MD2F.MS0_LINK_STAT =OFF
1664 CHECK MD2F.MS1_LINK_STAT =OFF
1665 CHECK MD2F.MS2_LINK_STAT =OFF
1666 CHECK MD2F.MS3_LINK_STAT =OFF
1667 CHECK MD2F.MS4_LINK_STAT =OFF
1668 CHECK MD2F.MS5_LINK_STAT =OFF
1669 CHECK MD2F.MS6_LINK_STAT =OFF
1670 CHECK MD2F.MS7_LINK_STAT =OFF
1671 CHECK MD2F.MS1_DAT_CLCT =OFF
1672 CHECK MD2F.MS3_DAT_CLCT =OFF
1673 CHECK MD2F.MS5_DAT_CLCT =OFF
1674 CHECK MD2F.MS6_DAT_CLCT =OFF
1675 CHECK MD2F.MS7_DAT_CLCT =OFF
1676 CHECK MD2F.MS1_BUFF_SEL =L
1677 CHECK MD2F.MS3_BUFF_SEL =L
1678 CHECK MD2F.MS5_BUFF_SEL =L
1679 CHECK MD2F.MS6_BUFF_SEL =L
1680 CHECK MD2F.MS7_BUFF_SEL =L
1681 CHECK MD2F.MS0_SGL_CMD_ERR =na
1682 CHECK MD2F.MS1_SGL_CMD_ERR =na
1683 CHECK MD2F.MS2_SGL_CMD_ERR =na
1684 CHECK MD2F.MS3_SGL_CMD_ERR =na
1685 CHECK MD2F.MS4_SGL_CMD_ERR =na
1686 CHECK MD2F.MS5_SGL_CMD_ERR =na
1687 CHECK MD2F.MS6_SGL_CMD_ERR =na
1688 CHECK MD2F.MS7_SGL_CMD_ERR =na
1689 CHECK MD2F.MS0_MTI_CMD_ERR =na
1690 CHECK MD2F.MS1_MTI_CMD_ERR =na
1691 CHECK MD2F.MS2_MTI_CMD_ERR =na
1692 CHECK MD2F.MS3_MTI_CMD_ERR =na
1693 CHECK MD2F.MS4_MTI_CMD_ERR =na
1694 CHECK MD2F.MS5_MTI_CMD_ERR =na
1695 CHECK MD2F.MS6_MTI_CMD_ERR =na
1696 CHECK MD2F.MS7_MTI_CMD_ERR =na
1697 #
1698 #
1699 . # < MDP 立ち上げ後の SW エラークリア >
1700 . MD1F.DPU_SW_ERR_CLR
1701 WAIT_SEC 40
1702 MD2F.DPU_SW_ERR_CLR
1703 #
1704 . # # 各 SI 機器の立ち上げ時は Mission Data は出力しないモードとする。(TLM MODE 11)
1705 . # # 5 項のミッションデータ確認時に Mission Data を出力するモードに変更する。
1706 . #
1707 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
1708 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
1709 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
1710 #: 0x00 DH.DMP_PERIOD 0x04
1711 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
1712 #: 0x02 ACS.ACS_PKT_FMT_1
1713 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000

```

文書番号	シート No.	版数
TPP-7S8238-94K	49	1

```

1714 #:          0x06 DH. TLMFMT1553B_CHG 0x0B
1715 #
1716 WAIT_SEC 40
1717 CHECK DH. DMP_PERIOD                =SEC_16
1718 CHECK DH. CATEGORY_TBL_NO          0x2D
1719 CHECK DH. DWNLNK_RATE              =BPS16384
1720 CHECK DH. TLM1553BFMTNO            0x0B
1721 CHECK ACS. F_ACS_PKT_FMT           =ACSHK1
1722 WAIT_SEC 8
1723 LET MD1_SW_CNT = ({MD1F. SW_CMD_CNT} + 5 ) & 0xFF
1724 LET MD2_SW_CNT = ({MD2F. SW_CMD_CNT} + 5 ) & 0xFF
1725 LET MD1_REJ_CNT = ({MD1F. SW_CMD_REJ_CNT} & 0xFF)
1726 LET MD2_REJ_CNT = ({MD2F. SW_CMD_REJ_CNT} & 0xFF)
1727 #
1728 #
1729 # < MDP-DPU User-Task RUN : MDP-DPU1/2 APL START >
1730 . DH. MDP_DPU12_APL_START          # DH. MC_EACH_EXE 0x09B
1731 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
1732 #:          0x00 DH. ATMC_EACH_ENA 0x32
1733 #:          0x02 MD1F. APP01_START
1734 #:          0x03 MD1F. APP02_START
1735 #:          0x04 MD1F. APP03_START
1736 #:          0x05 MD1F. APP04_START
1737 #:          0x06 MD1F. APP05_START
1738 #:          0x07 DH. ATMC_EACH_ENA 0x33
1739 #:          0x08 MD2F. APP01_START
1740 #:          0x09 MD2F. APP02_START
1741 #:          0x0A MD2F. APP13_START
1742 #:          0x0B MD2F. APP14_START
1743 #:          0x0C MD2F. APP05_START
1744 #
1745 # <CHECK>
1746 CHECK DH. ATMC_ENA_DIS32           =ENA
1747 CHECK DH. ATMC_ENA_DIS33           =ENA
1748 #
1749 # < CHECK >
1750 SYSTEM test {MD1F. SW_CMD_CNT} = {MD1_SW_CNT}
1751 SYSTEM test {MD2F. SW_CMD_CNT} = {MD2_SW_CNT}
1752 SYSTEM test {MD1F. SW_CMD_REJ_CNT} = {MD1_REJ_CNT}
1753 SYSTEM test {MD2F. SW_CMD_REJ_CNT} = {MD2_REJ_CNT}
1754 #
1755 # < CHECK >
1756 CHECK MD1F. TASK_STAT_AP01         =ON
1757 CHECK MD1F. TASK_STAT_AP02         =ON
1758 CHECK MD1F. TASK_STAT_AP03         =ON
1759 CHECK MD1F. TASK_STAT_AP04         =ON
1760 CHECK MD1F. TASK_STAT_AP05         =ON
1761 CHECK MD2F. TASK_STAT_AP01         =ON
1762 CHECK MD2F. TASK_STAT_AP02         =ON
1763 CHECK MD2F. TASK_STAT_AP13         =ON
1764 CHECK MD2F. TASK_STAT_AP14         =ON
1765 CHECK MD2F. TASK_STAT_AP05         =ON

```

文書番号	シート No.	版数
TPP-7S8238-94K	50	1

```

1766 #
1767 # < MDP USER-TASK: Initial Sequence - MDP-DPU-INITSET>
1768 #
1769 # < CHECK >
1770 LET MD1_GET = ({MD1U. U_CmdDmc_GetCNT} + 5 ) & 0x1F
1771 LET MD2_GET = ({MD2U. U_CmdDmc_GetCNT} + 5 ) & 0x1F
1772 LET MD1_EXE = ({MD1U. U_CmdDmc_ExecCNT} + 5 ) & 0x1F
1773 LET MD2_EXE = ({MD2U. U_CmdDmc_ExecCNT} + 5 ) & 0x1F
1774 #
1775 #
1776 . DH. MDP_DPU12_INIT_SET          # DH. MC_EACH_EXE 0x080
1777 #:                               << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
1778 #:                               0x00 MD1U. HK_SET 0xFF 0x08
1779 #:                               0x01 MD1U. HK_MODE_CHK
1780 #:                               0x02 MD1U. TLM_CMP 0xFF 0x00 0x11
1781 #:                               0x03 MD2U. HK_SET 0xFF 0x08
1782 #:                               0x04 MD2U. HK_MODE_CHK
1783 #:                               0x05 MD2U. TLM_CMP 0xFF 0x00 0x11
1784 #:                               0x0E MD1U. WDT_ENA
1785 #:                               0x0F MD2U. WDT_ENA
1786 WAIT_SEC 5
1787 MD1U. HK_SET 0xFF 0x03
1788 WAIT_SEC 1
1789 MD2U. HK_SET 0xFF 0x03
1790 #
1791 # < CHECK >
1792 SYSTEM test {MD1U. U_CmdDmc_GetCNT} = {MD1_GET}
1793 SYSTEM test {MD2U. U_CmdDmc_GetCNT} = {MD2_GET}
1794 SYSTEM test {MD1U. U_CmdDmc_ExecCNT} = {MD1_EXE}
1795 SYSTEM test {MD2U. U_CmdDmc_ExecCNT} = {MD2_EXE}
1796 CHECK MD1U. U_WdtEna                =ENA
1797 CHECK MD1U. U_HkMode                =CHK
1798 CHECK MD1U. U_Hk_RepInt_DPU1        3 3
1799 CHECK MD1U. U_Hk_RepInt_ENA         3 3
1800 CHECK MD1U. U_Hk_RepInt_HEPE       3 3
1801 CHECK MD1U. U_Hk_RepInt_HEPI       3 3
1802 CHECK MD1U. U_Hk_RepInt_MEA1       3 3
1803 CHECK MD1U. U_Hk_RepInt_MEA2       3 3
1804 CHECK MD1U. U_Hk_RepInt_MGFO       3 3
1805 CHECK MD1U. U_Hk_RepInt_MIA        3 3
1806 CHECK MD1U. U_Hk_RepInt_MSA        3 3
1807 CHECK MD1U. U_TlmML_CMP_DPU1       =CMP
1808 CHECK MD1U. U_TlmML_CMP_ENA        =USR
1809 CHECK MD1U. U_TlmML_CMP_HEPE       =ARO
1810 CHECK MD1U. U_TlmML_CMP_HEPI       =ARO
1811 CHECK MD1U. U_TlmML_CMP_MEA1       =USR
1812 CHECK MD1U. U_TlmML_CMP_MEA2       =USR
1813 CHECK MD1U. U_TlmML_CMP_MGFO       =ARO
1814 CHECK MD1U. U_TlmML_CMP_MIA        =USR
1815 CHECK MD1U. U_TlmML_CMP_MSA        =USR
1816 CHECK MD1U. U_TlmH_CMP_DPU1        =CMP
1817 CHECK MD1U. U_TlmH_CMP_HEPE       =ARO

```

文書番号	シート No.	版数
	TPP-7S8238-94K	51

```

1818 CHECK MD1U.U_TImH_CMP_HEPI =ARO
1819 CHECK MD1U.U_TImH_CMP_MEA1 =USR
1820 CHECK MD1U.U_TImH_CMP_MEA2 =USR
1821 CHECK MD1U.U_TImH_CMP_MGFO =ARO
1822 CHECK MD1U.U_TImH_CMP_MIA =USR
1823 CHECK MD1U.U_TImH_CMP_MSA =USR
1824 CHECK MD2U.U_WdtEna =ENA
1825 CHECK MD2U.U_HkMode =CHK
1826 CHECK MD2U.U_Hk_RepInt_DPU2 3 3
1827 CHECK MD2U.U_Hk_RepInt_EWO 3 3
1828 CHECK MD2U.U_Hk_RepInt_MEF 3 3
1829 CHECK MD2U.U_Hk_RepInt_MGFI 3 3
1830 CHECK MD2U.U_Hk_RepInt_MSAS 3 3
1831 CHECK MD2U.U_Hk_RepInt_MWE 3 3
1832 CHECK MD2U.U_TImML_CMP_DPU2 =CMP
1833 CHECK MD2U.U_TImML_CMP_AM2P =ARO
1834 CHECK MD2U.U_TImML_CMP_EFD =ARO
1835 CHECK MD2U.U_TImML_CMP_EWOB =ARO
1836 CHECK MD2U.U_TImML_CMP_EWOE =ARO
1837 CHECK MD2U.U_TImML_CMP_MDM =ARO
1838 CHECK MD2U.U_TImML_CMP_MGFI =ARO
1839 CHECK MD2U.U_TImML_CMP_MSAS =ARO
1840 CHECK MD2U.U_TImML_CMP_SOR =ARO
1841 CHECK MD2U.U_TImH_CMP_DPU2 =CMP
1842 CHECK MD2U.U_TImH_CMP_EFD =ARO
1843 CHECK MD2U.U_TImH_CMP_EWOB =USR
1844 CHECK MD2U.U_TImH_CMP_EWOE =USR
1845 CHECK MD2U.U_TImH_CMP_MGFI =ARO
1846 #
1847 # QL Check-Item Spec Check
1848 # -----+-----+-----+-----
1849 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
1850 #
1851 # =====
1852 # 2.2. ENA 立ち上げ/初期化
1853 # =====
1854 #
1855 # PCD.ON_OFF_ENA
1856 #
1857 # < CHECK >
1858 CHECK PCD.ON_OFF_ENA_DIS =ENA
1859 #
1860 # PCD.PSU_ENA_ON
1861 #
1862 # < CHECK >
1863 CHECK PCD.PSU_ENA_ON_OFF =ON
1864 CHECK MD1F.MS3_LINK_STAT =ON
1865 CHECK MD1F.MS3_DAT_CLCT =ON
1866 #
1867 # QL Check-Item Spec Check
1868 # -----+-----+-----+-----
1869 # CMD 出力装置 Message STATUS CHECK 結果 OK G N

```

文書番号	シート No.	版数
TPP-7S8238-94K	52	1

```

1870 #
1871 # --- ここから試験用手順 ---
1872 #
1873 # =====
1874 # 2.2.1 ENA 観測モード移行 (試験用)
1875 # =====
1876 #
1877 # !! 実際の運用では本手順は 3.1 項で実施するが、今回の試験では
1878 #   NECP C/O 試験で起きた問題の確認のため他の機器が立ち上がる
1879 #   前に本手順を実施する !!
1880 #
1881 # ENA status が以下となっていることを確認する。
1882 #
1883 # < CHECK >
1884 CHECK ENA.CMD_ERR_FLG           =FALSE
1885 CHECK ENA.HV_SAFTY_DIS         =ENA
1886 CHECK ENA.HV_ON                =OFF
1887 CHECK ENA.HV_ON_ENA            =DIS
1888 CHECK ENA.HV_SHUTDOWN          =NON
1889 CHECK ENA.HV_SHUTDOWN_MODE     =NON
1890 CHECK ENA.ENA_TBL_WRT_IFE_END   =END
1891 CHECK ENA.CMD_CTR2              0x82
1892 #
1893 # QL          Check-Item          Spec          Check
1894 # -----+-----+-----+-----
1895 # MPPE-ENA2   PSYNCCTR             カウントアップする      G N
1896 #             BASECTR              カウントアップする      G N
1897 #
1898 # < mission packet 生成 (HK) >
1899 #   16s
1900 MD1U.ENA_PRIO_HK_SET 0x05
1901 #
1902 # < CHECK >
1903 CHECK ENA.ENA_HK_INTVAL         =sec_16
1904 #
1905 # QL          Check-Item          Spec          Check
1906 # -----+-----+-----+-----
1907 # CMD 出力装置 Message          STATUS CHECK 結果 OK      G N
1908 #
1909 # *****
1910 # 初期運用模擬試験での積み残し手順
1911 # *****
1912 #
1913 # Mission data への割り当てテレメートを NECP 時の割り当てとする。
1914 # << Mission data 割り当てを 4kbps に (TLM MODE 10) >>
1915 #
1916 # # Mission Data を 1553B 通信の半分の帯域 (約 4kbps) で出力するモードとする
1917 # DH.MC_EACH_EXE 0x0036 # 1553B TLM mode 10 (SYS HK 1/8, BUS User HK 1/8, DUMP N/A,
1918 #                   # MDP User HK 1/8, Mission User HK 1/8, Mission Data 1/2)
1919 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
1920 #: 0x00 DH.DMP_PERIOD 0x04
1921 #: 0x01 DH.DR_PTLOGCYC_SET 0x00

```

文書番号	シート No.	版数
TPP-7S8238-94K	53	1

```

1922 #: 0x02 ACS.ACS_PKT_FMT_1
1923 #: 0x05 DH.OPE_MODE 0x0C 0x3E 0x2C 0x04 0x00000000000000000000000000000000
1924 #: 0x06 DH.TLMFMT1553B_CHG 0x0A
1925 #
1926 WAIT_SEC 2
1927 #
1928 # << Mモードデータを出力するために CAT_ID = 0x32 に変更する >>
1929 #
1930 DH.OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
1931 #
1932 WAIT_SEC 40
1933 #
1934 CHECK DH.DMP_PERIOD =SEC_16
1935 CHECK DH.CATEGORY_TBL_NO 0x32
1936 CHECK DH.DWNLNK_RATE =BPS16384
1937 CHECK DH.TLM1553BFMTNO 0x0A
1938 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
1939 #
1940 #
1941 # < table read mode >
1942 . MD1U.ENA_PROCESS_MODE_SET 0x04 0x00 0x00 0x00 0x00 0xff 0xff 0x00
1943 & 0x00 0x40 0x00 0x00 0x20 0x00 0x22 0x00
1944 & 0x00 0x00 0x00
1945 WAIT_SEC 40
1946 # QL Check-Item Spec Check
1947 # -----+-----+-----+-----
1948 # MPPE-ENA2 PROCMODE TBLRD N/A
1949 # PROC/SPN n_1 N/A
1950 # ADD/SPN sp_16 N/A
1951 #
1952 # 試験後 ミッション TLM を確認のこと (PI)
1953 #
1954 WAIT_SEC 300
1955 #
1956 #
1957 # *****
1958 # 初期運用模擬試験での積み残し手順終わり
1959 # *****
1960 # -----
1961 . # 2.2.2. ENA 初期観測モード設定 (low) ミッションデータ生成開始
1962 # -----
1963 #
1964 . # < mass accumulation mode >
1965 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
1966 & 0x00 0x20 0x00 0x00 0x20 0x00 0x22 0x00
1967 & 0x00 0x00 0x00
1968 #
1969 . # < CHECK >
1970 CHECK ENA.ENA_PROCESS_MODE =MASS
1971 CHECK ENA.OBS_MODE =COINCI
1972 CHECK ENA.SV_WAVE1_TBL 2
1973 CHECK ENA.SV_WAVE2A_TBL 2

```



文書番号	シート No.	版数
	TPP-7S8238-94K	54

```

1974 CHECK ENA.SV_WAVE2B_TBL 2
1975 CHECK ENA.SV_LENS_TBL 2
1976 CHECK ENA. ENA_PHASE_NUMID =n_1
1977 CHECK ENA. ENA_ENGY_NUMID =n_8
1978 CHECK ENA. ENA_CH_NUMID =n_8
1979 CHECK ENA. ENA_MASS_NUMID =n_4
1980 CHECK ENA. ENA_ACCUM_NUMID =sp_4
1981 CHECK ENA. ENA_TRG_ENADIS =DIS
1982 #
1983 WAIT_SEC 60
1984 #
1985 . # Mission data への割り当てテレメレートを元に戻す。
1986 . # << Mission data 出力を停止する (TLM MODE 11) >>
1987 . #
1988 # # Mission Data を出力しないモードとする
1989 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
1990 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
1991 #: << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
1992 #: 0x00 DH.DMP_PERIOD 0x04
1993 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
1994 #: 0x02 ACS.ACS_PKT_FMT_1
1995 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
1996 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
1997 #
1998 WAIT_SEC 40
1999 CHECK DH.DMP_PERIOD =SEC_16
2000 CHECK DH.CATEGORY_TBL_NO 0x2D
2001 CHECK DH.DWNLNK_RATE =BPS16384
2002 CHECK DH.TLM1553BFMTNO 0x0B
2003 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
2004 #
2005 . # QL Check-Item Spec Check
2006 # -----+-----+-----+-----
2007 # CMD出力装置 Message STATUS CHECK 結果 OK G N
2008 #
2009 # -----
2010 . # 2.2.3. ENA cal 信号発生
2011 # -----
2012 #
2013 . # < cal pulse 発生(1kHz) >
2014 . MD1U. ENA_S_CAL_MODE_SET 0x31 0x01 0x01 0x00 0x00 0x02
2015 #
2016 WAIT_SEC 12
2017 #
2018 # < CHECK >
2019 CHECK ENA.CAL_FREQ =f_1k
2020 CHECK ENA.CAL_STARTR1_ON =ON
2021 CHECK ENA.CAL_STARTS1_ON =ON
2022 CHECK ENA.CAL_STOPS1_ON =ON
2023 CHECK ENA.CAL_TIMING_STARTR 0x00
2024 CHECK ENA.CAL_TIMING_STARTS 0x00
2025 CHECK ENA.CAL_TIMING_STOPS 0x02

```

文書番号	シート No.	版数
TPP-7S8238-94K	55	1

```

2026 #
2027 WAIT_SEC 60
2028 #
2029 # QL          Check-Item          Spec          Check
2030 # -----+-----+-----+-----
2031 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2032 #
2033 # -----
2034 # -----
2035 # 2.2.4. ENA cal 信号停止 (地上試験時には実行しない)
2036 # -----
2037 #
2038 # 地上試験時には cal pulse オフは実行しない。(本項目は N/A とする)
2039 # < cal pulse オフ >
2040 # MD1U. ENA_S_CAL_MODE_SET 0x00 0x00 0x00 0x00 0x00 0x00
2041 #
2042 WAIT_SEC 12
2043 #
2044 # < CHECK >
2045 CHECK ENA. CAL_FREQ          =OFF
2046 #
2047 WAIT_SEC 60
2048 #
2049 # QL          Check-Item          Spec          Check
2050 # -----+-----+-----+-----
2051 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2052 #
2053 # -----
2054 # 2.2.5. ENA 高圧 オン
2055 # -----
2056 # <HV ON>
2057 #
2058 # 軌道上運用ではここで高圧昇圧が行われるが、地上試験では行わない。
2059 #
2060 # -----
2061 # 2.2.6. 圧縮モード設定 (試験用)
2062 # -----
2063 #
2064 # 試験時はデータの圧縮率が高すぎるため、データ生成量の最悪ケースを想定して
2065 # 非圧縮モードに設定する
2066 #
2067 MD1U. ENA_CPRS_SET 0x00
2068 #
2069 # --- ここまで試験用手順 ---
2070 #
2071 # =====
2072 # 2.3. PME 立ち上げ/初期化
2073 # =====
2074 #
2075 # PCD. ON_OFF_ENA
2076 #
2077 # < CHECK >

```

文書番号	シート No.	版数
TPP-7S8238-94K	56	1

```

2078 CHECK PCD.ON_OFF_ENA_DIS =ENA
2079 #
2080 PCD.PSU_PME_ON
2081 #
2082 # < CHECK >
2083 CHECK PCD.PSU_PME_ON_OFF =ON
2084 #
2085 # QL          Check-Item          Spec          Check
2086 # -----+-----+-----+-----+-----
2087 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2088 #
2089 # =====
2090 # 2.4. MGF 立ち上げ/初期化
2091 # =====
2092 #
2093 DH.MGF_ON      # DH.MC_EACH_EXE 0x095
2094 #:             << MACRO >> 内容について以下に示す(DH.DUMMY は省略)
2095 #:             0x00 MD1F.PME_MGFO_ON
2096 #:             0x01 PCD.ON_OFF_ENA
2097 #:             0x02 PCD.PSU_MGF_I_ON
2098 #:             0x03 PCD.ON_OFF_DIS
2099 #:             0x0D MD1F.DPU_SW_ERR_CLR
2100 #:            0x0E MD2F.DPU_SW_ERR_CLR
2101 #:            0x0F MD2U.MGFI_HW_CMD 0xF0E8EE70
2102 #
2103 # < CHECK >
2104 CHECK PCD.PSU_MGF_I_ON_OFF =ON
2105 CHECK MGFI.CRC_ERR_CNTR    0
2106 CHECK MGFI.RESET_CNTR     0
2107 CHECK MGFI.PHASE_VAL_X_A   -28.44 -28.35
2108 CHECK MGFI.PHASE_VAL_Y_A   -43.64 -43.55
2109 CHECK MGFI.PHASE_VAL_Z_A   -32.24 -32.15
2110 CHECK MGFI.SYNC_DLY_VAL_A  976.55 976.64
2111 CHECK MGFI.TLM_OUT_STAT_L  =OUTPUT
2112 CHECK MGFI.TLM_OUT_RATE_L  =SPIN
2113 CHECK MGFI.TLM_OUT_STAT_M  =OUTPUT
2114 CHECK MGFI.TLM_OUT_RATE_M  =F8HZ
2115 CHECK MGFI.TLM_OUT_STAT_H  =STOP
2116 CHECK MGFI.TLM_OUT_RATE_H  =CHECKOUT
2117 CHECK MD1F.PME_MGFO_STS    =ON
2118 CHECK MGFO.PRAM_STAT      0
2119 CHECK MGFO.MDATRAM_STAT   0
2120 CHECK MGFO.EXTSYNC_OFF    0
2121 CHECK MGFO.RELAY_ON_OFF   1
2122 CHECK MGFO.OPEN_LOOP     0
2123 CHECK MGFO.EXCIT_ON       1
2124 CHECK MGFO.EEPROM_PAGE    0
2125 CHECK MGFO.BOOT_OP        0
2126 CHECK MGFO.BOOT_MAIN      1
2127 CHECK MGFO.CS_OK          0
2128 CHECK MGFO.RELAY1_STAT    1
2129 CHECK MGFO.SYNC_PRESENT   1

```

文書番号	シート No.	版数
TPP-7S8238-94K	57	1

2130	CHECK MGFO. LINK_DISCONNECT	0	
2131	CHECK MGFO. LINK_EERR	0	
2132	CHECK MGFO. LINK_CERR	0	
2133	CHECK MGFO. LINK_PERR	0	
2134	CHECK MGFO. RMAP_ERR_FLAGS	0	
2135	CHECK MGFO. VALID_WCMDS	0	
2136	CHECK MGFO. INVALID_CMDS	0	
2137	CHECK MGFO. SYNC_OFFSET	0xa1fb 0xa1fb	
2138	CHECK MGFO. SOFTWARE_VER	0x0007	
2139	CHECK MGFO. EEPROM_CHECKSUM	0	
2140	CHECK MGFO. CALC_CHECKSUM	0	
2141	CHECK MGFO. ELECTR_TEMP	-30 70	
2142	CHECK MGFO. OS_TEMP	-60 180	
2143	CHECK MGFO. IS_TEMP	-60 180	
2144	CHECK MGFO. CURRENT_M12V	-40 -29	
2145	CHECK MGFO. CURRENT_3V3	32 39	
2146	CHECK MGFO. CURRENT_1V5	55 77	
2147	CHECK MGFO. VOLTAGE_PANA	7.3 7.9	
2148	CHECK MGFO. VOLTAGE_MANA	-7.9 -7.5	
2149	CHECK MGFO. VOLTAGE_P12V	11.3 12.5	
2150	CHECK MGFO. VOLTAGE_M12V	-12.5 -11.3	
2151	CHECK MGFO. VOLTAGE_3V3	3.1 3.5	
2152	CHECK MGFO. VOLTAGE_P5V	4.7 5.3	
2153	CHECK MGFO. VOLTAGE_M5V	-5.3 -4.7	
2154	CHECK MGFO. VOLTAGE_1V5	1.37 1.63	
2155	CHECK MGFO. TLM_OUT_STAT_L	=OUTPUT	
2156	CHECK MGFO. TLM_OUT_RATE_L	=SPIN	
2157	CHECK MGFO. TLM_OUT_STAT_M	=OUTPUT	
2158	CHECK MGFO. TLM_OUT_RATE_M	=F8HZ	
2159	CHECK MGFO. TLM_OUT_STAT_H	=STOP	
2160	CHECK MGFO. TLM_OUT_RATE_H	=CHECKOUT	
2161	CHECK MD1F. MS0_LINK_STAT	=ON	
2162	CHECK MD2F. MS5_LINK_STAT	=ON	
2163	CHECK MD1F. MS0_LINK_ERR	=na	
2164	CHECK MD1F. SLOT_ERR	=na	
2165	CHECK MD2F. MS5_LINK_ERR	=na	
2166	CHECK MD2F. SLOT_ERR	=na	
2167	#		
2168	# QL	Check-Item	Spec
2169	#		Check
2170	# CMD 出力装置	Message	STATUS CHECK 結果 OK G N
2171	#		
2172	#	=====	
2173	#	2.5. MEA1 立ち上げ/初期化	
2174	#	=====	
2175	#		
2176	#	PCD. ON_OFF_ENA	
2177	#		
2178	#	< CHECK >	
2179	#	CHECK PCD. ON_OFF_ENA_DIS	=ENA
2180	#		
2181	#	PCD. PSU_MEA1_ON	

文書番号	シート No.	版数
TPP-7S8238-94K	58	1

```

2182 #
2183 # < CHECK >
2184 CHECK PCD.PSU_MEA1_ON_OFF =ON
2185 CHECK MD1F.MS1_LINK_STAT =ON
2186 CHECK MD1F.MS1_DAT_CLCT =ON
2187 #
2188 # QL          Check-Item          Spec          Check
2189 # -----+-----+-----+-----+
2190 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2191 #
2192 # =====
2193 # 2.6. MEA2 立ち上げ/初期化
2194 # =====
2195 #
2196 # PCD.PSU_MEA2_ON
2197 #
2198 # < CHECK >
2199 CHECK PCD.PSU_MEA2_ON_OFF =ON
2200 CHECK MD1F.MS2_LINK_STAT =ON
2201 CHECK MD1F.MS2_DAT_CLCT =ON
2202 #
2203 # QL          Check-Item          Spec          Check
2204 # -----+-----+-----+-----+
2205 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2206 #
2207 # =====
2208 # 2.7. MIA 立ち上げ/初期化
2209 # =====
2210 #
2211 # PCD.PSU_MIA_ON
2212 #
2213 # < CHECK >
2214 CHECK PCD.PSU_MIA_ON_OFF =ON
2215 CHECK MD1F.MS4_LINK_STAT =ON
2216 CHECK MD1F.MS4_DAT_CLCT =ON
2217 #
2218 # QL          Check-Item          Spec          Check
2219 # -----+-----+-----+-----+
2220 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2221 #
2222 # =====
2223 # 2.8. MSA 立ち上げ/初期化
2224 # =====
2225 #
2226 # MD1U.MSA_DATA_MODE 0x00 0x01
2227 #
2228 # PCD.PSU_MSA_ON
2229 #
2230 # < CHECK >
2231 CHECK PCD.PSU_MSA_ON_OFF =ON
2232 CHECK MD1F.MS5_LINK_STAT =ON
2233 CHECK MD1F.MS5_DAT_CLCT =ON

```

文書番号	シート No.	版数
TPP-7S8238-94K	59	1

```

2234 CHECK MSA.S_DATA_MODE_SE =SCI
2235 CHECK MSA.S_DATA_MODE 01
2236 #
2237 # QL Check-Item Spec Check
2238 # -----+-----+-----+-----
2239 # CMD出力装置 Message STATUS CHECK 結果 OK G N
2240 #
2241 # =====
2242 # 2.9. HEP-E 立ち上げ/初期化
2243 # =====
2244 #
2245 . PCD.PSU_HEP_e_ON
2246 #
2247 # < CHECK >
2248 CHECK PCD.PSU_HEP_E_ON_OFF =ON
2249 CHECK MD1F.MS6_LINK_STAT =ON
2250 CHECK MD1F.MS6_DAT_CLCT =ON
2251 #
2252 # QL Check-Item Spec Check
2253 # -----+-----+-----+-----
2254 # CMD出力装置 Message STATUS CHECK 結果 OK G N
2255 #
2256 # =====
2257 # 2.10. PWI 立ち上げ/初期化
2258 # =====
2259 #
2260 # <<<< Power on PWI >>>>
2261 # (マクロコマンド DH.PWI_ON1_EWO_SOR_AM2Pのうち、EWO.WPTP_ON以外を以下で送信)
2262 #
2263 . MD2F.PME_EWO_ON
2264 #
2265 . MD2F.PME_SORBET_ON
2266 #
2267 . MD2F.PME_AM2P_ON
2268 #
2269 . EWO.SCP_ON
2270 #
2271 . MD2F.DPU_SW_ERR_CLR
2272 #
2273 . MD2U.BUF_CLCT 0x10 0x00
2274 #
2275 . MD2U.EWO_HW_INIT
2276 #
2277 # < CHECK >
2278 CHECK MD2F.PME_EWO_STS =ON
2279 CHECK MD2F.PME_SORBET_STS =ON
2280 CHECK MD2F.PME_AM2P_STS =ON
2281 CHECK MD2F.MS1_LINK_STAT =ON
2282 CHECK MD2F.MS1_LINK_ERR =na
2283 CHECK MD2F.MS1_DAT_CLCT =ON
2284 CHECK MD2F.MS3_LINK_STAT =ON
2285 CHECK MD2F.MS3_LINK_ERR =na

```

文書番号	シート No.	版数
	TPP-7S8238-94K	60

```

2286 # ----- WPTP 関連は今回チェックしない -----
2287 # CHECK EWO. WPTP_ONOF =ON
2288 # CHECK EWO. WPTP_GAIN =LOW
2289 # CHECK EWO. WPTP_BIAS_ONOF =ON
2290 # CHECK EWO. WPTP_BIAS_CAL =BIAS
2291 # CHECK EWO. WPTP_CAL_ONOF =OFF
2292 # CHECK EWO. WPTP_CAL_IMP =R10M
2293 # -----
2294 CHECK EWO. SCP_ONOF =ON
2295 CHECK EWO. SCP_CAL_STS =OFF
2296 CHECK EWO. EFD_SYNC_STS =EWO
2297 CHECK EWO. EFD_OBS_MODE =STBY
2298 CHECK EWO. EFD_FB_ONOF =OFF
2299 CHECK EWO. WPT1_BIAS 128
2300 CHECK EWO. WPT2_BIAS 128
2301 CHECK EWO. WPT1_LOOP_GAIN 0
2302 CHECK EWO. WPT2_LOOP_GAIN 0
2303 CHECK EWO. EFD_BIAS_SWP_1 0
2304 CHECK EWO. EFD_BIAS_X1_CNT 1
2305 CHECK EWO. WFC_E_AM2P_SEL =STBY
2306 CHECK EWO. WFC_E_INP_SEL =DIFF
2307 CHECK EWO. WFC_E_LPF_STS =FC_20KHZ
2308 CHECK EWO. WFC_E_PGA_STS =LOW
2309 CHECK EWO. WFC_B_OBS_STS =STBY
2310 CHECK EWO. WFC_B_LPF_STS =FC_20KHZ
2311 CHECK EWO. WFC_B_PGA_STS =LOW
2312 CHECK EWO. WFC_E_CAL_ATT =OFF
2313 CHECK EWO. WFC_E_EFD_ICAL =OFF
2314 CHECK EWO. WFC_B_ICAL =OFF
2315 CHECK EWO. TEMP_MON_ONOF =ON
2316 CHECK EWO. AM2P_TC_CNT 0
2317 CHECK EWO. AM2P_TMTRG_CNT 0
2318 CHECK EWO. AM2P_TC_ACK_CNT 0x01
2319 CHECK EWO. AM2P_ACQ_CNT 0x01
2320 CHECK EWO. OTR_WFCE =NONE
2321 CHECK EWO. OTR_WFCB =NONE
2322 CHECK EWO. MDP_PAC_EN_DIS =DIS
2323 CHECK EWO. EFD_SRAM_FL =NOT_FULL
2324 CHECK EWO. WFC_E_SRAM_FL =NOT_FULL
2325 CHECK EWO. WFC_B_SRAM_FL =NOT_FULL
2326 CHECK EWO. EFD_LU_STS =NONE
2327 CHECK EWO. WFC_E_LU_STS =NONE
2328 CHECK EWO. WFC_B_LU_STS =NONE
2329 CHECK EWO. MDP_R_BUF1_FL =FULL
2330 CHECK EWO. MDP_R_BUF2_FL =FULL
2331 CHECK EWO. MDP_R_BUF3_FL =FULL
2332 CHECK EWO. MDP_R_BUF4_FL =FULL
2333 CHECK EWO. EWO_CMD_ERR_CNT 0x00
2334 CHECK EWO. RMAP_HDR_ERR 0x00
2335 CHECK EWO. WFC_E_SRAM_ERR1 0x00
2336 CHECK EWO. WFC_E_SRAM_ERR2 0x00
2337 CHECK EWO. WFC_B_SRAM_ERR1 0x00

```

文書番号	シート No.	版数
TPP-7S8238-94K	61	1

```

2338 CHECK EWO.WFC_B_SRAM_ERR2          0x00
2339 CHECK EWO.EFD_FIR_ERR              =NONE
2340 CHECK EWO.WFC_B_FIR_ERR            =NONE
2341 #
2342 # ===== Record of the initial vcalues =====
2343 # QL          Check-Item              Spec          Data          Check
2344 # -----+-----+-----+-----+-----+
2345 # EWO          TI                      記録のみ          _____  N/A
2346 #
2347 # < CHECK >
2348 CHECK SORB.COMD_CODE                  0
2349 CHECK SORB.WPT_GAIN                   =LOW
2350 CHECK SORB.WPT_BIAS_ON_OFF            =OFF
2351 CHECK SORB.WPT_CAL_ON_OFF             =OFF
2352 CHECK SORB.TNR1_ON_OFF                =OFF
2353 CHECK SORB.TNR1_INP_SETUP             0
2354 CHECK SORB.TNR2_ON_OFF                =OFF
2355 CHECK SORB.TNR2_INP_SETUP             0
2356 CHECK SORB.HFR_ON_OFF                 =OFF
2357 CHECK SORB.HFR_INP_SETUP              0
2358 CHECK SORB.VIA_TNR1                  0
2359 CHECK SORB.VIA_TNR2                  0
2360 CHECK SORB.HF1_RANGE                  0
2361 CHECK SORB.HF2_RANGE                  0
2362 CHECK SORB.HFR_FREQ_STEP              0
2363 CHECK SORB.SPW_LINK                   1
2364 CHECK SORB.SPW_ERROR                  =NORMAL
2365 CHECK SORB.CAL_SRC_SETUP               0
2366 CHECK SORB.CAL_BAND_A                 0
2367 CHECK SORB.CAL_BAND_B                 0
2368 CHECK SORB.CAL_BAND_C                 0
2369 CHECK SORB.CAL_BAND_D                 0
2370 CHECK SORB.CAL_BAND_HF1               0
2371 CHECK SORB.CAL_BAND_HF2               0
2372 #
2373 # PCD.ON_OFF_DIS
2374 #
2375 # < CHECK >
2376 CHECK PCD.ON_OFF_ENA_DIS              =DIS
2377 #
2378 # MD1F.DPU_SW_ERR_CLR
2379 # MD2F.DPU_SW_ERR_CLR
2380 #
2381 # QL          Check-Item              Spec          Check
2382 # -----+-----+-----+-----+
2383 # CMD 出力装置  Message              STATUS CHECK 結果 OK          G N
2384 #
2385 # *****
2386 # 3. SI 観測モード移行
2387 # *****
2388 #
2389 # 以下の手順では各 SI 機器の Mission data 生成を開始する。

```



文書番号	シート No.	版数
TPP-7S8238-94K	62	1

```

2390 #
2391 # =====
2392 . # 3.1. ENA 観測モード移行
2393 # =====
2394 #
2395 # ---- 2.2 項で実施済みのため、試験ではここから skip ----
2396 #
2397 . # ENA status が以下となっていることを確認する。
2398 #
2399 . # < CHECK >
2400 CHECK ENA.CMD_ERR_FLG =FALSE
2401 CHECK ENA.HV_SAFTY_DIS =ENA
2402 CHECK ENA.HV_ON =OFF
2403 CHECK ENA.HV_ON_ENA =DIS
2404 CHECK ENA.HV_SHUTDOWN =NON
2405 CHECK ENA.HV_SHUTDOWN_MODE =NON
2406 CHECK ENA.ENA_TBL_WRT_IFE_END =END
2407 CHECK ENA.CMD_CTR2 0x82
2408 #
2409 . # QL          Check-Item          Spec          Check
2410 # -----+-----+-----+-----+
2411 # MPPE-ENA2    PSYNCCTR          カウントアップする      G  N
2412 #              BASECTR          カウントアップする      G  N
2413 #
2414 . # < mission packet 生成 (HK) >
2415 . #    16s
2416 . MD1U.ENA_PRIO_HK_SET 0x05
2417 #
2418 . # < CHECK >
2419 CHECK ENA.ENA_HK_INTVAL =sec_16
2420 . #
2421 . # QL          Check-Item          Spec          Check
2422 # -----+-----+-----+-----+
2423 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2424 #
2425 # -----
2426 . # 3.1.1. ENA 初期観測モード設定 (low) ミッションデータ生成開始
2427 # -----
2428 #
2429 . # < mass accumulation mode >
2430 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
2431 &              0x00 0x20 0x00 0x00 0x20 0x00 0x22 0x00
2432 &              0x00 0x00 0x00
2433 #
2434 . # < CHECK >
2435 CHECK ENA.ENA_PROCESS_MODE =MASS
2436 CHECK ENA.OBS_MODE =COINCI
2437 CHECK ENA.SV_WAVE1_TBL 2
2438 CHECK ENA.SV_WAVE2A_TBL 2
2439 CHECK ENA.SV_WAVE2B_TBL 2
2440 CHECK ENA.SV_LENS_TBL 2
2441 CHECK ENA.ENA_PHASE_NUMID =n_1

```

文書番号	シート No.	版数
TPP-7S8238-94K	63	1

```

2442 CHECK ENA. ENA_ENGY_NUMID                =n_8
2443 CHECK ENA. ENA_CH_NUMID                  =n_8
2444 CHECK ENA. ENA_MASS_NUMID                 =n_4
2445 CHECK ENA. ENA_ACCUM_NUMID                =sp_4
2446 CHECK ENA. ENA_TRG_ENADIS                 =DIS
2447 #
2448 WAIT_SEC 60
2449 #
2450 # QL                Check-Item                Spec                Check
2451 # -----+-----+-----+-----+-----+-----
2452 # CMD 出力装置      Message                STATUS CHECK 結果 OK        G N
2453 #
2454 # -----+-----+-----+-----+-----+-----
2455 # 3.1.2. ENA cal 信号発生
2456 # -----+-----+-----+-----+-----+-----
2457 #
2458 # < cal pulse 発生(1kHz) >
2459 # MD1U. ENA_S_CAL_MODE_SET 0x31 0x01 0x01 0x00 0x00 0x02
2460 #
2461 WAIT_SEC 12
2462 #
2463 # < CHECK >
2464 CHECK ENA. CAL_FREQ                =f_1k
2465 CHECK ENA. CAL_STARTR1_ON           =ON
2466 CHECK ENA. CAL_STARTS1_ON           =ON
2467 CHECK ENA. CAL_STOPS1_ON            =ON
2468 CHECK ENA. CAL_TIMING_STARTR        0x00
2469 CHECK ENA. CAL_TIMING_STARTS        0x00
2470 CHECK ENA. CAL_TIMING_STOPS         0x02
2471 #
2472 WAIT_SEC 60
2473 #
2474 # QL                Check-Item                Spec                Check
2475 # -----+-----+-----+-----+-----+-----
2476 # CMD 出力装置      Message                STATUS CHECK 結果 OK        G N
2477 #
2478 # -----+-----+-----+-----+-----+-----
2479 # -----+-----+-----+-----+-----+-----
2480 # 3.1.3. ENA cal 信号停止 (地上試験時には実行しない)
2481 # -----+-----+-----+-----+-----+-----
2482 #
2483 # 地上試験時には cal pulse オフは実行しない。(本項目は N/A とする)
2484 # < cal pulse オフ >
2485 # MD1U. ENA_S_CAL_MODE_SET 0x00 0x00 0x00 0x00 0x00 0x00
2486 #
2487 WAIT_SEC 12
2488 #
2489 # < CHECK >
2490 CHECK ENA. CAL_FREQ                =OFF
2491 #
2492 WAIT_SEC 60
2493 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	64	1

```

2494 . # QL          Check-Item          Spec          Check
2495 # -----+-----+-----+-----
2496 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2497 #
2498 # -----
2499 . # 3.1.4. ENA 高圧 オン
2500 # -----
2501 # <HV ON>
2502 #
2503 # 軌道上運用ではここで高圧昇圧が行われるが、地上試験では行わない。
2504 #
2505 # -----
2506 . # 3.1.5. 圧縮モード設定（試験用）
2507 # -----
2508 #
2509 # 試験時はデータの圧縮率が高すぎるため、データ生成量の最悪ケースを想定して
2510 # 非圧縮モードに設定する
2511 #
2512 MD1U.ENA_CPRS_SET 0x00
2513 #
2514 # --- 試験ではここまで skip ---
2515 #
2516 # =====
2517 . # 3.2. MGF 観測モード移行
2518 # =====
2519 . #
2520 . # MGF 金星フライバイ観測用モード設定
2521 #
2522 . # << MGF-0 = 4Hz, MGF-I = 4Hz >>
2523 . DH.MGF_M_O_4HZ_I_4HZ      # DH.MC_EACH_EXE 0x00E9
2524 #
2525 WAIT_SEC 16
2526 . # < CHECK >
2527 CHECK MGFO.TLM_OUT_STAT_L      =OUTPUT
2528 CHECK MGFO.TLM_OUT_RATE_L      =SPIN
2529 CHECK MGFO.TLM_OUT_STAT_M      =OUTPUT
2530 CHECK MGFO.TLM_OUT_RATE_M      =F4HZ
2531 CHECK MGFO.TLM_OUT_STAT_H      =STOP
2532 CHECK MGFI.TLM_OUT_STAT_L      =OUTPUT
2533 CHECK MGFI.TLM_OUT_RATE_L      =SPIN
2534 CHECK MGFI.TLM_OUT_STAT_M      =OUTPUT
2535 CHECK MGFI.TLM_OUT_RATE_M      =F4HZ
2536 CHECK MGFI.TLM_OUT_STAT_H      =STOP
2537 #
2538 . # QL          Check-Item          Spec          Check
2539 # -----+-----+-----+-----
2540 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
2541 #
2542 # =====
2543 . # 3.3. MEA1 観測モード移行
2544 # =====
2545 . #

```

文書番号	シート No.	版数
TPP-7S8238-94K	65	1

```

2546 . MEA1.Scan_ON
2547 #
2548 . # < CHECK >
2549 CHECK MEA1.l1_cmd_exe =0x2500
2550 #CHECK MEA1.l2_cmd_exe =***** (直前に打つ MEA1 のコマンドが入ります)
2551 #
2552 . # -2nd: choose the semi auto-command (Sun pulse synchronization)
2553 . MEA1.Md_S_Auto
2554 #
2555 . # < CHECK >
2556 CHECK MEA1.l1_cmd_exe =0x3100
2557 CHECK MEA1.l2_cmd_exe =0x2500
2558 #
2559 . # -3rd: choose the mode ROM4 with Adress=04
2560 . MEA1.mode_ROM_3 0x02
2561 #
2562 . # < CHECK >
2563 CHECK MEA1.l1_cmd_exe =0x0202
2564 CHECK MEA1.l2_cmd_exe =0x3100
2565 #
2566 . # QL          Check-Item          Spec          Check
2567 # -----+-----+-----+-----+
2568 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
2569 #
2570 # =====
2571 . # 3.4. MEA2 観測モード移行
2572 # =====
2573 . #
2574 . MEA2.Scan_ON
2575 #
2576 . # < CHECK >
2577 CHECK MEA2.l1_cmd_exe =0x2500
2578 #CHECK MEA2.l2_cmd_exe =***** (直前に打つ MEA2 のコマンドが入ります)
2579 #
2580 . # -2nd: choose the semi auto-command (Sun pulse synchronization)
2581 . MEA2.Md_S_Auto
2582 #
2583 . # < CHECK >
2584 CHECK MEA2.l1_cmd_exe =0x3100
2585 CHECK MEA2.l2_cmd_exe =0x2500
2586 #
2587 . # -3rd: choose the mode ROM4 with Adress=04
2588 . MEA2.mode_ROM_3 0x02
2589 #
2590 . # < CHECK >
2591 CHECK MEA2.l1_cmd_exe =0x0202
2592 CHECK MEA2.l2_cmd_exe =0x3100
2593 #
2594 . # QL          Check-Item          Spec          Check
2595 # -----+-----+-----+-----+
2596 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
2597 #

```

文書番号	シート No.	版数
	TPP-7S8238-94K	66

```

2598 # =====
2599 . # 3.5. MIA 観測モード移行
2600 # =====
2601 . #
2602 . MIA. ACTIVAT_ENA
2603 #
2604 . # < CHECK >
2605 CHECK MIA. ACTIVATE_ED =ENA
2606 . #
2607 . MIA. ACTIVATE 0x0200
2608 . # < 1分程度待つ:HVPS SVG/SVS/MHV の TGT=LVL になるまで>
2609 #
2610 . # < CHECK >
2611 CHECK MIA. RMAP_ST1 0x00 0xff
2612 CHECK MIA. EDAC_1BIT_ERR =NON
2613 CHECK MIA. EDAC_2BITS_ERR =NON
2614 CHECK MIA. EMER1_ST =NON
2615 CHECK MIA. EMER2_ST =NON
2616 CHECK MIA. MODE 1
2617 CHECK MIA. SPIN_ID1 0 3
2618 CHECK MIA. SECTO_PHASE_H 0x00
2619 CHECK MIA. SECTO_PHASE_L 0x80
2620 CHECK MIA. CAL_ON_OFF =OFF
2621 CHECK MIA. CAL_H 0x0b
2622 CHECK MIA. CAL_L 0x05
2623 CHECK MIA. DT_ED =DIS
2624 CHECK MIA. DEADTIME 0x3c
2625 CHECK MIA. SERIAL_ED =DIS
2626 CHECK MIA. SYNC =SNC
2627 CHECK MIA. ACTIVATE_ED =DIS
2628 CHECK MIA. ACTIVATE_H 0x02
2629 CHECK MIA. ACTIVATE_L 0x00
2630 CHECK MIA. SHUTDOWN_H 0x00
2631 CHECK MIA. SHUTDOWN_L 0x00
2632 CHECK MIA. PHSCAN_ON_OFF =OFF
2633 CHECK MIA. PHSCAN_MODE_H 0x80
2634 CHECK MIA. PHSCAN_MODE_L 0x10
2635 CHECK MIA. HVSCAN_ED =DIS
2636 CHECK MIA. HVSCAN_ON_OFF =OFF
2637 CHECK MIA. HVSCAN_MODE_H 0x98
2638 CHECK MIA. HVSCAN_MODE_M 0xc0
2639 CHECK MIA. HVSCAN_MODE_L 0x03
2640 CHECK MIA. HK_SEL 0x00
2641 CHECK MIA. SELECT_HK1 0x00 0xff
2642 CHECK MIA. SELECT_HK2 0x00 0xff
2643 CHECK MIA. SVG_ED =DIS
2644 CHECK MIA. SVG_ON_OFF =ON
2645 CHECK MIA. SVG 0 20
2646 CHECK MIA. SVG_TGT 0x80
2647 CHECK MIA. SVG_LVL 0x80
2648 CHECK MIA. SVS_ED =DIS
2649 CHECK MIA. SVS_ON_OFF =ON

```

文書番号	シート No.	版数
	TPP-7S8238-94K	67

2650	CHECK MIA. SVS	-20 0
2651	CHECK MIA. SVS_TGT	0xB8
2652	CHECK MIA. SVS_LVL	0xB8
2653	CHECK MIA. MHV_ED	=DIS
2654	CHECK MIA. MHV_ON_OFF	=ON
2655	CHECK MIA. MHV	-20 0
2656	CHECK MIA. MHV_TGT	0xa8
2657	CHECK MIA. MHV_LVL	0xa8
2658	CHECK MIA. MCP_I	-2 2
2659	CHECK MIA. SECT1_8RAM	0x03
2660	CHECK MIA. SECT9_16RAM	0x03
2661	CHECK MIA. SECT17_24RAM	0x03
2662	CHECK MIA. SECT25_32RAM	0x03
2663	CHECK MIA. SECT33_40RAM	0x03
2664	CHECK MIA. SECT41_48RAM	0x03
2665	CHECK MIA. SECT49_56RAM	0x03
2666	CHECK MIA. SECT57_64RAM	0x03
2667	CHECK MIA. SAFETY_ED	=DIS
2668	CHECK MIA. SAFETY_ON_OFF	=ON
2669	CHECK MIA. ASIC_T	10 40
2670	CHECK MIA. IF_T	10 40
2671	CHECK MIA. CMD_ANS1	0x54
2672	CHECK MIA. CMD_ANS2	0x00
2673	CHECK MIA. CMD_ANS3	0x02
2674	CHECK MIA. CMD_ANS4	0x00
2675	CHECK MIA. CMD_CNTR	2
2676	CHECK MIA. ECMD_CNTR	0
2677	CHECK MIA. S_CMD_CTR	0
2678	CHECK MIA. S_CNT1	0x00cae3
2679	CHECK MIA. ASIC_SEL	=NON
2680	CHECK MIA. SEL_THRES	0xff
2681	CHECK MIA. ASIC_CONFIG_ERR	=NON
2682	CHECK MIA. ROM_SAVE_ED	=DIS
2683	CHECK MIA. RAM_LOAD_ED	=DIS
2684	CHECK MIA. ASIC_PARAM1	0x00
2685	CHECK MIA. ASIC_PARAM2	0x00
2686	CHECK MIA. ASIC_PARAM3	0x00
2687	CHECK MIA. ASIC_PARAM4	0x00
2688	CHECK MIA. ASIC_CALCH	0x00
2689	CHECK MIA. ASIC_CALLVL	0xff
2690	CHECK MIA. ASIC_THRES	0x14
2691	CHECK MIA. ASIC_OFCH1H	0x00
2692	CHECK MIA. ASIC_OFCH1L	0x00
2693	CHECK MIA. ASIC_OFCH2H	0x00
2694	CHECK MIA. ASIC_OFCH2L	0x00
2695	CHECK MIA. ASIC_OFCH3H	0x00
2696	CHECK MIA. ASIC_OFCH3L	0x00
2697	CHECK MIA. ASIC_OFCH4H	0x00
2698	CHECK MIA. ASIC_OFCH4L	0x00
2699	CHECK MIA. ASIC_DCAL	=DIS
2700	CHECK MIA. ASIC_DIV10	=DIS
2701	CHECK MIA. S_DATA_MODE_SA	=SNP

文書番号	シート No.	版数
TPP-7S8238-94K	68	1

```

2702 CHECK MIA. S_DATA_MODE_SE =SCI
2703 CHECK MIA. S_DATA_MODE 0 7
2704 CHECK MIA. S_ERNG 0xffffffff
2705 CHECK MIA. S_HK_MON_MHV =DIS
2706 CHECK MIA. S_MHV_LIM_L 0x00
2707 CHECK MIA. S_MHV_LIM_U 0xff
2708 CHECK MIA. S_HK_MON_SVS =DIS
2709 CHECK MIA. S_SVS_LIM_L 0x00
2710 CHECK MIA. S_SVS_LIM_U 0xff
2711 CHECK MIA. S_HK_MON_SVG =DIS
2712 CHECK MIA. S_SVG_LIM_L 0x00
2713 CHECK MIA. S_SVG_LIM_U 0xff
2714 CHECK MIA. S_HK_MON_MCPI =DIS
2715 CHECK MIA. S_MCPI_LIM_L 0x00
2716 CHECK MIA. S_MCPI_LIM_U 0xff
2717 CHECK MIA. S_HK_MON_ASICT =DIS
2718 CHECK MIA. S_ASICT_LIM_L 0x00
2719 CHECK MIA. S_ASICT_LIM_U 0xff
2720 CHECK MIA. S_HK_MON_IFT =DIS
2721 CHECK MIA. S_IFT_LIM_L 0x00
2722 CHECK MIA. S_IFT_LIM_U 0xff
2723 CHECK MIA. S_HK_MON_ASIC_SEL =DIS
2724 #
2725 # QL          Check-Item          Spec          Data          Check
2726 # -----+-----+-----+-----+-----
2727 # MPPE-MIA2   MIA. SVG      (SVG MON)     取得のみ *1   _____ N/A
2728 #             MIA. SVS      (SVS MON)     取得のみ *1   _____ N/A
2729 #             MIA. MHV      (MHV MON)     取得のみ *1   _____ N/A
2730 #             MIA. MCP_I    (MHV MCP_I)   取得のみ *1   _____ N/A
2731 #             MIA. ASIC-T    取得のみ *1   _____ N/A
2732 #             MIA. ASIC_I    取得のみ *1   _____ N/A
2733 #             MIA. IF-T      取得のみ *1   _____ N/A
2734 #
2735 # *1 上記 CHECK にて Spec 範囲内である事を確認済。
2736 #
2737 # QL          Check-Item          Spec          Check
2738 # -----+-----+-----+-----
2739 # CMD 出力装置 Message          STATUS CHECK 結果 OK          G N
2740 #
2741 # =====
2742 # 3.6. MSA 観測モード移行
2743 # =====
2744 #
2745 # MSA status が以下となっていることを確認する。
2746 # なっていなければ待つ（数分程度かかる場合がある）。
2747 #
2748 # < CHECK >
2749 # CHECK MSA. CPU_FPGA          0x40
2750 # CHECK MSA. HV_DAC_VHV3      0
2751 # CHECK MSA. HV_DAC_HV1       0
2752 # CHECK MSA. HV_DAC_HV2       0
2753 # CHECK MSA. HV_DAC_VHV1      0

```

文書番号	シート No.	版数
TPP-7S8238-94K	69	1

```

2754 CHECK MSA. HV_DAC_VHV2 0
2755 CHECK MSA. HV_DAC_VHV4 0
2756 CHECK MSA. HV_DAC_AMP1 0
2757 CHECK MSA. HV_DAC_AMP2 0
2758 CHECK MSA. HV_DAC_AMP3 0
2759 CHECK MSA. ADC_HV_VHV1 0 16
2760 CHECK MSA. ADC_HV_VHV3 0 16
2761 CHECK MSA. ADC_HV_VHV4 0
2762 CHECK MSA. ADC_HV_HV1 0 16
2763 CHECK MSA. ADC_HV_HV2 0 1
2764 CHECK MSA. ADC_CFD_LEFA 0xfff
2765 CHECK MSA. ADC_CFD_LEFB 0xfff
2766 CHECK MSA. ADC_CFD_LEFS 0xfff
2767 CHECK MSA. ADC_CFD_STC 0xfff
2768 CHECK MSA. ADC_CFD_STE 0xfff
2769 CHECK MSA. CPU_AMP_ENA_1 =DIS
2770 CHECK MSA. HV_ERR =ERR
2771 CHECK MSA. HV_ON_OPTICS =OFF
2772 CHECK MSA. HV_ON_BOARD =OFF
2773 CHECK MSA. HV_SAFE =ON
2774 CHECK MSA. CPU_ENA_OPTICS =DIS
2775 CHECK MSA. CPU_ENA_BOARD =DIS
2776 CHECK MSA. CPU_SAFE_ENA =DIS
2777 #
2778 #
2779 . # < MSA AMPSW CAL command Check >
2780 #
2781 . MSA. HK_RATE 0x01000040
2782 . # Discriminator Level Setting
2783 #
2784 . # Ch1
2785 . MSA. CFD_DAC 0x30300B00 # command : 0D0130300B00
2786 . # QL Check-Item Spec Data Check
2787 # -----+-----+-----+-----+
2788 # MPPE-MSA1 ADC_CFD_LEFA 0xB00~0xC00 _____ G N
2789 #
2790 . # Ch2
2791 . MSA. CFD_DAC 0x28280B00 # command : 0D0128280B00
2792 . # QL Check-Item Spec Data Check
2793 # -----+-----+-----+-----+
2794 # MPPE-MSA1 ADC_CFD_LEFB 0xB00~0xC00 _____ G N
2795 #
2796 . # Ch3
2797 . MSA. CFD_DAC 0x24240B00 # command : 0D0124240B00
2798 . # QL Check-Item Spec Data Check
2799 # -----+-----+-----+-----+
2800 # MPPE-MSA1 ADC_CFD_LEFS 0xB00~0xC00 _____ G N
2801 #
2802 . # Ch4
2803 . MSA. CFD_DAC 0x22220B00 # command : 0D0122220B00
2804 . # QL Check-Item Spec Data Check
2805 # -----+-----+-----+-----+

```



文書番号	シート No.	版数
TPP-7S8238-94K	70	1

```

2806 # MPPE-MSA1 ADC_CFD_STC 0xB00~0xC00 _____ G N
2807 #
2808 . # Ch5
2809 . MSA.CFD_DAC 0x21210B00 # command : 0D0121210B00
2810 . # QL Check-Item Spec Data Check
2811 # -----+-----+-----+-----+-----
2812 # MPPE-MSA1 ADC_CFD_STE 0xB00~0xC00 _____ G N
2813 #
2814 . # Measurement_Enable
2815 . MSA.CPU_AMP_ENA 0x01000100 # command : 000901000100
2816 #
2817 #
2818 . # AMPSW CAL ON
2819 . MSA.CAL_SET 0x8050125310 # command : fa8050125310
2820 #
2821 # =====
2822 . # 3.7. HEP-E 観測モード移行
2823 # =====
2824 #
2825 . # <Power ON 初期ステータス確認>
2826 #
2827 . # < CHECK >
2828 CHECK HEPE.TEMP_MONITOR1 -0.459 43.209
2829 CHECK HEPE.TEMP_MONITOR2 3.425 48.380
2830 CHECK HEPE.ELE_ION_FL =ELE
2831 CHECK HEPE.STBY_OBS_F =SBY
2832 CHECK HEPE.HV_ELE_CTL =DIS
2833 CHECK HEPE.HE_ELE_DAC =OFF
2834 #
2835 . # QL Check-Item Spec Check
2836 # -----+-----+-----+-----
2837 # MPPE-HEPE1 HV_MONITOR1 0x0000 or 0x0100 G N
2838 #
2839 . # QL Check-Item Spec Check
2840 # -----+-----+-----+-----
2841 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
2842 #
2843 . # *****
2844 # ASIC 内部レジスタ 1~16 及び ASIC1~9 Disable ビット設定
2845 # MD1U.HEPE_ASIC_INIT
2846 # 【注】金星温度環境によるため以下のコマンドとする パラメタは変更可能性あり
2847 # *****
2848 . #
2849 . HEPE.ASIC_REG_SET 0x0000 0xC000 0x1401 0x0000
2850 & 0x0000 0x0000 0x0000 0x0000
2851 & 0x0000 0x0000 0x0000 0x0000
2852 & 0x0000 0x0000 0x0000 0x2060
2853 & 0x00000000 0x00000000 0x00000000
2854 & 0x00010000 0x00000000 0x00000000
2855 & 0x00000000 0x00000000 0x00010000
2856 . #
2857 # QL Check-Item Spec Check

```

文書番号	シート No.	版数
TPP-7S8238-94K	71	1

```

2858 # -----+-----+-----+-----
2859 # HEPE          HEPE.CMD_BUF_WR_CNT      インクリメントされていること  N/A
2860 #
2861 #
2862 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
2863 #
2864 # ASIC Gr1 レジスタ書込みコマンド
2865 # HEPE.REG_WR_GR1
2866 #
2867 # < CHECK >
2868 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
2869 WAIT_SEC 2
2870 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
2871 #
2872 # 4sec 待機 (処理時間)
2873 #
2874 # ASIC Gr2 レジスタ書込みコマンド
2875 # HEPE.REG_WR_GR2
2876 #
2877 # < CHECK >
2878 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
2879 WAIT_SEC 2
2880 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 4 ) & 0xF
2881 #
2882 # 4sec 待機 (処理時間)
2883 #
2884 # PEAK TIME 設定
2885 # HEPE.PEAK 0x0003
2886 #
2887 # VFP_Gr1 設定
2888 # HEPE.ASIC_GR1_VFP 0x0009
2889 #
2890 # VFP_Gr2 設定
2891 # HEPE.ASIC_GR2_VFP 0x0009
2892 #
2893 # TH_BACK 設定
2894 # HEPE.TH_BACK 0x3FFE
2895 #
2896 # < CHECK >
2897 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
2898 WAIT_SEC 2
2899 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
2900 CHECK HEPE.PEAK_TIME_VAL          0x0003
2901 CHECK HEPE.ASIC_GR1_VFP_VAL       0x0009
2902 CHECK HEPE.ASIC_GR2_VFP_VAL       0x0009
2903 CHECK HEPE.TH_BACK_VAL            0x3FFE
2904 #
2905 # LOAD コマンド送信
2906 # HEPE.LOAD_START
2907 #
2908 # < CHECK >
2909 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}

```

文書番号	シート No.	版数
TPP-7S8238-94K	72	1

```

2910 WAIT_SEC 2
2911 LET HEPE_C_BUF_CNT = ({HEPE.CMD_BUF_WR_CNT} + 1) & 0xF
2912 #
2913 . # FIFO_OF_RESET コマンド送信
2914 . HEPE.FIFO_OF_RESET
2915 . #
2916 . SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
2917 #
2918 . # *****
2919 . # # 補正テーブル選択レジスタ設定
2920 . # 【注】金星近傍の温度環境によってパラメータ変更の可能性あり
2921 . # *****
2922 . #
2923 . HEPE.ASIC_CAL_TBL_SEL 0x0000 0x0001 0x0002 0x0003 0x0004
2924 & 0x0000 0x0001 0x0002 0x0003 0x0004
2925 #
2926 . # QL          Check-Item          Spec          Check
2927 . # -----+-----+-----+-----
2928 . # HEPE          HEPE.CMD_BUF_WR_CNT          インクリメントされていること  N/A
2929 . #
2930 . # # 温度補正 TABLE0 設定
2931 . HEPE.CAL_TBL0_SET 0x0FFF 0x0400 0x0400 0x0400 0x0400
2932 & 0x0400 0x0400 0x0400 0x0400 0x0400
2933 & 0x0400 0x0400 0x0400 0x0400 0x0400
2934 & 0x0400 0x0400 0x0400 0x0400 0x0400
2935 & 0x0400 0x0400 0x0400 0x0400 0x0400
2936 & 0x0400 0x0400 0x0400 0x0400 0x0400
2937 & 0x0400 0x0400 0x0400 0x0400 0x0400
2938 & 0x0400 0x0400 0x0400 0x0400 0x0400
2939 & 0x0400 0x0400 0x0400 0x0400 0x0400
2940 & 0x0400 0x0400 0x0400 0x0400 0x0400
2941 #
2942 . # QL          Check-Item          Spec          Check
2943 . # -----+-----+-----+-----
2944 . # HEPE          HEPE.CMD_BUF_WR_CNT          インクリメントされていること  N/A
2945 . # HEPE          HEPE.ASIC_TEMP_COEF          0x0400          N/A
2946 . # HEPE          HEPE.ASIC5_TEMP_COEF          0x0400          N/A
2947 #
2948 . # 4sec 待機 (処理時間)
2949 #
2950 . # # 温度補正 TABLE1 設定
2951 . HEPE.CAL_TBL1_SET 0x0E00 0x0400 0x0400 0x0400 0x0400
2952 & 0x0400 0x0400 0x0400 0x0400 0x0400
2953 & 0x0400 0x0400 0x0400 0x0400 0x0400
2954 & 0x0400 0x0400 0x0400 0x0400 0x0400
2955 & 0x0400 0x0400 0x0400 0x0400 0x0400
2956 & 0x0400 0x0400 0x0400 0x0400 0x0400
2957 & 0x0400 0x0400 0x0400 0x0400 0x0400
2958 & 0x0400 0x0400 0x0400 0x0400 0x0400
2959 & 0x0400 0x0400 0x0400 0x0400 0x0400
2960 & 0x0400 0x0400 0x0400 0x0400 0x0400
2961 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	73	1

2962	# QL	Check-Item	Spec	Check
2963	#			
2964	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2965	# HEPE	HEPE. ASIC1_TEMP_COEF	0x0400	N/A
2966	# HEPE	HEPE. ASIC6_TEMP_COEF	0x0400	N/A
2967	#			
2968	#	4sec 待機 (処理時間)		
2969	#			
2970	# #	温度補正 TABLE2 設定		
2971	.	HEPE. CAL_TBL2_SET 0x0C00 0x0400 0x0400 0x0400 0x0400		
2972	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2973	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2974	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2975	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2976	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2977	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2978	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2979	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2980	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2981	#			
2982	# QL	Check-Item	Spec	Check
2983	#			
2984	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
2985	# HEPE	HEPE. ASIC2_TEMP_COEF	0x0400	N/A
2986	# HEPE	HEPE. ASIC7_TEMP_COEF	0x0400	N/A
2987	#			
2988	#	4sec 待機 (処理時間)		
2989	#			
2990	# #	温度補正 TABLE3 設定		
2991	.	HEPE. CAL_TBL3_SET 0x0B00 0x0400 0x0400 0x0400 0x0400		
2992	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2993	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2994	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2995	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2996	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2997	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2998	&	0x0400 0x0400 0x0400 0x0400 0x0400		
2999	&	0x0400 0x0400 0x0400 0x0400 0x0400		
3000	&	0x0400 0x0400 0x0400 0x0400 0x0400		
3001	#			
3002	# QL	Check-Item	Spec	Check
3003	#			
3004	# HEPE	HEPE. CMD_BUF_WR_CNT	インクリメントされていること	N/A
3005	# HEPE	HEPE. ASIC3_TEMP_COEF	0x0400	N/A
3006	# HEPE	HEPE. ASIC8_TEMP_COEF	0x0400	N/A
3007	#			
3008	#	4sec 待機 (処理時間)		
3009	#			
3010	# #	温度補正 TABLE4 設定		
3011	.	HEPE. CAL_TBL4_SET 0x0A00 0x0400 0x0400 0x0400 0x0400		
3012	&	0x0400 0x0400 0x0400 0x0400 0x0400		
3013	&	0x0400 0x0400 0x0400 0x0400 0x0400		

文書番号	シート No.	版数
TPP-7S8238-94K	74	1

```

3014 & 0x0400 0x0400 0x0400 0x0400 0x0400
3015 & 0x0400 0x0400 0x0400 0x0400 0x0400
3016 & 0x0400 0x0400 0x0400 0x0400 0x0400
3017 & 0x0400 0x0400 0x0400 0x0400 0x0400
3018 & 0x0400 0x0400 0x0400 0x0400 0x0400
3019 & 0x0400 0x0400 0x0400 0x0400 0x0400
3020 & 0x0400 0x0400 0x0400 0x0400 0x0400
3021 #
3022 . # QL          Check-Item          Spec          Check
3023 # -----+-----+-----+-----+
3024 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
3025 # HEPE          HEPE. ASIC4_TEMP_COEF     0x0400          N/A
3026 # HEPE          HEPE. ASIC9_TEMP_COEF     0x0400          N/A
3027 #
3028 . # 4sec 待機 (処理時間)
3029 #
3030 . # # 外部温度モニタ設定レジスタ設定
3031 . HEPE. TEMP_MONITOR_SEL 0x0000
3032 #
3033 . # QL          Check-Item          Spec          Check
3034 # -----+-----+-----+-----+
3035 # HEPE          HEPE. CMD_BUF_WR_CNT      インクリメントされていること  N/A
3036 #
3037 . LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF
3038 #
3039 . # 温度補正_内部/外部コマンド送信(外部切替)
3040 . HEPE. TEMP_CORRECT_EXT
3041 #
3042 . # < CHECK >
3043 . SYSTEM test {HEPE. CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3044 . WAIT_SEC 2
3045 . LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF
3046 . CHECK HEPE. TEMP_CORRECT          =EXT
3047 #
3048 . # 4sec 待機 (処理時間)
3049 #
3050 . # 温度補正_内部/外部コマンド送信(内部切替)
3051 . HEPE. TEMP_CORRECT_INT
3052 #
3053 . # < CHECK >
3054 . SYSTEM test {HEPE. CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3055 . WAIT_SEC 2
3056 . LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF
3057 . CHECK HEPE. TEMP_CORRECT          =INT
3058 #
3059 . # # ビットエラーリセットコマンド送信
3060 . HEPE. BIT_ERR_RESET
3061 #
3062 . # < CHECK >
3063 . SYSTEM test {HEPE. CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3064 . WAIT_SEC 2
3065 . LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF

```

文書番号	シート No.	版数
TPP-7S8238-94K	75	1

```

3066 #
3067 # QL          Check-Item          Spec          Check
3068 # -----+-----+-----+-----
3069 # HEPE          HEPE. BIT1_ERR_CNT    0x0000(注 1)  N/A
3070 #              HEPE. BIT2_ERR_CNT    0x0000(注 1)  N/A
3071 #      注 1) コマンド送信前のカウンタ値が 0x0000 である場合は、
3072 #              値に変化は無し。
3073 #
3074 # FIFO_RESET コマンド送信
3075 # HEPE. FIFO_RESET
3076 #
3077 # < CHECK >
3078 # SYSTEM test {HEPE. CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3079 # WAIT_SEC 2
3080 # LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF
3081 #
3082 # -----
3083 # 高圧 ON、高圧値観測設定
3084 # -----
3085 #
3086 # ELE-HV 電源 ON コマンド受信 ENA/DIS コマンド(HV-ELE-CTL_ENA/DIS=ENA)
3087 # HEPE. HV_ELE_CTL_ENA
3088 #
3089 # < CHECK >
3090 # CHECK HEPE. HV_ELE_CTL          =ENA
3091 #
3092 # ELE-HV REF 電源 ON/OFF スイッチ切替コマンド(ON/OFF=ON)
3093 # HEPE. HV_ELE_REF_ON
3094 #
3095 # < CHECK >
3096 # CHECK HEPE. HE_ELE_DAC          =ON
3097 #
3098 # -----
3099 # 高圧レベル設定
3100 # 【注】 温度環境によって設定パラメタの変更の可能性あり
3101 # -----
3102 #
3103 # --- ここから Skip ---
3104 # ELE-HV 出力電圧設定 (DAC 設定値=80h 設定)
3105 # HEPE. HV_ELE_DAC 0x0080
3106 #
3107 # 35sec 後に以下を確認 (処理時間)
3108 # WAIT_SEC 35
3109 #
3110 # < CHECK >
3111 # CHECK HEPE. HV_ELE_DAC_VAL      0x0080
3112 # CHECK HEPE. HV_MONITOR1        95 105
3113 # --- ここまで Skip ---
3114 #
3115 # FIFO_RESET コマンド送信
3116 # LET HEPE_C_BUF_CNT = ( {HEPE. CMD_BUF_WR_CNT} + 1 ) & 0xF
3117 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	76	1

```

3118 . HEPE.FIFO_RESET
3119 #
3120 . # < CHECK >
3121 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3122 WAIT_SEC 2
3123 LET HEPE_C_BUF_CNT = ( {HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
3124 #
3125 . # READ_BACK コマンド送信
3126 . HEPE.READ_BACK
3127 #
3128 . # 4sec 待機(処理時間)
3129 #
3130 . # FIFO_RESET コマンド送信
3131 LET HEPE_C_BUF_CNT = ( {HEPE.CMD_BUF_WR_CNT} + 1 ) & 0xF
3132 #
3133 . HEPE.FIFO_RESET
3134 #
3135 . # < CHECK >
3136 SYSTEM test {HEPE.CMD_BUF_WR_CNT} = {HEPE_C_BUF_CNT}
3137 #
3138 . # -----
3139 # 観測開始前の CAL
3140 # 【注】設定コマンド個数が追加される可能性あり
3141 # 【注】軌道上では実施しない可能性あり
3142 . # -----
3143 #
3144 # --- ここから Skip ---
3145 . # CAL_DAC 設定
3146 . #HEPE.CAL_DAC 0x0010
3147 #
3148 . # < CHECK >
3149 #CHECK HEPE.CAL_DAC_VAL 0x0010
3150 #
3151 . # CAL_ASIC_ID 設定 Gr1
3152 . #HEPE.CAL_ASIC_ID 0x0002
3153 #
3154 . # < CHECK >
3155 #CHECK HEPE.CAL_ASIC_ID_VAL 0x0002
3156 #
3157 #WAIT_SEC 60 # 60sec 待機 (処理時間)
3158 #
3159 . # FIFO_RESET コマンド送信
3160 . #HEPE.FIFO_RESET
3161 #
3162 . # CAL_ASIC_ID 設定 Gr2
3163 . #HEPE.CAL_ASIC_ID 0x0006
3164 #
3165 #WAIT_SEC 30
3166 #
3167 . # < CHECK >
3168 #CHECK HEPE.CAL_ASIC_ID_VAL 0x0006
3169 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	77	1

```

3170 #WAIT_SEC 60 # 60sec 待機 (処理時間)
3171 #
3172 . # FIFO_RESET コマンド送信
3173 . #HEPE. FIFO_RESET
3174 #
3175 #WAIT_SEC 10
3176 # --- ここまで Skip ---
3177 #
3178 . # SSD モード切替コマンド送信 (SSD/OFF=SSD)
3179 . HEPE. SSD_ON
3180 #
3181 #
3182 WAIT_SEC 30
3183 #
3184 . # 測定モード切替コマンド送信 (STBY/START=START)
3185 . HEPE. OBS_START
3186 #
3187 . # < CHECK >
3188 CHECK HEPE. SSD_OFF_FL                =OBS
3189 CHECK HEPE. STBY_OBS_F                =OBS
3190 #
3191 . # QL          Check-Item          Spec          Check
3192 # -----+-----+-----+-----+-----+-----+
3193 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
3194 #
3195 # =====
3196 . # 3.8. PWI 観測モード移行
3197 # =====
3198 . #
3199 . EWO. WFCB_OBS_START
3200 #
3201 WAIT_SEC 12
3202 . #
3203 . SORB. OBS_SEQ
3204 #
3205 WAIT_SEC 12
3206 . #
3207 . MD2U. BUF_CLCT 0x10 0x01
3208 #
3209 WAIT_SEC 12
3210 . #
3211 . EWO. RAM_FUL_CLR
3212 #
3213 WAIT_SEC 12
3214 #
3215 . # < CHECK >
3216 CHECK EWO. WFC_B_OBS_STS                =OBS
3217 CHECK EWO. MDP_PAC_EN_DIS                =ENA
3218 CHECK MD2F. MS3_DAT_CLCT                =ON
3219 CHECK SORB. TNR1_ON_OFF                  =ON
3220 CHECK SORB. TNR1_INP_SETUP              0x1
3221 CHECK SORB. TNR2_ON_OFF                  =ON

```



文書番号	シート No.	版数
TPP-7S8238-94K	78	1

```

3222 CHECK SORB.VIA_TNR1                0x0
3223 #
3224 # <<<<<<<< SCAL for Search Coil >>>>>>>
3225 #
3226 . EWO.SCAL_SC_ON
3227 #
3228 WAIT_SEC 12
3229 #
3230 . # < CHECK >
3231 CHECK EWO.SCP_CAL_STS                =ON
3232 #
3233 . MD2U.EWO_AM2P_SUSPND 0x01
3234 #
3235 WAIT_SEC 12
3236 #
3237 . # < CHECK >
3238 CHECK EWO.AM2P_SUSPND                =SPD
3239 #
3240 . # LF S-CAL 100Hz~20kHz
3241 . MD2U.EWO_WFC_CAL_ON 0x0071 0x07
3242 #
3243 WAIT_SEC 12
3244 #
3245 . # < CHECK >
3246 CHECK EWO.AM2P_TC_WORD                0x0071
3247 #
3248 WAIT_SEC 180 # CALIBRATION STAGE: Coun up and reset to zero
3249 #
3250 #
3251 MD2U.EWO_AM2P_SUSPND 0x00
3252 #
3253 WAIT_SEC 12
3254 #
3255 . # < CHECK >
3256 CHECK EWO.AM2P_SUSPND                =RUN
3257 . #
3258 . EWO.SCAL_ALL_OFF
3259 #
3260 WAIT_SEC 12
3261 #
3262 . # < CHECK >
3263 CHECK EWO.SCP_CAL_STS                =OFF
3264 #
3265 #
3266 . # <<<<<<< Setting observation mode >>>>>>>
3267 #
3268 # << OFA: Highest time resolution mode >>
3269 # << L-mode: 2 per spin, M-mode: 4 per spin >>
3270 . MD2U.EWO_WFC_OFA_INT 0x00
3271 WAIT_SEC 12
3272 #
3273 . # < CHECK >

```

文書番号	シート No.	版数
TPP-7S8238-94K	79	1

```

3274 CHECK EWO.WFC_OFA_INT 0x00
3275 #
3276 . # << WFC-H Channel: WFC-E: NOP, WFC-B: Bx By Bz) >>
3277 . MD2U.EWO_WFCH_CH_SET 0x07
3278 WAIT_SEC 12
3279 #
3280 . # < CHECK >
3281 CHECK EWO.WFC_E_H_CH =NOP
3282 CHECK EWO.WFC_B_H_CH =BX_BY_BZ
3283 . #
3284 . EWO.WFCB_PGA_H_SEL
3285 #
3286 WAIT_SEC 12
3287 #
3288 . # < CHECK >
3289 CHECK EWO.WFC_B_PGA_STS =HIGH
3290 #
3291 #
3292 # <<<<<< SORBET mode setting >>>>>>
3293 #
3294 . #
3295 . SORB.TNR_WPT_HFSC
3296 #
3297 . # QL Check-Item Spec Check
3298 # -----+-----+-----+-----
3299 # CMD出力装置 Message STATUS CHECK 結果 OK G N
3300 #
3301 # <<<<<< STOP EWO-E >>>>>>
3302 #
3303 . EWO.WFCE_OBS_STBY
3304 #
3305 #
3306 #
3307 #
3308 # *****
3309 . # 4. SI mission data check
3310 # *****
3311 #
3312 . # 以下の手順ではMission dataへの割り当てテレメレートおよびSI側設定を
3313 # 変更し、各組合せでデータ抜けの有無を確認する。
3314 # 各組合せでそれぞれ5分程度ずつミッションデータを取得しておき、
3315 # 試験終了後に各SI担当にてデータ健全性の確認を実施する。
3316 #
3317 # =====
3318 . # 4.1. Case #1: SYS_4kbps, DPU1_CRUISE, DPU2_NRM, ENA_NRM (4.7kbps)
3319 . # =====
3320 . #
3321 . # << DPU1: CRUISE, DPU2: NORMAL >>
3322 . #
3323 . MD1U.OPE_CRUISE
3324 . MD2U.OPE_NRM
3325 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	80	1

```

3326 # < Check >
3327 . CHECK MD1U.U_Tlm_OpeMode           =CHK
3328 . CHECK MD2U.U_Tlm_OpeMode           =nrm
3329 #
3330 #
3331 # << ENA 観測モード設定 (Normal) >>
3332 # 1.2kbps
3333 # < mass accumulation mode >
3334 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3335 &                               0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3336 &                               0x00 0x00 0x00
3337 #
3338 # < CHECK >
3339 CHECK ENA.ENA_PROCESS_MODE           =MASS
3340 CHECK ENA.OBS_MODE                   =COINCI
3341 CHECK ENA.SV_WAVE1_TBL                2
3342 CHECK ENA.SV_WAVE2A_TBL               2
3343 CHECK ENA.SV_WAVE2B_TBL               2
3344 CHECK ENA.SV_LENS_TBL                 2
3345 CHECK ENA.ENA_PHASE_NUMID             =n_1
3346 CHECK ENA.ENA_ENGY_NUMID              =n_8
3347 CHECK ENA.ENA_CH_NUMID                =n_8
3348 CHECK ENA.ENA_MASS_NUMID              =n_4
3349 CHECK ENA.ENA_ACCUM_NUMID             =sp_1
3350 CHECK ENA.ENA_TRG_ENADIS              =DIS
3351 #
3352 WAIT_SEC 60
3353 #
3354 # << Mission data 割り当てを 4kbps に (TLM MODE 10) >>
3355 #
3356 # # Mission Data を 1553B 通信の半分の帯域 (約 4kbps) で出力するモードとする
3357 . DH.MC_EACH_EXE 0x0036 # 1553B TLM mode 10 (SYS HK 1/8, BUS User HK 1/8, DUMP N/A,
3358 #                               # MDP User HK 1/8, Mission User HK 1/8, Mission Data 1/2)
3359 #:                               << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3360 #:                               0x00 DH.DMP_PERIOD 0x04
3361 #:                               0x01 DH.DR_PTLOGCYC_SET 0x00
3362 #:                               0x02 ACS.ACS_PKT_FMT_1
3363 #:                               0x05 DH.OPE_MODE 0x0C 0x3E 0x2C 0x04 0x00000000000000000000000000000000
3364 #:                               0x06 DH.TLMFMT1553B_CHG 0x0A
3365 #
3366 WAIT_SEC 2
3367 #
3368 # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3369 #
3370 DH.OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
3371 #
3372 WAIT_SEC 40
3373 #
3374 CHECK DH.DMP_PERIOD                   =SEC_16
3375 CHECK DH.CATEGORY_TBL_NO              0x32
3376 CHECK DH.DWNLNK_RATE                  =BPS16384
3377 CHECK DH.TLM1553BFMTNO                0x0A

```

文書番号	シート No.	版数
TPP-7S8238-94K	81	1

```

3378 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3379 . #
3380 . # << Mission data 取得 >>
3381 . #
3382 . # 5 分間ミッションデータを取得する
3383 WAIT_SEC 300
3384 . #
3385 . # << Mission data 出力を停止する (TLM MODE 11) >>
3386 . #
3387 . # # Mission Data を出力しないモードとする
3388 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3389 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3390 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3391 #: 0x00 DH.DMP_PERIOD 0x04
3392 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3393 #: 0x02 ACS.ACS_PKT_FMT_1
3394 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
3395 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
3396 . #
3397 WAIT_SEC 40
3398 CHECK DH.DMP_PERIOD =SEC_16
3399 CHECK DH.CATEGORY_TBL_NO 0x2D
3400 CHECK DH.DWNLNK_RATE =BPS16384
3401 CHECK DH.TLM1553BFMTNO 0x0B
3402 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3403 . #
3404 . # QL Check-Item Spec Check
3405 # -----+-----+-----+-----+
3406 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3407 . #
3408 # =====
3409 . # 4.2. Case #2: SYS_4kbps, DPU1_CRUISE, DPU2_NRM, ENA_LOW (3.8kbps)
3410 # =====
3411 . #
3412 . # << DPU1: CRUISE, DPU2: NORMAL >>
3413 . #
3414 . MD1U.OPE_CRUISE
3415 . MD2U.OPE_NRM
3416 . #
3417 . # < Check >
3418 . CHECK MD1U.U_Tlm_OpeMode =CHK
3419 . CHECK MD2U.U_Tlm_OpeMode =nrm
3420 . #
3421 . # << ENA 観測モード設定 (Low) >>
3422 . # 0.3kbps
3423 . # < mass accumulation mode >
3424 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3425 & 0x00 0x20 0x00 0x00 0x20 0x00 0x22 0x00
3426 & 0x00 0x00 0x00
3427 . #
3428 . # < CHECK >
3429 CHECK ENA.ENA_PROCESS_MODE =MASS

```

文書番号	シート No.	版数
TPP-7S8238-94K	82	1

```

3430 CHECK ENA.OBS_MODE =COINCI
3431 CHECK ENA.SV_WAVE1_TBL 2
3432 CHECK ENA.SV_WAVE2A_TBL 2
3433 CHECK ENA.SV_WAVE2B_TBL 2
3434 CHECK ENA.SV_LENS_TBL 2
3435 CHECK ENA.ENA_PHASE_NUMID =n_1
3436 CHECK ENA.ENA_ENGY_NUMID =n_8
3437 CHECK ENA.ENA_CH_NUMID =n_8
3438 CHECK ENA.ENA_MASS_NUMID =n_4
3439 CHECK ENA.ENA_ACCUM_NUMID =sp_4
3440 CHECK ENA.ENA_TRG_ENADIS =DIS
3441 #
3442 #
3443 WAIT_SEC 60
3444 #
3445 . # << Mission data 割り当てを 4kbps に (TLM MODE 10) >>
3446 . #
3447 # # Mission Data を 1553B 通信の半分の帯域 (約 4kbps) で出力するモードとする
3448 . DH.MC_EACH_EXE 0x0036 # 1553B TLM mode 10 (SYS HK 1/8, BUS User HK 1/8, DUMP N/A,
3449 # # MDP User HK 1/8, Mission User HK 1/8, Mission Data 1/2)
3450 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3451 #: 0x00 DH.DMP_PERIOD 0x04
3452 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3453 #: 0x02 ACS.ACS_PKT_FMT_1
3454 #: 0x05 DH.OPE_MODE 0x0C 0x3E 0x2C 0x04 0x00000000000000000000000000000000
3455 #: 0x06 DH.TLMFMT1553B_CHG 0x0A
3456 #
3457 WAIT_SEC 2
3458 #
3459 # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3460 #
3461 DH.OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
3462 #
3463 WAIT_SEC 40
3464 #
3465 CHECK DH.DMP_PERIOD =SEC_16
3466 CHECK DH.CATEGORY_TBL_NO 0x32
3467 CHECK DH.DWNLNK_RATE =BPS16384
3468 CHECK DH.TLM1553BFMTNO 0x0A
3469 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3470 . #
3471 . # << Mission data 取得 >>
3472 . #
3473 . # 5 分間ミッションデータを取得する
3474 WAIT_SEC 300
3475 #
3476 . # << Mission data 出力を停止する (TLM MODE 11) >>
3477 . #
3478 # # Mission Data を出力しないモードとする
3479 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3480 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3481 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)

```

文書番号	シート No.	版数
TPP-7S8238-94K	83	1

```

3482 #: 0x00 DH.DMP_PERIOD 0x04
3483 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3484 #: 0x02 ACS.ACS_PKT_FMT_1
3485 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x000000000000000000000000
3486 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
3487 #
3488 WAIT_SEC 40
3489 CHECK DH.DMP_PERIOD =SEC_16
3490 CHECK DH.CATEGORY_TBL_NO 0x2D
3491 CHECK DH.DWNLNK_RATE =BPS16384
3492 CHECK DH.TLM1553BFMTNO 0x0B
3493 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3494 #
3495 # QL Check-Item Spec Check
3496 # -----+-----+-----+-----
3497 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3498 #
3499 # =====
3500 # 4.3. Case #3: SYS_4kbps, DPU1_NRM, DPU2_NRM, ENA_NRM (11.2kbps)
3501 # =====
3502 #
3503 # << DPU1: NORMAL, DPU2: NORMAL >>
3504 #
3505 # MD1U.OPE_NRM
3506 # MD2U.OPE_NRM
3507 #
3508 # < Check >
3509 # CHECK MD1U.U_TIm_OpeMode =nrm
3510 # CHECK MD2U.U_TIm_OpeMode =nrm
3511 #
3512 # << ENA 観測モード設定 (Normal) >>
3513 # 1.2kbps
3514 # < mass accumulation mode >
3515 # MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3516 # & 0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3517 # & 0x00 0x00 0x00
3518 #
3519 # < CHECK >
3520 # CHECK ENA.ENA_PROCESS_MODE =MASS
3521 # CHECK ENA.OBS_MODE =COINCI
3522 # CHECK ENA.SV_WAVE1_TBL 2
3523 # CHECK ENA.SV_WAVE2A_TBL 2
3524 # CHECK ENA.SV_WAVE2B_TBL 2
3525 # CHECK ENA.SV_LENS_TBL 2
3526 # CHECK ENA.ENA_PHASE_NUMID =n_1
3527 # CHECK ENA.ENA_ENGY_NUMID =n_8
3528 # CHECK ENA.ENA_CH_NUMID =n_8
3529 # CHECK ENA.ENA_MASS_NUMID =n_4
3530 # CHECK ENA.ENA_ACCUM_NUMID =sp_1
3531 # CHECK ENA.ENA_TRG_ENADIS =DIS
3532 #
3533 WAIT_SEC 60

```

文書番号	シート No.	版数
TPP-7S8238-94K	84	1

```

3534 #
3535 . # << Mission data 割り当てを 4kbps に (TLM MODE 10) >>
3536 . #
3537 # # Mission Data を 1553B 通信の半分の帯域 (約 4kbps) で出力するモードとする
3538 . DH.MC_EACH_EXE 0x0036 # 1553B TLM mode 10 (SYS HK 1/8, BUS User HK 1/8, DUMP N/A,
3539 # # MDP User HK 1/8, Mission User HK 1/8, Mission Data 1/2)
3540 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3541 #: 0x00 DH.DMP_PERIOD 0x04
3542 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3543 #: 0x02 ACS.ACS_PKT_FMT_1
3544 #: 0x05 DH.OPE_MODE 0x0C 0x3E 0x2C 0x04 0x00000000000000000000000000000000
3545 #: 0x06 DH.TLMFMT1553B_CHG 0x0A
3546 #
3547 WAIT_SEC 2
3548 #
3549 # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3550 #
3551 DH.OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
3552 #
3553 WAIT_SEC 40
3554 #
3555 CHECK DH.DMP_PERIOD =SEC_16
3556 CHECK DH.CATEGORY_TBL_NO 0x32
3557 CHECK DH.DWNLNK_RATE =BPS16384
3558 CHECK DH.TLM1553BFMTNO 0x0A
3559 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3560 . #
3561 . # << Mission data 取得 >>
3562 . #
3563 . # 5 分間ミッションデータを取得する
3564 WAIT_SEC 300
3565 #
3566 . # << Mission data 出力を停止する (TLM MODE 11) >>
3567 . #
3568 # # Mission Data を出力しないモードとする
3569 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3570 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3571 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3572 #: 0x00 DH.DMP_PERIOD 0x04
3573 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3574 #: 0x02 ACS.ACS_PKT_FMT_1
3575 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
3576 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
3577 #
3578 WAIT_SEC 40
3579 CHECK DH.DMP_PERIOD =SEC_16
3580 CHECK DH.CATEGORY_TBL_NO 0x2D
3581 CHECK DH.DWNLNK_RATE =BPS16384
3582 CHECK DH.TLM1553BFMTNO 0x0B
3583 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3584 #
3585 . # QL Check-Item Spec Check

```

文書番号	シート No.	版数
TPP-7S8238-94K	85	1

```

3586 # -----+-----+-----+-----
3587 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3588 #
3589 # =====
3590 # 4. 4. Case #4: SYS_4kbps, DPU1_CRUISE, DPU2_CRUISE, ENA_HIGH (3.1kbps)
3591 # =====
3592 #
3593 # << DPU1: CRUISE, DPU2: CRUISE >>
3594 #
3595 # MD1U. OPE_CRUISE
3596 # MD2U. OPE_CRUISE
3597 #
3598 # < Check >
3599 # CHECK MD1U. U_Tlm_OpeMode =CHK
3600 # CHECK MD2U. U_Tlm_OpeMode =CHK
3601 #
3602 # << ENA 観測モード設定 (High) >>
3603 # 2.4kbps
3604 # < mass accumulation mode >
3605 # MD1U. ENA_PROCESS_MODE_SET 0x00 0x88 0x02 0x04 0x02 0xff 0xff 0x00
3606 # & 0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3607 # & 0x00 0x00 0x00
3608 #
3609 # < CHECK >
3610 # CHECK ENA. ENA_PROCESS_MODE =MASS
3611 # CHECK ENA. OBS_MODE =COINCI
3612 # CHECK ENA. SV_WAVE1_TBL 2
3613 # CHECK ENA. SV_WAVE2A_TBL 2
3614 # CHECK ENA. SV_WAVE2B_TBL 2
3615 # CHECK ENA. SV_LENS_TBL 2
3616 # CHECK ENA. ENA_PHASE_NUMID =n_2
3617 # CHECK ENA. ENA_ENGY_NUMID =n_8
3618 # CHECK ENA. ENA_CH_NUMID =n_8
3619 # CHECK ENA. ENA_MASS_NUMID =n_4
3620 # CHECK ENA. ENA_ACCUM_NUMID =sp_1
3621 # CHECK ENA. ENA_TRG_ENADIS =DIS
3622 #
3623 # WAIT_SEC 60
3624 #
3625 # << Mission data 割り当てを 4kbps に (TLM MODE 10) >>
3626 #
3627 # # Mission Data を 1553B 通信の半分の帯域 (約 4kbps) で出力するモードとする
3628 # DH. MC_EACH_EXE 0x0036 # 1553B TLM mode 10 (SYS HK 1/8, BUS User HK 1/8, DUMP N/A,
3629 # # MDP User HK 1/8, Mission User HK 1/8, Mission Data 1/2)
3630 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3631 #: 0x00 DH. DMP_PERIOD 0x04
3632 #: 0x01 DH. DR_PTLOGCYC_SET 0x00
3633 #: 0x02 ACS. ACS_PKT_FMT_1
3634 #: 0x05 DH. OPE_MODE 0x0C 0x3E 0x2C 0x04 0x000000000000000000000000
3635 #: 0x06 DH. TLMFMT1553B_CHG 0x0A
3636 #
3637 # WAIT_SEC 2

```



文書番号	シート No.	版数
TPP-7S8238-94K	86	1

```

3638 #
3639 # << Mモードデータを出力するために CAT_ID = 0x32 に変更する >>
3640 #
3641 DH. OPE_MODE 0x0C 0x00 0x32 0x04 0x000000000000000000000000
3642 #
3643 WAIT_SEC 40
3644 #
3645 CHECK DH. DMP_PERIOD =SEC_16
3646 CHECK DH. CATEGORY_TBL_NO 0x32
3647 CHECK DH. DWNLNK_RATE =BPS16384
3648 CHECK DH. TLM1553BFMTNO 0x0A
3649 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3650 #
3651 # << Mission data 取得 >>
3652 #
3653 # 5 分間ミッションデータを取得する
3654 WAIT_SEC 300
3655 #
3656 # << Mission data 出力を停止する (TLM MODE 11) >>
3657 #
3658 # # Mission Data を出力しないモードとする
3659 . DH. MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3660 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3661 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3662 #: 0x00 DH. DMP_PERIOD 0x04
3663 #: 0x01 DH. DR_PTLOGCYC_SET 0x00
3664 #: 0x02 ACS. ACS_PKT_FMT_1
3665 #: 0x05 DH. OPE_MODE 0x0C 0x3B 0x2D 0x03 0x000000000000000000000000
3666 #: 0x06 DH. TLMFMT1553B_CHG 0x0B
3667 #
3668 WAIT_SEC 40
3669 CHECK DH. DMP_PERIOD =SEC_16
3670 CHECK DH. CATEGORY_TBL_NO 0x2D
3671 CHECK DH. DWNLNK_RATE =BPS16384
3672 CHECK DH. TLM1553BFMTNO 0x0B
3673 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3674 #
3675 # QL Check-Item Spec Check
3676 # -----+-----+-----+-----+
3677 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3678 #
3679 # =====
3680 # 4. 5. Case #5: SYS_7kbps, DPU1_CRUISE, DPU2_NRM, ENA_NRM (4. 7kbps)
3681 # =====
3682 #
3683 # << DPU1: CRUISE, DPU2: NRM >>
3684 #
3685 # MD1U. OPE_CRUISE
3686 # MD2U. OPE_NRM
3687 #
3688 # < Check >
3689 # CHECK MD1U. U_Tlm_OpeMode =CHK

```

文書番号	シート No.	版数
TPP-7S8238-94K	87	1

```

3690 . CHECK MD2U.U_Tlm_OpeMode                =nrm
3691 #
3692 . # << ENA 観測モード設定 (Normal) >>
3693 # 1.2kbps
3694 . # < mass accumulation mode >
3695 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3696 &                                0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3697 &                                0x00 0x00 0x00
3698 #
3699 . # < CHECK >
3700 CHECK ENA. ENA_PROCESS_MODE                =MASS
3701 CHECK ENA. OBS_MODE                        =COINCI
3702 CHECK ENA. SV_WAVE1_TBL                    2
3703 CHECK ENA. SV_WAVE2A_TBL                  2
3704 CHECK ENA. SV_WAVE2B_TBL                  2
3705 CHECK ENA. SV_LENS_TBL                    2
3706 CHECK ENA. ENA_PHASE_NUMID                =n_1
3707 CHECK ENA. ENA_ENGY_NUMID                 =n_8
3708 CHECK ENA. ENA_CH_NUMID                   =n_8
3709 CHECK ENA. ENA_MASS_NUMID                 =n_4
3710 CHECK ENA. ENA_ACCUM_NUMID                =sp_1
3711 CHECK ENA. ENA_TRG_ENADIS                 =DIS
3712 #
3713 WAIT_SEC 60
3714 #
3715 . # << Mission data 割り当てを 7kbps に (TLM MODE 5) >>
3716 . #
3717 . # # Mission Data を 1553B 通信の 7/8 の帯域 (約 7kbps) で出力するモードとする
3718 . DH.MC_EACH_EXE 0x0031 # 1553B TLM mode 5 (SYS HK 1/8, Mission Data 7/8)
3719 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3720 #: 0x00 DH. DMP_PERIOD 0x04
3721 #: 0x02 ACS. ACS_PKT_FMT_1
3722 #: 0x05 DH. OPE_MODE 0x0C 0x42 0x27 0x00 0x000000000000000000000000
3723 #: 0x06 DH. TLMFMT1553B_CHG 0x05
3724 #
3725 WAIT_SEC 2
3726 #
3727 . # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3728 #
3729 DH. OPE_MODE 0x0C 0x00 0x32 0x04 0x000000000000000000000000
3730 #
3731 WAIT_SEC 40
3732 #
3733 CHECK DH. CATEGORY_TBL_NO                 0x32
3734 CHECK DH. DWNLNK_RATE                     =BPS16384
3735 CHECK DH. TLM1553BFMTNO                  0x05
3736 CHECK ACS. F_ACS_PKT_FMT                 =ACSHK1
3737 . #
3738 . # << Mission data 取得 >>
3739 . #
3740 . # 5 分間ミッションデータを取得する
3741 WAIT_SEC 300

```

文書番号	シート No.	版数
TPP-7S8238-94K	88	1

```

3742 #
3743 . # << Mission data 出力を停止する (TLM MODE 11) >>
3744 . #
3745 # # Mission Data を出力しないモードとする
3746 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3747 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3748 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
3749 #: 0x00 DH.DMP_PERIOD 0x04
3750 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
3751 #: 0x02 ACS.ACS_PKT_FMT_1
3752 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
3753 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
3754 #
3755 WAIT_SEC 40
3756 CHECK DH.DMP_PERIOD =SEC_16
3757 CHECK DH.CATEGORY_TBL_NO 0x2D
3758 CHECK DH.DWNLNK_RATE =BPS16384
3759 CHECK DH.TLM1553BFMTNO 0x0B
3760 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
3761 #
3762 . # QL Check-Item Spec Check
3763 # -----+-----+-----+-----
3764 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3765 #
3766 # =====
3767 . # 4.6. Case #6: SYS_7kbps, DPU1_CRUISE, DPU2_NRM, ENA_LOW (3.8kbps)
3768 # =====
3769 #
3770 . # << DPU1: CRUISE, DPU2: NRM >>
3771 . #
3772 . MD1U.OPE_CRUISE
3773 . MD2U.OPE_NRM
3774 #
3775 # < Check >
3776 . CHECK MD1U.U_TIm_OpeMode =CHK
3777 . CHECK MD2U.U_TIm_OpeMode =nrm
3778 #
3779 . # << ENA 観測モード設定 (Low) >>
3780 # 0.3kbps
3781 . # < mass accumulation mode >
3782 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3783 & 0x00 0x20 0x00 0x00 0x20 0x00 0x22 0x00
3784 & 0x00 0x00 0x00
3785 #
3786 . # < CHECK >
3787 CHECK ENA.ENA_PROCESS_MODE =MASS
3788 CHECK ENA.OBS_MODE =COINCI
3789 CHECK ENA.SV_WAVE1_TBL 2
3790 CHECK ENA.SV_WAVE2A_TBL 2
3791 CHECK ENA.SV_WAVE2B_TBL 2
3792 CHECK ENA.SV_LENS_TBL 2
3793 CHECK ENA.ENA_PHASE_NUMID =n_1

```

文書番号	シート No.	版数
TPP-7S8238-94K	89	1

```

3794 CHECK ENA. ENA_ENGY_NUMID =n_8
3795 CHECK ENA. ENA_CH_NUMID =n_8
3796 CHECK ENA. ENA_MASS_NUMID =n_4
3797 CHECK ENA. ENA_ACCUM_NUMID =sp_4
3798 CHECK ENA. ENA_TRG_ENADIS =DIS
3799 #
3800 #
3801 WAIT_SEC 60
3802 #
3803 . # << Mission data 割り当てを 7kbps に (TLM MODE 5) >>
3804 . #
3805 . # # Mission Data を 1553B 通信の 7/8 の帯域 (約 7kbps) で出力するモードとする
3806 . DH. MC_EACH_EXE 0x0031 # 1553B TLM mode 5 (SYS HK 1/8, Mission Data 7/8)
3807 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3808 #: 0x00 DH. DMP_PERIOD 0x04
3809 #: 0x02 ACS. ACS_PKT_FMT_1
3810 #: 0x05 DH. OPE_MODE 0x0C 0x42 0x27 0x00 0x00000000000000000000000000000000
3811 #: 0x06 DH. TLMFMT1553B_CHG 0x05
3812 #
3813 WAIT_SEC 2
3814 #
3815 # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3816 #
3817 DH. OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
3818 #
3819 WAIT_SEC 40
3820 #
3821 CHECK DH. CATEGORY_TBL_NO 0x32
3822 CHECK DH. DWNLNK_RATE =BPS16384
3823 CHECK DH. TLM1553BFMTNO 0x05
3824 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3825 . #
3826 . # << Mission data 取得 >>
3827 . #
3828 . # 5 分間ミッションデータを取得する
3829 WAIT_SEC 300
3830 #
3831 . # << Mission data 出力を停止する (TLM MODE 11) >>
3832 . #
3833 . # # Mission Data を出力しないモードとする
3834 . DH. MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3835 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3836 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3837 #: 0x00 DH. DMP_PERIOD 0x04
3838 #: 0x01 DH. DR_PTLOGCYC_SET 0x00
3839 #: 0x02 ACS. ACS_PKT_FMT_1
3840 #: 0x05 DH. OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
3841 #: 0x06 DH. TLMFMT1553B_CHG 0x0B
3842 #
3843 WAIT_SEC 40
3844 CHECK DH. DMP_PERIOD =SEC_16
3845 CHECK DH. CATEGORY_TBL_NO 0x2D

```

文書番号	シート No.	版数
TPP-7S8238-94K	90	1

```

3846 CHECK DH. DWNLNK_RATE =BPS16384
3847 CHECK DH. TLM1553BFMTNO 0x0B
3848 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3849 #
3850 . # QL Check-Item Spec Check
3851 # -----+-----+-----+-----
3852 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3853 #
3854 # =====
3855 . # 4.7. Case #7: SYS_7kbps, DPU1_CRUISE, DPU2_NRM, ENA_HIGH (5.9kbps)
3856 # =====
3857 #
3858 . # << DPU1: CRUISE, DPU2: NRM >>
3859 . #
3860 . MD1U. OPE_CRUISE
3861 . MD2U. OPE_NRM
3862 #
3863 # < Check >
3864 . CHECK MD1U. U_Tlm_OpeMode =CHK
3865 . CHECK MD2U. U_Tlm_OpeMode =nrm
3866 #
3867 . # << ENA 観測モード設定 (High) >>
3868 # 2.4kbps
3869 . # < mass accumulation mode >
3870 . MD1U. ENA_PROCESS_MODE_SET 0x00 0x88 0x02 0x04 0x02 0xff 0xff 0x00
3871 & 0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3872 & 0x00 0x00 0x00
3873 #
3874 . # < CHECK >
3875 CHECK ENA. ENA_PROCESS_MODE =MASS
3876 CHECK ENA. OBS_MODE =COINCI
3877 CHECK ENA. SV_WAVE1_TBL 2
3878 CHECK ENA. SV_WAVE2A_TBL 2
3879 CHECK ENA. SV_WAVE2B_TBL 2
3880 CHECK ENA. SV_LENS_TBL 2
3881 CHECK ENA. ENA_PHASE_NUMID =n_2
3882 CHECK ENA. ENA_ENGY_NUMID =n_8
3883 CHECK ENA. ENA_CH_NUMID =n_8
3884 CHECK ENA. ENA_MASS_NUMID =n_4
3885 CHECK ENA. ENA_ACCUM_NUMID =sp_1
3886 CHECK ENA. ENA_TRG_ENADIS =DIS
3887 #
3888 #
3889 WAIT_SEC 60
3890 #
3891 . # << Mission data 割り当てを 7kbps に (TLM MODE 5) >>
3892 . #
3893 . # # Mission Data を 1553B 通信の 7/8 の帯域 (約 7kbps) で出力するモードとする
3894 . DH. MC_EACH_EXE 0x0031 # 1553B TLM mode 5 (SYS HK 1/8, Mission Data 7/8)
3895 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3896 #: 0x00 DH. DMP_PERIOD 0x04
3897 #: 0x02 ACS. ACS_PKT_FMT_1

```

文書番号	シート No.	版数
TPP-7S8238-94K	91	1

```

3898 #: 0x05 DH. OPE_MODE 0x0C 0x42 0x27 0x00 0x000000000000000000000000
3899 #: 0x06 DH. TLMFMT1553B_CHG 0x05
3900 #
3901 WAIT_SEC 2
3902 #
3903 # << Mモードデータを出力するために CAT_ID = 0x32 に変更する >>
3904 #
3905 DH. OPE_MODE 0x0C 0x00 0x32 0x04 0x000000000000000000000000
3906 #
3907 WAIT_SEC 40
3908 #
3909 CHECK DH. CATEGORY_TBL_NO 0x32
3910 CHECK DH. DWNLNK_RATE =BPS16384
3911 CHECK DH. TLM1553BFMTNO 0x05
3912 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3913 #
3914 # << Mission data 取得 >>
3915 #
3916 # 5 分間ミッションデータを取得する
3917 WAIT_SEC 300
3918 #
3919 # << Mission data 出力を停止する (TLM MODE 11) >>
3920 #
3921 # # Mission Data を出力しないモードとする
3922 # DH. MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
3923 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
3924 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
3925 #: 0x00 DH. DMP_PERIOD 0x04
3926 #: 0x01 DH. DR_PTLOGCYC_SET 0x00
3927 #: 0x02 ACS. ACS_PKT_FMT_1
3928 #: 0x05 DH. OPE_MODE 0x0C 0x3B 0x2D 0x03 0x000000000000000000000000
3929 #: 0x06 DH. TLMFMT1553B_CHG 0x0B
3930 #
3931 WAIT_SEC 40
3932 CHECK DH. DMP_PERIOD =SEC_16
3933 CHECK DH. CATEGORY_TBL_NO 0x2D
3934 CHECK DH. DWNLNK_RATE =BPS16384
3935 CHECK DH. TLM1553BFMTNO 0x0B
3936 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
3937 #
3938 # QL Check-Item Spec Check
3939 # -----+-----+-----+-----
3940 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
3941 #
3942 # =====
3943 # 4. 8. Case #8: SYS_7kbps, DPU1_NRM, DPU2_NRM, ENA_NRM (11.2kbps)
3944 # =====
3945 #
3946 # << DPU1: NRM, DPU2: NRM >>
3947 #
3948 # MD1U. OPE_NRM
3949 # MD2U. OPE_NRM

```

文書番号	シート No.	版数
TPP-7S8238-94K	92	1

```

3950 #
3951 # < Check >
3952 . CHECK MD1U.U_Tlm_OpeMode =nrm
3953 . CHECK MD2U.U_Tlm_OpeMode =nrm
3954 #
3955 . # << ENA 観測モード設定 (Normal) >>
3956 # 1.2kbps
3957 . # < mass accumulation mode >
3958 . MD1U.ENA_PROCESS_MODE_SET 0x00 0x88 0x01 0x04 0x02 0xff 0xff 0x00
3959 & 0x00 0x00 0x00 0x00 0x20 0x00 0x22 0x00
3960 & 0x00 0x00 0x00
3961 #
3962 . # < CHECK >
3963 CHECK ENA.ENA_PROCESS_MODE =MASS
3964 CHECK ENA.OBS_MODE =COINCI
3965 CHECK ENA.SV_WAVE1_TBL 2
3966 CHECK ENA.SV_WAVE2A_TBL 2
3967 CHECK ENA.SV_WAVE2B_TBL 2
3968 CHECK ENA.SV_LENS_TBL 2
3969 CHECK ENA.ENA_PHASE_NUMID =n_1
3970 CHECK ENA.ENA_ENGY_NUMID =n_8
3971 CHECK ENA.ENA_CH_NUMID =n_8
3972 CHECK ENA.ENA_MASS_NUMID =n_4
3973 CHECK ENA.ENA_ACCUM_NUMID =sp_1
3974 CHECK ENA.ENA_TRG_ENADIS =DIS
3975 #
3976 WAIT_SEC 60
3977 #
3978 . # << Mission data 割り当てを 7kbps に (TLM MODE 5) >>
3979 . #
3980 . # # Mission Data を 1553B 通信の 7/8 の帯域 (約 7kbps) で出力するモードとする
3981 . DH.MC_EACH_EXE 0x0031 # 1553B TLM mode 5 (SYS HK 1/8, Mission Data 7/8)
3982 #: << MACRO >> 内容について以下に示す(DH.DUMMY は省略)
3983 #: 0x00 DH.DMP_PERIOD 0x04
3984 #: 0x02 ACS.ACS_PKT_FMT_1
3985 #: 0x05 DH.OPE_MODE 0x0C 0x42 0x27 0x00 0x00000000000000000000000000000000
3986 #: 0x06 DH.TLMFMT1553B_CHG 0x05
3987 #
3988 WAIT_SEC 2
3989 #
3990 # << M モードデータを出力するために CAT_ID = 0x32 に変更する >>
3991 #
3992 DH.OPE_MODE 0x0C 0x00 0x32 0x04 0x00000000000000000000000000000000
3993 #
3994 WAIT_SEC 40
3995 #
3996 CHECK DH.CATEGORY_TBL_NO 0x32
3997 CHECK DH.DWNLNK_RATE =BPS16384
3998 CHECK DH.TLM1553BFMTNO 0x05
3999 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
4000 . #
4001 . # << Mission data 取得 >>

```

文書番号	シート No.	版数
TPP-7S8238-94K	93	1

```
4002 . #
4003 . # 5 分間ミッションデータを取得する
4004 WAIT_SEC 300
4005 #
4006 . # << Mission data 出力を停止する (TLM MODE 11) >>
4007 . #
4008 # # Mission Data を出力しないモードとする
4009 . DH.MC_EACH_EXE 0x0037 # 1553B TLM mode 11 (SYS HK 1/8, BUS User HK 1/4, DUMP 1/16,
4010 # # DR User HK 1/16, MDP1/2 User HK 1/8, Mission User HK 1/4)
4011 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4012 #: 0x00 DH.DMP_PERIOD 0x04
4013 #: 0x01 DH.DR_PTLOGCYC_SET 0x00
4014 #: 0x02 ACS.ACS_PKT_FMT_1
4015 #: 0x05 DH.OPE_MODE 0x0C 0x3B 0x2D 0x03 0x00000000000000000000000000000000
4016 #: 0x06 DH.TLMFMT1553B_CHG 0x0B
4017 #
4018 WAIT_SEC 40
4019 CHECK DH.DMP_PERIOD =SEC_16
4020 CHECK DH.CATEGORY_TBL_NO 0x2D
4021 CHECK DH.DWNLNK_RATE =BPS16384
4022 CHECK DH.TLM1553BFMTNO 0x0B
4023 CHECK ACS.F_ACS_PKT_FMT =ACSHK1
4024 #
4025 . # QL Check-Item Spec Check
4026 # -----+-----+-----+-----+
4027 # CMD出力装置 Message STATUS CHECK 結果 OK G N
4028 #
4029 # *****
4030 . # 5. SI 機器立ち下げ
4031 # *****
4032 #
4033 # =====
4034 . # 5.1 MGF 立ち下げ
4035 # =====
4036 #
4037 . DH.MGF_OFF # DH.MC_EACH_EXE 0x00AC
4038 #: << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4039 #: 0x00 MD1F.MGFO_CLCT_STOP
4040 #: 0x01 MD2F.MGFI_CLCT_STOP
4041 #: 0x0C MD1F.PME_MGFO_OFF
4042 #: 0x0D PCD.ON_OFF_ENA
4043 #: 0x0E PCD.PSU_MGF_I_OFF
4044 #: 0x0F PCD.ON_OFF_DIS
4045 #
4046 . # < CHECK >
4047 CHECK MD1F.MSO_DAT_CLCT =OFF
4048 CHECK MD2F.MS5_DAT_CLCT =OFF
4049 CHECK MD1F.PME_MGFO_STS =OFF
4050 CHECK PCD.PSU_MGF_I_ON_OFF =OFF
4051 CHECK MD1F.MSO_LINK_STAT =OFF
4052 CHECK MD2F.MS5_LINK_STAT =OFF
4053 #
```



文書番号	シート No.	版数
TPP-7S8238-94K	94	1

```

4054 . # QL          Check-Item          Spec          Check
4055 # -----+-----+-----+-----
4056 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
4057 #
4058 # =====
4059 . # 5.2. MAST 立ち下げ ※不要であればスキップ
4060 # =====
4061 #
4062 . # < MWE STBY OFF >
4063 . #
4064 . MWE.MWE_STBY_OFF
4065 . #
4066 . # < CHECK >
4067 CHECK MWE.STAT_STBY          =OFF
4068 #
4069 . # < Power off MWE >
4070 . #
4071 . MD2F.PME_MAST_OFF
4072 . #
4073 . # < CHECK >
4074 CHECK MD2F.PME_MAST_STS          =OFF
4075 CHECK MD2F.MSO_LINK_STAT          =OFF
4076 #
4077 . # QL          Check-Item          Spec          Check
4078 # -----+-----+-----+-----
4079 # CMD 出力装置  Message          STATUS CHECK 結果 OK      G  N
4080 #
4081 # =====
4082 . # 5.3. PWI 立ち下げ
4083 # =====
4084 #
4085 . DH.PWI_OFF1_AM2P_MEF_PRE      # DH.MC_EACH_EXE 0x008B
4086 #:          << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
4087 #:          0x00 MD2U.EWO_AM2P_INT_SET 0x0000 0x00
4088 #:          0x0D MD2F.PME_MEFISTO_OFF
4089 #:          0x0E EWO.SCP_OFF
4090 #:          0x0F EWO.WPTP_OFF
4091 #
4092 . # < CHECK >
4093 CHECK MD2F.MS4_LINK_STAT          =OFF
4094 CHECK MD2F.PME_MEFISTO_STS          =OFF
4095 CHECK EWO.SCP_ONOF          =OFF
4096 CHECK EWO.WPTP_ONOF          =OFF
4097 . #
4098 . DH.PWI_OFF2_AM2P_SOR_EWO      # DH.MC_EACH_EXE 0x00AD
4099 #:          << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
4100 #:          0x00 MD2F.PME_AM2P_OFF
4101 #:          0x01 MD2F.SORB_CLCT_STOP
4102 #:          0x02 MD2F.PME_SORBET_OFF
4103 #:          0x03 MD2U.BUF_CLCT 0x10 0x00
4104 #:          0x0F MD2F.PME_EWO_OFF
4105 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	95	1

```

4106 . # < CHECK >
4107 CHECK MD2F.MS1_DAT_CLCT =OFF
4108 CHECK MD2F.MS3_DAT_CLCT =OFF
4109 CHECK MD2F.PME_SORBET_STS =OFF
4110 CHECK MD2F.PME_AM2P_STS =OFF
4111 CHECK MD2F.PME_EWO_STS =OFF
4112 CHECK MD2F.MS1_LINK_STAT =OFF
4113 CHECK MD2F.MS2_LINK_STAT =OFF
4114 CHECK MD2F.MS3_LINK_STAT =OFF
4115 #
4116 . # QL          Check-Item          Spec          Check
4117 # -----+-----+-----+-----+
4118 # CMD出力装置  Message          STATUS CHECK 結果 OK      G  N
4119 #
4120 # =====
4121 . # 5.4 PME 立ち下げ
4122 # =====
4123 . #
4124 . DH.PME_OFF      # DH.MC_EACH_EXE 0x00AE
4125 #:                << MACRO >> 内容について以下に示す(DH.DUMMYは省略)
4126 #:                0x00 PCD.ON_OFF_ENA
4127 #:                0x01 PCD.PSU_PME_OFF
4128 #:                0x02 PCD.ON_OFF_DIS
4129 . #
4130 . # < CHECK >
4131 CHECK PCD.PSU_PME_ON_OFF =OFF
4132 #
4133 . # QL          Check-Item          Spec          Check
4134 # -----+-----+-----+-----+
4135 # CMD出力装置  Message          STATUS CHECK 結果 OK      G  N
4136 #
4137 # =====
4138 . # 5.5. HEP-E 立ち下げ
4139 # =====
4140 . #
4141 . # # 測定モード切替コマンド送信(STBY/START=STBY)
4142 . HEPE.OBS_STBY
4143 #
4144 . # < CHECK >
4145 CHECK HEPE.STBY_OBS_F =SBY
4146 #
4147 . # # SSD モード切替コマンド送信(SSD/OFF=OFF)
4148 . HEPE.SSD_OFF
4149 #
4150 . # QL          Check-Item          Spec          Check
4151 # -----+-----+-----+-----+
4152 # HEPE          HEPE.CMD_BUF_WR_CNT      インクリメントされていること  N/A
4153 #
4154 . # # FIFO_RESET コマンド送信
4155 . HEPE.FIFO_RESET
4156 #
4157 . # QL          Check-Item          Spec          Check

```

文書番号	シート No.	版数
TPP-7S8238-94K	96	1

```

4158 # -----+-----+-----+-----
4159 # HEPE          HEPE.CMD_BUF_WR_CNT          インクリメントされていること  N/A
4160 #
4161 # *****
4162 #  高圧 OFF 手順 (試験時はスキップする)
4163 #  *****
4164 #
4165 #  --- ここから skip ---
4166 #  # ELE_HV 出力電圧設定 (DAC 設定値=00h 設定)
4167 #  #HEPE.HV_ELE_DAC 0x0000
4168 #
4169 #  < CHECK >
4170 #CHECK HEPE.HV_ELE_DAC_VAL          0x0000
4171 #
4172 #  60sec 待機 (処理時間)
4173 #WAIT_SEC 60
4174 #
4175 #  QL          Check-Item          Spec          Check
4176 #  -----+-----+-----+-----
4177 #  HEPE          HEPE.HV_MONITOR1          0x0000~0x0005          N/A
4178 #                                     or 0x0100
4179 #  --- ここまで skip ---
4180 #
4181 #  # ELE_HV REF 電源 ON/OFF スイッチ切替コマンド (ON/OFF=OFF)
4182 #  HEPE.HV_ELE_REF_OFF
4183 #
4184 #  < CHECK >
4185 #CHECK HEPE.HE_ELE_DAC          =OFF
4186 #
4187 #  # ELE_HV 電源 ON コマンド受信 ENA/DIS コマンド (HV-ELE-CTL_ENA/DIS=DIS)
4188 #  HEPE.HV_ELE_CTL_DIS
4189 #
4190 #  < CHECK >
4191 #CHECK HEPE.HV_ELE_CTL          =DIS
4192 #
4193 # *****
4194 #  データ収集停止、電源 OFF
4195 #  *****
4196 #
4197 #  DH.HEP_e_OFF          # DH.MC_EACH_EXE 0x00A9
4198 #:          << MACRO >> 内容について以下に示す (DH.DUMMY は省略)
4199 #:          0x00 MD1F.HEPE_CLCT_STOP
4200 #:          0x0D PCD.ON_OFF_ENA
4201 #:          0x0E PCD.PSU_HEP_e_OFF
4202 #:          0x0F PCD.ON_OFF_DIS
4203 #
4204 #  < CHECK >
4205 #CHECK MD1F.MS6_DAT_CLCT          =OFF
4206 #CHECK MD1F.MS6_LINK_STAT          =OFF
4207 #CHECK PCD.PSU_HEP_E_ON_OFF          =OFF
4208 #
4209 #  QL          Check-Item          Spec          Check

```

文書番号	シート No.	版数
TPP-7S8238-94K	97	1

```

4210 # -----+-----+-----+-----
4211 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
4212 #
4213 # =====
4214 # 5.6. MIA 立ち下げ
4215 # =====
4216 #
4217 # MIA SHUTDOWN
4218 # MIA.SHUTDOWN 0x0000
4219 #
4220 # < CHECK >
4221 CHECK MIA.SVG_ED =DIS
4222 CHECK MIA.SVG_ON_OFF =OFF
4223 CHECK MIA.SVG 0 40
4224 CHECK MIA.SVG_TGT 0x00
4225 CHECK MIA.SVG_LVL 0x00
4226 CHECK MIA.SVS_ED =DIS
4227 CHECK MIA.SVS_ON_OFF =OFF
4228 CHECK MIA.SVS -40 0
4229 CHECK MIA.SVS_TGT 0x00
4230 CHECK MIA.SVS_LVL 0x00
4231 CHECK MIA.MHV_ED =DIS
4232 CHECK MIA.MHV_ON_OFF =OFF
4233 CHECK MIA.MHV -40 0
4234 CHECK MIA.MHV_TGT 0x00
4235 CHECK MIA.MHV_LVL 0x00
4236 CHECK MIA.MCP_I -2 2
4237 #
4238 # DH.MIA_OFF # DH.MC_EACH_EXE 0x00A5
4239 #: << MACRO >> 内容について以下に示す(DH.DUMMY は省略)
4240 #: 0x00 MD1F.MIA_CLCT_STOP
4241 #: 0x0D PCD.ON_OFF_ENA
4242 #: 0x0E PCD.PSU_MIA_OFF
4243 #: 0x0F PCD.ON_OFF_DIS
4244 #
4245 # < CHECK >
4246 CHECK MD1F.MS4_DAT_CLCT =OFF
4247 CHECK MD1F.MS4_LINK_STAT =OFF
4248 CHECK PCD.PSU_MSA_ON_OFF =OFF
4249 #
4250 # QL Check-Item Spec Check
4251 # -----+-----+-----+-----
4252 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
4253 #
4254 # =====
4255 # 5.7. MSA 立ち下げ
4256 # =====
4257 #
4258 # DH.MSA_OFF # DH.MC_EACH_EXE 0x00A6
4259 #: << MACRO >> 内容について以下に示す(DH.DUMMY は省略)
4260 #: 0x00 MD1F.MSA_CLCT_STOP
4261 #: 0x0D PCD.ON_OFF_ENA

```

文書番号	シート No.	版数
TPP-7S8238-94K	98	1

```

4262 #:          0x0E PCD. PSU_MSA_OFF
4263 #:          0x0F PCD. ON_OFF_DIS
4264 . #
4265 . # < CHECK >
4266 CHECK MD1F.MS5_DAT_CLCT          =OFF
4267 CHECK MD1F.MS5_LINK_STAT        =OFF
4268 CHECK PCD. PSU_MSA_ON_OFF       =OFF
4269 . #
4270 . # QL          Check-Item          Spec          Check
4271 . # -----+-----+-----+-----+-----
4272 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
4273 . #
4274 . # =====
4275 . # 5.8. MEA2 立ち下げ
4276 . # =====
4277 . #
4278 . MEA2. Scan_OF
4279 . CHECK MEA2. l1_cmd_exe          =0x2400
4280 . MEA2. MCP_OFF
4281 . CHECK MEA2. l1_cmd_exe          =0x1900
4282 . #
4283 . DH. MEA2_OFF      # DH. MC_EACH_EXE 0x00A4
4284 . #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4285 . #:          0x00 MD1F. MEA2_CLCT_STOP
4286 . #:          0x0D PCD. ON_OFF_ENA
4287 . #:          0x0E PCD. PSU_MEA2_OFF
4288 . #:          0x0F PCD. ON_OFF_DIS
4289 . #
4290 . # < CHECK >
4291 CHECK MD1F.MS2_DAT_CLCT          =OFF
4292 CHECK MD1F.MS2_LINK_STAT        =OFF
4293 CHECK PCD. PSU_MEA2_ON_OFF       =OFF
4294 . #
4295 . # QL          Check-Item          Spec          Check
4296 . # -----+-----+-----+-----+-----
4297 . # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
4298 . #
4299 . # =====
4300 . # 5.9. MEA1 立ち下げ
4301 . # =====
4302 . #
4303 . #
4304 . MEA1. Scan_OF
4305 . CHECK MEA1. l1_cmd_exe          =0x2400
4306 . MEA1. MCP_OFF
4307 . CHECK MEA1. l1_cmd_exe          =0x1900
4308 . #
4309 . DH. MEA1_OFF      # DH. MC_EACH_EXE 0x00A3
4310 . #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4311 . #:          0x00 MD1F. MEA1_CLCT_STOP
4312 . #:          0x0D PCD. ON_OFF_ENA
4313 . #:          0x0E PCD. PSU_MEA1_OFF

```

文書番号	シート No.	版数
TPP-7S8238-94K	99	1

```

4314 #:          0x0F PCD. ON_OFF_DIS
4315 . #
4316 . # < CHECK >
4317 CHECK MD1F.MS1_DAT_CLCT          =OFF
4318 CHECK MD1F.MS1_LINK_STAT          =OFF
4319 CHECK PCD.PSU_MEA1_ON_OFF          =OFF
4320 #
4321 . # QL          Check-Item          Spec          Check
4322 # -----+-----+-----+-----+-----
4323 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4324 #
4325 # =====
4326 . # 5.10. ENA 立ち下げ
4327 # =====
4328 . #
4329 . ENA. SHUTDOWN 0x00
4330 #
4331 . # < CHECK >
4332 CHECK ENA. HV_MAIN_LVLSET          259.163          # 0x00
4333 CHECK ENA. HV_STARTMCP_LVLSET      -912.18          # 0x00
4334 CHECK ENA. HV_STOPMCP_LVLSET       -1095.1          # 0x00
4335 CHECK ENA. HV_DEF_LVLSET           -158.482         # 0x00
4336 CHECK ENA. HV_ON                    =OFF
4337 CHECK ENA. HV_SHUTDOWN_MODE        =NML
4338 . #
4339 . ENA. CLEAR_FLG 0x03
4340 #
4341 . # < CHECK >
4342 CHECK ENA. HV_SHUTDOWN_MODE        =NON
4343 . #
4344 . DH. ENA_OFF          # DH. MC_EACH_EXE 0x00A8
4345 #:          << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4346 #:          0x00 MD1F. ENA_CLCT_STOP
4347 #:          0x0D PCD. ON_OFF_ENA
4348 #:          0x0E PCD. PSU_ENA_OFF
4349 #:          0x0F PCD. ON_OFF_DIS
4350 . #
4351 . # < CHECK >
4352 CHECK MD1F.MS3_DAT_CLCT          =OFF
4353 CHECK MD1F.MS3_LINK_STAT          =OFF
4354 CHECK PCD.PSU_ENA_ON_OFF          =OFF
4355 #
4356 . # QL          Check-Item          Spec          Check
4357 # -----+-----+-----+-----+-----
4358 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G  N
4359 #
4360 . # *****
4361 . # 6. 立ち下げ
4362 . # *****
4363 # =====
4364 . # 6.1. MDP 立ち下げ
4365 # =====

```

文書番号	シート No.	版数
TPP-7S8238-94K	100	1

```

4366 #
4367 # <<< MDP-DPU RST/OFF >>>
4368 . DH. MDP_DPU12_CPU_OFF # DH. MC_EACH_EXE 0x00B1
4369 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4370 #: 0x00 DH. ATMC_EACH_DIS 0x32
4371 #: 0x03 DH. ATMC_EACH_DIS 0x33
4372 #: 0x06 DH. ATMC_EACH_DIS 0x30
4373 #: 0x09 DH. ATMC_EACH_DIS 0x31
4374 #: 0x0A MD1F. CPU_RESET_ENA
4375 #: 0x0B MD1F. CPU_RESET
4376 #: 0x0C MD1F. CPU_OFF
4377 #: 0x0D MD2F. CPU_RESET_ENA
4378 #: 0x0E MD2F. CPU_RESET
4379 #: 0x0F MD2F. CPU_OFF
4380 #
4381 # < CHECK >
4382 CHECK DH. ATMC_ENA_DIS30 =DIS
4383 CHECK DH. ATMC_ENA_DIS31 =DIS
4384 CHECK DH. ATMC_ENA_DIS32 =DIS
4385 CHECK DH. ATMC_ENA_DIS33 =DIS
4386 #
4387 # QL Check-Item Spec Check
4388 # -----+-----+-----+-----
4389 # MD1F_OBS_HK << DPU1 H/W-HK >>
4390 # HW_STATE2 CPU_RST_ENA (short) N/A
4391 # HWCMD_CODE 0x0801 (short) N/A
4392 # HW_STATE2 STANDBY (short) N/A
4393 # HWCMD_CODE 0x0702 (short) N/A
4394 #
4395 # < CHECK >
4396 CHECK MD1F. DPU_HW_STATE2 =CPUOFF_DPUBUS
4397 CHECK MD1F. DPU_CMD_CODE 0x0202
4398 #
4399 # QL Check-Item Spec Check
4400 # -----+-----+-----+-----
4401 # MD2F_OBS_HK << DPU2 H/W-HK >>
4402 # HW_STATE2 CPU_RST_ENA (short) N/A
4403 # HWCMD_CODE 0x0801 (short) N/A
4404 # HW_STATE2 STANDBY (short) N/A
4405 # HWCMD_CODE 0x0702 (short) N/A
4406 #
4407 # < CHECK >
4408 CHECK MD2F. DPU_HW_STATE2 =CPUOFF_DPUBUS
4409 CHECK MD2F. DPU_CMD_CODE 0x0202
4410 #
4411 . DH. MC_EACH_EXE 0x002C # 1553B TLM mode 0 (SYS HK 1)
4412 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4413 #: 0x00 DH. DMP_PERIOD 0x04
4414 #: 0x04 ACS. ACS_PKT_FMT_1
4415 #: 0x05 DH. OPE_MODE 0x0C 0x0A 0x00 0x00 0x000000000000000000000000
4416 #: 0x06 DH. TLMFMT1553B_CHG 0x00
4417 #

```

文書番号	シート No.	版数
TPP-7S8238-94K	101	1

```

4418 . # <CHECK>
4419 CHECK DH. DMP_PERIOD =SEC_16
4420 CHECK DH. CATEGORY_TBL_NO 0x00
4421 CHECK DH. DWNLNK_RATE =BPS16384
4422 CHECK DH. TLM1553BFMTNO 0x00
4423 #
4424 . # <<< MDP-DPU1/2 Power OFF >>>
4425 . DH. MDP_DPU12_OFF # DH. MC_EACH_EXE 0x00B0
4426 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4427 #: 0x00 DH. ATMC_EACH_DIS 0x34
4428 #: 0x01 DH. SPW_RTEFDIR_SET 0x18
4429 #: 0x03 DH. ATMC_EACH_DIS 0x36
4430 #: 0x06 DH. ATMC_EACH_DIS 0x32
4431 #: 0x09 DH. ATMC_EACH_DIS 0x33
4432 #: 0x0A PCD. ON_OFF_ENA
4433 #: 0x0B PCD. PSU_MDP1_OFF
4434 #: 0x0C DH. ATMC_EACH_DIS 0x30
4435 #: 0x0D PCD. PSU_MDP2_OFF
4436 #: 0x0E PCD. ON_OFF_DIS
4437 #: 0x0F DH. ATMC_EACH_DIS 0x31
4438 #
4439 . # < CHECK >
4440 # CHECK DH. ATMC_ENA_DIS30 =DIS
4441 # CHECK DH. ATMC_ENA_DIS31 =DIS
4442 # CHECK DH. ATMC_ENA_DIS32 =DIS
4443 # CHECK DH. ATMC_ENA_DIS33 =DIS
4444 # CHECK DH. ATMC_ENA_DIS34 =DIS
4445 # CHECK DH. ATMC_ENA_DIS36 =DIS
4446 CHECK DH. SPW_FDIR_ENA_MDP1 =DIS
4447 CHECK DH. SPW_FDIR_ENA_MDP2 =DIS
4448 CHECK DH. SPW_FDIR_ENA_PCD =ENA
4449 CHECK DH. SPW_FDIR_ENA_RMTRTR =ENA
4450 CHECK PCD. PSU_MDP1_ON_OFF =OFF
4451 CHECK PCD. PSU_MDP2_ON_OFF =OFF
4452 CHECK PCD. ON_OFF_ENA_DIS =DIS
4453 #
4454 . # QL Check-Item Spec Check
4455 # -----+-----+-----+-----+
4456 # CMD 出力装置 Message STATUS CHECK 結果 OK G N
4457 #
4458 # =====
4459 . # 6.2. TCS 立ち下げ (HTR CTRL OFF/DRU_OFF)
4460 # =====
4461 . #
4462 . DH. MC_EACH_EXE 0x0032 # 1553B TLM mode 6 (SYS HK 1/2, BUS User HK 1/4, DUMP 1/4)
4463 #: << MACRO >> 内容について以下に示す (DH. DUMMY は省略)
4464 #: 0x00 DH. DMP_PERIOD 0x02
4465 #: 0x02 ACS. ACS_PKT_FMT_1
4466 #: 0x05 DH. OPE_MODE 0x0C 0x26 0x28 0x03 0x000000000000000000000000
4467 #: 0x06 DH. TLMFMT1553B_CHG 0x06
4468 #
4469 WAIT_SEC 40

```



文書番号	シート No.	版数
	TPP-7S8238-94K	102

```

4470 CHECK DH. DMP_PERIOD =SEC_4
4471 CHECK DH. CATEGORY_TBL_NO 0x28
4472 CHECK DH. DWNLNK_RATE =BPS16384
4473 CHECK DH. TLM1553BFMTNO 0x06
4474 CHECK ACS. F_ACS_PKT_FMT =ACSHK1
4475 #
4476 . # < CHECK >
4477 CHECK DH. ATMC_ENA_DIS30 =DIS
4478 CHECK DH. ATMC_ENA_DIS31 =DIS
4479 CHECK DH. ATMC_ENA_DIS32 =DIS
4480 CHECK DH. ATMC_ENA_DIS33 =DIS
4481 CHECK DH. ATMC_ENA_DIS34 =DIS
4482 CHECK DH. ATMC_ENA_DIS35 =DIS
4483 CHECK DH. ATMC_ENA_DIS36 =DIS
4484 CHECK DH. ATMC_ENA_DIS37 =DIS
4485 . #
4486 . DH. ATMC_EACH_DIS 0x09 # //分離前 CPU リセット時 TCS モード再度 NMNL 制御
4487 #
4488 . # < CHECK >
4489 CHECK DH. ATMC_ENA_DIS09 =DIS
4490 . #
4491 . TCS. MODE_STBY
4492 #
4493 . # < CHECK >
4494 CHECK TCS. MODE_ST =STBY
4495 . #
4496 . TCS. CTRL_HTR_P1_DIS
4497 WAIT_SEC 2
4498 TCS. CTRL_HTR_P2_DIS
4499 WAIT_SEC 2
4500 TCS. CTRL_HTR_P3_DIS
4501 WAIT_SEC 2
4502 TCS. CTRL_HTR_P4_DIS
4503 #
4504 . # < CHECK >
4505 CHECK TCS. HTR01_P_VOL_ST =OFF
4506 CHECK TCS. HTR09_P_VOL_ST =OFF
4507 CHECK TCS. HTR17_P_VOL_ST =OFF
4508 CHECK TCS. HTR25_P_VOL_ST =OFF
4509 . #
4510 . ACS. DRU_SEL_NA
4511 #
4512 . # < CHECK >
4513 CHECK ACS. DRU_SEL_PT =NA
4514 CHECK ACS_SYS. DRU_SEL_PT =NA
4515 CHECK ACS. BIT_DRU_SEL_PT =NA
4516 . #
4517 . PCD. ON_OFF_ENA
4518 #
4519 . # < CHECK >
4520 CHECK PCD. ON_OFF_ENA_DIS =ENA
4521 . #

```

文書番号 TPP-7S8238-94K	シート No.	版数
	103	1

```

4522 . PCD. DRU_PSU_A_OFF
4523 #
4524 . # < CHECK >
4525 CHECK PCD. DRU_PSU_A_ON_OFF =OFF
4526 #
4527 . PCD. ON_OFF_DIS
4528 #
4529 . # < CHECK >
4530 CHECK PCD. ON_OFF_ENA_DIS =DIS
4531 #
4532 . # QL          Check-Item          Spec          Check
4533 # -----+-----+-----+-----+
4534 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
4535 #
4536 # =====
4537 . # 6.3. MC_DIS
4538 # =====
4539 . #
4540 . # << PGS 系個別 ATMC DIS >>
4541 . #
4542 . DH. ATMC_EACH_DIS 0x01 # // BAT UVC in Cruise mode
4543 . DH. ATMC_EACH_DIS 0x2B # //PCD NIC リセットモニタ
4544 #
4545 . # < CHECK >
4546 CHECK DH. ATMC_ENA_DIS01 =DIS
4547 CHECK DH. ATMC_ENA_DIS2B =DIS
4548 #
4549 . #
4550 . DH. ATMC_DIS
4551 #
4552 . # < CHECK >
4553 CHECK DH. ATMC_ENA_DIS          =DIS
4554 . #
4555 . DH. RQMC_DIS
4556 #
4557 . # < CHECK >
4558 CHECK DH. RQMC_ENA_DIS          =DIS
4559 #
4560 . DH. SYSTMTR_DIS
4561 #
4562 . # < CHECK >
4563 CHECK DH. SYSTMTR_ENA_DIS        =DIS
4564 #
4565 . DH. ALL_MC_STOP
4566 . #
4567 . # < CHECK >
4568 CHECK DH. MC_ENA_DIS              =DIS
4569 #
4570 . # QL          Check-Item          Spec          Check
4571 # -----+-----+-----+-----+
4572 # CMD 出力装置  Message          STATUS CHECK 結果 OK          G N
4573 #

```

文書番号	シート No.	版数
	TPP-7S8238-94K	104

4574	# =====			
4575	# 6.4. 衛星立ち下げ			
4576	# =====			
4577	#			
4578	# QL	Check-Item	Spec	Check
4579	# -----+-----+-----+-----			
4580	# PCS1	PCD. CHG_LR1_ON_OFF	OFF	G N
4581	#	PCD. CHG_LR2_ON_OFF	OFF	G N
4582	#	DMC-PSU-A, -B, XTRP-A, B, SV-Heater	以外が OFF であること	G N
4583	# TCIU	DH. XTRP_A_TX_ON_OFF	OFF	G N
4584	#	DH. XTRP_B_TX_ON_OFF	OFF	G N
4585	# 局管制	Uplink	OFF	G N
4586	#			
4587	#			
4588	# 【確認】			Check
4589	# BUS-V > BAT-V であることを確認する。			G N
4590	#			
4591	# PCD. INT_EXT_ENA			
4592	# PCD. BAT_EXT			
4593	#			
4594	# < CHECK >			
4595	CHECK PCD. INT_EXT_ENA_DIS		=DIS	
4596	CHECK PCD. BAT_INT_EXT		=EXT	
4597	#			
4598	# PCD. CHG_BYPS_DIS			
4599	#			
4600	# < CHECK >			
4601	CHECK PCD. CHG_BYPS_ENA_DIS		255	
4602	CHECK PCD. SA_V		-	
4603	CHECK PCD. SA_I		-	
4604	CHECK PCD. APR1_I		-	
4605	CHECK PCD. APR2_I		-	
4606	CHECK PCD. BUS_V		-	
4607	CHECK PCD. LOAD_I		-	
4608	CHECK PCD. CHG_I		-	
4609	CHECK PCD. DCHG_I		-	
4610	CHECK PCD. BAT_V		-	
4611	CHECK PCD. CEL1_V		-	
4612	CHECK PCD. CEL2_V		-	
4613	CHECK PCD. CEL3_V		-	
4614	CHECK PCD. CEL4_V		-	
4615	CHECK PCD. CEL5_V		-	
4616	CHECK PCD. CEL6_V		-	
4617	CHECK PCD. CEL7_V		-	
4618	CHECK PCD. CEL8_V		-	
4619	CHECK PCD. CEL9_V		-	
4620	CHECK PCD. CEL10_V		-	
4621	CHECK PCD. CEL11_V		-	
4622	CHECK PCD. CEL12_V		-	
4623	CHECK PCD. BAT_CV		-	
4624	CHECK PCD. BAT_CV_ON_OFF		-	
4625	#			

文書番号	シート No.	版数
TPP-7S8238-94K	105	1

```

4626 . PCD.CEL_V_MONI_OFF      # 【BAT 管理手順書 (TPP-7S8238-03K) へ記録】
4627 . #
4628 . # < CHECK >
4629 . CHECK PCD.CEL_V_MONI_ON_OFF      =OFF
4630 . CHECK PCD.BAT_CV              -
4631 . CHECK PCD.BAT_CV_ON_OFF        -
4632 . #
4633 . # 【MIS コマンド操作】
4634 . # MIS 電源出力 A 系 OFF
4635 . # "SYSTEM Control → PFE → Modules[2] → PRI → ON → YES"
4636 . #
4637 . # =====
4638 . # 6.5. 試験コンフィギュレーションの解除
4639 . # =====
4640 . #
4641 . # 【操作】
4642 . # 下記手順に従い、MIS にて 1553B バスモニタを停止する。
4643 . # (1)1553B Bus Monitor Main Menu: Mode → Stop Acquisition クリック
4644 . # (2)1553B Bus Monitor Main Menu: Mode → Off-Line Mode クリック
4645 . # (3)1553B Bus Monitor Main Menu: File → Exit → OK をクリック
4646 . #
4647 . # 【MIS(MPO Interface Simulator)】
4648 . # (1) System Control → MFE → Bus profile
4649 . #     → Polling Sequence Table Control → stop
4650 . # (2) System Control → PFE → Power Control Bus A → ON をクリック → OFF
4651 . # (3) External Bus Power Supply の、DC VOLTS 表示=OFF を確認する
4652 . # (4) PFE Platform の Under Voltage の LED=点灯を確認する
4653 . # (5) Main Menu: Mode → System Off-Line Mode を選択する
4654 . # (6) Confirm → YES
4655 . # (7) Main Menu: File → Exit を選択する
4656 . # (8) Exit System 画面において、以下を選択し、OK ボタンをクリック
4657 . #     Power FE           : S/W Shutdown
4658 . #     MIL-1553B FE       : Shutdown
4659 . #     Discrete FE        : Shutdown
4660 . #     CMDVS Core Environment : S/W Shutdown
4661 . # (9) MIS 本体の電源を以下の順に OFF する
4662 . #     1. MIL-1553/Discrete Front-End
4663 . #     2. PFE Platform
4664 . #     3. External Bus Power Supply (Agilent N5776A)
4665 . # (10) PC をシャットダウンする
4666 . #
4667 . # 【テレメトリ I/F 変換装置】
4668 . # PC をシャットダウンする
4669 . #
4670 . # 【コネクタの着脱】(引き続き電気試験がある場合は下記作業は実施しなくてもよい)
4671 . # 以下のコネクタの取り外しを実施する。
4672 . # なお、試験系接続を外した後、コネクタの外観検査を実施すること。
4673 . #
4674 . # 【コネクタの着脱】
4675 . #
4676 . # 本手順書で変更したコンフィギュレーションを戻す。
4677 . #

```

文書番号	シート No.	版数
	TPP-7S8238-94K	106 1

4678 . # 【衛星接地】  
4679 . # 試験コンフィギュレーション解除後、システムグラウンドの接地を 1MΩ に切替  
4680 # えること。  
4681 #  
4682 . # \*\*\*\*\*  
4683 . # END OF PROCEDURE  
4684 . # \*\*\*\*\*

文書番号	シート No.	版数
TPP-7S8238-94K	107	1

## 4-1 ソフトウェアバージョン管理表

Component	Software(オブジェクト)/Table	Version	Program (ソース)	Revision
DMC	IPLソフトウェア	1.00.00	IPL	77
	DMCソフトウェア	1.01.23	PLTS	1850
			DHFS	1615
			ACFS	1553
			TCFS	1443
			T-Kernel	293
			T-Monitor	110
	MC-S_EEPROM	5.37	-	-
	MC-L_EEPROM	5.42	-	-
	ST_EEPROM	5.36	-	-
	AT_EEPROM	5.42	-	-
	RQ_EEPROM	5	-	-
	CATEGORY_TABLE_EEPROM	3	-	-
	PARTITION_TABLE_EEPROM	3	-	-
TM_DATA_BLOCK_TABLE_EEPROM	3	-	-	
MDP (DPU1)	Middleware	2017/11/20(Ver. 7.1)	-	-
	Application software	2017/11/20(Ver. 7.1)	-	-
MDP (DPU2)	Middleware	2017/11/20(Ver. 7.1)	-	-
	Application software	2017/11/20(Ver. 7.1)	-	-
MSA	-	2017/11/16(Ver. 40)	-	-
MIA	-	2015/2/13	-	-
MEA1	-	2012/12/19	-	-
MEA2	-	2012/12/19	-	-

\*供試体がない場合はN/Aとすること。

文書番号 TPP-7S8238-94K	シート No.	版数
	108	1

5 コンフィギュレーション

コネクタの接続については、実施者と非実施者によるダブルチェックを実施し記録を残すこと

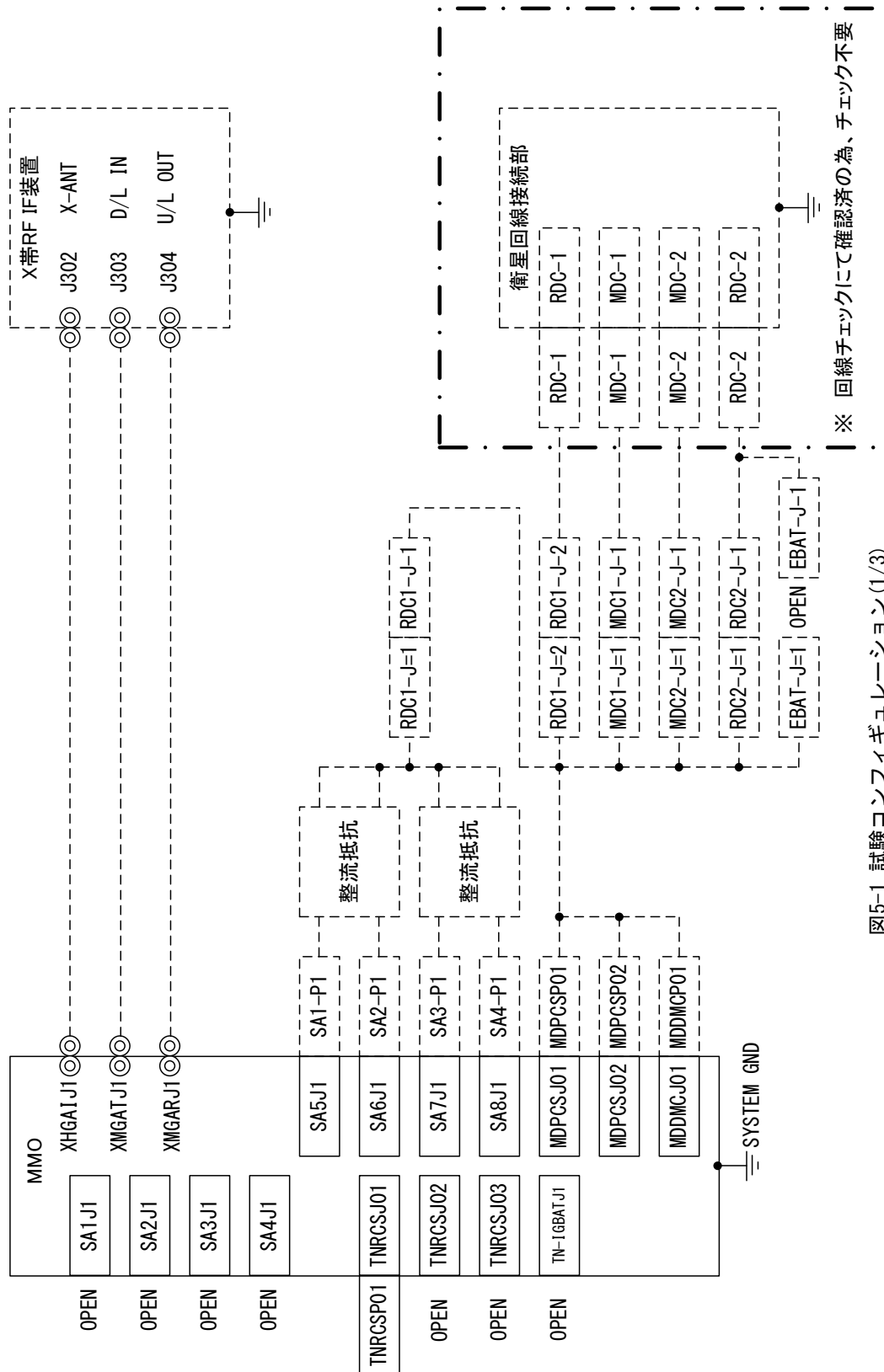
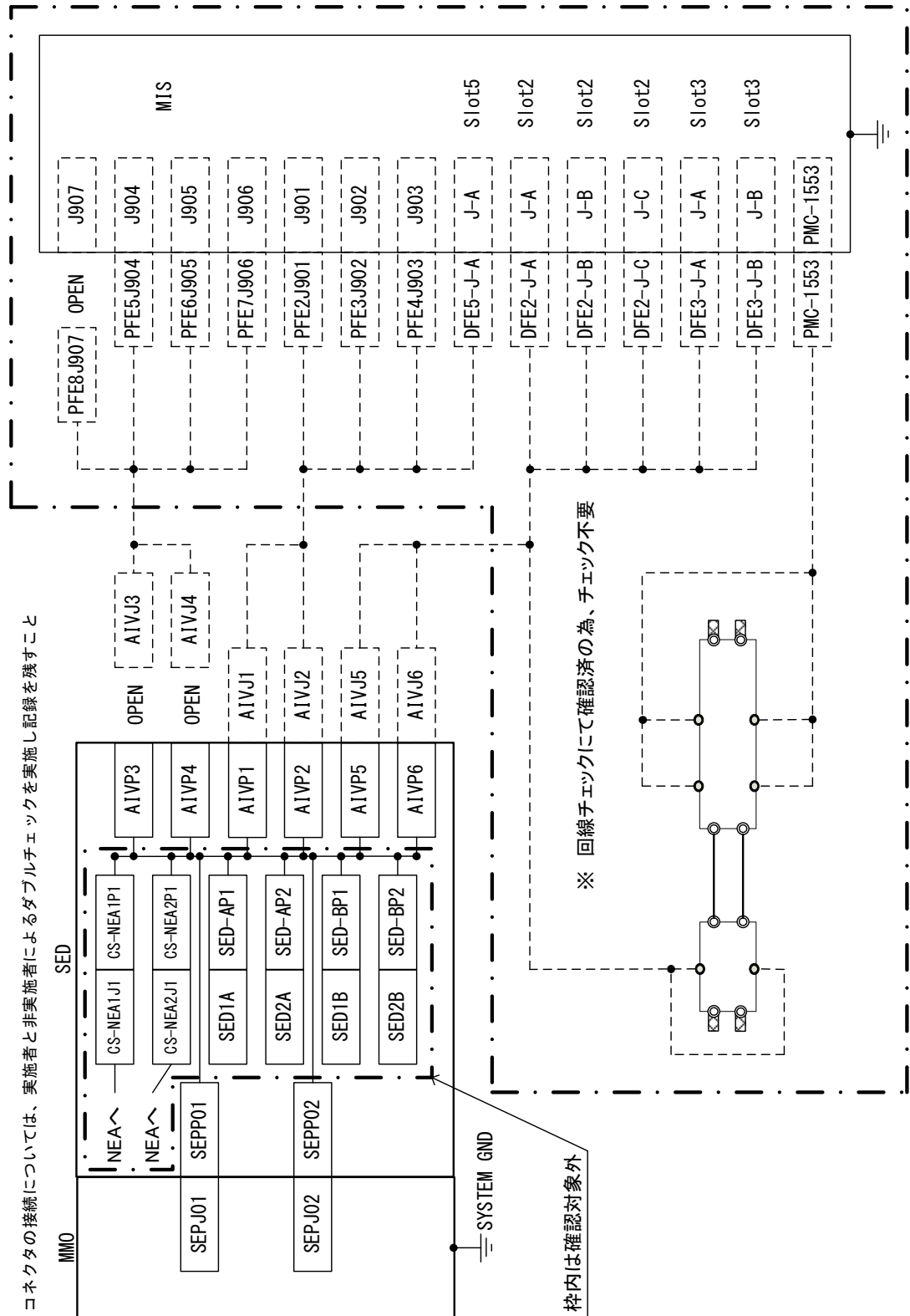


図5-1 試験コンフィギュレーション(1/3)

文書番号 TPP-7S8238-94K	シート No.	版数
	109	1



コネクタの接続については、実施者と非実施者によるダブルチェックを実施し記録を残すこと

枠内は確認対象外

図5-1 試験コンフィギュレーション(2/3)



文書番号	シート No.	版数
TPP-7S8238-94K	110	1

コネクタの接続については、実施者と非実施者によるダブルチェックを実施し記録を残すこと

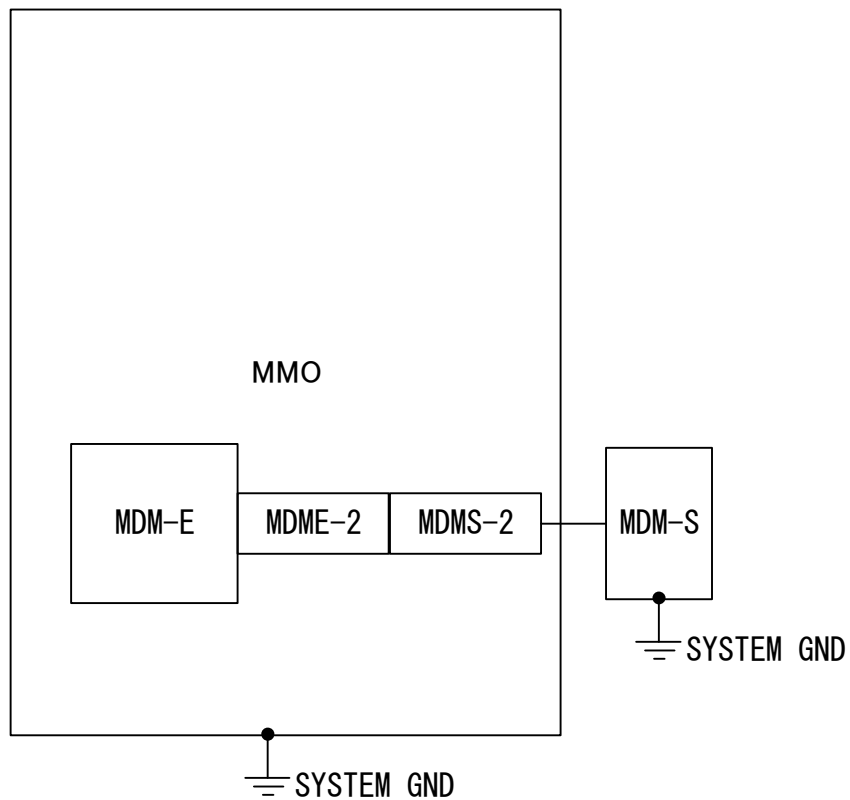


図5-1 試験コンフィギュレーション (3/3)

文書番号	シート No.	版数
TPP-7S8238-94K	111	1

表 5-1 コネクタ嵌合一覧(共通 I/F)

IFコネクタ名称	嵌合○/ 非嵌合×	用途	備考
TNRCSJ01	○	圧力センサモニタ HLV OPEN/CLOSEモニタ タンク温度モニタ	RCS圧力センサ確認のため嵌合
TNRCSJ02	×	HLVドライブ	誤動作リスク低減のためOPEN
TNRCSJ03	×	THVドライブ	誤動作リスク低減のためOPEN
TN-IGBATJ1	×	NEAドライブ(HGA/MGA)	NEA誤動作リスクを低減するためOPEN
SA1J1	×	SAP1電源入力	使用しないI/FのためOPEN
SA2J1	×	SAP2電源入力	使用しないI/FのためOPEN
SA3J1	×	SAP3電源入力	使用しないI/FのためOPEN
SA4J1	×	SAP4電源入力	使用しないI/FのためOPEN
SA5J1	○	SAP5電源入力	EXT-PS入力のため地上試験装置と接続
SA6J1	○	SAP6電源入力	EXT-PS入力のため地上試験装置と接続
SA7J1	○	SAP7電源入力	EXT-PS入力のため地上試験装置と接続
SA8J1	○	SAP8電源入力	EXT-PS入力のため地上試験装置と接続
XHGAIJ1	○	HGA TX/RX	終端のため試験装置と接続
XMGATJ1	○	MGA-TX TX	終端のため試験装置と接続
XMGARJ1	○	MGA RX	終端のため試験装置と接続
MDPCSJ01	○	MD(電流/電圧値)	モニタ用のため地上試験装置と接続
MDPCSJ02	○	MD(電流/AGC値)	モニタ用のため地上試験装置と接続
MDDMCJ01	○	RD(CMD通信)	RDによる通信のため地上試験装置と接続
AIVP1	○	電源(28V/SEDヒーター)(主系)(CNV-A) CNV PWR SWドライブ(主系)(CNV-A)	MIS電源使用のため嵌合
AIVP2	○	電源(28V/SEDヒーター)(主系)(CNV-B) CNV PWR SWドライブ(主系)(CNV-B)	MIS電源使用のため嵌合
AIVP3	×	NEA/Pyroドライブ(CSM/SED)(主系)	該当ラインを使用しないためOPEN
AIVP4	×	NEA/Pyroドライブ(CSM/SED)(従系)	該当ラインを使用しないためOPEN
AIVP5	○	分離ステータス/温度モニタ(主系) 1553B通信(主系)	1553B I/F使用のため嵌合
AIVP6	○	分離ステータス/温度モニタ(従系) 1553B通信(従系)	1553B I/F使用のため嵌合

文書番号	シート No.	版数
TPP-7S8238-94K	112	1

6 データシート

N/A

